

Ф.А.Ткаченко

Техническая электроника

Издание 2-е стереотипное

*Допущено Министерством образования
Республики Беларусь
в качестве учебного пособия для студентов
специальности "Телекоммуникационные
системы" высших учебных заведений*

Минск
Издательство "Дизайч ПРО"
2002

УДК 621.38

~~ББК 32.85я87~~

T484

Рецензенты: кафедра электроники военной академии Республики Беларусь; начальник кафедры Лямин П.М.; д.т.н., профессор Конопелько В.К.

Т48 Ткаченко Ф.А. Техническая электроника. — Мн.: Дизайн ПРО, 2002. — 368 с.: ил. ISBN 985-452-055-2

157-30

Рассмотрены устройства, характеристики и параметры пассивных элементов в дискретном и интегральном исполнениях

Даны физические основы работы полупроводниковых приборов, устройство, принцип работы, параметры, характеристики и способы включения в электрическую цепь полупроводниковых диодов и транзисторов.

Имеются сведения о работе усилителей переменного и постоянного сигналов, операционных усилителей, логических схем и построении на их основе триггеров, компараторов, аналого-цифровых и цифроаналоговых преобразователей.

Для студентов радиотехнических специальностей ВУЗов, инженерно-технических работников

УДК 621.38
ББК 32.85я7

ISBN 985-452-055-2

© Ткаченко Ф.А., 2002

© Оформление — издательство
«Дизайн ПРО», 2002

ПРЕДИСЛОВИЕ

Данное учебное пособие написано в соответствии с новой учебной программой дисциплины «Техническая электроника» для студентов телекоммуникационных и радиотехнических специальностей.

В пособии рассматриваются пассивные и активные элементы электронных устройств, элементы интегральных микросхем, основы цифровой и аналоговой техники. Изучение материала начинается с пассивных, а затем активных полупроводниковых приборов. Рассматриваются физические основы и принцип работы, характеристики и параметры элементов в дискретном и интегральном исполнении. Излагаются основы усилительных устройств и цифровой техники: ключевые схемы, современные логические элементы на биполярных и полевых транзисторах, триггерные и мультивибраторные устройства.

Рассмотрены технические показатели устройств, способы обеспечения режима работы активных элементов (транзисторов), принципы построения цифровых и усилительных устройств на современной элементной базе (транзисторах и интегральных микросхемах), операционных усилителей, компараторов, аналого-цифровых и цифроаналоговых преобразователей.

Автор стремился в доступной форме изложить рассматриваемый материал с учетом методических принципов, сложившихся в процессе преподавания дисциплин «Электронные приборы», «Цифровые и аналоговые устройства». Для закрепления изучаемого материала рекомендуются пособия «Задачник по электронным приборам» В.А. Терехова, «Расчет электронных схем» Г.И. Изъюровой и др.

Автор выражает признательность рецензентам учебного пособия проф. А.П. Булычеву, проф. В.К. Конопелько, коллективу преподавателей кафедры электроники Военной академии РБ, начальнику этой кафедры П.М. Лямину за замечания и неоценимую помощь при подготовке работы, к.т.н. С.В. Дроботу за оформление и ряд предложений по улучшению рукописи, студенту В.П. Городко за выполнение графического материала.

ВВЕДЕНИЕ

Современная электроника появилась в результате поисков способов использования электрических явлений для передачи информации. Первые попытки были предприняты сразу после изобретения итальянским физиком и физиологом А.Вольтой в 1800 г. электрохимического источника тока. В 1801 г. испанский инженер Ф.Сольва предпринял попытку применить электрохимическое действие тока для телеграфирования, а в 1809 г. немецкий врач С.Т.Земмеринг построил такой телеграф. Русский электротехник и ученый П.Л.Шиллинг изобрел первый электромагнитный телеграф и продемонстрировал его в действии в 1832 г.

В конце XIX в. начались поиски путей создания электрической связи без проводов. Американец Д.Юз, английский инженер В.Пирс, знаменитый американский изобретатель Т.А.Эдисон применили для этой цели принципы электростатической и электромагнитной индукции. Дальность действия радиоволн оказалась небольшой, и она не получила распространения. Беспроволочная связь могла появиться только в результате исследований электромагнитного поля. Начало представлений о нем положил английский физик М.Фарадей.

Английский физик Дж. Максвелл разработал теорию электромагнитного поля. Г. Герц в Германии классическими опытами в 1888 г. подтвердил реальное существование электромагнитного поля.

Опираясь на теоретические разработки Фарадея и Максвелла, русский ученый А.С.Попов создал устройство для регистрации электромагнитных волн. Демонстрация первого в мире радиоприемного устройства состоялась 7 мая 1895 г. Радиоимпульсный режим работы стал широко использоваться для радиотелеграфной передачи информации.

Изобретение радио вызвало необходимость создания чувствительных индикаторов электрических колебаний и устройств для их усиления.

В 1904 г. английский ученый Д.Э.Флеминг, используя разработки А.Н.Лодыгина и Т.А.Эдисона, изготовил первую электронную лампу — диод, который начали использовать в приемниках вместо кристаллинов.

В 1916 г. русским ученым М.П.Бонч-Бруевичем было установлено, что двухкаскадный реостатный усилитель с положительной обратной связью может создавать скачки напряжений и токов. Это открытие явилось основой для разработки регенеративных импульсных устройств. В 1919 г. американскими учеными Х.Абрахамом, Е.Блохом, Ф.Джордоном, В.Икклзом были разработаны схемы мультивибратора и триггера.

Развитие средств связи в послевоенные годы тесно связано с появлением полупроводниковой электроники.

В 1947 г. американские исследователи Дж.Бардин и У.Бреттеин из группы исследователей У.Шокли создали и испытали первый германиевый точечный транзистор. В 1949 г. советские ученые А.В.Красилов и С.Г.Мадоян изготовили в бывшем СССР первые отечественные образцы точечных транзисторов. В 1952 г. У.Шокли выдвинул идею создания полевого транзистора. Идею Шокли реализовал в 1958 г. польский ученый С.Тешнер, работавший во Франции. В 1960 г. Д.Кинг и М.Аттала создали МОП-транзистор. В 1960 г. Колби и Нойс (США) сообщили об изобретении интегральных схем, составляющих основу современной микроэлектроники.

Малые габариты и малое потребление энергии, высокая надежность интегральных микросхем позволили использовать их для создания высококачественных устройств телекоммуникационных и радиотехнических систем и массового производства различных радиотехнических устройств.

Использование интегральных микросхем обеспечивает улучшение характеристик, разрабатываемых устройств, их надежность, малое потребление энергии, расширяет функциональные возможности, что позволяет использовать их во всех сферах человеческой деятельности.

Эффективное применение интегральных аналоговых и цифровых микросхем невозможно без знания принципов их действия и основных параметров. Независимо от степени сложности микросхем и многообразия выполняемых ими функций основу их структуры составляют элементарные схемы. Физические принципы и особенности работы микросхем наиболее доступно объясняются при моделировании с помощью дискретных элементов и схем.

В связи с этим изучению курса «Техническая электроника» уделяется повышенное внимание. Данное пособие ориентировано на использование в учебном процессе при подготовке инженеров в области телекоммуникационных и радиотехнических систем, студентов радиотехнического профиля и других родственных специальностей.

Глава 1. ПАССИВНЫЕ КОМПОНЕНТЫ ЭЛЕКТРОННЫХ УСТРОЙСТВ

1.1. Резисторы

Резистор — устройство на основе проводника с нормированным постоянным или регулируемым активным сопротивлением, используемое в электрических цепях для обеспечения требуемого распределения токов и напряжений между отдельными участками цепи.

Основу резистора составляют резистивный элемент, выполненный из специальных материалов, обладающих исключительно электронным типом проводимости, получивших название резисторных материалов. Основным требованием, предъявляемым к резисторным материалам для постоянных и переменных резисторов, является предельно слабая зависимость их удельного электрического сопротивления от температуры, освещенности и других внешних факторов. Кроме того, все резисторные материалы должны обладать высокой термостойкостью, стабильностью всех электрофизических свойств в процессе эксплуатации, коррозионной устойчивостью, создавать достаточно малую термоэдс при контакте с другими материалами.

В основе классификации резисторов лежат различные признаки: постоянство значения сопротивления, способ создания резистивного слоя, конструктивное исполнение.

По постоянству значения сопротивления резисторы различают на:

- постоянные — с фиксированным сопротивлением;
- переменные — с изменяющимся сопротивлением;
- специальные — сопротивление зависит от действия внешних факторов.

Постоянные резисторы подразделяются на две группы.

1. Общего назначения (диапазон номиналов $1...1 \times 10^6$ Ом, номинальные мощности рассеивания 0,062...100 Вт).

2. Специального назначения:

а) прецизионные (допуск номиналов 0,001...1%, диапазон номиналов $0,1...10 \times 10^6$ Ом, мощность рассеивания до 2 Вт);

б) высокочастотные — обладают малыми собственными емкостями и индуктивностями;

в) высоковольтные (сопротивление до 10^{11} Ом, рабочее напряжение от единиц до десятков кВ);

г) высокоомные (сопротивление от десятков МОм до сотен ТОм, рабочее напряжение 100...400 В).

Переменные резисторы подразделяются на подстроечные (сопротивление изменяется при регулировке электрических ре-

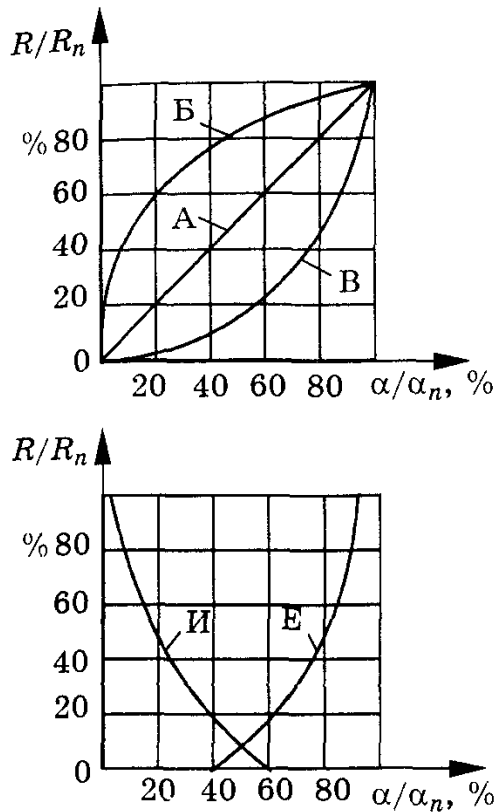


Рис.1.1. Зависимость относительного изменения сопротивления резистора от угла поворота подвижной части: А — линейная; Б — логарифмическая; В — антилогарифмическая; характеристики типа И, Е

Пленочные и объемные резисторы обладают меньшими собственной емкостью, индуктивностью и значительно дешевле проволочных.

Резистор наряду с активным сопротивлением обладает эквивалентной емкостью C и индуктивностью L (рис.1.3).

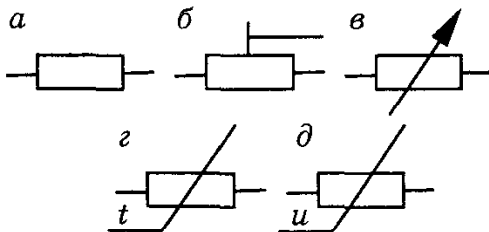


Рис.1.2. Условное обозначение резисторов: а — постоянные, б — подстроечные, в — переменные, г — терморезисторы, д — варисторы

жимов цепи) и регулировочные (сопротивление изменяется во время функционирования аппаратуры).

В зависимости от изменения сопротивления при изменении угла поворота подвижной части переменные резисторы имеют линейную характеристику А и нелинейную: логарифмическую Б и антилогарифмическую В, характеристики типа И, Е (рис.1.1).

К специальным резисторам относятся:

а) варисторы — сопротивление зависит от напряженности электрического поля;

б) терморезисторы — сопротивление зависит от температуры;

в) фоторезисторы — сопротивление зависит от освещения резистора;

г) магниторезисторы — сопротивление зависит от магнитного поля.

Условное обозначение резисторов показано на рис.1.2.

В зависимости от вида проводящего резистивного элемента резисторы бывают проволочные и непроволочные. Наибольшее применение нашли непроволочные резисторы, которые в свою очередь подразделяются на пленочные и объемные.

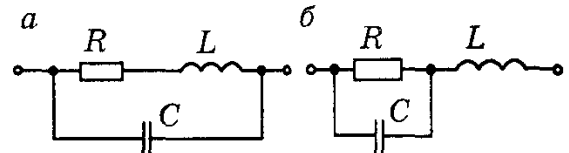


Рис.1.3. Эквивалентные схемы резисторов

Индуктивность и емкость являются распределенными параметрами. Однако для упрощения расчета их заменяют сосредоточенными параметрами и используют одну из эквивалентных схем (а, б).

Индуктивность резистора определяется его размерами и размерами выводов, составляет примерно 3×10^{-9} Гн/см. Емкость резистора появляется между его различными участками, а также определяется конструкцией выводов и их размерами. У малогабаритных резисторов емкость невелика и составляет десятые доли пФ. Переменные резисторы обладают значительно большими емкостями и индуктивностями, чем постоянные. Наличие емкости и индуктивности вызывает появление реактивной составляющей полного сопротивления, которая приводит к изменению активной составляющей сопротивления. У проволочных резисторов с увеличением рабочей частоты изменяется сопротивление за счет поверхностного эффекта.

При длительном сроке эксплуатации происходит старение резисторов, что приводит к изменению их сопротивления. Старение зависит от физической природы резистивного элемента. Ему наиболее подвержены композиционные резисторы и меньше всего металлопленочные. Стабильность сопротивления резисторов во времени характеризуется коэффициентом старения

$$\beta_R = \frac{1}{R_0} \frac{dR}{dt}, \quad (1.1)$$

где t — время; R_0 — сопротивление резистора непосредственно после изготовления. Коэффициент старения резисторов β_R существенно изменяется от партии к партии. Поэтому в технических условиях (ТУ) указывают коэффициент значительно меньший, чем у большей части резисторов.

В схеме замещения не учитываются такие параметры, как допустимая мощность рассеивания, напряжение собственных шумов, температурный коэффициент сопротивления, изменение сопротивления во времени и при воздействии дестабилизирующих факторов, надежность. У переменных резисторов, кроме того, разрешающая способность, шумы вращения, износоустойчивость, относительное изменение сопротивления при перемещении скользящего контакта.

Номинальная мощность рассеивания $P_{\text{ном}}$ указывает, какую максимальную мощность может рассеивать резистор в течение длительного времени при заданной стабильности сопротивления. Она определяется размерами резистора, конструкцией и свойствами резистивного слоя. Номинальная мощность рассеивания резистора обозначается на электрических схемах знаками, помещенными внутри условного графического обозначения резистора (рис.1.4). Вместо номинальной часто используется удельная мощность рассеивания $P_{\text{уд}}$, т.е. мощность, отнесенная к единице поверхности охлаждения S_R резистора

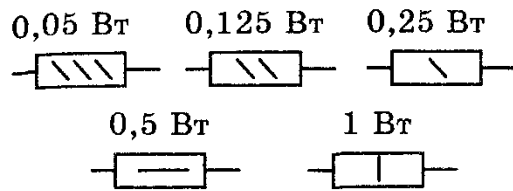


Рис.1.4. Условное обозначение резисторов различной номинальной мощности

$$P_{уд} = \frac{P_{ном}}{S_R}, \text{ Вт/см}^2. \quad (1.2)$$

Удельная мощность рассеивания возрастает с повышением теплоустойчивости конструкционных резистивных материалов.

Резисторы изготавливаются разных номиналов, которые в соответствии с рекомендациями МЭК (Международной электротехнической комиссии) стандартизованы. Согласно ГОСТ 2825-67, установлено шесть рядов номиналов сопротивлений: *E6*, *E12*, *E24*, *E48*, *E96*, *E192*. В условном обозначении указывается число номинальных значений в данном ряду. Переменные сопротивления имеют ряды номиналов *E6*, *E12*, *E24*. Числовые коэффициенты первых трех наиболее употребительных рядов приведены в гл. 1.1. Номинальные сопротивления в каждой декаде соответствуют указанным в таблице числам или числам, полученным умножением или делением их на 10^n , где n — отрицательное, или положительное число, или нуль. Действительные значения сопротивлений резисторов вследствие погрешностей изготовления могут отличаться от номинальных. Разница между номинальным и действительным сопротивлениями, выраженная в процентах по отношению к номинальному сопротивлению, называется допуском. Деление резисторов по величине допусков сопротивления приведено в табл.1.2.

Таблица 1.1

Числовые коэффициенты первых трех рядов номиналов сопротивлений

<i>E6</i> ±20%	<i>E12</i> ±10%	<i>E24</i> ±5%	<i>E6</i> ±20%	<i>E12</i> ±10%	<i>E24</i> ±5%
1,0	1,0	1,0	3,3	3,3	3,3
—	—	1,1	—	—	3,6
—	1,2	1,2	—	3,9	3,9
—	—	1,3	—	—	4,3
1,5	1,5	1,5	4,7	4,7	4,7
—	—	1,6	—	—	5,1
—	1,8	1,8	—	5,6	5,6
—	—	2,0	—	—	6,2
2,2	2,2	2,2	6,8	6,8	6,8
—	—	2,4	—	—	7,5
—	2,7	2,7	—	8,2	8,2
—	—	3,0	—	—	9,1

Допустимые отклонения сопротивлений

Допустимое отклонение, %	±0,001	±0,002	±0,005	±0,01	±0,02	±0,05	±0,1	±0,25	±0,5	±1	±2	±5	±10	±20	±50
Кодированное обозначение	E	L	R	P	U	X	B	C	D	F	G	J	K	M	N

Собственные шумы резистора имеют две составляющие: тепловую и токовую. Тепловые шумы появляются вследствие тепловых движений носителей заряда (электронов) в резистивном слое. Напряжение теплового шума не зависит от материала, а зависит от температуры и сопротивления и определяется по формуле

$$U_T = \sqrt{4kTR\Delta f}, \quad (1.3)$$

где k — постоянная Больцмана ($k = 1,38 \times 10^{-23}$ Дж/К); T — абсолютная температура, К; R — сопротивление, Ом; $\Delta f = f_2 - f_1$ — полоса частот, Гц, в которой измеряется тепловой шум.

Тепловые шумы существуют независимо от тока, протекающего по резистору, и характеризуются непрерывным, широким и практически равномерным спектром.

При протекании тока по непроволочному резистору возникают еще и токовые шумы, которые обусловлены дискретной структурой резистивного слоя. При прохождении электрического тока происходит местный нагрев зерен проводника, что приводит к изменению контактных сопротивлений между ними, а также к временному изменению объемной концентрации электронов в проводящем слое. В результате этого изменяется значение сопротивления и тока и на резисторе появляется токовая шумовая составляющая напряжения.

Токовый шум имеет непрерывный спектр, а плотность мощности шума зависит от рабочей частоты. Принято определять уровень шума на композиционных (объемных) резисторах в полосе частот от $f_1 = 60$ Гц до $f_2 = 6$ кГц, т.е. для двух декад.

Напряжение токового шума можно определить через величину номинальной мощности, рассеиваемой резистором:

$$U_{\text{ш}} = k\sqrt{P_{\text{ном}} \cdot R_{\text{ном}}}, \quad (1.4)$$

где k — коэффициент, зависящий от конструкции резистора, свойств резистивного слоя, полосы частот. Уровень токовых шумов оценивается отношением действующего значения переменной составляющей напряжения на резисторе к постоянному напряжению на нем:

$$D_{\text{ш}} = \frac{U_{\text{ш}}}{U}.$$

Значение $D_{\text{ш}}$ находится в пределах 1...5 мкВ/В, причем у композиционных резисторов оно в несколько раз больше, чем у

пленочных, что является их существенным недостатком. А у проволочных резисторов в том же частотном диапазоне уровень токовых шумов составляет примерно 0,1 мкВ/В. Чем однороднее структура резистивного элемента, тем меньше токовый шум. Поэтому его значение часто используется для прогнозирования физических свойств резистивных материалов. У регулируемых резисторов уровень токовых шумов достигает 50 мкВ/В.

В электрической цепи, содержащей несколько резисторов, источники шумов обычно считаются некоррелированными и напряжение суммарного шума определяется уравнением

$$U_{\Sigma} = \sqrt{U_{T_1}^2 + \dots + U_{T_n}^2 + U_{ш_1}^2 + \dots + U_{ш_n}^2}, \quad (1.5)$$

где n — количество резисторов.

В переменных резисторах, помимо тепловых и токовых шумов, на выходное напряжение влияет напряжение шумов вращения, которые значительно выше тепловых и токовых и достигают примерно 30...40 дБ.

Стабильность сопротивления резисторов при действии температуры характеризуется температурным коэффициентом сопротивления

$$\alpha_R = \frac{1}{R_{0_T}} \cdot \frac{dR}{dT}, \quad (1.6)$$

где T — температура; R_{0_T} — сопротивление при номинальной температуре.

Температурный коэффициент сопротивления изменяется в зависимости от температуры, но в первом приближении его значение считают постоянным во всем диапазоне рабочих температур или в двух интервалах температур: от +25 °С и ниже и от +25 °С и выше. Во многих случаях оговаривается его максимальное значение.

Надежность резистора характеризуется средним временем его работы до отказа. Резистор является нагруженным элементом, поэтому закономерности его длительной работы оказываются сложными.

Разрешающая способность переменных резисторов показывает, при каком наименьшем изменении угла поворота подвижной системы изменение сопротивления резистора может быть различимо. Количественно разрешающая способность равна отношению фиксированного сопротивления к полному сопротивлению резистора. Для переменных резисторов общего применения она составляет у однооборотных порядка 0,02...0,4%, у многооборотных 0,01...0,2%.

Износоустойчивость резистора — способность резистора сохранять параметры в определенных пределах при многократном вращении подвижной системы. Она оценивается числом циклов перемещения подвижной системы при сохранении стабильности параметров. У регулировочных резисторов она составляет $(5...20) \times 10^3$, у подстроечных — порядка 1000 циклов.

Основные параметры резисторов следующие.

1. Номинальное сопротивление.
2. Допустимое отклонение сопротивления от номинальной величины (измеряется в процентах).
3. Номинальная мощность рассеивания.
4. Температурный коэффициент сопротивления.
5. Максимальная температура окружающей среды.
6. Коэффициент старения.
7. Уровень собственных шумов.
8. Разрешающая способность.
9. Шумы вращения.
10. Износоустойчивость.
11. Надежность.

В соответствии с действующей системой сокращенных и полных условных обозначений сокращенное условное обозначение резисторов состоит из следующих элементов:

первый элемент — буква или сочетание букв, обозначающие подкласс резисторов (Р — резисторы постоянные; РП — резисторы переменные, НР — набор резисторов);

второй элемент — цифра, обозначающая группу резисторов по материалу резистивного элемента (1 — непроволочные; 2 — проволочные или металлофольговые);

третий элемент — регистрационный номер конкретного типа резистора.

Между вторым и третьим элементом ставится дефис. Например, постоянные непроволочные резисторы с номером 4 и переменные непроволочные резисторы с номером 46 обозначают Р1-4 и РП1-46.

Полное условное обозначение состоит из сокращенного обозначения и значений основных параметров и характеристик резисторов, климатического исполнения и обозначения документа на поставку (ОЖО 468...ТУ).

Для постоянных резисторов указываются номинальная мощность рассеивания, номинальное сопротивление и буквенное обозначение единицы измерения (Ом, кОм, МОм, ГОм, ТОм), допустимое отклонение сопротивления в процентах, группа по уровню шумов, группа по температурному коэффициенту сопротивления ТКС.

Для резисторов переменных — номинальная мощность рассеивания, номинальное сопротивление и буквенное обозначение единицы измерения (Ом, кОм, МОм), допустимое отклонение сопротивления в процентах, обозначение конца вала и длины вала.

Например: Р1-4-0,5-51 кОм $\pm 1\%$ А-Б-В-ОЖО 467.157 ТУ;

РП1-46а-0,5-1 кОм $\pm 20\%$ ВС-2 ОЖО 468...ТУ.

Маркировка резисторов содержит полное или кодированное обозначение номинальных сопротивлений и их допусков.

Полное обозначение номинальных сопротивлений состоит из значения номинального сопротивления и обозначения единицы измерения (Ом, кОм, МОм, ГОм, ТОм). Например: 150 Ом, 330 кОм, 2,2 МОм, 6,8 ГОм, 1 ТОм.

Кодированное обозначение состоит из трех или четырех знаков, включающих две или три цифры и букву. Буква кода из русского или латинского (в скобках) алфавита означает множитель, составляющий сопротивление, и определяет положение запятой десятичного знака. Буквы *R*, *K*, *M*, *G*, *T* обозначают соответственно множители 1, 10^3 , 10^6 , 10^9 , 10^{12} для сопротивлений, выраженных в омах. Для приведенного выше примера следует писать 150, 330 K, 2M2, 6G8, 1T0.

К специальным резисторам относятся варисторы, терморезисторы, фоторезисторы, магниторезисторы, позисторы.

У варисторов сопротивление изменяется с изменением приложенного напряжения. Они используются как стабилизаторы и ограничители напряжения.

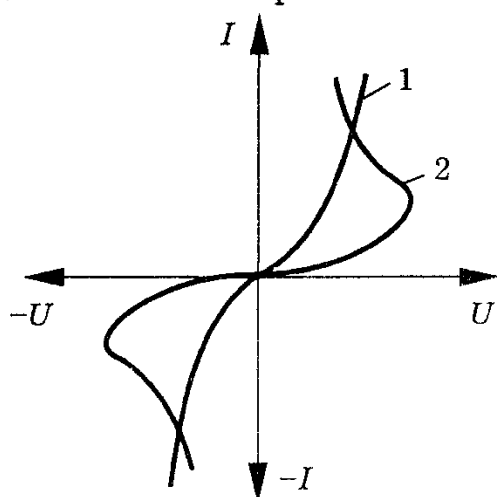


Рис.1.5. Характеристики варисторов: 1 — варистор; 2 — негистор

Варисторы изготавливаются спеканием смеси карбида кремния (карборунда) и связующих веществ. При увеличении приложенного напряжения происходит перекрытие мельчайших зазоров между кристалликами карбида, увеличивается электропроводность за счет пробоя оксидных пленок, что приводит к нелинейности характеристики варистора (кривая 1 на рис.1.5).

Варисторы, имеющие участок с отрицательным дифференциальным сопротивлением (кривая 2, рис.1.5) на вольт-амперной характеристике (ВАХ), называют негисторами.

Варисторы изготавливаются на рабочее напряжение $15...25 \times 10^3$ В, токи 0,05...10 мА и мощности 0,8...3 Вт. Из-за нелинейности характеристики сопротивление варисторов на постоянном и переменном токах различно. Это учитывается коэффициентом нелинейности β , который равен отношению статического сопротивления $R = U_{\text{ном}}/I_{\text{ном}}$ к дифференциальному сопротивлению $r_{\text{диф}} = dU_{\text{ном}}/dI_{\text{ном}}$ и лежит в пределах 3...30.

Варисторы характеризуются следующими параметрами:

1. Классификационное напряжение $U_{\text{кл}}$ — условный параметр, показывающий значение постоянного напряжения, при котором через варистор протекает заданный классификационный ток $I_{\text{кл}}$.

2. Классификационный ток $I_{\text{кл}}$ — это ток, при котором определяется классификационное напряжение.

3. Температурный коэффициент тока TKI — относительное изменение тока, протекающего через варистор, при изменении температуры окружающей среды на 1°C при постоянном напряжении.

4. Температурный коэффициент напряжения TKU — относительное изменение напряжения, приложенного к варистору, при изменении температуры окружающей среды на 1°C при неизменном токе, протекающем через варистор.

5. Номинальная мощность рассеяния $P_{\text{ном}}$ — наибольшая мощность, которую варистор может рассеивать в течение срока службы при сохранении параметров в установленных пределах.

Для параметров варистора характерны большие отклонения и нестабильность. Так, при заданном номинальном напряжении номинальный ток может иметь отклонение $\pm(10\ldots 20\%)$. Температурный коэффициент сопротивления может достигать $1 \times 10^{-3} 1/^\circ\text{C}$. В обозначении варисторов буквы СН обозначают сопротивление нелинейное, цифры — шифр материала и тип конструкции. Например: СН1-8.

К терморезисторам относятся резисторы, сопротивление которых меняется с изменением температуры. Они выполняются или из металла, сопротивление которого линейно меняется с изменением температуры, или на основе полупроводников. Их температурная и вольтамперная характеристики (ВАХ) представлены на рис.1.6.

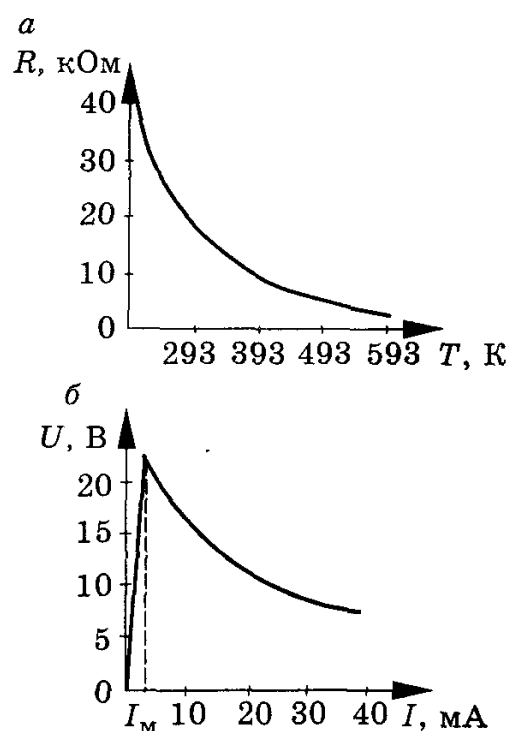


Рис.1.6. Температурная (а) и вольтамперная (б) характеристики терморезистора

При протекании тока через терморезистор он нагревается, что вызывает изменение сопротивления (рис.1.6, а). Зависимость между протекающим током и падением напряжения также нелинейная (рис.1.6, б) за счет нелинейного характера зависимости сопротивления от температуры. Терморезисторы используются в схемах для термостабилизации электронных цепей, компенсации температурных погрешностей, в измерителях температуры. Примерами обозначения терморезисторов являются: КМТ-1; КМТ-8; СТ9-1А; СТЗ-23; ТР-1; ТР-2; ТР-4.

Терморезисторы характеризуются рядом параметров.

1. Номинальное сопротивление $R_{\text{н}}$ — сопротивление, измеренное при комнатной температуре (20°C) и указанное в нормативной документации.

2. Температурный коэффициент сопротивления ТКС указывает изменение сопротивления при изменении температуры на один градус:

$$\text{ТКС} = \frac{\Delta R}{R_n} \frac{1}{\Delta T}.$$

3. Максимальная допустимая мощность рассеяния $P_{\text{макс}}$ — наибольшая мощность, которую длительное время может рассеивать резистор, не вызывая необратимых изменений характеристик.

4. Коэффициент температурной чувствительности определяет характер температурной зависимости резистора, зависит от физических свойств полупроводникового материала.

5. Постоянная времени τ характеризует тепловую инерционность резистора. Она равна времени, в течение которого температура терморезистора изменяется в e раз (на 63%) при переносе его из воздушной среды с температурой 0°C в воздушную среду с температурой 100°C . Значения постоянной времени изменяются в пределах от десятых долей секунды до нескольких минут.

Магниторезисторы — полупроводниковые резисторы с резко выраженной зависимостью электрического сопротивления от магнитного поля. Действие их основано на использовании магниторезистивного эффекта, который заключается в изменении сопротивления резистора при внесении его в магнитное поле. Регулируя напряженность управляющего магнитного поля или перемещая резистор в поле постоянного магнита, можно управлять сопротивлением. Их используют в регуляторах громкости высококачественной радиоаппаратуры, в качестве датчиков угла поворота в устройствах автоматики.

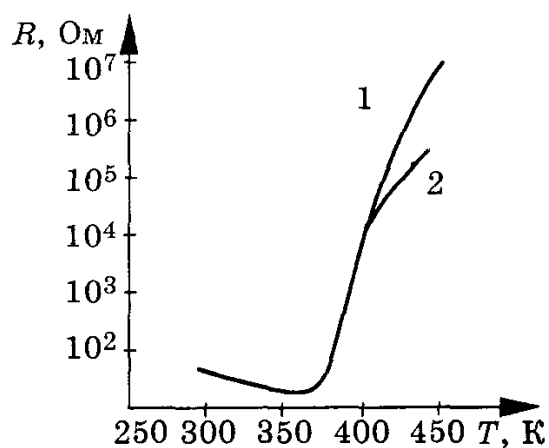


Рис.1.7. Зависимость сопротивления позистора от температуры при разогреве позистора окружающей средой (1), при нагреве протекающим током (2)

Характеристикой магниторезистора является зависимость его сопротивления от индукции магнитного поля. Кроме того, магниторезистор оценивается магниторезистивным отношением сопротивления при воздействии магнитного поля в 0,5 или 1 Т к номинальному сопротивлению при отсутствии магнитного поля. Примерами обозначения таких резисторов являются MR-1, MR-2, CM1-1.

Позисторы — это терморезисторы с большой величиной положительного температурного коэффициента сопротивления (ПТКС). Скачок сопротивления в области ПТКС может составлять 5...7 порядков.

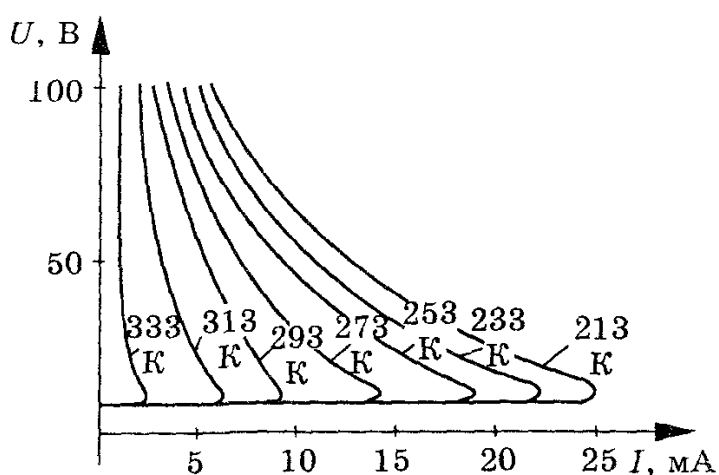


Рис.1.8. Вольтамперная характеристика позистора при различной температуре окружающей среды

Важнейшей характеристикой позистора является зависимость сопротивления от температуры $R = f(T)$ (рис.1.7). Сопротивление позистора в отличие от обычного терморезистора определяется не только его температурой, но и величиной приложенного к нему напряжения. Вольтамперная характеристика позистора для различных температур воздушной среды представлена на рис.1.8.

Позисторы характеризуются теми же основными параметрами, что и обычные терморезисторы, кроме того, для них часто указывают положение интервала ПТКС на температурной шкале, величину максимального ТКС в %, кратность изменения сопротивления R в области ПТКС и так называемую температуру переключения, при которой сопротивление позистора увеличивается по сравнению с минимальным значением в заданное число раз.

Позисторы применяют в качестве чувствительных элементов датчиков систем регулирования температуры, тепловой защиты обмоток электрических машин от недопустимого перегрева. За счет высокого положительного ТКС позисторы эффективно работают в качестве автостабилизирующихся нагревательных элементов. На их основе изготавливают предельно простые по устройству и высоконадежные саморегулирующиеся термостаты и усилительно-преобразующие термостаты без каких-либо реле и дополнительных усилительно-преобразующих устройств. Широко используют позисторы в качестве автоматических переключающих устройств, в частности для размагничивания масок кинескопов цветных телевизоров.

Позисторы обычно изготавливают в виде относительно тонких дисков достаточно большого диаметра, что обеспечивает необходимое рассеяние теплоты. Основой для создания позисторов является керамика из титаната бария, в которую вводятся примеси редкоземельных (лантана, цезия и др.) либо других элементов (ниобия, сурьмы, висмута, тантала), имеющих валентность больше, чем у титана. У керамики с такими примесями резко уменьшается удельное сопротивление (до $10 \dots 10^2$ Ом/см) и она приобретает полупроводниковые свойства. Резистивный слой позистора состоит из большого числа контактирующих между собой зерен или кристаллов полупроводникового титаната бария. Изменяя состав твердых растворов, можно управлять положением области ПТКС на температурной шкале.

Для изготовления позистора, кроме титаната бария, используются другие сегнетоэлектрические материалы системы SrTiO_3 с добавкой ниобия, системы PbTiO_3 с добавкой лантана и др. Не только поликристаллические полупроводниковые материалы, но и монокристаллические кремний, германий используются для создания позисторов. Принцип действия монокристаллических позисторов основан на уменьшении подвижности носителей заряда при увеличении температуры в результате увеличения их рассеяния на тепловых колебаниях кристаллической решетки. Монокристаллические позисторы можно изготовить с относительно малым разбросом параметров и характеристик по сравнению с поликристаллическими. Однако из-за меньшей стоимости и больших значений температурного коэффициента сопротивления поликристаллические позисторы нашли широкое применение.

1.2. Конденсаторы

Конденсаторы наравне с резисторами являются наиболее распространенными элементами электронных цепей. Конструктивно конденсатор представляет собой две обкладки, между которыми находится диэлектрик. Электрические характеристики и область применения конденсаторов зависят от типа диэлектрика между обкладками. Конденсаторы бывают как постоянной, так и переменной емкости. По способу изменения емкости конденсаторы бывают с механически и электрически управляемой емкостью.

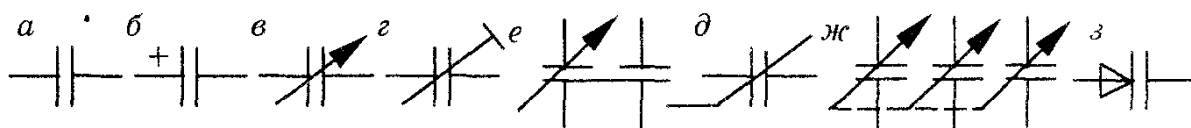


Рис.1.9. Условное обозначение конденсаторов: а — постоянной емкости; б — электролитический полярный; в — переменной емкости; г — подстроечный; д — вариконд; е — дифференциальный; ж — многосекционный; з — варикап

В зависимости от типа диэлектрика конденсаторы постоянной емкости бывают: вакуумные, воздушные, с твердым неорганическим диэлектриком (слюдяные, керамические, стеклокерамические, стеклоэмалевые, пленочные, стеклопленочные), с твердым органическим диэлектриком (бумажные, металлобумажные, фторопластовые, полиэтиленфталатные), электролитические (танталовые, титановые, алюминиевые).

Условные обозначения конденсаторов показаны на рис.1.9.

Конденсатор как законченное устройство обладает рядом паразитных параметров. Эквивалентная схема конденсатора показана на рис.1.10,

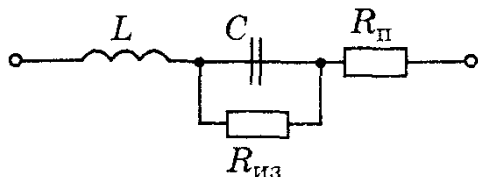


Рис.1.10. Эквивалентная схема конденсатора

где L — определяется конструкцией, размерами обкладок и ограничивает частотный диапазон применения, $R_{из}$ — сопротивление изоляции, $R_{п}$ — сопротивление потерь, поскольку под действием переменного поля изменяется состояние диэлектрика, на что требуются затраты мощности. Сопротивление $R_{п}$ указывает на то, что напряжение и ток реального конденсатора сдвинуты по фазе на угол меньше 90° в частотном диапазоне, в котором индуктивностью можно пренебречь. Для количественной оценки потерь вводят $\operatorname{tg} \delta = R_{п} \omega C$. Значение $\operatorname{tg} \delta$ зависит от вида диэлектрика, температуры и напряженности электрического поля. Он может изменяться с частотой и во времени. На практике для характеристики потерь пользуются понятием добротности конденсатора $Q_c = \frac{1}{\operatorname{tg} \delta} = \frac{1}{R_{п} \omega C}$ или

отношением реактивной мощности к активной. Конденсаторы характеризуются номинальной и фактической емкостью. Номинальная емкость $C_{ном}$ указывается заводом-изготовителем, а фактическая $C_{ф}$ определяется при данных температуре и частоте. Допустимое отклонение емкости задается в процентах:

$$\Delta C = \frac{C_{ф} - C_{ном}}{C_{ном}} 100\%.$$

По точности и отклонению емкости от номинального значения конденсаторы разделяются на классы (табл. 1.3).

Таблица 1.3

Деление конденсаторов на классы

Класс	0,01	0,02	0,05	00	0	1	2	3	4	5	6
Допуск, %	$\pm 0,1$	$\pm 0,2$	$\pm 0,5$	± 1	± 2	± 5	± 10	± 20	$-10 \dots +20$	$-20 \dots +30$	$-20 \dots +50$

Стабильность конденсатора определяется материалом диэлектрика и конструкцией. Изменение емкости в зависимости от температуры характеризуется температурным коэффициентом емкости (ТКЕ):

$$\alpha_c = \text{ТКЕ} = \frac{1}{C_{от}} \frac{dC}{dT},$$

где T — температура, $C_{от}$ — значение емкости при номинальной температуре.

ТКЕ может быть отрицательным, нулевым и положительным. Для обеспечения нулевого ТКЕ используют последовательное и параллельное соединения нескольких конденсаторов с разным знаком ТКЕ.

Стабильность конденсаторов во времени характеризуется коэффициентом старения:

$$\beta_c = \frac{1}{C_0} \frac{dC}{dt},$$

где t — время, C_0 — значение емкости непосредственно после изготoвления.

Часто стабильность конденсаторов в зависимости от времени характеризуется граничными значениями емкости.

При длительном воздействии напряжения возможен пробой диэлектрика. В твердом диэлектрике наблюдаются следующие виды пробоев: электрический, ионизационный, тепловой и электрохимический.

Электрический пробой возникает при кратковременном приложении высокого напряжения. Свободным электронам в диэлектрике сообщаются большие скорости и возможно их лавинное размножение. Напряжение пробоя зависит от температуры. В реальных условиях конденсаторы эксплуатируют при рабочих напряжениях ниже пробивного. Поэтому электрический пробой диэлектрика не относится к основным факторам, определяющим его долговечность.

Ионизационный пробой обусловлен наличием остаточных воздушных включений в толще диэлектрика или в прослойках между диэлектриком и обкладками. Даже при небольших напряжениях возникает большая напряженность электрического поля в создавшихся неоднородностях, что приводит к локальному пробую, разрушению диэлектрика и к образованию в нем областей с ухудшенными свойствами.

Тепловой пробой происходит при длительном воздействии напряжения на конденсаторе. Возрастают потери, из-за неоднородности диэлектрика в отдельных местах может возникать перегрев, ухудшаются диэлектрические свойства и уменьшается напряжение пробоя.

Электрохимический пробой обусловлен электрохимическими процессами в диэлектрике при действии постоянного напряжения и повышенной температуры. Ионы в диэлектрике вступают во взаимосвязь с металлом обкладок, что приводит к образованию в толще диэлектрика проводящих нитей и возникновению пробоя. Для избежания этого необходимо тщательно выбирать материалы обкладок и диэлектрик.

При воздействии на конденсатор напряжения в нем возникают электрические и акустические шумы. Электрические шумы вызваны частичными разрядами, мерцаниями емкости, пьезоэлектрическими эффектами. Акустические — обусловлены вибрацией обкладок под действием кулоновских и электродинамических сил.

Условное обозначение конденсаторов может быть сокращенным и полным. Сокращенное условное обозначение состоит из букв и цифр. Первый элемент (буква или сочетание букв) обозначает подкласс конденсатора: К — постоянной емкости; КТ — подстроечные; КП — переменной емкости; КС — конденсаторные сборки. Второй элемент — цифры, характеризующие тип диэлектрика и его группу. Третий элемент пишется через де-

фис и соответствует порядковому номеру разработки. Например, К10-48.

Полное обозначение включает сокращенное, после которого указываются номинальная емкость с единицами измерения (пФ, мкФ, Ф), допускаемое отклонение номинальной емкости, группа по температурной стабильности, шумы, климатическое исполнение и обозначение документации на поставку.

Например: К10-48-360 пФ $\pm$ 10% М47-НМ-В ОЖО 460.106 ТУ.

Кодированное обозначение номинальных емкостей состоит из трех или четырех знаков, включающих две или три цифры и букву. Буква русского или латинского алфавита означает множитель, соответствующий значению емкости, выраженной в фарадах. Буквы п (*p*), н (*n*), м (*μ*), и (*m*), ф (*F*) соответствуют множителям 10^{-12} , 10^{-9} , 10^{-6} , 10^{-3} , 1 для значений емкости, выраженной в фарадах.

Например: 2,2 пФ обозначается как 2р2; 1500 пФ — 1п5; 0,1 мкФ — μ 1; 10 мкФ — 10 μ ; 1Ф — 1F0.

Параметры постоянных конденсаторов следующие.

1. Номинальное значение емкости — емкость, значение которой указано в сопроводительной документации и обозначено на конденсаторе.

2. Допустимое отклонение емкости от номинального значения, в %.

3. Тангенс угла потерь или добротность.

4. Температурный коэффициент емкости ТКЕ.

5. Коэффициент старения конденсатора β_c .

6. Сопротивление изоляции и ток утечки, которые характеризуют качество диэлектрика и используются при расчетах высокоомных, времязадающих и слаботочных цепей. Наименьший ток утечки имеют танталовые конденсаторы.

7. Номинальное напряжение — зависит от конструкции конденсатора и свойств применяемых материалов.

Конденсаторы переменной емкости по способу управления бывают механически или электрически управляемые. Подстроечные конденсаторы обычно имеют механическое управление и используются в процессе регулировки аппаратуры. Так как емкость конденсатора пропорциональна площади обкладок, диэлектрической проницаемости и обратно пропорциональна расстоянию между обкладками, то при механическом управлении изменяется взаимное перекрытие пластин. Одна обкладка выполняется в виде ротора, а вторая служит статором. Поэтому поворот ротора относительно статора вызывает изменение площади обкладок и изменение самой емкости.

По типу диэлектрика конденсаторы переменной емкости бывают: воздушные, керамические, слюдяные (твердый неорганический диэлектрик), полистироловые, полиэтиленовые (органический диэлектрик). Конденсаторы с твердым диэлектриком чаще всего используются в качестве подстроечных, ибо они не обеспечивают

хорошей повторяемости значений емкости из-за наличия воздушных зазоров между подвижными и неподвижными обкладками.

Конденсаторы с воздушными зазорами обладают высокой стабильностью и небольшими потерями, однако имеют большие габариты.

Переменные и подстроечные конденсаторы характеризуются максимальной $C_{\text{макс}}$ и минимальной $C_{\text{мин}}$ емкостями, коэффициентом перекрытия по емкости $K = C_{\text{макс}}/C_{\text{мин}}$, ТКЕ, $\text{tg}\delta$, законом изменения емкости. Конденсаторы, выполненные на основе сегнетоэлектриков или сегнетокерамики, являются переменными с электрически управляемой емкостью.

При изменении приложенного напряжения происходит изменение диэлектрической проницаемости диэлектрика, что приводит к изменению емкости. Такие конденсаторы называются варикондами.

При изменении обратного напряжения, приложенного к p - n -переходу, происходит расширение его запирающего слоя, что равносильно изменению расстояния между обкладками конденсатора. Устройства, использующие свойства обратносмещенного p - n -перехода, называются варикапами. Они рассматриваются в разд.2.14.

1.3. Катушки индуктивности

Для создания катушек индуктивности используется эффект взаимодействия переменного тока с магнитным полем, наводимым этим током. Коэффициент пропорциональности между переменным напряжением и током с частотой ω является реактивным сопротивлением $j\omega L$, где L — индуктивность (коэффициент пропорциональности). Для уменьшения габаритов и увеличения индуктивности провод наматывается в виде катушки. При протекании переменного тока через катушку сказывается взаимоиндукция между ее витками, что приводит к увеличению индуктивности.

Катушки индуктивности классифицируются по различным признакам: наличие или отсутствие сердечника, однослойные (с шагом и без шага), многослойные (рядовая, универсальная, навал), количество обмоток, рабочая частота и т.д. Они имеют значительные габариты, поэтому плохо согласуются с интегральными схемами, применение их ограничено. Однако в ряде устройств без них не обойтись.

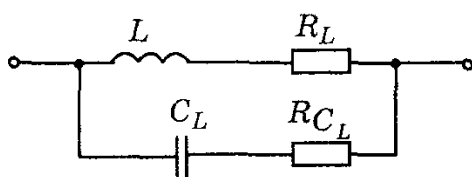


Рис.1.11. Эквивалентная схема катушки индуктивности

Катушка индуктивности может быть представлена схемой замещения (рис.1.11), где L — индуктивность катушки и выводов; C_L — емкость обмоток, выводов, сердечника, экрана; R_{C_L} — сопротивление потерь в емкости; R_L — сопротивление потерь в катушке.

Индуктивность катушки может быть рассчитана по формуле

$$L = L_0 W^2 D \cdot 10^{-3}, \text{ мкГн.}$$

Для однослойной катушки

$$L_0 = f(l_n/D_{\text{ср}}),$$

где l_n — длина намотки, см; $D_{\text{ср}} = D_{\text{кар}} + d$ — средний диаметр витка ($D_{\text{кар}}$ — диаметр каркаса, d — диаметр провода); W — количество витков. Для многослойной катушки

$$L = f(l_n/D_{\text{ср}}) \text{ и } L = f(b/D_{\text{ос}}),$$

где $D_{\text{ср}}$ — средний диаметр катушки, см; $D_{\text{ос}}$ — наружный диаметр катушки, см; b — глубина намотки, см.

Точный расчет значения индуктивности катушки представляет собой сложную задачу.

Качество катушки, используемой в колебательном контуре, определяется ее добротностью, характеризующей относительные потери мощности в ней. Добротность определяется отношением реактивного сопротивления к активному:

$$Q = \omega L / R_L.$$

Значение добротности зависит от частоты. При отсутствии ферромагнитного магнитопровода и малой емкости C добротность зависит от соотношения между индуктивностью L и активным сопротивлением провода $r_{\text{пр}}$, в связи с этим добротность растет при увеличении частоты. Однако на высоких частотах, порядка МГц, активное сопротивление за счет поверхностного эффекта увеличивается, поскольку ток протекает не по всему сечению провода, а по его поверхности, что приводит к уменьшению добротности.

Для снижения активного сопротивления провода $r_{\text{пр}}$ обмотки катушек наматывают достаточно толстым проводом, применяя специальный многожильный провод, а для работы на высоких частотах покрывают его серебром. Магнитопроводы и сердечники выбирают с малыми потерями на гистерезис и вихревые токи.

Свойства катушки при изменении температуры характеризуются температурным коэффициентом индуктивности TKL , показывающим отношение изменения индуктивности $\Delta L/L$ к интервалу температур ΔT , вызвавшему это изменение:

$$\alpha_L = TKL = \frac{\Delta L}{L} \frac{1}{\Delta T}.$$

Изменение индуктивности во времени (старение) характеризуется коэффициентом старения:

$$\beta_L = \frac{\Delta L}{L} \frac{1}{\Delta t}.$$

Для увеличения индуктивности и повышения добротности применяют магнитопроводы с постоянными или регулируемыми параметрами.

Дроссели являются одной из разновидностей катушек индуктивности. Они предназначены для обеспечения большого сопротивления для переменных токов и малого для постоянных или низкочастотных токов.

В зависимости от частотного диапазона использования дросселей они бывают низкочастотными и высокочастотными. Дроссели низкой частоты используются в выпрямительных устройствах в качестве фильтра для получения малых пульсаций постоянного напряжения при большом токе нагрузки и включаются всегда последовательно с сопротивлением нагрузки. Для исключения насыщения магнитной цепи магнитопровода протекаемым постоянным током в магнитопроводе делается воздушный зазор толщиной 0,05...0,1 мм. При расчете индуктивности и активного сопротивления дросселя необходимо учитывать значение постоянного тока, протекающего в нагрузке, и параметры источника питания.

Дроссели высокой частоты предназначены для работы в высокочастотных электронных цепях. Они должны обладать минимально возможной емкостью, для обеспечения которой катушки индуктивности наматываются на диэлектрический каркас в навал или с определенным шагом намотки.

Параметры катушек индуктивности следующие.

1. Номинальная индуктивность катушки.
2. Допустимое отклонение индуктивности катушки.
3. Собственная емкость катушки индуктивности.
4. Температурный коэффициент индуктивности катушки α_T (TKL).
5. Коэффициент старения β_L .
6. Номинальная добротность катушки индуктивности.

Глава 2. ПОЛУПРОВОДНИКОВЫЕ ДИОДЫ

2.1. Физические основы полупроводниковых приборов

К полупроводникам относятся твердые тела, которые по своим свойствам занимают промежуточное положение между проводниками и диэлектриками.

У полупроводников удельное сопротивление при комнатной температуре изменяется в широких пределах, от 10^{-4} до 10^{10} Ом·см. У металлов удельное сопротивление меньше 10^{-4} Ом·см. К диэлектрикам относятся твердые тела, у которых удельное сопротивление больше 10^{10} Ом·см.

Отличительной особенностью полупроводников является сильная зависимость удельного сопротивления от внешних факторов: температуры, концентрации примесей, действия света и ионизирующих излучений.

Количество веществ, обладающих полупроводниковыми свойствами, превышает количество металлов и диэлектриков. Для создания современных полупроводниковых приборов в качестве исходного материала применяются элементарные полупроводники: германий Ge, кремний Si, селен Se, теллур Te; соединения $A^{III}B^V$ (A^{III} — элементы третьей группы таблицы Менделеева, B^V — элементы пятой группы): арсенид галлия GaAs, арсенид индия InAs, фосфид галлия GaP, карбид кремния SiC; соединения $A^{II}B^V$; тройные полупроводниковые соединения $A^{II}B^{III}C^V$, $A^{IV}B^{III}C^{VI}$ и др.

Каждый электрон, входящий в состав атома, обладает определенной энергией или занимает определенный энергетический уровень. Структуры атомов различных элементов имеют оболочки, полностью заполненные электронами (внутренние) и незаполненные (внешние).

Электроны внешней оболочки атома называются *валентными*. Взаимное притяжение атомов осуществляется за счет общей пары валентных электронов (ковалентной связи), вращающихся по одной орбите вокруг этих атомов (рис.2.1, а). Валентные электроны как наиболее удаленные от ядра имеют с ним наиболее слабую связь и поэтому под воздействием электрического поля, теплоты, света и других причин могут отделяться от атома или молекулы и становиться свободными.

Процесс отрыва и удаления одного или нескольких электронов от атома или молекулы называется *ионизацией*.

Электроны в атоме обладают только вполне определенными значениями энергии, составляющими совокупность дискретных уровней энергии атома. В твердом теле при образовании кристаллической решетки благодаря взаимодействию атомов энергетические уровни расщепляются и образуют энергетические зоны, состоящие из отдельных, близко расположенных по энергии

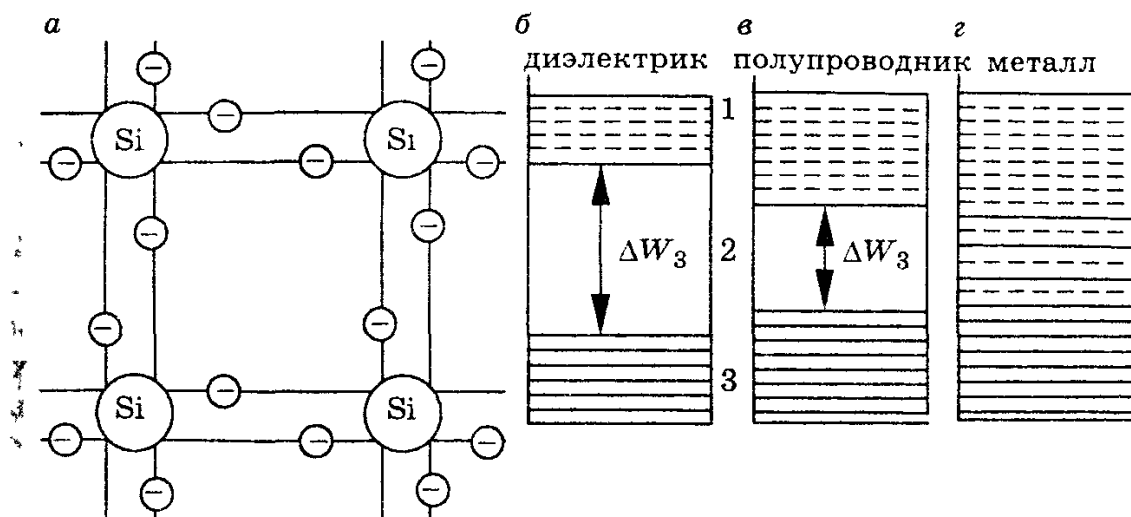


Рис.2.1. Структура связей атома кремния в кристаллической решетке и условное обозначение энергетических зон диэлектрика, полупроводника и металла

уровней, число которых соответствует числу однородных атомов в данном теле (рис.2.1, б). Совокупность уровней, на каждом из которых могут находиться электроны, называют *разрешенной зоной* (3 на рис.2.1, б, в).

В энергетическом спектре твердого тела можно выделить три зоны: заполненную (разрешенную), запрещенную и проводимости.

Разрешенная зона характеризуется тем, что все энергетические уровни валентных электронов при температуре 0 К заполнены ими. Верхнюю заполненную зону называют валентной. Зона *проводимости* характеризуется наличием электронов, обладающих энергией, которая позволяет им освободиться от связи с атомами и передвигаться внутри твердого тела под действием внешнего воздействия (например, электрического поля).

Запрещенная зона характеризуется тем, что в ее пределах нет энергетических уровней, на которых могли бы находиться электроны даже в идеальном кристалле.

Ширина запрещенной зоны для большинства полупроводников составляет 0,1...3 эВ, а у полупроводников, предназначенных для создания высокотемпературных приборов, — 6 эВ. Для германия эта величина равна 0,72 эВ, для кремния — 1,12, для арсенида галлия — 1,4, для карбида кремния — 2,3...3,1, для фосфида галлия — 2,2 эВ.

Если ширина запрещенной зоны $\Delta W_3 > 6$ эВ, то при обычных условиях электроны практически не попадают в зону проводимости, в связи с чем такое вещество не проводит электрического тока и называется диэлектриком (рис.2.1, б). У металлов и их сплавов запрещенная зона отсутствует (рис.2.1, г), так как у них зона проводимости и валентная зона перекрываются. Такие вещества обладают хорошей проводимостью и называются проводниками.

В полупроводниках при температуре, отличной от нуля, часть электронов обладает энергией, достаточной для перехода в зону проводимости. Электроны в зоне проводимости становятся свободными, их концентрация в собственном полупроводнике обозначается n_i .

Уход электрона из валентной зоны приводит к разрыву ковалентной связи и образованию в этой зоне незаполненного (свободного) энергетического уровня (положительного заряда), называемого *дыркой*, концентрация которых в собственном полупроводнике обозначается p_i . Валентные электроны соседних атомов под воздействием электрического поля могут переходить на свободные уровни, создавая дырки в другом месте. При этом движение электронов можно рассматривать и как движение положительных зарядов — дырок.

У абсолютно чистого и однородного полупроводника (концентрация примесей настолько мала, что не оказывает существенного влияния на удельную проводимость полупроводника), при температуре, отличной от 0 К, образуются свободные электроны и дырки. Процесс образования пар электрон — дырка называется *генерацией*. После своего возникновения дырка под действием тепловой энергии совершает хаотическое движение в валентной зоне так же, как электрон в зоне проводимости. При этом возможен процесс захвата электронов зоны проводимости дырками валентной зоны. Разорванные ковалентные связи восстанавливаются, а носители заряда — электрон и дырка — исчезают. Процесс исчезновения пар электрон — дырка называется *рекомбинацией*. Он сопровождается выделением энергии, которая идет на нагрев кристаллической решетки и частично излучается во внешнюю среду.

Промежуток времени с момента генерации носителя до его исчезновения (рекомбинации) называется *временем жизни* носителя τ , а расстояние, пройденное носителем заряда за время жизни, *диффузионной длиной* L . Более строго диффузионная длина определяется как расстояние, на котором концентрация носителей уменьшается в e раз ($e \approx 2,7$). Диффузионная длина и время жизни электронов и дырок связаны между собой соотношениями

$$L_n = \sqrt{\tau_n D_n}, \quad L_p = \sqrt{\tau_p D_p}, \quad (2.1)$$

где D_n и D_p — коэффициенты диффузии электронов и дырок соответственно.

Процесс занятия электронами того или иного энергетического уровня носит вероятностный характер и описывается функцией распределения Ферми — Дирака:

$$F(W) = \frac{1}{e^{\frac{W - W_f}{kT}} + 1}, \quad (2.2)$$

где W — энергия свободного электрона; W_f — энергетический уровень Ферми, функция Ферми для которого равна 0,5 при температурах, отличных от абсолютного нуля; T — абсолютная температура; $k = 1,38 \cdot 10^{-23}$ Дж/град — постоянная Больцмана.

В чистом (собственном) полупроводнике энергетический уровень Ферми W_{f_i} можно определить из соотношения

$$W_{f_i} = W_v + \frac{\Delta W_z}{2} = W_n - \frac{\Delta W_z}{2}, \quad (2.3)$$

где W_v и W_n — потолок валентной зоны и дно зоны проводимости соответственно. Таким образом, уровень Ферми в беспримесном полупроводнике при любой температуре расположен посередине запрещенной зоны.

В собственном полупроводнике в установившемся равновесном состоянии процессы генерации выравниваются процессами рекомбинации, скорость которой пропорциональна концентрации электронов и дырок:

$$v_{\text{ген}} = v_{\text{рек}} = n_i p_i = n_i^2 = p_i^2. \quad (2.4)$$

2.2. Примесные полупроводники

Если в кристалл германия или кремния добавить примесь элементов третьей или пятой групп таблицы Менделеева, то такой полупроводник называется примесным. Примеси могут быть донорного и акцепторного типов.

Примесный атом, создающий в запрещенной зоне энергетический уровень, занятый в невозбужденном состоянии электронами и отдающий в возбужденном состоянии электрон в зону проводимости, называют *донором*.

Примесный атом, создающий в запрещенной зоне энергетический уровень свободный от электронов в невозбужденном состоянии и способный захватить электрон из валентной зоны при возбуждении, создавая дырки в валентной зоне, называют *акцептором*.

Рассмотрим образование примесных полупроводников.

При внесении в предварительно очищенный кремний, германий примеси пятивалентного элемента — донора (фосфор P, сурьма Sb, мышьяк As) атомы примеси замещают основные атомы в узлах кристаллической решетки (рис.2.2, а).

При этом четыре из пяти валентных электронов атома примеси образуют ковалентные связи с четырьмя соседними атомами полупроводника. Пятый электрон оказывается избыточным (рис.2.2, б).

Энергия ионизации донорных атомов значительно меньше энергии ионизации собственных полупроводников. Поэтому при комнатной температуре избыточные электроны примеси возбуждаются и переходят в зону проводимости. Атомы примесей, поте-

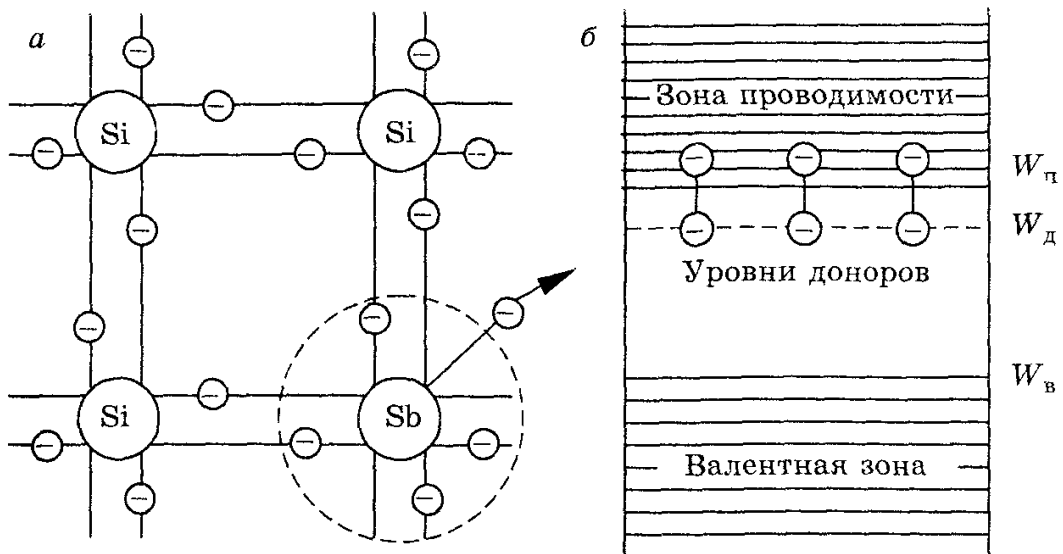


Рис.2.2. Структура и зонная диаграмма полупроводника с донорной примесью

явшие избыточный электрон, превращаются в положительные ионы. Количество электронов N_d , переходящих под действием тепловой энергии в зону проводимости с донорного уровня W_d , значительно превышает количество электронов n_i , переходящих в зону проводимости из валентной зоны в процессе генерации пар электрон — дырка. Поэтому можно считать, что концентрация электронов проводимости полностью определяется концентрацией донорной примеси $n_n \approx N_d$, а концентрация дырок составляет

$$p_n = \frac{n_i^2}{n_n} \approx \frac{n_i^2}{N_d}.$$

Концентрация дырок в донорном полупроводнике значительно ниже, чем в собственном полупроводнике. В связи с этим дырки p_n являются неосновными носителями, а электроны n_n —

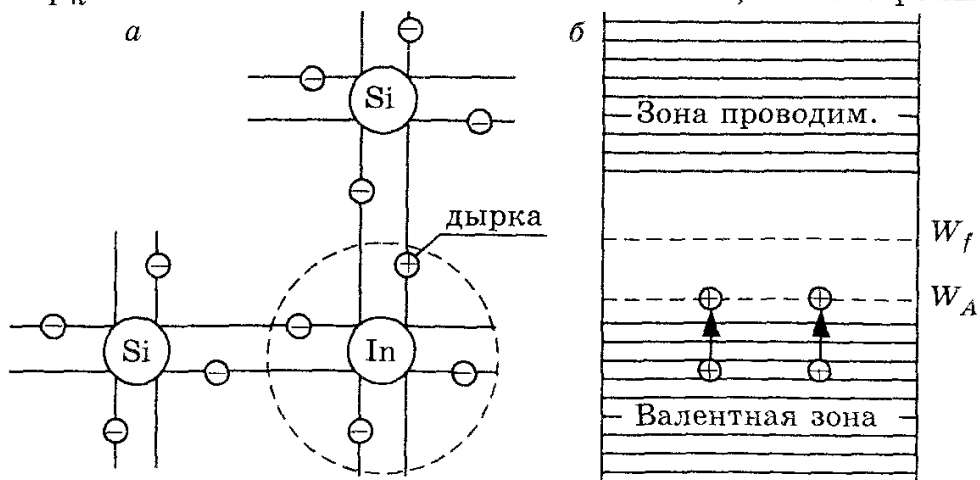


Рис.2.3. Структура и зонная диаграмма полупроводника с акцепторной примесью

основными. Поэтому донорный полупроводник называется электронным полупроводником или полупроводником n -типа.

При добавлении в кристалл германия или кремния примеси трехвалентного элемента — акцептора (галлий Ga, индий In, бор B) атомы примеси замещают в узлах кристаллической решетки атомы полупроводника. Для образования четырех ковалентных связей не хватает одного валентного электрона атомов примеси (рис.2.3, а).

Достаточно небольшой внешней энергии, чтобы электроны из верхних уровней валентной зоны переместились на уровень примеси, образовав недостающие ковалентные связи (рис.2.3, б).

При этом в валентной зоне появляются избыточные уровни (дырки), которые участвуют в создании электрического тока. За счет ионизации атомов исходного материала часть электронов из валентной зоны попадают в зону проводимости. Число дырок в акцепторном полупроводнике превышает число электронов:

$$n_p = \frac{p_i^2}{p_p} \cong \frac{p_i^2}{N_a},$$

где N_a — концентрация атомов акцепторной примеси.

Поэтому дырки p_p являются основными носителями, а электроны n_p — неосновными. Полупроводники с акцепторной примесью носят название дырочных, или полупроводников p -типа.

2.3. Электронно-дырочный переход

Однородные полупроводники и однородные полупроводниковые слои находят весьма узкое применение и используются только в виде различного рода резисторов. Основные элементы интегральных микросхем и большая часть дискретных полупроводниковых приборов представляют собой неоднородные структуры.

Большая часть полупроводниковых приборов работает на основе явлений, происходящих в области контакта твердых тел. На практике используются контакты: полупроводник-полупроводник, полупроводник — металл, металл — диэлектрик — полупроводник.

Переход между двумя областями полупроводника с разнотипной проводимостью называется электронно-дырочным переходом или p - n переходом.

Такие переходы получаются сплавлением или диффузией соответствующих примесей в пластинки монокристалла полупроводника, а также выращиванием p - n перехода из расплава полупроводника с регулируемым количеством примесей. В зависимости от способа изготовления p - n переходы бывают сплавными, диффузионными и др.

Переходы между двумя областями с различной концентрацией примесей одного типа называют электронно-электронными (n^+ - n переход) или дырочно-дырочным (p^+ - p), знак «+» означает повышенную концентрацию примесей по сравнению со вторым слоем.

Переходы между двумя полупроводниковыми материалами, имеющими различную ширину запрещенной зоны, называют *гетеропереходами*. Если одна из областей, образующих переход, является металлом, то такой электрический переход называют переходом металл — полупроводник. Эти переходы формируются вакуумным напылением тонкой металлической пленки на очищенную поверхность полупроводника.

Концентрации основных носителей заряда в p - n переходе могут быть равными или значительно различаться. Электронно-дырочный переход, у которого $p_p \cong n_p$, называется симметричным.

Если концентрации основных носителей заряда в областях различны ($n_n \gg p_p$ или $p_p \gg n_n$) и отличаются на два-три порядка, то p - n переходы называют несимметричными. Такие переходы на практике используются чаще, чем симметричные.

В зависимости от характера распределения примесей различают две разновидности переходов: резкий (ступенчатый) и плавный. При резком переходе концентрации примесей на границе раздела областей изменяются на расстоянии, соизмеримом с диффузионной длиной, а при плавном — на расстоянии, значительно большем диффузионной длины.

Физические процессы в переходах лежат в основе принципа действия большинства полупроводниковых приборов.

2.4. Физические процессы в p - n переходе

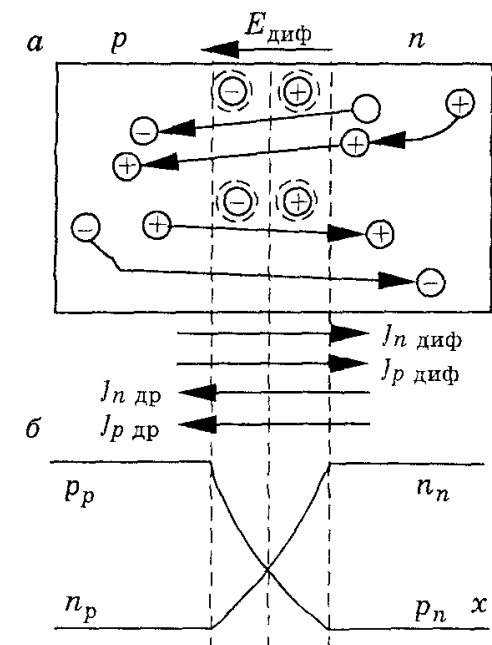


Рис.2.4. Электронно-дырочный переход при отсутствии внешнего напряжения

Рассмотрим физические процессы в плоском p - n переходе, находящемся в равновесном состоянии, т.е. при нулевом внешнем напряжении на переходе (рис.2.4, а) и при условии, что:

1) на границе раздела p - и n -областей отсутствуют механические дефекты и включения других химических веществ;

2) при комнатной температуре все атомы примеси ионизированы, т.е. $p_p = N_a$, $n_n' = N_d$;

3) на границе p - n перехода тип примеси резко изменяется.

Поскольку концентрация электронов в n -области намного больше их концентрации в p -области, а концентрация дырок в p -области намного больше, чем в n -области ($n_n \gg n_p$, $p_n \gg p_p$), как показано

на рис.2.4, б, то на границе раздела полупроводников возникает градиент (перепад) концентрации подвижных носителей заряда (дырок и электронов): $\frac{dp}{dx}; \frac{dn}{dx}$.

Под его действием заряды будут диффундировать из области с более высокой концентрацией в область с пониженной концентрацией. Направленное движение свободных носителей, вызванное их неравномерным распределением в объеме полупроводника, называют диффузионным движением. Электроны под действием диффузии перемещаются из n -области в p -область, а дырки перемещаются из p -области в n -область. Это движение зарядов (основных носителей) образует диффузионный ток p - n перехода, содержащий две составляющие: электронную и дырочную, плотность которых определяется из соотношений

$$J_{n\text{диф}} = qD_n \frac{dn}{dx}; \quad (2.5)$$

$$J_{p\text{диф}} = -qD_p \frac{dp}{dx}, \quad (2.6)$$

где $\frac{dn}{dx}; \frac{dp}{dx}$ — градиенты концентраций электронов и дырок; D_n и D_p — коэффициенты диффузий электронов и дырок; q — заряд электрона.

Коэффициент диффузии показывает количество носителей заряда, пересекающих в единицу времени единичную площадку, перпендикулярную к выбранному направлению, при величине градиента концентрации в этом направлении, равном единице.

В результате протекания диффузионного тока граничный слой обедняется подвижными носителями заряда. В приконтактной области n -типа появляется нескомпенсированный малоподвижный положительный заряд за счет ионов донорной примеси, а в p -области — отрицательный заряд за счет ионов акцепторной примеси.

Таким образом, на границе p - и n -областей возникает двойной слой объемного пространственного заряда, наличие которого приводит к образованию электрического поля, напряженность которого равна $E_{\text{диф}}$. Это поле препятствует дальнейшему протеканию диффузионного тока (тока основных носителей). Поскольку обедненный слой обладает малой электропроводностью (в нем практически отсутствуют подвижные носители заряда), то он называется запирающим слоем или областью объемного заряда.

В n - и p -областях полупроводника, кроме основных носителей, существуют неосновные: дырки в n -области и электроны в p -области. Неосновные носители совершают тепловое движение (дрейф) и перемещаются к запирающему слою p - n перехода. Их пе-

ремещение характеризуется подвижностью μ . Подвижность равна средней скорости $\bar{v}$, приобретаемой носителями заряда в направлении действия электрического поля с напряженностью $E = 1$ В/м:

$$\mu = \frac{\bar{v}}{E}. \quad (2.7)$$

Поле p - n перехода является ускоряющим для неосновных носителей заряда. Электроны (неосновные носители p -области), подойдя к переходу, подхватываются электрическим полем и перебрасываются в n -область, а дырки n -области — в p -область. Дрейф неосновных носителей вызывает появление электронной и дырочной составляющих тока дрейфа, плотность которых определяется из соотношений:

$$j_{nдр} = qn\bar{v}_n = qn\mu_n E; \quad (2.8)$$

$$j_{pдр} = qp\bar{v}_p = qp\mu_p E, \quad (2.9)$$

где n — количество электронов; p — количество дырок.

А полная плотность тока дрейфа, создаваемая неосновными носителями, называется тепловым током j_T и равна:

$$j_T = j_{др} = j_{nдр} + j_{pдр} = q(n\mu_n + p\mu_p)E. \quad (2.10)$$

Если сравнивать выражение (2.10) с законом Ома $j = \sigma E$, то удельная электропроводность полупроводника определяется соотношением

$$\sigma = \sigma_n + \sigma_p = q(n\mu_n + p\mu_p). \quad (2.11)$$

При комнатной температуре некоторое количество основных носителей заряда обладает энергией, достаточной для преодоления поля запирающего слоя, и протекает незначительный диффузионный ток. Этот ток уравнивается дрейфовым током. Поэтому при отсутствии внешнего поля в p - n переходе устанавливается термодинамическое равновесие токов. Ток диффузии уравнивается (компенсируется) дрейфовым током:

$$j_{диф} - j_{др} = 0. \quad (2.12)$$

Неравномерность концентрации носителей зарядов в полупроводнике возникает при воздействии внешних управляющих факторов: электрического поля, нагрева, освещения и др. Равновесие концентраций электронов и дырок в полупроводнике нарушается и появляется дополнительная неравновесная концентрация носителей заряда. После прекращения внешнего воздействия происходит процесс рекомбинации электронов и дырок. Полупроводник переходит в равновесное состояние.

2.5. Контактная разность потенциалов

Наличие ионов примесей в запирающем слое p - n перехода создает разность потенциалов U_k , которую называют потенциальным барьером или контактной разностью потенциалов, значе-

ние которой определяется положениями уровней Ферми в областях n - и p -типа:

$$U_k = \varphi_{F_n} - \varphi_{F_p}. \quad (2.13)$$

Для нахождения ее величины воспользуемся тем, что ток диффузии уравнивается током дрейфа одноименных носителей:

$$j_{p\text{диф}} = j_{p\text{др}}; \quad (2.14)$$

$$-qD_p \frac{dp}{dx} = qp\mu_p \frac{dU}{dx}. \quad (2.15)$$

Учитывая, что коэффициент диффузии связан с подвижностью носителей заряда соотношением Эйнштейна

$$\frac{D}{\mu} = \frac{kT}{q}, \quad (2.16)$$

где величину $\frac{kT}{q}$ называют температурным потенциалом и обозначают φ_T , из (2.15) получим

$$dU = -\frac{kT}{q} \frac{dp}{p}. \quad (2.17)$$

Интегрируя это выражение и используя условие (2.13), получим выражение для контактной разности потенциалов

$$U_k = -\frac{kT}{q} \ln \frac{p_p}{p_n} = \frac{kT}{q} \ln \frac{N_a N_d}{n_i^2}. \quad (2.18)$$

Контактная разность потенциалов зависит:

1) от ширины запрещенной зоны полупроводника. При одинаковых концентрациях примесей она выше у полупроводников с большей шириной запрещенной зоны;

2) от концентрации примесей в смежных областях полупроводника. При их увеличении контактная разность потенциалов возрастает;

3) от температуры полупроводника. При ее увеличении контактная разность потенциалов уменьшается.

2.6. Прямое включение p - n перехода

При подключении к p - n переходу внешнего электрического поля динамическое равновесие токов нарушается. Поведение перехода зависит при этом от полярности приложенного напряжения. Если внешнее напряжение приложено навстречу контактной разности потенциалов, то такое включение p - n перехода называют прямым (рис.2.5, а). Внешнее (прямое) напряжение почти полностью падает на p - n переходе, сопротивление которого во много раз выше сопротивления p - и n -областей. С увеличением прямого напряжения высота потенциального барьера уменьшается: $U_1 = U_k - U_{пр}$. Основные

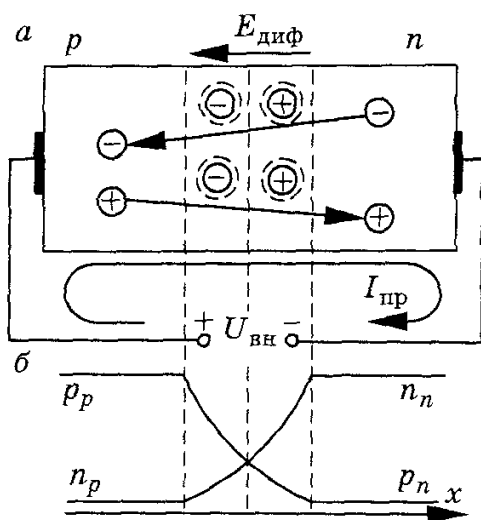


Рис.2.5. Электронно-дырочный переход при прямом включении

области полупроводника. Увеличение диффузионной составляющей тока через p - n переход при неизменной дрейфовой составляющей приводит к нарушению термодинамического равновесия

$$j = j_{\text{диф}} + j_{\text{др}} \neq 0.$$

Через переход протекает ток, который называется прямым.

Процесс переноса носителей заряда через прямосмещенный электронно-дырочный переход в область полупроводника, где они становятся неосновными носителями, называется инжекцией. Часто прямой ток называют током инжекции.

В несимметричном p - n переходе, когда концентрация электронов в n -области во много раз больше концентрации дырок в p -области, диффузионный поток электронов во много раз превышает поток дырок и ими можно пренебречь. В данном случае имеет место односторонняя инжекция электронов. Область, из которой происходит инжекция, называют эмиттером, а область, в которую инжектируются носители, — базой.

Неравновесные неосновные носители зарядов диффундируют в глубь полупроводника и нарушают его электронейтральность. Восстановление электронейтральности происходит за счет поступления носителей заряда от внешнего источника взамен ушедших к p - n переходу и исчезнувших в результате рекомбинации. Это приводит к появлению электрического тока во внешней цепи — прямого тока.

2.7. Обратное включение p - n перехода

При обратном включении p - n перехода внешнее напряжение приложено знаком «плюс» к n -области (рис.2.6, а). Создаваемое им электрическое поле совпадает по направлению с внутренним полем перехода, увеличивая высоту потенциального барьера:

носители областей полупроводника, приближаясь к p - n переходу, частично компенсируют объемные пространственные заряды, уменьшая тем самым ширину запирающего слоя и его сопротивление (рис.2.5, б). В цепи протекает электрический ток, при этом диффузионная составляющая тока через переход увеличивается а дрейфовая — уменьшается.

При $|U_k| = |U_{\text{пр}}|$ толщина p - n перехода стремится к нулю и при дальнейшем увеличении $U_{\text{пр}}$ запирающий слой исчезает. Вследствие этого электроны и дырки (основные носители заряда в n - и p -областях) начинают свободно диффундировать в смежные

$$U_1 = U_K + U_{ВН}. \quad (2.19)$$

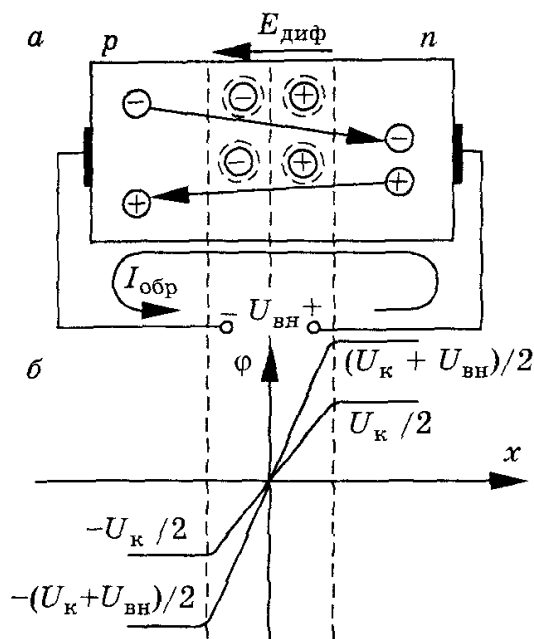


Рис.2.6. Обратное включение p - n перехода и распределение потенциала в p - n переходе

Под действием обратного напряжения основные носители будут как бы отталкиваться от граничного слоя и дрейфовать вглубь полупроводника. При этом ширина слоя, обедненного основными носителями, увеличивается по сравнению с равновесным состоянием. Сопротивление p - n перехода для прохождения тока основных носителей увеличивается. Происходит изменение в соотношении токов через p - n переход. Диффузионный ток уменьшается и в предельном случае с ростом потенциального барьера стремится к нулю (рис.2.6, б).

Для неосновных носителей заряда поле в p - n переходе остается ускоряющим, они захватываются им и переносятся через

p - n переход. Процесс переноса неосновных носителей заряда через обратносмещенный p - n переход в область полупроводника, где они становятся основными носителями, называется *экстракцией*.

Дрейфовый ток, создаваемый неосновными носителями, называется тепловым током I_T . Так как концентрация неосновных носителей относительно мала, то и ток, образуемый ими, не может быть большим. Кроме того, он практически не зависит от напряженности поля в p - n переходе, т.е. является током насыщения неосновных носителей. Все неосновные носители, которые подходят к p - n переходу, совершают переход через него под действием поля независимо от его напряженности. Поэтому ток I_T определяется только концентрацией неосновных носителей и их подвижностью. Концентрация неосновных носителей, а следовательно, и тепловой ток сильно зависят от температуры.

По своему направлению тепловой ток противоположен току диффузии и поэтому результирующий ток p - n перехода равен

$$I_{обр} = I_{диф} - I_T. \quad (2.20)$$

При $|U_{ВН}| \gg U_K$ током основных носителей заряда можно пренебречь. Поэтому тепловой ток I_T в этом случае называют током насыщения.

Таким образом, p - n переход обладает *вентильными свойствами*:

1) при приложении прямого смещения через переход протекает электрический ток, значение которого при повышении напряжения увеличивается по экспоненциальному закону. Сопротивление перехода минимально;

2) при смещении p - n перехода в обратном направлении его сопротивление возрастает и через переход протекает малый тепловой ток.

Таким образом, p - n переход обладает односторонней проводимостью, что используется при создании полупроводниковых приборов.

Считается, что $I_{обр}$ возрастает при уменьшении ширины запрещенной зоны полупроводника, из которой выполнен p - n переход. У германиевых p - n переходов $I_{обр}$ обычно на два-четыре порядка выше, чем у кремниевых.

2.8. Вольтамперная характеристика p - n перехода

Вольтамперная характеристика (ВАХ) p - n перехода представляет собой зависимость тока через p - n переход от величины и полярности приложенного напряжения. Аналитически ВАХ представляется экспоненциальной зависимостью

$$I = I_0 (e^{\frac{qU}{kT}} - 1), \quad (2.21)$$

где I_0 — обратный ток насыщения p - n перехода, который определяется физическими свойствами полупроводника и имеет небольшую величину (мкА или нА); U — напряжение, приложенное к p - n переходу; $kT/q = \phi_T$ — температурный потенциал; q — заряд электрона.

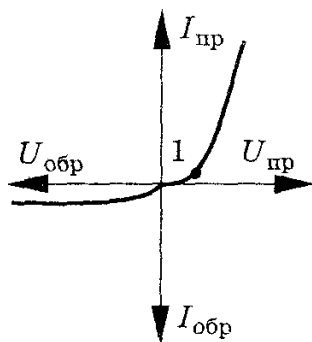


Рис.2.7.
Вольтамперная
характеристика
 p - n перехода

Вольтамперная характеристика показана на рис.2.7 и отражает физические процессы в p - n переходе, рассмотренные выше. При прямом смещении ($U_{пр} > 0$) p - n переход имеет малое сопротивление и через него протекает прямой ток.

При $U_{пр} \geq U_k$ (точка 1 на рис.2.7) потенциальный барьер исчезает и характеристика представляет собой почти прямую линию, наклон которой определяется сопротивлением базы.

При обратном смещении сопротивления p - n перехода велико и через него протекает небольшой обратный ток, приближающийся по величине к значению I_0 .

Таким образом, p - n переход характеризуется свойством односторонней проводимости: хорошо проводит ток в прямом направлении и плохо в обратном, т.е. обладает выпрямительными свойствами. Это позволяет использовать p - n переход как выпрямитель переменного тока.

Параметрами ВАХ являются:

1) $R_{\text{диф}}$ — дифференциальное сопротивление (сопротивление, которое оказывает p - n переход протекаемому переменному току) при прямом смещении. Выражение для $R_{\text{диф}}$ получаем из (2.21):

$$R_{\text{диф}} = \frac{dU_{\text{пр}}}{dI_{\text{пр}}}; \quad (2.22)$$

2) $R_0 = R_{\text{ст}}$ — сопротивление постоянному току (сопротивление p - n перехода в данной рабочей точке):

$$R_0 = R_{\text{ст}} = U_{\text{пр}} / I_{\text{пр}}. \quad (2.23)$$

На линейном участке ВАХ при прямых токах единицы-десятки мА $R_{\text{диф}}$ составляет единицы-десятки Ом и R_0 всегда больше $R_{\text{диф}}$.

2.9. Пробой p - n перехода

Резкое возрастание обратного тока p - n перехода при достижении обратным напряжением определенного критического значения называют пробоем p - n перехода.

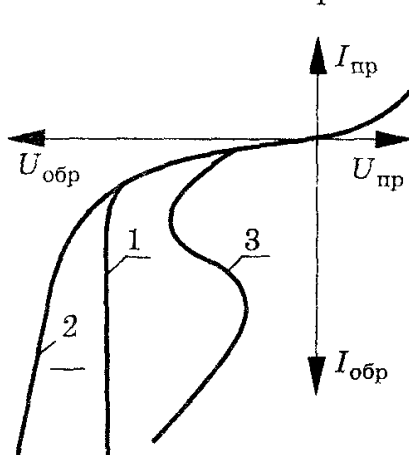


Рис.2.8. Вольтамперные характеристики при пробое p - n перехода

Различают два вида пробоя перехода: электрический и тепловой.

Вид ВАХ пробоя представлен на рис.2.8.

При электрическом пробое количество носителей в переходе возрастает под действием сильного электрического поля и ударной ионизации атомов решетки.

Различают следующие разновидности электрического пробоя: лавинный, туннельный и поверхностный.

Лавинный вид пробоя возникает в слаболегированных полупроводниках, в относительно широких p - n переходах (кривая 1 на рис.2.8). Суть лавинного пробоя заключается в лавинном размножении носителей заряда в сильном электрическом поле под действием ударной ионизации. Неосновные носители заряда, движущиеся через p - n переход, ускоряются полем так, что могут при столкновении с решеткой кристалла разорвать валентную связь. Появляется новая пара электрон — дырка, которая ускоряется полем и, в свою очередь, вызывает ионизацию следующего атома. При лавинной ионизации ток в цепи ограничен только внешним сопротивлением. Количественной оценкой лавинного процесса является коэффициент лавинного умножения носителей

M , показывающий, во сколько раз ток, протекающий в режиме пробоя через p - n переход, превышает обратный ток ($I = MI_{\text{обр}}$), который определяется из эмпирического выражения

$$M = \frac{1}{1 - \left(\frac{U_{\text{обр}}}{U_{\text{проб}}} \right)^b},$$

где b — коэффициент, зависящий от материала полупроводника.

С повышением температуры уменьшается длина свободного пробега носителей и энергия, которую может достичь носитель; следовательно, увеличивается напряжение лавинного пробоя. При лавинном пробое падение напряжения на p - n переходе остается постоянным.

Туннельный вид пробоя возникает в сильнолегированных полупроводниках в относительно узких p - n переходах (кривая 2 на рис.2.8).

При относительно небольших обратных напряжениях $U_{\text{обр}}$ напряженность электрического поля в переходе достигает большой величины (более 10^5 В/см). Это приводит к искривлению энергетических зон полупроводника так, что энергия электронов валентной зоны полупроводника p -типа становится такой же, как и энергия свободных электронов зоны проводимости n -типа. Это вызывает переход электронов «по горизонтали» из области p в область n , минуя запрещенную зону. Во внешней цепи протекает туннельный ток. С повышением температуры увеличивается энергия носителей заряда, растет и вероятность туннельного перехода, а напряжение пробоя падает.

Поверхностный вид пробоя обусловлен изменением электрического поля на поверхности p - n перехода за счет скопления значительного количества зарядов на поверхности полупроводника. По своей природе поверхностный пробой может быть лавинным, туннельным или тепловым. Для защиты от поверхностного пробоя применяют диэлектрические покрытия.

Тепловой пробой возникает вследствие разогрева перехода проходящим через него током при недостаточном теплоотводе (кривая 3 на рис.2.8). Нагрев может происходить за счет протекания большого обратного тока через p - n переход или за счет внешнего источника теплоты. При нагреве перехода происходит генерация электронно-дырочных пар и увеличение обратного тока через переход. Характерной особенностью теплового пробоя является наличие на ВАХ участка с отрицательным дифференциальным сопротивлением. Если при электрическом виде пробоя нарушается тепловое равновесие перехода, то он переходит в тепловой.

Если p - n переход сохраняет свои свойства после пробоя при уменьшении обратного напряжения, то такой пробой называют

обратимым. К обратимым относятся лавинный и туннельный пробой.

Если пробой приводит к выходу p - n перехода из строя, то его называют необратимым. Необратимый пробой бывает двух видов: тепловой и поверхностный.

2.10. Емкостные свойства p - n перехода

Наличие в p - n переходе ионов примесей и подвижных носителей заряда, находящихся вблизи границы перехода, обуславливает его емкостные свойства (рис.2.9).

Имеются две составляющие емкости p - n перехода: барьерная (зарядная) $C_{\text{бар}}$ и диффузионная $C_{\text{диф}}$. Барьерная емкость обусловлена наличием в p - n переходе ионов донорной и акцепторной примесей, p - и n -области образуют как бы две заряженные обкладки конденсатора, а сам обедненный слой служит диэлектриком. В общем случае зависимость зарядной емкости от приложенного к p - n переходу обратного напряжения выражается в виде

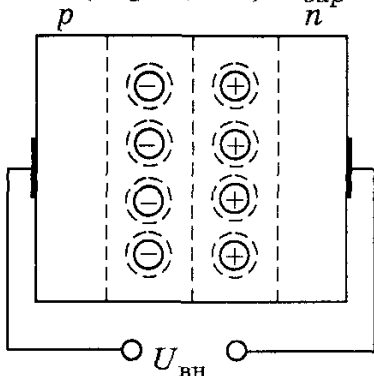


Рис.2.9. Емкостные свойства p - n перехода

$$C_{\text{бар}} = \frac{C_0}{\left(1 + \frac{|U_{\text{обр}}|}{U_K}\right)^\gamma}, \quad (2.24)$$

где C_0 — емкость p - n перехода при $U_{\text{обр}} = 0$; она лежит в пределах 300...600 пФ; γ — коэффициент, зависящий от типа p - n перехода (для резких p - n переходов $\gamma = 1/2$, а для плавных $\gamma = 1/3$).

Из выражения (2.24) видно, что с увеличением обратного напряжения барьерная емкость уменьшается. Это происходит потому, что при увеличении обратного напряжения толщина обедненного слоя p - n перехода возрастает, обкладки конденсатора как бы раздвигаются и емкость его падает. Такое свойство барьерной емкости позволяет использовать переход как емкость, управляемую величиной обратного напряжения.

Зависимость емкости от приложенного напряжения называется вольтфарадной характеристикой. Характер зависимости $C_{\text{бар}} = f(U_{\text{обр}})$ показан на рис.2.10, где кривая 1 соответствует плавному p - n переходу, кривая 2 — резкому.

Диффузионная емкость обусловлена изменением числа неравновесных носителей заряда в базе при возрастании прямого напряжения на переходе (кривая 3 на рис.2.10):

$$C_{\text{диф}} = \frac{dQ_{\text{диф}}}{dU_{\text{пр}}} = \frac{q}{kT} I_{\text{пр}} \tau, \quad (2.25)$$

где $I_{пр}$ — прямой ток, протекающий через переход; τ — время жизни инжектированных носителей.

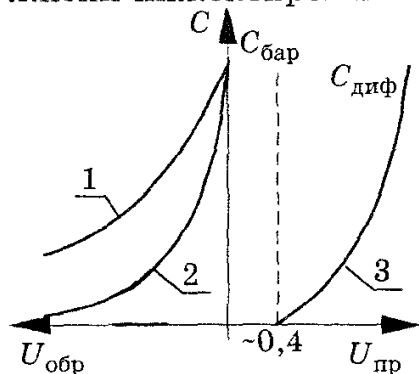


Рис.2.10. Вольтфарадная характеристика р-п перехода

При переходе в область прямых напряжений возрастает не только барьерная емкость, но и емкость, обусловленная накоплением неравновесного заряда в p - и n -областях перехода.

Накопленные носители в p - и n -областях быстро рекомбинируют, следовательно, диффузионная емкость уменьшается во времени. Скорость спада зависит от времени жизни τ неравновесных носителей заряда. Диффузионная емкость всегда зашунтирована малым прямым сопротивлением p - n перехода и во многом определяет бы-

стродействие полупроводниковых элементов.

2.11. Полупроводниковые диоды

Полупроводниковым диодом называют электропреобразовательный прибор, содержащий один или несколько переходов и два вывода для подключения к внешней цепи. Принцип работы большинства диодов основан на использовании физических явлений в переходе. В диодах применяются электронно-дырочный переход, контакт металл — полупроводник, гетеропереход.

Полупроводниковый диод как элемент электрической цепи является нелинейным двухполюсником: имеет два вывода и нелинейную ВАХ.

Большинство полупроводниковых диодов выполняют на основе несимметричных p - n переходов. Низкоомная область диодов называется эмиттером, а высокоомная — базой.

Полупроводниковые диоды классифицируются: по роду исходного материала, конструкторско-технологическим особенностям, назначению и др.

По типу исходного материала диоды бывают: германиевые, кремниевые, селеновые, карбид-кремниевые, арсенид-галлиевые и др.

По конструкторско-технологическим особенностям диоды бывают: точечные, сплавные, микросплавные, диффузионные, эпитаксиальные, с барьером Шотки, поликристаллические и др.

По назначению диоды делятся на:

1) выпрямительные (силовые), предназначенные для преобразования переменного напряжения источников питания промышленной частоты в постоянное;

2) стабилитроны (опорные диоды), предназначенные для стабилизации напряжений, имеющие на обратной ветви ВАХ участок со слабой зависимостью напряжения от протекающего тока;

3) варикапы, предназначенные для использования в качестве емкости, управляемой электрическим напряжением;

4) импульсные, предназначенные для работы в быстродействующих импульсных схемах;

5) туннельные и обращенные, предназначенные для усиления, генерирования и переключения высокочастотных колебаний;

6) сверхвысокочастотные, предназначенные для преобразования, переключения, генерирования сверхвысокочастотных колебаний;

7) светодиоды, предназначенные для преобразования электрического сигнала в световую энергию;

8) фотодиоды, предназначенные для преобразования световой энергии в электрический сигнал.

Система обозначения полупроводниковых диодов состоит из буквенных и цифровых элементов. Первым элементом обозначения является буква или цифра, определяющая исходный материал диода:

Г или 1 — германий или его соединения;

К или 2 — кремний или его соединения;

А или 3 — арсенид галлия и соединения галлия.

Второй элемент — буква*, указывающая назначение диода:

Д — выпрямительные, импульсные;		И — обращенные;	
С — стабилитроны;		А — сверхвысокочастотные;	
В — варикапы;		Л — светодиоды;	
И — туннельные;		Ф — фотодиоды.	

Третий элемент — цифра, указывающая на энергетические особенности диода.

Четвертый элемент — две цифры, указывающие номер разработки.

Пятый элемент — буква, характеризующая специальные параметры диода. Например: КД204А, КС156Б, КВ109В, АЛ603Д.

2.12. Выпрямительные диоды

Выпрямительные диоды преобразуют переменный ток в постоянный. В связи с этим к их емкости, быстродействию и стабильности параметров не предъявляется жестких требований. Основой выпрямительного диода является несимметричный $p-n$ переход с большой площадью поперечного сечения, которая необходима для получения большого прямого тока. Низкоомная область (обычно это p -область), имеющая большую концентрацию

* Справа приведены условия обозначения диодов на электрических схемах.

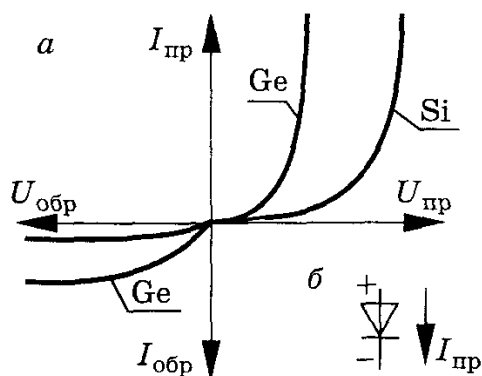


Рис.2.11. Вольтамперные характеристики (а) и графическое обозначение (б) выпрямительных диодов

примесей, называется эмиттером, а высокоомная (обычно n -область) с малой концентрацией примесей — базой. Сопротивление базовой области у реальных диодов составляет единицы-десятки Ом. Работа выпрямительных диодов основана на вентильных свойствах перехода.

Наибольшее применение нашли кремниевые, германиевые, диоды с барьером Шоттки, а в аппаратуре специального назначения и измерительной аппаратуре, работающей в условиях высокой температуры, — селеновые и титановые выпрямители.

На рис.2.11 представлены ВАХ германиевого и кремниевого диодов, их условное обозначение.

В высоковольтных источниках питания применяют выпрямительные столбы и блоки. Выпрямительные столбы представляют собой последовательное соединение выпрямительных диодов, находящихся в одном корпусе, чем достигается повышение допустимого обратного напряжения. Для повышения выпрямленного тока ($I_{пр}$) несколько диодов включают параллельно.

Выпрямительные блоки — это конструктивно завершенные устройства из соединенных определенным образом выпрямительных диодов.

По мощности, рассеиваемой p - n переходом, диоды бывают малой ($I_{пр\text{ ср}} \leq 0,3 \text{ А}$), средней ($0,3 < I_{пр\text{ ср}} \leq 10 \text{ А}$) и большой ($I_{пр\text{ ср}} > 10 \text{ А}$) мощности.

Сравнение характеристик германиевых и кремниевых диодов показывает:

1) значение обратного тока германиевых диодов на два-три порядка больше, чем у кремниевых, при одинаковой площади перехода. Это объясняется различной шириной их запрещенной зоны;

2) допустимое обратное напряжение у кремниевых диодов больше, чем у германиевых, за счет различной ширины запрещенной зоны;

3) падение напряжения на кремниевых диодах больше, чем на германиевых, при одинаковых токах нагрузки, что обусловлено большим сопротивлением базовой области кремниевых диодов.

На характеристики диодов оказывает влияние температура окружающей среды. При увеличении температуры на 10°С $I_{обр}$ германиевых диодов удваивается, а у кремниевых возрастает в два с половиной раза. Абсолютная величина приращения $I_{обр}$ у германиевых диодов с ростом температуры в несколько раз больше, чем у кремниевых, что приводит к увеличению мощности, потребляемой диодом, и уменьшению напряжения теплового пробоя. У кремние-

вых диодов $I_{обр}$ мало и мала вероятность теплового пробоя, в связи с чем вначале развивается электрический пробой, который при больших обратных напряжениях может перерасти в тепловой.

Параметры выпрямительных диодов следующие.

1. Средний выпрямленный ток $I_{пр ср}$ — среднее за период значение выпрямленного тока, который может длительно протекать через диод при допустимом его нагреве (сотни мА — десятки А).

2. Среднее прямое напряжение $U_{пр ср}$ — среднее значение прямого падения напряжения, определяемое при среднем выпрямленном токе, для германиевых диодов $U_{пр ср} < 1$ В, для кремниевых $U_{пр ср} < 1,5$ В.

3. Максимально допустимое обратное напряжение $U_{обр макс}$ — максимально допустимое обратное напряжение, которое длительно выдерживает диод без нарушения нормальной работы; $U_{обр макс}$ на 20% меньше напряжения пробоя $U_{проб}$. Для германиевых диодов $U_{проб} = 100...400$ В, для кремниевых — 1000...1500 В.

4. Максимальный обратный ток $I_{обр макс}$ — максимальное значение обратного тока диода при $U_{обр макс}$.

5. Средняя рассеиваемая мощность $P_{ср}$ — средняя за период мощность, рассеиваемая диодом при протекании $I_{пр ср}$ и $I_{обр}$ (сотни мВт — десятки Вт).

6. Диапазон рабочих температур: для германиевых диодов $-60...+85$ °С; для кремниевых диодов $-60...+125$ °С.

7. Барьерная емкость диода при подаче на него номинального обратного напряжения составляет десятки пФ.

8. Диапазон рабочих частот.

9. Дифференциальное сопротивление $R_{диф}$ — сопротивление диода протекающему переменному току, которое вычисляется как отношение приращения напряжения на диоде к вызвавшему его малому приращению тока (единицы — сотни Ом).

2.13. Стабилитроны

Стабилитроны предназначены для стабилизации напряжения в электрических цепях. Принцип работы стабилитрона основан на явлении электрического пробоя p - n перехода при подаче на диод обратного напряжения. В связи с этим на вольтамперной характеристике имеется участок со слабой зависимостью напряжения от протекающего тока. На рис.2.12 приведены ВАХ стабилитрона и схема включения. Стабилитрон всегда включается параллельно нагрузке.

В качестве исходного материала для изготовления стабилитронов используется кремний, имеющий большую ширину запрещенной зоны и соответственно малый обратный ток, в связи с чем вероятность возникновения теплового пробоя очень мала.

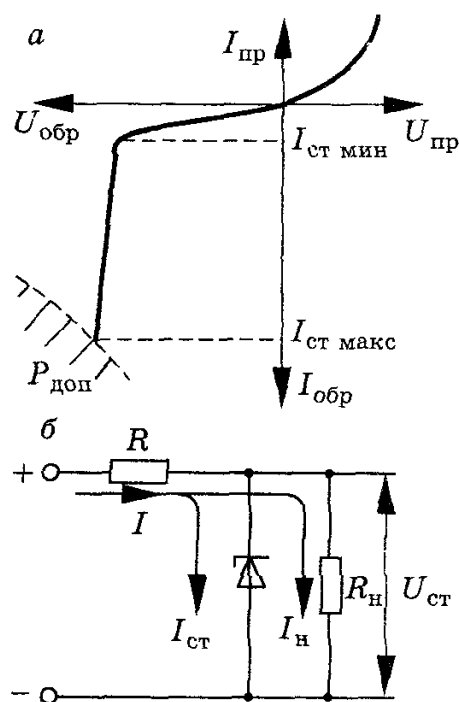


Рис.2.12. Вольтамперная характеристика (а) и схема включения (б) стабилизатора

По величине допустимой мощности рассеивания $P_{\text{макс}}$ стабилизаторы подразделяются на стабилизаторы малой ($P_{\text{макс}} < 0,3 \text{ Вт}$), средней ($0,3 \text{ Вт} < P_{\text{макс}} < 5 \text{ Вт}$) и большой ($P_{\text{макс}} > 5 \text{ Вт}$) мощности.

Промышленностью выпускаются следующие разновидности стабилизаторов: общего назначения, прецизионные, импульсные, двухдиодные, стабилитроны.

Стабилизаторы общего назначения используются в схемах стабилизаторов источников питания, ограничителей, фиксаторов уровня напряжения. Прецизионные стабилизаторы используются в качестве источников опорного напряжения с высокой степенью стабилизации и термокомпенсации.

Импульсные стабилизаторы используются для стабилизации постоянного и импульсного напряжений, а также ограничения амплитуды импульсов напряжения малой

длительности.

Двухдиодные стабилизаторы работают в схемах стабилизации, ограничителях напряжения различной полярности, в качестве источников опорного напряжения.

Стабилитроны используются для стабилизации малых значений напряжения, причем рабочим является прямое смещение диода

Величина пробоя $p-n$ перехода зависит от удельного сопротивления базы диода. Низковольтные стабилизаторы изготавливаются из сильнолегированного (низкоомного) материала и для них более вероятен туннельный пробой. Высоковольтные стабилизаторы изготавливаются из слаболегированного (высокоомного) материала и для них вероятен лавинный вид пробоя.

Параметры стабилизатора следующие.

1. Номинальное напряжение стабилизации $U_{\text{ст ном}}$ — падение напряжения на стабилизаторе в области стабилизации при номинальном значении тока $I_{\text{ст ном}}$ (единицы - десятки В).

2. Минимальный ток стабилизации $I_{\text{ст ном}}$ — минимальное значение тока, протекающего через стабилизатор при устойчивом пробое перехода (доли мА - десятки мА).

3. Максимальный ток стабилизации $I_{\text{ст макс}}$ — максимально допустимый ток стабилизации, ограничиваемый допустимой мощностью рассеивания (единицы мА - единицы А).

4. Номинальный ток стабилизации $I_{\text{ст ном}} = (I_{\text{ст макс}} - I_{\text{ст мин}})/2$.

5. Дифференциальное сопротивление $R_{\text{диф}} = \frac{dU_{\text{ст}}}{dI_{\text{ст}}}$ — от-

ношение приращения напряжения стабилизации к вызвавшему его приращению тока (единицы - десятки Ом). Чем меньше $R_{\text{диф}}$, тем лучше стабилизация напряжения.

6. Статическое сопротивление стабилитрона в данной рабочей точке характеризует омические потери $R_{\text{ст}} = U_{\text{ст}}/I_{\text{ст}}$.

7. Коэффициент качества стабилитрона $Q = R_{\text{диф}}/R_{\text{ст}}$ — определяет не только наклон ВАХ, но и отношение изменения напряжения стабилизации к напряжению стабилизации ($Q = 0,01 \dots 0,05$ и ниже).

8. Температурный коэффициент напряжения стабилизации (ТКН) — отношение относительного изменения напряжения стабилизации $\Delta U_{\text{ст}}/U_{\text{ст}}$ при изменении температуры окружающей среды ΔT и постоянном токе стабилизации:

$$\alpha_{\text{ст}} (\text{ТКН}) = \frac{\Delta U_{\text{ст}}}{U_{\text{ст}}} \frac{1}{\Delta T} 100 \, \%.$$

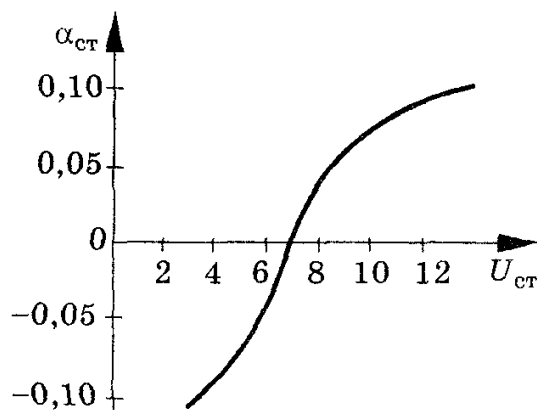


Рис.2.13. Зависимость температурного коэффициента напряжения стабилизации от напряжения стабилизации

Зависимость температурного коэффициента напряжения стабилизации от напряжения стабилизации показана на рис.2.13.

У низковольтных стабилитронов с ростом температуры вероятность туннельного переноса возрастает, а напряжение пробоя падает. Поэтому они имеют отрицательный ТКН. У слаболегированных p - n переходов с ростом температуры скорость носителей заряда уменьшается, поскольку уменьшается их подвижность.

Поэтому, чтобы носителю сообщить необходимую скорость для ударной ионизации, необходимо увеличить напряженность электрического поля в обедненном слое.

Таким образом, у высоковольтных стабилитронов $U_{\text{проб}}$ увеличивается с возрастанием температуры и они имеют положительный ТКН.

Для уменьшения ТКН последовательно со стабилитроном включают полупроводниковые диоды в прямом направлении или терморезисторы с ТКС противоположного знака.

Для уменьшения температурного коэффициента напряжения стабилизации используют прецизионные стабилитроны, у которых имеются три последовательно соединенных p - n перехода. Один из них стабилизирующий и включен в обратном направлении, а два других термокомпенсирующие и включены в прямом направлении. Промышленностью выпускаются прецизионные

стабилитроны в виде законченных компонентов, например 2С191, КС211, КС520 и др.

Для стабилизации или ограничения коротких импульсов напряжения используют импульсные стабилитроны. Они должны обладать большим быстродействием, которое определяется временем перезарядки барьерной емкости. Примером таких стабилитронов являются 2С175Е, КС182Е, КС211Е и др.

Двуханодные стабилизаторы применяются в схемах стабилизации и двухстороннего ограничения напряжения, устройствах защиты элементов электрических цепей от перенапряжений обеих полярностей. Они имеют два $p-n$ перехода, включенных встречно, а их внешние выводы сделаны от p -областей. Это 2С170А, 2С182А и др.

Стабисторами называют диоды, у которых для стабилизации напряжения используется прямая ветвь ВАХ. Особенностью стабисторов является малое напряжение стабилизации $U_{ст} \approx (0,35...1,9)$ В, которое определяется прямым падением напряжения на диоде. Для увеличения напряжения стабилизации используют последовательное соединение нескольких стабисторов, смонтированных в одном корпусе или в одном кристалле.

Примером стабисторов являются приборы КС107, 2С113А, 2С119А.

2.14. Варикапы

Варикапы — это специальные полупроводниковые диоды, которые используются в качестве электрически управляемой емкости.

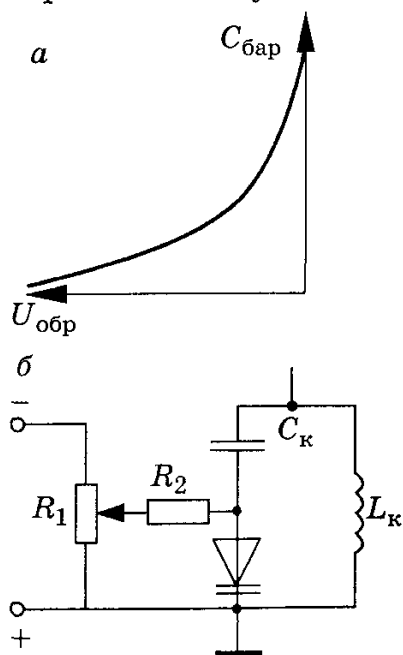


Рис.2.14. Вольтфарадная характеристика (а) и одна из схем включения (б) варикапа

Они находят применение для автоматической подстройки частоты радиоприемников, в частотных модуляторах, в параметрических схемах усиления, в схемах умножения частоты, в управляемых фазовращателях. Принцип действия варикапа основан на зависимости емкости $p-n$ перехода от внешнего напряжения.

Диффузионная емкость не нашла практического применения из-за сильной зависимости ее от температуры и частоты, высокого уровня собственных шумов и низкой добротности. Практическое применение получила барьерная емкость $p-n$ перехода, величина которой зависит от значения приложенного к диоду обратного напряжения. Эта зависимость $C_{бар} = f(U_{обр})$ описывается вольтфарадной характеристикой, аналитическое выражение которой имеет вид

$$C_{\text{бар}} = \frac{C_0}{(1 + |U_{\text{обр}}|/U_k)^\gamma}. \quad (2.26)$$

На рис.2.14 представлена вольтфарадная характеристика и одна из схем включения варикапа. При изменении напряжения смещения, подаваемого на варикап с помощью резистора R_1 , изменяется емкость диода. Изменение емкости варикапа приводит к изменению частоты колебательного контура. Для исключения шунтирования колебательного контура при изменении емкости диода включается резистор R_2 , сопротивление которого больше резонансного сопротивления контура.

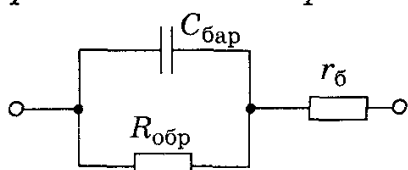


Рис.2.15. Эквивалентная схема варикапа

На рис.2.15 показана эквивалентная схема варикапа, где $r_б$ — объемное сопротивление базы; $R_{\text{обр}}$ — учитывает дифференциальное сопротивление и сопротивление утечки перехода; $C_{\text{бар}}$ — эквивалент барьерной емкости диода. На частотах до нескольких десятков МГц индуктивность выводов и емкость корпуса диода не учитываются из-за их малых значений. Анализ эквивалентной схемы варикапа в частотном диапазоне показывает на изменение сопротивления потерь, которые определяют добротность варикапа

$$Q_v = X_c / R_{\text{пот}},$$

где X_c — реактивная составляющая сопротивления варикапа; $R_{\text{пот}}$ — сопротивление потерь.

На высоких частотах $X_c = \frac{1}{\omega C_{\text{бар}}} \ll R_{\text{обр}}$, где ω — частота,

поэтому шунтирующим действием обратного сопротивления p - n перехода можно пренебречь. Эквивалентная схема варикапа представляет собой последовательное сопротивление барьерной емкости и $r_б$, тогда

$$Q_{\text{вВ4}} = \frac{1}{\omega C_{\text{бар}} r_б}.$$

Для уменьшения $r_б$ необходимо уменьшать толщину области базы.

На низких частотах $\omega C_{\text{бар}} R \ll 1$, эквивалентная схема варикапа представляет собой параллельное соединение $R_{\text{обр}}$ и $C_{\text{бар}}$, тогда

$$Q_{\text{вН4}} = \omega C_{\text{бар}} R_{\text{обр}}.$$

С ростом частоты добротность падает. Зависимость добротности варикапа от частоты (рис.2.16) имеет максимум в диапазоне 20...30 МГц.

Добротность уменьшается с повышением температуры, так как при этом

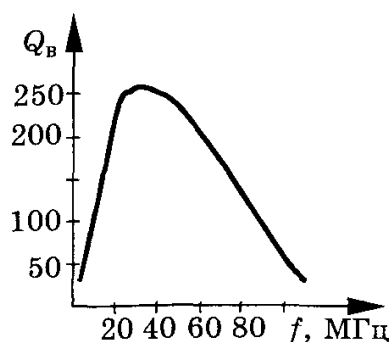


Рис.2.16. Зависимость добротности варикапа от частоты

возрастает r_6 . С увеличением обратного напряжения емкость $C_{бар}$ и сопротивление r_6 уменьшаются, ибо уменьшается толщина базы, а добротность варикапа при этом растет.

Параметры варикапов следующие.

1. Максимальная емкость $C_{в макс}$ — емкость варикапа при заданном минимальном $U_{обр}$ и ограничена значением емкости C_0 .

2. Минимальная емкость $C_{в мин}$ — емкость варикапа при заданном максимальном $U_{обр}$; ограничивается обратным допустимым напряжением $p-n$ перехода $U_{обр доп}$.

3. Коэффициент перекрытия по емкости $K = C_{в макс}/C_{в мин}$ (единицы - десятки единиц).

4. Сопротивление потерь $R_{п}$ — суммарное активное сопротивление, включая сопротивление кристалла, контактных соединений и выводов варикапа.

5. Температурный коэффициент емкости ТКЕ — представляет собой отношение относительного изменения емкости к вызвавшему его абсолютному изменению температуры окружающей среды:

$$ТКЕ = \frac{\Delta C}{C} \frac{1}{\Delta T}.$$

6. Номинальная емкость $C_{в ном}$ — представляет собой барьерную емкость перехода при заданном номинальном (оптимальном) $U_{обр}$.

7. Добротность варикапа Q_v — отношение реактивного сопротивления варикапа на заданной частоте переменного сигнала к сопротивлению потерь при заданном значении емкости или обратного напряжения $Q_v = X_c/R_{п}$. Добротность показывает относительные потери колебательной мощности в варикапе (десятки - сотни единиц).

2.15. Импульсные диоды

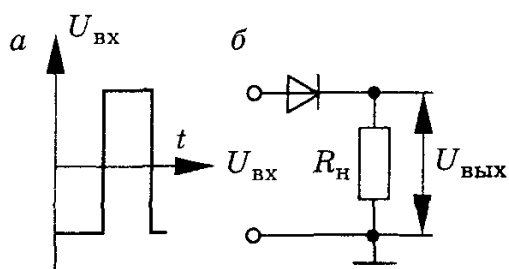


Рис.2.17. Простейшая схема диодного ключа

ча, работающего на активную нагрузку.

Сопротивление нагрузки обычно значительно больше прямого сопротивления диода и принято считать, что схема питается от генератора тока. При таком генераторе ток не зависит от сопротивления внешней по отношению к нему цепи, т.е. от сопро-

Импульсные диоды предназначены для работы в быстродействующих импульсных схемах и должны обладать малой емкостью перехода и малым временем жизни неравновесных носителей заряда в базе. Они чаще всего работают при больших амплитудах импульсов. На рис.2.17 приведена простейшая схема диодного ключа.

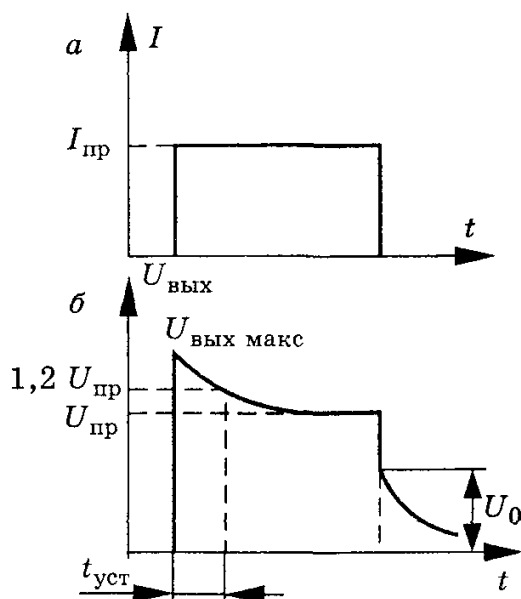


Рис.2.18. Переходные процессы в диодном ключе при прямом смещении

тока падение напряжения на сопротивлении базы становится равным нулю и напряжение на диоде скачком уменьшается до значения U_0 , называемым послеинжекционным. Инжектированные носители рекомбинируют и напряжение на диоде уменьшается.

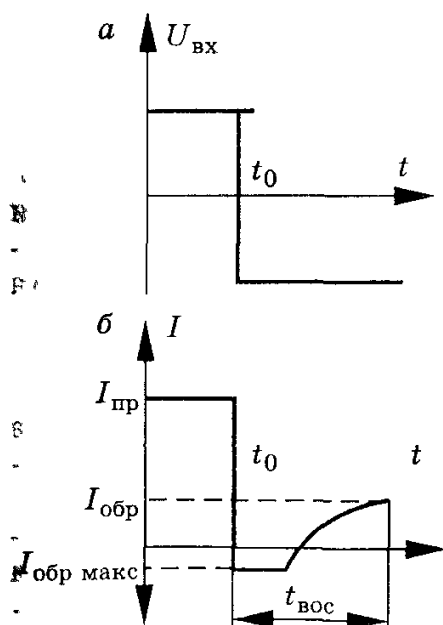


Рис.2.19. Переходные процессы в диодном ключе при воздействии обратного напряжения

тивления диода и нагрузки. В момент включения импульса прямого тока сопротивление базы диода определяется равновесной концентрацией носителей заряда и на диоде происходит максимальное падение напряжения $U_{пр макс}$ (рис.2.18).

По мере увеличения инжектированных носителей в базе ее сопротивление уменьшается, что приводит к уменьшению падения напряжения на диоде до установившегося значения $U_{пр}$.

Промежуток времени с момента подачи входного импульса до момента, когда напряжение на диоде уменьшится до $1,2 U_{пр}$, называется временем установления прямого сопротивления диода $t_{уст}$. При выключении прямого

На рис.2.19 показано воздействие на диод скачка напряжения, получаемого при его переключении с прямого направления на обратное. В момент скачка появляется относительно большой обратный ток $I_{обр}$, создаваемый неосновными носителями в базе, накопленными вблизи $p-n$ перехода при действии прямого напряжения. Сопротивление $p-n$ перехода мало, и обратный ток ограничивается только постоянными сопротивлениями базы диода и нагрузки. Поэтому обратный ток остается некоторое время практически постоянным. Когда избыточный заряд становится равным нулю, градиент концентрации неосновных носителей в базе начинает уменьшаться и обратный ток падает до своего значения, характерного для статического режима работы. Интервал времени от момента переключения напряжения с прямого на обратное направление до момента

достижения обратным током заданного значения называется временем восстановления обратного сопротивления и обозначается $t_{\text{вос}}$.

Параметры импульсных диодов следующие.

1. Максимальное импульсное прямое падение напряжения $U_{\text{пр макс}}$ — максимальное падение напряжения на диоде в прямом направлении при заданном прямом токе.

2. Время установления прямого сопротивления $t_{\text{уст}}$ — время от момента включения прямого тока диода до момента достижения заданного уровня прямого напряжения на диоде.

3. Время восстановления обратного сопротивления $t_{\text{вос}}$ — время с момента переключения диода с прямого на обратное импульсное напряжение до достижения обратным током заданного значения.

4. Емкость диода C_d — емкость между выводами диода при заданном обратном напряжении.

5. Постоянный обратный ток $I_{\text{обр}}$ — ток диода при заданном обратном напряжении.

6. Постоянное прямое напряжение $U_{\text{пр}}$ — падение напряжения на диоде при заданном прямом токе.

7. Заряд переключения Q — избыточный заряд, вытекающий во внешнюю цепь при изменении направления тока с прямого на обратный.

Время установления прямого сопротивления и время восстановления обратного сопротивления определяют быстродействие диода. В связи с этим для повышения быстродействия необходимо уменьшать $t_{\text{уст}}$ и $t_{\text{вос}}$. Это удастся достичь в диодах с накоплением заряда и диодах с барьером Шотки.

2.15.1. Диоды с накоплением заряда и диоды Шотки

Диоды с накоплением заряда (ДНЗ) используются для формирования коротких прямоугольных импульсов, возникающих при

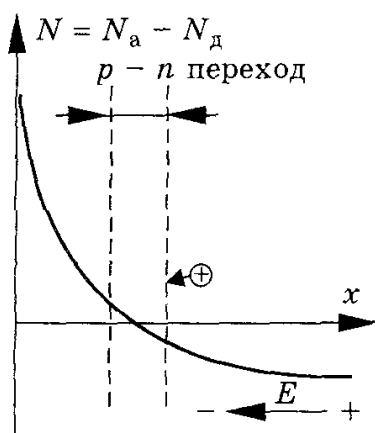


Рис.2.20. Профиль легирования базы в диоде

переключении диода с прямого направления на обратное в результате рассасывания накопленного в базе неравновесного заряда. Это достигается за счет неравномерного легирования области диода (рис.2.20). Из-за неравномерного распределения примесей в базе диода возникает тормозящее электрическое поле для инжектированных носителей, направленное в сторону перехода. Инжектированные в базу носители прижимаются внутренним полем к p - n переходу и в базе происходит накопление заряда. При изменении напряжения на диоде с прямого на обратное сопротивление диода остается малым и накопленные носители

экстрагируют в эмиттер. Обратный ток быстро спадает. Внутреннее поле базы ускоряет процесс экстракции носителей через переход, что сокращает время спада обратного тока.

Для повышения быстродействия импульсных диодов широко используются переходы, выполненные на основе контакта металл — полупроводник путем нанесения металла на кремниевую пластинку n -типа. Электроны из полупроводника n -типа переходят в металл, образуя на их границе отрицательный заряд в металле и положительный в полупроводнике. Возникающее при этом электрическое поле препятствует дальнейшему переходу электронов и в области перехода формируется обедненная область. При подаче на металлический контакт положительного напряжения приток избыточных электронов восстанавливается и через переход протекает прямой ток. При подаче отрицательного потенциала на область металла увеличивается потенциальный барьер перехода металл — полупроводник, ток через диод не протекает. Такие диоды называют диодами Шотки или поверхностно-барьерными диодами (ибо электрическое поле образует барьер на поверхности перехода), или диодами на горячих носителях (электроны, инжектируемые из металла в полупроводник, имеют высокий энергетический потенциал).

Диоды Шотки обладают следующими преимуществами по сравнению с кремниевыми p - n переходами:

1) для получения того же тока требуется более низкое прямое напряжение;

2) электропроводность создается только основными носителями (электронами), инжектируемыми из полупроводника в металл. В металле они практически мгновенно рекомбинируют, поэтому накопление неосновных носителей и время восстановления диода при переключении напряжения с прямого на обратное очень малы. Быстродействие определяется скоростью перезарядки барьерной емкости.

За счет низкого прямого напряжения и высокого быстродействия диоды Шотки используются в выпрямительных и переключающих цепях, а также для увеличения быстродействия транзисторов в цифровых схемах, таких, как ТТЛ-логика.

К недостаткам диодов Шотки относятся:

1) ток утечки несколько больше, чем у обычных диодов, использующих p - n переход;

2) максимальное обратное напряжение ниже, чем у обычных кремниевых диодов.

Вольтамперная характеристика диодов Шотки такая же, как и у обычных диодов, а обратные токи составляют сотни пА — десятки нА.

2.16. Туннельные диоды

Туннельные диоды — это полупроводниковые приборы на основе вырожденного полупроводника, в котором туннельный

эффект приводит к появлению на прямой ветви вольтамперной характеристики области с отрицательным дифференциальным сопротивлением (характеристика *N*-образного типа). Они используются для усиления, генерирования и переключения сигналов, и эта многофункциональность прибора объясняется наличием на ВАХ участка с отрицательным сопротивлением.

Для изготовления туннельных диодов используется полупроводниковый материал с очень большой концентрацией примесей ($10^{18} \dots 10^{20} \text{ см}^{-3}$) и следствием этого являются:

1) малая толщина перехода (около 0,01 мкм), что на два порядка меньше, чем у обычных диодов;

2) расщепление примесных энергетических уровней с образованием примесных энергетических зон, которые примыкают к зоне проводимости в *n*-области и к валентной зоне в *p*-области;

3) уровень Ферми U_F располагается у электронного полупроводника в зоне проводимости, а у дырочного — в валентной зоне.

Для простоты рассуждений обычно считают, что все разрешенные уровни, расположенные ниже уровня Ферми, заняты электронами, а расположенные выше него — свободны. На рис.2.21 представлены вольтамперная характеристика, энергетические диаграммы и условное обозначение туннельного диода.

В тонких *p-n* переходах вследствие большей напряженности электрического поля увеличивается вероятность туннельного прохождения электронов сквозь тонкий потенциальный барьер. В диоде при отсутствии внешнего напряжения происходит туннелирование электронов из *n*-области в *p*-область и обратно. Встречные потоки электронов равны, поэтому суммарный ток через диод равен нулю (рис.2.21, а).

При небольшом прямом напряжении происходит смещение энергетических зон, так что часть энергетических уровней, занятых электронами проводимости *n*-области, начинает располагаться напротив свободных уровней *p*-области. Это приводит к туннельному переносу электронов из *n*- в *p*-область и протеканию прямого туннельного тока (рис.2.21, б).

С увеличением прямого напряжения туннельный ток достигает максимального значения, когда все заполненные энергетические уровни зоны проводимости *n*-области располагаются напротив свободных уровней *p*-области (рис.2.21, в).

Дальнейшее увеличение прямого напряжения приводит к тому, что часть заполненных энергетических уровней *n*-области начинает располагаться против запрещенной зоны *p*-области и туннельный ток убывает (рис.2.21, г).

Когда зона проводимости *n*-области и валентная зона *p*-области перестанут перекрываться, туннельный ток исчезает (рис.2.21, д).

Наряду с туннельным переходом электронов в *p-n* переходе туннельного диода течет и обычный диффузионный ток, связанный

с преодолением потенциального барьера основными носителями (показан штрихпунктирной линией). Таким образом, ток туннельного диода имеет две составляющие: туннельную и диффузионную. При напряжениях на диоде, когда туннельная составляющая тока не протекает, туннельный диод представляет собой обычный диод, прямой ток которого определяется током диффузии (рис.2.21. ж).

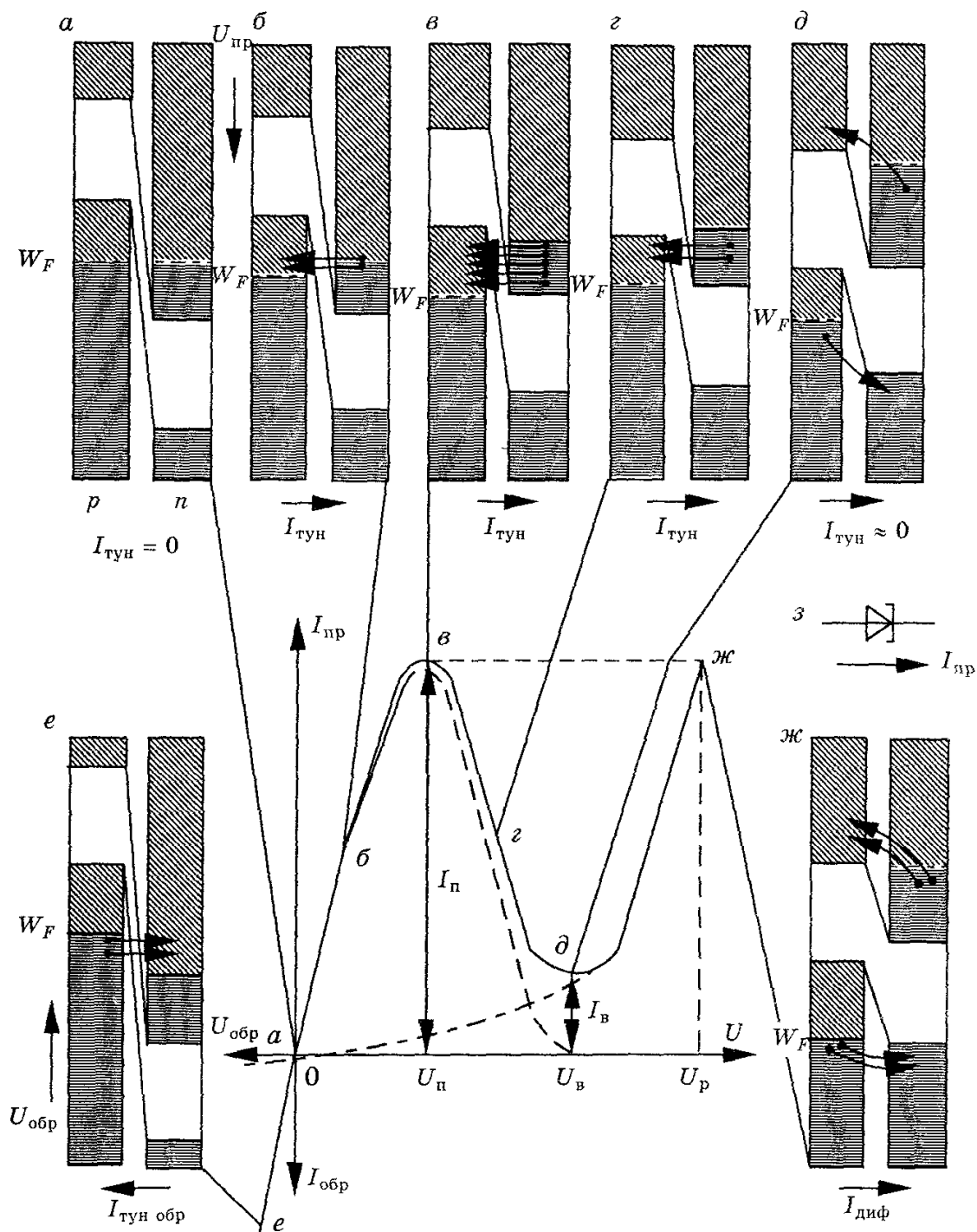


Рис.2.21. Вольтамперная характеристика, энергетические диаграммы при различных приложенных напряжениях и условное обозначение туннельного диода (п — пик; в — впадина)

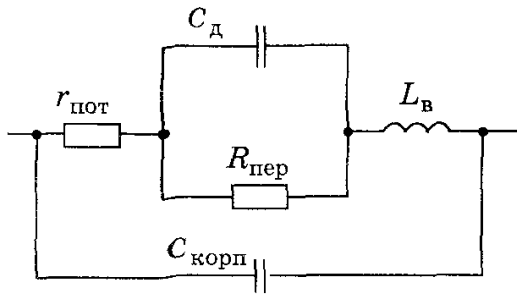


Рис.2.22. Эквивалентная схема туннельного диода

При обратном напряжении энергетические уровни p -области смещаются вверх и верхние уровни валентной зоны оказываются расположенными напротив разрешенных незаполненных уровней зоны проводимости n -области (рис.2.21, е). При этом электроны из валентной зоны p -области туннелируют в зону проводимости n -области. Обратный ток диода растет с увеличением обратного напряжения по абсолютному значению. Туннельный диод может быть представлен эквивалентной схемой (рис.2.22), где $C_д$ — емкость диода; $L_в$ — индуктивность выводов; $r_{пот} = r_э + r_б$ — омическое сопротивление потерь; $R_{пер}$ — сопротивление перехода.

Параметры туннельных диодов следующие.

1. Пиковый ток $I_п$ — максимальный туннельный ток, соответствующий полному перекрытию заполненных и свободных разрешенных уровней (сотни мкА - сотни мА).

2. Напряжение пика $U_п$ — прямое напряжение, соответствующее максимальному (пиковому) току (40...150 мВ); для германиевых диодов — 40...60 мВ, для арсенид-галлиевых — 100...150 мВ.

3. Ток впадины $I_в$ — прямой ток в точке минимума ВАХ.

4. Напряжение впадины $U_в$ — прямое напряжение, соответствующее току впадины (для германия 250...350 мВ, арсенида галлия — 400...500 мВ).

5. Отношение токов $I_п/I_в$ — отношение пикового тока к току впадины (Ge — $I_п/I_в = 3...6$, GaAs — $I_п/I_в \geq 10$), которое характеризует различимость двух логических уровней сигнала при работе схемы в режиме переключения.

6. Напряжение скачка (раствора) $U_{ск}$ (U_p) — это перепад напряжения между максимальным туннельным током и таким же значением диффузионного тока.

7. Отрицательное дифференциальное сопротивление $R_{диф} = dU/dI$ определяется на середине падающего участка ВАХ.

8. Удельная емкость $C_д/I_п$ — отношение емкости туннельного диода к пиковому току.

9. Интервал рабочих температур (Ge до +200 °C; Si до +400 °C; GaAs до +600 °C).

10. Предельная резистивная частота f_R — это частота, на которой активная составляющая полного сопротивления последовательной цепи, состоящей из p - n перехода и сопротивления потерь, обращается в нуль:

При обратном напряжении энергетические уровни p -области смещаются вверх и верхние уровни валентной зоны оказываются расположенными напротив разрешенных незаполненных уровней зоны проводимости n -области (рис.2.21, е). При этом электроны из валентной зоны p -области туннелируют в зону проводимости n -области. Обратный ток диода растет с увеличением обратного напряжения по абсолютному значению. Туннельный диод может быть представлен эквивалентной схемой (рис.2.22), где $C_д$ — емкость диода; $L_в$ — индуктивность выводов; $r_{пот} = r_э + r_б$ — омическое сопротивление потерь; $R_{пер}$ — сопротивление перехода.

$$f_R = \frac{1}{2\pi R_{\text{пер}} C_d} \sqrt{\frac{R_{\text{пер}}}{r_{\text{пот}}} - 1}.$$

11. Резонансная частота — частота, на которой общее реактивное сопротивление p - n перехода и индуктивности выводов диода обращается в нуль:

$$f_0 = \frac{1}{2\pi R_{\text{диф}} C_d} \sqrt{\frac{R_{\text{диф}} C_d}{L_v} - 1}.$$

Примером туннельных диодов являются: ГИ201, КИ303, АИ102.

2.17. Обращенные диоды

Обращенные диоды выполняются на основе полупроводника с критической концентрацией примесей, в котором проводимость при обратном смещении значительно больше, чем при прямом напряжении.

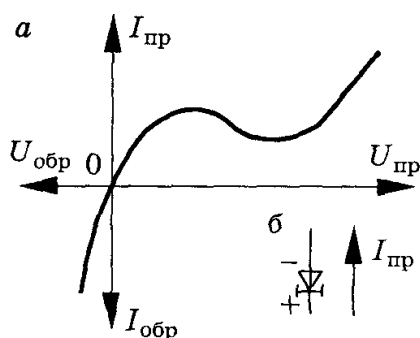


Рис.2.23. Вольтамперная характеристика и условное обозначение обращенного диода

На рис.2.23 представлена вольтамперная характеристика и условное обозначение обращенного диода.

При концентрации примесей порядка 10^{18} см³ уровень Ферми находится на потолке валентной зоны p -области и на дне зоны проводимости n -области. При подаче обратного напряжения происходит туннельный перенос электронов из валентной зоны p -области на свободные уровни зоны проводимости n -области и через диод протекает большой обратный ток.

При прямом смещении диода перекрытия зон не происходит и прямой ток определяется только диффузионным током. Рабочим участком обращенного диода является обратная ветвь ВАХ, что отражено в его названии. Данный тип диодов используется в детекторах, смесителях СВЧ диапазона и переключающих устройствах.

Глава 3. БИПОЛЯРНЫЕ ТРАНЗИСТОРЫ

Биполярным транзистором называют электропреобразовательный прибор, имеющий два p - n перехода, пригодный для усиления мощности электрических сигналов. По принципу действия транзисторы делятся на: биполярные и полевые. В работе биполярных транзисторов используются носители обеих полярностей (дырки и электроны), что и отражено в их названии. В полевых (униполярных) транзисторах используется движение носителей одного знака.

Особенность биполярного транзистора состоит в том, что между его электронно-дырочными переходами существует взаимодействие — ток одного из переходов может управлять током другого.

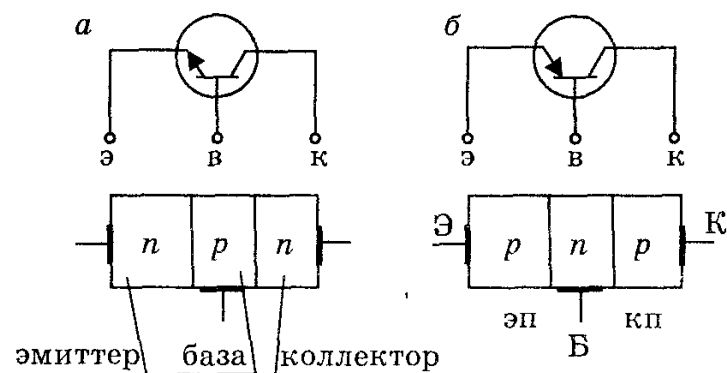


Рис.3.1. Схематическое и условные графические изображения биполярных транзисторов n - p - n -типа (а) и p - n - p -типа (б)

По порядку чередования p - n переходов транзисторы бывают: n - p - n и p - n - p типов (рис.3.1).

Область транзистора, расположенная между p - n переходами, называют базой. Одна из примыкающих к базе областей должна наиболее эффективно осуществлять

инжекцию носителей в базу, а другая — экстрагировать носители из базы.

Область транзистора, из которой происходит инжекция носителей в базу, называют эмиттером, а переход эмиттерным.

Область транзистора, осуществляющая экстракцию носителей из базы, называют коллектором, а переход коллекторным.

По применяемому материалу транзисторы классифицируются на германиевые, кремниевые и арсенид-галлиевые.

По технологии изготовления транзисторы бывают: сплавные, диффузионные, эпитаксиальные, планарные. Толщина базы делается значительно меньше диффузионной длины неосновных носителей в ней. При равномерном распределении примеси в базе внутреннее электрическое поле в ней отсутствует, и неосновные носители движутся вследствие процесса диффузии. Такие транзисторы называют диффузионными или бездрейфовыми. При неравномерном распределении примесей в базе имеется внутреннее электрическое поле, и неосновные носители движутся в ней в ре-

зультате дрейфа и диффузии. Такие транзисторы называют дрейфовыми.

Кроме того, концентрация атомов примесей в эмиттере и коллекторе (низкоомные области) значительно больше, чем в базе (высокоомная область).

Площадь коллекторного перехода больше эмиттерного, что способствует увеличению коэффициента переноса носителей из эмиттера в коллектор.

По мощности, рассеиваемой коллекторным переходом, транзисторы бывают:

малой мощности ($P < 0,3$ Вт);

средней мощности ($0,3 \text{ Вт} < P < 1,5 \text{ Вт}$);

большой мощности ($P > 1,5 \text{ Вт}$).

По частотному диапазону транзисторы делятся на:

низкочастотные ($f_{\text{пр}} < 3 \text{ МГц}$);

среднечастотные ($3 \text{ МГц} < f_{\text{пр}} < 30 \text{ МГц}$);

высокочастотные ($30 \text{ МГц} < f_{\text{пр}} < 300 \text{ МГц}$);

сверхвысокочастотные ($f_{\text{пр}} > 300 \text{ МГц}$).

Обозначение биполярных транзисторов состоит из шести или семи элементов.

Первый элемент — буква или цифра, указывающая исходный материал: Г(1) — германий, К(2) — кремний, А(3) — арсенид галлия.

Второй элемент — буква, указывающая на тип транзистора: Т — биполярный, П — полевой.

Третий элемент — цифра, указывающая на частотные и мощностные свойства прибора (табл.3.1).

Таблица 3.1

Классификация транзисторов по мощности и частоте

Частота	Мощность		
	малая	средняя	большая
Низкая	1	4	7
Средняя	2	5	8
Высокая	3	6	9

Четвертый, пятый (шестой) элементы — цифры, указывающие порядковый номер разработки.

Шестой (седьмой) элемент — буква, указывающая на разновидность транзистора из данной группы. Примеры обозначения транзисторов: КТ315А; КТ806Б; ГТ108А; КТ3126.

3.1. Режимы работы биполярного транзистора

В зависимости от полярности внешних напряжений, подаваемых на электроды транзистора, различают следующие режимы его работы.

1. Активный режим — эмиттерный переход смещен в прямом направлении (открыт), а коллекторный — в обратном направлении (закрыт).

2. Режим отсечки — оба перехода смещены в обратном направлении (закрыты).

3. Режим насыщения — оба перехода смещены в прямом направлении (открыты).

4. Инверсный режим — коллекторный переход смещен в прямом направлении, а эмиттерный — в обратном. В таком режиме коллектор выполняет роль эмиттера, а эмиттер — роль коллектора. При инверсном включении параметры реального транзистора существенно отличаются от параметров при нормальном включении.

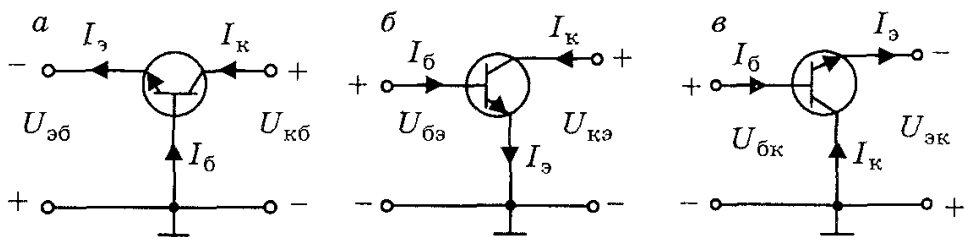


Рис.3.2. Схемы включения биполярных транзисторов: с общей базой (а); с общим эмиттером (б); с общим коллектором (в);

В зависимости от того, какой электрод транзистора является общим для входной и выходной цепей, различают три схемы включения. Потенциал общего электрода принимается за нулевой (земля). Отсчет напряжений на остальных электродах производится относительно точки нулевого потенциала.

На рис.3.2, а показана схема включения транзистора с общей базой (ОБ), на рис.3.2, б — схема с общим эмиттером (ОЭ), на рис.3.2, в — схема с общим коллектором (ОК).

3.2. Принцип действия транзистора

Принцип действия транзисторов $n-p-n$ и $p-n-p$ типов одинаков, различие заключается лишь в полярности внешних напряжений и типа основных носителей, инжектированных в область базы (рис.3.3).

Принцип действия транзистора принято рассматривать в активном режиме работы в схеме с общей базой (рис.3.3, б). Под

действием внешнего напряжения $U_{эб}$ эмиттерный переход смещен в прямом направлении, а под действием $U_{кб}$ коллекторный переход — в обратном.

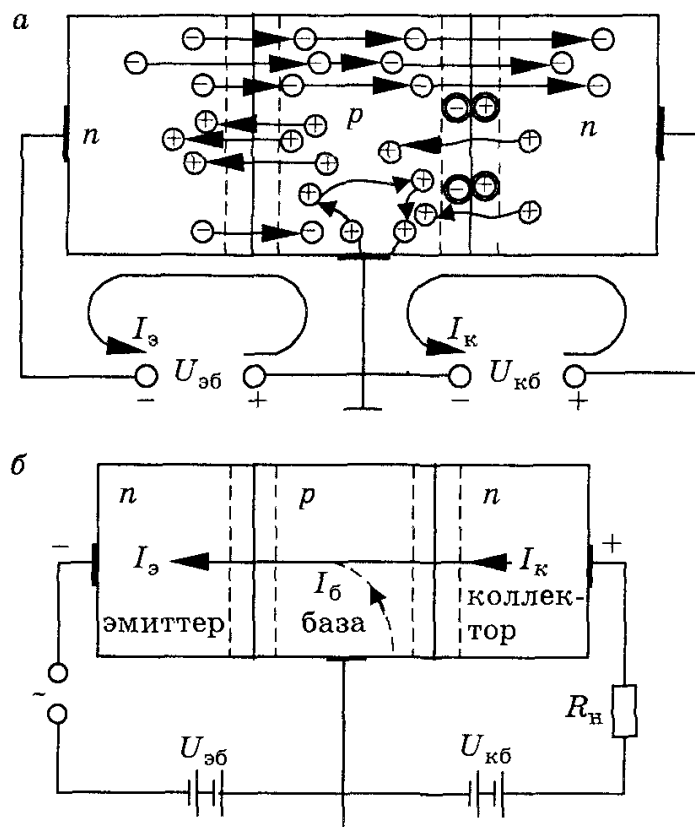


Рис.3.3. Распределение стационарного потока носителей заряда в активном режиме (а) и схема включения транзистора (б)

При увеличении $U_{эб}$ снижается потенциальный барьер эмиттерного перехода, а так как концентрация электронов в эмиттере значительно больше концентрации дырок в базе, то происходит инжекция электронов из эмиттера в базу и дырок из базы в эмиттер. Это вызывает протекание токов инжекции: $I_{эп}$ — электронного и $I_{эр}$ — дырочного. Так как число дырок в области базы значительно меньше количества электронов в области эмиттера, то $I_{эр} \ll I_{эп}$.

Для количественной оценки составляющих полного тока эмиттерного перехода вводят параметр — коэффициент

инжекции или эффективность эмиттерного перехода

$$\gamma = \frac{I_{эп}}{I_{эп} + I_{эр}}, \quad (3.1)$$

который показывает, какую долю от общего тока эмиттера составляет ток инжектированных в базу носителей заряда (в данном случае электронов). На практике коэффициент инжекции оказывается близким к единице ($\gamma = 0,98 \dots 0,995$). Дырки, инжектированные из области базы в область эмиттера, полностью рекомбинируют. В дальнейшем этот процесс не рассматривается, поскольку инжекция электронов из эмиттера в базу является доминирующей.

Электроны, инжектированные в базу, создают в ней вблизи p - n перехода неравновесную концентрацию носителей, которая

нарушает электронейтральность области базы. Для сохранения электронейтральности из внешней цепи от источника питания $U_{эб}$ дырки через вывод базы устремляются к эмиттерному переходу, создавая ток $I'_б$. Таким образом, входная цепь эмиттер — база оказывается замкнутой, во внешней цепи протекает входной ток — ток эмиттера $I_э$. Часть подошедших к эмиттерному переходу дырок рекомбинирует с инжектированными электронами, а вследствие разности концентраций (в диффузионных транзисторах) и разности концентраций и наличия внутреннего электрического поля (в дрейфовых) электроны и дырки движутся вглубь базы к коллекторному переходу. Так как ширина базы значительно меньше диффузионной длины электронов, то большинство инжектированных электронов не успевает рекомбинировать. Электроны, подошедшие к обратносмещенному коллекторному переходу, попадают в ускоряющее поле $U_{кб}$, экстрагируют (втягиваются) в коллектор, создавая ток коллектора $I_{кп}$, а подошедшие дырки отталкиваются полем коллекторного перехода и возвращаются к базовому выводу. Таким образом, выходная цепь — (коллектор — база) оказывается замкнутой и в ней протекает ток $I_к$.

Процесс переноса неосновных носителей через базу характеризуется коэффициентом переноса

$$\varepsilon = \frac{I_{кп}}{I_{эн}}, \quad (3.2)$$

величина которого зависит от ширины базы, диффузионной длины носителей и близка к единице: $\varepsilon = 0,988...0,995$.

Экстракция электронов может сопровождаться ударной ионизацией атомов полупроводника и лавинным умножением носителей заряда в коллекторном переходе. Процесс умножения носителей оценивается коэффициентом лавинного умножения

$$M = \frac{I'_{кп}}{I_{эн}}. \quad (3.3)$$

В связи с этим ток коллектора, вызванный инжекцией основных носителей заряда через эмиттерный переход, равен

$$I_{к\text{ упр}} = \gamma \varepsilon M I_э, \quad (3.4)$$

где $h_{21б} = \gamma \varepsilon M$ — статический коэффициент передачи тока эмиттера.

Кроме управляемого тока коллектора, который зависит от количества носителей, инжектированных из эмиттера в базу и экстрагированных из базы в коллектор с учетом коэффициента

лавинного размножения, протекает обратный неуправляемый ток $I_{кбо}$.

Причина появления этого тока обусловлена дрейфом неосновных носителей базы и коллектора к обратносмещенному коллекторному переходу и их экстракцией через него. Этот ток имеет такую же природу, как и обратный ток полупроводникового диода. Поэтому его называют обратным током коллекторного перехода.

Таким образом, принцип действия транзистора основан на следующих физических процессах:

1) инжекции носителей через прямосмещенный эмиттерный переход;

2) рекомбинации и диффузионном переносе носителей через область базы от эмиттерного к коллекторному переходу;

3) экстракции носителей через обратносмещенный коллекторный переход.

3.3. Токи в транзисторе

Согласно рис.3.3, ток эмиттера $I_э$ имеет две составляющие — электронную $I_{эн}$ и дырочную $I_{эр}$:

$$I_э = I_{эн} + I_{эр}. \quad (3.5)$$

Обратный ток коллектора в цепи базы противоположен току рекомбинации

$$I_б = I_{брк} - I_{кбо}; \quad I_б = (1 - h_{21б}) I_э - I_{кбо}. \quad (3.6)$$

Ток коллектора имеет две составляющие — управляемый ток $I_{к упр}$ и обратный ток $I_{кбо}$:

$$I_к = h_{21б} I_э + I_{кбо}. \quad (3.7)$$

С учетом уравнений (3.5) - (3.7) получаем

$$I_э = I_б + I_к. \quad (3.8)$$

Это выражение устанавливает связь между токами транзистора. Оно справедливо для любой схемы включения и удовлетворяет первому закону Кирхгофа.

В активном режиме токи коллектора и эмиттера почти равны, а ток базы равен их разности. Коллекторный ток практически не зависит от напряжения на коллекторном переходе. Даже поля контактной разности потенциалов достаточно для экстракции всех электронов, достигших коллекторного перехода. Поэтому дифференциальное сопротивление коллекторного перехода

$$r_к = \frac{dU_{кб}}{dI_к} \text{ очень велико (переход включен в обратном направлении).}$$

В цепь коллектора можно включать нагрузку с достаточно

большим сопротивлением R_H , практически не изменяя ток коллектора (рис.3.3, б). Дифференциальное сопротивление прямого эмиттерного перехода $r_э = \frac{dU_{эб}}{dI_э}$ очень мало: $r_э \ll r_k$.

При изменении входного (эмиттерного) тока на $\Delta I_э$ практически на такую же величину возрастает коллекторный ток. Однако изменение потребляемой мощности в цепи эмиттера $\Delta P_{вх} = \Delta I_э^2 r_э$ значительно меньше изменения мощности в выходной цепи $\Delta P_{вых} = \Delta I_k^2 R_H \approx \Delta I_э^2 R_H$, т.е. транзистор способен управлять большой мощностью в коллекторной цепи при небольших затратах мощности в эмиттерной.

3.4. Статические характеристики

Статические характеристики транзистора устанавливают функциональную связь между его токами и напряжениями. На практике наибольшее распространение получили статические характеристики, в которых в качестве независимых переменных приняты входной ток и выходное напряжение. Они описываются следующей системой уравнений:

$$\begin{aligned} U_{вх} &= f(I_{вх}, U_{вых}), \\ I_{вых} &= f(I_{вх}, U_{вых}). \end{aligned} \quad (3.9)$$

Основными характеристиками этой системы уравнений являются:

- а) входная $U_{вх} = f(I_{вх})$ при $U_{вых} = \text{const}$;
- б) выходная $I_{вых} = f(U_{вых})$ при $I_{вх} = \text{const}$.

Вспомогательные характеристики являются следствием входных и выходных:

- в) характеристика прямой передачи $I_{вых} = f(I_{вх})$ при $U_{вых} = \text{const}$;
- г) характеристика обратной связи $U_{вх} = f(U_{вых})$ при $I_{вх} = \text{const}$.

3.4.1. Статические характеристики в схеме с ОБ

Входные характеристики.

На рис.3.4 представлена схема включения транзистора с общей базой. Семейство входных характеристик $U_{эб} = f(I_э)$ при $U_{кб} = \text{const}$ представлено на рис.3.5 и выражает зависимость входного напряжения от входного тока.

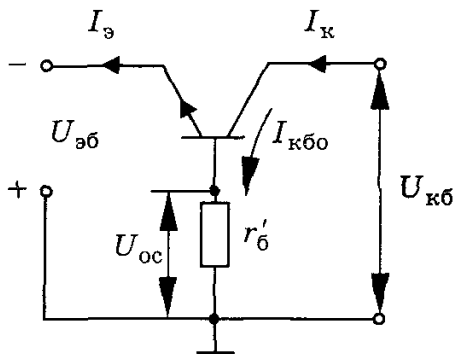


Рис.3.4. Включение транзистора в схеме с общей базой в активном режиме

центрации неосновных носителей в ней. Это приводит к уменьшению рекомбинации носителей в базе и возрастанию тока эмиттера при неизменном напряжении $U_{эб}$. То, что коллекторное напряжение влияет на входную характеристику, свидетельствует о наличии в транзисторе внутренней обратной связи. Это вызвано следующими причинами:

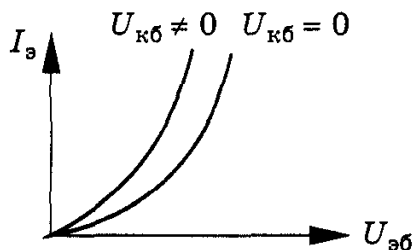


Рис.3.5. Семейство статических входных характеристик в схеме с ОБ

1) увеличение абсолютной величины коллекторного напряжения уменьшает ширину базы (эффект Эрли) и рекомбинацию носителей в ней. При неизменном напряжении на эмиттерном переходе происходит увеличение градиента концентрации неосновных носителей в базе, увеличивается коэффициент переноса, что и обуславливает увеличение тока эмиттера;

2) внутренняя обратная связь возникает за счет падения напряжения на распределенном сопротивлении базы

при протекании $I_{кб0}$, что приводит к увеличению результирующего напряжения на эмиттерном переходе.

Выходные характеристики.

Семейство выходных характеристик $I_k = f(U_{кб})$ при $I_э = \text{const}$ представлено на рис.3.6 и выражает зависимость выходного тока от выходного напряжения:

$$I_k = h_{21б} I_э - I_{кб0} (e^{\frac{qU_{кб}}{kT}} - 1). \quad (3.11)$$

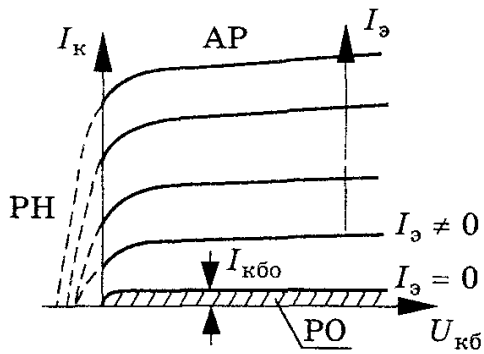


Рис.3.6. Семейство статических выходных характеристик в схеме с ОБ

Если $I_Э = 0$, то выходная характеристика представляет собой характеристику обратно смещенного коллекторного перехода. Транзистор работает в режиме отсечки в области, расположенной ниже данной характеристики. Если во входной цепи эмиттера задан ток $I_Э$, то при $U_{КБ} = 0$ в коллекторной цепи протекает ток $I_K = h_{216} I_Э$, т.е. поля контактной разности потенциалов коллекторного перехода достаточно для экстракции носителей из базы в коллектор. С увеличением абсолютного значения $U_{КБ}$ ток I_K несколько возрастает за счет появления обратного тока $I_{КБ0}$, а также некоторого увеличения коэффициента переноса, вызванного уменьшением толщины базы.

При подаче на коллектор прямого напряжения появляется прямой ток коллектора, направленный навстречу току $h_{216} I_Э$. Результирующий ток в цепи коллектора уменьшается, транзистор работает в режиме насыщения.

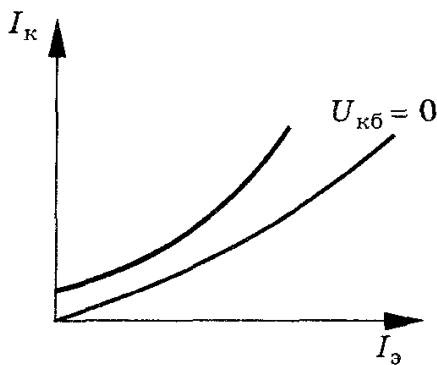


Рис.3.7. Семейство статических характеристик прямой передачи в схеме с ОБ

Характеристики прямой передачи. Семейство характеристик прямой передачи $I_K = f(I_Э)$ при $U_{КБ} = \text{const}$ представлено на рис.3.7 и описывается зависимостью

$$I_K = h_{216} I_Э - I_{КБ0} \left(e^{\frac{qU_{КБ0}}{kT}} - 1 \right). \quad (3.12)$$

При $U_{КБ} = 0$, $I_{КБ0} = 0$ характеристика передачи выходит из начала координат и в первом приближении ее можно считать прямой линией. С ростом $I_Э$ коэффициент передачи тока эмиттера h_{216} становится нелинейным.

С увеличением напряжения на коллекторе характеристика сдвигается вверх, что обусловлено уменьшением рекомбинации носителей в базе за счет уменьшения ее ширины (эффект Эрли). Характеристики прямой передачи можно построить, используя семейство выходных характеристик.

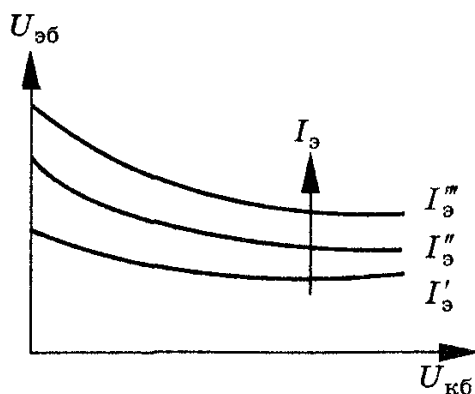


Рис.3.8. Семейство статических характеристик обратной связи в схеме с ОБ

снимается при постоянном токе эмиттера, то необходимо уменьшать инжекцию носителей из эмиттера в базу посредством снижения $U_{эб}$. Характеристики обратной связи можно построить, используя семейство входных характеристик.

3.5. Статические характеристики транзистора в схеме с ОЭ

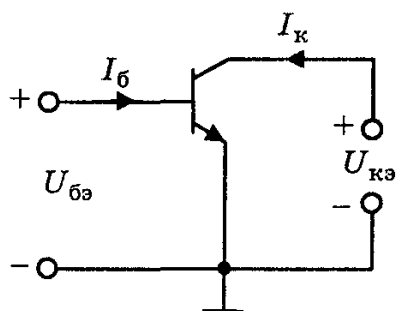


Рис.3.9. Включение транзистора в схеме с общим эмиттером

На рис.3.9 представлена схема включения транзистора в схеме с ОЭ. Семейство входных характеристик $U_{бэ} = f(I_{б})$ при $U_{кэ} = \text{const}$ представлено на рис.3.10.

При отсутствии внешнего напряжения $U_{кэ} = 0$ входная характеристика представляет собой вольтамперную характеристику двух параллельно включенных $p-n$ переходов (рис.3.10, б). Это соответствует режиму насыщения транзистора. Положительное напряжение, приложенное к коллекторному переходу, создает в коллекторной цепи прямой ток, который по направлению противоположен обычному току коллектора ($I_{к пр} = -I_{к}$). Поэтому ток базы представляет собой сумму $I_{б} = I_{э} - I_{к} = I_{э} + I_{к пр}$.

При увеличении напряжения $U_{кэ}$ коллекторный переход включается в обратном направлении и транзистор переходит в активный режим работы. В цепи базы протекает ток

Характеристики обратной связи. Семейство статических характеристик обратной связи транзистора, характеризующее зависимость $U_{эб} = f(U_{кб})$ при $I_{э} = \text{const}$, представлено на рис.3.8.

Характеристика обратной связи имеет отрицательный наклон, что связано с уменьшением ширины базы и тока рекомбинации, а также с ростом градиента концентрации носителей тока эмиттера при увеличении абсолютного значения напряжения $U_{кб}$. Так как характеристика

$I_{\bar{6}} = I_{\bar{6} \text{ рек}} - I_{\text{кб}0} = (1 - h_{21\bar{6}}) I_{\bar{3}} - I_{\text{кб}0}$. При $U_{\bar{6}\bar{3}} = 0$ ток $I_{\bar{3}} = 0$ и в цепи базы протекает ток $I_{\bar{6}} = -I_{\text{кб}0}$. Увеличение $U_{\bar{6}\bar{3}}$ приводит к росту рекомбинации носителей в базе, и при некотором напряжении $U_{\bar{6}\bar{3}}$ ток базы становится равным нулю ($I_{\bar{6}} = 0$), а характеристика смещается в сторону оси напряжений.

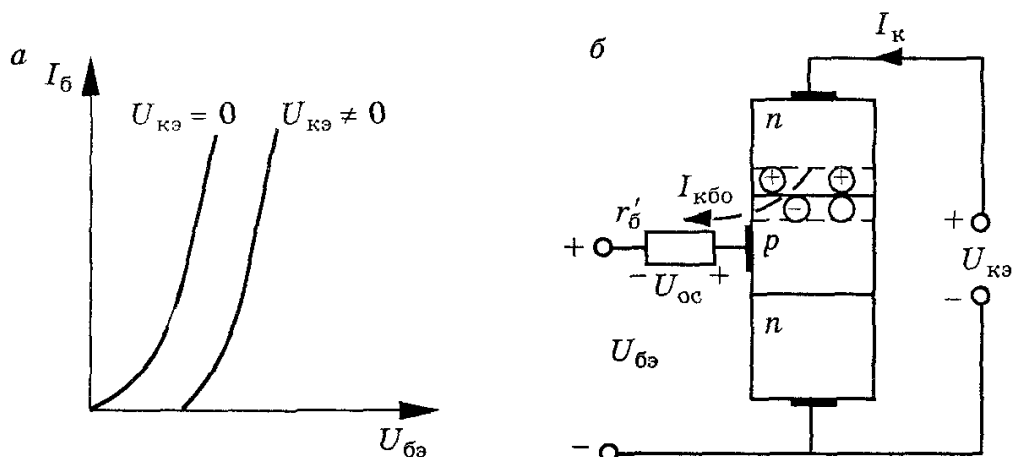


Рис.3.10. Семейство статических входных характеристик в схеме с ОЭ (а) и схема включения транзистора с ОЭ (б)

Выходные характеристики транзистора в схеме с общим эмиттером представлены на рис.3.11 и выражают зависимость $I_{\text{к}} = f(U_{\text{к}\bar{3}})$ при $I_{\bar{6}} = \text{const}$.

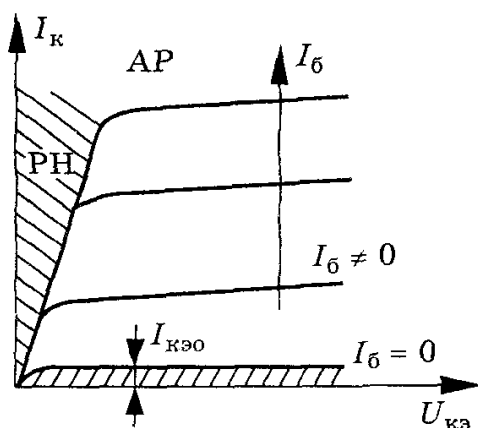


Рис.3.11. Семейство статических выходных характеристик в схеме с ОЭ

В схемах с ОЭ и ОК управляющим является входной ток — ток базы $I_{\bar{6}}$, поэтому в этих схемах удобнее пользоваться коэффициентом передачи тока базы $h_{21\bar{3}}$.

Установим связь между током базы и током коллектора исходя из условий $I_{\bar{3}} = I_{\bar{6}} + I_{\text{к}}$ и $I_{\text{к}} = h_{21\bar{6}} I_{\bar{3}} + I_{\text{кб}0}$. Тогда

$$I_{\text{к}} = h_{21\bar{6}} (I_{\bar{6}} + I_{\text{к}}) + I_{\text{кб}0};$$

$$I_{\text{к}} = \frac{h_{21\bar{6}}}{1 - h_{21\bar{6}}} I_{\bar{6}} + \frac{I_{\text{кб}0}}{1 - h_{21\bar{6}}} \quad (3.13)$$

Обозначив $\frac{h_{21\bar{6}}}{1 - h_{21\bar{6}}} = h_{21\bar{3}} \gg 1$,

$$\frac{I_{\text{кб}0}}{1 - h_{21\bar{6}}} = I_{\text{к}\bar{3}0} = (h_{21\bar{3}} + 1) I_{\text{кб}0}, \text{ уравнение (3.13) представим в виде}$$

$$I_{\text{к}} = h_{21\bar{3}} I_{\bar{6}} + (h_{21\bar{3}} + 1) I_{\text{кб}0}, \quad (3.14)$$

где $h_{21э}I_б$ — управляемая составляющая тока коллектора, зависящая от входного тока; $I_{кэо} = (1 + h_{21э})I_{кбo}$ — неуправляемая составляющая тока коллектора.

Параметр $h_{21э}$ называют статическим коэффициентом передачи тока базы, величина которого составляет десятки-сотни раз.

При токе базы, равном нулю, в коллекторной цепи протекает обратный ток, величина которого равна $I_{кэо}$, и выходная характеристика представляет собой характеристику обратнo-смещенного перехода. Транзистор работает в режиме отсечки в области, расположенной ниже данной характеристики.

При наличии входного тока базы и небольшого напряжения $|U_{кэ}| < |U_{бэ}|$ коллекторный переход открыт и транзистор работает в режиме насыщения, ток коллектора резко возрастает, что соответствует крутому восходящему участку выходных характеристик.

Если $|U_{кэ}| > |U_{бэ}|$, транзистор из режима насыщения переходит в активный режим. Рост коллекторного тока замедляется, характеристика идет более полого. Небольшой рост $I_к$ на пологом участке обусловлен:

1) уменьшением ширины и тока базы $I_б$ (уменьшается рекомбинация носителей в базе) при увеличении $U_{кэ}$. Для поддержания постоянного значения тока базы необходимо увеличивать $U_{бэ}$, что приводит к росту токов эмиттера и коллектора;

2) увеличением напряжения на коллекторном переходе, что приводит к росту ударной ионизации в нем и возрастанию тока коллектора. При больших значениях $U_{кэ}$ возможен электрический пробой p - n перехода.

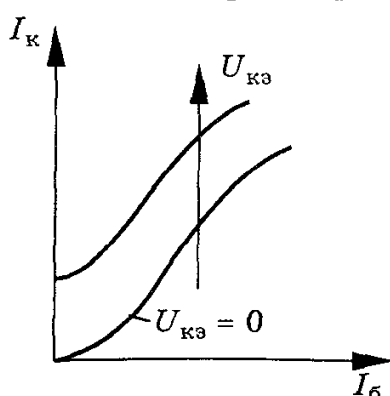


Рис.3.12. Семейство статических характеристик прямой передачи в схеме с ОЭ

Характеристики прямой передачи представлены на рис.3.12, выражают зависимость $I_к = f(I_б)$ при $U_{кб} = \text{const}$ и описываются зависимостью $I_к = h_{21э}I_б + (\beta + 1)I_{кбo}$.

Отклонение их от прямой линии определяется нелинейностью изменения коэффициента передачи тока базы $h_{21э}$ от режима работы транзистора. При напряжении на коллекторе, отличном от нуля, характеристики прямой передачи сдвинуты по оси ординат на величину $I_{кэо}$. Эти характеристики можно по-

строить из семейства выходных характеристик.

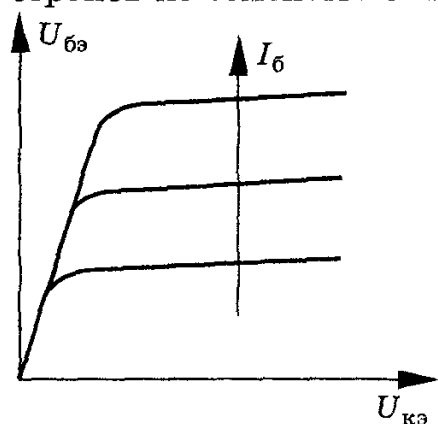


Рис.3.13. Семейство статических характеристик обратной связи в схеме с ОЭ

Характеристики обратной связи представлены на рис.3.13 и выражают зависимость $U_{эб} = f(U_{кэ})$ при $I_б = \text{const.}$

При небольших напряжениях $U_{кэ}$ характеристики имеют восходящий участок, соответствующий режиму насыщения транзистора. Пологий участок характеристик обратной связи соответствует активному режиму работы транзистора. Эти характеристики получают простым графическим перестроением семейства входных характеристик.

3.6. Малосигнальные параметры

Дифференциальные параметры транзистора.

При работе транзистора в устройствах радиоэлектронной аппаратуры на его электроды, кроме постоянного напряжения питания, подаются изменяющиеся во времени напряжения, во входной и выходной цепях протекают переменные токи. Величины, связывающие малые приращения токов и напряжений на электродах активного элемента, называют дифференциальными параметрами. Поэтому транзистор в активном режиме работы описывается дифференциальными параметрами, которые часто называют малосигнальными. Малыми сигналами считают такие, увеличение амплитуды которых в два раза не приводит к изменению исследуемого параметра, характеристику можно считать линейной, а сам транзистор — линейным четырехполюсником (рис.3.14). При этом два внешних вывода четырехполюсника считают входными, соответствующие им комплексные амплитуды тока и напряжения обозначают $\dot{I}_1$ и $\dot{U}_1$. Два других вывода являются выходными, соответствующие им ток и напряжение обозначают $\dot{I}_2$ и $\dot{U}_2$. За положительное принимают направление токов, втекающих в четырехполюсник.

Сопоставляя рис.3.14, а, б, в, можно установить связь напряжений и токов четырехполюсников с напряжениями и токами транзистора для любой схемы включения. Например, для схемы с ОБ: $\dot{U}_1 = -\dot{U}_{эб}$; $\dot{I}_1 = -\dot{I}_э$; $\dot{U}_2 = \dot{U}_{кб}$; $\dot{I}_2 = \dot{I}_к$.

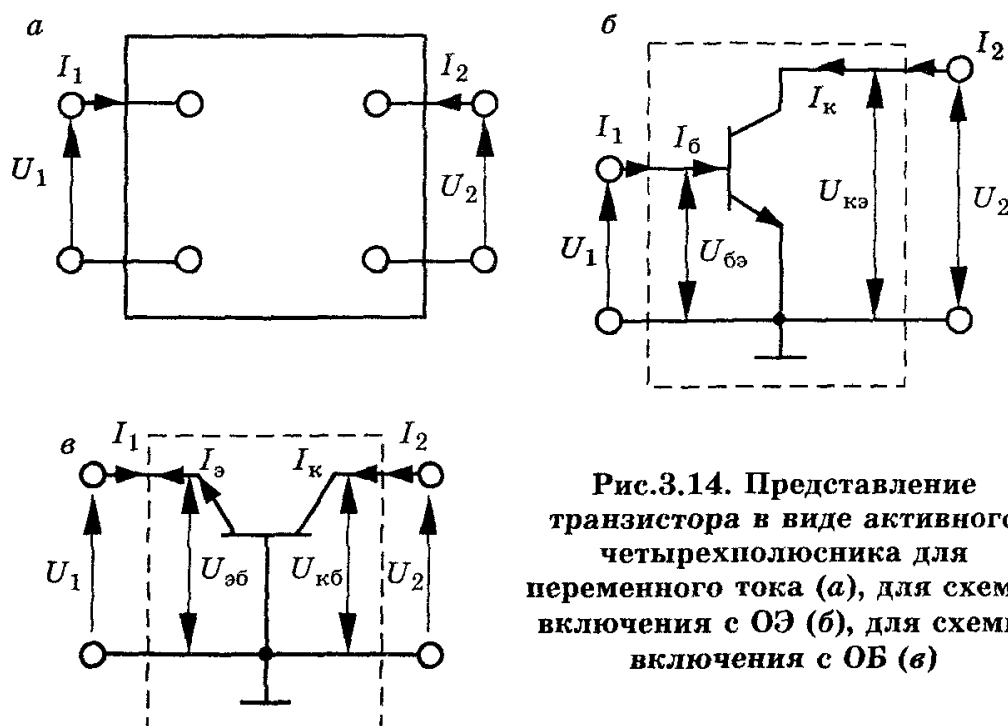


Рис.3.14. Представление транзистора в виде активного четырехполюсника для переменного тока (а), для схемы включения с ОЭ (б), для схемы включения с ОБ (в)

Взаимосвязь между входными и выходными напряжениями и токами линейного четырехполюсника выражается с помощью шести систем уравнений, а практическое применение имеют три из них.

Система Z-параметров.

В системе Z-параметров напряжения на входе и выходе четырехполюсника являются функциями токов

$$\begin{cases} \dot{U}_1 = \dot{Z}_{11}\dot{I}_1 + \dot{Z}_{12}\dot{I}_2; \\ \dot{U}_2 = \dot{Z}_{21}\dot{I}_1 + \dot{Z}_{22}\dot{I}_2, \end{cases} \quad (3.15)$$

где $\dot{Z}_{11} = \frac{\dot{U}_1}{\dot{I}_1} \Big|_{\dot{I}_2=0}$ — входное сопротивление транзистора;

$\dot{Z}_{12} = \frac{\dot{U}_1}{\dot{I}_2} \Big|_{\dot{I}_1=0}$ — сопротивление обратной передачи транзистора;

$\dot{Z}_{21} = \frac{\dot{U}_2}{\dot{I}_1} \Big|_{\dot{I}_2=0}$ — сопротивление прямой передачи транзистора;

$\dot{Z}_{22} = \frac{\dot{U}_2}{\dot{I}_2} \Big|_{\dot{I}_1=0}$ — выходное сопротивление.

Величина параметров транзистора зависит от схемы его включения, поэтому в рассматриваемых системах в обозначении параметра имеются индексы б, э, к, указывающие на эту схему.

Для измерения Z -параметров необходимо осуществить режим холостого хода (ХХ) во входной и выходной цепях. Для получения режима холостого хода в цепь включают сопротивление значительно большее, чем соответствующее сопротивление входа или выхода четырехполюсника. На практике удобнее использовать низковольтные источники питания транзисторов, а напряжение на электроды подавать через индуктивности.

Осуществить режим холостого хода во входной цепи транзистора не представляет большого труда, так как сопротивление открытого эмиттерного перехода мало. Выходная цепь четырехполюсника имеет большое сопротивление (коллекторный переход закрыт), поэтому осуществить режим холостого хода здесь затруднительно. Поэтому определить экспериментально Z -параметры транзистора трудно.

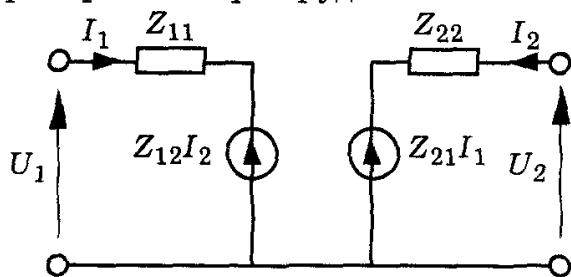


Рис.3.15. Схема замещения транзистора в системе Z -параметров

На рис.3.15 представлена схема замещения транзистора с использованием Z -параметров, полученная на основании уравнения (3.15). Генератор напряжения $Z_{11}I_2$ отражает обратную связь в транзисторе, а генератор $Z_{21}I_1$ — влияние входного тока на выходное напряжение.

Система Y -параметров.

В системе Y -параметров токи на входе и выходе четырехполюсника являются функциями напряжений

$$\begin{cases} \dot{I}_1 = \dot{Y}_{11}\dot{U}_1 + \dot{Y}_{12}\dot{U}_2; \\ \dot{I}_2 = \dot{Y}_{21}\dot{U}_1 + \dot{Y}_{22}\dot{U}_2, \end{cases} \quad (3.16)$$

где $\dot{Y}_{11} = \frac{\dot{I}_1}{\dot{U}_1} \Big|_{\dot{U}_2=0}$ — входная проводимость;

$\dot{Y}_{12} = \frac{\dot{I}_1}{\dot{U}_2} \Big|_{\dot{U}_1=0}$ — проводимость обратной передачи;

$\dot{Y}_{21} = \frac{\dot{I}_2}{\dot{U}_1} \Big|_{\dot{U}_2=0}$ — проводимость прямой передачи;

$\dot{Y}_{22} = \frac{\dot{I}_2}{\dot{U}_2} \Big|_{\dot{U}_1=0}$ — выходная проводимость.

Y -параметры имеют размерность проводимости и определяются в режиме короткого замыкания (КЗ) на входе и выходе

транзистора. Режим короткого замыкания обеспечивается шунтированием цепи сопротивлением, значительно меньшим внутреннего сопротивления соответствующей цепи. Такое шунтирование обеспечивается емкостью.

Режим короткого замыкания легко осуществляется в выходной цепи транзистора включением емкости параллельно. На входе трудно осуществить режим короткого замыкания из-за низкого входного сопротивления транзистора.

Однако система Y -параметров используется для описания высокочастотных свойств транзистора, поскольку режим короткого замыкания на высоких частотах реализуется более просто.

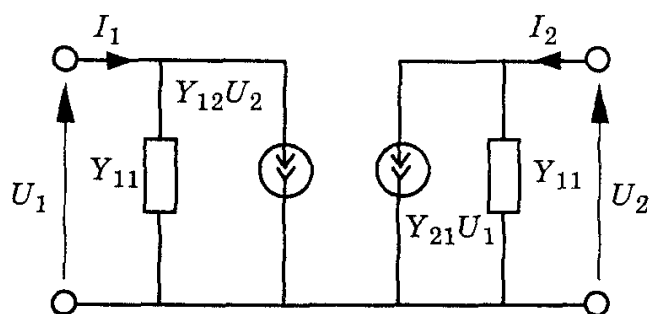


Рис.3.16. Схема замещения транзисторов в системе Y -параметров

На рис.3.16 представлена схема замещения транзистора с использованием Y -параметров, которая получена на основе уравнения (3.16). Генератор тока $\dot{Y}_{12}\dot{U}_2$ отражает наличие обратной связи в транзисторе, а генератор $\dot{Y}_{21}\dot{U}_1$ — влияние входного напряжения на выходной ток.

Система H -параметров.

В качестве независимых переменных в системе H -параметров приняты входной ток I_1 и выходное напряжение U_2

$$\left. \begin{aligned} \dot{U}_1 &= \dot{H}_{11}\dot{I}_1 + \dot{H}_{12}\dot{U}_2; \\ \dot{I}_2 &= \dot{H}_{21}\dot{I}_1 + \dot{H}_{22}\dot{U}_2. \end{aligned} \right\} \quad (3.17)$$

Физический смысл H -параметров следующий:

$$\dot{H}_{11} = \frac{\dot{U}_1}{\dot{I}_1} \Big|_{U_2=0} \text{ — входное сопротивление в режиме короткого замыкания для переменной составляющей тока по выходу;}$$

$$\dot{H}_{12} = \frac{\dot{U}_1}{\dot{U}_2} \Big|_{I_1=0} \text{ — коэффициент обратной связи по напряжению в режиме холостого хода во входной цепи;}$$

$$\dot{H}_{21} = \frac{\dot{I}_2}{\dot{I}_1} \Big|_{U_2=0} \text{ — коэффициент передачи (усиления) тока в режиме короткого замыкания по выходу;}$$

$$\dot{H}_{22} = \frac{\dot{I}_2}{\dot{U}_2} \Big|_{\dot{I}_1=0} \text{ — выходная проводимость в режиме холостого хода во входной цепи.}$$

стоого хода во входной цепи.

Преимущество H -параметров состоит в удобстве их экспериментального определения в режимах, близких к режимам работы транзисторов в практических схемах.

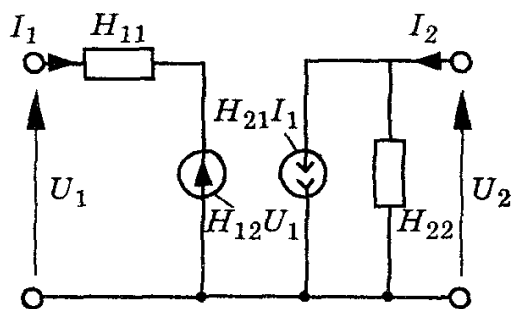


Рис.3.17. Схема замещения транзисторов в системе H -параметров

Для реализации режима холостого хода на входе и короткого замыкания на выходе достаточно включить большую индуктивность на входе транзистора и большую емкость на выходе, не изменяя при этом выбранного режима работы по постоянному току.

Эквивалентная схема транзистора, описанная системой H -параметров, приведена на рис.3.17.

Определение H -параметров

по статическим характеристикам.

На низких частотах реактивные элементы транзистора практически не оказывают влияния на его работу, поэтому все параметры становятся вещественными величинами: Z -параметры переходят в r -параметры, Y -параметры в y -параметры и H - в h -параметры.

Приближенные значения h -параметров определяют графоаналитическим способом по входным и выходным статическим характеристикам. При их определении необходимо не менее двух характеристик каждого семейства.

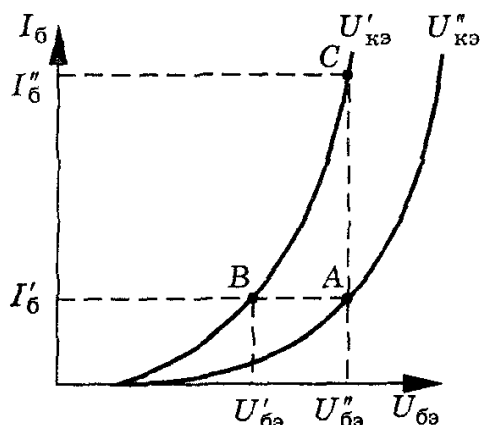


Рис.3.18. Определение h -параметров по входным характеристикам

Параметры рассчитываются вблизи рабочей точки транзистора по линейным (конечным) приращениям токов и напряжений.

В результате таких замен уравнения в системе h -параметров имеют вид

$$\Delta U_1 = h_{11} \Delta I_1 + h_{12} \Delta U_2;$$

$$\Delta I_2 = h_{21} \Delta I_1 + h_{22} \Delta U_2.$$

Параметры h_{11} и h_{12} определяются по входным характеристикам (рис.3.18). Для этого на семействе входных характеристик (например, для схемы с ОЭ) в рабо-

чей точке A строят треугольник, отложив прямые, параллельные осям абсцисс и ординат, до пересечения со второй характеристикой.

Из полученного характеристического треугольника ABC находим все величины, необходимые для определения $h_{11э}$ и $h_{12э}$:

$$h_{11э} = \frac{\Delta U_{бэ}}{\Delta I_б} = \frac{U_{бэ}'' - U_{бэ}'}{I_б'' - I_б'}; \quad h_{12э} = \frac{\Delta U_{бэ}}{\Delta U_{кэ}} = \frac{U_{бэ}'' - U_{бэ}'}{U_{кэ}'' - U_{кэ}'}.$$

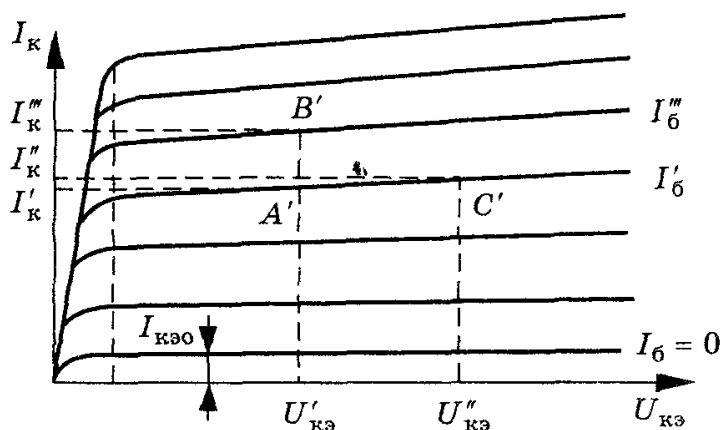


Рис.3.19. Определение h -параметров по выходным характеристикам

Параметры h_{21} и h_{22} определяются по выходным характеристикам (рис.3.19). Проведя через точку A' вертикальную прямую до пересечения с соседней характеристикой, получаем точку B' . Затем выбираем в окрестности точки A' точку C' , лежащую на той же характеристике, так, чтобы в пределах отрезка $A'C'$ характеристика была линейна. Тогда

$$h_{21э} = \frac{\Delta I_к}{\Delta I_б} = \frac{I_к'' - I_к'}{I_б'' - I_б'}; \quad h_{22э} = \frac{\Delta I_к}{\Delta U_{кэ}} = \frac{I_к'' - I_к'}{U_{кэ}'' - U_{кэ}'}.$$

Аналогично определяются h -параметры для схемы с ОБ.

3.7. Малосигнальная модель транзистора

Представление транзистора в виде активного четырехполюсника для расчета схем имеет ряд недостатков:

параметры четырехполюсника задаются в известной степени формально;

каждый из параметров может отражать влияние сразу нескольких физических процессов.

Поэтому схемы замещения транзистора (см. рис.3.14-3.17) в системах Z -, Y -, H - параметров называют формальными схемами замещения. Они не полностью отражают все физические процессы, происходящие в транзисторе.

На практике используются физические эквивалентные схемы замещения транзистора, учитывающие схему включения и частотный диапазон его работы. Каждый вывод физической схемы соответствует электроду транзистора, а в формальных эквивалентных схемах различают только входные и выходные зажимы независимо от того, какими электродами транзистора они являются.

При работе в активном режиме и небольших изменениях напряжения на эмиттерном переходе транзистор можно представить с помощью линейной эквивалентной схемы, которую называют малосигнальной моделью транзистора.

Малосигнальными такие схемы называют потому, что значения напряжений и токов переменного сигнала обычно значительно меньше, чем значения постоянных токов и напряжений.

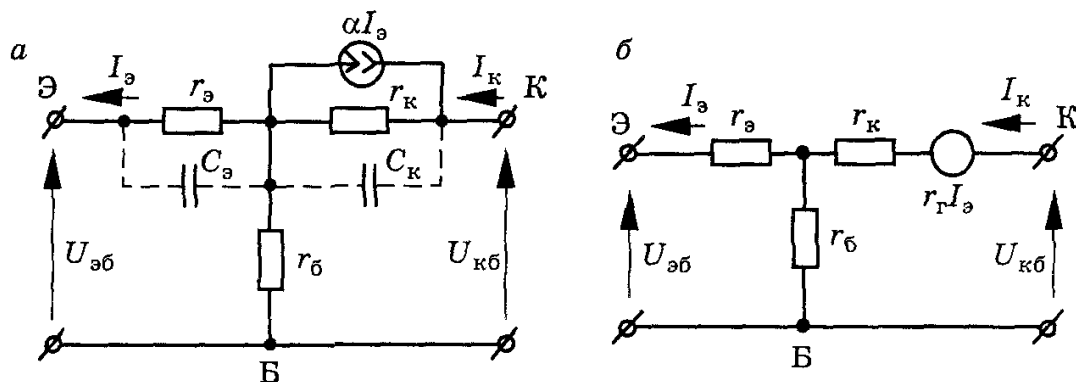


Рис.3.20. Т-образная физическая эквивалентная схема транзистора с ОБ: с генератором тока (а), с генератором напряжения (б)

Широкое распространение получила Т-образная малосигнальная модель транзистора (рис.3.20), элементы которой достаточно полно отражают свойства реального транзистора на низких частотах.

Параметры эквивалентной схемы $r_э$, $r_б$, $r_к$ отображают реальные сопротивления транзистора и определяются как отношения приращений напряжений в цепях транзистора к вызвавшим их приращениям токов (на низких частотах такие приращения играют роль переменных сигналов).

Согласно эквивалентной схеме (рис.3.20):

$$r_э = \left. \frac{dU_{эб}}{dI_э} \right|_{I_к = \text{const}} - \left. \frac{dU_{эб}}{dI_к} \right|_{I_э = \text{const}}$$

и составляет единицы-десятки Ом;

$$r_к \cong \left. \frac{dU_{кб}}{dI_к} \right|_{I_э = \text{const}} \text{ и составляет сотни кОм.}$$

Сопротивление базы r_b имеет две составляющие: распределенное сопротивление базы r'_b и диффузионное сопротивление r''_b . Распределенное сопротивление базы r'_b представляет собой область базы, через которую происходит перенос носителей. С уменьшением толщины базы r'_b возрастает. Диффузионное сопротивление базы r''_b учитывает эффект Эрли, заключающийся во влиянии коллекторного напряжения на ширину базы за счет изменения ширины коллекторного перехода. Генератор тока в цепи коллектора отражает усилительные свойства транзистора. При этом значение тока генератора пропорционально току эмиттера, а с ростом частоты изменяются как амплитуда, так и фаза тока. Если для оценки усилительных свойств транзистора используется генератор напряжения (рис.3.20, б), то сопротивление генератора $r_g = h_{216} r_k$.

Эмиттерный и коллекторный переходы обладают емкостными свойствами, поэтому в эквивалентных схемах необходимо учитывать $C_{\text{диф}}$ и $C_{\text{бар}}$. Так как эмиттерный переход в активном режиме смещен в прямом направлении, r_e шунтируется $C_{e \text{ диф}}$. Учитывая, что r_e очень мало, влияние $C_{e \text{ диф}}$ незначительно и на низких частотах им можно пренебречь. Обратно смещенный коллекторный переход обладает большим сопротивлением R_k , поэтому влияние $C_k = C_{\text{бар}}$ может сказываться и на низких частотах.

3.8. Моделирование транзистора

При анализе работы транзистора в режиме большого сигнала, когда сильно проявляются нелинейные свойства, применяют эквивалентную схему, предложенную Эберсом и Моллом в 1954 году. Задача моделирования состоит в определении связи между статическими характеристиками и физическими параметрами транзистора.

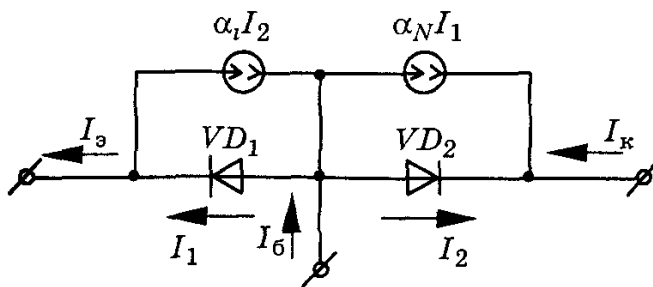


Рис.3.21. Нелинейная модель транзистора в режиме большого сигнала (модель Эберса — Молла)

Простейший вариант модели Эберса — Молла для n - p - n транзистора показан на рис.3.21 и основан на интерпретации работы транзистора как прибора, имеющего два взаимодействующих p - n перехода.

Диод VD_1 моделирует свойства эмиттерного пере-

хода, а диод VD_2 — коллекторного. Источники тока $\alpha_n I_1$ и $\alpha_i I_2$ характеризуют соответственно передачу тока эмиттерного перехода в коллектор при нормальном включении и тока коллекторного перехода в эмиттер при инверсном включении транзистора.

Таким образом, токи эмиттера и коллектора связаны с внутренними токами соотношениями

$$I_{\varepsilon} = -I_1 + \alpha_i I_2; I_K = \alpha_n I_1 - I_2. \quad (3.18)$$

Эмиттерный и коллекторный p - n переходы транзистора аналогичны p - n переходу диода. Если к одному из p - n переходов приложить напряжение, а выводы другого p - n перехода замкнуть между собой накоротко, то ток, протекающий через данный p - n переход, увеличится из-за изменения распределения носителей заряда в базе. Тогда токи через переходы запишутся так:

$$I_1 = I_{\varepsilon бк} \left(e^{\frac{qU_{\varepsilon б}}{kT}} - 1 \right); I_2 = I_{к б\varepsilon} \left(e^{\frac{qU_{бк}}{kT}} - 1 \right), \quad (3.19)$$

где $I_{\varepsilon бк}$ — тепловой ток эмиттерного перехода, измеренный при замкнутых накоротко выводах базы и коллектора; $I_{к б\varepsilon}$ — тепловой ток коллекторного перехода, измеренный при замкнутых накоротко выводах базы и эмиттера.

Необходимо помнить, что $I_{\varepsilon бк}$, $I_{к б\varepsilon}$ — это тепловые токи, а не обратные токи переходов.

Положительными считаются токи I_1 , I_2 и напряжения $U_{б\varepsilon}$, $U_{бк}$, соответствующие прямым включениям переходов.

В простейшей модели диоды VD_1 и VD_2 отображают инжекцию (экстракцию) носителей через эмиттерный и коллекторный переходы. Связь между тепловыми токами p - n переходов $I_{\varepsilon б0}$, $I_{к б0}$, включенными отдельно, и тепловыми токами $I_{\varepsilon бк}$ и $I_{к б\varepsilon}$ получим из (3.18) и (3.19).

Допустим, что $I_{\varepsilon} = 0$, $I_1 = \alpha_i I_2$ и при $|U_{кб}| < \phi_T$ $I_2 = -I_{к б\varepsilon}$ получим:

$$I_{к б\varepsilon} = \frac{I_{к б0}}{1 - \alpha_i \alpha_n}; I_{\varepsilon бк} = \frac{I_{\varepsilon б0}}{1 - \alpha_i \alpha_n}. \quad (3.20)$$

Тогда токи I_K и I_{ε} запишутся в следующем виде:

$$I_{\varepsilon} = -\frac{I_{\varepsilon б0}}{1 - \alpha_i \alpha_n} \left(e^{\frac{qU_{\varepsilon}}{kT}} - 1 \right) + \frac{\alpha_i I_{к б0}}{1 - \alpha_i \alpha_n} \left(e^{\frac{qU_{бк}}{kT}} - 1 \right); \quad (3.21)$$

$$I_K = \frac{\alpha_n I_{эб0}}{1 - \alpha_i \alpha_n} \left(e^{\frac{qU_э}{kT}} - 1 \right) - \frac{I_{кб0}}{1 - \alpha_i \alpha_n} \left(e^{\frac{qU_{кб}}{kT}} - 1 \right). \quad (3.22)$$

Полученные уравнения (3.21), (3.22) непосредственно определяют эмиттерный и коллекторный токи транзистора в соответствии с первым законом Кирхгофа (сумма всех токов в электрическом узле равна нулю), они также определяют и базовый ток прибора:

$$I_б = I_э - I_K. \quad (3.23)$$

Из выражений (3.21-3.23) можно получить аналитические описания для любого семейства характеристик при любой схеме включения. Уравнение (3.21) определяет семейство входных статических характеристик для схемы с ОБ. Решив уравнение (3.22) относительно I_K и учитывая, что в транзисторе в общем случае справедливо равенство

$$\alpha_n I_{эб0} = \alpha_i I_{кб0},$$

получим выражение

$$I_K = \alpha_n I_э - I_{кб0} \left(e^{\frac{qU_{кб}}{kT}} - 1 \right), \quad (3.24)$$

которое описывает выходные характеристики транзистора.

Решив уравнение (3.21) относительно $U_{эб}$, получим выражение для идеализированных входных (эмиттерных) характеристик транзистора $U_{эб} = f(I_э)$ при $U_{кб} = \text{const}$:

$$U_{эб} = \frac{kT}{q} \ln \left(\frac{I_э}{I_{эб0}} + 1 + \alpha_n \left(e^{\frac{qU_{кб}}{kT}} - 1 \right) \right). \quad (3.25)$$

Модель Эберса — Молла описывает поведение транзистора в различных режимах работы, что может быть учтено выбором соответствующей полярности напряжений на эмиттерном и коллекторном переходах.

3.9. Частотные свойства транзисторов

Важным параметром транзистора в активном режиме является время пролета неосновных носителей через область базы, которое в основном определяет частотные свойства транзистора. Последние сильно проявляются при работе транзистора в усилительных устройствах. С ростом частоты входного сигнала усилительные свойства транзистора ухудшаются: падают коэффициенты усиления по напряжению, мощности, появляется фазовый сдвиг между выходным и входным токами.

На инерционные свойства транзистора сильное влияние оказывают:

время пролета неосновных носителей в области базы от эмиттерного к коллекторному переходу;

емкости эмиттерного и коллекторного переходов $C_{э}, C_{к}$;

объемное сопротивление базы r_b .

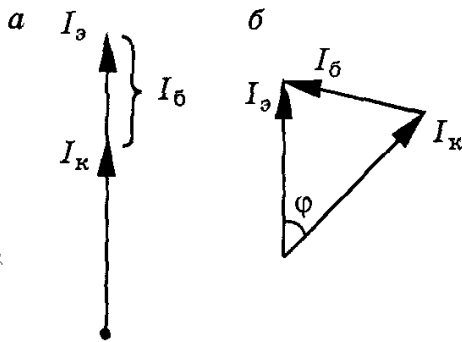


Рис.3.22. Векторные диаграммы токов транзистора

Инерционные свойства транзистора достаточно полно оцениваются коэффициентом передачи входного тока в диапазоне усиливаемых частот. Если период колебаний напряжения на эмиттерном переходе в схеме с ОБ значительно больше времени пролета неосновных носителей в области базы, то все токи в электродах транзистора совпадают по фазе (рис.3.22, а). Коэффициенты передачи входных токов $h_{21б}$ и $h_{21э}$ вещественны.

С повышением частоты период усиливаемых колебаний может оказаться сравнимым с временем пролета носителей в области базы. Это приводит к отставанию по фазе коллекторного тока от эмиттерного (рис.3.22, б).

Это отставание тока вызвано тем, что при прямом смещении эмиттерного перехода входным сигналом в базу инжектируются носители, которые не успевают достичь коллекторного перехода. Наличие фазового сдвига (рис.3.22, б) между токами коллектора и эмиттера свидетельствует о том, что коэффициент передачи является функцией частоты.

Для схемы с ОБ комплексный коэффициент передачи тока эмиттера аппроксимируется выражением

$$h_{21б}(jf) = \frac{I_{к}}{I_{э}} = |h_{21б}(jf)| e^{j\phi_{h_{21б}}} \quad (3.26)$$

Зависимости модуля $h_{21б}$ и фазового сдвига от частоты имеют вид:

$$|h_{21б}(jf)| = \frac{h_{21б}}{\sqrt{1 + \left(\frac{f}{f_{h_{21б}}}\right)^2}}; \quad (3.27)$$

$$\phi_{h_{21б}}(f) = -\arctg\left(\frac{f}{f_{h_{21б}}}\right). \quad (3.28)$$

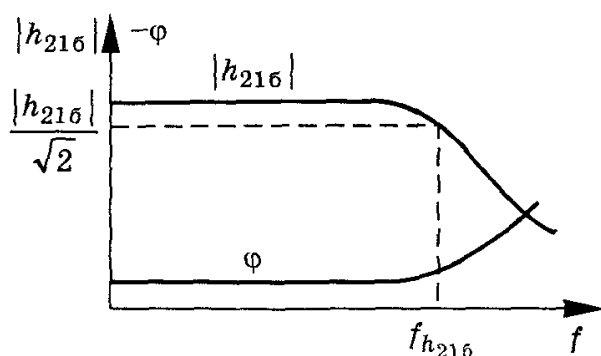


Рис.3.23. Зависимость модуля и фазового угла коэффициента передачи эмиттерного тока от частоты

зависимости h_{216} и φ от частоты.

Воспользовавшись взаимосвязью коэффициентов передачи токов базы и эмиттера, можно найти частотную зависимость коэффициента передачи тока эмиттера $h_{21э}$:

$$h_{21э}(jf) = \frac{h_{216}(jf)}{1 - h_{216}(jf)}. \quad (3.29)$$

Зависимости модуля $h_{21э}$ и фазового сдвига от частоты имеют вид:

$$h_{21э}(f) = \frac{h_{21э}}{\sqrt{1 + \left(\frac{f}{f_{h_{21э}}}\right)^2}}; \quad (3.30)$$

$$\varphi_{h_{21э}} = -\arctg\left(\frac{f}{f_{h_{21э}}}\right). \quad (3.31)$$

Частота $f_{h_{21э}}$, на которой модуль коэффициента передачи тока эмиттера уменьшается в $\sqrt{2}$ раз по сравнению с его низкочастотным значением, называется предельной частотой коэффициента передачи тока эмиттера.

Сравнивая выражения (3.27) и (3.30), можно установить, что частотные свойства транзистора, включенного по схеме с ОЭ, значительно хуже, чем при включении по схеме с ОБ. Это связано с увеличением фазового угла $\varphi_{h_{21э}}$ между эмиттерным и коллекторным токами.

Частота $f_{h_{216}}$, на которой коэффициент передачи эмиттерного тока уменьшается в $\sqrt{2}$ раз (на 3 дБ) по сравнению с низкочастотным значением, называется предельной частотой коэффициента передачи эмиттерного тока. Предельная частота является критерием классификации транзисторов по частотному диапазону. На рис.3.23 изображены

Практически частота $f_{h_{21э}}$ сравнительно невелика — транзистор может работать и на более высоких. Частота $f_{гр}$, на которой модуль коэффициента передачи тока базы $h_{21э}$ становится равным единице, называется граничной частотой транзистора. Увеличение частоты приводит к уменьшению $h_{21б}$ и $h_{21э}$, что вызывает уменьшение коэффициента усиления по мощности. В качестве обобщающего параметра транзистора, характеризующего его инерционные свойства, используют максимальную частоту генерации, на которой коэффициент усиления по мощности равен единице ($k_p = 1$):

$$f_{\text{макс}} = \sqrt{\frac{f_{гр}}{30r_б C_k}}. \quad (3.32)$$

Чем выше граничная частота транзистора и меньше постоянная времени коллекторной цепи $\tau = r_б C_k$, тем лучше его частотные свойства.

3.10. Параметры биполярных транзисторов

Основные параметры биполярных транзисторов следующие.

1. Коэффициенты передачи базового и эмиттерного токов

$$h_{21э} = \left. \frac{\Delta I_k}{\Delta I_б} \right|_{U_{кэ}=\text{const}} \quad (\text{десятки-сотни раз});$$

$$h_{21б} = \left. \frac{\Delta I_k}{\Delta I_б} \right|_{U_{кб}=\text{const}} \quad (0,95 \dots 0,9995).$$

2. Обратный ток коллекторного перехода при заданном обратном напряжении $I_{кб0} = I_k$ при $I_э = 0$ (единицы нА - десятки мА).

3. Максимально допустимый ток коллектора $I_{к \text{ макс}}$ (сотни мА - десятки А).

4. Наибольшая мощность, рассеиваемая коллекторным переходом $P_{к \text{ макс}}$ (единицы мВт - десятки Вт).

5. Предельная частота коэффициента передачи тока эмиттера $f_{h_{21б}}$ — частота, на которой модуль коэффициента передачи тока эмиттера уменьшается в $\sqrt{2}$ раз по сравнению со своим низкочастотным значением.

6. Граничная частота коэффициента передачи тока эмиттера — это частота, на которой $|h_{21э}| \rightarrow 1$.

7. Максимальная частота генерации $f_{\text{макс}}$ — наибольшая частота, на которой транзистор может работать в схеме автогенератора и коэффициент усиления по мощности становится равным единице. Максимальная частота генерации определяет область частот, в которой транзистор остается активным элементом электрической цепи.

8. Дифференциальное сопротивление эмиттерного перехода

$$r_{\text{э диф}} = \frac{\Delta U_{\text{э}}}{\Delta I} \Big|_{U_{\text{кэ}} = \text{const}} \quad (\text{единицы-десятки Ом}).$$

9. Объемное сопротивление области базы r'_b (десятки-сотни Ом).

10. Дифференциальное сопротивление коллекторного перехода или выходная проводимость

$$r_{\text{к диф}} = \frac{1}{h_{22\text{э}}} = \frac{\Delta U_{\text{кэ}}}{\Delta I_{\text{к}}} \Big|_{I_{\text{б}} = \text{const}}.$$

11. Емкость коллекторного перехода (единицы-десятки пФ).

12. Коэффициент обратной связи по напряжению $h_{12\text{б}}$ ($10^{-3} \dots 10^{-4}$).

Глава 4. ПОЛЕВЫЕ ТРАНЗИСТОРЫ

4.1. Полевой транзистор с управляющим p - n переходом

Полевым транзистором называют трехэлектродный полупроводниковый прибор, в котором электрический ток создается основными носителями заряда под действием продольного электрического поля, а модуляция тока осуществляется поперечным электрическим полем, создаваемым напряжением на управляющем электроде. Полевые транзисторы бывают двух разновидностей: с управляющим p - n переходом и с изолированным затвором (МДП- или МОП-транзисторы).

Область полупроводника, по которой проходит управляемый ток основных носителей, называют каналом. Электрод, от которого начинают движение основные носители заряда в канале, называют истоком. Электрод, являющийся приемником движущихся основных носителей, называют стоком. Электрод, используемый для управления величиной поперечного сечения канала, называется затвором.

Структура полевого транзистора с управляющим p - n переходом и с каналом n -типа представлена на рис.4.1, а.

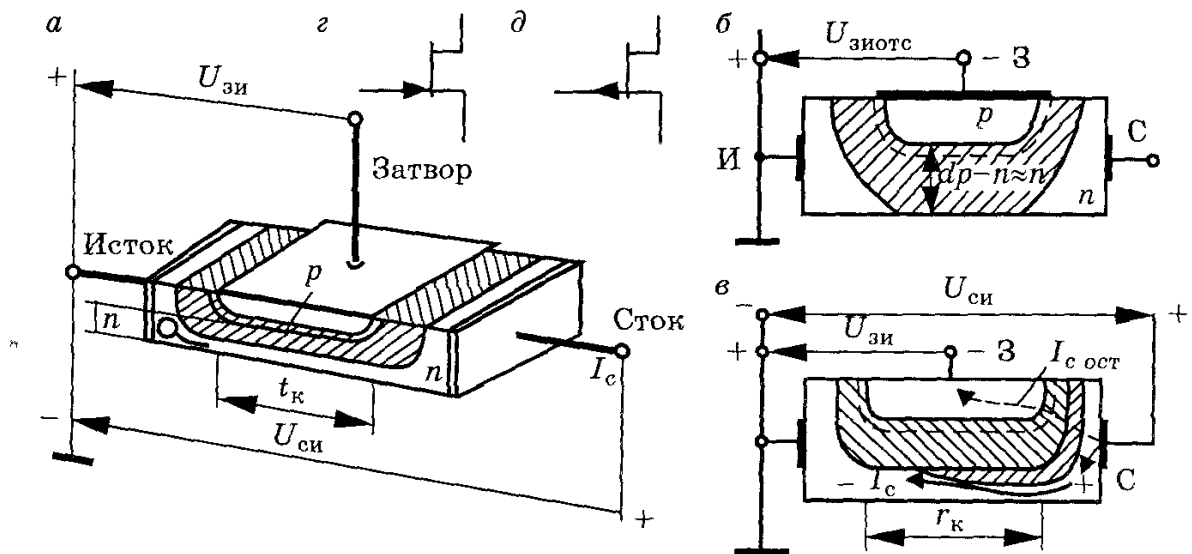


Рис.4.1. Упрощенные структурные схемы и условные обозначения полевого транзистора с управляющим p - n переходом

Полевой транзистор с управляющим p - n переходом представляет собой транзистор, затвор которого отделен от канала p - n переходом. Полевой транзистор состоит из пластины полупроводникового материала, которая может служить каналом и с торцов которой расположены два омических контакта, называемых истоком и стоком. Канал может иметь электропроводность как n -, так и p -типа. В связи с этим полевые транзисторы с управляющим

p-n переходом бывают с *n*- и *p*-каналами (рис.4.1, *г, д*). Напряжение источника питания $U_{си}$ прикладывается к промежутку сток — исток таким образом, чтобы поток основных носителей (в канале *n*-типа — электроны) двигался от истока к стоку. К промежутку затвор — исток прикладывается напряжение $U_{зи}$, запирающее управляющий *p-n*-переход транзистора. При изменении обратного напряжения на *p-n* переходе изменяется площадь поперечного сечения канала и его сопротивление, а значит, и величина тока, протекающего через канал (рис.4.1, *е*). В цепи затвора протекает малый обратный ток, в связи с этим необходима малая мощность от источника сигнала в цепи затвора для управления током стока.

Управление толщиной канала осуществляется напряжением $U_{зи}$, т.е. электрическим полем, возникающем в запирающем слое, без осуществления инжекции носителей. Поэтому такие транзисторы называются полевыми. Отличие полевого транзистора от биполярного заключается:

- 1) в принципе действия — биполярный транзистор управляется током, а полевой — напряжением или электрическим полем;
- 2) в большом входном сопротивлении (более $10^9 \dots 10^{10}$ Ом), что связано с малым током затвора;
- 3) в низком уровне шумов.

При прямом включении управляющего *p-n* перехода возникает относительно большой прямой ток затвора и сопротивление участка затвор — исток резко уменьшается, поэтому нецелесообразно применять на практике такое включение.

При увеличении обратного напряжения на затворе запирающий слой *p-n* перехода расширяется, уменьшая сечение канала. При некотором напряжении на затворе может произойти перекрытие канала и в цепях истока и стока начнут протекать небольшие обратные токи (рис.4.1, *б*).

Напряжение между затвором и истоком, при котором канал перекрывается, а его сопротивление стремится к бесконечности и ток стока достигает заданного низкого значения $I_{с\text{ обр}}$, называют напряжением отсечки $U_{зи\text{ отс}}$. При приложении $U_{зи\text{ отс}}$ транзистор должен закрываться полностью, но из-за наличия малых токов утечки и трудности их измерения $U_{зи\text{ отс}}$ определяется при заданном малом значении $I_{с\text{ обр}}$. В справочнике на каждый транзистор указывается ток стока, при котором измерено $U_{зи\text{ отс}}$.

Статические характеристики

Наличие большого входного и выходного сопротивлений в полевом транзисторе позволяет исследовать статические характеристики с помощью генераторов напряжения. Полевой транзистор с управляющим *p-n* переходом описывается тремя статическими характеристиками:

- 1) выходными (стоковые) характеристиками $I_{с} = f(U_{си})$ при $U_{зи} = \text{const}$;

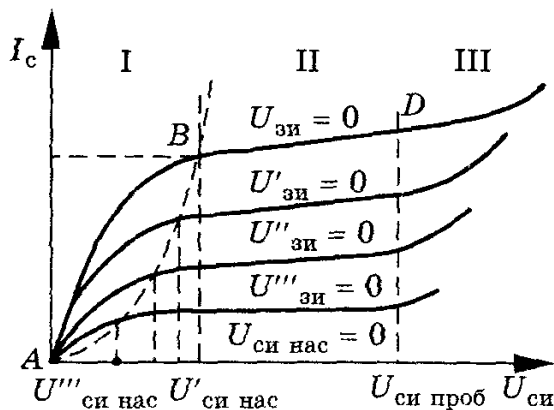


Рис.4.2. Выходные (стоковые) статические характеристики полевого транзистора с управляющим p - n переходом

ся движение носителей заряда (электронов) от истока через канал к стоку. Если бы сопротивление канала не зависело от проходящего через него тока стока, то наблюдалась бы линейная зависимость тока стока I_c от напряжения $U_{си}$. Но ток стока I_c создает на объемном сопротивлении канала падение напряжения, что вызывает увеличение толщины запирающего слоя вблизи стока, сужение поперечного сечения канала и уменьшение его проводимости канала (см. рис.4.1, б, в).

Ширина p - n перехода увеличивается по мере приближения к области стока, где имеет место наибольшее значение падения напряжения, вызванного протеканием тока I_c через канал. Наибольшее сечение канала будет около истока, а наименьшее — около стока, где напряжение на p - n переходе равно $|U_{зи}| + |U_{си}|$.

Увеличение напряжения сток — исток $U_{си}$ вызывает увеличение I_c , и напряжение на p - n переходе возле стокового вывода может достигнуть значения, равного $|U_{зи\text{отс}}|$, при котором в сечении канала около стока должно произойти перекрытие.

На практике полного перекрытия канала и отсечки тока стока не происходит. Около стока остается узкая токопроводящая перемычка (горловина канала), в которой напряженность электрического поля достигает критического значения, а скорость дрейфа носителей — скорости насыщения ($V_{n\text{ макс}} = \text{const}$), которая определяет постоянную плотность дрейфового тока:

$$j_{\text{ндр}} = qnV_{n\text{ макс}} = \text{const}.$$

При дальнейшем увеличении напряжения стока горловина удлиняется и на ней падает все дополнительное напряжение стока сверх того значения, при котором произошло условное перекрытие канала. В результате происходит не отсечка, а лишь ограничение роста тока, ток стока становится практически независимым от приложенного напряжения $U_{си}$.

2) сток-затворными характеристиками (характеристики передачи) $I_c = f(U_{зи})$ при $U_{си} = \text{const}$;

3) входными (затворные) характеристиками $I_z = f(U_{зи})$ при $U_{си} = \text{const}$.

Вид статических стоковых характеристик представлен на рис.4.2.

Рассмотрим стоковую характеристику транзистора с каналом n -типа, снятую при $U_{зи} = 0$. При подаче на сток положительного относительно истока напряжения (рис.4.2) начинается

Если $U_{зи} = 0$, то напряжение $U_{си}$, при котором происходит перекрытие канала из-за увеличения толщины p - n перехода, называют напряжением насыщения (перекрытия) $U_{си \text{ нас(пер)}}$. Ток стока, при котором происходит перекрытие канала, называют начальным током стока $I_{си \text{ нач}}$, ему соответствует начало пологого участка стоковой характеристики. Если к затвору полевого транзистора приложить обратное напряжение $U_{зи} \neq 0$, то перекрытие канала наступит при меньшем значении напряжения $U_{си}$, (рис. 4.2).

К p - n переходу между затвором и стоком прикладывается обратное напряжение величиной $|U_{зи}| + |U_{си}|$. Перекрытие канала происходит, когда напряжение, приложенное к p - n переходу, достигает напряжения отсечки:

$$|U'_{си \text{ нас}}| + |U'_{зи \text{ отс}}| = |U_{зи \text{ отс}}| = |U_{си \text{ нас}}|. \quad (4.1)$$

При значительном увеличении напряжения $U_{си}$ у стокового вывода может произойти электрический (лавинный) пробой p - n перехода, ток стока резко возрастает. Этот ток замыкается через электрод затвора.

На стоковых характеристиках можно выделить две рабочие области: AB и BD (рис. 4.2). Область AB называют крутой областью характеристики, область BD — пологой или областью насыщения. При малых значениях $U_{си}$ ток стока изменяется прямо пропорционально изменениям напряжения (участок AB). Наклон этого участка соответствует полностью открытому каналу и прямо пропорционален его проводимости. С увеличением $U_{си}$ (точка B) на росте I_c начинает сказываться сужение канала, которое приводит к уменьшению его проводимости, и характеристика отклоняется от прямой линии.

При подаче на затвор обратного напряжения и при увеличении этого напряжения по абсолютному значению уменьшается начальное поперечное сечение канала. Это приводит к изменению наклона начальных участков стоковых характеристик, что соответствует большим начальным статическим сопротивлениям канала.

Геометрическое место точек, соответствующих условному перекрытию канала и наступлению режима насыщения, показано штрихпунктирной линией (рис. 4.2).

В крутой области стоковых характеристик транзистор можно использовать как электрически управляемое сопротивление. Пологий участок характеристик является рабочим при применении транзистора в усилительных устройствах.

Ток стока для крутой области характеристик полевого транзистора с управляющим p - n переходом достаточно точно описывается аналитической зависимостью

$$I_c = \frac{2I_{с \text{ нач}}}{U_{зи \text{ отс}}^2} U_{си} \left(U_{зи} - U_{зи \text{ отс}} - \frac{U_{си}}{2} \right). \quad (4.2)$$

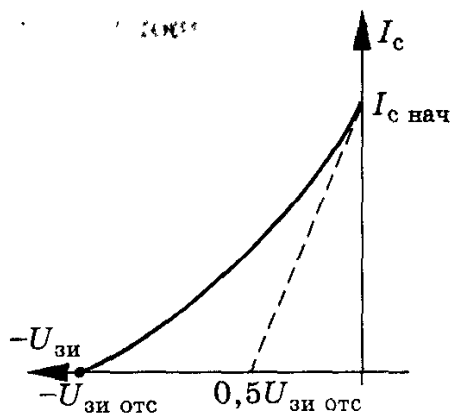


Рис.4.3. Характеристика передачи (сток-затворная) полевого транзистора с управляющим p - n переходом

режиме перекрытия канала (рис.4.3). Так как основным рабочим режимом полевых транзисторов является режим насыщения тока стока, то характеристика описывается уравнением (4.3). При изменении напряжения на стоке смещением характеристик передачи можно пренебречь ввиду малого изменения тока стока в пологой области стокowych характеристик.

При увеличении обратного напряжения на p - n переходе уменьшается сечение канала, что приводит к уменьшению тока стока. При $U_{зи} = U_{зи\text{ отс}}$ через канал протекает обратный ток стока малой величины, и это может быть использовано для ориентировочного определения напряжения отсечки.

Характеристика передачи может быть получена экспериментально или с помощью перестройки стокowych характеристик.

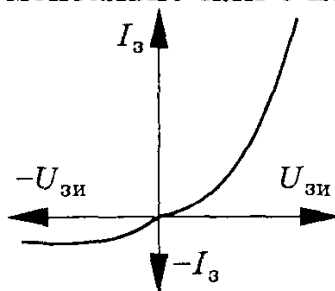


Рис.4.4. Входная (затворная) характеристика

Входная (затворная) характеристика полевого транзистора с управляющим p - n переходом (рис.4.4) представляет собой обратную ветвь вольтамперной характеристики p - n перехода. Изменение напряжения $U_{зи}$ влияет на распределение поля в канале, что вызывает изменения тока затвора. Наибольшего своего значения, которое называется током утечки, ток затвора достигает при условии короткого замыкания выводов истока и стока, однако оно очень мало и им часто пренебрегают.

4.2. Полевые транзисторы с изолированным затвором

Характерное отличие полевых транзисторов с изолированным затвором состоит в том, что у них между металлическим затвором и областью полупроводника находится слой диэлектрика. В этом каче-

При работе в пологой области вольтамперной характеристики ток стока представляется выражением

$$I_c = I_{c\text{ нач}} \left(1 - \frac{U_{зи}}{U_{зи\text{ отс}}} \right)^2, \quad (4.3)$$

где $I_{c\text{ нач}}$ — начальный ток стока при $U_{зи} = 0$ и рабочем напряжении на стоке, превышающем напряжение насыщения.

Характеристика передачи, называемая часто сток-затворной, проходной или характеристикой управления полевого транзистора, представляет собой зависимость $I_c = f(U_{зи})$ при различных напряжениях на стоке в режиме перекрытия канала (рис.4.3).

стве чаще используется слой диоксида кремния, выращенный на поверхности кристалла кремния путем высокотемпературного окисления. Поэтому полевые транзисторы с изолированным затвором называются также МДП (металл-диэлектрик-полупроводник)- или МОП (металл-оксид-полупроводник)-транзисторами.

Существуют два типа МДП-транзисторов: с индуцированным и встроенным каналами.

4.2.1. МДП-транзисторы с индуцированным каналом

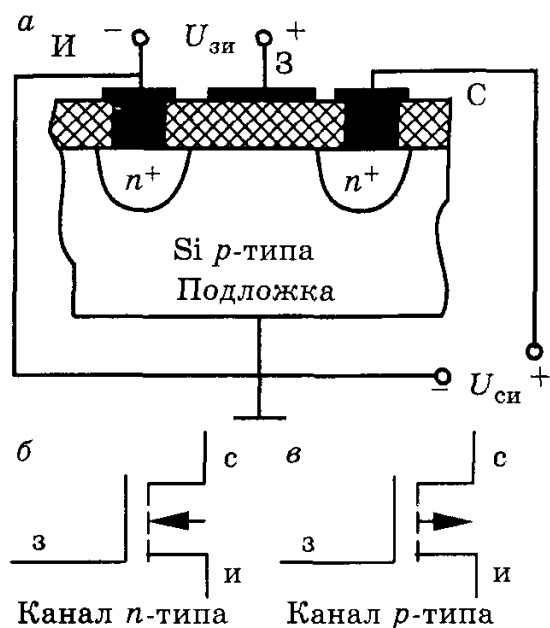


Рис. 4.5. Упрощенная структурная схема и условное обозначение МДП-транзистора с индуцированным каналом

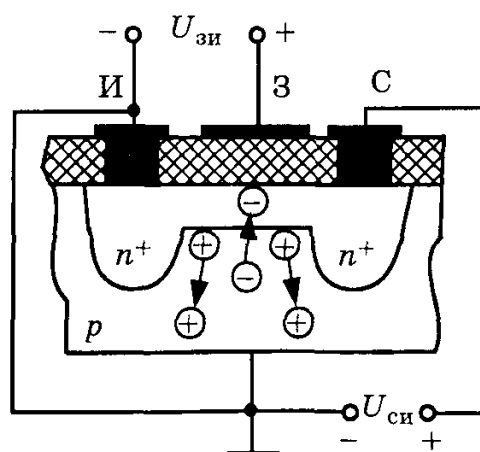


Рис. 4.6. Структурная схема МДП-транзистора при $U_{зи}$, превышающем пороговое напряжение

Упрощенная структура МДП-транзистора с индуцированным каналом n -типа показана на рис. 4.5.

Основой транзистора является подложка, в качестве которой используется кремниевая пластинка с проводимостью n - или p -типа с относительно высоким удельным сопротивлением. На поверхности подложки методом диффузии создаются две сильнолегированные области, не имеющие между собой электрического соединения, с противоположным относительно подложки типом электропроводности. На этих областях осаждают внешние омические контакты, которые служат истоком и стоком. Структура транзистора обратима — сток и исток можно менять местами. Оставшаяся поверхность пластинки покрывается слоем диэлектрика (диоксид кремния) толщиной $0,05 \dots 1$ мкм. На слой диэлектрика между истоком и стоком наносится металлический электрод, выполняющий роль затвора. Если между стоком и истоком прикладывается внешнее напряжение $U_{си}$, то в цепи стока протекает малый обратный ток p - n перехода между подложкой и областью стока.

При подаче на затвор положительного относительно истока напряжения электрическое поле затвора через диэлектрик проникает на

некоторую глубину в приконтактный слой полупроводника, выталкивая из него в глубь полупроводника основные носители заряда (дырки) и притягивая электроны к поверхности. При малых напряжениях $U_{зи}$ у поверхности полупроводника под затвором возникает обедненный основными носителями заряда слой и область объемного заряда, состоящего из ионизированных примесных атомов. При увеличении положительного напряжения на затворе в приконтактном поверхностном слое полупроводника происходит смена (инверсия) электропроводности (рис.4.6).

Образуется тонкий инверсный слой (канал), соединяющий сток с истоком. Напряжение на затворе, при котором индуцируется канал, называется пороговым напряжением. При его изменении изменяются толщина и электропроводность канала, а соответственно изменяется и ток стока. С удалением от поверхности полупроводника концентрация электронов уменьшается, а на глубине, равной толщине канала, электропроводность становится собственной. Затем идет участок, обедненный основными носителями заряда ($p-n$ переход). Он изолирует сток, исток и канал от подложки.

На вывод подложки относительно истока можно подавать напряжение $U_{пи}$, полярность которого противоположна проводимости подложки, что приводит к изменению числа носителей в канале.

Прямое включение перехода исток — подложка недопустимо, ибо в цепи дополнительного управляющего электрода появляется большой ток. В транзисторах, не имеющих вывода подложки, последняя электрически соединена с истоком.

Режим работы полевого транзистора, при котором канал обогащается носителями при увеличении абсолютного значения напряжения на затворе, называется режимом обогащения, а транзисторы с индуцированным каналом называются транзисторами обогащенного типа.

Носители, образующие канал, поступают в него не только из подложки, но и из областей истока и стока, в которых пополнение носителей происходит от $U_{си}$. Транзисторы с p -каналом имеют противоположную полярность внешних напряжений $U_{зи}$, $U_{си}$ по сравнению с транзисторами с n -каналом.

4.2.2. Статические характеристики МДП-транзистора с индуцированным каналом

На рис.4.7 представлено семейство статических выходных (стоковых) характеристик $I_c = f(U_{си})$ при $U_{зи} = \text{const}$:

$$|U_{зи}| \geq |U_{зи \text{ пор}}|.$$

При увеличении внешнего напряжения $U_{си}$ и $U_{зи}$ до значений больше порогового, в цепи сток — исток протекает электрический ток. От истока через канал к стоку должны двигаться

электроны, поэтому плюс внешнего источника подключается к стоку.

При малых напряжениях $U_{си}$ и $U_{зи}$ ток стока изменяется прямо пропорционально напряжению (участок АБ). С увеличением напряжения $U_{си}$ ширина канала уменьшается вследствие падения на нем напряжения. Уменьшение поперечного сечения канала при увеличении тока стока происходит около стока.

Из-за заметного сужения стокового участка канала характеристика отклоняется от прямой на участке БВ. При напряжении $U_{си\text{ нас}} = U_{зи} - U_{зи\text{ пор}}$ напряжение на затворе относительно стокового участка канала становится равным пороговому значению, что приводит к уменьшению ширины канала возле стока, повышению его сопротивления и ограничению тока стока $I_c = I_{c\text{ нас}}$. В транзисторе наступает режим насыщения и при дальнейшем увеличении напряжения $U_{си}$ ток стока меняется незначительно.

При увеличении напряжения на затворе (по абсолютному значению) выходные статические характеристики смещаются в область больших токов стока. При больших напряжениях на стоке может произойти электрический пробой транзистора: пробой p - n перехода под стоком или пробой диэлектрика под затвором.

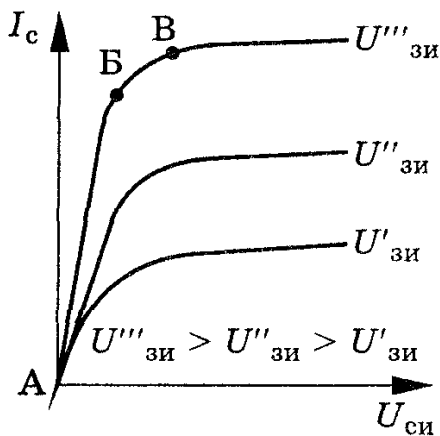


Рис.4.7. Семейство статических выходных (стоковых) характеристик МДП-транзистора с индуцированным каналом

Выходные характеристики МДП-транзистора аналогичны характеристикам полевых транзисторов с управляющим p - n переходом. В крутой области характеристики (участок АБ на рис.4.7) транзистор работает как электрически управляемое сопротивление, а пологая часть используется при построении усилительных каскадов.

При ориентировочных оценках тока стока в области насыщения можно использовать уравнение

$$I_{c\text{ нас}} = \frac{S_{уд}}{2} (|U_{зи}| - |U_{зи\text{ пор}}|)^2, \quad (4.4)$$

где
$$S_{уд} = \frac{\partial I_c^2}{\partial U_{зи} \partial U_{си}}.$$

На рис.4.8 представлена статическая характеристика передачи: $I_c = f(U_{зи})$ при $U_{си} = \text{const}$. Эта характеристика определяется для режима насыщения и описывается зависимостью (4.4).

Отсутствие тока стока при нулевом напряжении на затворе, а также одинаковая полярность напряжения на затворе и стоке у МДП-транзисторов с индуцированным каналом служат основой для построения высокоэкономичных импульсных схем.

При использовании подложки в качестве управляющего электрода целесообразно рассматривать выходные характеристики

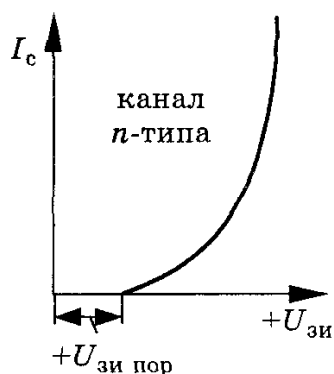


Рис.4.8. Статическая характеристика передачи (сток-затворная) МДП-транзистора с индуцированным каналом n -типа

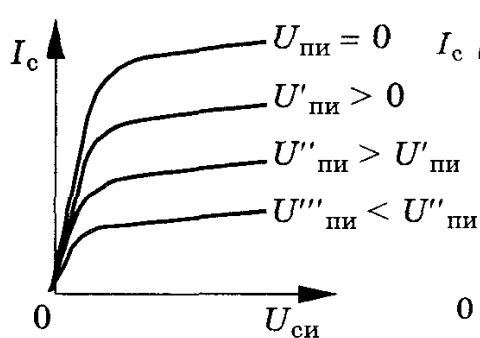


Рис.4.9. Выходные характеристики МДП-транзистора при различных напряжениях на подложке

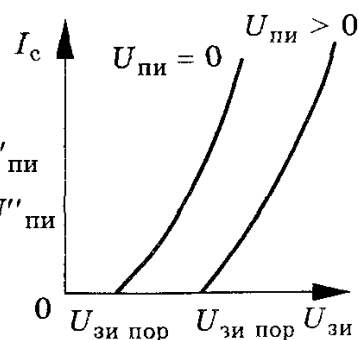


Рис.4.10. Сток-затворные характеристики МДП-транзистора с индуцированным каналом при различных напряжениях на подложке

$I_c = f(U_{си})$ при различных напряжениях подложка — исток при $U_{си} = \text{const}$ (рис.4.9).

Семейство сток-затворных характеристик при разных напряжениях $U_{пи}$ на подложке относительно истока показано на рис.4.10. Видно, что при изменении напряжения на подложке все точки характеристики смещаются параллельно оси абсцисс на $\Delta U_{пор}$. Пороговое напряжение $U_{зи пор}$ существенно зависит от напряжения на подложке.

4.3. Полевые транзисторы со встроенным каналом

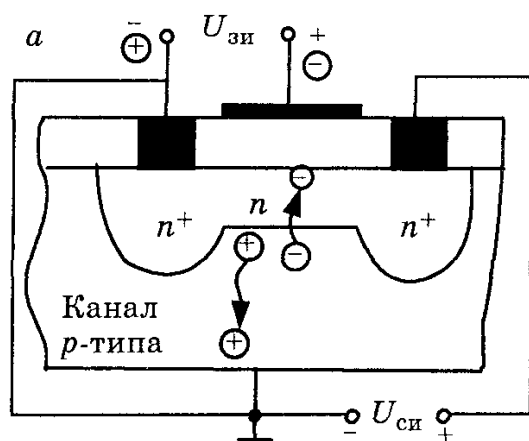


Рис.4.11. а) Упрощенная структурная схема и условные обозначения МДП-транзистора со встроенным каналом

На стадии изготовления транзисторов между областями стока и истока создается тонкий слаболегированный слой (канал) с таким же типом электропроводности, что и указанные области (рис.4.11, а), их условное обозначение на рис.4.11, б, в.

При нулевом напряжении на затворе и наличии внешнего напряжения между стоком и истоком протекает ток стока. Отрицательное напряжение, приложенное к затвору относительно истока и подложки, будет выталкивать электроны из канала, а в канал втягивать дырки из подложки; канал обедняется носителями. Толщина канала и его электропроводность уменьшается, что

приводит к уменьшению тока стока. При некотором отрицательном напряжении на затворе, называемом напряжением отсечки $U_{зи\text{отс}}$, происходит инверсия типа электропроводности канала. Области истока и стока оказываются разделенными областью p -полупроводника.

Увеличение положительного напряжения на затворе МДП-транзистора со встроенным каналом n -типа (рис.4.11, б) вызывает приток электронов в канал из подложки. Канал расширяется, обогащаясь носителями, сопротивление его уменьшается, а ток стока возрастает.

Режим работы полевого транзистора, при котором увеличение по абсолютной величине напряжения на затворе вызывает уменьшение тока стока, называется режимом обеднения.

Транзисторы со встроенным каналом работают как в режиме обеднения, так и в режиме обогащения. Часто их называют транзисторами обедненного типа.

4.4. Статические характеристики транзистора со встроенным каналом

Отличие стоковых (выходных) характеристик МДП-транзистора со встроенным каналом от аналогичных характеристик транзисторов обогащенного типа заключается в том, что ток стока I_c существует как при положительном, так и при отрицательном напряжении на затворе (рис.4.12) и описывается аналитическими зависимостями (4.2), (4.3), как и транзисторы с управляющим p - n переходом.

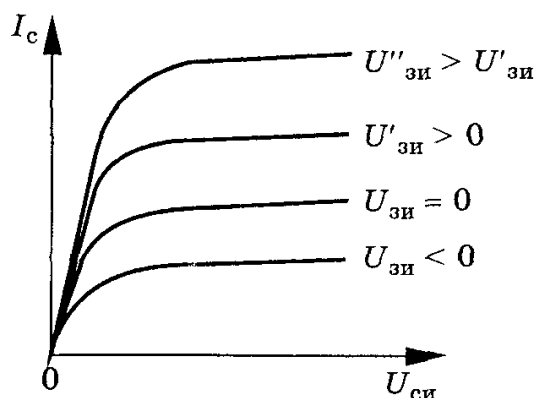


Рис.4.12. Семейство статических выходных (стоковых) характеристик МДП-транзистора со встроенным каналом

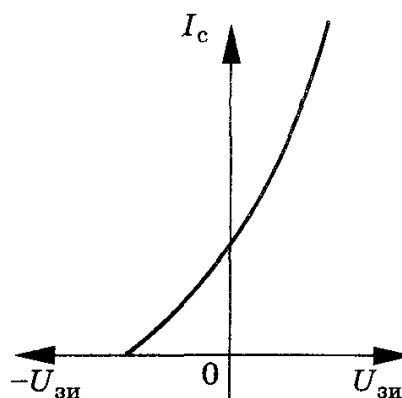


Рис.4.13. Статическая характеристика передачи (сток-затворная) МДП-транзистора со встроенным каналом n -типа

Сток-затворная характеристика МДП-транзистора со встроенным каналом n -типа показана на рис.4.13. При напряжении $U_{зи} = 0$ в цепи стока протекает ток $I_{c\text{нас}}$. При подаче отрицательного напряжения на затвор канал сужается, обедняясь носителями, и уменьша-

ется ток стока. При $U_{зи\text{ отс}}$ канал исчезает, происходит инверсия его электропроводности. С увеличением положительного напряжения на затворе канал расширяется, обогащается носителями, сопротивление его уменьшается, а ток стока увеличивается.

4.5. Способы включения полевых транзисторов

В зависимости от того, какой из электродов полевого транзистора в усилительной схеме является общим для входной и выходной цепей, используются схемы с общим затвором (ОЗ), с общим истоком (ОИ) и общим стоком (ОС). Наиболее распространенной является схема с ОИ, аналогичная схеме включения биполярного транзистора с ОЭ. Схема с общим стоком (истоковый повторитель) аналогична эмиттерному повторителю.

На практике питание схем осуществляется от одного общего источника напряжения. При подаче питания на полевые транзисторы с управляющим p - n переходом, для которых стоковое напряжение и напряжение на затворе должны быть разного знака, необходимое напряжение на затворе может быть создано с помощью цепочки автоматического смещения $R_{и}C_{и}$, включенной в цепь истока (рис.4.14).

У полевых транзисторов с индуцированным каналом, у которых стоковое напряжение и напряжение на затворе имеют одинаковую полярность, смещение на затвор подается обычно с помощью делителя напряжений R_1 и R_3 (рис.4.15).

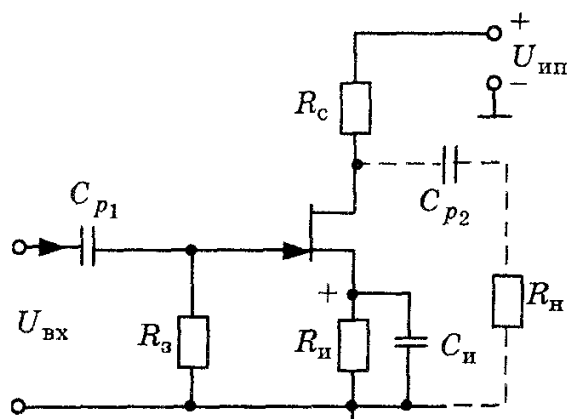


Рис.4.14. Схема включения с ОИ транзистора с управляющим p - n переходом и каналом n -типа

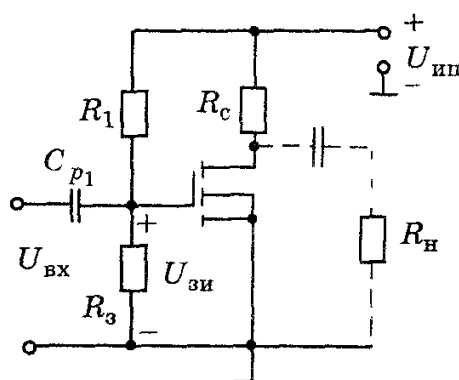


Рис.4.15. Схема включения с ОИ МДП-транзистора с индуцированным каналом n -типа

Полевые транзисторы со встроенным каналом, так как они не нуждаются в дополнительном питании цепи затвора по постоянному току, могут работать при смещении $U_{зи} = 0$, что выгодно отличает их от других усилительных приборов.

При изменении температуры происходит изменение параметров и статических характеристик транзисторов. У полевых транзисторов с управляющим p - n переходом изменение темпера-

туры приводит к изменению контактной разности потенциалов, обратного тока через переход и подвижности носителей.

С увеличением температуры на 1°C уменьшается контактная разность потенциалов на 2 мВ, поэтому напряжение отсечки в зависимости от температуры равно:

$$|U_{\text{зи отс}}| = |U_{\text{зи отс}}(20^\circ\text{C})| + 2 \cdot 10^{-3} (T_{\text{раб}} - 20^\circ\text{C}). \quad (4.5)$$

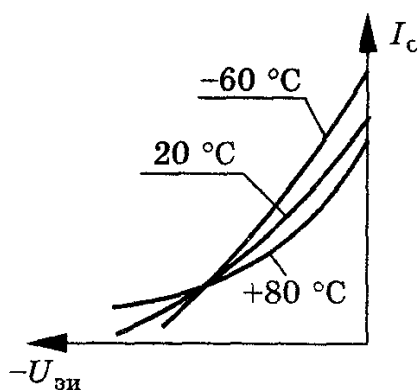


Рис.4.16. Сток-затворные характеристики транзистора с управляющим p - n переходом при различной температуре

Все это приводит к увеличению эффективного сечения канала и увеличению тока стока.

С ростом температуры подвижность носителей и удельная проводимость канала уменьшаются, что способствует уменьшению тока стока. При достижении определенного значения $U_{\text{зи}}$ происходит полная взаимная компенсация противоположно действующих факторов и ток стока в этом режиме оказывается практически не зависящим от температуры. Точка на сток-затворных характеристиках, в которой ток стока не зависит от температуры, называется термостабильной (см. рис.4.16).

У полевого транзистора с управляющим p - n переходом точка температурной компенсации тока стока отстоит от напряжения отсечки приблизительно на 0,6 В для p -канала и $\approx 0,8$ В для n -канала. Значение максимального тока стока у таких транзисторов в термостабильной точке лежит в пределах 0,1...1 мА.

При изменении температуры у полевых транзисторов с управляющим p - n переходом резко возрастает ток затвора, что приводит к изменению входного сопротивления, которое необходимо учитывать при больших сопротивлениях в цепи затвора.

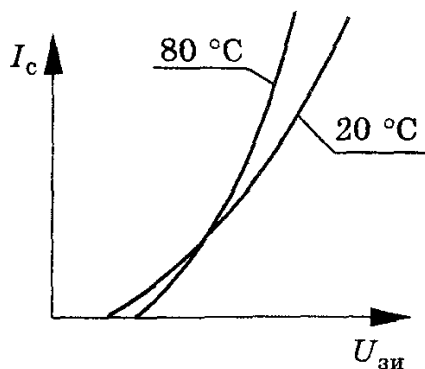


Рис.4.17. Сток-затворные характеристики МДП-транзистора с индуцированным каналом при различной температуре

У МДП-транзисторов также имеется термостабильная рабочая точка (рис.4.17), в которой ток стока мало зависит от температуры.

С ростом температуры уменьшается подвижность носителей заряда, что приводит к увеличению сопротивления канала и уменьшению тока стока. Кроме того, с ростом температуры возрастает ионизация поверхностных состояний подзатворного полупроводника, что приводит к увеличению тока стока и уменьшению напряжения отсечки. При опреде-

ленном значении тока стока оба эти фактора уравнивают друг друга и ток стока практически не зависит от изменения температуры. Для разных МДП-транзисторов значение тока стока в термостабильной точке находится в пределах 0,05...0,5 мА.

4.6. Полевой транзистор как линейный четырехполюсник

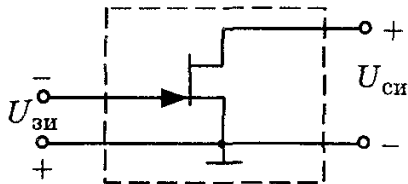


Рис.4.18. Схема полевого транзистора как линейного четырехполюсника

Полевой транзистор, работающий в режиме малого сигнала, так же как и биполярный транзистор, можно представить в виде линейного четырехполюсника (рис.4.18). Наличие большого входного сопротивления у полевых транзисторов позволяет удобно их описывать с помощью Y -параметров. Для схемы с ОИ в качестве независимых переменных принимают $U_{зи}$ и $U_{си}$, а зави-

симые величины — I_z , I_c ; тогда транзистор описывается следующей системой уравнений:

$$I_z = f(U_{зи}, U_{си}); I_c = f(U_{зи}, U_{си}). \quad (4.6)$$

А в системе Y -параметров

$$dI_z = \frac{\partial I_z}{\partial U_{зи}} dU_{зи} + \frac{\partial I_z}{\partial U_{си}} dU_{си}; dI_c = \frac{\partial I_c}{\partial U_{зи}} dU_{зи} + \frac{\partial I_c}{\partial U_{си}} dU_{си}. \quad (4.7)$$

Отсюда Y -параметры в режиме КЗ по переменному току на входе и выходе определяются выражениями

$$Y_{11} = \left. \frac{\Delta I_z}{\Delta U_{зи}} \right|_{dU_{си}=0} \quad \text{— входная проводимость;}$$

$$Y_{12} = \left. \frac{\Delta I_z}{\Delta U_{си}} \right|_{dU_{си}=0} \quad \text{— проводимость обратной передачи, при}$$

$U_{си} > U_{си \text{ нас}}$ Y_{12} стремится к нулю;

$$S = Y_{21} = \left. \frac{\Delta I_c}{\Delta U_{зи}} \right|_{dU_{си}=0} \quad \text{— проводимость прямой передачи}$$

(крутизна характеристики прямой передачи), определяет наклон данной характеристики в любой точке;

$$Y_{22} = \left. \frac{\Delta I_c}{\Delta U_{си}} \right|_{dU_{зи}=0} \quad \text{— выходная проводимость, вместо кото-}$$

рой на практике часто используется обратная величина $R_i = 1/Y_{22}$, называемая внутренним (дифференциальным) сопротивлением транзистора.

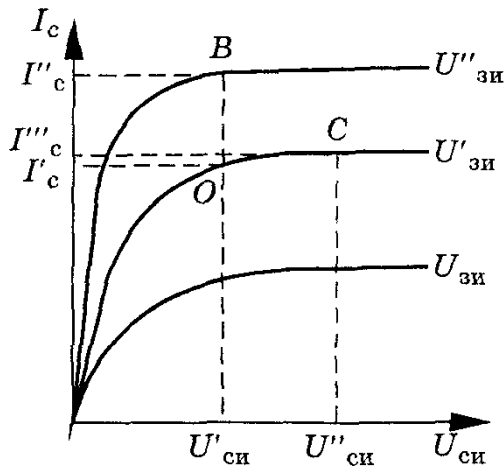


Рис.4.19. Определение статических параметров по выходным характеристикам

Параметры Y_{11} , Y_{21} , Y_{22} можно определить по статическим характеристикам. Крутизна передаточной характеристики S определяется на рабочем (пологом) участке стоковой характеристики и ее нетрудно получить из выражений (4.3, 4.4), взяв первую производную от I_c по $U_{зи}$.

На практике для определения S используется графоаналитический метод. На выходных (стоковых) характеристиках (рис.4.19) через выбранную рабочую точку O , которой соответствуют значения I'_c , $U'_{си}$, $U'_{зи}$, проводят прямую, параллель-

ную оси токов, до пересечения со следующей характеристикой в точке B , имеющей координаты I''_c , $U''_{си}$, $U''_{зи}$. Значение крутизны рассчитывается по формуле

$$S = \frac{\Delta I_c}{\Delta U_{зи}} = \frac{I''_c - I'_c}{U''_{зи} - U'_{зи}} \Big|_{U_{си} = \text{const}}. \quad (4.8)$$

Дифференциальное сопротивление R_i более полно отражает зависимость тока стока I_c от напряжения $U_{си}$ на пологом участке стоковой характеристики. Оно определяется в рабочей точке O по приращению тока стока, соответствующему приращению напряжения $U_{си}$:

$$R_i = \frac{\Delta U_{си}}{\Delta I_c} = \frac{U''_{си} - U'_{си}}{I''_c - I'_c} \Big|_{U_{зи} = \text{const}}. \quad (4.9)$$

Возрастание тока стока при увеличении $U_{си}$ в полой части характеристики обусловлено эффектом модуляции длины канала. С увеличением $U_{си}$ стоковый p - n переход смещается в обратном направлении, что приводит к расширению перехода и уменьшению длины канала. А уменьшение длины канала приводит к уменьшению его сопротивления и возрастанию тока стока. Управляющее действие подложки учитывается коэффициентом влияния подложки, показывающим, на сколько необходимо изменить напряжение на затворе, чтобы ток стока I_c остался неизменным при изменении напряжения подложки $U_{пи}$:

$$\eta = - \frac{\partial U_{зи}}{\partial U_{пи}} \Big|_{I_c = \text{const}} = - \frac{\partial U_{зи}}{\partial I_c} \frac{\partial I_c}{\partial U_{пи}} = - \frac{S_{\Pi}}{S}, \quad (4.10)$$

где $S_{\Pi} = \partial I_c / \partial U_{пи} \Big|_{I_c = \text{const}}$ — крутизна характеристики по подложке.

Для оценки потенциальных возможностей полевого транзистора как усилительного элемента вводят параметр, называемый статическим коэффициентом усиления по напряжению:

$$\mu = \left. \frac{\Delta U_{си}}{\Delta U_{зи}} \right|_{I_c = \text{const}}, \quad (4.11)$$

который показывает, во сколько раз эффективнее изменение напряжения на затворе воздействует на ток стока, чем изменение напряжения на стоке.

Так как в диапазоне допустимых рабочих напряжений $U_{си}$ статические выходные характеристики не пересекаются и не выполняется условие $I_c = \text{const}$, то μ рассчитывается по найденным значениям R_i и S :

$$\mu = S \cdot R_i. \quad (4.12)$$

Поскольку характеристики полевых транзисторов нелинейны, значения дифференциальных параметров зависят от выбранного режима по постоянному току.

Входное сопротивление полевых транзисторов с управляющим p - n переходом определяется величиной обратного тока перехода, а у МДП-транзисторов — током утечки изолирующей пленки диэлектрика.

Для МДП-транзисторов значение входного сопротивления лежит в пределах $10^{12} \dots 10^{15}$ Ом. Из-за влияния статического электрического заряда на практике не удастся реализовать большое значение входного сопротивления. Кроме больших внешних напряжений, подаваемых на затвор, большие значения напряженности электрического поля часто возникают за счет обычных внутренних зарядов в диэлектрике. Поэтому не рекомендуется использовать и хранить МДП-транзисторы с неподключенным затвором. Завод-изготовитель выпускает МДП-транзисторы со специальным закорачивающим приспособлением (все выводы транзистора замкнуты между собой), что способствует стеканию зарядов диэлектрика, и МДП-транзистор не испытывает действия статического электричества.

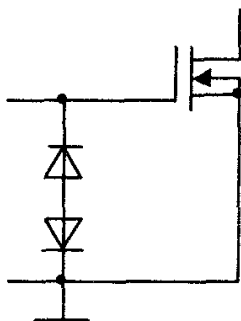


Рис.4.20. Схема защиты МДП-транзистора от статического электричества

Для устранения опасного предела электрического заряда в диэлектрике и для получения больших входных сопротивлений в МДП-транзисторах используются защитные диоды, включенные в цепь затвор — исток (рис.4.20).

В качестве защитных диодов часто используются стабилитроны. При превышении напряжения на затворе больше пробивного напряжения одного из диодов электрический заряд, накопленный в диэлектрике, отводится через защитные диоды на землю. В связи с этим электрический заряд в диэлектрике МДП-транзисторов не превышает величины, при которой может произойти пробой изолирующей пленки диэлектрика.

ка, что обычно приводит к выходу транзистора из строя. Наличие защитных диодов незначительно уменьшает входное сопротивление транзистора (за счет обратных токов диодов), а характеристики транзистора остаются неизменными.

Для повышения функциональных возможностей МДП-транзисторов промышленностью выпускаются транзисторы с двумя изолированными затворами (например, КП 306, КП 350). Статистические характеристики этих транзисторов аналогичны характеристикам однозатворных транзисторов, только количество их больше, так как они строятся для напряжения каждого затвора при неизменном напряжении на другом затворе. Эти транзисторы характеризуются крутизной по первому и второму затвору, напряжениями отсечки первого и второго затворов.

4.7. Эквивалентная схема и частотные свойства полевых транзисторов

При анализе электронных схем на полевых транзисторах удобно их представить в виде схемы замещения с сосредоточенными параметрами. Исходя из принципа действия транзистора, ясно, что электропроводность канала и напряжение на его участках зависят от продольной координаты в пространстве исток — сток. Поэтому полевой транзистор является устройством с распределенными параметрами. Однако для упрощения анализа его с некоторыми допущениями представляют в виде эквивалентной схемы с сосредоточенными параметрами. На рис. 4.21 представлена упрощенная физическая малосигнальная эквивалентная схема транзистора, включенного по

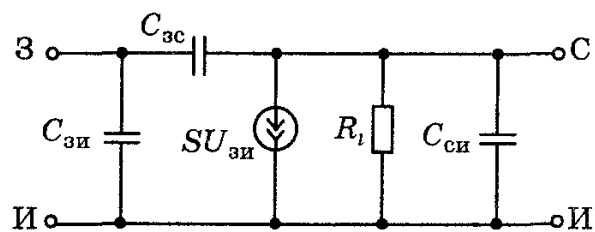


Рис. 4.21. Упрощенная эквивалентная схема полевого транзистора

схеме с общим истоком, а подложка соединена с истоком. Однако для упрощения анализа его с некоторыми допущениями представляют в виде эквивалентной схемы с сосредоточенными параметрами. На рис. 4.21 представлена упрощенная физическая малосигнальная эквивалентная схема транзистора, включенного по

схеме с общим истоком, а подложка соединена с истоком.

В этой схеме резистор R_i характеризует внутреннее дифференциальное сопротивление транзистора, а конденсаторы характеризуют следующие емкости: $C_{зи}$ — емкость между затвором и истоком; $C_{зс}$ — емкость между затвором и стоком; $C_{си}$ — емкость между стоком и истоком (подложкой). Генератор тока $SU_{зи}$ отражает усилительные свойства транзистора. Ток этого генератора пропорционален входному напряжению $U_{зи}$.

Инерционные свойства полевых транзисторов зависят от скорости движения носителей заряда в канале и межэлектродных емкостей. В связи с этим, крутизна характеристики прямой передачи с ростом частоты f уменьшается по закону

$$|S| = S_0 / \sqrt{1 + (f/f_s)^2}. \quad (4.13)$$

Частоту f_s , на которой крутизна характеристики прямой передачи уменьшается в $\sqrt{2}$ раз по сравнению со своим значением S_0 на низкой частоте, называют предельной частотой крутизны.

С ростом частоты модуль крутизны (4.13) уменьшается, что приводит к снижению коэффициента усиления. Частота, на которой модуль коэффициента усиления по напряжению равен единице, называют граничной частотой, и она определяется по формуле

$$f_{гр} = \frac{S}{2\pi C_{вых}}, \quad (4.14)$$

где $C_{вых} = C_{си} + C_n$; C_n — входная емкость следующей схемы (нагрузки) и емкость соединительных проводников.

Частота, где коэффициент усиления по мощности равен единице, называют максимальной частотой $f_{макс}$.

4.8. Основные параметры полевых транзисторов

К этим параметрам относятся следующие показатели.

1. Входное сопротивление $R_{зи} = dU_{зи}/dI_z$; его величина лежит в пределах сотни кОм — единицы МОм.

2. Внутреннее сопротивление $R_i = dU_{си}/dI_c$ — представляет собой выходное дифференциальное сопротивление транзистора.

Наибольшее значение R_i достигается в пологой области характеристики и составляет десятки-сотни кОм. При использовании транзистора в цифровых схемах требуется обеспечить возможно меньшее R_i , что достигается увеличением крутизны.

3. Крутизна характеристики $S = dI_c/dU_{зи}$ определяет наклон (крутизну) сток-затворной характеристики в заданной рабочей точке и показывает скорость нарастания тока стока, т.е. насколько изменится ток стока при изменении $U_{зи}$ на 1 В. Для повышения крутизны необходимо уменьшать толщину подзатворного слоя диэлектрика и длину канала, увеличивать подвижность носителей в канале и его ширину. Так как $\mu_n > \mu_p$, то крутизна n -канальных транзисторов выше, чем p -канальных при одинаковых геометрических размерах и напряжениях на электродах.

4. Коэффициент усиления по напряжению $\mu = \left. \frac{dU_{си}}{dU_{зи}} \right|_{I_c = \text{const}}$

$= SR_i$ — определяет потенциальные возможности полевого транзистора как усилительного элемента и достигает значений в несколько сотен раз.

5. Крутизна характеристики по подложке S_{Π}

$$= \frac{dI_c}{dU_{\Pi}} \bigg|_{\substack{U_{\text{си}} = \text{const} \\ U_{\text{зи}} = \text{const}}} \quad \text{— показывает, на сколько следует изменить}$$

напряжение на затворе, чтобы при изменении напряжения на подложке U_{Π} ток стока I_c остался неизменным ($S_{\Pi} = 0,1 \dots 1 \text{ мА/В}$).

6. Напряжение отсечки $U_{\text{зи отс}}$ — напряжение, при котором происходит перекрытие канала; его значение составляет $0,2 \dots 10 \text{ В}$.

7. Пороговое напряжение $U_{\text{зи пор}}$ — напряжение, при котором происходит инверсия приповерхностного слоя и образование канала, его величина лежит в пределах $1 \dots 6 \text{ В}$.

8. Начальный ток стока $I_{c \text{ нас}}$ — ток стока при нулевом напряжении $U_{\text{зи}}$ и при $U_{\text{си}}$, равном или превышающем напряжение насыщения.

9. Напряжение насыщения $U_{\text{си нас}}$ — напряжение на стоке, при котором происходит перекрытие канала.

10. Обратные токи истокового $I_{\text{ио}}$ и стокового $I_{\text{со}}$ переходов — токи, протекающие при перекрытии канала, т.е. при напряжении на затворе, равном $U_{\text{зи отс}}$.

11. Максимальная частота усиления $f_{\text{макс}}$ — частота, на которой коэффициент усиления по мощности равен единице; составляет десятки-сотни МГц.

Глава 5. ПОЛУПРОВОДНИКОВЫЕ ПЕРЕКЛЮЧАЮЩИЕ ПРИБОРЫ

5.1. Диодный тиристор

Тиристорами называют полупроводниковые приборы с тремя и более p - n переходами, имеющие вольтамперную характеристику S -типа.

В зависимости от числа выводов тиристоры бывают диодные (динисторы), триодные (тринисторы) и тетродные.

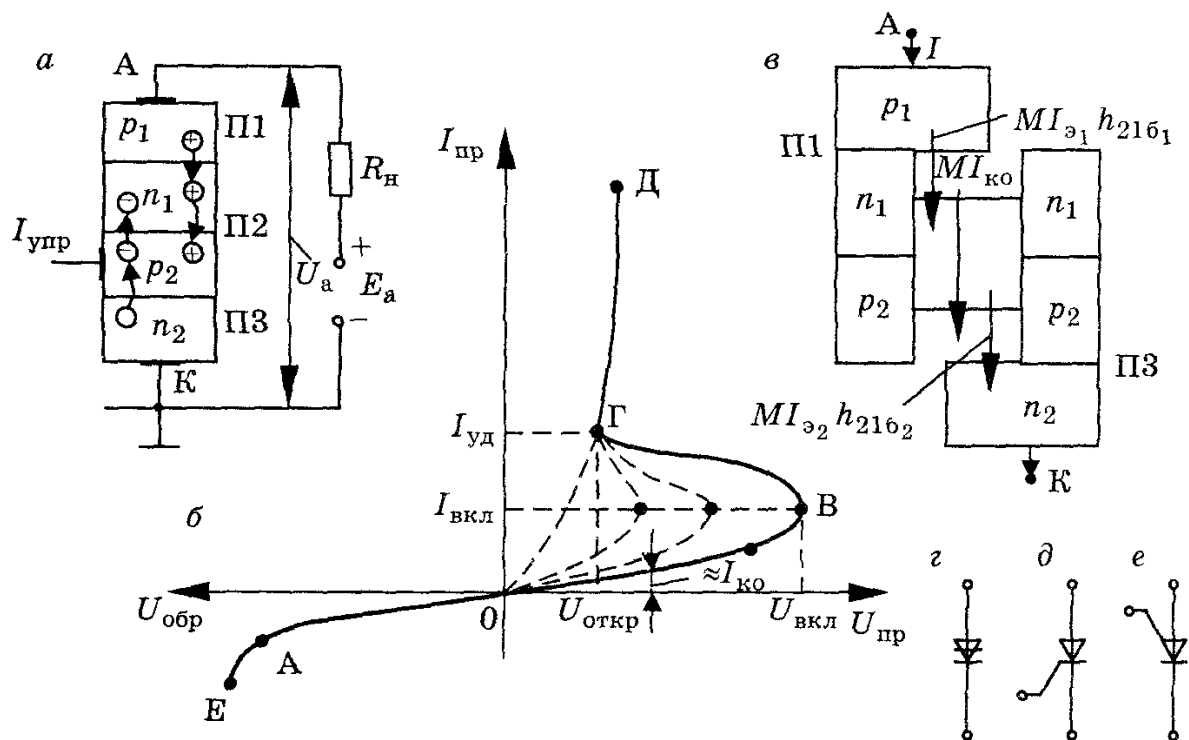


Рис.5.1. Четырехслойная структура тиристора (а), его вольтамперная характеристика (б), структура двухтранзисторного эквивалента тиристора (в) и условное обозначение: (г) динистор, (д) тиристор, управляемый по катоду, (е) тиристор, управляемый по аноду

В основу тиристора положен монокристалл с чередующимися p - и n -областями (рис.5.1). Крайние области p_1 и n_2 называются эмиттерами, а средние n_1 - и p_2 -базами. Крайние переходы П1, П3 называют эмиттерными, а средний переход П2 — коллекторным. Омический контакт к внешнему p -слою называется анодом, к внешнему n -слою — катодом, к базе — управляющим электродом.

Чтобы снять характеристику динистора, необходимо в качестве источника электрического питания использовать генератор тока. В зависимости от величины тока, протекаемого через тири-

стор между катодом и анодом, возникает соответствующая разность потенциалов.

Если к аноду приложить отрицательное напряжение относительно катода, то все переходы закрыты и через структуру протекает обратный ток (участок ОА на рис.5.1, б — режим обратного запира-ния). А при дальнейшем увеличении обратного напряжения возможен электрический пробой (участок АЕ — режим обратного пробоя).

Пусть к аноду приложено небольшое положительное напряжение относительно катода (рис.5.1, а). Переходы П1 и П3 включены в прямом направлении, а переход П2 — в обратном и поэтому почти все приложенное напряжение падает на нем. Участок ОВ вольтамперной характеристики аналогичен обратной ветви характеристики диода и его называют режимом прямого запира-ния.

С увеличением анодного напряжения увеличивается прямое напряжение на эмиттерных переходах. Дырки, инжектированные из p_1 -эмиттера в n_1 -базу, диффундируют к коллекторному переходу и экстрагируют в p_2 -базу, где и накапливаются. Дырки, остановленные потенциальным барьером П3, образуют в p_2 -базе избыточный положительный заряд и одновременно понижают высоту барьера П3, что вызывает увеличение инжекции электронов из n_2 -эмиттера в p_2 -базу. Затем эти электроны диффундируют к коллекторному переходу, экстрагируют в n_1 -базу и накапливаются в ней. Дальнейшему движению электронов препятствует потенциальный барьер эмиттерного перехода П1. Эти электроны, кроме того, понижают барьер перехода П1 и способствуют росту инжекции дырок из p_1 -области. Таким образом, в тиристоре существует положительная обратная связь, приводящая к лавинообразному увеличению тока через него. В результате накопления избыточного положительного заряда в p_2 -базе и отрицательного в n_1 -базе происходит компенсация объемного заряда коллекторного перехода, его сопротивление резко падает и при некотором $U_{\text{вкл}}$ (напряжении включения) происходит резкое возрастание тока, протекающего через тиристор, и одновременно уменьшается падение напряжения на всем тиристоре. Он из закрытого состояния переходит в открытое и этому соответствует участок ВГ вольтамперной характеристики (рис.5.1, б) с отрицательным дифференциальным сопротивлением.

После того как тиристор включился, все три перехода смещены в прямом направлении и этому соответствует участок ГД вольтамперной характеристики. Тиристор работает в режиме прямой проводимости. Ток, протекающий через тиристорную структуру, ограничивается только нагрузочным резистором, включенным последовательно с тиристорм.

Таким образом, тиристор может находиться в двух состояниях — закрытом (выключенном) и открытом (включенном). За-

крытое состояние характеризуется большим падением напряжения на тиристоре и малым протекающим током, т.е. тиристор обладает большим сопротивлением. В открытом состоянии падение напряжения на тиристоре мало (1...3 В), а протекающий через него ток велик, тиристор имеет малое сопротивление.

Тиристор будет находиться в открытом состоянии до тех пор, пока избыточный заряд в базах смещает коллекторный переход в прямом направлении за счет тока, протекающего через структуру.

Структура тиристора может быть представлена в виде соединения двух транзисторов разной электропроводимости (рис.5.1, в), так что коллекторный ток транзистора $p_1-n_1-p_2$ является базовым током транзистора $n_1-p_2-n_2$, а коллекторный ток транзистора $n_1-p_2-n_2$ является базовым током транзистора $p_1-n_1-p_2$.

Таким образом, между базовыми и коллекторными токами транзисторов существует положительная обратная связь, которая обеспечивает переключение структуры при условии, что коэффициент положительной обратной связи больше единицы. Постоянный ток коллектора этих транзисторов можно выразить через эмиттерные токи:

$$I_{K1} = h_{2161} I_{\Delta 1} + I_{K\Delta 01} ; \quad I_{K2} = h_{2162} I_{\Delta 2} + I_{K\Delta 02} , \quad (5.1)$$

где h_{2161} , h_{2162} — коэффициенты передачи постоянных токов эмиттеров транзисторов, $I_{K\Delta 01}$, $I_{K\Delta 02}$ — обратные токи коллекторов транзисторов.

Так как $I_K = I_{K1} = I_{K2}$, то с учетом (5.1) получим

$$I = h_{2161} I + I_{K\Delta 01} + h_{2162} I + I_{K\Delta 02} . \quad (5.2)$$

С учетом коэффициента лавинного умножения M в коллекторном переходе получим

$$I = M [I (h_{2161} + h_{2162}) + I_{K\Delta 01} + I_{K\Delta 02}] ; \quad (5.3)$$

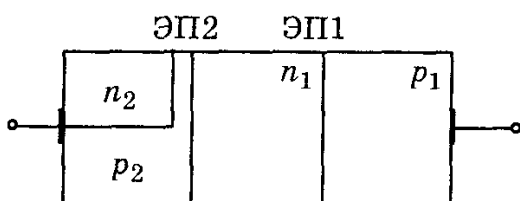


Рис.5.2. Структурная схема динистора с шунтированием эмиттерного перехода объемным сопротивлением базы

$$I = \frac{M I_{K0}}{1 - M (h_{2161} + h_{2162})} , \quad (5.4)$$

где $I_{K0} = I_{K\Delta 01} + I_{K\Delta 02}$.

В обычных условиях работы тиристора $M = 1$.

В соответствии с (5.4) переключение тиристора в открытое состояние происходит при возрастании суммарного коэффициента передачи до 1. В каждой из транзисторных структур коэффициенты передачи тока эмиттера могут быть близки к единице даже при малых напряжениях и токах.

Для уменьшения начальных величин коэффициента передачи од-

ну из баз тиристора делают довольно толстой по сравнению с диффузионной длиной соответствующих неосновных носителей. На практике один из эмиттерных переходов шунтируется объемным сопротивлением базы (рис.5.2).

Такое шунтирование обеспечивает малые значения h_{216_1} , h_{216_2} при малых напряжениях на тиристоре, так как почти весь ток при этом идет по шунтирующему сопротивлению базы, минуя эмиттерный переход ЭП2. При больших напряжениях уменьшается сопротивление ЭП2 и весь ток будет проходить через ЭП2, минуя шунтирующее сопротивление базы.

При таком конструктивном исполнении тиристор переходит в открытое состояние при постоянном напряжении включения, т.е. имеет жесткую характеристику переключения. При слабой зависимости h_{216_1} и h_{216_2} от напряжения и тока тиристора напряжение включения различно и тиристор имеет мягкую характеристику переключения. Обозначение динисторов в схеме показано на рис.5.1, г.

5.2. Триодный тиристор

Триодные тиристоры (см. рис.5.1, а) отличаются от диодных тем, что одна из баз имеет внешний вывод, называемый управляющим электродом. В зависимости от того, из какой области базы сделан вывод, триодные тиристоры делятся на управляемые по катоду (рис.5.1, д) и управляемые по аноду (рис.5.1, е). Принцип их работы одинаков, отличие заключается лишь в полярности внешних напряжений, подаваемых на управляющий электрод.

У триодных тиристоров, управляемых по катоду, в управляющую цепь подают положительный управляющий сигнал,

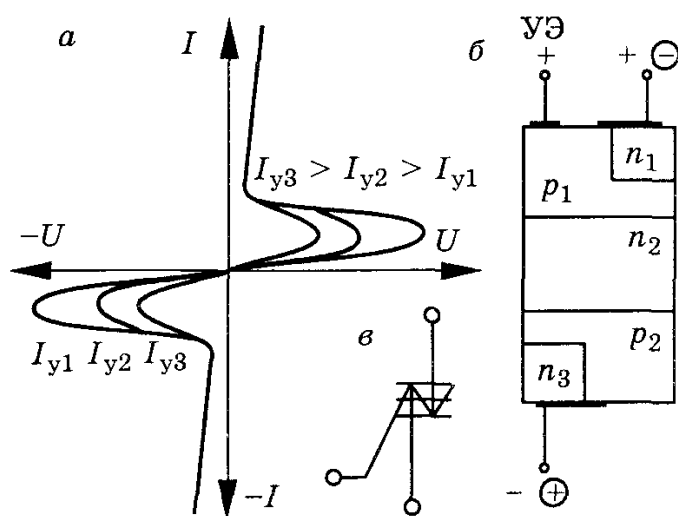


Рис.5.3. Вольтамперная характеристика (а), структурная схема (б) и условное обозначение (в) симистора

а для управляющих по аноду — отрицательный. При подаче на управляющий электрод напряжения необходимой полярности через эмиттерный переход увеличивается инжекция носителей, изменяется коэффициент передачи тока эмиттера одной из транзисторных структур, увеличивается суммарный коэффициент передачи тиристора и уменьшается напряжение переключения.

5.3. Симметричные тиристоры (симисторы)

Симисторы — переключающие приборы, работающие как при положительном, так и при отрицательном напряжении. При работе в цепях переменного тока они включаются в положительные и отрицательные полупериоды, вольтамперные характеристики одинаковы в I и III квадрантах (рис.5.3, а).

Симисторы выполнены на основе пятислойных структур (рис.5.3, б) и имеют условное обозначение, приведенное на рис.5.3, в. Крайние переходы зашунтированы объемными сопротивлениями прилегающих областей p -типа. Если подать плюс внешнего напряжения на n_1 -область, а минус на n_3 -область, то переход П1 включается в обратном направлении и ток, протекающий через него, очень мал. Рабочей частью тиристора является $p_1-n_2-p_2-n_3$ структура, работающая как динистор.

При смене полярности внешнего напряжения, p_2-n_3 переход включается в обратном направлении и полностью зашунтирован относительно малым сопротивлением p_2 -области. Рабочая часть тиристора представлена структурой $n_1-p_1-n_2-p_2$. Таким образом, симметричный тиристор можно представить в виде двух тириستоров, включенных навстречу и шунтирующих друг друга (рис.5.3, в). Симметричный тиристор может быть преобразован в несимметричный, если в одной из p -областей изготовить омический контакт, выполняющий роль управляющего электрода.

Все тиристоры изготавливаются только из кремния, имеющего малый обратный ток, и, следовательно, обладают малой мощностью рассеяния в закрытом состоянии. Все это позволяет получать тиристоры с большим напряжением включения и большим допустимым обратным напряжением, работающие в широком температурном диапазоне, от -60 до $+125^\circ\text{C}$.

Примерами тириستоров являются: КН 102И — динистор; КУ 201А — управляемый тиристор.

Основным отличием и достоинством тиристорной структуры по сравнению с транзисторной является то, что тиристор обладает свойством памяти. Достаточно кратковременным сигналом переключить его в проводящее состояние, как он остается в этом состоянии до тех пор, пока ток через него не станет меньше тока выключения. Для управления транзистором на его входе необходимо поддерживать сигнал управления. Крутизна фронтов импульсов, формируемых с помощью транзисторов, существенно зависит от величины и формы входного сигнала. В тиристорных схемах из-за лавинообразного переключения тиристора форма выходного сигнала практически не зависит от величины и формы

входного. Все это позволяет получить в тиристорных схемах большой коэффициент усиления по мощности, крутые фронты импульсов сигнала и большой КПД.

5.4. Параметры тиристоров

Тиристоры характеризуются следующими параметрами.

1. Напряжение включения $U_{\text{вкл}}$ — минимальное прямое анодное напряжение, при котором тиристор переходит из закрытого в открытое состояние при разомкнутой управляющей цепи (десятки - сотни вольт).

2. Ток включения $I_{\text{вкл}}$ — это значение прямого анодного тока, протекающего через тиристор, выше которого он переходит в открытое состояние при разомкнутой цепи управляющего вывода.

3. Ток удержания (выключения) $I_{\text{уд}}$ ($I_{\text{выкл}}$) — значение прямого тока, протекающего через тиристор, при разомкнутой цепи управления, ниже которого тиристор выключается (единицы - сотни мА).

4. Напряжение в открытом состоянии (остаточное напряжение) $U_{\text{пр}}$ — падение напряжения на тиристоре в открытом состоянии (1...3 В).

5. Максимально допустимый ток в открытом состоянии $I_{\text{пр макс}}$ — максимальное значение тока в открытом состоянии, при котором обеспечивается заданная надежность тиристора (сотни мА - сотни А).

6. Обратное напряжение $U_{\text{обр}}$ — напряжение, при котором тиристор может работать длительное время без нарушения его работоспособности (единицы - тысячи В).

7. Обратный ток $I_{\text{обр}}$ — наибольшее значение обратного тока, протекающего через тиристор при $U_{\text{обр}}$ (доли мА).

8. Отпирающий ток управления $I_{\text{у вкл}}$ — наименьший ток в цепи управляющего электрода, необходимый для включения тиристора с момента подачи отпирающего импульса (десятки мА).

9. Время задержки $t_{\text{зад}}$ — время до момента, когда анодный ток через тиристор возрастает до величины 0,1 от установившегося значения, или время, в течение которого анодное напряжение на тиристоре уменьшится до 0,9 от начального значения с момента подачи на тиристор управляющего импульса. Эти определения равноценны при активной нагрузке во внешней цепи тиристора.

10. Время включения $t_{\text{вкл}}$ — время с момента подачи отпирающего импульса до момента, когда напряжение на тиристоре уменьшается до 0,1 своего установившегося значения (мкс - десятки мкс), или время с момента подачи отпирающего импульса до момента, когда ток через тиристор возрастает до 0,9 своего установившегося значения.

11. Время выключения $t_{\text{выкл}}$ — минимальное время, в течение которого к тиристорному прикладывается запирающее напряжение (десятки - сотни мкс).

12. Максимально допустимая скорость нарастания прямого напряжения $(dU/dt)_{\text{макс}}$ — скорость нарастания прямого анодного напряжения, при котором еще не происходит переключения тиристора в открытое состояние при отключенном управляющем электроде.

13. Максимально допустимая скорость нарастания прямого тока $(dI/dt)_{\text{макс}}$ — скорость нарастания прямого тока, не вызывающая необратимых процессов в тиристорной структуре.

14. Рассеиваемая мощность P (единицы - десятки Вт).

15. Неотпирающее напряжение на управляющем электроде $U_{\text{уп}}$ — наибольшее напряжение, не вызывающее отпирания тиристора (доли В).

16. Запирающее напряжение на управляющем электроде $U_{\text{уз}}$ — напряжение, обеспечивающее требуемое значение запирающего тока управляющего электрода (единицы - десятки В).

Глава 6. ЭЛЕКТРОННО-ЛУЧЕВЫЕ ПРИБОРЫ

Электронно-лучевыми приборами называются электровакуумные приборы, действие которых основано на формировании потока электронов в виде лучей и их управлении.

Приборы, у которых баллон имеет форму трубки, вытянутой в направлении луча, называют электронно-лучевыми трубками (ЭЛТ).

В зависимости от назначения ЭЛТ бывают:

1) приемные — преобразующие электрический сигнал в изображение (индикаторные и осциллографические трубки, кинескопы, трубки для дисплеев);

2) передающие — преобразующие изображение в электрический сигнал;

3) запоминающие — преобразующие и формирующие электрический сигнал;

4) электронно-оптические преобразователи — преобразующие невидимое изображение в видимое (электронный микроскоп).

ЭЛТ состоит из основных элементов (рис.6.1): колбы 1, электронного прожектора 2, отклоняющей системы 3, приемника электронов — экрана 5 или системы электродов электронного коммутатора, токопроводящего слоя (аквадага) 4 — для сбора вторичных электронов.

По способу формирования и управления электронного луча ЭЛТ бывают электростатические, магнитные, комбинированные.

В трубках с электростатическим управлением используется электростатическая система формирования и отклонения луча, в магнитных — магнитная, в комбинированных — электростатическая система формирования и магнитная система управления луча.

Формирование и управление электронного луча основано на взаимодействии электронного потока с электрическим и магнитным полями.

Электронный прожектор (электронная пушка) создает и фокусирует электронный поток в электронный луч. Он состоит из источника электронов — катода и формирующей (электронно-оптической) системы.

Отклоняющая система перемещает луч, сформированный прожектором, в нужную точку экрана. Экран преобразует кинетическую энергию электронов в оптическое или электрическое изображение.

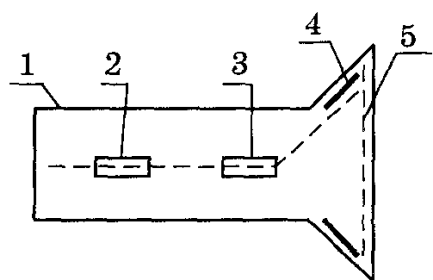


Рис.6.1. Упрощенная конструкция электронно-лучевой трубки

6.1. Электростатическая система фокусировки луча

Простейший электронный прожектор, как показано на рис.6.2, состоит из источника электронов (катода), имеющего форму цилиндра, внутри которого находится подогреватель. То-

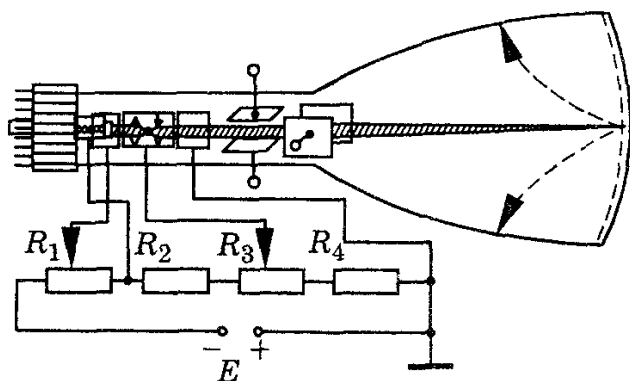


Рис.6.2. Устройство электростатической электронно-лучевой трубки

рец цилиндра покрыт оксидным слоем, эмиттирующим электроны. Потенциал катода принимается за нуль, и относительно катода отсчитываются потенциалы других электродов прожектора. На катод надевается полый цилиндр с отверстием-диафрагмой в центре — модулятор (управляющий электрод). На модулятор подается отрицательное напряжение порядка единиц или десятков вольт.

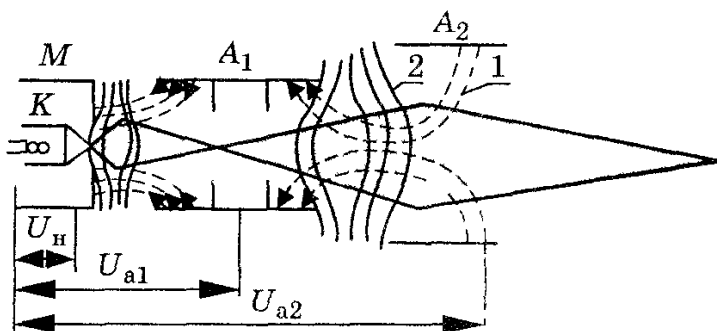


Рис.6.3. Устройство тетродного прожектора

Основным назначением модулятора является изменение тока электронного луча. В пространстве между катодом и модулятором (рис.6.3) формируется неоднородное электрическое поле, изменяющее объемный заряд около катода и той части его поверхности, у которой существует поле с положительным потенциалом. Зависимость между катодным током и напряжением модулятора называется модуляционной характеристикой (рис.6.4).

Изменяя напряжение на модуляторе, можно управлять яркостью свечения экрана, поскольку при малых отрицательных напряжениях на модуляторе большее число электронов пролетает его и участвует в создании электронного луча.

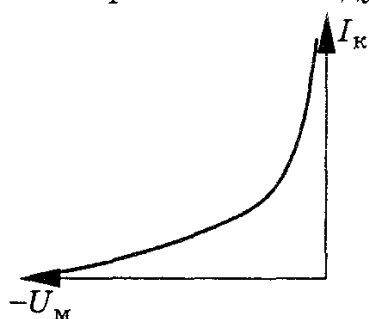


Рис.6.4. Модуляционная характеристика электронно-лучевой трубки

Первый и второй аноды имеют форму цилиндров с одной или несколькими диафрагмами. На первый анод подается положительное напряжение величиной несколько сотен вольт, а на второй — несколько киловольт.

В осциллографических трубках второй анод соединяется с аквадагом и, чтобы избежать появления паразитных электрических полей между аквадагом и оператором, влияющих на электронный луч, заземляют «плюс» источника питания.

Принцип работы электронных прожекторов аналогичен принципу действия оптических фокусирующих систем. Первая (короткофокусная) линза образована катодом, модулятором и первым анодом с фокусом в плоскости первого анода. Вторая (длиннофокусная) линза с фокусом в плоскости экрана образована первым и вторым анодами (рис.6.3). Электрическое поле первой линзы с положительным градиентом доходит до поверхности катода, «вытягивает» электроны из катода и ускоряет их. Поэтому первая линза всегда должна быть электростатической. Каждую линзу можно представить как совокупность собирающей и рассеивающей элементарных линз. Собирающая линза образована неоднородным электрическим полем с эквипотенциальными поверхностями, обращенными выпуклостью к катоду, а рассеивающая образована эквипотенциальными поверхностями, обращенными к экрану.

Регулируя потенциал первого анода с помощью потенциометра R_3 (рис.6.2), можно изменять неоднородное электрическое поле длиннофокусной линзы и тем самым управлять фокусным расстоянием. Изменяя напряжение первого анода, можно добиться точного совмещения фокуса с плоскостью экрана, поэтому ручку потенциометра R_3 снабжают надписью «фокусировка». Электронный луч невозможно сфокусировать в геометрическую точку.

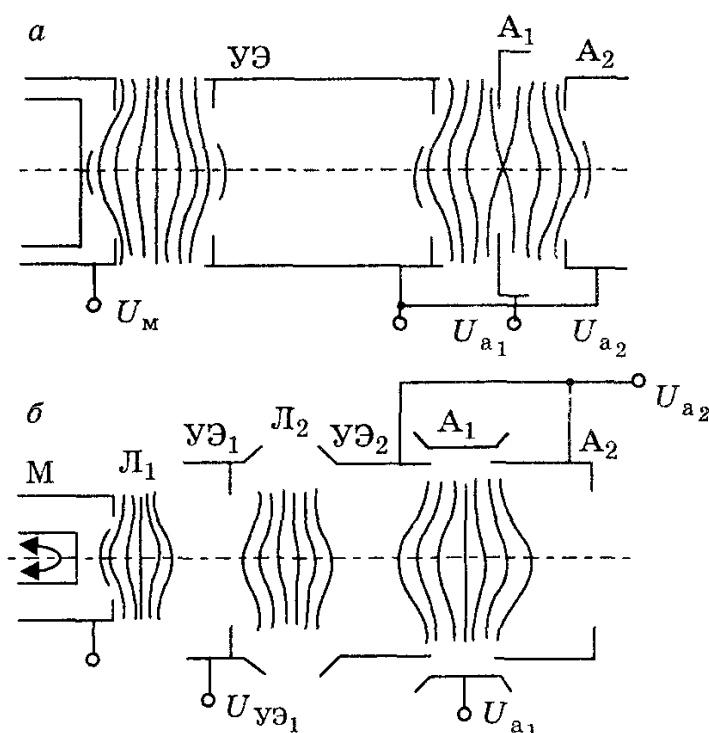


Рис.6.5. Схематическое устройство электронного прожектора пентодного типа

Этому препятствует взаимное отталкивание электронов, несовершенство электронно-оптической системы и др. Достаточно получить светящееся пятно малых размеров, чтобы глаз воспринимал его как светящуюся точку.

Силу света или яркость пятна можно регулировать с помощью потенциометра R_1 , изменяющего напряжение на модуляторе. Поэтому ручку потенциометра R_1 снабжают надписью «Яркость».

Рассмотренный тетродный прожектор обладает недостатком: ре-

гулировка яркости влияет на фокусировку луча и наоборот. При изменении напряжения первого анода для достижения оптимальной фокусировки луча автоматически изменяется величина и конфигурация электрического поля у плоскости катода, что приводит к изменению тока луча, а значит, и яркости. При регулировке яркости луча изменяется напряжение на модуляторе, которое вызывает изменение тока луча и фокусное расстояние.

Уменьшение взаимного влияния регулировок яркости и фокусировки достигается расположением ускоряющего электрода (УЭ) между модулятором и первым анодом (рис.6.5, а). Ускоряющий электрод выполнен в виде длинного цилиндра с диафрагмами, ограничивающими поперечные размеры луча. Первый анод имеет большое отверстие, что исключает попадания на него электронов, т.е. ток первого анода равен нулю. При изменении напряжения на первом аноде не будет изменяться ток и напряжение на элементах делителя (рис.6.5, а), поэтому режим работы первой линзы не изменяется.

Второй способ улучшения работы электронного прожектора — создание трехлинзовой электронно-оптической системы (рис.6.5, б). Первый ускоряющий электрод имеет небольшой потенциал (сотни вольт), а второй — высокий (киловольты).

6.2. Электростатическая отклоняющая система

Пространственное перемещение по экрану сфокусированного луча осуществляется с помощью отклоняющей системы. Электростатической называют отклоняющую систему, изменяющую направление электронного луча с помощью электрических полей. Простейшая электростатическая отклоняющая система состоит из двух пар пластин, расположенных между прожектором и экраном (см. рис.6.1).

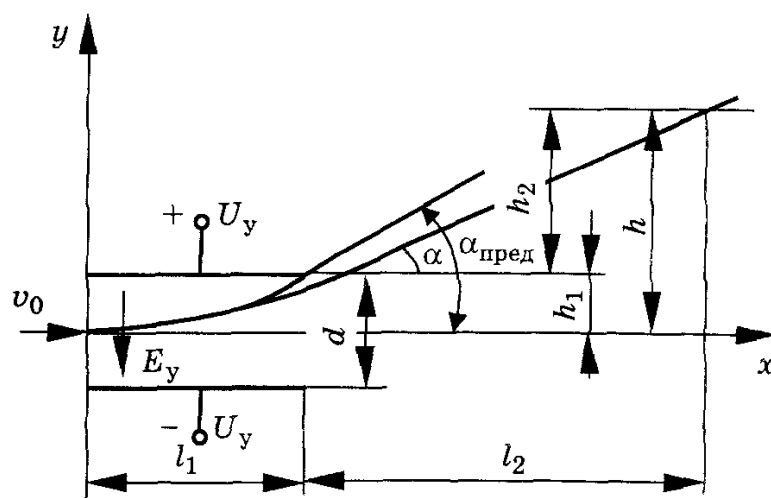


Рис.6.6. Траектория электронного луча в трубке с электростатическим управлением

Рассмотрим отклонение электронов полем, создаваемым постоянным напряжением U_y между параллельными пластинами с длиной $l_1 > d$, где d — расстояние между пластинами (рис.6.6).

Электрон влетает в поле пластин со скоростью $v_0 = \sqrt{\frac{2q}{m}U_{a2}}$ и движется к экрану по закону $x = v_0 t$. Под действием напряженности поля пластин $E_y = U_y/d$ на электрон в направлении y действует сила $F_y = -qE_y$, заставляющая его двигаться равноускоренно по закону $y = at^2/2$. Ускорение a определяется из условия $qE_y = ma$. В результате электрон смещается от оси трубки на расстояние

$$y = \frac{qE_y}{2mv^2} = \frac{U_y}{4dU_{a2}} x^2. \quad (6.1)$$

Пролетая между пластинами, электронный луч отклоняется на расстояние:

$$h_1 = \frac{U_y}{4dU_{a2}} l_1^2. \quad (6.2)$$

В дальнейшем он летит по касательной, направленной под углом α к оси трубки. На удалении l_2 от пластин электронный луч дополнительно отклоняется от оси трубки на расстояние

$$h_2 = l_2 \operatorname{tg} \alpha = l_2 \left. \frac{dy}{dx} \right|_{x=l_1} = \frac{U_y l_1 l_2}{2dU_{a2}}. \quad (6.3)$$

В плоскости экрана луч отклоняется на расстояние

$$h = h_1 + h_2 = \frac{U_y l_1}{2dU_{a2}} \left(\frac{l_1}{2} + l_2 \right). \quad (6.4)$$

Выражение (6.4) показывает, что отклонение h зависит от конструкции отклоняющих пластин и не зависит от массы отклоняемых частиц.

Основным параметром отклоняющей системы является чувствительность, показывающая, на сколько миллиметров отклоняется луч на экране при изменении отклоняющего напряжения на 1 В:

$$h'_s = S_s = \frac{h}{U_y} = \frac{l_1}{2dU_{a2}} \left(\frac{l_1}{2} + l_2 \right). \quad (6.5)$$

Для повышения чувствительности необходимо удлинять и сближать отклоняющие пластины, удалять их от экрана и уменьшать напряжение на втором аноде. Однако уменьшение

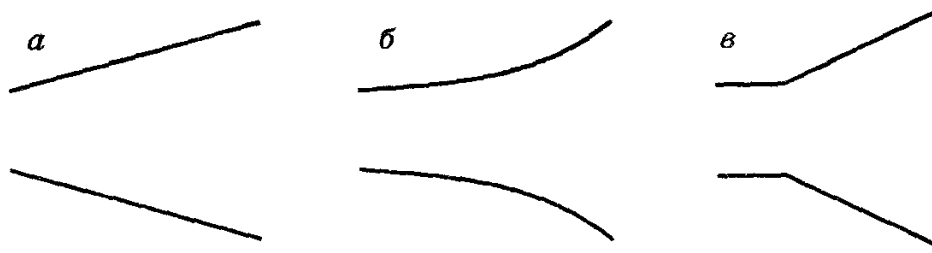


Рис. 6.7. Разновидности электростатических отклоняющих систем

a приводит к уменьшению предельного угла отклонения $\alpha_{\text{пред}}$, а снижение U_{a2} ухудшает фокусировку.

Для увеличения чувствительности без уменьшения $\alpha_{\text{пред}}$ используются косорасставленные (рис. 6.7, a), параболические (рис. 6.7, b) и изломанные (рис. 6.7, $в$) пластины.

Достоинством электростатической системы отклонения луча является:

- малая инерционность, возможность использования напряжений большой частоты;

- малое потребление энергии;

- малые габариты и вес.

Недостатки этих систем следующие:

- малый предельный угол отклонения;

- зависимость чувствительности от U_{a2} .

6.3. Трубки с магнитным управлением электронным лучом

Устройство простейшей электронно-лучевой трубки с магнитными системами фокусировки и отклонения луча показано на рис. 6.8.

В ЭЛТ с магнитной фокусировкой первая линза состоит из катода, модулятора и анода, а в качестве главной проекционной линзы используется неоднородное магнитное поле короткой катушки, по виткам которой протекает ток. Диаметр катушки соизмерим с ее длиной.

Электрон, влетающий в поле фокусирующей катушки, взаимодействует с радиальной составляющей индукции магнитного поля B_r , что вызывает появление силы Лоренца. Сила Лоренца вращает электронный луч вокруг оси трубки. Взаимодействие вращательного движения электронов луча с осевой составляющей индукции магнитного поля B_z вызывает появление силы Лоренца, направленной перпендикулярно к оси прожектора. В результате совместного действия осевой и радиальной сил Лоренца электрон начинает двигаться по спирали с непрерывно уменьшающимся радиусом, прижимаясь к оси трубки. Благодаря взаимодействию электрона с магнитным полем электроны, влетающие в магнитное

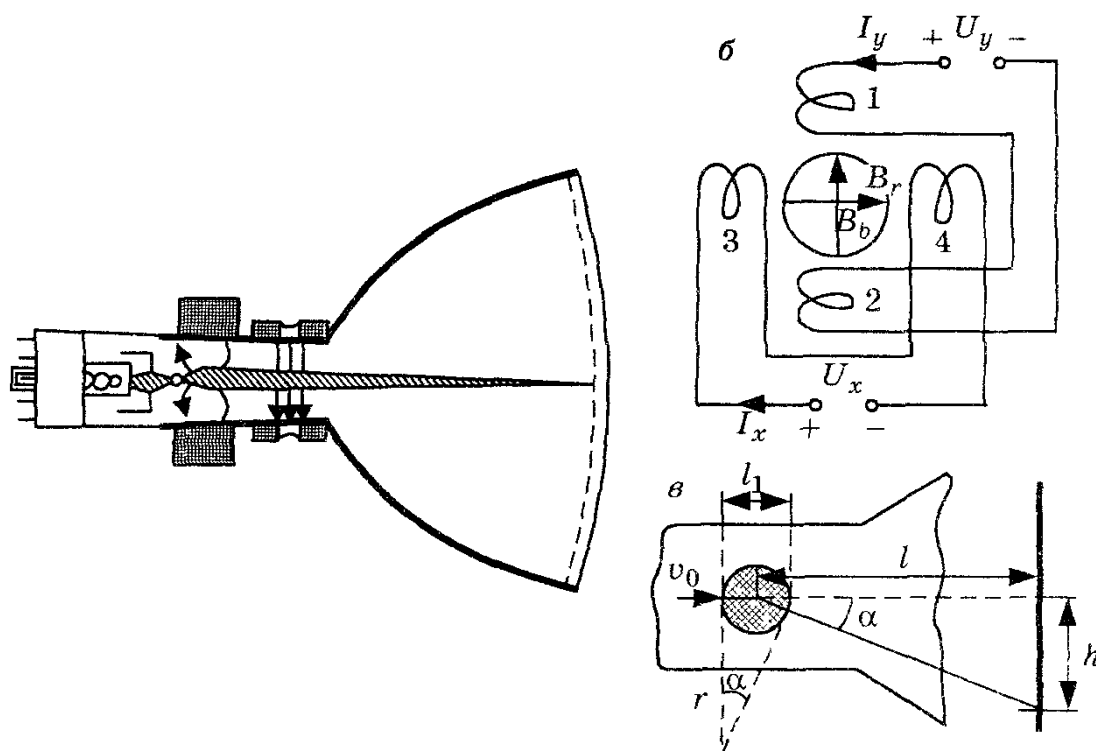


Рис.6.8. Устройство простейшей электронно-лучевой трубки с магнитным формированием и управлением электронным лучом (а) и структурная схема ее отклоняющей системы (б), траектория электронного луча (в)

поле фокусирующей катушки расходящимся пучком, после выхода из поля катушки собираются на оси трубки. Изменяя ток, протекающий через витки фокусирующей катушки, можно совместить фокусное расстояние с плоскостью экрана.

Отклоняющие системы называются магнитными, если они изменяют направление луча с помощью поперечных однородных магнитных полей. Магнитная отклоняющая система содержит две пары катушек, надеваемых на горловину трубки (рис.6.8, б) и создающих магнитные поля во взаимно перпендикулярных направлениях. Катушки 1 и 2, создавая поперечное магнитное поле H_y , отклоняют электронный луч по вертикали, т.е. являются Y-катушками, а катушки 3 и 4, создавая поперечное магнитное поле H_x , отклоняют электронный луч по горизонтали, т.е. являются X-катушками.

Рассмотрим отклонение электронов магнитным полем одной пары катушек, считая, что поле ограничено диаметром катушки, и в этом пространстве однородно. Индукция магнитного поля пропорциональна числу ампер-витков отклоняющей катушки: $B = kn_{\text{откл}}I_{\text{откл}}$, где k — коэффициент пропорциональности, зависящий от магнитной проницаемости среды, формы катушек и расстояния между ними, $n_{\text{откл}}$ — число витков катушки, $I_{\text{откл}} = I_y$ или $I_{\text{откл}} = I_x$ — ток в Y- и X-катушках соответственно.

Электроны, покинув фокусирующую систему со скоростью $v_0 = \sqrt{\frac{2q}{m} U_a}$, попадают в магнитное поле катушки, где вектор магнитной индукции B перпендикулярен вектору скорости v_0 , что заставляет их двигаться по спирали с радиусом

$$r = \frac{mv_0}{qB}. \quad (6.6)$$

Пройдя магнитное поле катушек (рис.6.8, в), электроны движутся к экрану по касательной к окружности и отклоняются от центра экрана на расстояние

$$h = l \operatorname{tg} \alpha,$$

где l — расстояние от экрана до катушки; α — угол отклонения.

При малых углах отклонения $\operatorname{tg} \alpha \approx l_1/r$, тогда

$$h = \frac{ll_1}{r} = \frac{qB}{mv_0} ll_1 = \sqrt{\frac{q}{2m}} \frac{l_1}{\sqrt{U_a}} kn_{\text{откл}} - I_{\text{откл}} l, \quad (6.7)$$

где l_1 — длина катушки.

Из выражения (6.7) следует, что отклонение луча однородным магнитным полем зависит от массы отклоняемых частиц. Испускаемые катодом отрицательные ионы отклоняются меньше, чем электроны.

Чувствительность трубки с магнитным отклонением измеряется отношением отклонения пятна на экране в миллиметрах к магнитодвижущей силе в ампер-витках:

$$h_m = S_m = \frac{h}{I_{\text{откл}} n_{\text{откл}}}. \quad (6.8)$$

Чувствительность h_m находится в пределах нескольких миллиметров на ампер-виток и слабо зависит от ускоряющего напряжения (пропорциональна $1/\sqrt{U_a}$). Это позволяет использовать трубки, работающие при высоких анодных напряжениях. Для увеличения напряженности магнитного поля уменьшают расстояние между катушками, трубки имеют малый диаметр горловины.

Искажение изображения и расфокусировка пятна при магнитном отклонении меньше, а предельный угол отклонения ($2\alpha = 110^\circ$) выше, чем при электростатическом.

Существенными недостатками магнитных отклоняющих систем являются:

большая потребляемая мощность для получения требуемого тока отклонения;

большая инерционность из-за значительных собственных емкостей и индуктивностей катушек;

низкий частотный диапазон работы.

6.4. Экраны электронно-лучевых трубок

Экраны большинства электронно-лучевых трубок предназначены для преобразования энергии электронного луча в энергию видимого излучения. Для этих целей на внутреннюю поверхность торцевой части баллона наносится тонкий слой люминофора, который возбуждается электронным лучом.

Кинетическая энергия электронного луча расходуется на нагрев люминофора, возбуждение излучения в инфракрасном и ультрафиолетовом диапазонах спектра излучения и испускание люминофором вторичных электронов. В видимый свет преобразуется лишь около 10% энергии луча. Экраны ЭЛТ характеризуются следующими параметрами.

1. Цвет свечения, который определяется спектральной характеристикой люминофора при его возбуждении. Для визуального наблюдения выгодно использовать экраны с зеленым цветом свечения, соответствующим максимуму чувствительности глаза. Таким цветом свечения обладает люминофор из ортосиликата цинка (виллит). Для фотографирования используют экраны с синим или голубым цветом свечения. В приемных телевизионных трубках с черно-белым изображением используют экраны с белым цветом изображения, где люминофор состоит из двух компонентов: синего и желтого.

Для улучшения качества параметров экрана часто на люминофор с внутренней стороны трубки наносится тонкая пленка алюминия, соединенная со вторым анодом. Такие экраны обладают следующими достоинствами:

потенциал экрана постоянен и равен U_{a2} , что позволяет получить большую яркость свечения;

повышается контрастность изображения за счет исключения паразитного засвечивания экрана с внутренней стороны трубки;

повышается яркость и светоотдача экрана за счет отражения пленкой алюминия излучаемого люминофором света;

повышается долговечность и стойкость экрана к воздействию отрицательных ионов.

2. Светоотдача — определяется отношением силы света $I_{св}$, излучаемой люминофором нормально к поверхности экрана, к мощности электронного луча, падающего на экран в направлении наблюдателя:

$$\eta = \frac{I_{св}}{I_{л} U_{a}} \left[\frac{\text{кД}}{\text{Вт}} \right]. \quad (6.9)$$

Светоотдача определяет КПД люминофора и изменяется в пределах 0,1...15 кД/Вт для различных экранов.

3. Яркость свечения определяется силой света, излучаемой единицей площади равномерно светящейся поверхности экрана в направлении наблюдателя

$$B = A I_{л} (U - U_0)^n, \quad (6.10)$$

где A и n — коэффициенты, зависящие от свойств люминофора; $I_{\text{л}}$ — плотность тока луча; U — разность потенциалов между катодом и экраном; U_0 — минимальный потенциал экрана, при котором появляется свечение.

Для повышения яркости свечения экрана необходимо увеличивать U , ибо увеличение плотности тока луча приводит к нагреванию и выгоранию люминофора.

4. Длительность послесвечения — это время, в течение которого яркость свечения уменьшается до 1% или до уровня яркости фона при прекращении электронной бомбардировки. По времени послесвечения экранов ЭЛТ бывают: с очень коротким ($t_{\text{п}} < 10^{-5}$ с), коротким ($10^{-5} \leq t_{\text{п}} < 10^{-2}$ с), средним ($10^{-2} \leq t_{\text{п}} < 0,1$ с), длительным ($0,1 < t_{\text{п}} < 16$ с) и очень длительным ($t_{\text{п}} > 16$ с) послесвечением. Трубки с коротким и очень коротким послесвечением используются в осциллографировании, а со средним послесвечением — в телевидении. В радиолокационных устройствах используются трубки с длительным послесвечением.

5. Разрешающая способность определяет свойство ЭЛТ воспроизводить детали изображения. Этот параметр оценивается числом отдельно различимых светящихся точек или линий (строк), приходящихся на 1 см^2 поверхности или на 1 см высоты экрана. Для увеличения разрешающей способности необходимо уменьшить диаметр луча до десятых долей миллиметра.

6.5. Система обозначения электронно-лучевых трубок различного назначения

Первым элементом в системе обозначений осциллографических, индикаторных кинескопов и запоминающих трубок является число, обозначающее диаметр или диагональ экрана в сантиметрах.

Вторым элементом используется сочетание букв. ЛО — трубки с электростатическим отклонением луча (осциллографические и индикаторные), ЛМ — трубки с магнитным отклонением луча (осциллографические и индикаторные); ЛК — кинескопы; ЛН — запоминающие.

Третий элемент — число, указывающее на порядковый номер разработки.

Четвертый элемент — буква, указывающая на цвет свечения экрана. Например: Б, В — белый; М — голубой, И — зеленый, Ц — трехцветное свечение: синий, зеленый, красный; Г — фиолетовый; Д — голубое свечение и зеленое послесвечение; Е — двухцветный (оранжевый и зеленый); К — розовое свечение и оранжевое послесвечение.

6.6. Осциллографические трубки

Они предназначены для наблюдения и регистрации изменяющихся во времени электрических сигналов и используются в измерительных приборах — электронных осциллографах. Примером осциллографической трубки может служить трубка, конструкция которой представлена на рис.6.9.

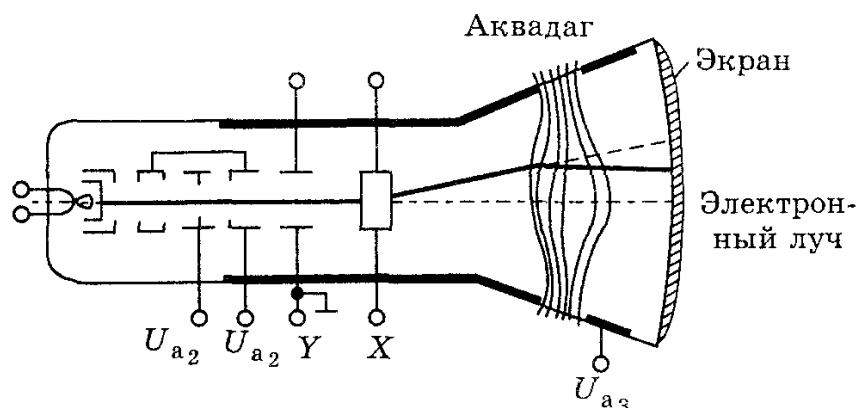


Рис.6.9. Осциллографическая трубка с послеускорением луча

Исследуемый сигнал подается на вертикально отклоняющие пластины, имеющие большую чувствительность, а на горизонтально отклоняющие пластины подводится линейно изменяющееся во времени напряжение (напряжение развертки). Под действием этих напряжений электронный луч вычерчивает на экране временную зависимость исследуемого процесса, ибо одновременно с линейным движением по горизонтали он отклоняется по вертикали под действием напряжения сигнала.

Получение высокой яркости и разрешающей способности при небольших ускоряющих напряжениях $U_{a2} = 1,5 \dots 3$ кВ достигается при токах луча $100 \dots 500$ мкА.

С ростом частоты исследуемых сигналов увеличивается скорость перемещения электронного луча по экрану и уменьшается яркость свечения.

В современных высокоскоростных осциллографических трубках электронный луч ускоряется после выхода из отклоняющей системы, что позволяет сохранить высокую чувствительность и требуемую яркость при большой скорости развертки. Такие ЭЛТ называют трубками с послеускорением. Они имеют дополнительные ускоряющие аноды, которые образованы токопроводящими кольцами на широкой части баллона, имеющими возрастающие в направлении экрана потенциалы. Для уменьшения искажения в пространстве послеускорения на третий анод подают положительное напряжение $U_{a3} \leq 2U_{a2}$.

Максимальное напряжение послеускорения достигает порядка $20 \dots 25$ кВ.

Для исследования СВЧ колебаний используется отклоняющая система типа бегущей волны, в которой изменение потенциалов на пластинах и движение электронного луча синхронизированы.

Для одновременного исследования нескольких электрических процессов применяют многолучевые трубки, имеющие несколько независимых прожекторов и отклоняющих систем.

6.7. Индикаторные трубки

Электронно-лучевые трубки, применяемые в радиолокационных установках, позволяют определять координаты целей. В зависимости от вида и объема информации, отображаемой на экране, определяется выбор типа ЭЛТ.

В одномерных индикаторах, определяющих расстояние до цели, используются осциллографические трубки. В них применяют линейную развертку и амплитудную отметку цели, т.е. напряжение отраженного от цели сигнала подают на вертикально отклоняющие пластины.

В двухмерных индикаторах кругового обзора определяется дальность и азимут цели. Это достигается за счет применения в индикаторах радиально-круговой развертки. В этих трубках луч развертывается по радиусу экрана и одновременно осуществляется вращение линии развертки вокруг центра экрана за счет вращения магнитной отклоняющейся системы около горловины трубки синхронно с вращением антенны радиолокационной станции. Эти трубки работают в режиме яркостной отметки сигнала, поэтому его напряжение управляет не отклонением, а появлением луча. В исходном состоянии на модулятор трубки подается отрицательное напряжение, превышающее по модулю напряжение запирающего. При поступлении отраженного от объекта радиоимпульса на модулятор формируется электронный луч, который создает на экране светящееся пятно, удаление пятна от центра экрана определяет расстояние до объекта, а смещение по азимуту соответствует азимуту зондируемого объекта.

К таким трубкам предъявляются следующие требования: высокая разрешающая способность; высокая яркость свечения экрана; высокая контрастность и линейность отклонения. Эти требования реализуются в трубках с магнитными фокусировкой и отклонением луча и высоким ускоряющим напряжением. Поэтому вывод анода делают через боковую стенку колбы. Так как частота вращения антенны невелика, то трубки должны обладать длительным послесвечением, что позволяет одновременно воспроизводить ряд следующих друг за другом сигналов.

Для повышения объема информации, отображаемой на экране, и удобства ее считывания используются трубки с цветным изображением.

В радиолокации используются также трубки с круговой разверткой и стержневым электродом, расположенным в центре экрана. Развертка луча круговая, и при отсутствии отраженного сигнала луч описывает окружность по периферии экрана. В момент появления отраженного радиосигнала на центральном электроде луч отклоняется к центру.

Часто в качестве индикаторных трубок используют скиатроны. У скиатронов экран выполнен на основе хлористого калия, темнеющего при бомбардировке его быстрыми электронами. Поэтому электронный луч оставляет на экране темную фиолетовую линию, которая может сохраняться длительное время. Стирание записи осуществляется нагреванием электрическим током прозрачной пленки, которая является подложкой люминофора.

6.8. Кинескопы

Кинескопами называют ЭЛТ, предназначенные для преобразования телевизионного сигнала в видимое изображение. В кинескопах используется растровая развертка, при которой луч перемещается по экрану подобно лучу зрения при чтении. Пятно прорисовывает строки на экране, которые составляют кадр развертки. В странах СНГ принят стандарт, при котором кадр содержит 625 строк. Кинескопы являются трубками с яркостной отметкой, т.е. телевизионный сигнал подается или на модулятор в отрицательной полярности или на катод в положительной полярности. За счет этого меняется плотность тока луча и, следовательно, яркость свечения луча.

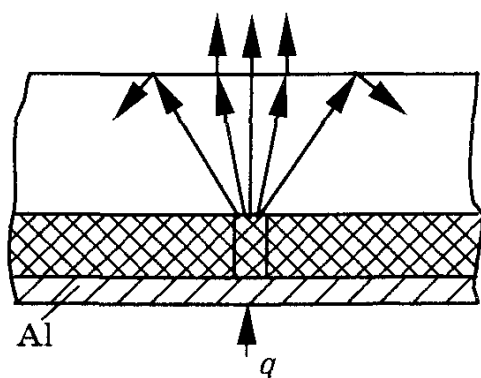


Рис.6.10. Схема экрана электронно-лучевой трубки с алюминиевой защитной пленкой

Современные кинескопы являются комбинированными трубками. В них применяется электростатическая фокусировка (пентодные прожекторы с нулевым потенциалом первого анода) и магнитная система отклонения луча. Применение электростатической фокусировки в кинескопах накладывает менее жесткие требования к стабильности источников питания, ибо нестабильности питающих напряжений не нарушают фокусировку. В кинескопах черно-белого изображения экран покрывается смесью желтого и голубого люминофора, который сверху покрывается тонкой алюминиевой

пленкой, соединенной со вторым анодом (рис.6.10). Алюминиевая пленка является прозрачной для электронов луча и непрозрачной для световых лучей, благодаря чему устраняется засветка экрана светом, рассеянным от стенок баллона, и светом, идущим от од-

них участков полусферического экрана к другим. Кроме того, отражая свет пятна в сторону зрителя, алюминиевая пленка увеличивает яркость. Стекло экрана толщиной 10 мм делают дымчатым для поглощения лучей, появляющихся при полном внутреннем отражении от внешней границы стекла, что ослабляет засветку темных участков изображения, расположенных рядом со светлыми.

Алюминиевая пленка предохраняет также люминофор от бомбардировки отрицательными ионами, образующимися внутри трубки. Такой люминофор позволяет получить светоотдачу не менее нескольких кд/Вт, яркость свечения не менее 30...40 кд/м² при $U_{a2} = 10...20$ кВ, длительность свечения менее 0,02 с, разрешающую способность не менее 700...800 строк.

Для подачи высокого напряжения на второй анод прожектора внутреннюю поверхность колбы покрывают аквадагом. Наружная поверхность трубок в широкой части также покрывается аквадагом. Внутреннее и внешнее покрытия электрически изолированы друг от друга и образуют конденсатор фильтра высоковольтного выпрямителя.

Магнитная система отклонения должна обеспечивать высокую степень линейности отклонения по всему экрану с предельным углом отклонения 110°. Это достигается конструкцией отклоняющей системы, состоящей из четырех катушек без ферромагнитных сердечников с последовательно складывающимися магнитными потоками. Вертикально (кадровые) и горизонтально отклоняющие (строчные) катушки совмещены в пространстве, что позволяет получить компактную конструкцию отклоняющей системы.

6.9. Цветные кинескопы

Действие цветных кинескопов основано на теории трехкомпонентного цветового зрения, впервые сформулированной еще в 1756 г. М.В. Ломоносовым.

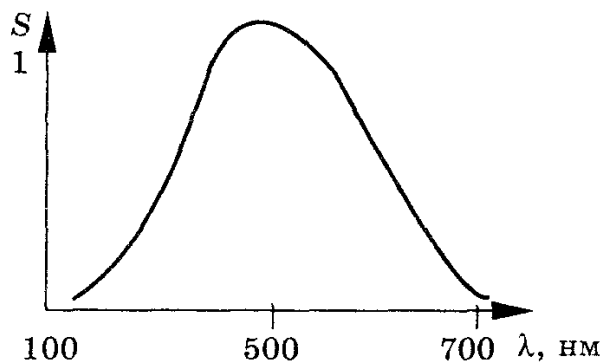


Рис.6.11. Спектральная характеристика чувствительности человеческого глаза

Согласно этой теории, в сетчатой оболочке человеческого глаза содержатся три вида колбочек, обладающих различной спектральной чувствительностью. При раздельном возбуждении того или иного вида колбочек создается ощущение красного, зеленого или синего цвета. При одновременном возбуждении двух ви-

дов колбочек, например чувствительных к красному и зеленому цветам, возникает ощущение желтого цвета. Световые лучи, падающие от наблюдаемого предмета на сетчатку глаза, воздействуют сразу на колбочки всех трех видов. При одинаковой степени возбуждения различных видов колбочек появляется ощущение цветового изображения. При одновременном (в одинаковой степени) возбуждении всех трех видов колбочек возникает впечатление белого цвета. Глаз наиболее чувствителен к зеленому цвету, менее — к красному и еще менее — к синему (рис.6.11).

Экран кинескопа с внутренней стороны покрыт мозаичным слоем точечной структуры из люминофоров, светящихся красным, зеленым и синим цветами. Точки расположены треугольниками (триадами), состоящими из люминофоров трех основных цветов. Чередование люминофоров в каждом из горизонтальных рядов происходит в определенной последовательности: красный, зеленый, синий; красный, зеленый, синий и т.д. (первая строка). В следующей строке между точками люминофоров красного и зеленого цветов находится люминофор синего цвета. В кинескопах число триад составляет 550000, а общее количество люминофорных точек — 1650000.

Для воспроизведения цветного изображения необходимо совместить три изображения (красное, синее, зеленое) на одной триаде. Для этого в кинескопе используется три автономных электронных прожектора. По способу расположения электронных прожекторов в горловине трубки кинескопы бывают:

с дельтовидным расположением, при котором прожекторы расположены по углам равностороннего треугольника (рис.6.12), причем угол наклона прожекторов относительно оси кинескопа равен $1^\circ \pm 2'$;

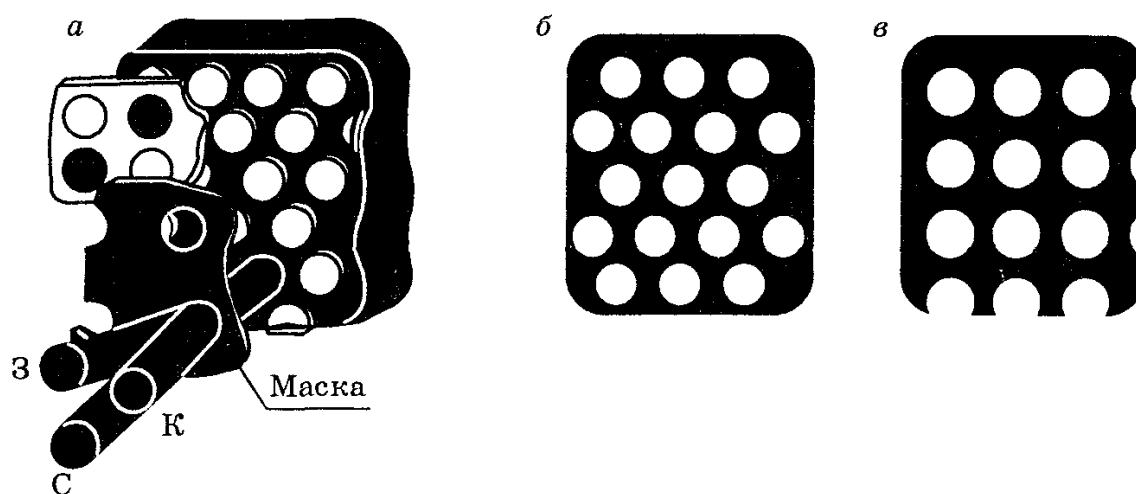


Рис.6.12. Дельтовидное расположение электронных прожекторов (а), теньевая маска (б), экран трубки (в)

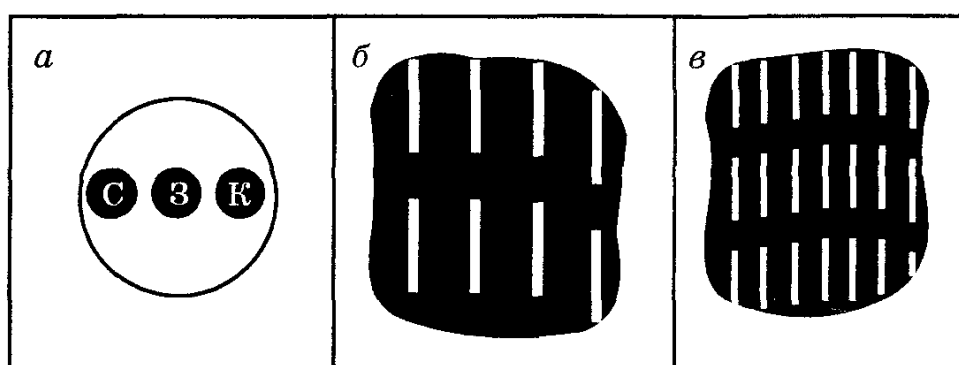


Рис.6.13. Планарное расположение электронных прожекторов (а), щелевая маска (б), экран трубки (в)

с планарным расположением, прожекторы расположены на одной линии в плоскости (рис.6.13).

Электронный луч каждого прожектора попадает на люминофор одного цвета, не возбуждая другие точки. Это достигается установкой на расстоянии 15 мм от экрана теневой маски, имеющей отверстия, число которых равно числу триад.

Электронный прожектор, теневая маска и точки люминофора расположены так, что электронный луч одного из прожекторов, пройдя через любое отверстие в маске, попадает только на люминофор своего цвета. На рис.6.12, а показано дельтовидное расположение электронных прожекторов, а на рис.6.12, б, в — устройство теневой маски и экрана кинескопа соответственно. На рис.6.13, а, б, в показано планарное расположение электронного прожектора, щелевой маски и экрана кинескопа соответственно.

Для сведения лучей в одну точку при больших углах отклонения в пределах маски используют электрическую коррекцию пространственного положения лучей с помощью динамической системы сведения, состоящей либо из электростатической линзы, либо из трех магнитов, расположенных снаружи и смещающих лучи в радиальном направлении. На сводящих магнитах имеются специальные катушки, через которые пропускают ток, пульсирующий с частотой строчной и кадровой разверток.

Используя для сведения электростатическую линзу, к ее электродам подводится переменное напряжение, синхронизированное с частотой кадровой и строчной разверток.

Теневая маска пропускает к экрану только 15...20% лучей и для получения достаточной яркости свечения анодное напряжение повышают до 15...20 кВ.

При одновременной бомбардировке люминофоров одной триады электронными лучами трех прожекторов происходит пространственное смешение цветов. Получается светящееся пятно, цвет которого зависит от токов электронных прожекторов.

Кинескопы с дельтаобразным расположением электронных прожекторов имеют следующие недостатки:

сильное влияние внешних магнитных полей и магнитного поля Земли на цветовоспроизведение;

трудность использования этих кинескопов в переносных телевизорах без дополнительного экранирования;

большое потребление энергии устройствами разверток, динамического и статического сведения;

трудоемкость сведения лучей при больших углах отклонения при изготовлении и эксплуатации телевизора.

Этих недостатков лишены кинескопы с планарным расположением электронных прожекторов. Они не нуждаются в дополнительном совмещении лучей внешними органами сведения, поэтому часто их называют кинескопами с самосведением.

С увеличением размера экрана и угла отклонения также требуется небольшая коррекция.

Три электронных прожектора кинескопа с самосведением расположены по горизонтальной прямой, линии строго параллельно друг другу (см. рис.6.13). Непосредственно на оси кинескопа находится «зеленый» прожектор, а симметрично по обе стороны от него «красный» и «синий». При таком расположении прожекторов расслоение лучей оказывается менее заметным. Так как глаз человека более чувствителен к зеленому цвету, то расслоение между зеленым, красным и синим лучами будет всегда меньше, чем между крайними лучами.

В этих кинескопах применяются щелевые маски, а люминофоры красного, зеленого, синего цветов наносятся на экран в виде чередующихся полос. Каждому щелевидному отверстию в маске соответствует триада вертикальных люминофорных полосок. Использование вертикальных полос люминофоров в значительной степени ослабляет влияние магнитного поля Земли на цветовоспроизведение при перемещении телевизора, что позволяет использовать кинескопы данного типа в переносных телевизорах. Вертикальное расположение люминофорных полосок исключает попадание электронных лучей на люминофоры другого цвета по вертикали, что облегчает регулировку чистоты цвета.

Кинескопы с планарным расположением электронных прожекторов имеют большую яркость свечения экрана за счет увеличения флюоресцирующей поверхности (вертикальные полосы люминофоров располагаются ближе друг к другу, чем в триадах) и большее на 20...30% пропускания электронного луча (прозрачностью) щелевидной маской по сравнению с маской, имеющей круглые отверстия.

Кинескопы с планарным расположением прожекторов нельзя использовать как матрицу для сложения цветоразностных сигналов и сигнала яркости, так как их модуляторы обычно соединены между собой. Для модуляции токов лучей на катоды подают сигналы основных цветов, а модуляторы используются для установки режима кинескопа по постоянному току и гашения обратного хода луча.

В связи с тем что сдвиг луча по вертикали не вызывает нарушения цвета, катушки размагничивания, соединенные последовательно, располагаются снизу и сверху баллона кинескопа. Необходимое для размагничивания число ампер-витков катушек меньше, чем в кинескопе с дельтаобразно расположенными электронными прожекторами.

Глава 7. ЭЛЕМЕНТЫ И УСТРОЙСТВА ОПТОЭЛЕКТРОНИКИ

7.1. Источники оптического излучения

Оптоэлектроника — это раздел электроники, где в качестве носителя информации используются электромагнитные волны оптического диапазона. Длины волн оптического излучения лежат в диапазоне от 10 нм до 1 мм. Оптический диапазон волн по физическим свойствам неоднороден, в связи с этим он делится на поддиапазоны, у которых физические свойства одинаковы: ультрафиолетовое излучение $\lambda = 0,01...0,4$ мкм, видимое излучение $\lambda = 0,38...0,78$ мкм, инфракрасное излучение $\lambda = 0,78...1000$ мкм.

Длина волны определяет степень передачи и поглощения излучения в различных светопроводящих средах.

Световой луч в оптоэлектронике выполняет те же функции управления, преобразования и связи, что и электрический сигнал в электрических цепях.

В оптических цепях носителями сигналов являются электрически нейтральные фотоны, которые в световом потоке не взаимодействуют между собой, не смешиваются и не рассеиваются. Оптические цепи не подвержены влиянию электрических и магнитных полей. Использование в качестве носителя информации электрически нейтральных фотонов обеспечивает идеальную электрическую развязку входных и выходных цепей оптоэлектронных элементов связи; однонаправленность передачи и отсутствие влияния приемника на передатчик; высокую помехозащищенность оптических каналов связи вследствие невосприимчивости фотонов к воздействию электрических и магнитных полей; отсутствие влияния паразитных емкостей на длительность переходных процессов в канале связи и отсутствие паразитных связей между каналами; хорошее согласование цепей с разными входными и выходными сопротивлениями.

В электрических же цепях носителями заряда являются электроны, которые взаимодействуют с внешними электрическими и магнитными полями, что требует экранирования и защиты от них. В электрических цепях трудно осуществить гальваническую развязку по постоянному току и на низких частотах.

Невосприимчивость оптического излучения к различным внешним воздействиям и электронейтральность фотона являются не только достоинствами, но и недостатками, ибо затрудняют управление интенсивностью и распространением светового потока.

Компоненты оптоэлектроники и электроники существуют, не отрицая друг друга, а каждый из них используется в той области, где применение его целесообразно.

В устройствах оптоэлектроники передача информации от управляемого источника света (фотоизлучателя) к фотоприемнику осуществляется через светопроводящую среду (воздух, вакуум), световоды, выполняющие роль проводника оптического излучения. Световодные линии являются эквивалентами электрических проводников и характеризуются большой пропускной способностью, возможностью совмещать в одном световоде большое число каналов связи при очень высокой скорости передачи информации, достигающей Гбит·с. Оптическое излучение легко разделяется по длинам волн, поэтому в одном световоде можно объединять несколько каналов информации.

Отсутствие электрического тока в световодах обеспечивает их высокую пожаро- и взрывобезопасность. Эти свойства важны при прокладке линий связи и установке устройств автоматики в помещениях с повышенной опасностью.

Оптоэлектронные устройства могут быть изготовлены по интегральной технологии. Оптические интегральные схемы обладают широкой полосой пропускания, невосприимчивостью к вибрации, повышенной надежностью, экономичностью при серийном производстве, малыми размерами и массой.

Излучающие приборы преобразуют электрическую энергию в энергию оптического излучения с определенной длиной волны или в узком диапазоне длин волн. В основе работы управляемых источников оптического излучения лежит одно из следующих физических явлений: температурное свечение, газоразрядное излучение, электролюминесценция; индуцированное излучение. Источники излучения бывают когерентными и некогерентными. Лампы накаливания, газоразрядные лампы, электролюминесцентные элементы, инжекционные светодиоды являются некогерентными источниками излучения. Когерентными источниками излучения являются лазеры.

Принцип действия полупроводниковых излучающих приборов основан на явлении электролюминесценции. Это излучение света телами под действием электрического поля.

Электролюминесценция является частным случаем люминесценции. Под люминесценцией понимают электромагнитное нетепловое излучение, обладающее длительностью, значительно превышающей период световых колебаний. Люминесцировать могут твердые, жидкие и газообразные тела. В оптоэлектронных полупроводниковых приборах используется люминесценция кристаллических примесных полупроводников с широкой запрещенной зоной. Для работы в диапазоне видимого излучения (0,38...0,78 мкм) используются полупроводники с шириной запрещенной зоны 1,5...3,0 эВ. Это исключает применение германия и кремния, технология которых хорошо отработана, а используются материалы типа $A^{III}B^V$ (арсенид галлия GaAs, фосфид

галлия GaP, нитрид галлия GaN, карбид кремния SiC), трехкомпонентный твердый раствор фосфида и арсенида галлия $\text{GaAs}_{1-x}\text{P}_x$, где $0 \leq x < 1$, и другие многокомпонентные полупроводниковые соединения. В полупроводниках генерация оптического излучения обеспечивается инжекционной электролюминесценцией. Генерация оптического излучения в p - n переходе объединяет два процесса: инжекцию носителей и электролюминесценцию.

Одним из наиболее распространенных источников света является светодиод — полупроводниковый прибор с одним или несколькими электрическими переходами, преобразующий электрическую энергию в энергию обычного некогерентного светового излучения. Это происходит при смещении p - n перехода в прямом направлении.

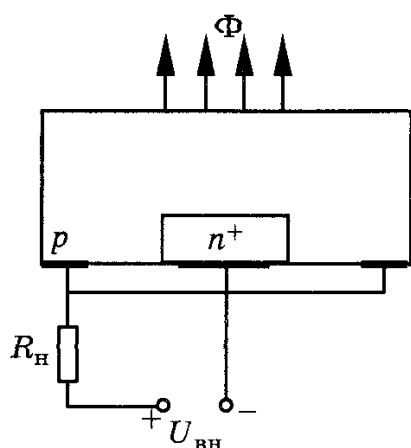


Рис.7.1. Конструкция плоского светодиода

На рис.7.1 показана конструкция плоского, а на рис.7.2 полусферического светодиодов. При приложении прямого напряжения $U_{\text{вн}}$ к p - n переходу происходит диффузионный перенос носителей через него. Увеличивается инжекция дырок в n -область, а электронов в p -область. Прохождение тока через p - n переход в прямом направлении сопровождается рекомбинацией инжектированных неосновных носителей заряда. Рекомбинация происходит как в самом p - n переходе, так и в примыкающих к нему слоях, ширина которых определяется диффузионными длинами L_n и L_p . В большинстве

полупроводников рекомбинация осуществляется через примесные центры (ловушки), энергетические уровни которых располагаются вблизи середины запрещенной зоны, и сопровождается выделением тепловой энергии — фонона. Такая рекомбинация называется безызлучательной. А в ряде случаев процесс рекомбинации сопровождается выделением кванта света — фотона. Это происходит в полупроводниках с большой шириной запрещенной зоны — прямозонных полупроводниках. Электроны с более высоких энергетических уровней зоны проводимости переходят на более низкие энергетические уровни валентной зоны (переход зона — зона), при рекомбинации происходит выделение фотонов и возникает некогерентное оптическое излучение. Фотон, испущенный при переходе электрона, может вызвать индуцированное излучение идентичного фотона, при котором еще один электрон перейдет в валентную зону. Яркость свечения светодиода примерно пропор-

циональна числу зарядов, инжектированных p - n переходом. Желательно, чтобы количество инжектированных носителей было максимально в излучающей (активной) p -области (рис.7.1,7.2). Для этого в n -область вводят больше донорной примеси, чем в p -область акцепторной. Преобладает инжекция электронов из n -области в p -область и излучает p -область. Из-за относительно большой ширины запрещенной зоны исходного полупроводника рекомбинационный ток p - n перехода оказывается большим по сравнению с током инжекции, особенно при малых прямых напряжениях, процесс рекомбинация в этом случае реализуется в основном в p - n переходе.

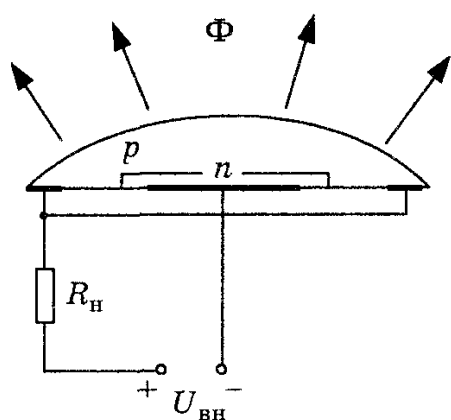


Рис.7.2. Конструкция полусферического светодиода

Излучательная способность светодиода характеризуется следующими показателями.

1. Внутренней квантовой эффективностью или внутренним квантовым выходом, определяемым отношением числа генерируемых фотонов к числу инжектированных в активную область носителей заряда за один и тот же промежуток времени. Так как часть фотонов покидает полупроводник, а другая часть отражается от его поверхности, а затем поглощается объемом полупроводника, то вводят данное понятие.

2. Внешней квантовой эффективностью излучения (квантовым выходом), определяемой отношением числа фотонов, испускаемых диодом во внешнее пространство, к числу инжектируемых носителей через p - n переход.

Внешний квантовый выход является интегральным показателем излучательной способности светодиода, который учитывает эффективность инжекции, электролюминесценции и вывода излучения во внешнее пространство. С целью повышения эффективности вывода излучения светодиода используют различные конструкции (рис.7.2): полусфера, отражающие металлизированные поверхности и др., у которых практически отсутствует полное внутреннее отражение.

Внесение в полупроводник некоторых примесей позволяет получать свечение различного цвета. Наряду со светодиодами, работающими в диапазоне видимого излучения, выпускаются светодиоды инфракрасного излучения (ИК-диоды), которые изготавливаются преимущественно из арсенида галлия. ИК-диоды применяются в фотореле, различных датчиках и при создании некоторых оптронов.

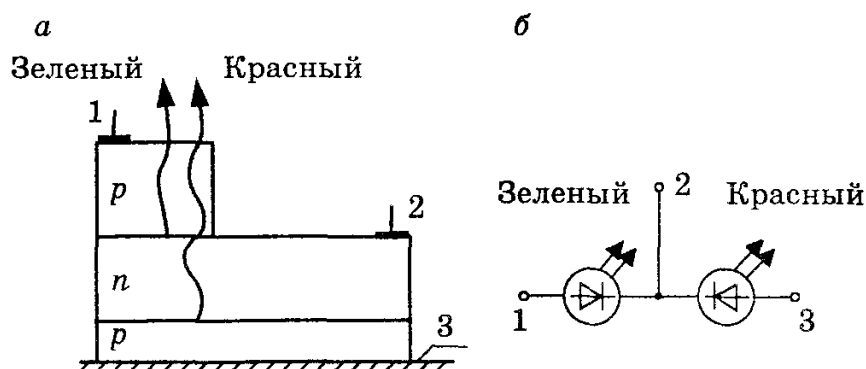


Рис.7.3. Структурная схема светодиода с управляемым цветом свечения (а) и его схема замещения (б)

Существуют светодиоды переменного цвета свечения с двумя светоизлучающими переходами (рис.7.3, а), один из которых имеет максимум спектральной характеристики в красной части спектра, а другой в зеленой. Структура имеет три вывода (1, 2, 3 на рис.7.3, а), что позволяет осуществлять раздельное управление током каждого p - n перехода.

Изменяя токи переходов, удастся менять цвет свечения от желто-зеленого до красно-желтого оттенка, а также получать чистые красный и зеленый цвета. Принципиальная схема такого светодиода представлена на рис.7.3, б.

7.2. Характеристики светодиодов

Основными характеристиками светодиодов являются: вольт-амперная, яркостная, спектральная.

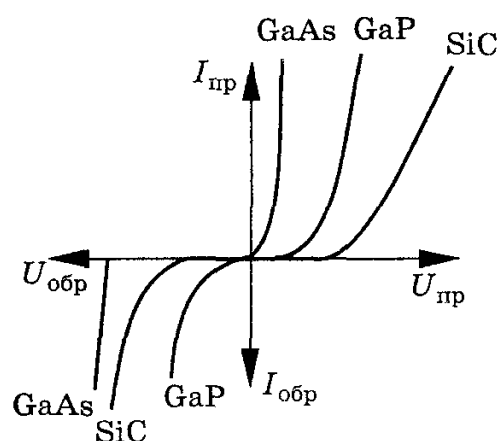


Рис.7.4. Вольтамперные характеристики светодиодов

На рис.7.4 представлены вольт-амперные характеристики светодиодов из разных полупроводниковых материалов. Различие прямых ветвей этих вольтамперных характеристик связано с различной шириной запрещенной зоны. Чем меньше длина волны излучения, тем больше прямое падение напряжения на диоде и потери электрической энергии в нем. Обратные ветви вольтамперных характеристик соответствуют относительно малым пробивным напряжениям, что объясняется малой толщиной p - n переходов. Светодиоды работают преимущественно при прямом включении. При работе в схеме с большими обратными напряжениями последовательно со свето-

диодом включают резистор, ограничивающий ток. При работе в схеме с большими обратными напряжениями последовательно со свето-

диодом необходимо включать обычный (неизлучающий) диод, имеющий достаточное значение допустимого обратного напряжения.

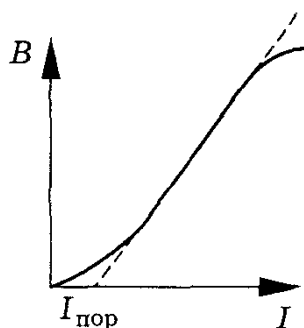


Рис.7.5. Яркостная характеристика светодиода

Яркостная характеристика — это зависимость яркости излучения от величины тока, протекающего через p - n переход (рис.7.5).

В качестве параметра электрического режима выбран прямой ток через диод, а не падение напряжения на нем. Светодиод, p - n переход которого включен в прямом направлении, обладает относительно малым сопротивлением. Можно считать, что прямой ток через него задается внешней цепью, изменяется в широком диапазоне и легко измеряется. В связи с этим светодиоды следует считать токовыми приборами, питаемыми от генераторов тока.

Вид яркостной характеристики зависит от структуры p - n перехода и области, в которой происходит преимущественная рекомбинация носителей заряда. При малых прямых токах и при малых напряжениях излучение отсутствует. Излучение возникает при напряжениях, соответствующих энергии излучаемого фотона, приблизительно равной ширине запрещенной зоны. Поэтому начальный участок яркостной характеристики нелинеен. Рост тока (напряжения) увеличивает число рекомбинирующих носителей, яркость возрастает. При больших токах начинает сильно проявляться безызлучательная рекомбинация из-за заполнения ловушек, что уменьшает квантовый выход. Кроме того, с ростом тока увеличивается вероятность ударной рекомбинации, что также уменьшает излучательную способность. В связи с этим при увеличении тока, протекающего через светодиод, наклон характеристик к оси абсцисс становится меньше.

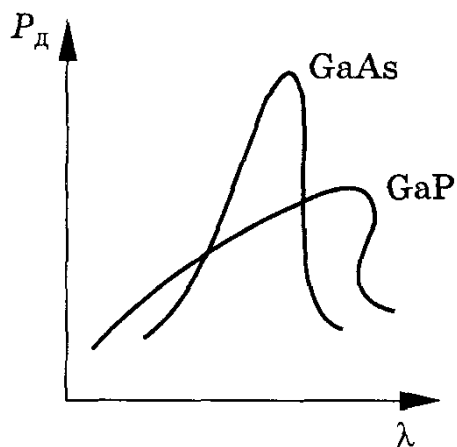


Рис.7.6. Спектральная характеристика светодиодов

Спектральная характеристика — зависимость интенсивности излучения от длины волны излучаемого света или от энергии излучаемых квантов (рис.7.6). Длина волны излучения определяется разностью двух энергетических уровней, между которыми происходит переход электронов при люминесценции. В связи с разной шириной запрещенной зоны у различных материалов длина волны излучения в разных типах излучающих диодов различна. Так как переход электронов при рекомбинации

носителей заряда обычно происходит не между двумя энергетическими уровнями, а между двумя группами уровней, спектр излучения оказывается размытым. Спектральный диапазон излучения диода характеризуют шириной спектра излучения, измеряемой по уровню 0,5 от максимума характеристики.

На практике большинство излучательных диодов должно быть спектрально согласовано либо с человеческим глазом, либо с кремниевым фотоприемником. Диапазон спектральной чувствительности фотоприемника составляет примерно 0,3...1,1 мкм. Человеческий глаз обладает более узким диапазоном чувствительности — 0,4...0,7 мкм.

7.3. Основные параметры светодиодов

Основные параметры светодиодов следующие.

1. Сила света I_V — световой поток, приходящийся на единицу телесного угла в заданном направлении, выражается в канделах (кд), и составляет десятые доли — единицы мкд. Кандела есть единица силы света, испускаемого специальным стандартным источником.

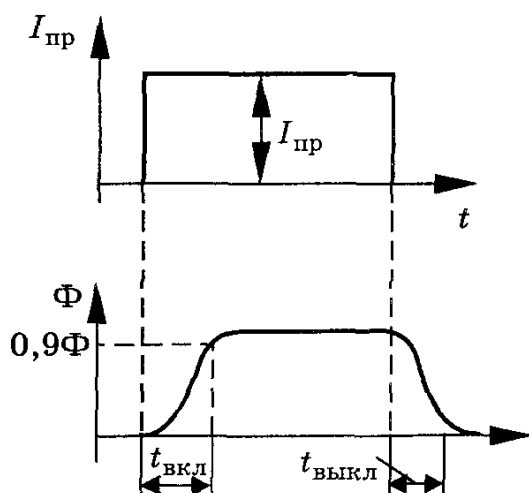


Рис.7.7. Переходная характеристика светодиода

2. Яркость излучения равна отношению силы света к площади светящейся поверхности. Она составляет десятки-сотни кд/см².

3. Постоянное прямое напряжение — падение напряжения на диоде при заданном токе (2...4 В).

4. Цвет свечения или длина волны, соответствующая максимальному световому потоку.

5. Максимально допустимый постоянный прямой ток составляет десятки мА и определяет максимальную яркость излучения.

6. Максимальное допустимое постоянное обратное напряжение (единицы В).

7. Быстродействие излучающего диода определяется инерционностью возникновения излучения при подаче прямоугольного импульса прямого тока (рис.7.7).

Время переключения $t_{пер}$ складывается из времен включения $t_{вкл}$ и выключения $t_{выкл}$ излучения. Инерционность излучающего диода определяется процессами перезарядки барьерной емкости, а также накопления и рассасывания неосновных носителей в активной области диода.

8. Диапазон температур окружающей среды, при которых светодиод сохраняет свою работоспособность ($-60...+70\text{ }^{\circ}\text{C}$).

9. Срок службы составляет $10^4...10^6$ ч.

Существенным недостатком светодиодов является зависимость их параметров от температуры и продолжительности эксплуатации. С повышением температуры яркость и сила света уменьшаются, несколько увеличивается длина волны излучения. Это увеличение обусловлено тем, что с ростом температуры уменьшается ширина запрещенной зоны полупроводника. Постоянное уменьшение мощности излучения (деградация) при длительном протекании через прибор прямого тока связано с увеличением концентрации центров безызлучательной рекомбинации за счет перемещения в электрическом поле неконтролируемых примесных атомов.

Итак, характерными свойствами светодиодов является их высокая надежность, большой срок службы, малые инерционность, габариты, масса, потребляемая мощность, возможность изготовления светодиодных матриц и светодиодов с различным цветом свечения, совместимость с интегральными микросхемами.

7.4. Полупроводниковые приемники излучения

Фотоприемники — это оптоэлектронные приборы, предназначенные для преобразования энергии оптического излучения в электрическую. Функции фотоприемников могут выполнять фоторезисторы, фотодиоды, фототранзисторы, фототиристоры и т.д.

Для получения максимального преобразования оптического излучения в электрический сигнал необходимо иметь согласованные спектральные характеристики фотоизлучателей и фотоприемников.

Работа фотоприемников основана на одном из видов фотоэлектрических явлений:

внутренний фотоэффект;

изменение электропроводности вещества при его освещении;

внешний фотоэффект — испускание веществом электронов под действием света (используется в вакуумных и газонаполненных фотоэлементах);

фотоэффект в запирающем слое — возникновение ЭДС на границе двух материалов под действием света.

Так как приборы, использующие внешний фотоэффект, трудно сопрягаются с интегральными микросхемами, в данном разделе они не рассматриваются.

При внутреннем фотоэффекте происходит возбуждение электронов вещества, т.е. их переход на более высокий энергетический уровень, что приводит к изменению концентрации свободных носителей заряда и электрических свойств вещества.

Внутренний фотоэффект присущ только полупроводникам, а в металлах не наблюдается.

7.5. Фоторезисторы

Фоторезистором называют полупроводниковый фотоэлектрический прибор с внутренним фотоэффектом, в котором используется явление фотопроводимости, т.е. изменение электрической проводимости полупроводника под действием оптического излучения. Впервые явление фотопроводимости было обнаружено у селена У.Смитом в 1873 году.

Фоторезисторы применяются в тех электронных устройствах, где определяющими факторами являются их высокая чувствительность, большие значения фототока, большая рабочая площадь фотоприемника, а инерционность незначительна.

Фоторезистор включают в цепь источника ЭДС любой полярности. Основным элементом фоторезистора является полупроводниковая пластина, сопротивление которой при освещении изменяется. В качестве полупроводникового материала для фоторезисторов обычно используют сульфид кадмия, сернистый таллий, селенистый теллур, сернистый висмут, селенид кадмия или сульфид цинка. На поверхность фоточувствительного слоя наносят металлические электроды, иногда их наносят непосредственно на диэлектрическую подложку перед осаждением полупроводникового слоя.

Поверхность полупроводникового фоточувствительного слоя, расположенного между электродами, называют рабочей площадкой. При отсутствии освещенности рабочей площадки фоторезистор имеет максимальное сопротивление, называемое темновым, которое составляет $10^4 \dots 10^7$ Ом. По цепи протекает малый темновой ток I_T , обусловленный наличием в неосвещенном полупроводнике некоторого количества свободных носителей заряда. Фоторезистор обладает начальной проводимостью σ_0 , которую называют темновой:

$$\sigma_0 = q(n_0\mu_n + p_0\mu_p), \quad (7.1)$$

где q — заряд электрона; μ — подвижность носителей заряда; n_0 , p_0 — концентрация подвижных носителей заряда в полупроводнике в равновесном состоянии.

Под действием света в полупроводнике генерируются избыточные носители, концентрация подвижных носителей заряда увеличивается на Δn , Δp . Проводимость полупроводника изменяется на величину

$$\sigma_{\Phi} = q(\Delta n\mu_n + \Delta p\mu_p), \quad (7.2)$$

называемую фотопроводимостью. При изменении яркости освещения изменяется фотопроводимость полупроводника. Концентрация неравновесных носителей, определяющих фотопроводимость, зависит от параметров полупроводника (ширины запрещенной зоны, типа проводимости, коэффициента преломления и др.) и механизма поглощения. Полная проводимость полупроводника равна $\sigma = \sigma_0 + \sigma_{\text{ф}}$.

В беспримесном полупроводнике концентрации избыточных носителей равны $\Delta n = \Delta p$, а фотопроводимость называется биполярной (собственной). В примесных полупроводниках преимущественно возрастает концентрация носителей только одного знака — основных и в меньшей степени неосновных, а их фотопроводимость называется примесной (униполярной).

Изменение проводимости полупроводника при освещении фоторезистора приводит к возрастанию тока в цепи. Разность токов при наличии и отсутствии освещения называют световым током или фототоком.

7.6. Характеристики фоторезистора

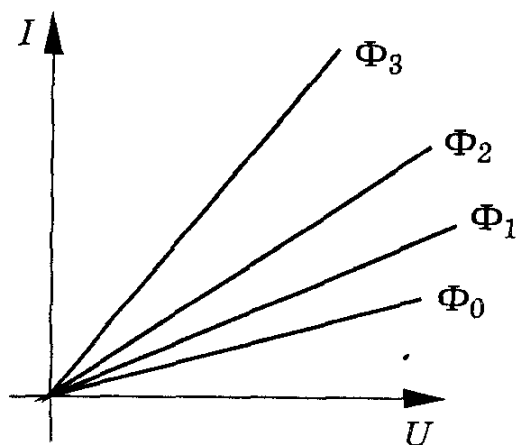


Рис.7.8. Вольтамперная характеристика фоторезистора при различной величине светового потока

Вольтамперная характеристика представляет собой зависимость тока через фоторезистор I от напряжения U , приложенного к его выводам, при неизменной величине светового потока (рис.7.8). В рабочем диапазоне напряжений вольтамперные характеристики фоторезисторов при различных значениях светового потока практически линейны (в пределах допустимой для них мощности рассеяния)

Энергетическая (световая или люксамперная) характеристика представляет собой зависимость фототока от падающего светового потока при постоянном приложенном напряжении к фоторезистору (рис.7.9). При малых световых потоках она линейна, а с ростом светового потока рост фототока замедляется за счет возрастания рекомбинации носителей через ловушки и уменьшения их времени жизни. Если вместо светового потока рассматривается освещенность E , в лк, то энергетическую характеристику называют люксамперной.

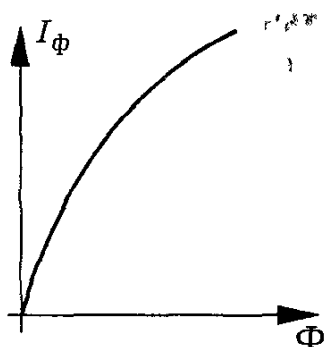


Рис. 7.9.
Энергетическая
характеристика
фоторезистора

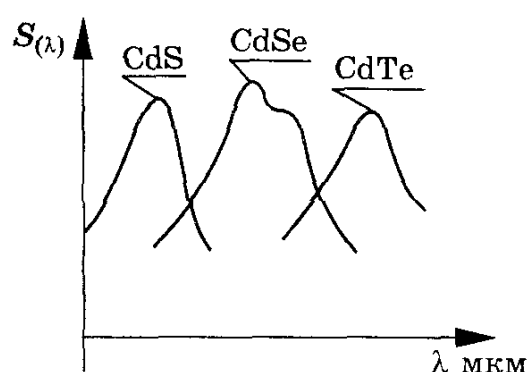


Рис. 7.10. Спектральная
характеристика фоторезистора

Спектральная характеристика фоторезистора есть зависимость фототока от длины волны падающего светового потока (рис. 7.10). При больших длинах волн, т.е. при малых энергиях квантов света по сравнению с шириной запрещенной зоны полупроводника, энергия кванта оказывается недостаточной для переброса электронов из валентной зоны в зону проводимости. В связи с этим каждый полупроводник и фоторезистор имеет наибольшую (пороговую) длину волны. Она определяется по уровню $0,5 \times I_{\text{макс}}$ со стороны больших длин волн.

Из-за роста показателя преломления при уменьшении длины волны падающего света спектральная характеристика имеет спад при малых длинах волн. В связи с различной шириной запрещенной зоны полупроводниковых материалов, используемых для изготовления фоторезисторов, спектральная характеристика может находиться в инфракрасной, видимой или ультрафиолетовой частях спектра.

7.7. Параметры фоторезистора

Фоторезистор характеризуется следующими параметрами.

1. Темновое сопротивление — это сопротивление фоторезистора при отсутствии освещения. Оно измеряется через 30 с после затемнения фоторезистора, предварительно находившегося при освещенности 200 лк, и составляет $10^4 \dots 10^7$ Ом.

2. Удельная интегральная чувствительность — отношение фототока к произведению светового потока на приложенное напряжение:

$$S_{\text{ф инт}} = \frac{I_{\text{ф}}}{\Phi U}. \quad (7.3)$$

Чувствительность называют интегральной, потому что измеряют ее при освещении фоторезистора светом сложного спектрального состава при освещенности 200 лк. Она лежит в пределах десятые доли — сотни мА/В.

3. Граничная частота $f_{гр}$ — это частота синусоидального сигнала, модулирующего световой поток, при котором чувствительность фоторезистора уменьшается в $\sqrt{2}$ раз по сравнению с чувствительностью при немодулированном потоке; $f_{гр} \approx 10^3 \dots 10^5$ Гц.

4. Температурный коэффициент фототока — коэффициент, показывающий изменение фототока при изменении температуры и постоянном световом потоке:

$$\alpha_T = \frac{dI_\phi}{I_\phi} \frac{1}{dT} \Big|_{\Phi=\text{const}}; \quad \alpha_T \approx 10^{-3} \dots 10^{-4} \text{ град}^{-1}. \quad (7.4)$$

5. Рабочее напряжение — зависит от размеров фоторезистора, т.е. от расстояния между электродами, и лежит в пределах от единиц до сотен вольт.

7.8. Фотодиоды

Фотодиодом называют полупроводниковый фотоэлектрический прибор, в котором используется внутренний фотоэффект. Устройство фотодиода аналогично устройству обычного плоскостного диода. Отличие состоит в том, что его p - n переход одной стороной обращен к стеклянному окну, через которое поступает свет, и защищен от воздействия света с другой стороны. Фотодиоды могут работать в одном из двух режимов:

без внешнего источника электрической энергии (вентильный или фотогенераторный, фотогальванический режим);

с внешним источником электрической энергии (фотодиодный или фотопреобразовательный режим).

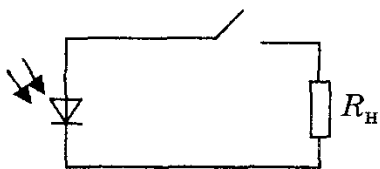


Рис.7.11. Схема включения фотодиода для работы в вентильном режиме

Рассмотрим работу фотодиода в вентильном режиме, схема включения представлена на рис.7.11. При отсутствии светового потока на границе p - n перехода создается контактная разность потенциалов. Через переход навстречу друг другу протекают два тока — $I_{др}$ и $I_{диф}$, которые уравнивают друг друга. При освещении p - n перехода фотоны, проходя в толщу полупроводника, сообщают части валентных электронов энергию, достаточную

для перехода их в зону проводимости, т.е. за счет внутреннего фотоэффекта генерируются дополнительные пары электрон — дырка. Под действием контактной разности потенциалов p - n перехода неосновные носители заряда n -области — дырки переходят в p -область, а неосновные носители заряда p -области — электроны — в n -область. Дрейфовый ток получает дополнительное приращение, называемое фототоком. Дрейф неосновных носителей приводит к накоплению избыточных дырок в p -области, а электронов в n -области, это приводит к созданию на зажимах фотодиода при разомкнутой внешней цепи разности потенциалов, называемой фото-ЭДС. Потенциальный барьер перехода, как и при прямом напряжении, уменьшается на величину фото-ЭДС, называемую напряжением холостого хода $U_{хх}$ при разомкнутой внешней цепи. Снижение потенциального барьера увеличивает ток диффузии $\Delta I_{\text{диф}}$ основных носителей через переход. Он направлен навстречу фототоку. Поскольку ключ разомкнут, в структуре устанавливается термодинамическое равновесие токов:

$$I_{\Sigma} = I_{\text{др}} + I_{\text{ф}} - I_{\text{диф}} - \Delta I_{\text{диф}} = 0. \quad (7.5)$$

Значение фото-ЭДС не может превышать контактной разности потенциалов p - n перехода. В противном случае из-за полной компенсации поля в переходе разделение оптически генерируемых носителей перехода прекращается. Так, например, у селеновых и кремниевых фотодиодов фото-ЭДС достигает 0,5...0,6 В, у фотодиодов из арсенида галлия — 0,87 В.

При подключении нагрузки к освещенному фотодиоду (ключ замкнут) в электрической цепи появится ток, обусловленный дрейфом неосновных носителей. Значение тока зависит от фото-ЭДС и сопротивления нагрузки, максимальный ток при одной и той же освещенности фотодиода будет при сопротивлении резистора, равном нулю, т.е. при коротком замыкании фотодиода. При сопротивлении резистора, не равном нулю, ток во внешней цепи фотодиода уменьшается.

Ток, протекающий через фотодиод, можно записать в следующем виде:

$$I_{\text{ф общ}} = I_{\text{ф}} - I_0 \left(e^{\frac{qU}{kT}} - 1 \right), \quad (7.6)$$

где $I_{\text{ф}}$ — фототок; I_0 — тепловой ток p - n перехода; U — напряжение на диоде.

При разомкнутой внешней цепи ($R_{\text{н}} = \infty$, $I_{\text{ф общ}} = 0$) легко выразить напряжение на переходе при холостом ходе, которое равно фото-ЭДС:

$$U_{xx} = \frac{kT}{q} \ln\left(1 + \frac{I_{\Phi}}{I_0}\right). \quad (7.7)$$

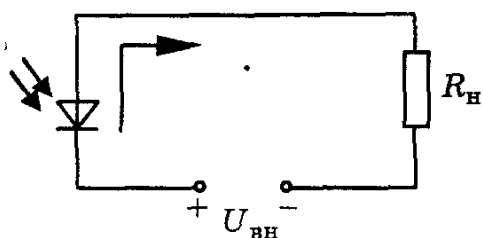


Рис.7.12. Схема включения фотодиода для работы в фотодиодном режиме

Фотодиоды, работающие в режиме фотогенератора, часто используются в качестве источников питания, преобразующих энергию солнечного излучения в электрическую.

В фотодиодном или фотопреобразовательном режиме работы последовательно с фотодиодом включается внешний источник энергии, смещающий диод в обратном направлении (рис.7.12). При отсутствии светового потока и под действием обратного приложенного напряжения через фотодиод протекает обычный начальный обратный ток I_0 , который называют темновым. Темновой ток ограничивает минимальное значение светового потока. При освещении фотодиода кванты света дополнительно вырывают электроны из валентных связей полупроводника, увеличивая тем самым поток неосновных носителей заряда через p - n переход. Чем больше световой поток, падающий на фотодиод, тем выше концентрация неосновных носителей заряда вблизи запертого слоя и тем больший фототок, определяемый напряжением внешнего источника и световым потоком, протекает через диод.

При правильно подобранном сопротивлении нагрузки R_n и напряжении источника питания этот ток будет зависеть только от освещенности прибора, а падение напряжения на сопротивлении можно рассматривать как полезный сигнал.

Фотодиодный режим характеризуется высокой чувствительностью, большим динамическим диапазоном преобразования оптического излучения, высоким быстродействием (барьерная емкость p - n перехода уменьшается). Недостатком фотодиодного режима работы является большой темновой ток, зависящий от температуры.

7.9. Характеристики и параметры фотодиода

Фотодиод описывается вольтамперной, энергетической (световой), спектральной и частотной характеристиками.

Если к неосвещенному фотодиоду подключить источник напряжения, значение и полярность которого можно изменять, то снятые при этом вольтамперные характеристики будут иметь такой же вид, как у обычного полупроводникового диода (рис.7.13, а). При освещении фотодиода существенно изменяется

лишь обратная ветвь вольтамперной характеристики, прямые же ветви при сравнительно небольших напряжениях практически совпадают.

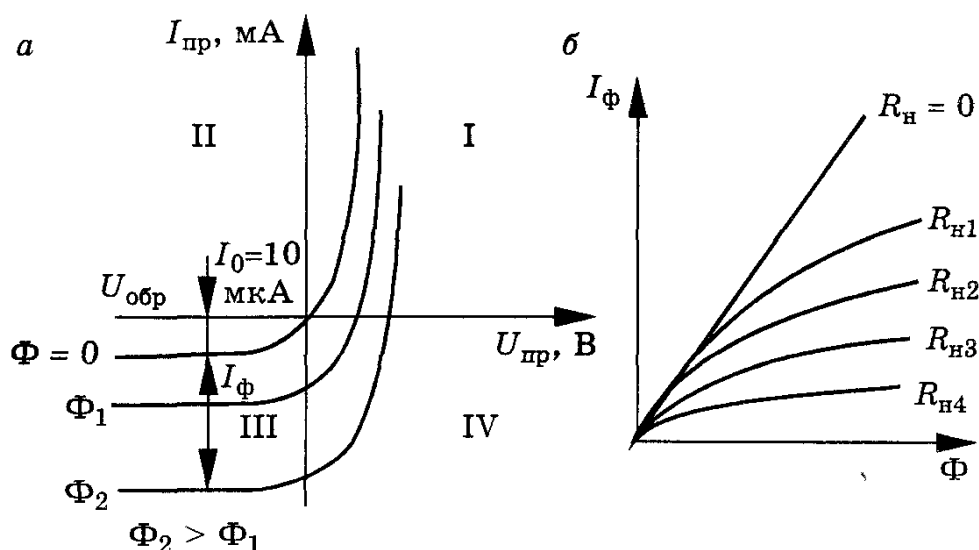


Рис.7.13. Вольтамперная (а) и энергетическая (б) характеристики фотодиода

В квадранте III фотодиод работает в фотодиодном режиме, а в квадранте IV — в фотовентильном режиме, и фотоэлемент становится источником электрической энергии. Квадрант I — это нерабочая область для фотодиода, в этом квадранте p - n переход смещен в прямом направлении.

Энергетическая характеристика фотодиода связывает фототок со световым потоком, падающим на фотодиод (рис.7.13, б). При работе фотодиода в вентильном режиме спектральные характеристики существенно зависят от сопротивления резистора, включенного во внешнюю цепь. С ростом нагрузочного сопротивления характеристики все более искривляются и при больших сопротивлениях имеют ярко выраженный участок насыщения. При работе фотодиода в фотодиодном режиме энергетические характеристики линейны, т.е. практически все фотоносители доходят до p - n перехода и участвуют в образовании фототока.

Спектральная характеристика фотодиода аналогична соответствующим характеристикам фоторезистора и зависит от материала фотодиода и количества примесей (рис.7.14, а).

Селеновые фотодиоды имеют спектральную характеристику, близкую по форме к спектральной зависимости чувствительности человеческого глаза. Германиевые и кремниевые фотодиоды чувствительны как в видимой, так и в инфракрасной части спектра излучения.

Частотная характеристика показывает изменение интегральной чувствительности при изменении яркости светового по-

тока с разной частотой модуляции (рис.7.14, б). Быстродействие фотодиода характеризуется граничной частотой, на которой интегральная чувствительность уменьшается в $\sqrt{2}$ раз по сравнению со своим низкочастотным значением.

Для повышения чувствительности и быстродействия разработаны следующие фотодиоды: со встроенным электрическим полем; фотодиоды с *p-i-n* структурой; с барьером Шотки; лавинные фотодиоды.

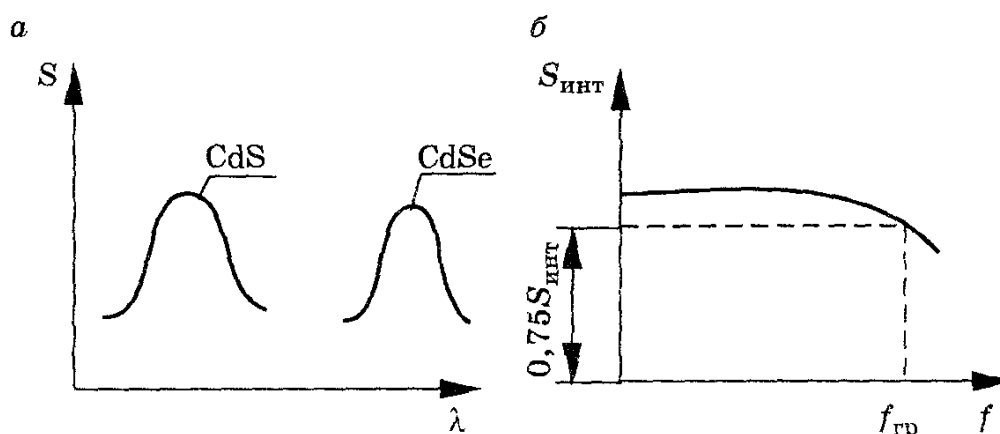


Рис.7.14. Относительные спектральные (а) и частотные (б) характеристики фотодиода

Фотодиоды со встроенным электрическим полем имеют неравномерно легированную базу, за счет чего возникает внутреннее электрическое поле, которое ускоряет движение неосновных носителей заряда.

Фотодиоды с *p-i-n* структурой имеют большую толщину области, обедненной основными носителями, *i*-область имеет удельное сопротивление в $10^6 \dots 10^7$ раз большее, чем сопротивление легированных областей *n*- и *p*-типов. К переходу можно прикладывать большие обратные напряжения, и однородное электрическое поле устанавливается по всей *i*-области. Падающее световое излучение поглощается *i*-областью, имеющей сильное электрическое поле, что способствует быстрому дрейфу носителей в соответствующие области.

У фотодиодов с барьером Шотки за счет минимального сопротивления базы и отсутствия процессов накопления и рассасывания избыточных зарядов достигается высокое быстродействие. У лавинных фотодиодов происходит лавинное размножение носителей в *p-n* переходе и за счет этого резко возрастает чувствительность, их быстродействие составляет $f_{\text{гр}} = 10^{11} \dots 10^{12}$ Гц. Эти диоды считаются одними из перспективных элементов оптоэлектроники.

1. Параметры фотодиодов следующие.

1. Темновой ток I_T — начальный обратный ток, протекающий через диод при отсутствии внешнего смещения и светового излучения (10...20 мкА для германиевых и 1...2 мкА для кремниевых диодов).

2. Рабочее напряжение U_p — номинальное напряжение, прикладываемое к фотодиоду в фотодиодном режиме ($U_p = 10...30$ В).

3. Интегральная чувствительность $S_{\text{инт}}$ показывает, как изменяется фототок при единичном изменении светового потока:

$$S_{\text{инт}} = dI_{\phi} / d\Phi. \quad (7.8)$$

4. Граничная частота $f_{\text{гр}}$ — частота, на которой интегральная чувствительность уменьшается в $\sqrt{2}$ раз ($10^7...10^{12}$ Гц).

7.10. Фотоэлементы

Фотоэлементы, работа которых основана на фотогальваническом режиме, предназначены для преобразования светового излучения в электрическую энергию.

Первые вентильные фотоэлементы из гемеиоксида (закиси) меди были разработаны в 1926 году. Наибольшее применение они нашли для преобразования солнечной энергии в электрическую. Фотоэлементы, реализующие этот принцип, называют солнечными преобразователями. Из таких элементов путем последовательного и параллельного соединения создаются солнечные батареи. Они используются для питания радиоэлектронной аппаратуры в космических аппаратах, автоматических метеостанциях, микрокалькуляторах и маломощных установках различного назначения.

Спектр солнечной энергии включает в себя практически весь оптический диапазон. Его полностью не удастся преобразовать из-за отсутствия идеальных полупроводниковых материалов. Поэтому выбирают материалы с высоким коэффициентом поглощения и большим квантовым выходом в области максимальной интенсивности спектра солнечного излучения, с минимальным коэффициентом отражения, определенными шириной запрещенной зоны, степенью легирования, коэффициентом преломления и другими параметрами. Для этих целей используют кремний и арсенид галлия. Кремниевые преобразователи имеют стабильные параметры в диапазоне температур $-150...+150$ °С. КПД фотопреобразователя — отношение максимальной мощности, которую можно получить от фотоэлемента, к полной мощности светового потока, падающего на рабочую поверхность фотоэлемента. Предельный расчетный КПД кремниевого преобразователя 23%,

а реальный — 14...18%. Арсенид-галлиевые преобразователи имеют реальный КПД около 11%.

Для сравнения преобразователей как источников питания используется параметр качества — отношение выходной мощности к массе источника. Все монокристаллические преобразователи имеют меньший параметр качества, чем пленочные на сульфиде CdS или теллуриде CdTe кадмия. Перспективными считаются преобразователи на МОП-структурах с барьером Шотки.

7.11. Фототранзисторы

Фототранзистором называют полупроводниковый управляемый оптическим излучением прибор с двумя *p-n* переходами.

Фототранзисторы, как и обычные транзисторы могут быть *p-n-p* и *n-p-n* типа. Конструктивно фототранзистор выполнен так, что световой поток облучает область базы. Наибольшее практическое применение нашло включение фототранзистора в схеме с ОЭ, при этом нагрузка включается в коллекторную цепь. Входным сигналом фототранзистора является модулированный световой поток, а выходным — изменение напряжения на резисторе нагрузки в коллекторной цепи.

Напряжение питания на фототранзистор подают, как и на обычный биполярный транзистор, работающий в активном режиме, т.е. эмиттерный переход смещен в прямом направлении, а коллекторный в обратном (рис.7.15, а).

Однако он может работать и с отключенным выводом базы (рис.7.15, б), а напряжение прикладывается между эмиттером и коллектором. Такое включение называется включением с плавающей базой и характерно только для фототранзисторов. При этом фототранзистор работает в активном режиме ближе к границе отсечки. При $\Phi = 0$ ток очень мал и равен темновому току:

$$I_T = \frac{I_{ко}}{1 - \alpha}, \quad (7.9)$$

где α — коэффициент передачи эмиттерного тока.

Рассмотрим принцип работы фототранзистора при включении с плавающей базой. При освещении фототранзистора под действием света в базовой области и коллекторном переходе образуются свободные носители заряда, они диффундируют в базе к коллекторному переходу. Неосновные носители области базы (для транзистора *n-p-n* типа) — электроны экстрагируют в область коллектора, создавая фототок в коллекторном переходе. Оставшиеся в объеме базы основные носители (дырки) создают положительный объемный заряд и компенсируют заряд неподвижных ионов примесей на границе эмиттерного перехода.

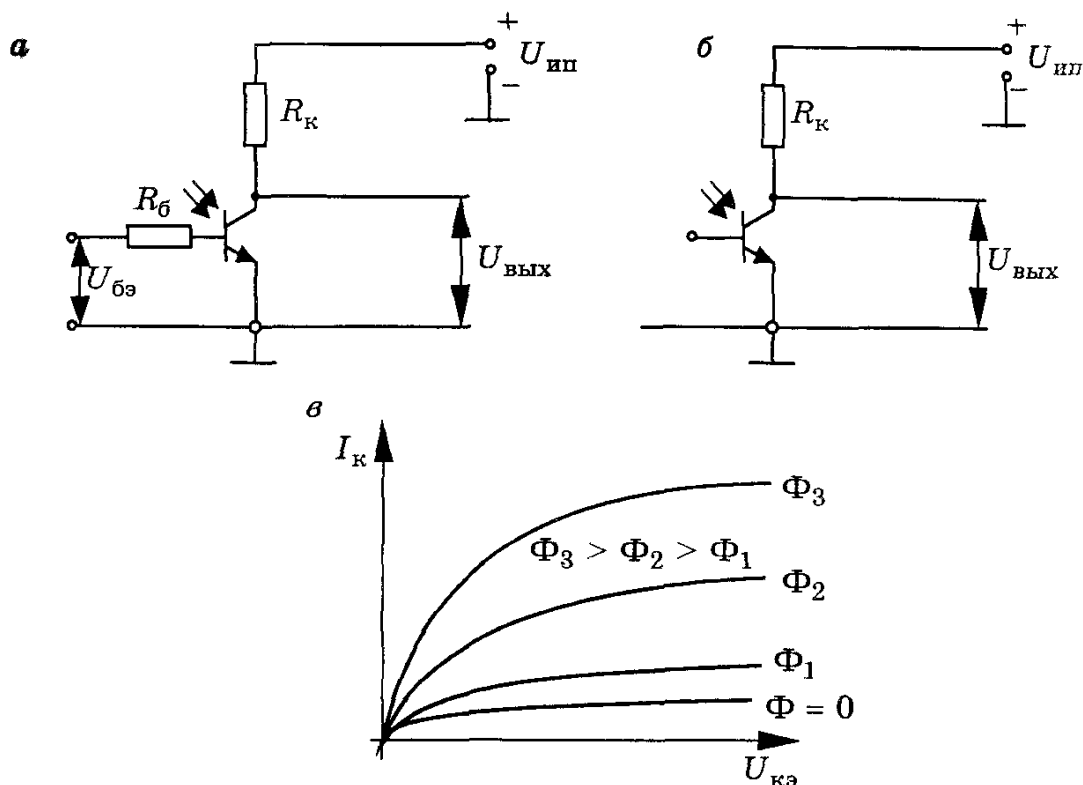


Рис.7.15. Схемы включения фототранзистора с подключенной базой (а) и со свободной (плавающей) базой (б) и вольтамперные характеристики (в)

Потенциальный барьер эмиттерного перехода снижается, что увеличивает инжекцию основных носителей (электронов) в область базы. Часть этих электронов рекомбинирует в базе с дырками, а большая часть экстрагируется через коллекторный переход, увеличивая его ток. Таким образом, ток в коллекторной цепи равен сумме фототока I_{Φ} и тока I_{κ} инжектированных эмиттером электронов, дошедших к коллекторному переходу и втянутых его электрическим полем в область коллектора. При $R_{\kappa} = 0$ коэффициент усиления фототока равен

$$\beta + 1 = \frac{I_{\Phi} + I_{\kappa}}{I_{\Phi}}. \quad (7.10)$$

Фототранзистор увеличивает чувствительность в $\beta+1$ раз по сравнению с фотодиодом, что является главным преимуществом фототранзистора.

Для обеспечения температурной стабильности энергетических параметров одновременно с оптическим управлением используется подача напряжения смещения на базу для выбора рабочей точки на входной и выходной характеристиках транзистора. При отсутствии оптического потока темновой ток определяется током базы, что позволяет дополнительно управлять током фо-

тотранзистора. Задание определенного темнового тока позволяет обеспечить оптимальный режим усиления слабых световых сигналов, а также суммировать их с электрическими.

Наряду с фототранзисторами n - p - n и p - n - p типов используются полевые фототранзисторы с управляющим p - n переходом и МОП-транзисторы.

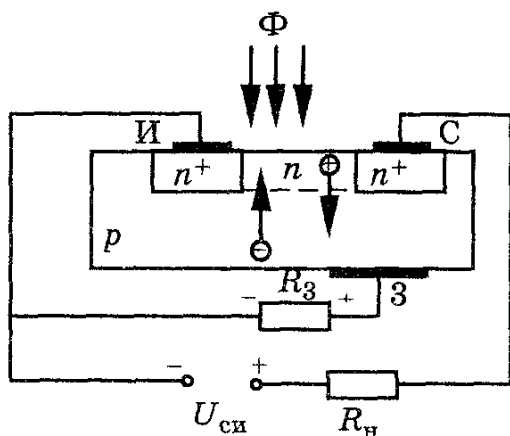


Рис.7.16. Структурная схема полевого фототранзистора с управляющим p - n переходом и каналом n -типа

На рис.7.16 представлен полевой фототранзистор с управляющим p - n переходом и каналом n -типа. Падающий световой поток генерирует в n -канале и p - n переходе (канал-затвор) электроны и дырки. Электрическое поле перехода разделяет носители заряда. Концентрация электронов в n -канале повышается, и уменьшается его сопротивление, а ток стока возрастает. Увеличение дырок в p -области вызывает появление фототока в цепи затвора.

Переход затвор — канал можно рассматривать как фотодиод, фототок которого I_z (ток затвора) создает

падение напряжения на резисторе R_z , что приводит к уменьшению обратного напряжения на p - n переходе канал-затвор. Это вызывает дополнительное увеличение толщины канала, уменьшение его сопротивления и приводит к возрастанию тока стока.

МОП-фототранзисторы с индуцированным каналом имеют полупрозрачный затвор, через который световой поток попадает на полупроводник под затвором. В этой области полупроводника генерируются носители заряда, что приводит к изменению значения порогового напряжения, при котором возникает индуцированный канал. Для установления начального режима иногда на затвор подают напряжение смещения.

7.12. Основные характеристики и параметры фототранзисторов

Вольтамперные характеристики аналогичны выходным характеристикам биполярного транзистора, включенного по схеме с ОЭ, где параметром является не ток базы, а световой поток или фототок при $I_b = \text{const}$ (рис.7.15, в). Энергетические и спектральные характеристики такие же, как у фотодиода.

Основные параметры фототранзистора следующие.

1. Рабочее напряжение (10...15 В).
2. Темновой ток (до сотен мкА).

3. Рабочий ток (до десятков мА).

4. Максимально допустимая мощность рассеяния (до десятков мВт).

5. Статический коэффициент усиления по фототоку $K_{yf} = 1 + \beta$. Измеряется как отношение фототока коллектора транзистора с плавающей базой к фототоку коллекторного перехода при отключенном эмиттере и постоянном световом потоке, составляет порядка $(1...6) \times 10^2$.

6. Интегральная чувствительность — отношение фототока к падающему световому потоку, составляет 0,2...2 А/лм и выше в $(\beta + 1)$ раз по сравнению с чувствительностью эквивалентного диода.

7. Граничная частота — частота, при которой интегральная чувствительность уменьшается в $\sqrt{2}$ раз по сравнению со своим статическим значением ($10^4...10^5$ Гц). Большую граничную частоту имеют полевые фототранзисторы ($10^7...10^8$ Гц).

Недостатками фототранзисторов является меньшая граничная частота по сравнению с фотодиодами, что ограничивает их применение в волоконно-оптических системах, сравнительно высокий уровень собственных шумов и сильная зависимость темнового тока от температуры.

7.13. Фототиристоры

Фототиристор — это четырехслойная полупроводниковая структура, управляемая световым потоком подобно тому, как триодные тиристоры управляются напряжением, подаваемым на управляющий электрод. Они применяются в качестве бесконтактных

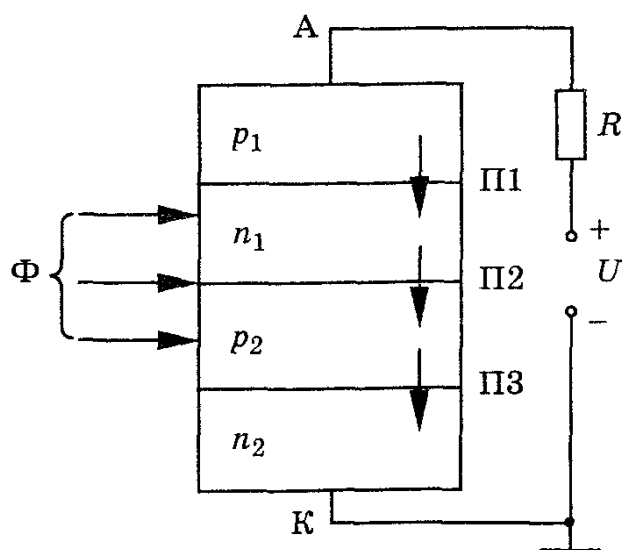


Рис.7.17. Структурная схема фототиристора

ключей для коммутации световым сигналом электрических сигналов большой мощности. Принцип действия фототиристора аналогичен обычному тиристор, при этом увеличение коэффициентов передачи эмиттерных переходов $h_{21\beta_1}$ и $h_{21\beta_2}$ достигается за счет освещения баз тиристора — n_1 - и p_2 -областей (рис.7.17).

Оптический сигнал, попадая на базовые области, вызывает генерацию неравновесных носителей, которые

диффундируют к обратно смещенному коллекторному переходу П2 (рис.7.17). Неосновные носители (дырки) n_1 -области экстрагируют через коллекторный переход в p_2 -область, а неосновные носители p_2 -области (электроны) перебрасываются в n_1 -область. За счет этого происходит перераспределение внешнего напряжения $U_{вн}$, приложенного к тиристор; напряжение на коллекторном переходе П2 несколько уменьшается, а напряжения на эмиттерных переходах П1 и П3 несколько увеличиваются, что повышает инжекцию носителей из эмиттеров в базы. Эмиттерные токи возрастают, что приводит к увеличению коэффициентов h_{216_1} и h_{216_2} . В связи с этим процесс включения фототиристора происходит так же, как и при подаче напряжения на управляющий электрод тиристора.

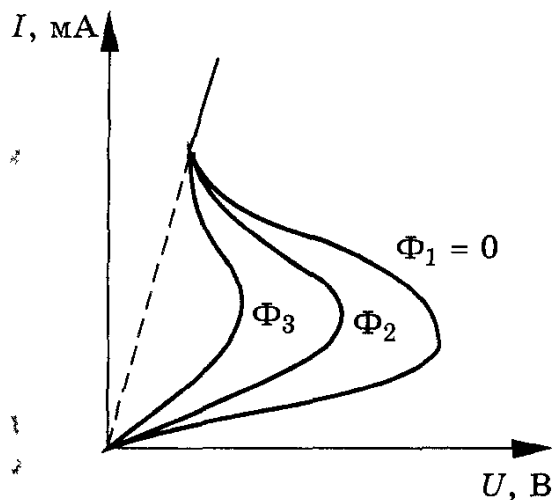


Рис.7.18. Вольтамперная характеристика фототиристора

Чем больше световой поток, действующий на тиристор, тем при меньшем напряжении включается фототиристор. Его вольтамперная характеристика представлена на рис.7.18.

Фототиристор остается во включенном состоянии после окончания импульса светового потока. Для его выключения необходимо уменьшить напряжение или ток до значений, меньших напряжения или тока удержания. Сопротивление фототиристора во включенном состоянии — единицы и доли Ом,

а в выключенном — сотни кОм. Время переключения лежит в пределах $10^{-5} \dots 10^{-6}$ с.

Если у фототиристора имеется вывод от одной из базовых областей, то, подавая на управляющий электрод напряжение, смещающее соответствующий эмиттерный переход в прямом направлении, можно понижать напряжение включения. Само включение фототиристора по-прежнему будет осуществляться действием светового потока. Достоинствами фототиристорov являются: малое потребление мощности во включенном состоянии, малое время включения, отсутствие искрения, малые габариты.

Основными параметрами фототиристорov являются: напряжение включения $U_{вкл}$; ток включения $I_{вкл}$, соответствующий напряжению включения; напряжение выключения $U_{выкл}$ и ток выключения $I_{выкл}$, при которых фототиристор переходит из открытого состояния в закрытое; темновой ток I_T ; пусковой ток

$\Phi_{\text{пуск}}$; минимальный управляющий (пороговый) световой поток; интегральная чувствительность; время выключения $t_{\text{выкл}}$; номинальный ток открытого фототиристора $I_{\text{ном}}$; максимально допустимое обратное анодное напряжение $U_{\text{обр макс}}$.

7.14. Оптопары

Оптопарой называют оптоэлектронный полупроводниковый прибор, содержащий источник и приемник оптического излучения, которые оптически и конструктивно связаны между собой, и предназначенный для выполнения различных функциональных преобразований электрических и оптических сигналов.

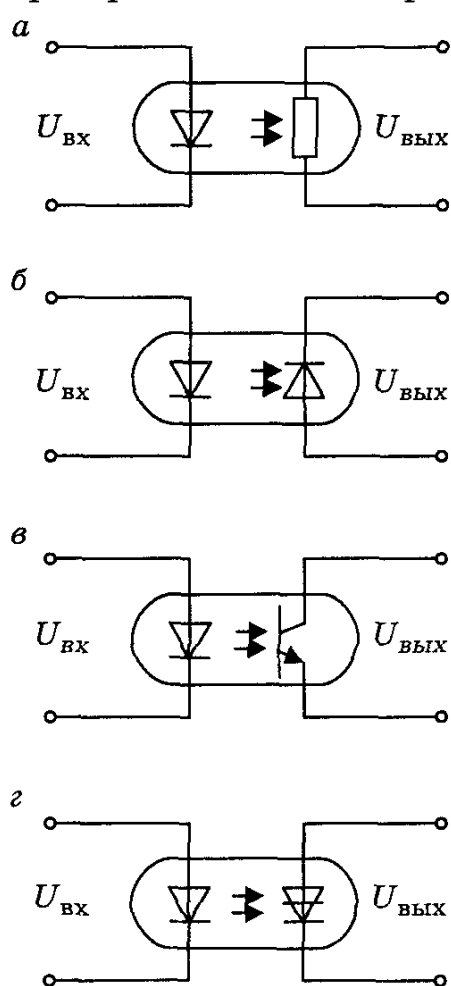


Рис.7.19. Простейшие оптопары: резисторная (а); диодная (б); транзисторная (в); тиристорная (г)

Источниками излучения могут быть лампы накаливания, газоразрядные лампы, полупроводниковые излучатели, светодиоды. В интегральных оптоэлектронных схемах источником оптического излучения является инжекционный светодиод, обеспечивающий высокое быстродействие оптопар. Фотоприемниками могут быть: фоторезисторы, фотодиоды, фототранзисторы, фототиристоры. Сочетание в одном конструктивном элементе светодиода с одним из этих фотоприемников позволило создать ряд оптопар с различными характеристиками: резисторных, диодных, транзисторных, тиристорных (рис.7.19). Связывающим звеном между источником излучения и фотоприемником служит пассивная или активная оптическая среда, выполняющая функции световода.

Принцип действия оптопары основан на двойном преобразовании энергии. В источниках излучения энергия электрического сигнала преобразуется в оптическое излучение, а в фотоприемниках оптический сигнал преобразуется в электрический сигнал (ток или напряжение). Оптопара представляет собой прибор с электрическими

входными и выходными сигналами.

Световод обеспечивает гальваническую развязку входной и выходной цепей (сопротивление изоляции может достигать

$10^{12} \dots 10^{14}$ Ом, а емкость связи 10^{-2} пФ) и однонаправленность сигналов, что характерно для оптических линий связи.

Резисторные оптопары наиболее универсальны. Они могут использоваться в аналоговых и ключевых устройствах, имеют широкий диапазон изменения сопротивления (десятки-сотни МОм в неосвещенном и сотни Ом в освещенном состояниях), низкий частотный диапазон.

Диодные оптопары используются в качестве ключа и могут коммутировать ток с частотой $10^6 \dots 10^7$ Гц. Темновое сопротивление достигает $10^8 \dots 10^{10}$ Ом, а при освещении снижается до сотен Ом. Сопротивление между входной и выходной цепями $10^{13} \dots 10^{15}$ Ом.

Транзисторные оптопары имеют большую чувствительность, чем диодные. Быстродействие не превышает 10^5 Гц. Тиристорные оптопары применяются в ключевых режимах, для формирования и коммутации мощных импульсов.

7.15. Входные и выходные параметры оптопар

Наиболее распространенные на практике оптопары можно описать следующими параметрами: излучателя (входные); выходные (фотоприемника); передаточные (передачи сигнала со входа на выход); изоляции.

Основными параметрами для входной цепи оптопар являются следующие.

1. Номинальный входной ток $I_{\text{вх ном}}$ — значение тока, рекомендуемое для оптимальной эксплуатации оптопары, а также для снятия ее основных параметров.

2. Входное напряжение $U_{\text{вх}}$ — падение напряжения на излучательном диоде при протекании номинального входного тока $I_{\text{вх ном}}$.

3. Входная емкость $C_{\text{вх}}$ — емкость между входными выводами оптопары в номинальном режиме.

4. Максимальный входной ток $I_{\text{вх макс}}$ — максимальное значение постоянного прямого тока, при котором сохраняется работоспособность оптопары.

5. Обратное входное напряжение $U_{\text{вх обр}}$ — максимальное значение обратного напряжения любой формы (постоянное, импульсное, синусоидальное и др.), которое длительно выдерживает излучательный диод без нарушения нормальной работы.

Выходными параметрами оптопар являются следующие.

1. Максимально допустимое обратное выходное напряжение $U_{\text{вых обр макс}}$ — максимальное значение обратного напряжения любой формы, которое выдерживает фотоприемник без нарушения нормальной работы.

2. Максимально допустимый выходной ток $I_{\text{вых}}$ — максимальное значение тока, протекающего через фотоприемник во включенном состоянии оптопары.

3. Ток утечки (темновой ток) на выходе $I_{\text{ут}}$ — ток на выходе оптопары при $I_{\text{вх}} = 0$ и заданном значении и полярности $U_{\text{вых}}$.

4. Выходное остаточное напряжение (напряжение насыщения) $U_{\text{ост}}$ — значение напряжения на включенном фоторезисторе или фототиристоре в режиме насыщения.

5. Выходная емкость $C_{\text{вых}}$ — емкость на зажимах фотоприемника.

Эффективность передачи электрических сигналов со входа на выход оптопары определяется следующими передаточными параметрами:

коэффициентом передачи по току K_i — это отношение тока на выходе оптопары $I_{\text{вых}}$ к вызвавшему его входному току $I_{\text{вх}}$:

$$K_i = I_{\text{вых}} / I_{\text{вх}}. \quad (7.11)$$

Он определяется в статическом и динамическом режимах:

$$K_{\text{ид}} = dI_{\text{вых}} / dI_{\text{вх}}. \quad (7.12)$$

Зависимость $I_{\text{вых}} = f(I_{\text{вх}})$ называется передаточной характеристикой и имеет нелинейный характер. Нелинейность передаточной характеристики определяется нелинейностью ВАХ излучательного диода и характеристикой фотоприемника. Так как тиристорная оптопара работает в ключевом режиме, то передаточная характеристика описывается входным током оптопары, при котором включается фототиристор. Различают минимальное значение входного тока, при котором происходит надежное отпирание фототиристора, и максимально допустимый входной ток помехи $I_{\text{пом макс}}$, при котором фототиристор не включается.

Быстродействие оптопар характеризуется временем переключения: $t_{\text{пер}} = t_{\text{вкл}} + t_{\text{выкл}}$. Время включения состоит из времени задержки при включении и времени нарастания: $t_{\text{вкл}} = t_{\text{зд}} + t_{\text{нар}}$. Время задержки при включении $t_{\text{зд}}$ — время от момента подачи импульса входного тока до момента нарастания выходного тока до уровня $0,1I_{\text{вых макс}}$. Время нарастания выходного тока $t_{\text{нар}}$ характеризуется временем нарастания выходного тока от уровня $0,1I_{\text{вых макс}}$ до уровня $0,9I_{\text{вых макс}}$. Время выключения оптопары определяется временем спада $t_{\text{сп}}$ и временем задержки $t_{\text{зд}}$: $t_{\text{выкл}} = t_{\text{зд}} + t_{\text{сп}}$. Время задержки — это время с момента прекращения воздействия входного сигнала до момента уменьшения выходного тока до уровня $0,9I_{\text{вых макс}}$. Время спада — время уменьшения выходного тока от $0,9I_{\text{вых макс}}$ до уровня $0,1I_{\text{вых макс}}$.

Параметрами изоляции оптопар являются: максимально допустимое пиковое напряжение $U_{\text{из пик}}$ и статическое напряжение изоляции $U_{\text{из}}$ между входом и выходом; сопротивление изоляции $R_{\text{из}}$; проходная емкость $C_{\text{пр}}$ и максимально допустимая скорость нарастания выходного напряжения.

7.16. Жидкокристаллические индикаторы

Жидкокристаллические индикаторы являются пассивными приборами. Равновесное термодинамическое состояние вещества, при котором оно обладает свойствами, присущими твердым кристаллам, а также текучестью, поверхностным натяжением и вязкостью, характерными для жидкостей, называют жидкокристаллическим (мезоморфным).

Работа жидкокристаллических индикаторов основана на использовании жидких кристаллов, открытых еще в прошлом веке и представляющих собой некоторые органические жидкости с упорядоченным расположением молекул, характерным для кристаллов. Жидкие кристаллы прозрачны для световых лучей, но под действием электрического поля напряженностью 2...5 кВ/см структура их нарушается, молекулы располагаются беспорядочно и жидкость становится непрозрачной.

Молекулы жидких кристаллов (ЖК) имеют сравнительно большую длину и относительно малую ширину. Они относятся к диэлектрикам и имеют удельное сопротивление $10^6 \dots 10^{10}$ Ом·см, зависящее от наличия примесей.

Применяются три основных типа жидких кристаллов: смектические (текучие), нематические (собственно жидкие), холестерические. Смектические ЖК имеют сильно вытянутые линейные молекулы, расположенные параллельно длинным осям, и образуют слои равной толщины, расположенные один под другим. Текучесть обеспечивается за счет взаимного скольжения слоев.

В нематических ЖК оси молекул также параллельны, но они не образуют слоев и размещены хаотично. Поэтому нематический ЖК мутный для проходящего и отраженного света. Под действием электрического или магнитного полей можно добиться оптической однородности среды и полного ее просветления.

Холестерические ЖК являются разновидностью смектических, у которых ориентация молекул меняется от слоя к слою. Жидкокристаллические индикаторы (ЖКИ) не генерируют оптического излучения, а модулируют его интенсивность за счет изменения его характеристик: амплитуды, фазы, длины волны, плоскости поляризации и направления распространения. В связи с этим ЖКИ являются пассивными приборами.

Принцип действия жидкокристаллических индикаторов основан на изменении оптических показателей (свойств) кристалла под действием электрического поля. Оптическими показателями являются: коэффициенты отражения, рассеивания, поглощения; показатель

преломления; спектральное отражение или пропускание; оптические анизотропия, разность кода, оптическая активность. Для этих изменений требуются малые напряжения и низкая потребляемая мощность. Вследствие модуляции падающего света изменяется цвет участка, к которому приложено электрическое поле, а на поверхности вещества проявляется рисунок требуемой конфигурации.

Конструктивно ЖКИ выглядят очень просто, между двумя стеклянными пластинами помещается жидкий кристалл, а электроды наносятся на внутреннюю сторону пластин в виде тонких, почти не видимых на стекле токопроводящих полосок.

На практике используются ЖКИ, работающие на просвет и отражение. Если ячейка работает на просвет, то электроды на обеих пластинах выполняются прозрачными (рис.7.20, а). Если ЖКИ работает на отражение, то задний электрод выполняется непрозрачным (рис.7.20, б) и должен быть зеркально отражающим.

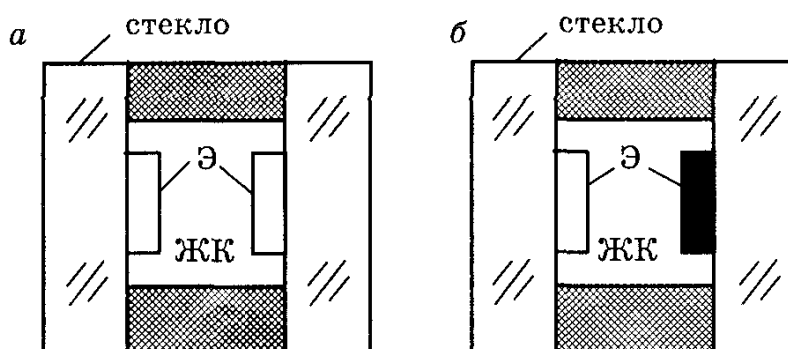


Рис.7.20. Конструкция жидкокристаллических индикаторов, работающих на просвет (а) и отражение (б)

При работе ЖКИ в условиях низкой освещенности искусственно создается подсветка. У ЖКИ, работающих на просвет, за задней пластиной размещают источник света, а у ЖКИ, работающих на отражение, источник света размещают сбоку или спереди.

На практике ЖКИ используются цифровые, буквенно-цифровые и в виде определенных символов. Они могут работать в диапазоне температур $-20...+55\text{ }^{\circ}\text{C}$, а их долговечность составляет десятки тысяч часов.

Жидкокристаллические индикаторы управляются переменным напряжением. При постоянном напряжении происходит перенос примесей на электроды, что снижает контрастность изображения, и возникают необратимые электрохимические процессы, резко снижающие срок службы. В связи с этим в паспортных данных индикаторов указывается допустимое значение постоянной составляющей напряжения (порядка 50...170 мВ) и напряжение управления.

Параметры ЖКИ следующие.

1. Контрастность или коэффициент контраста знака по отношению к фону

$$K = \frac{L_{\phi} - L_{\text{з}}}{L_{\phi}} 100\%,$$

где $L_{\text{ф}}$, $L_{\text{з}}$ — яркости фона и знака, причем значения K лежат в диапазоне 80...90%.

2. Время реакции (время «включения») и время релаксации (время «выключения») пропорциональны вязкости жидкости, квадрату толщины ЖК и приблизительно обратно пропорциональны квадрату разности между приложенным и пороговым напряжением.

3. Пороговое напряжение — минимальное напряжение, соответствующее началу свечения ЖКИ.

4. Напряжение управления — переменное напряжение, подаваемое на электроды индикатора (2...10 В).

5. Ток управления — ток, потребляемый индикатором при нормальной контрастности (1...100 мкА).

6. Частота управляющего напряжения (30...1000 Гц).

7. Температурный диапазон работы (−20...+55 °С).

Жидкокристаллические индикаторы обладают следующими достоинствами: простотой конструкции, долговечностью, составляющей десятки тысяч часов, малой удельной мощностью потребления энергии (5...50 мкВт/см²), высокой контрастностью, неизменяющейся при увеличении освещенности, совместимостью с микросхемами управления, выполненными по МОП-технологии.

К недостаткам ЖКИ относятся: малый температурный диапазон (−20...+55 °С), непостоянство параметров во время работы и срока хранения, необходимость подсветки для наблюдения в ночное время суток, низкое быстродействие, т.е. время появления или исчезновения знака, которое определяется временем перехода молекул ЖК из упорядоченного расположения в беспорядочное или обратно и составляет до 200 мс.

По виду отображаемой информации ЖКИ бывают: цифровые, буквенно-цифровые, графические, мнемонические, шкальные. Цифровые и буквенно-цифровые ЖКИ выполняются в виде сегментов или матриц, одноразрядные или многоразрядные. При небольшом числе элементов каждый из них имеет свой вывод для подключения источника питания.

Идея получения индикатора с цветными элементами отображения, цвет которых изменяется простым изменением питающего напряжения, на практике труднореализуема, поскольку требует создания очень равномерного по толщине слоя ЖК и его однородной ориентации по всей площади индикатора. Изменение толщины слоя ЖК на десятые доли микрометра приводит к заметному изменению цвета. Такой индикатор при любом изменении внешних условий (температуры, давления, механических воздействий) неуправляемо меняет цвет, а при кодировании информации цветом теряет работоспособность.

Глава 8. ЭЛЕМЕНТЫ ИНТЕГРАЛЬНЫХ МИКРОСХЕМ

8.1. Пассивные элементы интегральных микросхем

Усложнение электронных устройств и систем, в которых количество дискретных элементов достигло десятков и сотен тысяч, вызвало снижение эксплуатационной надежности при одновременном увеличении габаритов и массы, росте потребления электрической энергии, стоимости. Эти недостатки устраняются с внедрением изделий микроэлектроники.

Микроэлектроника — это область науки и техники, занимающаяся физическими и техническими проблемами создания интегральных схем. Интегральная технология является наиболее важным технологическим приемом микроэлектроники и позволяет на одной пластине создавать группы элементов, схемно соединенных между собой. Функциональные узлы, выполненные по интегральной технологии, называют интегральными микросхемами.

Интегральная микросхема — это микроэлектронное изделие, выполняющее определенную функцию преобразования, имеющее высокую плотность упаковки электрически соединенных компонентов (транзисторов, резисторов и др.), изготовленных в едином технологическом цикле на общей подложке.

Наиболее распространенными пассивными элементами в полупроводниковых микросхемах являются резисторы. Слой полупроводника, изолированный от других элементов, может служить резистором интегральной микросхемы. Однако ввиду низкого удельного сопротивления слоя полупроводника резисторы занимают большую часть площади всей микросхемы. В связи с этим микросхемы проектируют с минимальным числом резисторов, а величина их сопротивления должна быть небольшой, менее 10 кОм. Так, к примеру, цифровые интегральные микросхемы содержат меньше резисторов, чем аналоговые схемы. А цифровые микросхемы на полевых транзисторах практически не имеют резисторов, их функции выполняют дополнительные транзисторы, работающие на крутом восходящем участке вольтамперной характеристики.

Наряду с резисторами в гибридных интегральных микросхемах распространенными пассивными элементами являются пленочные конденсаторы. При этом пассивные элементы во многом определяют схемотехнические и эксплуатационные характеристики интегральных микросхем (ИМС). В низкочастотных микросхемах используются дискретные миниатюрные конденсаторы

и катушки индуктивности, а в аналоговых высокочастотных микросхемах — пленочные конденсаторы емкостью менее 100 пФ. Пленочные конденсаторы бывают как тонко-, так и толстопленочные и занимают большую площадь ИС. В связи с этим в полупроводниковых интегральных микросхемах роль конденсаторов выполняют обратносмещенные $p-n$ переходы и структуры металл-диэлектрик — полупроводник (МДП-конденсаторы).

Несмотря на ограничения на размеры или допуски абсолютных значений, пассивные элементы в интегральных схемах обладают некоторыми преимуществами монокристаллических структур, такими, как хорошая воспроизводимость по номинальной величине и температурной зависимости.

В зависимости от формы обрабатываемых электрических сигналов микросхемы бывают аналоговыми или цифровыми.

Параметром, определяющим уровень сложности микросхем, является степень интеграции, под которой понимается округленный до ближайшего целого числа коэффициент K , являющийся показателем десятичного логарифма от числа N содержащихся в микросхеме элементов и компонентов: $K = \lg N$.

По уровню сложности цифровые микросхемы подразделяются на малые (МИС, $K \leq 1...2$), средние (СИС, $2 \leq K \leq 3...4$), большие (БИС, $3...4 \leq K \leq 5$) и сверхбольшие (СБИС, $K > 5$).

Основные типы микросхем — пленочные и полупроводниковые. В пленочных элементы и соединения выполнены в виде различных пленок (проводящие, резистивные и диэлектрические) на подложке из диэлектрика. В полупроводниковых микросхемах пассивные и активные элементы вместе с изолирующими и проводящими областями создаются на одной подложке кремния или другого полупроводника. Применяются еще и так называемые гибридные микросхемы, в которых органически сочетаются в одном корпусе пленочные конструкции из пассивных элементов с дискретными миниатюрными активными компонентами.

К пассивным компонентам ИС относятся резисторы, конденсаторы, индуктивности и внутрисхемные соединения.

8.1.1. Резисторы

В ИМС применяются пленочные, диффузионные резисторы и резисторы на основе МДП-структур.

Сопротивление бруска из однородного проводящего кристаллического материала определяется выражением

$$R = \rho l / bd, \quad (8.1)$$

где ρ — удельное сопротивление резистивного материала, обратное удельной проводимости:

$$\sigma = \frac{l}{\rho} = q(n\mu_n + p\mu_p); \quad (8.2)$$

где l , b , d — длина, ширина и толщина резистивной пленки.

Для изготовления пленочных резисторов используются различные материалы: металлы, сплавы, смеси металлов с диэлектриком (керметы), удовлетворяющие требованиям по металлургической совместимости, адгезии, технологичности и стабильности. Каждый материал характеризуется определенной толщиной, для которой удельное сопротивление материала является оптимальным: $\rho_s = \rho/d$.

Параметр ρ_s называют поверхностным сопротивлением, которое имеет размерность Ом, но часто выражается в Ом на квадрат (Ом/□). А сопротивление резистора

$$R = \rho_s \frac{l}{b}. \quad (8.3)$$

Резисторы в тонкопленочных ИС представляют собой полосу или пленку определенной конфигурации, нанесенную между двумя контактами на изолирующей подложке. На рис.8.1, а, б показаны конфигурации пленочных резисторов.

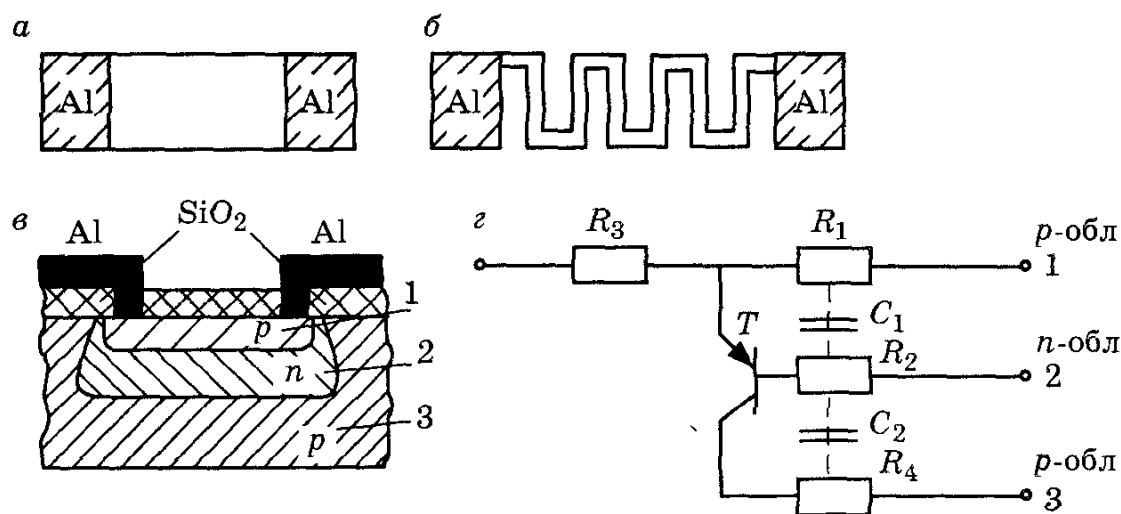


Рис.8.1. Упрощенная конструкция пленочных резисторов (а, б), структурная (в) и эквивалентная (г) схемы диффузионных резисторов

Используя поверхностное сопротивление ρ_s в качестве параметра резистивной пленки, можно изготавливать резисторы с различными сопротивлениями, используя один и тот же материал, изменяя только отношение l/b . Для прямоугольных резисторов максимальная длина по технологическим соображениям ограничена величиной $K_{\phi} = l/b = 10$. Для реализации резисторов с

$K_{\phi} > 10$ используют зигзагообразную конфигурацию (рис.8.1, б), при этом площадь платы, занимаемая резистором, уменьшается. Сопротивление пленочного резистора может достигать значений порядка 10 МОм. После нанесения резистивной пленки обычно производится подгонка под номинал, что позволяет получить прецизионные и стабильные резисторы.

В монолитных ИМС используются диффузионные резисторы, изготавливаемые одновременно с транзисторами в одном технологическом процессе и на той же подложке. Диффузионные резисторы изготавливаются на диффузионных слоях базовой и эмиттерной областей транзисторной структуры (рис.8.1, в).

Эмиттерная область содержит наибольшую концентрацию примеси и имеет наименьшее удельное сопротивление. Она служит для создания резисторов с малым сопротивлением, до 10 Ом и малым температурным коэффициентом сопротивления ($\text{ТКС} = 0,01 \% / ^\circ\text{C}$).

Коллекторная область транзистора содержит наименьшую концентрацию примеси и обладает большим сопротивлением. Из-за малой концентрации примеси температурный коэффициент сопротивления у этих резисторов очень велик.

На практике в качестве диффузионного резистора используется базовая область транзисторной структуры, сопротивление которой может достигать 50 кОм с ($\text{ТКС} = 0,1 \dots 0,3 \% / ^\circ\text{C}$).

Для получения резисторов с большими номиналами сопротивлений используются так называемые пинч-резисторы (сжатый резистор), которые изготавливаются в процессе базовой диффузии в виде резистивных слоев. Пинч-резистор имеет меньшую площадь сечения, ограниченную p - n переходом, образованного путем эмиттерной диффузии на поверхности резистивного слоя. Это позволяет увеличивать поверхностное сопротивление и изготавливать резисторы большого номинала на малой площади.

Эквивалентная схема диффузионного резистора (рис.8.1, г) достаточно сложная и содержит следующие основные и паразитные элементы: R_1 — сопротивление проводящего слоя резистора; R_2 — сопротивление токам утечки n -области; R_3 — сопротивление контактов и подводящих электродов (порядка 10 Ом); R_4 — сопротивление токам утечки подложки; C_1 — емкость верхнего p - n перехода; C_2 — емкость нижнего p - n перехода; T — паразитный транзистор, у которого коллекторный переход образован подложкой и эпитаксиальной пленкой, а эмиттерный — слоем резистора и эпитаксиальной пленкой. Величины емкостей C_1 и C_2 невелики и оказывают влияние на высоких частотах. Для каждого резистора имеется своя частота, выше которой начинается резкое уменьшение сопротивления. На практике она составляет около 10 ГГц.

В микросхемах на МДП-транзисторах в качестве резисторов в виде нагрузочного сопротивления используются транзисторы, работающие на квазилинейном участке ВАХ. Сопротивление на нагрузочного резистора зависит от смещения на затворе и от разности потенциалов между истоком и подложкой. При изменении потенциала истока происходит модуляция проводимости канала под действием нижнего затвора, что приводит к изменению сопротивления нагрузочного резистора.

Диффузионные резисторы характеризуются, как и другие резистивные элементы, следующими параметрами: диапазоном номинальных значений сопротивлений, допуском по сопротивлению, температурным коэффициентом сопротивления, допустимой мощностью рассеяния и максимальным напряжением.

Из рассмотренного видно, что имеются возможности создавать резисторы больших номиналов. Однако в ИС для уменьшения габаритных размеров стремятся использовать минимальное число резисторов с максимальными номиналами.

8.1.2. Конденсаторы

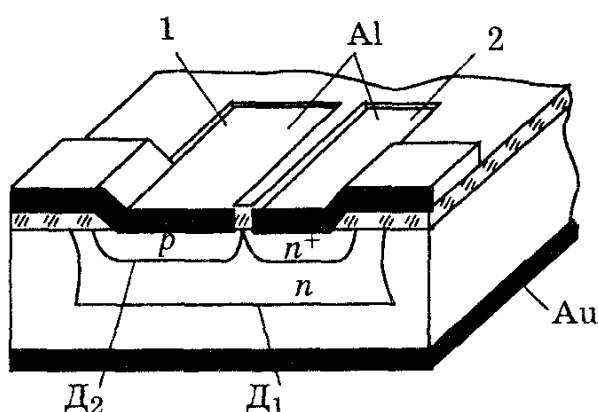


Рис.8.2. Структурная схема интегрального конденсатора на основе p - n перехода

В интегральных полупроводниковых схемах обычно применяют конденсаторы на основе p - n переходов и на основе структуры металл — диэлектрик — полупроводник. В интегральных схемах, использующих биполярные транзисторы, роль конденсаторов выполняют p - n переходы. При формировании p - n переходов используется диффузия, поэтому конденсаторы на их основе называют диффузионными. Структура такого конденсатора показана на рис.8.2, цифрами 1 и 2 обозначены омические контакты. Принцип работы диффузионных конденсаторов основан на использовании барьерной емкости обратносмещенного p - n перехода, где диэлектриком служит обедненный слой p - n перехода.

Наибольшую удельную барьерную емкость C_0 имеет переход эмиттер — база. Однако он обладает низким пробивным напряжением, $U_{пр\ эб} \leq 10$ В, что ограничивает его применение. Поэтому широко используется конденсатор, образованный переходом база — коллектор, имеющий высокое пробивное напряжение.

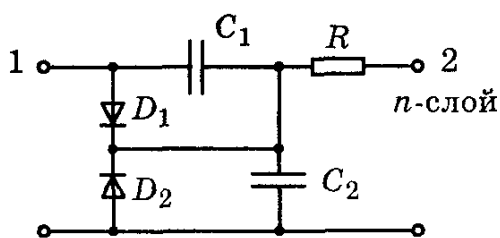


Рис.8.3. Эквивалентная схема интегрального конденсатора на основе p - n перехода

Эквивалентная схема конденсатора на основе коллекторного p - n перехода представлена на рис.8.3, где C_1 — барьерная емкость коллекторного перехода; C_2 — паразитная емкость изолирующего перехода коллектор — подложка. Она имеет ограниченное применение, так как вывод подложки является общим для всей ИС и заземлен по перемен-

ной составляющей тока. Конденсатор C_2 , однако, является неотъемлемой частью интегральной схемы, так как он всегда имеется при изоляции элементов схемы p - n переходом. Диоды D_1 и D_2 образуют емкости C_1 и C_2 ; R — сопротивление, характеризующее неидеальность диэлектрика и наличие объемного сопротивления у p -слоя.

Для эффективного использования конденсатора, т.е. для получения максимального коэффициента передачи сигнала через конденсатор в нагрузку, необходимо, чтобы отношение C_1/C_2 было возможно больше. Это достигается при низком обратном смещении перехода база — коллектор и при большом напряжении смещения перехода коллектор — подложка, что позволяет получить C_1/C_2 в пределах от 3 до 10. Приближенное значение максимальной емкости диффузионного конденсатора составляет 500 пФ. Максимальное допустимое рабочее напряжение лежит в пределах от -15 до -25 В.

Сопротивление R_1 влияет на добротность конденсатора, которая определяется соотношением

$$Q = \frac{1}{2\pi C_1 R_1}. \quad (8.4)$$

При увеличении сопротивления этого или любого резистора, включенного последовательно с конденсатором, добротность его уменьшается.

Такой конденсатор является полярным. Его емкость изменяется в зависимости от значения приложенного напряжения. Максимальное значение емкости конденсатора имеет место тогда, когда напряжение внешнего смещения равно нулю. Емкость определяется контактной разностью потенциалов. Однако такой режим работы конденсатора на практике используется редко. Как исключение иногда используется режим малых напряжений, но при этом переход должен быть обратно смещен при любой фазе приложенных напряжений. Кремниевый переход находится в закрытом состоянии до напряжения $U_{пр} = 0,5 \dots 0,7$ В, прило-

женного в прямом направлении. Поэтому при изменении ширины объемного заряда p - n перехода под действием приложенного напряжения изменяется (модулируется) емкость конденсатора. Для уменьшения эффекта модуляции емкости конденсатора напряжение смещения должно быть больше амплитуды переменного напряжения, приложенного к переходу.

Конденсаторы, использующие свойства p - n перехода, имеют ряд недостатков:

- небольшие номинальные значения емкости;
- малая добротность;
- зависимость емкости от приложенного напряжения.

На низких частотах влияние оказывает обратное сопротивление p - n перехода, а на высоких — сопротивление обкладок больше, чем структуры.

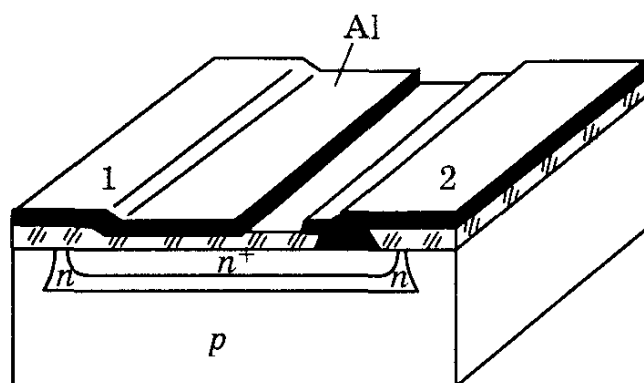


Рис.8.4. Структурная схема МДП-конденсатора

У МДП-конденсаторов имеется один p - n переход между коллекторной областью транзисторной структуры и подложкой, служащей для изоляции МДП-конденсатора от других элементов, расположенных на подложке.

Эквивалентная схема такого конденсатора показана на рис.8.5. Здесь:

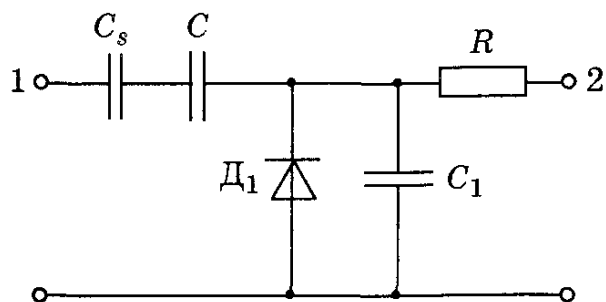


Рис.8.5. Эквивалентная схема МДП-конденсатора

Эти недостатки можно устранить, используя МДП- или МОП-конденсаторы. В качестве диэлектрика используется слой двуокиси кремния (рис.8.4), на который в дальнейшем наносится пленка алюминия, являющаяся обкладкой конденсатора. Второй обкладкой является сильнолегированная область кремния n^+ , имеющая омический контакт с выводом.

C_s — поверхностная емкость полупроводника, определяемая поверхностным состоянием полупроводника, его способностью отдавать в объем полупроводника электроны и захватывать дырки или отдавать дырки, а захватывать электроны. На поверхности полупроводника возникает положительный или отрицательный заряды;

C — полезная емкость, удельная емкость которой при толщине диэлектрического слоя $0,08...0,1$ мкм составляет около $400...650$ пФ/м²;

R — сопротивление n^+ -слоя и омических контактов;

D — диод, образованный p - n переходом;

C_1 — емкость диода.

МДП-конденсаторы являются неполярными и работают при любой полярности напряжения. Это является важным их преимуществом перед диффузионными. Кроме того, емкость МДП-конденсаторов зависит от частоты, а коэффициент передачи составляет не менее 0,9. В связи с этим они непригодны для работы в СВЧ диапазоне.

8.1.3. Пленочные конденсаторы

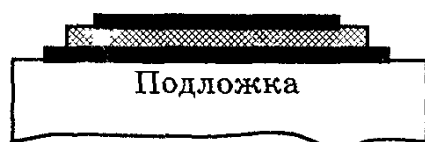


Рис.8.6. Структурная схема пленочного конденсатора

Они позволяют получить большую емкость и представляют собой многослойную структуру, показанную на рис.8.6. На подложку наносится слой металла, служащий обкладкой конденсатора, на поверхность которого наносится слой диэлектрика. Диэлектрик покрывается металлическим слоем, служащим второй обкладкой конденсатора. В качестве диэлектрика используется оксид тантала или монооксид кремния. Температурный коэффициент емкости таких конденсаторов порядка $0,02...0,04$ %/°C, а добротность на высоких частотах определяется сопротивлением обкладок. В связи с этим чаще используются алюминиевые обкладки. Сопротивление пленки тантала велико, порядка 100 Ом/□, поэтому танталовые конденсаторы являются низкочастотными.

В отличие от конденсаторов на основе p - n перехода в тонкопленочных конденсаторах параметры не зависят от величины и полярности прикладываемого напряжения и имеют большее значение емкости на единицу площади при меньшем паразитном воздействии. Однако имеется два основных недостатка, присущих тонкопленочным конденсаторам: требуются дополнительные технологические этапы, помимо обычных диффузионных циклов; разрушаются из-за пробоя диэлектрика, когда напряжение превышает номинальное значение.

8.2. Биполярные транзисторы

Основным и наиболее универсальным элементом интегральных микросхем является биполярный транзистор. В большинстве случаев используется транзистор n - p - n типа, ибо подвижность

электронов больше подвижности дырок, и они обладают лучшими частотными свойствами, чем транзисторы $p-n-p$ типа.

Главное отличие структур интегральных биполярных транзисторов в микросхемах от дискретных транзисторов состоит в том, что интегральные транзисторы имеют дополнительные области, которые изолируют их от общей полупроводниковой подложки. Выводы интегральных транзисторов располагаются на одной плоскости, что позволяет легко проводить межэлементные соединения всей микросхемы.

Изготовление транзисторов осуществляется одновременно с созданием других элементов схемы: резисторов, конденсаторов, диодов; при этом используются аналогичные полупроводниковые области: эмиттерная, базовая, коллекторная, т.е. все элементы полупроводниковых микросхем конструктивно и технологически совместимы.

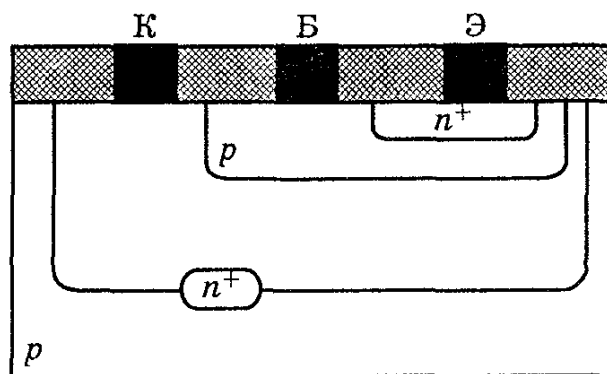


Рис.8.7. Структурная схема планарно-эпитаксиального транзистора

Структура планарно-эпитаксиального транзистора представлена на рис.8.7. На кремниевой подложке с электропроводностью p -типа методом диффузии изготавливаются области коллектора, базы и эмиттера. Особенностью планарных транзисторов является неравномерное распределение примеси в коллекторной области. Наличие большого числа примеси у коллекторного перехода обуславливает низкое

значение его пробивного напряжения и большое значение обратного сопротивления коллектора. Все это вызывает сильное влияние подложки на электрические параметры транзистора и ограничивает возможности планарных транзисторов в полупроводниковых интегральных схемах.

Улучшить ряд параметров транзисторов удастся, используя планарно-эпитаксиальную технологию. Важной конструктивной особенностью эпитаксиально-планарных транзисторов является скрытый n^+ -слой, предназначенный для уменьшения объемного сопротивления коллекторной области и уменьшения степени влияния подложки на характеристики и параметры транзисторов. Низкоомный скрытый слой шунтирует расположенный над ним более высокоомный коллекторный слой n -типа и в десятки раз уменьшает объемное сопротивление коллекторной области между коллекторным переходом и выводом коллектора.

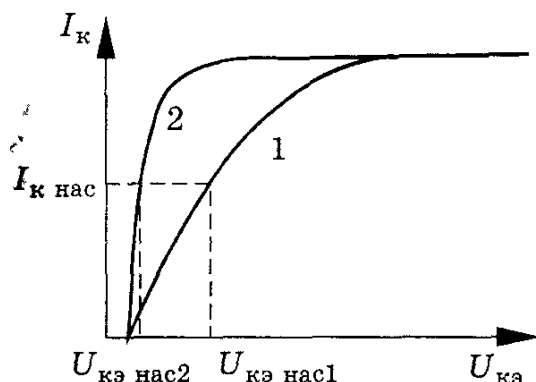


Рис.8.8. Вольтамперные характеристики планарно-эпитаксиального транзистора: без скрытого (1) и со скрытым (2) слоями

Выходные характеристики в схеме с общим эмиттером в диапазоне малых значений $U_{кэ}$ для транзисторов без скрытого слоя 1 и со скрытым слоем 2 приведены на рис.8.8. Скрытый n^+ -слой влияет на форму выходной характеристики только в режиме насыщения, где $r_{к \text{ диф}}$ невелико. Скрытый слой позволяет получить малое значение остаточного напряжения при работе транзистора в цифровых микросхемах.

Интегральные транзисторы в полупроводниковых микросхемах обладают следующими параметрами:

коэффициент передачи тока базы порядка 200; граничная частота до 500 МГц; емкость коллектора до 0,5 пФ; пробивное напряжение для коллекторного перехода до 50 В, для эмиттерного до 8 В; удельное сопротивление n - и p -слоев составляет несколько сотен, а n^+ -слоя — не более 20 Ом/□.

Ввиду того, что интегральный транзистор занимает малую площадь подложки по сравнению с пассивными элементами, то в интегральных микросхемах используется большее число транзисторов, чем в дискретных аналогах.

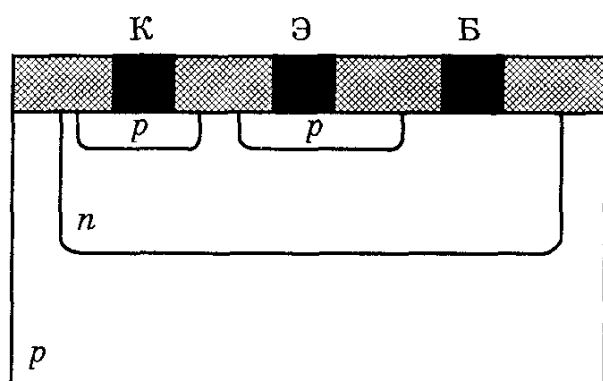


Рис.8.9. Структурная схема интегрального горизонтального транзистора

Некоторые аналоговые схемы требуют использования p - n - p транзисторов, которые изготавливаются одновременно с транзисторами n - p - n типа. Такой интегральный транзистор принято называть горизонтальным, боковым или латеральным (рис.8.9).

Эмиттерный и коллекторный переходы изготавливаются одновременно за счет диффузии акцепторной примеси. За счет меньшей подвижности

дырок коэффициент передачи тока базы и граничная частота усиления значительно ниже, чем у аналогичных n - p - n транзисторов.

В латеральном транзисторе перенос зарядов протекает в горизонтальном направлении, параллельно поверхности подложки. Инжектированные эмиттером дырки диффундируют в горизонтальном направлении к коллектору. Коэффициент усиления по

току латерального транзистора невелик из-за малого коэффициента инжекции эмиттера и широкой базы. Относительно низкая концентрация примесей и небольшая эффективная площадь эмиттера не позволяют получить большой коэффициент инжекции эмиттера. Одинаковые области эмиттера и коллектора обуславливают симметрию латерального транзистора, а это значит, что прямой и инверсный коэффициенты усиления по току почти одинаковы. Пробивные напряжения обоих переходов также практически одинаковы и составляют 30...50 В.

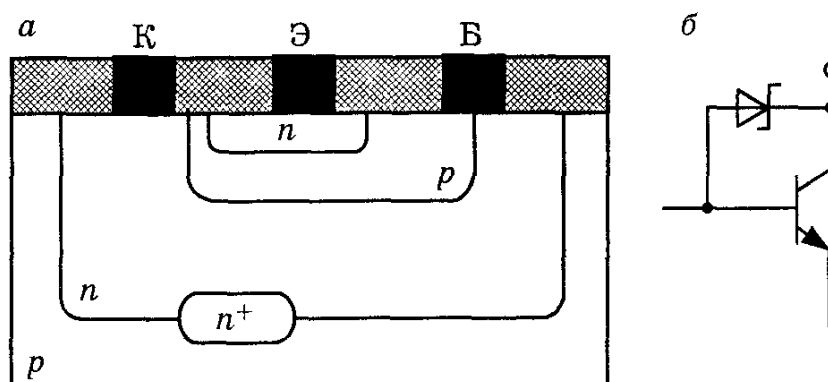


Рис.8.10. Структурная схема (а) и условное обозначение (б) транзистора с барьером Шотки

Важным параметром, характеризующим быстродействие транзистора, является время рассасывания избыточных зарядов. Для уменьшения его интегральный транзистор легируется золотом, которое имеет большой коэффициент диффузии и проникает во все области транзистора (базу, эмиттер, коллектор). Это приводит к созданию дополнительных центров рекомбинации. В результате уменьшается время жизни неосновных носителей в базе и снижаются коэффициенты передачи $h_{21э}$, $h_{21б}$. Чтобы сохранить высокие значения $h_{21э}$, $h_{21б}$, уменьшив время рассасывания, переход база — коллектор шунтируют диодом Шотки. Такие транзисторы называют транзисторами с барьером Шотки. В отличие от планарного транзистора у транзисторов с барьером Шотки базовое контактное отверстие расширено в сторону коллекторной области n -типа (рис.8.10, а). Диод Шотки образуется в месте контакта металла с высокоомной коллекторной областью n -типа. Диод Шотки оказывается включенным параллельно коллекторному переходу (рис.8.10, б).

В режиме отсечки и в активном режиме потенциал коллектора выше потенциала базы, диод Шотки закрыт, и транзистор работает как обычный биполярный транзистор. При переходе из активного режима в режим насыщения потенциал коллектора становится меньше потенциала базы. Диод Шотки открывается, и основная часть тока базы поступает в коллектор через него, ми-

ная область базы. При этом не происходит накопления избыточного заряда в области базы, и при переключении транзистора из режима насыщения в активный или режим отсечки почти отсутствует процесс рассасывания избыточного заряда. Время рассасывания избыточного заряда определяется временем пролета электронов через базу и для транзисторов с достаточно тонкой базой, менее 1 мкм, составляет не более 1 нс.

Основная область применения транзисторов с диодом Шоттки — это цифровые микросхемы с повышенным быстродействием, где транзисторы работают в режиме насыщения. На быстродействие работы транзистора в импульсном режиме, кроме времени рассасывания, сильно влияют времена задержки, нарастания и спада, которые определяются барьерными емкостями переходов и емкостью нагрузки. Применение транзисторов с диодом Шоттки позволяет повысить быстродействие цифровых микросхем в 2...5 раз.

В цифровых интегральных микросхемах широко используются особые транзисторные структуры — многоэмиттерные транзисторы, не имеющие дискретного аналога. Многоэмиттерные n - p - n транзисторы (МЭТ) отличаются от одноэмиттерных тем, что в их базовой области p -типа создается несколько эмиттерных областей (обычно 4...8). Структуры МЭТ получают в едином технологическом процессе изготовления ИС вместе с одноэмиттерными интегральными транзисторами. Многоэмиттерный транзистор можно представить в виде совокупности отдельных n - p - n транзисторов, число которых равно числу эмиттеров (рис.8.11, а), и имеющих общие коллектор и базу.

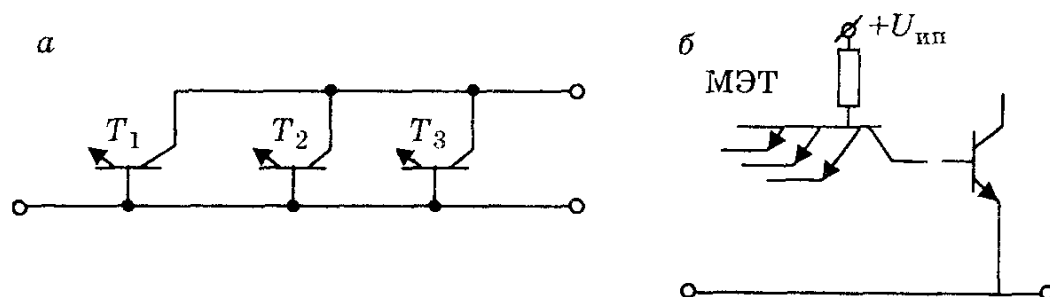


Рис.8.11. Многоэмиттерный транзистор (а) и схема его включения (б)

Под каждым эмиттером расположена активная область базы, а между соседними эмиттерами — пассивная область. Соседние эмиттеры вместе с разделяющей их пассивной областью базы образуют литеральный паразитный транзистор n - p - n типа. Роль коллектора в паразитном транзисторе выполняет эмиттер, на который подано отрицательное напряжение. Для устранения паразитного явления расстояние между соседними эмиттерами МЭТ делают больше диффузионной длины неосновных носителей заряда в базе.

Включение МЭТ осуществляется по схеме, представленной на рис.8.11, б. МЭТ используется для создания микросхем транзисторно-транзисторной логики. В интегральных микросхемах часто используется инверсное включение МЭТ, при этом транзистор называют многоколлекторным (МКТ). Он находит применение в интегральных схемах с инжекционным питанием.

8.3. Диоды полупроводниковых ИМС

Использование однотипных активных структур ИС позволяет использовать эмиттерный или коллекторный переходы в качестве диода. Диоды с различными электрическими параметрами можно получить на основе одинаковых транзисторных структур, выбирая соответствующую схему коммутации выводов транзистора.

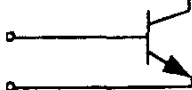
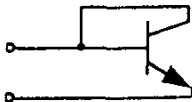
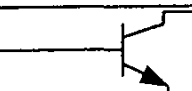
Существует пять вариантов коммутации выводов транзистора для создания диода (табл.8.1):

- 1) переход база — эмиттер с разомкнутой цепью коллектора;
- 2) переход база — эмиттер с коллектором, закороченным на базу;
- 3) переход база — коллектор с разомкнутым эмиттером;
- 4) переход база — коллектор с эмиттером, закороченным на базу;
- 5) включены в параллель переходы база — эмиттер и база-коллектор.

В табл.8.1 приведены также некоторые параметры интегральных диодов.

Таблица 8.1

Диоды в интегральном исполнении

Номер схемы	Тип диодного включения	Последова- тельное со- противление	Напряжение пробоя, В	Обратный ток, нА
1		$\approx r_{\text{б}}$	≈ 7	0,5...1,0
2		$\approx \frac{r_{\text{к}} + r_{\text{б}}}{h_{21\text{э}}}$	≈ 7	0,5...1,0
3		$\approx r_{\text{б}} + r_{\text{к}}$	> 40	0,5...2,0
4		$\approx r_{\text{б}} + r_{\text{к}}$	> 40	15...30
5		$\approx r_{\text{б}} + r_{\text{к}}$	≈ 7	15...40

Анализ параметров интегральных диодов показывает, что оптимальными вариантами включения являются схемы 1 и 2, имеющие малые обратный ток и прямое сопротивление. Малые пробивные напряжения таких диодов несут существенны для низковольтных интегральных микросхем.

Некоторые схемы диодного включения используются в качестве стабилитронов. Конкретная схема включения диода выбирается в зависимости от необходимого напряжения стабилизации и ТКН. Для стабилизации напряжения до 7 В используется эмиттерный переход (табл.8.1, схема 1), работающий в режиме электрического пробоя. ТКН у такого стабилитрона не превышает 0,2 %/°С. Низковольтные стабилитроны получаются при прямом смещении $p-n$ перехода, напряжение стабилизации приблизительно равно высоте потенциального барьера и составляет порядка 0,7 В. Для повышения напряжения стабилизации используется последовательное включение диодов, у которых применяется переход база-эмиттер с коллектором, закороченным на базу.

8.4. Биполярные транзисторы с инжекционным питанием

Биполярные транзисторы с инжекционным питанием были предложены в 1971 году в результате развития интегральной технологии и не имеют аналогов среди дискретных транзисторов. Отличительной особенностью биполярных транзисторов с инжекционным питанием является наличие дополнительной области с электропроводностью того же типа, что и у базы транзистора. Эту область называют инжектором, а p_1-n_1 переход инжекционным.

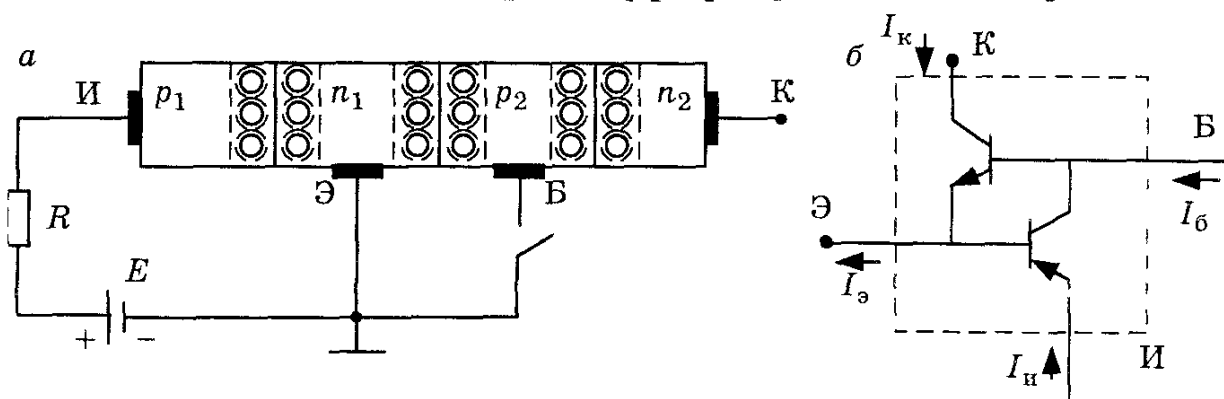


Рис.8.12. Схема подключения напряжений (а) и двухтранзисторная модель (б) планарного транзистора с инжекционным питанием

В связи с этим, транзистор с инжекционным питанием представляет собой четырехслойную структуру (рис.8.12. а), в которой соединены между собой $p_1-n_1-p_2$ и $n_2-p_2-n_1$ транзисторы (рис.8.12, б).

Принцип действия транзистора с инжекционным питанием рассмотрим по схеме на рис.8.12, а. Пусть на инжекторный переход подано прямое напряжение от источника питания E . Последовательно включенный резистор R ограничивает напряжение и ток в инжекторном переходе. Тогда из области инжектора в область эмиттера инжектируются дырки, а из эмиттера в инжектор — электроны.

Для простоты понимания физических процессов, протекающих в транзисторе, рассмотрим одностороннюю инжекцию носителей. Учитываются только дырки, инжектированные в эмиттер. Цепь база — эмиттер разомкнута.

В процессе инжекции дырок из инжектора в область эмиттера в эмиттерной области у инжекторного p - n перехода создается избыточная концентрация дырок. А для сохранения электронейтральности области эмиттера в эмиттер от внешнего источника поступают электроны. Избыточные электроны и дырки диффундируют в глубь эмиттера к эмиттерному переходу. Подойдя к эмиттерному n_1 - p_2 переходу, дырки подхватываются полем перехода и перебрасываются в область базы, компенсируя частично заряд ионов акцепторной примеси. А электроны, подошедшие вместе с дырками к n_1 - p_2 эмиттерному переходу, компенсируют заряды положительно заряженных ионов донорной примеси. В результате этого снижается потенциальный барьер эмиттерного перехода, уменьшается сопротивление перехода и он смещается в прямом направлении. Это способствует перемещению дырок и электронов в область базы, что адекватно их инжекции из области эмиттера, а, подойдя к p_2 - n_2 коллекторному переходу, они смещают его в прямом направлении (таким же образом, как и эмиттерный переход).

В результате этого эмиттерный и коллекторный переходы транзистора n_1 - p_2 - n_2 смещены в прямом направлении, сопротивление транзистора и падение напряжения на нем малы. Транзистор работает в режиме, близком к режиму насыщения, и его можно рассматривать как замкнутый электронный ключ.

Если цепь базы соединить с помощью выключателя с цепью эмиттера, то напряжение на эмиттерном переходе станет равным нулю. Дырки, достигшие эмиттерного перехода, перебрасываются в базу и компенсируются электронами, посту-

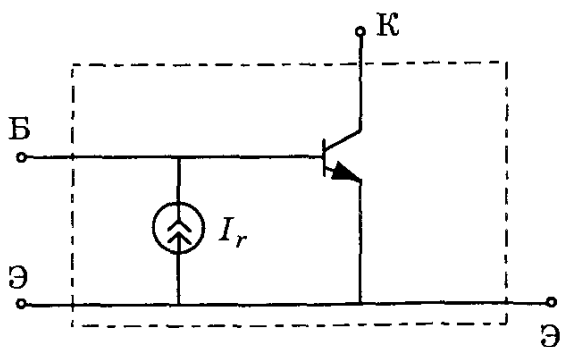


Рис.8.13. Эквивалентная схема транзистора с инжекционным питанием

пающими из внешней среды. В результате этого к коллекторному переходу p_2-n_2 перестают поступать носители и сопротивление его резко возрастает, он смещается в обратном направлении. Транзистор $n_1-p_2-n_2$ переходит в состояние, близкое к режиму отсечки, что соответствует разомкнутому электронному ключу. Роль выключателя может выполнять другой транзистор с инжекционным питанием, находящийся в режиме насыщения. Для осуществления режима переключения требуется ничтожно малая энергия, 10^{-12} Дж. Это позволяет представить транзистор на эквивалентной схеме обычным биполярным транзистором, между эмиттером и базой которого включен источник тока I_{Γ} (рис.8.13), функцию которого выполняет инжектор. Величина тока генератора I_{Γ} определяется количеством дырок, инжектируемых через инжекторный переход и поступающих в базу p_2 .

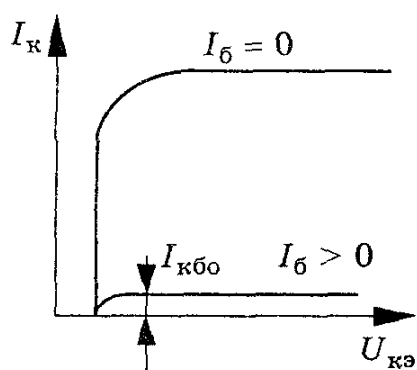


Рис.8.14. Статические выходные характеристики транзистора с инжекционным питанием

Выходные характеристики транзистора с инжекционным питанием представлены на рис.8.14. Если цепь базы разомкнута ($I_{\text{б}} = 0$), то максимальный ток внешнего источника напряжения меньше или равен $I_{\text{к нас}}$. При замкнутой цепи база — эмиттер транзистор работает в режиме, близком к отсечке, и через него протекает обратный ток, мало зависящий от приложенного на-

пряжения. Данные транзисторы являются основой для создания логических микросхем с инжекционным питанием (И²Л), могут нормально работать при значительных изменениях напряжения и тока питания, а также в широком диапазоне температур: от -60 до $+125$ °С. Логические микросхемы с инжекционным питанием широко применяются при создании больших интегральных схем (БИС) и сверхбольших интегральных схем (СБИС).

8.5. Полупроводниковые приборы с зарядовой связью

Прибором с зарядовой связью называют полупроводниковый прибор, в котором происходит накопление неосновных носителей под электродами МОП-структур и перемещение их от одного электрода к другому.

Электрический сигнал в приборах с зарядовой связью (ПЗС) представлен не напряжением или током, как в обычных аналоговых

или цифровых схемах, а зарядом неосновных носителей — зарядовым пакетом.

Идею создания запоминающих устройств высказал в 1934 году В.К.Зворыкин, а американские ученые Н.Бойл и Г.Смит изготовили ПЗС в 1969 году.

Принцип действия ПЗС основан на накоплении и хранении заряда неосновных носителей в потенциальных ямах, образующихся у поверхности полупроводника под действием внешнего электрического поля, прикладываемого к затвору, и перемещении этого заряда вдоль поверхности при изменении соответствующим образом управляющих напряжений на соседних элементах. Основными элементами ПЗС являются однотипные МОП-конденсаторы, близко расположенные на одном кристалле и взаимодействующие между собой. На входе и выходе цепочки МОП-конденсаторов используются или диоды, или полевые транзисторы (рис.8.15, а). Для того чтобы между соседними затворами обеспечивалось взаимодействие с помощью переноса зарядовых пакетов, расстояние между ними должно быть малым по сравнению с толщиной обедненных слоев под затворами. Размер каждого электрода вдоль цепочки составляет 10...15 мкм, а промежутки между электродами 2...4 мкм. Благодаря непосредственной зарядовой связи между соседними элементами в ПЗС не нужны сигнальные проводники, как в интегральных схемах на транзисторах. Слой диэлектрика имеет толщину порядка 0,1 мкм.

Для ПЗС характерны два режима работы: хранения и передачи информационного заряда. Информационный заряд может храниться в одном или нескольких конденсаторах не очень длительное время. При длительном времени хранения информационного заряда вследствие процессов термогенерации происходит накопление паразитного заряда дырок в инверсном слое и заполнение потенциальных ям.

При работе ПЗС в аналоговых устройствах паразитный заряд изменяет величину полезного информационного сигнала, что вызывает искажение хранимой аналоговой информации. Для современных ПЗС максимальное время хранения заряда лежит в пределах от сотен миллисекунд до десятков секунд.

На рис.8.15, а изображен так называемый трехтактный симметричный ПЗС, имеющий входную цепь, цепь переноса и выходную цепь. Входная цепь состоит из истока с p^+ -областью под ним и входного затвора, который управляет движением дырок из p^+ -области истока в первую потенциальную яму. Таким образом, ввод зарядового пакета осуществляется инжекцией дырок через входной p^+-n переход, когда напряжение, подаваемое на затвор, больше $U_{\text{пор}}$ и достаточно для образования проводящего канала под входным затвором.

Цепь переноса состоит из ряда затворов, управляющих потенциалом на границе полупроводника и оксида. Перенос зарядо-

вого пакета от первого МОП-конденсатора к другому и далее происходит при условии, что напряжения на электродах отрицательны и напряжение последующего электрода по абсолютной величине больше напряжения предыдущего. Импульсы напряжения (тактовые напряжения), подаваемые на электроды 1, 2, 3 для переноса заряда, имеют амплитуду 10...20 В.

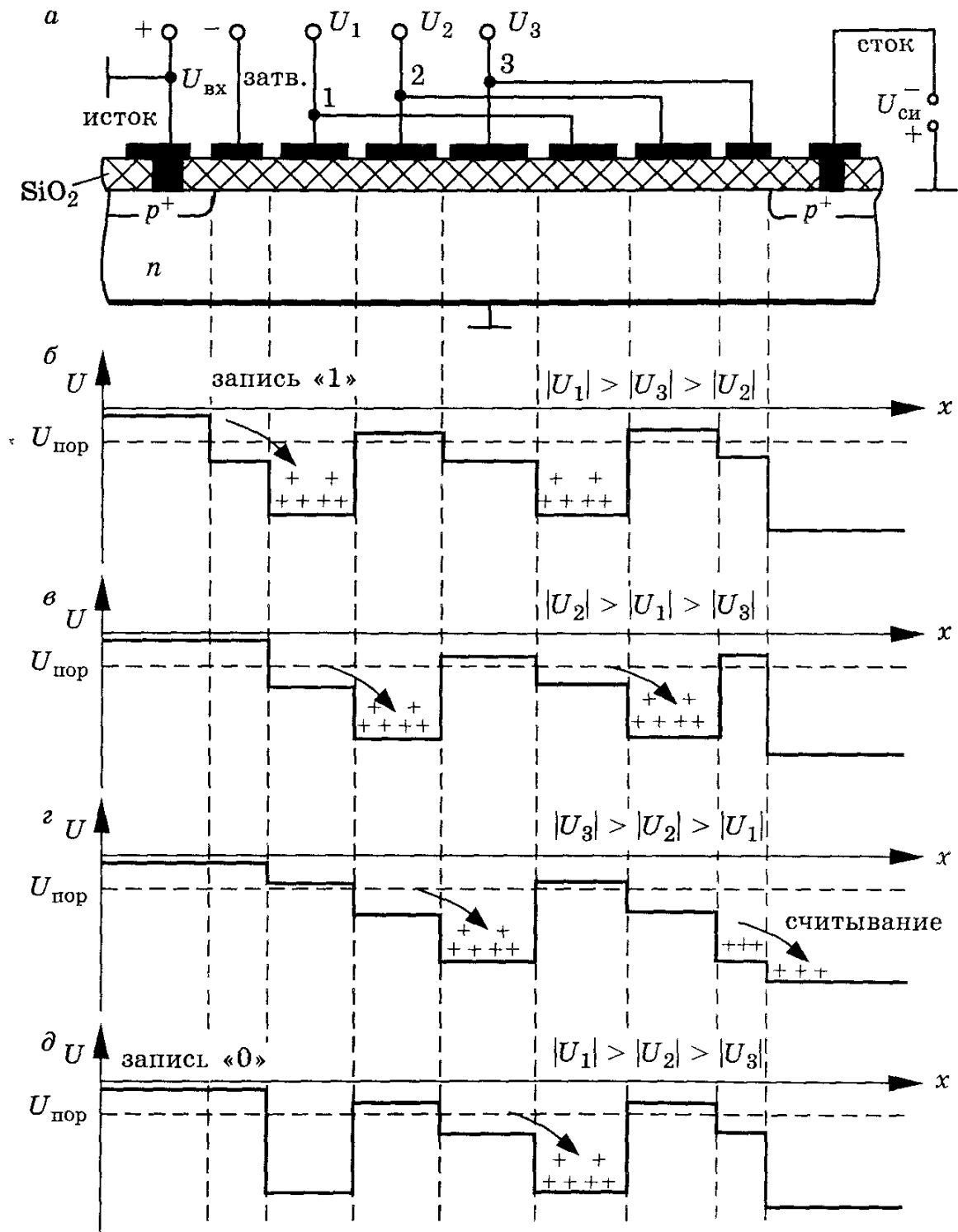


Рис.8.15. Структурная схема (а) и пояснение принципа работы (б-д) трехтактного ПЗС

Если к электроду 1 при наличии проводящего канала под входным затвором приложить отрицательное напряжение, превышающее по абсолютному значению пороговое, то у поверхности полупроводника образуется обедненная область. Образовавшаяся область является потенциальной ямой для неосновных носителей заряда, и под действием напряжения, приложенного к электроду 1, осуществляется инжекция дырок в потенциальную яму, где они и хранятся (рис.8.15, б). Для передачи зарядового пакета к соседнему электроду прикладывается большее отрицательное напряжение (по сравнению с напряжением хранения) — напряжение записи, при этом напряжение на входном затворе снимается (проводящий канал исчезает). Напряжение записи создает более глубокую потенциальную яму под этим электродом и образует продольное электрическое поле в области, разделяющей электроды. После переноса зарядового пакета в потенциальную яму потенциал электрода снизится (по абсолютному значению) до напряжения хранения. При следующих тактах изменения напряжения на электродах в цепи переноса будет происходить дальнейшее продвижение зарядового пакета к выходной цепи (рис.8.15, г, д). Если в потенциальной яме, подходящей к p - n переходу стока, отсутствует информационный зарядовый пакет, то и не будет изменения тока в цепи стока. Использование в выходной цепи МОП-транзистора позволяет осуществить неразрушающее считывание зарядового пакета.

Когда информационный зарядовый пакет переместится в потенциальную яму на границе к p - n переходу стока, дырки втягиваются в область стока. Это вызывает появление импульса тока или изменение напряжения на стоке (рис.8.15, г).

Быстродействие ПЗС определяется режимом передачи зарядового информационного пакета от одного электрода к другому, осуществляемой в основном за счет дрейфа и диффузии в конце переноса неосновных носителей, которая совершается значительно медленнее. Практически быстродействие ПЗС характеризуется предельной частотой 1 ГГц.

Приборы с зарядовой связью в настоящее время выпускаются в виде БИС и СБИС. По выполняемым функциям устройства на ПЗС можно разделить на три группы: цифровые, аналого-цифровые и оптоэлектронные.

В цифровых устройствах ПЗС используются как регистры сдвига, постоянные запоминающие устройства (ПЗУ), обеспечивающие емкость хранения $10^6 \dots 10^7$ бит на кристалле с частотой выдачи информации 1...10 МГц. Запоминающие устройства на ПЗС с произвольной выборкой по считыванию позволяют считывать информацию из произвольной ячейки матрицы на ПЗС.

Аналого-цифровые устройства ПЗС используются для обработки сигналов в технике связи и радиотехнических устройствах (линии задержки, полосовые фильтры, мультиплексоры). В линиях задержки входной аналоговый сигнал преобразуется в дискретные зарядовые пакеты и через время задержки поступает на выход ПЗС. В мультиплексорах несколько входных сигналов параллельно вводятся в ПЗС, а затем последовательно поступают на выход ПЗС.

ПЗС также используются в качестве компенсирующих устройств при магнитной записи звуковых колебаний и видеосигналов, для коррекции звука и изображения в цветном телевидении.

В оптоэлектронных ПЗС используется эффект фоточувствительности для создания одномерных и плоскостных приборов, таких, как усилители с плавающим затвором, фотоячейки, приемники изображения для портативных телевизионных камер.

Работа фото-ПЗС основана на генерации электронно-дырочных пар, число которых пропорционально освещенности, каждый затвор получает заряд, зависящий от освещенности падающего света.

Основными параметрами элементов ПЗС являются: рабочая амплитуда управляющих напряжений, предельные тактовые частоты (минимальная и максимальная), максимальная величина зарядового пакета, эффективность передачи заряда, рассеиваемая мощность.

Рабочая амплитуда управляющих напряжений должна обеспечивать требуемую величину зарядового пакета и полное смыкание обедненных слоев соседних элементов при уменьшении расстояния между затворами и увеличении емкости диэлектрика. При этом управляющее напряжение уменьшается и лежит в пределах 10...20 В.

Максимальная величина зарядового пакета характеризует управляющую способность ПЗС и пропорциональна амплитуде управляющего напряжения и площади затвора.

Минимальная тактовая частота $f_{\text{Т мин}}$ обратно пропорциональна максимально допустимому времени хранения зарядового элемента в одном пакете. За счет тепловой генерации и свойств материала накопление заряда в пустых потенциальных ямах может произойти за время от сотых долей до секунд, что соответствует $f_{\text{Т мин}} = 30...300$ Гц.

Максимальная тактовая частота $f_{\text{Т макс}}$ определяется временем переноса заряда из одной потенциальной ямы в другую, и она составляет десятки МГц.

Время переноса зарядового пакета связано с эффективностью переноса.

Эффективность переноса (передачи) заряда η показывает, какая доля заряда переносится из одной потенциальной ямы в другую. Эффективность переноса определяет максимальное число элементов, через которые может передаваться зарядовый пакет, и составляет величину порядка 0,999...0,99999. Она очень близка к 1, поэтому часто пользуются коэффициентом потерь (неэффективностью передачи) $\lambda = 1 - \eta$, который составляет $10^{-3} \dots 10^{-5}$.

Рассеиваемая мощность элементов ПЗС определяется только в режиме переноса зарядов, увеличивается с ростом тактовой частоты, амплитуды управляющего напряжения и величины зарядового пакета и составляет менее 1 мкВт.

Глава 9. ОСНОВЫ ЦИФРОВОЙ ТЕХНИКИ

9.1. Электронные ключевые схемы

В аппаратуре связи и радиоэлектронной аппаратуре широкое применение находят устройства, которые под действием внешнего управляющего сигнала замыкают или размыкают электрическую цепь, т.е. осуществляют ее коммутацию. В качестве таких устройств используются бесконтактные электронные ключи, в которых нелинейными ключевыми элементами являются электронные приборы: диоды, транзисторы. В отличие от механических переключателей электронные ключи обладают большим быстродействием и надежностью. Нелинейной электрической цепью называется цепь, содержащая хотя бы один нелинейный элемент, т.е. элемент, параметры которого зависят от приложенного напряжения или протекающего тока. Электронный ключ в стационарном состоянии находится в одном из двух состояний: разомкнутом или замкнутом. В зависимости от назначения ключевые схемы бывают цифровые и аналоговые.

В основе цифровых схем лежат простейшие транзисторные ключи — аналоги металлических контактов и предназначены они для формирования и преобразования последовательностей электрических импульсов, заданных соответствующим кодом.

Аналоговые ключевые схемы подключают или отключают аналоговые сигналы к входам усилительных и преобразующих устройств.

Цифровые ключи используются в устройствах вычислительной техники, цифровой связи, дискретной автоматики.

Аналоговые ключи используются в аналого-цифровых и цифроаналоговых преобразователях, в устройствах измерения и управления, в многоканальных коммутаторах.

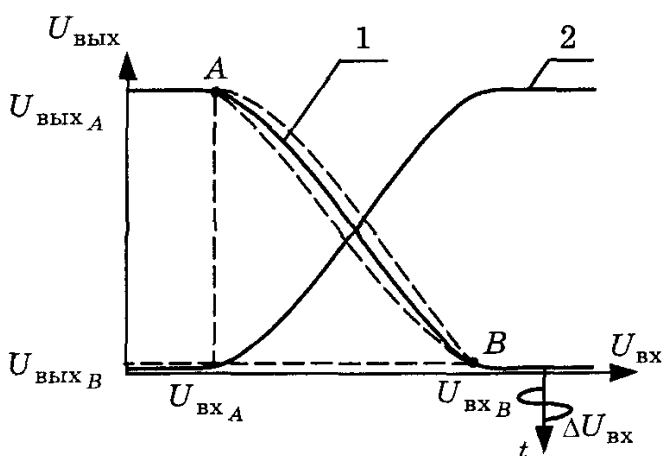


Рис.9.1. Передаточная характеристика электронных устройств

Специфику цифровых и аналоговых схем удобно пояснить с помощью так называемых передаточных характеристик, описывающих зависимость выходной величины от входной: $U_{\text{ВЫХ}} = f(U_{\text{ВХ}})$, рис 9.1.

Цифрой 1 обозначена характеристика инвертирующих схем, у которых низким входным напряжениям соответствуют высокие выходные, а цифрой

2 — характеристики неинвертирующих схем, у которых низким входным напряжениям соответствуют низкие выходные.

Инвертирующие схемы имеют большое распространение. Такие же характеристики свойственны и простейшим ключам, и простейшим усилительным каскадам. Однако использование этих характеристик в том и в другом классе схем принципиально различается.

В транзисторном ключе два его устойчивых состояния (разомкнутое и замкнутое) соответствуют пологим участкам (точки A и B). В точке A ключ разомкнут и на нем падает большое напряжение, а в точке B ключ замкнут и падение напряжения на нем близко к нулю. Входные и выходные сигналы (напряжения) в ключе принимают только два значения: либо $U_{вх\,A}$ и $U_{вых\,A}$, либо $U_{вх\,B}$ и $U_{вых\,B}$. Форма передаточной характеристики между точками A и B не существенна, если она и меняется (как показано штриховой линией), то выходные сигналы остаются практически неизменными. Отсюда следует, что ключи, а значит, и цифровые схемы мало чувствительны к разбросу (допускам) параметров, к их температурной зависимости, к изменению параметров во времени, а также к внешним электромагнитным помехам (наводкам) и собственным шумам. Последний вывод иллюстрируется (рис.9.1) тем, что небольшие колебания напряжения $\Delta U_{вх}$ около точки B (это могут быть шумы или наводки) практически не меняют значения выходного сигнала, а значит, не влияют на работу ключа.

В усилительных каскадах используется линейный участок передаточной характеристики между точками A и B . Входные и выходные сигналы могут принимать любые значения в пределах этого участка и связаны друг с другом функциональной зависимостью $U_{вых} = f(U_{вх})$. Очевидно, что любая «деформация» характеристики на участке AB , по каким бы причинам она ни произошла, будет непосредственно отражаться на указанной функциональной зависимости и на работе схемы. Например, при одном и том же входном сигнале $U_{вх}$ выходной сигнал может принимать различные значения. Отсюда следует, что усилительный каскад (аналоговые схемы) чувствителен к разбросу параметров, к их температурному и временному дрейфам, к шумам и наводкам.

9.2. Ключи на биполярном транзисторе

Транзисторный ключ в общем случае состоит из транзистора, базового сопротивления, обеспечивающего режим управления по току $R_b \gg R_{вх}$, сопротивления коллектора и нагрузки. Тран-

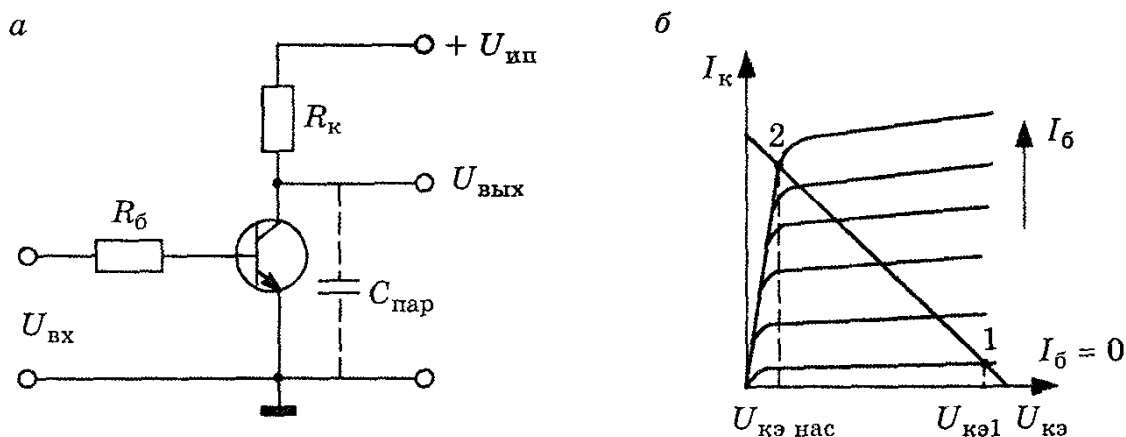


Рис.9.2. Электрическая схема ключа (а) и его выходные характеристики (б)

зистор в ключевой схеме может включаться по схемам с ОБ, ОЭ, ОК. Наибольшее распространение получила схема с ОЭ, представленная на рис.9.2.

Нелинейные элементы, а также ключевые схемы на их основе должны обладать следующими свойствами:

минимальным сопротивлением и минимальным (остаточным) падением напряжения во включенном состоянии;

максимальным сопротивлением и минимальными тепловыми токами и токами утечки в выключенном состоянии;

высоким быстродействием, т.е. скоростью перехода из закрытого состояния в открытое и наоборот;

высокой помехоустойчивостью, которая характеризуется чувствительностью схемы к воздействию помех;

высокой чувствительностью, характеризующей переключение схемы при минимальном изменении входного сигнала;

высокой надежностью при эксплуатации.

Транзистор в схеме работает в ключевом режиме, характеризуемом двумя устойчивыми состояниями: режимом отсечки и режимом насыщения. Для удобства рассмотрения процессов, протекающих в транзисторе, на выходной характеристике строится нагрузочная прямая, описываемая уравнением $U_{ип} = I_к R_к + U_{кэ}$. Режим отсечки транзистора обеспечивается при отрицательных потенциалах базы $U_{вх} < 0$. Под действием входного напряжения эмиттерный переход закрывается, ток базы $I_б = -I_{кб0}$, в коллекторной цепи протекает небольшой обратный (тепловой) ток коллекторного перехода $I_{кб0}$. Этому состоянию соответствует рабочая точка 1 на статической характеристике, которая определяет величину выходного напряжения:

$$U_{кэ1} = U_{ип} - I_{кб0} R_к \approx U_{ип}. \quad (9.1)$$

Критерием выбора транзисторов, работающих в ключевом режиме, является малое значение $I_{кбо}$. Сопротивление транзистора в закрытом состоянии велико и равно

$$R_T = \frac{U_{кэ1}}{I_{кбо}} \approx \frac{U_{ип}}{I_{кбо}}. \quad (9.2)$$

Для уменьшения времени зарядки барьерной и паразитных емкостей ключа, влияющих на быстродействие схемы, сопротивление R_k выбирают небольшим, порядка несколько кОм. Поэтому выходное сопротивление ключа определяется параллельным соединением R_k и R_T — сопротивление транзистора:

$$R_{вых} = \frac{R_k R_T}{R_k + R_T}, \quad (9.3)$$

где R_T — сопротивление транзистора.

При подаче на вход положительного напряжения ток базы возрастает, и при соответствующем его значении транзистор из режима отсечки переходит в режим насыщения (точка 2 на рис.9.2). Увеличение тока базы вызывает увеличение тока коллектора I_k , а напряжение $U_{кэ}$ на открытом транзисторе уменьшается. Падение напряжения на открытом транзисторе невелико, его называют остаточным напряжением $\Delta U_{кэ \text{ нас}}$, и оно лежит в пределах 0,05...1 В. При изменении температуры окружающей среды напряжения $U_{кб}$ и $U_{эб}$ изменяются приблизительно на одну и ту же величину, а напряжение $\Delta U_{кэ \text{ нас}}$ является их разностью и изменяется очень мало. Такой ключ называют инвертирующим (инвертором). Через транзистор в этом случае протекает максимальный ток, который называется током насыщения:

$$I_{к \text{ нас}} = \frac{U_{ип} - \Delta U_{кэ \text{ нас}}}{R_k}, \quad (9.4)$$

$$I_{к \text{ нас}} = I_{к \text{ макс}} \approx \frac{U_{ип}}{R_k}. \quad (9.5)$$

До некоторого граничного значения тока базы $I_{б \text{ гр}}$ сохраняется соотношение между токами электродов транзистора, характерное для активного режима:

$$I_{к \text{ нас}} = h_{21э} I_b + (1 + h_{21э}) I_{кбо} \approx h_{21э} I_b, \quad (9.6)$$

где $h_{21э}$ — статический (усредненный) коэффициент передачи тока базы в схеме с ОЭ (а не дифференциальный коэффициент $h_{21э}$ при малом входном сигнале).

При дальнейшем увеличении тока базы ($I_b > I_{б \text{ гр}}$) транзистор переходит в режим насыщения, остаточное напряжение почти не изменяется, ибо все выходные характеристики проходят через точку 2 (рис.9.2, б), а соотношение (9.6) нарушается.

Для оценки глубины насыщения транзистора вводят параметр S (коэффициент насыщения), который показывает, во сколько раз ток, протекающий в цепи базы, больше $I_{б\text{ гр}}$ при вхождении транзистора в режим насыщения:

$$S = \frac{I_{б} + I_{кбо}}{I_{б\text{ гр}} + I_{кбо}} \approx \frac{I_{б}}{I_{б\text{ гр}}} \gg 1. \quad (9.7)$$

В режиме насыщения сопротивление транзистора минимально и практически не зависит от $I_{б}$ и $R_{к}$, которое определяет выходное сопротивление замкнутого ключа. В режиме насыщения транзистор теряет управляемость, токи его электродов остаются неизменными и определяются параметрами внешних цепей. Важным преимуществом режима насыщения является независимость тока коллектора от параметров транзистора (9.5) и температуры окружающей среды.

При подаче на вход ключа напряжения положительной полярности ток базы практически мгновенно увеличивается, и в транзисторе протекают переходные процессы (рис.9.3), приводящие к постепенному нарастанию тока коллектора. Инерционность переходных процессов связана с накоплением неосновных носителей в базе и перезарядом барьерных емкостей p - n переходов транзистора.

Строгий теоретический подход к анализу этих процессов заключается в решении уравнений непрерывности. При произвольном уровне инжекции уравнение непрерывности нелинейно и получить аналитическое решение для распределения носителей в базе невозможно.

Существуют приближенные методы анализа переходных процессов: метод заряда, метод кажущихся токов и метод Эберса — Молла. Метод заряда заключается в том, что транзистор рассматривается как устройство, управляемое неравновесным зарядом неосновных носителей. Изменяя величину заряда в активном режиме, можно изменять величину коллекторного тока. Изменение величины избыточного заряда в режиме насыщения позволяет изменять время рассасывания неосновных носителей. Если известен закон изменения во времени заряда в базе, то можно определить закон изменения тока коллектора и время рассасывания.

Изменение заряда Q во времени (dQ/dt) вызвано током базы $I_{б}(t)$ и рекомбинацией носителей в области базы — $Q/\tau_{б}$. Ток базы в транзисторе для активного режима описывается следующим выражением:

$$I_{б}(t) = \frac{dQ}{dt} + \frac{Q}{\tau_{б}}. \quad (9.8)$$

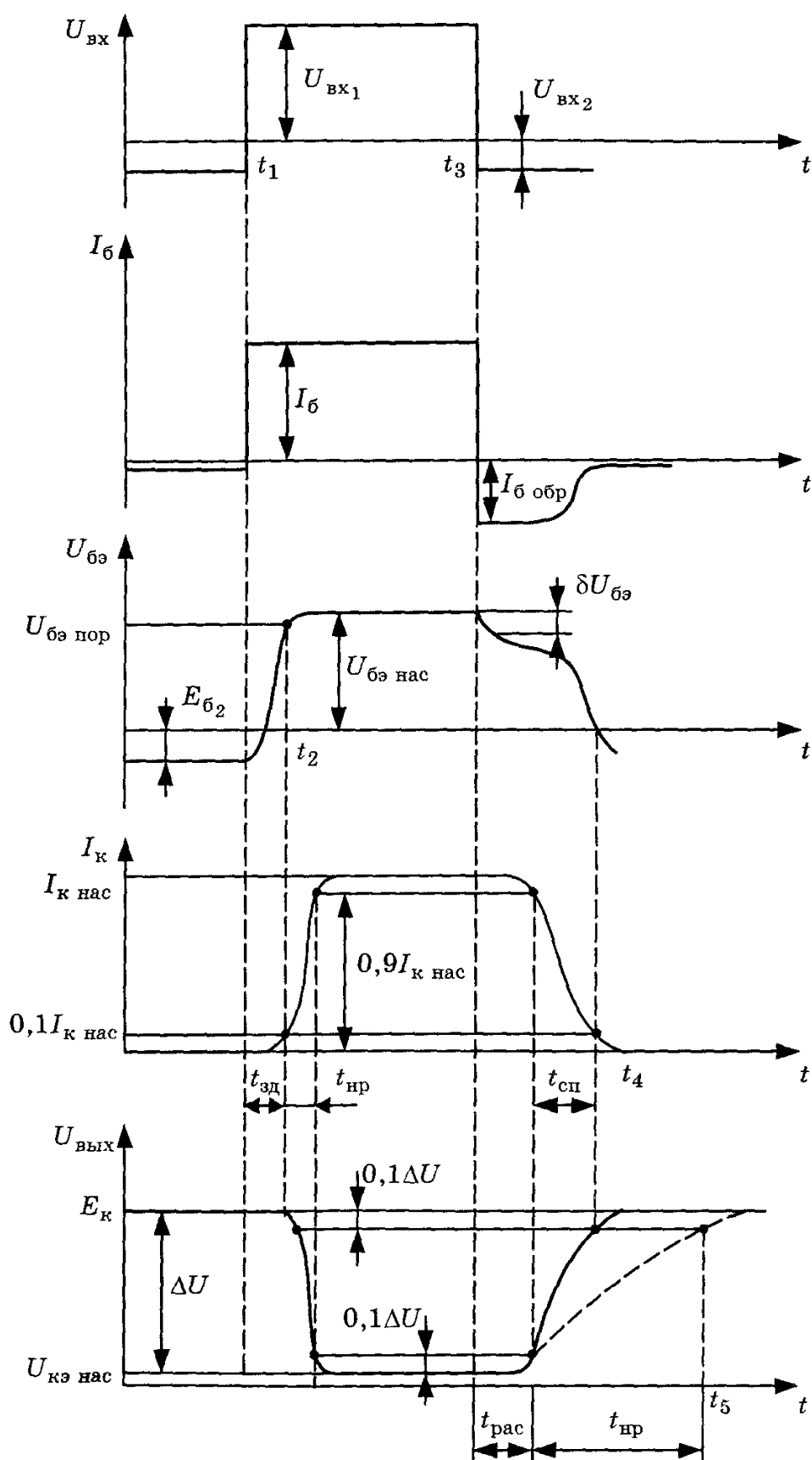


Рис.9.3. Временные диаграммы переходного процесса в электронном ключе

Решая это уравнение при нулевых начальных условиях $Q_0 = 0$, $I_{\bar{6}} = \text{const}$, получим

$$Q(t) = I_{\bar{6}} \tau_{\beta} (1 - e^{-t/\tau_{\beta}}), \quad (9.9)$$

где τ_{β} — время жизни неосновных носителей в базе.

Из выражения (9.9) следует, что изменение заряда происходит по экспоненте с постоянной времени τ_{β} . Зависимость приращения заряда от времени при создании скачка тока базы имеет вид:

$$\Delta Q(t) = Q(t) - Q_0 = \tau_{\beta} \Delta I_{\bar{6}} (1 - e^{-t/\tau_{\beta}}). \quad (9.10)$$

Согласно уравнению (9.10), при скачкообразном изменении тока базы ток коллектора будет изменяться по экспоненте с той же постоянной времени, что и накопленный в базе заряд:

$$\Delta I_K(t) = \Delta I_{\bar{6}} h_{21\beta} (1 - e^{-t/\tau_{\beta}}). \quad (9.11)$$

При достижении током коллектора тока насыщения его возрастание прекращается.

На переходные процессы в транзисторе сильное влияние оказывают емкости p - n переходов. Напряжение $U_{\bar{6}\bar{3}}$ не может измениться скачком (рис.9.3) из-за влияния барьерных емкостей эмиттерного и коллекторного переходов. Когда напряжение $U_{\bar{6}\bar{3}}$ достигнет порогового значения (момент времени t_2), резко возрастают инжекция носителей из эмиттера в базу и диффузионная емкость $C_{\text{диф } \bar{3}}$, рост $U_{\bar{6}\bar{3}}$ замедляется, в коллекторной цепи появляется ток, создающий падение напряжения на резисторе R_K .

Интервал времени с момента подачи входного сигнала до момента, когда ток коллектора достигает $0,1 I_{K \text{ нас}}$, называют временем задержки, и его можно рассчитать по формуле

$$t_{\text{зд}} = \frac{C_{\bar{3} \text{ бар}} + C_{K \text{ бар}}}{I_{\bar{6}}} (U_{\bar{6}\bar{3} \text{ пор}} + U_{\text{вх}1}), \quad (9.12)$$

где $I_{\bar{6}} \approx \frac{U_{\text{вх}1}}{R_{\bar{6}}} > I_{\bar{6} \text{ гр}}$; $C_{\bar{3} \text{ бар}}$, $C_{K \text{ бар}}$ — усредненные барьерные емкости эмиттерного и коллекторного переходов.

Коллекторный ток возрастает по экспоненте, стремясь к величине $I_{\bar{6}1} h_{21\beta}$:

$$I_K(t) = h_{21\beta} I_{\bar{6}1} (1 - e^{-t/\tau_{\beta}}). \quad (9.13)$$

Интервал времени с момента нарастания фронта выходного импульса тока от $0,1$ до $0,9 I_{K \text{ нас}}$ называют временем нарастания, и оно равно

$$t_{\text{нр}} = \tau_{\beta} \ln \frac{I_{\bar{6}1}}{I_{\bar{6}1} - I_{K \text{ нас}} / h_{21\beta}}. \quad (9.14)$$

Суммарное время $t_{зд} + t_{нр} = t_{вкл}$ называется временем включения. За это время накапливаемый заряд в базе достигает значения Q , характерного для активного режима. С увеличением времени воздействия входного сигнала транзистор переходит в режим насыщения, заряд в базе достигает значения $Q_{б\text{ нас}}$.

С приложением запирающего напряжения в момент времени t_3 в цепи базы появляется отрицательный ток $I_{б\text{ обр}} \approx U_{вх2}/r_b$. Скачкообразно понижается напряжение на базе, связанное с изменением напряжения на ее сопротивлении r_b : $\Delta U_{бэ} = (I_b + I_{б\text{ обр}})r_b$. На эмиттерном и коллекторном переходах остаются прямые напряжения до тех пор, пока концентрация избыточных носителей у границ переходов в базе не уменьшится до нуля. При этом ток коллектора остается постоянным, равным $I_{к\text{ нас}}$, а выходное напряжение низким. Время с момента подачи на базу запирающего импульса до момента, когда ток коллектора уменьшается до $0,9I_{к\text{ нас}}$, называется временем рассасывания $t_{рас}$:

$$t_{рас} = \tau'_\beta \ln \frac{I_b + I_{б\text{ обр}}}{\frac{I_{к\text{ нас}}}{h_{21э}} + I_{б\text{ обр}}}, \quad (9.15)$$

где $\tau'_\beta \approx \tau_\beta/2$ — эквивалентная постоянная времени, равная времени жизни неосновных носителей заряда в базе в режиме насыщения.

После выхода транзистора из режима насыщения при $t > t_4$ ток коллектора уменьшается до нуля, а напряжение на выходе возрастает до $U_{ип}$. Время с момента уменьшения тока коллектора от $0,9$ до $0,1I_{к\text{ нас}}$ называют временем спада (среза) $t_{сп}$:

$$t_{сп} = \tau_\beta \ln \left[1 + \left(\frac{I_{к\text{ нас}}}{I_{б\text{ обр}} h_{21э}} \right) \right]. \quad (9.16)$$

Суммарное время $t_{вык} = t_{рас} + t_{сп}$ называется временем выключения. Времена включения и выключения характеризуют быстродействие ключа. Для повышения быстродействия необходимо использовать транзисторы с большими предельными частотами.

9.3. Ключ с барьером Шотки

Для повышения быстродействия ключа необходимо уменьшить время рассасывания избыточных зарядов, т.е. транзистор должен работать на границе активного режима и режима насыщения. Для предотвращения насыщения транзистора в ключе используют нелинейную обратную связь, предложенную Б.Н.Кононовым в 1955 году. При микроэлектронном исполнении нелинейная

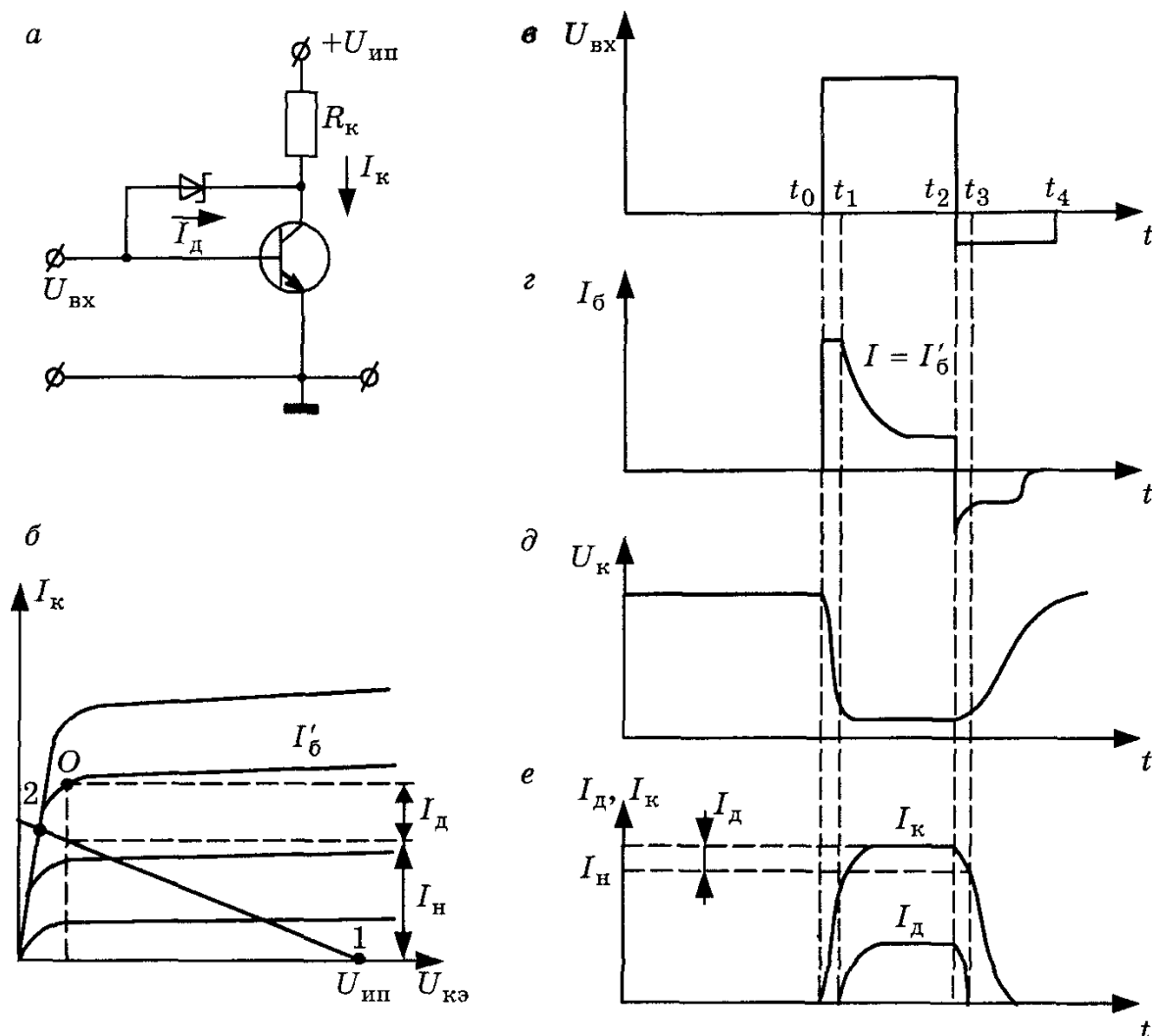


Рис.9.4. Электрическая схема ключа с барьером Шотки (а), выходная характеристика (б), временные диаграммы (в-е)

обратная связь наиболее эффективна, если между коллектором и базой включается диод Шотки (рис.9.4, а).

При отсутствии сигнала на входе схемы транзистор закрыт, закрыт и диод Шотки, выходное напряжение велико (точка 1 на рис.9.4, б). При подаче на вход положительного сигнала транзистор открывается и рабочая точка по нагрузочной прямой начинает перемещаться в точку 2. Ток коллектора растет, а потенциал коллектора уменьшается и в момент времени t_1 открывается диод Шотки. После этого входной ток перераспределяется между базой транзистора и диодной цепью так, что рабочая точка перемещается в точку О, в которой $I_K = I_D + I_H$ (рис.9.4, б). Точка О располагается в непосредственной близости к границе насыщения в области линейного участка характеристик. При подаче запирающего сигнала на вход схемы начинается спад коллекторного тока. Задержка начала нарастания коллекторного напряже-

ния (время t_3) обусловлена временем, в течение которого ток диода уменьшается от начального значения I_d до нуля, и она составляет менее 1 нс. Спад коллекторного тока и нарастание коллекторного напряжения происходят, как у обычного транзисторного ключа.

Наряду с высоким быстродействием транзисторные ключи с нелинейной обратной связью имеют следующие недостатки:

- 1) относительно большее падение напряжения на открытом ключе (около 0,5 В);
- 2) меньшая температурная стабильность;
- 3) худшая помехоустойчивость, что объясняется более высоким входным сопротивлением в открытом состоянии.

9.4. Ключи на МДП-транзисторах

МДП-транзисторы применяют при построении цифровых микросхем. Это обусловлено простотой их конструкции, малыми размерами и низкой потребляемой мощностью. Цифровые МДП микросхемы состоят только из МДП-транзисторов, функции пассивных элементов выполняют сами транзисторы. МДП микросхемы представляют собой схемы с непосредственными связями, поэтому в них отсутствуют конденсаторы связи. По принципу действия цифровые МДП микросхемы можно подразделить на статические и динамические. Логические микросхемы статического типа выполняются как на МДП-транзисторах с каналами одного типа проводимости, так и на комплементарных парах. Так называют пару транзисторов, имеющих примерно одинаковые значения основных параметров, но с полупроводниковыми структурами противоположного типа. В биполярной технологии — это транзисторы $n-p-n$ и $p-n-p$, в полевой технологии — транзисторы с n - и p -каналами.

Базовым элементом логических МДП микросхем является инвентор (ключ). В качестве нагрузочного элемента в ключевой схеме используется линейный резистор или МДП-транзистор как нелинейный резистор. Использование нормально открытых МДП-транзисторов позволяет отказаться от применения высокоомных диффузионных резисторов, занимающих большую площадь на подложке. На рис.9.5 приведены схемы инверторов на МДП-транзисторах с каналом p -типа.

Транзистор $VT1$, исток которого соединен с заземленной шиной питания, является ключевым (активным), а транзистор $VT2$ — нагрузочным, выполняющим роль резистора. Затвор нагрузочного транзистора подключается к источнику напряжения смещения $U_{см}$ (рис.9.5, а), имеющему более высокий по абсолютному значению уровень напряжения, чем напряжение источника питания $U_{ип}$, или непосредственно к источнику питания $U_{ип}$.

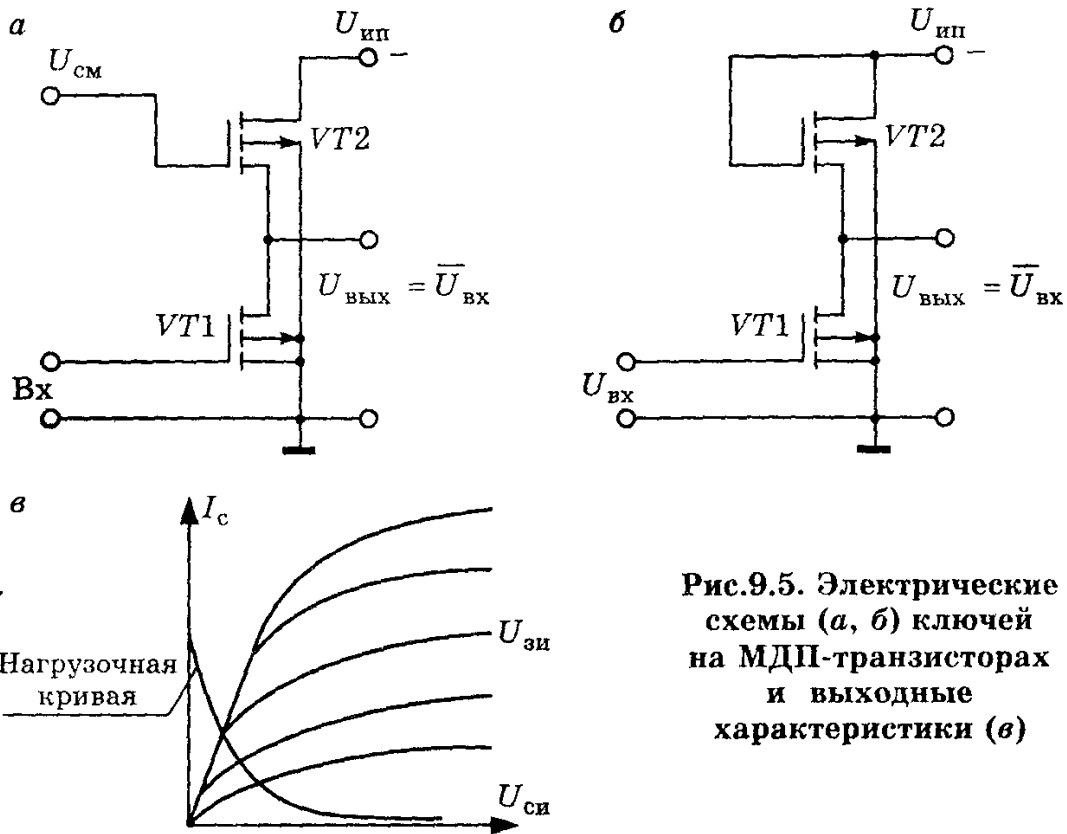


Рис.9.5. Электрические схемы (а, б) ключей на МДП-транзисторах и выходные характеристики (в)

(рис.9.5, б). В ключе с источником смещения нагрузочный транзистор $VT2$ представляет собой квазилинейную нагрузку. Напряжение источника смещения такое, что он работает только в крутой области ВАХ. В ключе с одним источником питания нагрузочный транзистор используется в качестве нелинейной нагрузки, и он работает в пологой области ВАХ, где

$$|U_{си}| \geq |U_{зи} - U_{зи\text{пор}}|. \quad (9.17)$$

Ток, протекающий через нагрузочный транзистор, определяется из выражения

$$I_n = S_n [(U_{ип} - U_{вых}) - U_{зи\text{пор}}]^2, \quad (9.18)$$

где S_k , S_n — удельная крутизна ключевого и нагрузочного транзисторов.

На рис.9.5, в приведены ВАХ ключа на МДП-транзисторе с транзистором в цепи нагрузки. Точка пересечения двух любых кривых дает совместное решение системы уравнений, описывающих состояние ключевого и нагрузочного транзисторов. А так как ток, протекающий в последовательно включенной цепи транзисторов одинаков, то работа транзистора в пологой области описывается следующим выражением:

$$S_n [(U_{ип} - U_{вых}) - U_{зи\text{пор}}]^2 = S_k (U_{вх} - U_{зи\text{пор}})^2. \quad (9.19)$$

В крутой области характеристик ключевого транзистора это уравнение имеет вид:

$$\begin{aligned} S_n \left[(U_{ин} - U_{вых}) - U_{зи пор} \right]^2 = \\ = S_k \left[2(U_{вх} - U_{зи пор}) U_{вых} - U_{вых}^2 \right]. \end{aligned} \quad (9.20)$$

Если напряжения $U_{вых}$ и $U_{вх} - U_{зи пор}$ пронормировать к разности $U_{ин} - U_{зи пор}$, то получим

$$\begin{aligned} \left(1 - \frac{U_{вых}}{U_{ин} - U_{зи пор}} \right)^2 = \frac{S_k}{S_n} \times \\ \times \left[2 \left(\frac{U_{вх} - U_{зи пор}}{U_{ин} - U_{зи пор}} \right) \left(\frac{U_{вых}}{U_{ин} - U_{зи пор}} \right) - \left(\frac{U_{вых}}{U_{ин} - U_{зи пор}} \right)^2 \right]. \end{aligned} \quad (9.21)$$

Выражение (9.21) позволяет получить выражение для величины остаточного напряжения на транзисторе

$$U_{ост} = \sqrt{\frac{S_k}{S_n}} (U_{вх} - U_{зи}) - 1. \quad (9.22)$$

Для создания БИС и СБИС используют МДП-транзисторы с n -каналами. Ключи строят с токостабилизирующей нагрузкой (Д-нагрузкой) (рис.9.6).

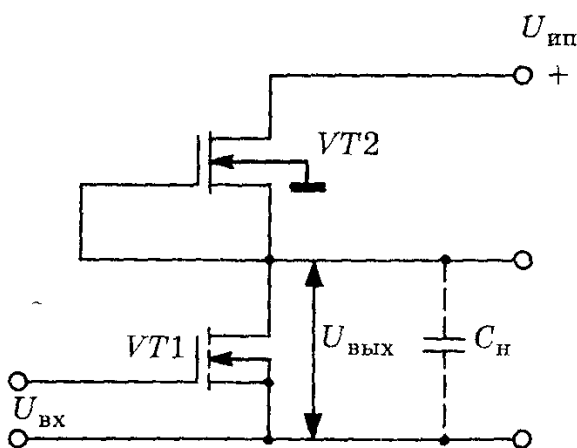


Рис.9.6. Схема ключа с термостабилизирующей нагрузкой

В качестве нагрузки применяют МДП-транзистор VT2 со встроенным каналом n -типа, у которого затвор соединен с выходом схемы, а не с источником питания. Нагрузочный транзистор VT2 всегда открыт, так как $U_{зи2} = 0$. При $U_{вх1} \leq U_{зи пор}$ транзистор VT1 закрыт и напряжение на выходе практически равно $+U_{ин}$. При $U_{вх1} > U_{зи пор}$ оба транзистора открыты, на выходе имеется минимальное напряжение. Ключи с Д-нагрузкой увеличивают быстродействие и повышают помехоустойчивость по сравнению с МДП-ключами с нагрузочными индуцированными МДП-транзисторами. Низкая скорость переключения зависит от величины паразитной емкости, которая перезаряжается в течение переходного процесса. Формирование фронтов на выходе ключа определяется временами заряда и разряда эквивалентной емкости. Емкость заряжается через нагру-

чи с Д-нагрузкой увеличивают быстродействие и повышают помехоустойчивость по сравнению с МДП-ключами с нагрузочными индуцированными МДП-транзисторами. Низкая скорость переключения зависит от величины паразитной емкости, которая перезаряжается в течение переходного процесса. Формирование фронтов на выходе ключа определяется временами заряда и разряда эквивалентной емкости. Емкость заряжается через нагру-

- зочный транзистор, а разряжается через $VT1$. Сопротивление нагрузочного транзистора $VT2$ почти в 10...20 раз превышает сопротивление открытого ключевого транзистора. Поэтому время включения (определяется сопротивлением $VT1$) намного меньше времени выключения, определяемого нагрузочным транзистором (рис.9.6). В связи с этим быстродействие ключа ограничено большим временем выключения, в течении которого C_H заряжается до выходного напряжения током, протекающим через нагрузочный транзистор. Длительность фронта выключения определяется из решения системы уравнений для токов заряда емкости и нагрузочного транзистора:

$$I_c = C_H \left(\frac{dU_{\text{вых}}}{dt} \right), \quad (9.23)$$

$$I_H = S_H \left[(U_{\text{ин}} - U_{\text{вых}}) - U_{\text{зи пор}} \right]^2.$$

Приравняв правые части уравнений и выполнив интегрирование, получим выражение для времени выключения:

$$t_{\text{вык}} = \frac{C_H}{S_H (U_{\text{ин}} - U_{\text{зи пор}} - U_{\text{вых}})}. \quad (9.24)$$

Для уменьшения $t_{\text{выкл}}$ необходимо увеличивать удельную крутизну нагрузочного транзистора. Быстродействие ключа значительно возрастает при работе нагрузочного транзистора в крутой области ВАХ, так как высокое напряжение на затворе предотвращает закрывание нагрузочного транзистора во время переходного процесса. Ключ реализует логическую функцию инверсии НЕ.

9.5. Ключ на комплементарных транзисторах

Рассмотренные ранее ключи имеют существенный недостаток: в открытом состоянии ключа оба транзистора открыты, выходное напряжение логического нуля имеет значение, отличное от нуля, что снижает статическую помехоустойчивость. Ключ в открытом состоянии потребляет энергию. Если бы в открытом состоянии ключевого транзистора нагрузочный транзистор был закрыт, то выходное напряжение стремилось бы к нулю, и ключ не потреблял бы энергии в статических состояниях. Это удастся достичь, используя ключи на комплементарных транзисторах (рис.9.7, а).

Ключ состоит из двух последовательно включенных МДП-транзисторов с каналами n - и p -типа. Транзистор $VT1$ является ключевым, его исток соединен с заземленной шиной питания, а сток подсоединяется к стоку нагрузочного транзистора $VT2$.

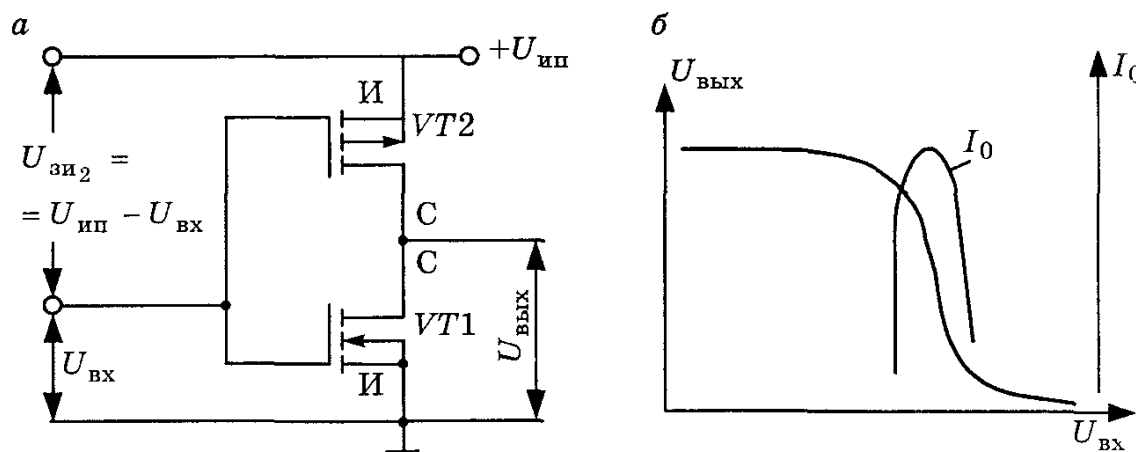


Рис.9.7. Схема ключа на комплементарных транзисторах (а), его передаточная характеристика и зависимость тока питания от входного напряжения (б)

Подложка n -канального транзистора $VT1$ заземлена, а p -канального подключена к положительному выводу источника питания $U_{ип}$. Затворы обоих транзисторов объединены и являются входом ключа. При этом:

1) входное напряжение управляет не только ключевым, но и нагрузочным транзистором;

2) управление является противофазным, напряжения на затворах транзисторов равны $U_{зи1} = U_{вх}$, $U_{зи2} = U_{ип} - U_{вх}$.

При нулевом потенциале затворов транзистор $VT1$ закрыт, а $VT2$ открыт и работает в линейной области, так как напряжение между затвором и истоком равно $U_{ип}$. При этом ток в общей цепи определяется запертым транзистором $VT1$ и составляет величину $I_{ост1}$. Напряжение на выходе ключа практически равно $U_{ип}$. При подаче на затворы напряжения, близкого к величине $U_{ип}$, транзистор $VT2$ закрывается, а $VT1$ открывается. Ток в общей цепи по-прежнему остается на уровне $I_{ост}$, хотя состояния транзисторов изменились. На выходе формируется уровень напряжения, близкий к потенциалу земли. Уровни выходных напряжений имеют почти экстремальные значения: близкое к нулю $U_{вых} \approx 0$, близкое к напряжению источника питания $U_{вых} \approx U_{ип}$, а перепад напряжений близок к $U_{ип}$.

Важнейшей особенностью комплементарных ключей является то, что они практически не потребляют энергии в обоих состояниях. Эти состояния можно назвать «открытыми» или «закрытыми» только условно — по отношению к одному из транзисторов. Такие схемы расходуют энергию только при переключении из одного логического состояния в другое (рис.9.7, б).

Микросхемы на КМДП-транзисторах имеют высокое быстродействие, поскольку перезаряд емкости нагрузки как при включении, так и при выключении происходит через открытый транзистор, однако их быстродействие меньше достигнутого биполярными микросхемами. Поэтому необходимо уменьшать емкости переходов, использовать новые технологии. Применение V-образной формы затвора, пространственно замыкающей стоковые области, позволяет увеличить быстродействие по сравнению со стандартной технологией КМДП ИС в 4...5 раз.

Применение сапфировой подложки для изготовления КМДП микросхем позволило значительно уменьшить паразитные емкости переходов и увеличить быстродействие в два-три раза.

Ключи на комплементарных МДП-транзисторах имеют следующие достоинства:

- малая статическая мощность, потребляемая от источника питания;

- высокая помехоустойчивость, обусловленная большим перепадом выходных напряжений;

- широкий диапазон рабочих напряжений (3...15 В), причем для современных микросхем КМДП напряжение питания обычно составляет $U_{\text{ип}} = 5$ В, что позволяет совмещать КМДП логику с ТТЛ без промежуточных трансляторов;

- широкий диапазон рабочих температур ($-55...+125$ °С);

- высокое входное сопротивление ($\sim 10^{12}$ Ом);

- простота сопряжения со слаботочными источниками входного напряжения.

Это позволяет применять КМДП микросхемы в устройствах с автономным питанием, в различных бортовых устройствах, автономных устройствах сбора и обработки данных, запоминающих устройствах без разрушения информации.

9.6. Алгебра логики и основные ее законы

В схемах импульсной техники для обработки и преобразования информации используются цифровые методы. Применяемые в схемах сигналы близки по форме к прямоугольным и имеют два фиксированных уровня напряжения. Уровню высокого напряжения приписывается символ «1» (истинность), а уровню низкого напряжения — символ «0» (ложь). При анализе импульсных устройств используется двоичная система счисления. Математическим аппаратом анализа и синтеза цифровых систем служит алгебра логики (булева алгебра), оперирующая логическими связями и зависимостями. Основные ее положения разработал в XIX веке английский математик Джордж Буль. Значения двоичных сигналов «0» и «1» не дают количественной оценки состояния переменных или их функций, поэтому эти символы

нельзя рассматривать как арифметические числа. В связи с этим алгебра логики является алгеброй состояний, а не чисел.

Функция двоичных переменных, принимающая значения «1» и «0», называется логической функцией (переключательной, функцией алгебры логики).

Элементарными логическими функциями являются: логическое сложение (дизъюнкция), логическое умножение (конъюнкция), логическое отрицание (инверсия).

Аналитические формы записи функций позволяют получить основные законы алгебры логики отдельно для операций логического умножения и сложения (И и ИЛИ).

1. Переместительный закон (закон коммутативности):

$$X_1 X_2 = X_2 X_1; \quad X_1 + X_2 = X_2 + X_1.$$

2. Распределительный закон (закон дистрибутивности логического умножения по отношению к сложению):

$$(X_1 + X_2) X_3 = X_1 X_3 + X_2 X_3.$$

3. Сочетательный закон (закон ассоциативности):

$$(X_1 X_2) X_3 = X_1 (X_2 X_3); \quad (X_1 + X_2) + X_3 = X_1 + (X_2 + X_3).$$

4. Законы повторения (тавтологии):

$$X X = X; \quad X + X = X.$$

5. Законы поглощения:

$$X_1 (X_1 + X_2) = X_1; \quad X_1 + X_1 X_2 = X_1.$$

6. Законы отрицания:

- а) дополнительности

$$X \bar{X} = 0; \quad X + \bar{X} = 1;$$

- б) дуальности — правило де Моргана (инверсия суммы переменных есть произведение их инверсий)

$$\bar{X}_1 \bar{X}_2 = \overline{X_1 + X_2}; \quad \overline{X_1 X_2} = \bar{X}_1 + \bar{X}_2;$$

- в) закон двойного отрицания

$$\overline{\bar{X}} = X.$$

7. Законы склеивания:

$$X_1 X_2 + X_1 \bar{X}_2 = X_1; \quad (X_1 + X_2)(X_1 + \bar{X}_2) = X_1.$$

8. Законы универсального множества:

$$X \cdot 1 = X; \quad X + 1 = 1.$$

9. Законы нулевого множества:

$$X \cdot 0 = 0; \quad X + 0 = X.$$

Логическая функция может быть выражена словесно, в алгебраической форме и переключательной таблицей (таблицей истинности).

Логическое сложение (дизъюнкция, операция ИЛИ) на языке электронной схемы означает наличие напряжения на выходе схемы, при наличии на одном из входов напряжения:

$$U_{\text{вых}} = U_{\text{вх1}} \vee U_{\text{вх2}} \quad \text{или} \quad y = x_1 + x_2.$$

Кроме символа « $\vdash$ », для дизъюнкции употребляется символ « $\vee$ », т.е. $y = x_1 \vee x_2$.

На рис.9.8 представлены схемы, реализующие операцию ИЛИ. Так, если оба ключа разомкнуты (рис.9.8, а), то напряжение на выходе равно нулю. Если положительный сигнал поступает на вход хотя бы одного из диодов (рис.9.8, б), диод открывается и сигнал поступает на выход схемы.

Если число входных сигналов логического элемента ИЛИ меньше числа входов, то неиспользуемые входы заземляют.

Логическое умножение (конъюнкция, операция И) означает в электронной схеме наличие напряжения на выходе при наличии всех входных сигналов:

$$U_{\text{вых}} = U_{\text{вх1}} \wedge U_{\text{вх2}} \text{ или } y = x_1 \cdot x_2.$$

Для обозначения конъюнкции часто используют символ « $\wedge$ » или « $\&$ », т.е. $y = x_1 \wedge x_2$.

На рис.9.9 представлены схемы, реализующие операцию И. Элемент И является схемой совпадения: сигнал «1» на выходе схемы появляется при совпадении сигналов «1» на всех его входах.

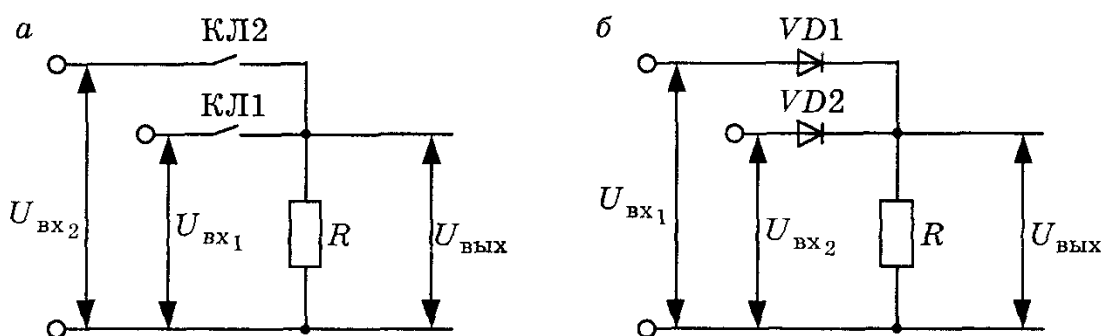


Рис.9.8. Схема реализации логической операции ИЛИ:
а — на пассивных, б — на активных элементах

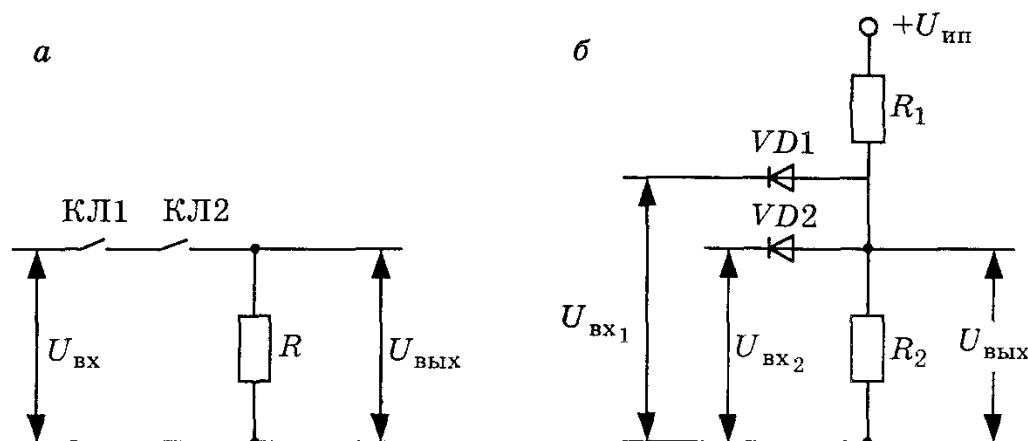


Рис.9.9. Схема реализации логической операции И:
а — на пассивных, б — на активных элементах

При нулевом значении сигнала хотя бы на одном из входов (рис.9.9, б) соответствующий диод открывается. Напряжение на выходе определяется падением напряжения на открытом диоде, которое определяет значение логического нуля. Если на все входы поступает сигнал логической «1», диоды закрываются. Напряжение на выходе будет равно $U_{\text{ип}} R_2 / (R_1 + R_2)$, определяющее логическую «1».

На практике если число входных сигналов логического элемента И меньше числа входов, то неиспользуемые входы подсоединяют к положительному выводу источника питания $+U_{\text{ип}}$.

Логическое отрицание (инверсия, операция НЕ) означает, что состояние на выходе схемы противоположно состоянию на ее входе:

$$U_{\text{вых}} = \overline{U_{\text{вх}}},$$

и читается, как $U_{\text{вых}}$ не $U_{\text{вх}}$. Эта операция реализуется с помощью транзисторного ключа.

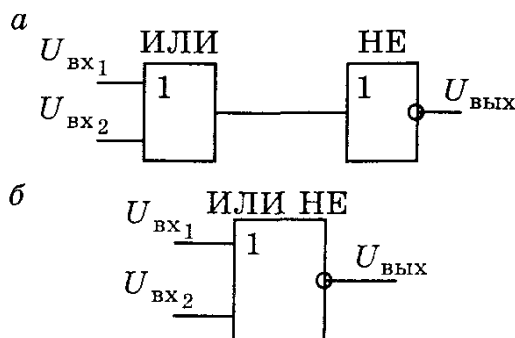
Схемотехническая реализация многообразия цифровых ИМС основана на типовых базовых функциональных элементах, реализующих простейшие логические функции: И, ИЛИ, НЕ, ИЛИ-НЕ, И-НЕ (одноступенчатая логика). Микросхемы, выполняющие только логические функции ИЛИ-НЕ или И-НЕ, называют основными логическими элементами.

Условное обозначение логического элемента ИЛИ-НЕ и его таблица истинности представлены на рис.9.10.

Логический элемент ИЛИ-НЕ образуется путем отрицания результатов, полученных при выполнении операции ИЛИ (рис.9.10, а). При входных сигналах, равных единице, сигнал на выходе соответствует логическому нулю, а при нулевых сигналах на всех входах сигнал на выходе равен «1» (таблица истинности на рис.9.10, в).

Алгебраическая запись операции ИЛИ-НЕ следующая:

$$U_{\text{вых}} = \overline{U_{\text{вх}_1} \vee U_{\text{вх}_2}} \quad \text{или} \quad y = \overline{x_1 + x_2}.$$



в

$U_{\text{вх}_1}$	$U_{\text{вх}_2}$	$U_{\text{вых}}$
0	0	1
0	1	0
1	0	0
1	1	0

Рис.9.10. Условное обозначение (а, б) и таблица истинности (в) логического элемента ИЛИ-НЕ

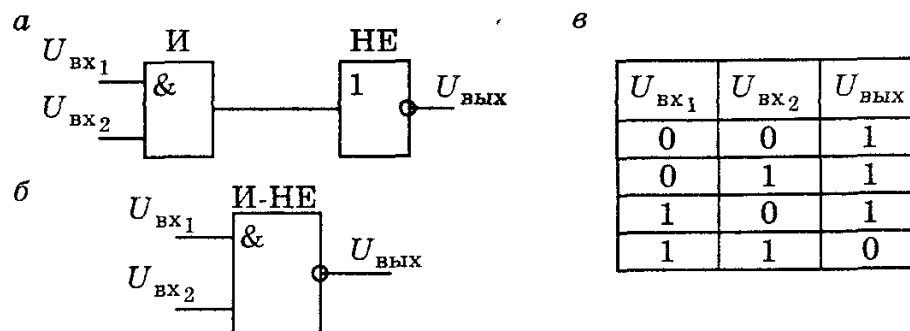


Рис.9.11. Условное обозначение (а, б) и таблица истинности логического элемента И-НЕ

Инверсию логической суммы двух величин называют стрелкой Пирса:

$$y = \overline{x_1 + x_2} \quad \text{или} \quad y = x_1 \downarrow x_2.$$

Логический элемент И-НЕ. Условное обозначение логического элемента И-НЕ и его таблица истинности представлены на рис.9.11.

Функция И-НЕ образуется путем отрицания результата, получаемого при выполнении операции И. Число входов элемента И-НЕ определяется числом аргументов функции И-НЕ. При подаче логического нуля на один из входов на выходе образуется логическая единица. Если на всех входах действует логическая единица, то сигнал на выходе равен логическому нулю. Логическая операция И-НЕ записывается следующим образом:

$$U_{ВЫХ} = \overline{U_{ВХ1} \wedge U_{ВХ2}} \quad \text{или} \quad y = \overline{x_1 x_2}.$$

Инверсию логического произведения двух и более аргументов называют штрихом Шеффера:

$$y = \overline{x_1 x_2} \quad \text{или} \quad y = x_1 \uparrow x_2.$$

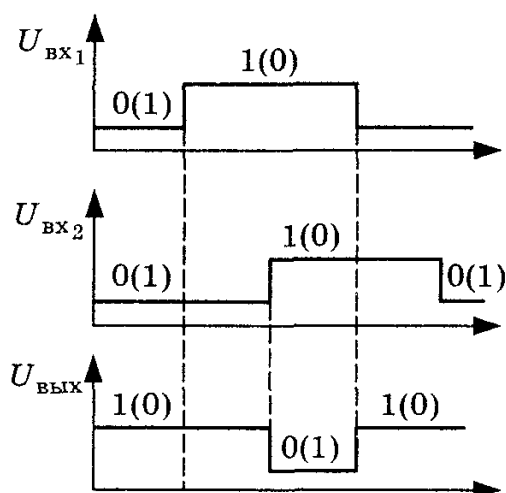


Рис.9.12. Свойства двойственности логических элементов

Логические элементы И, ИЛИ, И-НЕ, ИЛИ-НЕ и другие обладают свойством двойственности. Оно заключается в том, что если логический элемент при положительной логике выполняет операцию, например И-НЕ, то он же при отрицательной логике выполняет операцию ИЛИ-НЕ и наоборот (рис.9.12).

Свойство двойственности указывает на то, что любое цифровое устройство можно без изменения функциональных связей строить как на элементах И-НЕ, так и на элементах ИЛИ-НЕ. Различие

состоит в том, что логические уровни напряжений на всех входах и выходах изменяются на противоположные.

Функциональные элементы, реализующие логические функции И-ИЛИ, ИЛИ-И, НЕ-И-ИЛИ, И-ИЛИ-НЕ, И-ИЛИ-И и другие, составляют двухступенчатую логику.

9.7. Логические элементы и их классификация

Наиболее широкое применение цифровые ключи нашли в логических элементах (ЛЭ).

Эти элементы предназначены для реализации логических функций и являются одним из наиболее распространенных типов цифровых устройств как имеющих самостоятельное применение, так и входящих в состав более сложных схем, выполненных на их основе, например триггеров, регистров, счетчиков, распределителей, сумматоров, дешифраторов. Как и все импульсные элементы, логические элементы делятся на потенциальные, импульсные и импульсно-потенциальные. Подавляющее распространение, особенно в интегральной микросхемотехнике, получили тотенциальные ЛЭ, отличительными признаками которых являются:

наличие связи по постоянному току между входами и выходами микросхем;

возможность быть управляемыми и управлять другими схемами с помощью сигналов как ограниченной, так и неограниченной длительности (импульсные и потенциальные сигналы).

В общем случае вышесказанное не исключает возможности применения в таких схемах реактивных компонентов, т.е. индуктивностей и емкостей. Последние, как правило, выполняют вспомогательные функции. Однако именно принципиальная возможность построения интегральных схем различной сложности без реактивных компонентов выгодно отличает этот класс схем от остальных, поскольку процесс их изготовления наилучшим образом соответствует возможностям микроэлектронной технологии.

Интегральные схемы (ИС) потенциального типа являются самыми распространенными микроэлектронными логическими схемами. Сложность выполняемых ими функций непрерывно возрастает. Сигналы на входах и выходах потенциальных ЛЭ представляют собой высокий или низкий уровень напряжения, которым ставят в соответствие логические «1» и «0». В зависимости от кодирования сигналов различают положительную и отрицательную логику.

При положительной логике высокому уровню напряжения соответствует логическая единица $U_{\text{вых}}^1$, при отрицательной логике — наоборот, $U_{\text{вых}}^0$ (рис.9.13).

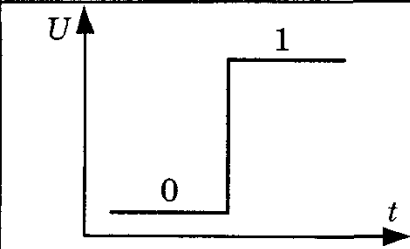
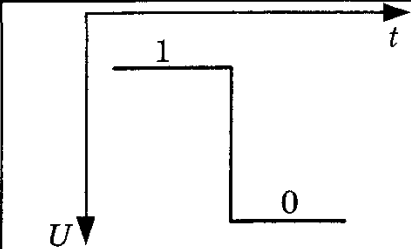
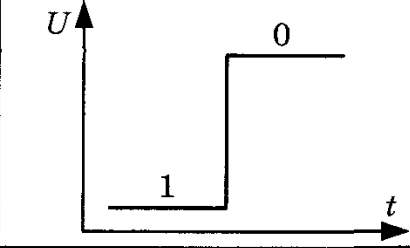
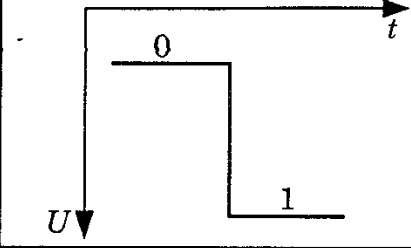
Вид логики	Полярность напряжения источника питания	
	Положительная	Отрицательная
Положительная		
Отрицательная		

Рис.9.13. Полярность напряжений для положительной и отрицательной логики в зависимости от полярности источника питания

Потенциальные ЛЭ входят в состав цифровых интегральных схем, которые выпускаются сериями. В состав каждой серии входят микросхемы, имеющие единое конструкторско-технологическое исполнение, но относящиеся к различным подгруппам и видам. В зависимости от технологии изготовления они делятся на полупроводниковые, пленочные и гибридные.

По принятой системе обозначение ИС состоит из пяти элементов.

Первый элемент — идентификатор типа корпуса (одна буква).

Кодировка идентификаторов приведена ниже: Р — пластмассовый корпус с вертикальным расположением выводов (ВРВ); М — керамический, металлокерамический или металlostеклянный корпус с ВРВ; Е — металлополимерный корпус с ВРВ; А — пластмассовый планарный корпус; И — металлокерамический планарный корпус; Б — бескорпусное исполнение ИС; Н — металлокерамический планарный микрокорпус; отсутствие обозначения — металлокерамический безвыводной микрокорпус.

Перед идентификатором типа корпуса может стоять буква К, обозначающая, что микросхема ориентирована на применение в аппаратуре коммерческого назначения, или буква О — признак опытной партии ИС. Отсутствие букв К или О перед идентификатором — признак наличия приемки заказчика.

Второй элемент — цифра, обозначающая группу ИС. Все выпускаемые отечественные ИС делятся по конструкторско-технологическому исполнению на три группы: 1, 5, 6, 7 — полупроводниковые; 2, 4, 8 — гибридные; 3 — прочие (пленочные, вакуумные, керамические и т.п.).

Третий элемент — три или две цифры от 000 до 999 или от 00 до 99. Они обозначают порядковый номер серии микросхемы. Таким образом, первые цифры, образованные двумя элементами, определяют полный номер серии ИС.

Четвертый элемент — две буквы. Первая буква соответствует подгруппе, а вторая — виду ИС. Так, в обозначении подгруппы логических элементов обязательно присутствует буква Л (подгруппа) и буква, обозначающая вид ИС по выполняемой логической функции. Например, логический элемент И обозначается как ЛИ, а элемент НЕ — как ЛН.

Пятый элемент — условный номер ИС по функциональному признаку в данной серии (одна-две цифры).

Функциональное назначение определяет тип ИС согласно принятым в табл.9.1 обозначениям.

Таблица 9.1

Классификация ИС по функциональному назначению

Обозначение	Подгруппа и вид ИС
1	2
Формирователи	
АА	Адресных напряжений и токов
АГ	Импульсов прямоугольной формы
АР	Разрядных напряжений и токов
АП	Прочие
АФ	Импульсов специальной формы
Схемы задержки	
БМ	Пассивные
БР	Активные
БП	Прочие
Схемы вычислительных устройств	
ВА	Сопряжения с магистралью
ВБ	Синхронизации
ВВ	Ввода/вывода/интерфейсные
ВГ	Контроллеры
ВЕ	МикроЭВМ
ВЖ	Специализированные схемы
ВИ	Времязадающие схемы
ВК	Комбинированные устройства
ВМ	Микропроцессоры
ВН	Контроллеры прерываний
ВП	Прочие
ВР	Функциональные расширители
ВС	Секционные микропроцессоры
ВТ	Контроллеры памяти
ВУ	Схемы микропрограммного управления
ВФ	Функциональные преобразователи
ВХ	Микрокалькуляторы

1	2
Генераторы	
ГГ	Прямоугольных сигналов
ГД	Линейно изменяющихся сигналов
ГМ	Шума
ГП	Прочие
ГС	Гармонических сигналов
ГФ	Сигналов специальной формы
Детекторы	
ДА	Амплитудные
ДИ	Импульсные
ДП	Прочие
ДС	Частотные
ДФ	Фазовые
Модуляторы	
МА	Амплитудные
МИ	Импульсные
МП	Прочие
МС	Частотные
МФ	Фазовые
Набор элементов	
НД	Диодов
НЕ	Конденсаторов
НК	Комбинированные
НТ	Транзисторов
Преобразователи	
ПА	Цифроаналоговые
ПВ	Аналого-цифровые
ПД	Длительности
ПЕ	Умножители частоты аналоговые
ПК	Делители частоты аналоговые
ПЛ	Синтезаторы частоты
ПМ	Мощности
ПН	Напряжения
ПП	Прочие
ПР	Код — код
ПС	Частоты
ПУ	Уровня
ПЦ	Делители частоты цифровые
Схемы запоминающих устройств	
РА	Ассоциативные
РВ	Постоянные (ПЗУ)
РЕ	ПЗУ (масочные) со схемами управления
РМ	Оперативные (ОЗУ)
РП	Прочие
РР	ПЗУ с многократным программированием

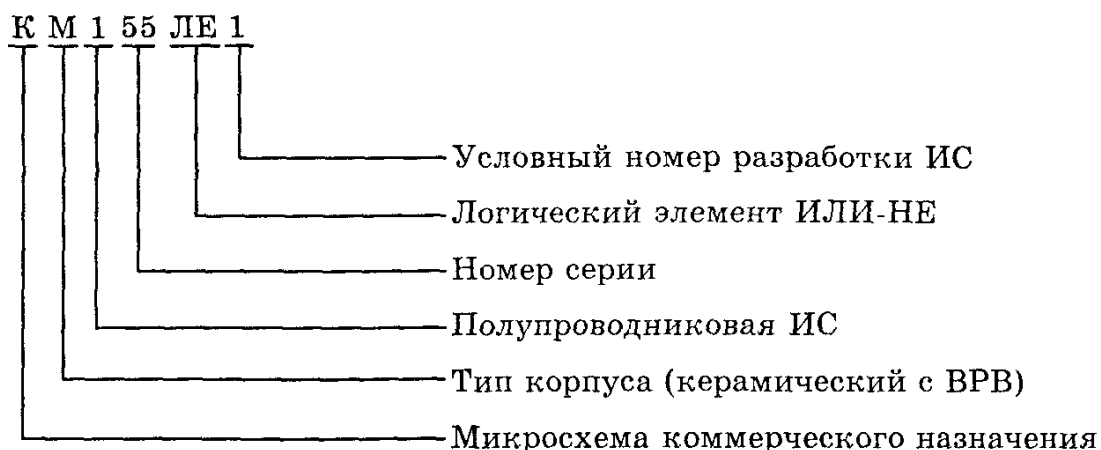
Продолжение табл.9.1

1	2
РТ	ПЗУ с однократным программированием
РУ	ОЗУ со схемами управления
РФ	ПЗУ со стиранием ультрафиолетом
РЦ	ЗУ на цилиндрических магнитных доменах
Схемы управления	
СА	Амплитудные
СВ	По времени
СП	Прочие
СС	Частотные
СФ	Фазовые
Схемы вторичных источников питания	
ЕВ	Выпрямители
ЕК	Стабилизаторы напряжения импульсные
ЕМ	Преобразователи
ЕН	Стабилизаторы напряжения непрерывные
ЕП	Прочие
ЕС	Схемы источников вторичного питания
ЕТ	Стабилизаторы тока
ЕУ	Схемы управления импульсными стабилизаторами напряжения
Схемы арифметических и дискретных устройств	
ИА	Арифметико-логические устройства
ИБ	Шифраторы
ИД	Дешифраторы
ИЕ	Счетчики
ИК	Комбинированные
ИЛ	Полусумматоры
ИМ	Сумматоры
ИП	Прочие
ИР	Регистры
Коммутаторы и ключи	
КН	Напряжения
КП	Прочие
КТ	Тока
Логические элементы	
ЛА	Схема И-НЕ
ЛБ	Схема И-НЕ/ИЛИ-НЕ
ЛД	Расширители
ЛЕ	Схема ИЛИ-НЕ
ЛИ	Схема И
ЛК	Схема И-ИЛИ-НЕ/И-ИЛИ
ЛЛ	Схема ИЛИ
ЛМ	Схема ИЛИ-НЕ/ИЛИ
ЛН	Схема НЕ
ЛП	Прочие
ЛР	Схема И-ИЛИ-НЕ
ЛС	Схема И-ИЛИ

1	2
Триггеры	
ТВ	Типа <i>JK</i> (универсальные)
ТД	Динамические
ТК	Комбинированные (типа <i>DT</i> , <i>RST</i> и другие)
ТЛ	Шмитта
ТМ	Типа <i>D</i> (с задержкой)
ТП	Прочие
ТР	Типа <i>RS</i> (с отдельным запуском)
ТТ	Типа <i>T</i> (счетные)
Усилители	
УВ*	Высокой частоты
УД	Операционные
УЕ	Повторители
УИ^	Импульсных сигналов
УК	Широкополосные
УЛ	Считывания и воспроизведения
УМ	Индикации
УН*	Низкой частоты
УП	Прочие
УР^	Промежуточной частоты
УС^	Дифференциальные
УТ	Постоянного тока
Фильтры	
ФВ	Верхних частот
ФЕ	Полосовые
ФН	Низких частот
ФП	Прочие
ФР	Режекторные
Многофункциональные схемы	
ХА	Аналоговые
ХК	Комбинированные
ХЛ	Цифровые
ХМ	Цифровые матрицы, в том числе программируемые
ХН	Аналоговые матричные
ХТ	Комбинированные аналого-цифровые и прочие
Фоточувствительные схемы с зарядовой связью	
ЦЛ	Линейные
ЦМ	Матричные
ЦП	Прочие

* Усилители напряжения или мощности (в том числе маломощные).

Ниже приведен пример маркировки ИС.



Логические элементы по режиму работы подразделяются на статические и динамические. Статические ЛЭ могут работать как в статическом, так и в динамическом (импульсном) режимах и наиболее широко используются в современных микросхемах. Динамические ЛЭ могут работать только в импульсном режиме.

Логические элементы классифицируют также по типу применяемых транзисторов. Наибольшее распространение получили ЛЭ на биполярных и МДП-транзисторах. Кроме того, интенсивно разрабатываются ЛЭ на арсенид-галлиевых полевых транзисторах с управляющим переходом металл — полупроводник (МЕП-транзисторах) и гетероструктурных полевых транзисторах с управляющим переходом металл — полупроводник (ГМЕП-транзисторах). Для каждого из перечисленных типов ЛЭ существует большое число их схемотехнических и конструктивно-технологических разновидностей. Например, к биполярным ЛЭ относятся элементы ТТЛ, эмиттерно-связанной логики (ЭСЛ), интегральной инжекционной логики (И²Л) и другие.

9.8. Базовые логические элементы цифровых интегральных микросхем

Логические интегральные микросхемы выпускаются в виде серии логических элементов. Микросхемы, выполненные по биполярной технологии и схемотехнической реализации, делятся на следующие группы:

- 1) транзисторная логика с непосредственной связью между логическими элементами (ТЛНС);
- 2) транзисторная логика с резистивными связями между логическими элементами (ТРЛ);
- 3) резистивно-емкостная транзисторная логика (РЕТЛ);
- 4) диодно-транзисторная логика (ДТЛ);
- 5) транзисторно-транзисторная логика (ТТЛ);
- 6) эмиттерно-связанная логика (ЭСЛ);
- 7) инжекционная интегральная логика И²Л.

С применением полевых транзисторов наибольшее развитие получили микросхемы КМДП-логики.

Серии цифровых интегральных микросхем ТЛНС, ТРЛ, РЕТЛ, ДТЛ хотя и продолжают выпускаться промышленностью, но используются для комплектации находящейся в эксплуатации электронной аппаратуры, а не в новых разработках. Наиболее интенсивное распространение в настоящее время получили серии цифровых интегральных микросхем, построенных на основе ТТЛ, ЭСЛ, И²Л, КМПД-логики.

Разработка каждой серии микросхем начинается с базового логического элемента — основы всех элементов, узлов и устройств серии. Базовые логические элементы выполняют либо операцию И-НЕ, либо ИЛИ-НЕ. Разнообразие типов базовых элементов объясняется тем, что каждый из них имеет свои достоинства и свою область применения.

9.9. Диодно-транзисторная логика

Диодно-транзисторная логика (ДТЛ) представляет собой сочетание диодных логических ячеек с транзисторным инвертором. Базовым логическим элементом всех серий ДТЛ является элемент Шеффера (элемент И-НЕ), реализующий операцию логического умножения с отрицанием. Промышленностью выпускаются следующие серии элементов ДТЛ: К104, К109, К121, К128, К146, К202, К215, К217, К218, К221, К240, К511.

Схема логического элемента ДТЛ представлена на рис.9.14.

Входные диоды $VD1...VD3$ и резистор R_1 образуют входную логическую схему, выполняющую в положительной логике операцию И. Инвертор на транзисторе $VT1$ выполняет логическую операцию НЕ, усиливает и формирует сигналы на выходе до стандартного уровня. Смещающие диоды $VD4$ и $VD5$ предназначены для увеличения порога запираения и помехоустойчивости схемы в закрытом состоянии, а резистор R_2 и $U_{ип2}$ обеспечивают оптимальную величину тока этих диодов. Диоды $VD1...VD3$

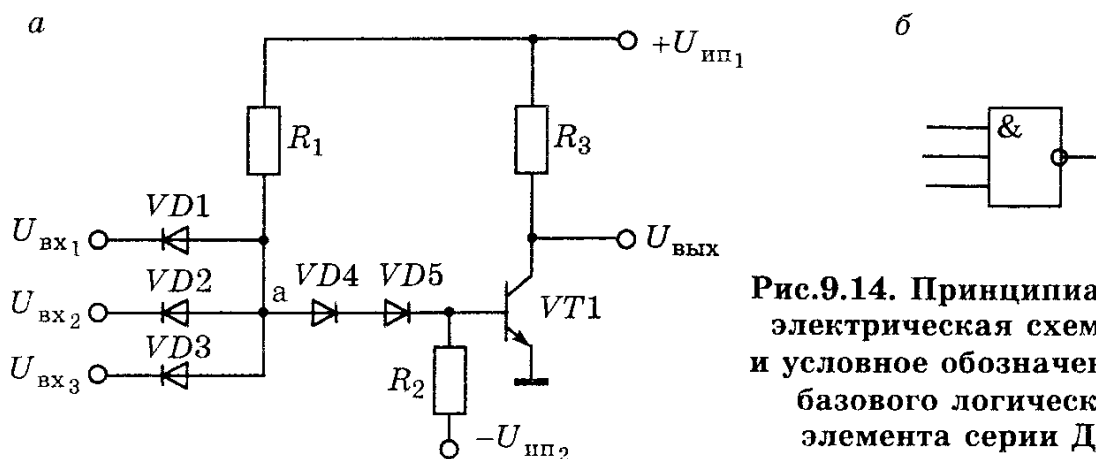


Рис.9.14. Принципиальная электрическая схема (а) и условное обозначение (б) базового логического элемента серии ДТЛ

должны обладать минимальным сопротивлением в проводящем состоянии; высоким обратным напряжением; малой емкостью и малым временем восстановления обратного сопротивления.

Рассмотрим принцип работы ДТЛ. Пусть на один (или на все входы) подается низкий входной сигнал логического нуля $U_{вх}^0$. Входной диод (или все диоды) открывается и оказывается замкнутым на общую шину. От источника питания $U_{ип1}$ через резистор R_1 , открытый диод и входную цепь протекает ток, при этом потенциал точки a уменьшается до уровня прямого падения напряжения на диоде: $U_a = U_{вх}^0 + U_{пр}$, где $U_{пр}$ — падение напряжения на открытом входном диоде. При отсутствии $VD4$, $VD5$ потенциал базы транзистора $VT1$ был бы положительным, а транзистор — открыт. За счет падения напряжения $U_{дсм}$ на диодах $VD4$, $VD5$ потенциал базы транзистора отрицателен, $-U_b = U_a - 2U_{дсм}$, транзистор закрыт и на выходе схемы формируется высокий уровень напряжения логической единицы. Диоды смещения должны обладать большим сопротивлением, чтобы при относительно малом токе получить большое падение напряжения.

При одновременной подаче на все входы высокого уровня напряжения логической единицы диоды $VD1...VD3$ запираются. Транзистор $VT1$ переходит в область насыщения за счет тока, протекающего от источника питания $U_{ип1}$ через R_1 , смещающие диод $VD4$, в базу транзистора. На выходе схемы появляется низкий уровень напряжения $U_{вых}^0$, близкий к нулю.

С целью уменьшения входного тока инвертора при действии на входе схемы напряжения логического нуля входную цепь ус-

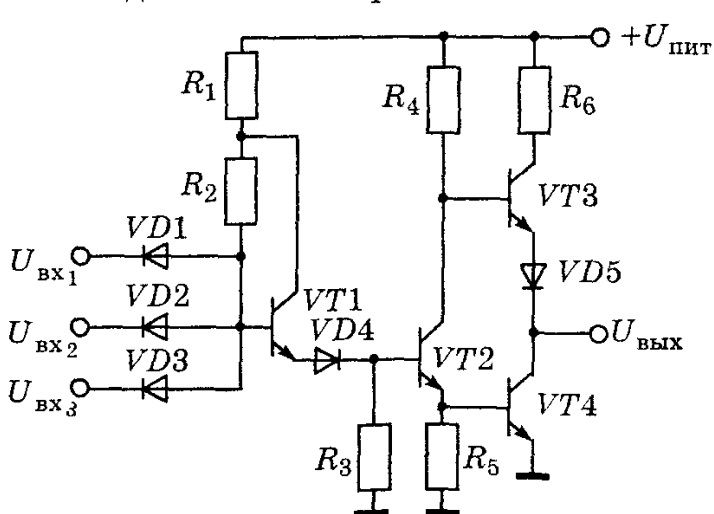


Рис.9.15. Принципиальная схема ДТЛ с усовершенствованной входной цепью

ложняют, включая транзистор $VT1$ (рис.9.15), который работает как эмиттерный повторитель и увеличивает усиление по току. А для улучшения выходных характеристик логического элемента выходной каскад строится по более сложной схеме.

За счет падения напряжения на эмиттерном переходе транзистора $VT1$, работающего в активном (ненасыщен-

ном) режиме, повышается общая помехоустойчивость и уменьшается время переходных процессов при включении и выключении схемы. Сложный инвертор позволяет повысить нагрузочную способность. Схема обладает малым выходным сопротивлением в обоих состояниях, благодаря чему заряд и разряд паразитных емкостей в нагрузках следующего каскада протекает быстрее. Работа этого инвертора будет рассмотрена при рассмотрении базового элемента ТТЛ.

9.10. Транзисторно-транзисторная логика (ТТЛ)

Элементы транзисторно-транзисторной логики являются дальнейшим усовершенствованием ДТЛ, которая осуществляется заменой диодной сборки многоэмиттерным транзистором. Многоэмиттерный транзистор представляет собой совокупность нескольких транзисторных структур, имеющих общий коллектор и общую базу и непосредственно взаимодействующих друг с другом только за счет движения основных носителей. Эмиттерные переходы МЭТ выполняют функции входных диодов в схемах ДТЛ, а коллекторный переход — роль смещающего диода. Характерной особенностью элементов ТТЛ является высокая помехоустойчивость, большое быстродействие, хорошая нагрузочная способность, малая потребляемая мощность, высокая надежность, малая стоимость.

Принципиальная электрическая схема, условное обозначение, временные диаграммы базового логического элемента серий ТТЛ приведены на рис.9.16. Базовый логический элемент ТТЛ выполняет операцию И-НЕ (является элементом Шеффера). Схема базового элемента ТТЛ состоит из двух частей. Входная часть реализует логическую функцию И с помощью $VT1$ и резистора R_1 . Выходная цепь реализует функцию НЕ и содержит сложный инвертор на транзисторах $VT2...VT4$. Он включает в свой состав простой инвертор ($VT2, R_2$) и эмиттерный повторитель ($VT3$) с динамической нагрузкой ($VT4$), которая управляется эмиттерным током транзистора $VT2$. Простой инвертор в этой схеме ($VT2$) является фазоинверсным каскадом. Если транзистор $VT2$ открыт, то через него протекает большой эмиттерный ток, который является базовым током транзистора $VT4$. Транзистор $VT4$ открывается и переходит в режим насыщения, а транзистор $VT3$ закрывается низким коллекторным потенциалом транзистора $VT2$. Выходное напряжение близко к нулю. Если транзистор $VT2$ закрыт, то транзистор $VT3$ открыт, ибо потенциал базы транзистора $VT3$ близок к $U_{ин}$, а транзистор $VT4$ закрыт. Выходное напряжение имеет высокий уровень и соответствует логической единице. При запираании транзистора $VT4$ ток рассасывания избыточных

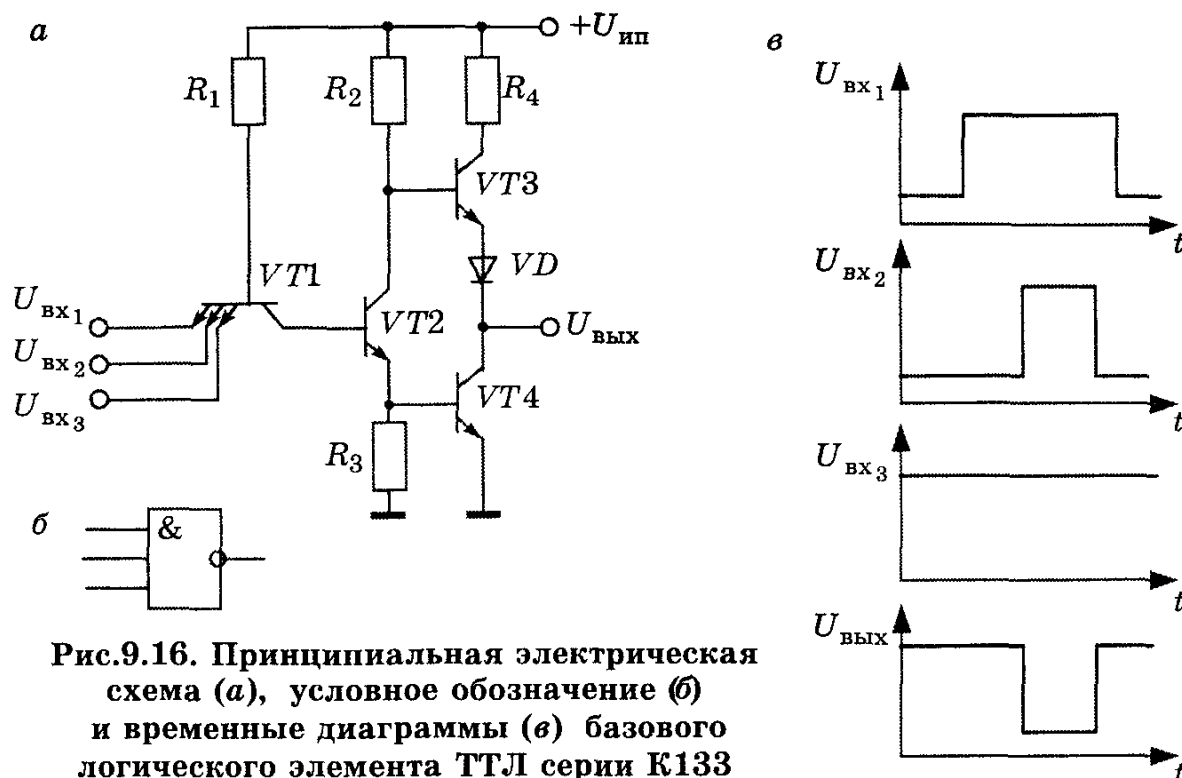


Рис.9.16. Принципиальная электрическая схема (а), условное обозначение (б) и временные диаграммы (в) базового логического элемента ТТЛ серии К133

носителей из базы транзистора VT4 протекает через резистор R_3 на землю. Резистор R_4 ограничивает ток выходного каскада во время перехода схемы из открытого состояния в закрытое, когда транзистор VT3 уже открылся, а транзистор VT4 еще находится в режиме насыщения. Диод VD обеспечивает надежное запираение транзистора VT3 при напряжении на выходе схемы, равном нулю. Сопротивление резистора R_4 выбирается исходя из заданного значения предельно допустимого тока транзисторов VT3, VT4 и диода VD и составляет величину порядка 50...500 Ом. Для сопротивлений других резисторов существуют оптимальные значения: $R_1/R_2 = 2...4$; $R_2/R_3 = 1...2$; $R_2/R_4 = 10$.

Рассмотрим принцип работы схемы. Если хотя бы на один из входов подано напряжение логического нуля, то соответствующий эмиттерный переход многоэмиттерного транзистора VT1 открывается. Ток базы $I_{б1} \approx U_{ИП} / R_1$ транзистора VT1 потечет во входную цепь, при этом ток коллектора VT1 уменьшается, коллекторный переход открывается и транзистор VT1 насыщается по коллекторной цепи. Напряжение на базе транзистора VT2 равно сумме входного напряжения и остаточного напряжения на насыщенном транзисторе VT1: $U_{б2} = U_{ВХ}^0 + U_{ост1}$. Поэтому транзистор VT2 запирается, а транзистор VT3 и диод VD открываются высоким потенциалом коллектора транзистора VT2. Транзистор

$VT4$ закрыт. Напряжение на выходе имеет высокий уровень и соответствует логической «1».

Если на всех логических входах действуют высокие уровни напряжения, то эмиттерные переходы транзистора $VT1$ закрываются, он работает в инверсном активном режиме. Ток от $U_{ип}$ через R_1 , открытый коллекторный переход транзистора $VT1$ поступает в базу транзистора $VT2$. Транзисторы $VT2$, $VT4$ открываются, и на выходе схемы имеется уровень напряжения, соответствующий логическому нулю. Транзистор $VT3$ и диод VD закрыты.

Базовые элементы различных серий ТТЛ различаются только инверторами, которые должны улучшать переходные характеристики, повышать помехоустойчивость и нагрузочную способность, потреблять небольшую мощность. Для уменьшения входных токов транзистор $VT1$ должен обладать малым коэффициентом передачи тока базы в инверсном режиме $h_{21, \approx} \approx 0,005 \dots 0,05$.

Логические элементы со сложным инвертором потребляют большую мощность, занимают большую площадь кристалла, поэтому на их основе изготавливаются цифровые микросхемы малой и средней степени интеграции.

Быстродействие логических элементов различных серий ТТЛ можно повысить двумя путями:

- уменьшая сопротивление резисторов и паразитные емкости;
- обеспечивая работу транзисторов в активном, т.е. ненасыщенном, режиме, при котором отсутствует накопление и рассасывание носителей в базах транзисторов.

Оба эти способа нашли практическое применение. Первый способ использовался при создании ТТЛ серий К130 и К131. Вторым способом повышения быстродействия цифровых микросхем ТТЛ связан с применением транзисторов с барьером Шотки. При этом высокое быстродействие сочетается с умеренным потреблением мощности. Диоды Шотки подключаются параллельно коллекторному переходу транзистора, а транзисторы с диодами Шотки называют транзисторами с барьером Шотки или транзисторами Шотки (рис.9.17, а, б). Когда транзистор закрыт или работает в ненасыщенном, активном режиме, потенциал коллектора выше потенциала базы. Диод Шотки закрыт и не влияет на работу транзистора. При насыщении транзистора потенциал коллектора уменьшается, диод Шотки открывается при напряжении 0,3...0,5 В и фиксирует этот уровень напряжения на коллекторном переходе, не позволяя транзистору перейти в режим насыщения. Применение транзисторов Шотки позволяет уменьшить или почти полностью исключить время рассасывания избыточного заряда в базе и тем самым снизить время выключения схемы.

На рис.9.17, а показана принципиальная схема базового элемента серии ТТЛШ. Промышленностью выпускаются следующие серии ТТЛШ логики: К530, К531, КР1531 и маломощные К555, КР1533 с потребляемой мощностью порядка 2 мВт. По принципу действия эта схема аналогична базовому ТТЛ элементу (см. рис.9.16). Отличие состоит лишь в том, что в выходном каскаде использован составной транзистор $VT4, VT5$, обеспечивающий повышенный выходной ток, а каскад с ОЭ (генератор тока) на транзисторе $VT3$ с резисторами R_3, R_4 , включенный в эмиттерную цепь транзистора $VT2$, улучшает форму передаточной характеристики, приближая ее к прямоугольной. Транзистор $VT5$ реализуется без диода Шотки, так как он работает в активном режиме (эмиттерный повторитель).

В перспективных интегральных микросхемах применяются новые интегральные транзисторы со структурой «Изопланар-П», у которых использована оксидная изоляция между транзисторами, а не привычный $p-n$ переход. Граничная частота у транзисторов с такой структурой достигает 5 ГГц, что в 3 раза выше, чем у транзисторов с планарной структурой.

Выигрыш в быстродействии схем с использованием транзисторов Шотки приводит к некоторому ухудшению статических

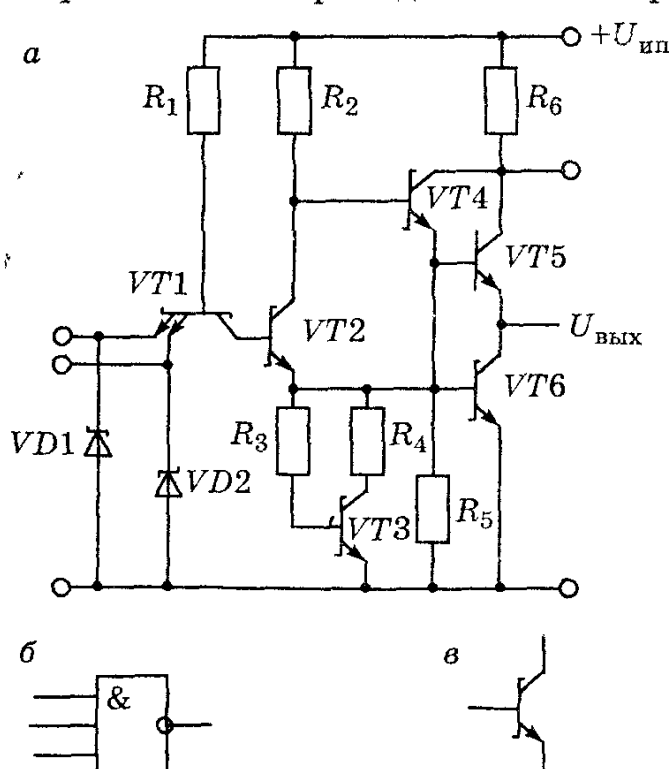


Рис.9.17. Принципиальная электрическая схема (а), условное обозначение логического элемента ТТЛ логики (б) и условное обозначение транзисторов с барьером Шотки (в)

параметров: понижается пороговое напряжение, повышается значение логического нуля $U_{\text{вых}}^0$, ухудшается помехоустойчивость. Для повышения помехоустойчивости логических элементов в эмиттерные цепи многоэмиттерного транзистора $VT1$ вводят диоды $VD1, VD2$, включенные в обратном направлении для сигналов логической единицы и нуля. Если напряжения на входах логического элемента меняют свой знак на противоположный, то диоды $VD1, VD2$ открываются. Сигнал помехи не поступает на вход транзистора $VT1$ и не происходит ложное срабатывание схемы.

9.11. Микросхемы ТТЛ серий с открытым коллектором

Для расширения функциональных возможностей у отдельных микросхем выходы выполнены так, что верхний выходной транзистор и относящиеся к нему элементы отсутствуют. Такие логические элементы называют элементами со свободным (открытым) коллектором (рис.9.18).

Верхний транзистор обычной транзисторной выходной пары отсутствует, а вывод имеет коллектор нижнего транзистора $VT3$. Если хотя бы один из входных сигналов равен 0, транзистор $VT3$ закрыт, на выходе схемы формируется напряжение низкого уровня. Такой выходной каскад не способен сам по себе сформировать на выходе высокий уровень напряжения. На практике коллектор транзистора $VT3$ такой микросхемы подключается внешним монтажом к дополнительному источнику напряжения через нагрузочное сопротивление. Нагрузочным сопротивлением может быть резистор, реле, элементы индикации (светодиод, лампа накаливания), коаксиальный кабель, вход усилителя мощности и др. Напряжение, к которому подключается внешняя нагрузка, может значительно превышать напряжение питания микросхемы.

Микросхемы с открытым коллектором могут:

быть переходным звеном от логической части устройства к элементам вывода информации, т.е. используются для управления внешними устройствами;

обеспечить реализацию дополнительной логической функции при непосредственном соединении между собой выходов нескольких микросхем.

Объединение выходов нескольких функциональных узлов называют монтажной (проводной) логикой. При таком соединении если на выходе одного или нескольких элементов будет низкий потенциал (логический «0» в положительной логике), то низкий потенциал будет на выходе всей схемы. При наличии ло-

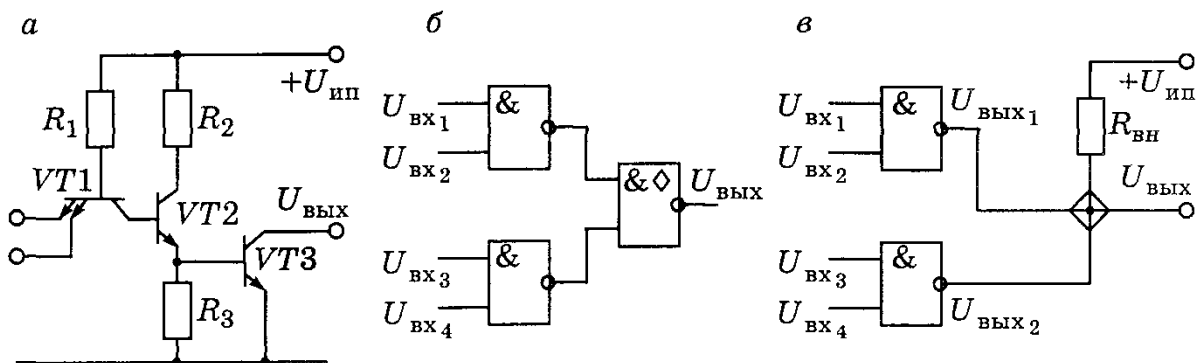


Рис.9.18. Принципиальная электрическая схема (а), графические обозначения (б, в) логических элементов ТТЛ логики с открытым коллектором

гической единицы на всех выходах на общем объединенном выходе будет значение логической единицы. Параллельное подключение нескольких открытых коллекторов к общей нагрузке создает систему, выполняющую логическую операцию И (монтажное И):

$$U_{\text{вых}} = U_{\text{вых}_1} \wedge U_{\text{вых}_2} . \quad (9.25)$$

Каждый из логических элементов, в свою очередь, выполняет логическую операцию И-НЕ:

$$U_{\text{вых}_1} = \overline{U_{\text{вх}_1} \wedge U_{\text{вх}_2}} ; \quad U_{\text{вых}_2} = \overline{U_{\text{вх}_3} \wedge U_{\text{вх}_4}} . \quad (9.26)$$

Следовательно, выходная логическая функция системы

$$U_{\text{вых}} = \overline{U_{\text{вх}_1} \wedge U_{\text{вх}_2} \wedge U_{\text{вх}_3} \wedge U_{\text{вх}_4}} . \quad (9.27)$$

При работе схем с монтажной логикой необходимо учитывать, что каждый компонент схемы утрачивает самостоятельность и действует как элемент общей системы. Графическое представление рассмотренной функции представлено на рис.9.18, б, в. Включение логических выходов на общую нагрузку (монтажная логика) условно изображается в виде логического элемента, выполняющего соответствующую логическую функцию (рис.9.18, б). Если это не реальная микросхема, а способ соединения выводов, к символу выполняемой операции добавляется условный знак $\diamond$ (ромб) в поле микросхемы или в точке соединения выводов (рис.9.18, в). Примерами элементов с открытым коллектором являются микросхемы К155ЛА7, К155ЛА11.

Подавая разные значения напряжения питания в схемах с открытым коллектором, можно получать разные уровни выходного сигнала. Это позволяет осуществлять согласование микросхем серии ТТЛ с другими сериями, имеющими другие значения логических нулей и единиц, не используя дополнительных преобразователей уровней.

Максимальное число объединяемых элементов и максимальное значение $R_{\text{н макс}}$ ограничиваются соотношением значения этого сопротивления и токов утечки выходных транзисторов. Когда все транзисторы закрыты, падение напряжения на $R_{\text{н}}$ от суммарного тока утечки не должно снижать высокий уровень напряжения на выходе ниже допустимого (рис.9.19, а). $R_{\text{н мин}}$ ограничено максимально допустимым током открытого выходного транзистора (рис.9.19, б).

Сопротивление $R_{\text{н макс}}$ находят из условия обеспечения большого выходного напряжения $U_{\text{вых}}^1$ (рис.9.19, а):

$$R_{\text{н макс}} = \frac{U_{\text{ип}} - U_{\text{вых}}^1}{K_{\text{об вых}} I_{\text{ут вых}} - K_{\text{об вх}} I_{\text{вх}}^1} , \quad (9.28)$$

где $K_{\text{об вых}}$ — число объединенных выходов; $I_{\text{ут вых}}$ — ток утечки на выходе; $R_{\text{об вх}}$ — число подключенных входов.

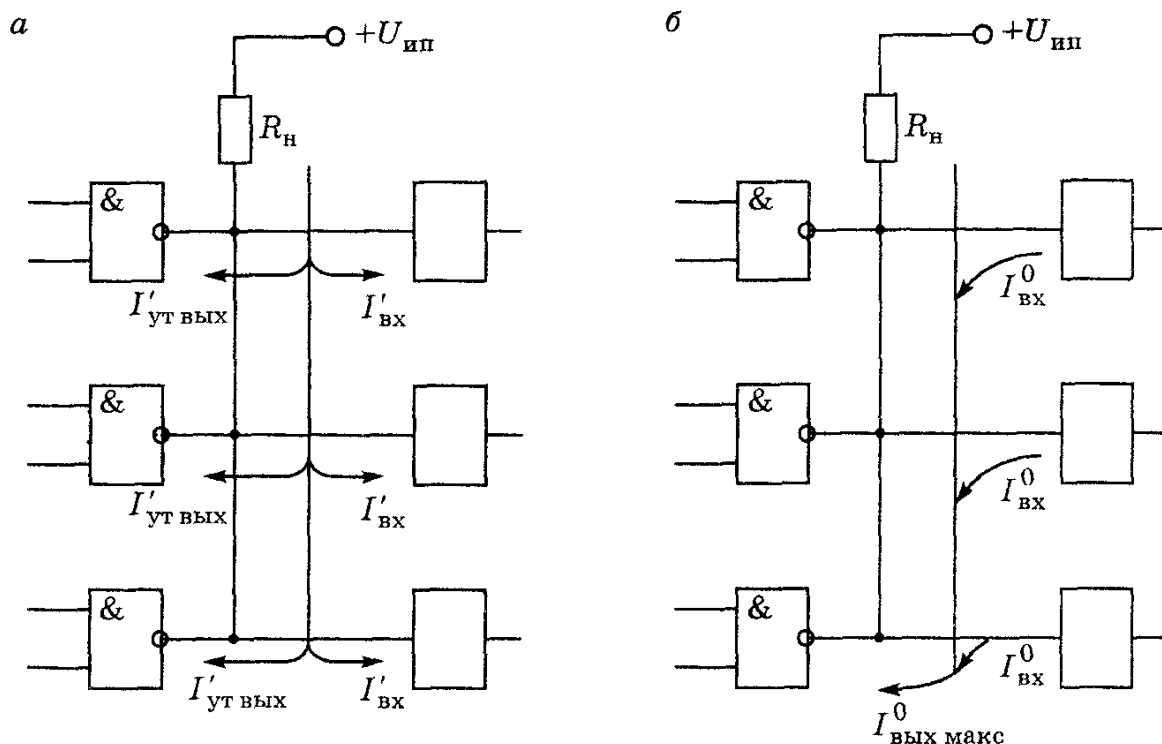


Рис.9.19. Структурная схема ТТЛ логики с открытым коллектором для минимального (а) и максимального (б) выходных токов

Минимальное сопротивление $R_{H \text{ мин}}$ находят из условия получения минимального выходного напряжения — логического нуля $U_{\text{вых}}^0$ (рис.9.19, б):

$$R_{H \text{ мин}} = \frac{U_{\text{ип}} - U_{\text{вых}}^0}{I_{\text{вых макс}}^0 - K_{\text{об вх}} I_{\text{вх}}^0}, \quad (9.29)$$

где $I_{\text{вых макс}}^0$ — максимальный допустимый выходной ток одного элемента при обеспечении логического нуля на его выходе.

Конкретное значение R_H выбирают из условия требуемого быстродействия при наименьшей потребляемой мощности. Оно достигается тогда, когда R_H близко к минимальному значению. С повышением R_H увеличивается время заряда паразитных емкостей при высоком уровне выходного напряжения и уменьшается потребление тока при низком уровне.

9.12. Правила схемного включения элементов

Выпускаемые промышленностью микросхемы ТТЛ серий выполняют простейшие логические операции (И-НЕ; ИЛИ-НЕ и др.), содержат в одном корпусе несколько независимых логических элементов, связанных между собой только источником питания.

Если некоторые логические элементы, входящие в состав корпуса, не используются, то рекомендуется такие элементы включать так, чтобы на их выходах был высокий потенциал $U_{\text{вых}}^1$. Для этого входы неиспользуемых элементов ТТЛ серий, выполняющих операции И-НЕ и ИЛИ-НЕ, соединяют с общей (земляной) шиной. В таком состоянии элемент потребляет (рассеивает) минимальную мощность и его выход можно использовать как источник логической единицы на входах других схем.

Неиспользованные входы логического элемента ТТЛ серий можно оставлять свободными, но при этом снижается помехоустойчивость из-за воздействия наводок на свободные выводы. В сериях ТТЛ и ТТЛШ неиспользованные входы объединяют с другими используемыми входами, если это не ведет к превышению нагрузочной способности предыдущего каскада, либо подключают к источнику логической единицы.

В качестве источника логической единицы используют неиспользованные элементы, входы которых заземлены, или источник питания микросхемы, который подключают ко входу через резистор с сопротивлением 1 кОм, ограничивающий входной ток. К одному такому резистору обычно подключается до 20 неиспользованных входов.

Для уменьшения помех по цепи питания в точках подключения к шинам групп логических элементов включаются развязывающие керамические конденсаторы емкостью порядка 0,1 мкФ на один корпус. При большом числе одновременно переключаемых логических элементов скачки тока в цепи питания достигают десятков А. Поэтому между цепью питания и общей шиной устанавливаются электролитические конденсаторы большой емкости, которые компенсируют кратковременные импульсы тока и обеспечивают уменьшение взаимосвязей логических элементов через цепь питания.

Небольшие значения выходных сопротивлений элементов ТТЛ серий приводят к тому, что во время переключения схемы ток в цепи питания возрастает и может в несколько раз превышать ток, потребляемый схемой в статическом режиме. Поэтому при увеличении частоты переключения мощность, потребляемая ТТЛ схемой со сложным инвертором, растет, все это приводит к недопустимости соединения выходов нескольких схем. Если такое соединение осуществить, то в состоянии, когда один из элементов имеет на выходе низкий уровень напряжения $U_{\text{вых}}^0$, а другой — высокий $U_{\text{вых}}^1$, через последовательно включенные транзистор VT3 одной схемы и транзистор VT4 другой схемы (см. рис.9.16) будет протекать большой ток.

9.13. Эмиттерно-связанная логика

Цифровые микросхемы эмиттерно-связанной логики составляют схемы на переключателях тока с объединенными эмиттерами, обладающие по сравнению с другими типами цифровых схем наибольшим быстродействием и большой потребляемой мощностью.

Большое быстродействие ЭСЛ логики обеспечивается:

за счет работы транзисторов в ненасыщенном (линейном) режиме;

за счет применения на выходах схемы эмиттерных повторителей, ускоряющих процесс заряда и разряда нагрузочных емкостей;

за счет ограничения перепада выходного напряжения, что приводит к снижению статической помехоустойчивости.

Наибольшее распространение получили ЭСЛ серии 100, 500, К500, 700, К1500, обеспечивающие выполнение любых арифметических и логических операций.

На рис.9.21 представлены: условное графическое обозначение базового элемента, временные диаграммы, поясняющие работу элемента, таблица истинности и принципиальная электрическая схема ЭСЛ логики. В зависимости от способа кодирования входной информации («1» и «0») одна и та же схема (рис.9.21, ж) может реализовать либо функции ИЛИ-НЕ, ИЛИ для положительной логики, либо функции И-НЕ, И для отрицательной. Для положительной логики «1» и «0» представляются напряжениями $U^0 = -1,45 \dots -1,9$ В; $U^1 = -0,7 \dots -0,95$ В, а для отрицательной — напряжениями $U^1 = -0,7 \dots -0,95$ В; $U^0 = -1,45 \dots -1,9$ В.

В схемах ЭСЛ серий эмиттеры транзисторов токового переключателя через резистор R_3 подключаются к отрицательной шине источника напряжения $U_{ин} = -5,2 \pm 5\%$ В; коллекторные цепи заземляются. Такое включение обеспечивает меньшую зависимость выходного напряжения от наводок по цепи питания и лучшую помехозащищенность. Для повышения нагрузочной способности и расширения функциональных возможностей на выходах токового переключателя (VT_3, VT_4) включены транзисторы VT_6, VT_7 , предназначенные для использования в качестве выходных эмиттерных повторителей с резисторами в цепи эмиттеров порядка 240...50 Ом. Для уменьшения потребляемой мощности при малых сопротивлениях нагрузок используют второй источник питания $U_{см}$. Для исключения влияния на логическую часть схемы импульсных помех, возникающих в коллекторных цепях эмиттерных повторителей в момент переключения схемы при работе на низкоомную нагрузку, используются две шины «земля». Кроме того, выходные эмиттерные повторители смещают уровни сигналов по напряжению и обеспечивают совместимость ЭСЛ элементов по входу и выходу.

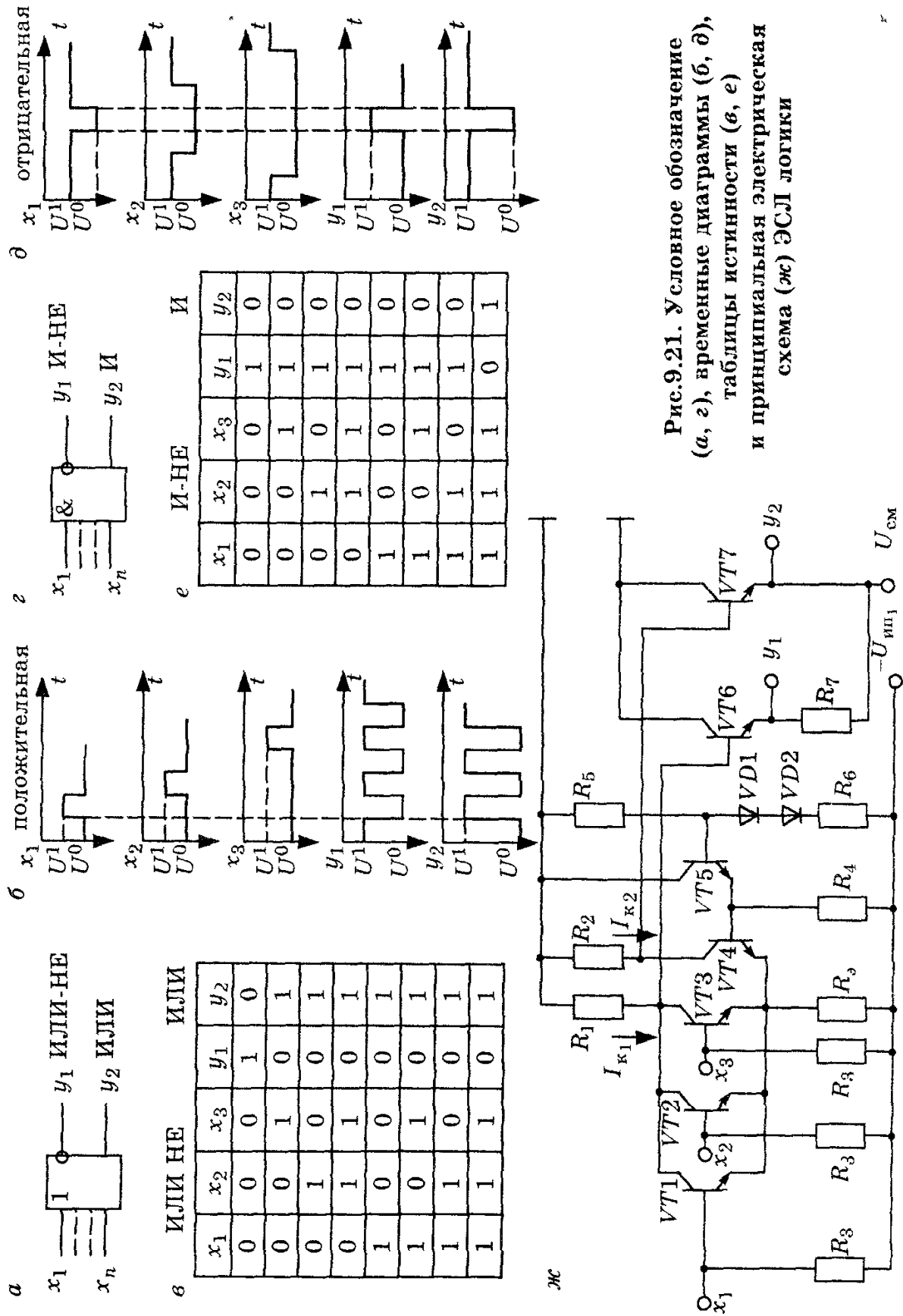


Рис.9.21. Условное обозначение (а, з), временные диаграммы (б, д), таблицы истинности (в, е) и принципиальная электрическая схема (ж) ЭСЛ логики

На транзисторах $VT_1...VT_4$ собран токовый переключатель, содержащий две ветви, работающие в режиме ключа и связанные эмиттерами через резистор R_3 . Транзисторы $VT_1...VT_3$ первой ветви и транзистор VT_4 второй ветви работают в активной области и не входят в режим насыщения. Для создания опорного напряжения $U_{бэ}$ транзистора VT_4 используется температурно-компенсирующая цепь (транзистор VT_5 , диоды VD_1 , VD_2 и резисторы R_5 , R_6).

Рассмотрим принцип работы базового логического элемента для положительной логики. Если на все логические входы подается напряжение низкого уровня, соответствующее логическому нулю, то транзисторы $VT_1...VT_3$ закрываются, а транзистор VT_4 открывается, так как напряжение на его базе становится выше, чем на базах входных транзисторов. Через открытый транзистор протекает ток $I_{к2}$, значение которого задается резистором R_3 , и создает падение напряжения на резисторе R_2 . Потенциал коллектора транзистора VT_4 при этом понижается и подается на вход эмиттерного повторителя, собранного на транзисторе VT_7 . На выходе эмиттерного повторителя получается низкий уровень напряжения, соответствующий логическому нулю.

В это же время через резистор R_1 левой ветви токового ключа протекает небольшой обратный ток $I_{к1}$. Потенциал коллектора транзистора VT_3 повышается и поступает на базу эмиттерного повторителя транзистора VT_6 . На его выходе имеем большой потенциал, логическую единицу, при этом выполняется логическая операция ИЛИ-НЕ.

Предположим, что на один из входов (вход 1) подается напряжение логической единицы, а на остальных входах действует логический нуль. Под действием входного сигнала транзистор VT_1 отрывается, через коллекторную и эмиттерную цепи протекают большие токи $I_{к1}$ и $I_э$. Ток $I_э$ создает падение напряжения на сопротивлении резистора R_3 , которое резко уменьшает напряжение $U_{бэ4}$, транзистор VT_4 закрывается. Перепады напряжения коллекторных цепей транзисторов VT_1 , VT_4 подаются на входы соответствующих эмиттерных повторителей. Таким образом, по выходу транзистора VT_6 выполняется логическая операция ИЛИ-НЕ, а по выходу транзистора VT_7 — логическая операция ИЛИ. Воздействие входного сигнала приводит к переключению тока эмиттера $I_э$, который проходит в зависимости от амплитуды входного сигнала то через левую, то через правую ветви и при этом на выходе создаются низкий и высокий уровни напряжения одновременно. Поэтому такую схему с объединенными эмиттерами часто называют токовым ключом.

Резисторы в цепях базы токового ключа R_3 служат для стекания обратного базового тока и надежного запираения незадействованных входных транзисторов. При их отсутствии самоотпирание незадействованных входных транзисторов будет мешать нормальной работе схемы и потребуются внешнее принудительное подключение таких входов к источнику отрицательного напряжения.

Перспективными считаются ЭСЛ серий 500 и К1500. Серия К1500 относится к числу субнаносекундных и имеет время задержки менее 1 нс.

На рис.9.22 приведена принципиальная электрическая схема базового логического элемента серии К1500, являющегося модернизацией базового логического элемента серии 500. Элемент реализует функции 2И/2И-НЕ, И для отрицательной логики.

Логический элемент состоит из трех частей: токового переключателя (ТП), эмиттерных повторителей (ЭП), источника опорного напряжения (ИОН). Назначение и функции указанных частей соответствуют назначению и функциям аналогичных цепей рассмотренного базового логического элемента ЭСЛ серий. В микросхеме К1500 используется более стабильный генератор тока на транзисторе VT_4 и резисторе R_3 , термостабилизирующая цепочка на диодах VD_1 , VD_2 , резисторе R_4 между коллекторами транзисторов переключателя тока, усовершенствованный

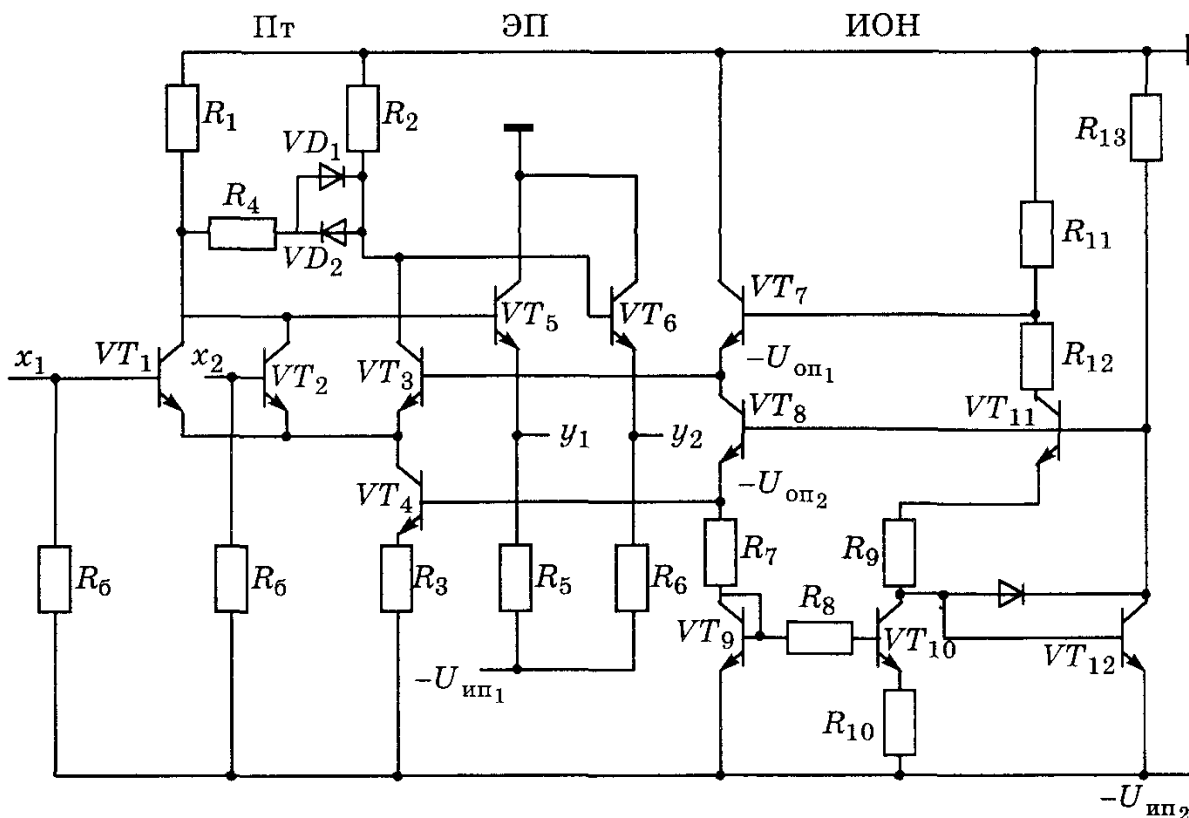


Рис.9.22. Принципиальная электрическая схема базового логического элемента К1500 ЭСЛ логики

источник опорного напряжения, отдельные источники питания $U_{ип1} = -2$ В (для ЭП), $U_{ип2} = -5,2$ В (для ПТ и ИОН).

Все это позволило стабилизировать статические и динамические параметры схемы при изменении напряжения питания $U_{ип2}$ в диапазоне $-5,7 \dots -4,2$ В, при изменении температуры на основании корпуса микросхемы в пределах $+1 \dots +85$ °С, а также увеличить помехозащищенность схемы по цепи питания.

Недостатком данной схемы является большая потребляемая мощность $P_{п\text{ ср}} = 50$ мВт.

Интегральные схемы на эмиттерно-связанной логике используются в качестве элементной базы быстродействующих систем связи, вычислительной техники и радиоэлектронной аппаратуры. Они обладают следующими достоинствами:

- 1) высокая помехоустойчивость;
- 2) высокое быстродействие при средней и сверхвысокое быстродействие при большой потребляемой мощности;
- 3) высокая стабильность динамических параметров при изменении рабочей температуры и напряжения питания;
- 4) высокий коэффициент разветвления (высокая нагрузочная способность);
- 5) возможность работы на низкоомные согласованные линии связи и нагрузки;
- 6) малая мощность переключения и независимость тока потребления от частоты переключения;
- 7) использование биполярной технологии изготовления.

9.14. Интегральная инжекционная логика (И²Л)

Схемы интегральной инжекционной логики, иногда называемые совмещенной транзисторной логикой (СТЛ) или схемами с инжекционным питанием, нашли широкое применение при создании БИС и СБИС и не имеют аналогов среди логических элементов на дискретных транзисторах. В БИС с инжекционным питанием оно осуществляется путем инжекции неравновесных носителей в полупроводниковый кристалл через инжекторный переход.

Питание на инжектор подается от внешнего генератора тока или от источника напряжения через внешний резистор. Напряжение питания невелико и составляет $1 \dots 1,5$ В. Схемы с инжекционным питанием могут нормально функционировать при изменении тока питания $I_{п}$ в широких пределах ($10^{-8} \dots 10^{-3}$ А), что достигается изменением сопротивления резистора, который для уменьшения мощности рассеивания в кристалле находится вне корпуса микросхемы. Изменяя сопротивление резистора R или напряжение источника питания $U_{ип}$, можно в широких пре-

делах (3...4 порядка) регулировать ток питания, мощность, потребляемую схемой, и быстродействие, что невозможно выполнять в ТТЛ и ЭСЛ схемах. Инжекционные логические схемы способны работать при сверхмалых токах (1 нА), в связи с чем возникает проблема токовой совместимости с другими логическими элементами. Увеличение тока обеспечивается с помощью каскадирования элементов И²Л с соответствующим ростом площади коллекторов от каскада к каскаду. Входная цепь И²Л выполняется с учетом совместимости своих входных и выходных сигналов от сигналов предшествующих каскадов, которыми обычно служат элементы ТТЛ типа.

Основой элементов интегральной инжекционной логики является ключ, представляющий собой транзистор с инжекционным питанием. Упрощенная эквивалентная схема его состоит из транзистора *n-p-n* типа и генератора тока инжекции $I_{\text{и}}$ в цепи базы. Схема элемента, выполняющего логическую операцию ИЛИ-НЕ, представлена на рис.9.23, а.

Принцип работы схемы следующий. Если хотя бы на один из входов схемы подать сигнал логической единицы от предыдущей схемы, у которой транзистор закрыт, то ток от генератора тока $I_{\text{и}}$ потечет в базу транзистора, он открывается и переходит в режим насыщения. Выходное напряжение соответствует логическому нулю. Если на обоих входах действуют сигналы логического нуля, т.е. они закорочены, токи $I_{\text{и}}$ не будут проходить в базу транзисторов, а потекут во входные цепи. Транзисторы VT_1 , VT_2 будут закрыты, их выходное напряжение соответствует логической единице. Таким образом, параллельное соединение нескольких ключей образует логический элемент ИЛИ-НЕ.

Принципиальная схема логического элемента И-НЕ представлена на рис.9.23, б. Сигнал на общем выходе схемы — коллекторе транзистора VT_5 будет тогда, когда на входы одновременно поступают одинаковые сигналы. Если на все входы подается низкий потенциал, соответствующий логическому нулю, инвертор VT_5 закрывается, и на выходе имеется высокий потенциал.

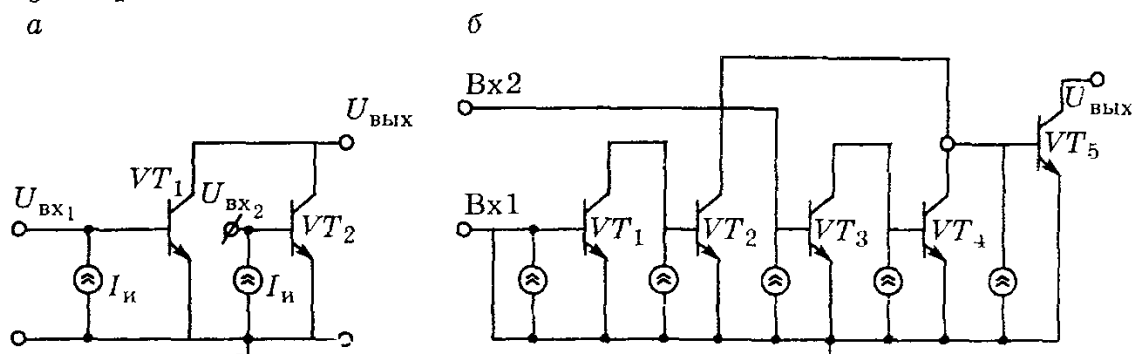


Рис.9.23. Принципиальная схема логического элемента ИЛИ-НЕ (а) и И-НЕ (б) И²Л логики

При подключении нескольких входных цепей к выходу одного каскада может ухудшиться функциональная надежность элемента, потому что входные (базовые) токи нагрузочных транзисторов в режиме насыщения зависят от коллекторных токов входных транзисторов.

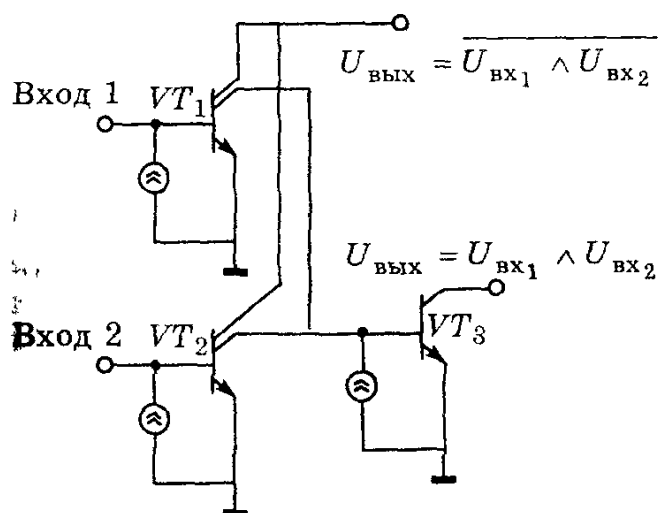


Рис.9.24. Электрическая схема логического элемента ИЛИ-НЕ, ИЛИ — основа создания сложных схем И²Л логики

Транзисторы с большими коллекторными токами будут иметь меньший коэффициент насыщения. Для устранения этого недостатка используются многоколлекторные *n-p-n* транзисторы, у которых в области базы формируется несколько коллекторных областей. Каждый коллектор в элементе И²Л типа рассматривается как независимый источник выходного сигнала. Наличие нескольких коллекторов позволяет получить развязанные логические выходы для одной

ключевой схемы, что облегчает построение сложной логической схемы. На рис.9.24 представлена схема, выполняющая логические операции ИЛИ-НЕ и ИЛИ, которая является основой для создания более сложных цифровых схем. Число коллекторов переключающего транзистора определяет нагрузочную способность схемы.

Интегральные инжекционные логические схемы являются перспективными для совершенствования БИС. Структуры с инжекционным питанием все время совершенствуются за счет:

- 1) использования диодов Шотки для реализации логических функций и уменьшения логического перепада;
- 2) создания структур с низкоомным эмиттером, активная область эмиттерного перехода приближается к размеру коллектора;
- 3) применения металлического коллектора.

Достоинствами элементов интегральной инжекционной логики и микросхем на их основе являются: малое потребление энергии, среднее быстродействие, высокая степень интеграции.

Недостатками являются: малый перепад между логической единицей и нулем, чувствительность к помехам, невозможность непосредственной стыковки с другими типами логических микросхем. Элементы И²Л используются для создания БИС и СБИС, где они выполняют все логические функции внутри структуры, ее связь с внешними цепями осуществляется с помощью ТТЛ элементов.

9.15. Логические элементы на МДП-транзисторах

Полевые транзисторы являются наиболее перспективными полупроводниковыми приборами для создания логических и других интегральных схем большой и сверхбольшой степени интеграции. Практическое применение при разработке интегральных логических схем получили полевые транзисторы с МДП-структурой и индуцированным каналом *n*- или *p*-типа. Наибольшее распространение получили две разновидности логических схем:

- 1) МДП-логики с нагрузочным транзистором;
- 2) логики на комплементарных транзисторах.

Особенностью интегральных микросхем на МДП-транзисторах является возможность реализации любых логических функций с помощью только МДП-транзисторов.

Кроме того, МДП-транзисторы имеют следующие достоинства:

- возможность использования транзистора в качестве нагрузки, что обеспечивает высокую однородность интегральных схем;
- высокую помехоустойчивость (2...6 В) по сравнению с 0,6 В для биполярных транзисторов;

- малую мощность рассеяния в статическом режиме, особенно при использовании в схеме транзисторов разного типа проводимости канала;

- используется один источник питания, что обеспечивает простоту схемы;

- устойчивость к нейтронной составляющей радиационного воздействия.

К недостаткам МДП-транзисторов следует отнести:

- большое пороговое напряжение;
- высокое напряжение питания;
- относительно невысокое быстродействие;

- малую крутизну характеристики, что снижает нагрузочную способность элементов по току и ухудшает отношение скорости переключения к мощности рассеяния.

Схемы на МДП-транзисторах с каналом *p*-типа имеют малую стоимость и более технологичны, время прохождения сигнала в них в 8...10 раз меньше, чем у схем на транзисторах с каналом *n*-типа. По быстродействию схемы на МДП-транзисторах с каналом *n*-типа не уступают ТТЛ схемам, обеспечивая меньшую мощность рассеяния и более высокую плотность размещения компонентов, чем ТТЛ схемы.

Логические интегральные микросхемы на МДП-транзисторах бывают следующих типов: статические, динамические и квазистатические. Элементной базой для построения таких схем являются простейшие логические элементы, реализующие логические функции И-НЕ (схемы типа ЛА), ИЛИ-НЕ (схемы типа ЛЕ), И (схемы типа ЛИ), НЕ (схемы типа ЛН) и комбинированные (схемы типа

ЛП, ЛС). Использование базовых элементов позволяет построить цифровое устройство с любым алгоритмом функционирования. В логических схемах получили распространение схемы статического типа.

Типовые схемы МДП-логики с нагрузочным транзистором, реализующие логические функции ИЛИ-НЕ и И-НЕ, показаны на рис.9.25. В этих двух схемах транзисторы VT_1 и VT_2 выполняют роль ключевых элементов. Транзисторы VT_3 выполняют роль нагрузки. Ключевые транзисторы можно соединять параллельно (рис.9.25, а) и последовательно (рис.9.25, б). Параллельное соединение нескольких ключевых транзисторов ограничено снижением уровня логического нуля на выходе схемы за счет падения напряжения на нагрузке от суммарного тока утечки всех ключевых МДП-транзисторов. Поскольку ток утечки мал и составляет порядка 10^{-10} А, то число параллельно включенных транзисторов может достигать 10 и более.

При последовательном соединении в цепь между нагрузкой и землей включают несколько МДП-транзисторов. При этом исток нижнего МДП-транзистора подключается к земле, его сток — к истоку вышестоящего и т.д. Протекание тока через нагрузку к

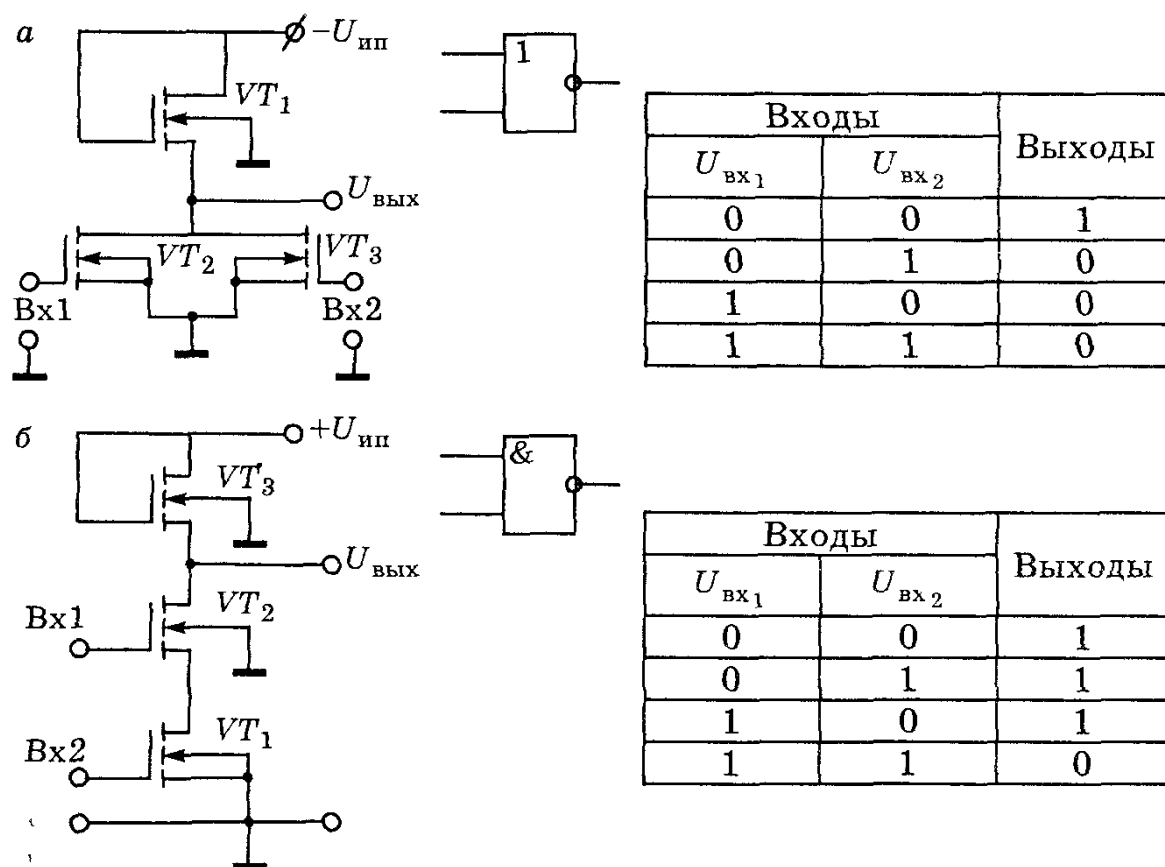


Рис.9.25. Принципиальная электрическая схема, условное обозначение, таблица истинности КМДП-логики: а — реализующая операцию ИЛИ-НЕ, б — реализующая операцию И-НЕ

земле может происходить, только если открыты все ключевые транзисторы. Обычно число последовательно соединяемых транзисторов не более трех. Это связано с тем, что с увеличением их числа повышается уровень логического нуля на выходе схемы, ибо суммарное сопротивление открытых ключевых транзисторов возрастает. Последовательное включение требует применения МДП-транзисторов с более высокой крутизной характеристик, чем при параллельном включении. Последовательное включение транзисторов усложняет топологию микросхемы и уменьшает степень интеграции, ухудшается быстродействие, но позволяет создавать логические микросхемы, обладающие большей гибкостью, чем микросхемы на биполярных транзисторах.

Реализация функции ИЛИ-НЕ осуществляется схемой, представленной на рис.9.25, а, там же представлено условное обозначение и таблица истинности.

При подаче на один из входов положительного сигнала логической единицы соответствующий логический (ключевой) транзистор открывается. Если одновременно на все входы подается логическая единица, то все логические транзисторы открыты. Выходное напряжение схемы равно падению напряжения на открытых логических транзисторах и близко к нулю. Если на входах отсутствует сигнал, т.е. действует логический нуль, то логические транзисторы закрыты, выходное напряжение приближается по величине к напряжению источника питания.

Последовательное включение транзисторов позволяет реализовать логическую операцию И-НЕ (рис.9.25, б). При одновременной подаче положительных сигналов логической единицы на все входы все МДП-транзисторы открываются и на выходе схемы — логический нуль.

Достоинством логики этого типа является простота схем, применение транзисторов одного типа проводимости, высокое входное сопротивление, порядка 10^{12} Ом, высокая нагрузочная способность ($n = 10 \dots 20$), технологичность в изготовлении. Недостатком является низкое быстродействие, обусловленное влиянием паразитной емкости.

Наиболее перспективными являются логические схемы, выполненные на комплементарных МДП-транзисторах (КМДП). Комбинируя различные включения этих транзисторов, можно получить заданную логическую функцию. Если транзистор с каналом n -типа непосредственно подключен к шине «земля», а транзистор с каналом p -типа — к источнику питания, то логическая схема работает в режиме положительной логики. На рис.9.26, а и б представлены схемы КМДП-логики, реализующие логические операции И-НЕ и ИЛИ-НЕ.

Реализация логической функции И-НЕ осуществляется последовательным соединением МДП-транзисторов с каналом n -типа и параллельным соединением МДП-транзисторов с каналом p -типа, которые открыты при напряжениях затворов, близких к нулю. Предположим, что на вход $U_{вх1}$ (рис.9.26, а) подается сигнал логического нуля, транзистор VT_3 закрыт, а транзистор VT_2 открыт и выходное напряжение близко к напряжению источника питания. Если на все входы подается сигнал логической единицы, то транзисторы VT_3 и VT_4 открыты, а транзисторы VT_1 и VT_2 закрыты. Выходное напряжение стремится к потенциалу земли (логический ноль).

Для построения схемы ИЛИ-НЕ требуется последовательное включение МДП-транзисторов с каналом p -типа и параллельное включение транзисторов с каналом n -типа (положительная логика), рис.9.26, б.

Схема работает так же, как и предыдущая. Когда на всех входах действует высокий потенциал логической единицы, транзисторы VT_3 и VT_4 открываются, а p -канальные транзисторы закрываются. Выходное напряжение определяется падением напряжения на открытых транзисторах и соответствует логическому нулю. Если на один из входов подается сигнал логической единицы, то этот n -канальный транзистор открывается и определяет выходное напряжение.

Микросхемы на КМДП-транзисторах потребляют очень малую мощность при сравнительно высоком быстродействии.

Затвор транзистора МДП и подложка, разделенные слоем диэлектрика, образуют конденсатор. Емкость конденсатора невелика, а сопротивление утечки очень велико, что способствует накоплению статических зарядов. Электрическая прочность

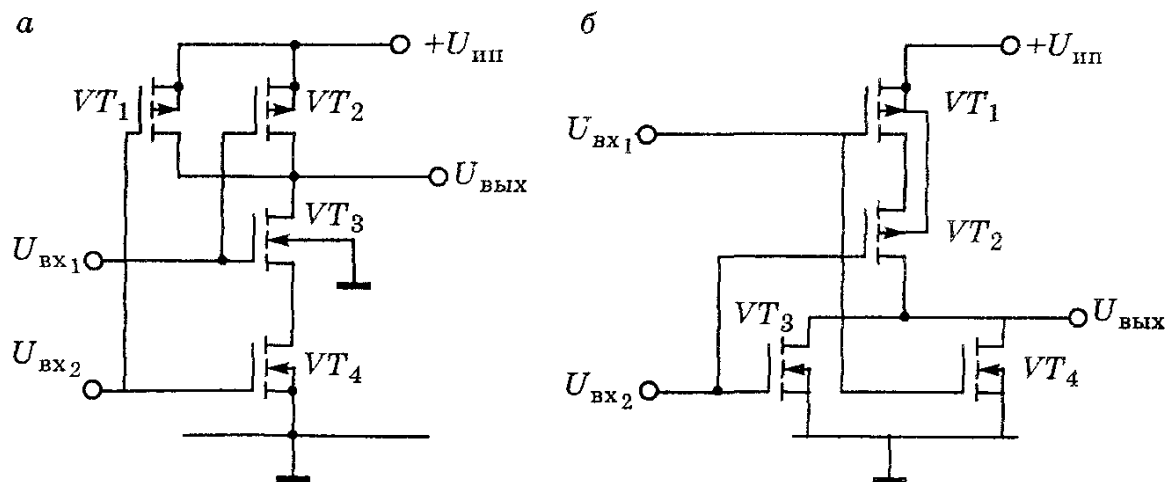


Рис.9.26. Принципиальная электрическая схема КМДП-логики на комплементарных транзисторах, реализующая функции И-НЕ (а) и ИЛИ-НЕ (б)

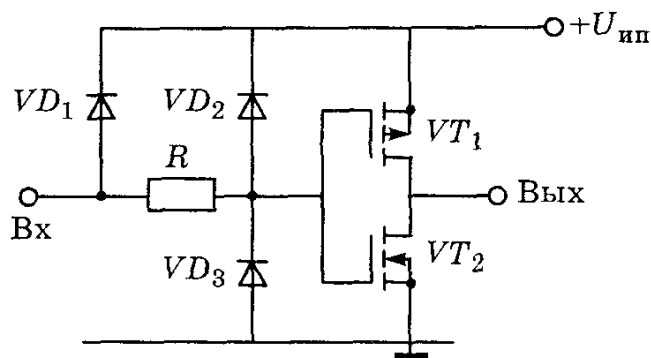


Рис.9.27. Схема защиты входных цепей КМДП-логики от пробоя

тонкого слоя диэлектрика составляет примерно 150...200 В. Статический заряд малой энергии, попав на затвор, может произвести пробой диэлектрика. Для защиты транзистора от пробоя каждый вход современных микросхем КМДП-логики снабжается защитной цепью (рис.9.27).

Подложки каждого из транзисторов соединены с их истоками, что предотвращает открывание $p-n$ переходов. Затворы в обоих транзисторах объединены, и на них подается входной сигнал. Особенностью схемы защиты является наличие защитных $VD_1...VD_3$ диодов, шунтирующих затворы входных транзисторов и препятствующих пробое диэлектрика под затвором от действия электростатического заряда. Защитные диоды смещаются в обратном направлении. Резистор R (0,2...2 кОм) совместно с барьерными емкостями диодов VD_2 и VD_3 образуют интегрирующую цепь, это уменьшает скорость нарастания напряжения на затворе, при котором диоды VD_2 , VD_3 успевают открыться.

Если входное напряжение $U_{вх}$ подается от источника с малым внутренним сопротивлением и амплитудой больше $U_{ип}$, то через VD_1 будет протекать большой прямой ток. Поэтому при использовании таких схем рекомендуется включать напряжение питания раньше входного сигнала, а при выключении — наоборот.

В тех узлах, где по необходимости на входы поступают напряжения $U_{вх} > U_{ип}$, следует в цепь входа включать резисторы, ограничивающие входной ток на уровне 1...2 мА.

На неиспользованные входы КМДП-логики подают постоянный потенциал ($+U_{ип}$ или 0 в зависимости от функции элемента) или объединяют их с другими задействованными входами.

9.16. Параметры цифровых ИС

Логические и схемотехнические возможности базовых функциональных элементов определяются совокупностью электрических и функциональных параметров, которые являются основными для микросхем.

Основные параметры цифровых ИМС определяют допустимые сочетания схем в устройстве и в обобщенном виде характеризуют их работоспособность в сложных устройствах. Основные параметры цифровых ИМС, число которых одинаково для всех типов микросхем, определяются по измеряемым электрическим

параметрам (входным и выходным токам и напряжениям), число которых зависит от типа микросхемы. Поэтому основные параметры являются общими для всех существующих и возможных логических ИМС и позволяют сравнивать между собой микросхемы различных типов. Этими параметрами являются:

- реализуемая логическая функция;
- быстродействие;
- коэффициент объединения по входу;
- коэффициент разветвления по выходу (нагрузочная способность);
- помехоустойчивость;
- потребляемая мощность;
- устойчивость против внешних воздействий;
- степень интеграции, надежность.

Быстродействие ИС определяется средним временем задержки сигнала. Оно определяет время прохождения сигнала через одну микросхему в устройстве. При определении средней задержки в качестве границ временных интервалов обычно берут точки на фронтах, соответствующие половине перепада напряжения, или точки, соответствующие уровням 0,1 и 0,9 этого перепада (рис.9.28).

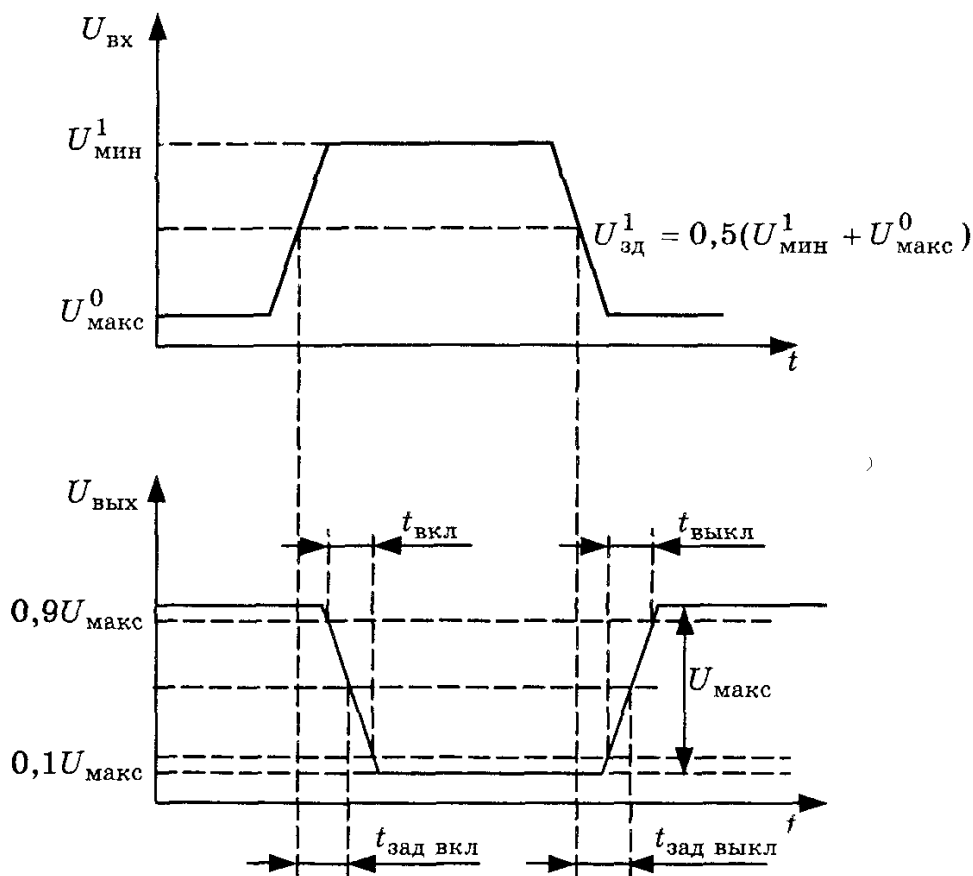


Рис.9.28. Схема прохождения сигнала через интегральную логическую схему

Если цепь состоит из N последовательно включенных однотипных логических ИМС, то время прохождения сигнала по цепи одной ИС:

$$T = \frac{N}{2} t_{\text{задвкл}} + \frac{N}{2} t_{\text{задвыкл}}, \quad (9.31)$$

тогда

$$t_{\text{зд ср}} = (t_{\text{задвкл}} + t_{\text{задвыкл}}) / 2$$

и зависит от режима работы транзистора в микросхеме и потребляемой мощности.

По среднему времени задержки ИС делятся на:

сверхбыстродействующие, $t_{\text{зд ср}} < 5$ нс;

быстродействующие, 10 нс $> t_{\text{зд ср}} > 5$ нс;

среднего быстродействия, 100 нс $> t_{\text{зд ср}} > 10$ нс;

низкого быстродействия, $t_{\text{зд ср}} > 100$ нс.

Схемы ТТЛ типа относятся к схемам среднего быстродействия, 50 нс $> t_{\text{зд ср}} > 5$ нс. Наибольшее быстродействие имеют транзисторные логические схемы с эмиттерными связями (ЭСЛ), $t_{\text{зд ср}} = 1 \dots 10$ нс.

Коэффициент объединения по входу m — это максимальное число входов, которое может иметь логический элемент. С его увеличением расширяются логические возможности микросхемы за счет выполнения более сложных функций на одном типовом элементе. Увеличение коэффициента объединения по входу ухудшает другие параметры микросхемы: быстродействие, помехоустойчивость, нагрузочную способность. Чаще всего он не превышает 8, что определяется ограниченным числом выводов ИС. Для увеличения m в ИМС вводят специальную схему (логический расширитель), подключение которой к основному элементу позволяет увеличить его до 10 и более.

Коэффициент разветвления по выходу n — нагрузочная способность определяется числом схем этой же серии, входы которых могут быть присоединены к выходу данной схемы без нарушения ее работоспособности. Чем выше n , тем шире логические возможности микросхемы и тем меньшее их количество необходимо для построения сложного вычислительного устройства. Однако увеличение n , т.е. увеличение числа нагрузок, ухудшает помехоустойчивость и быстродействие.

Нагрузочная способность ИС в значительной степени определяется типом применяемого в них инвертора. Для простейшего инвертора, состоящего из одного транзистора, $n = 2 \dots 4$, для сложных $n = 10 \dots 20$.

В схемах на основе МДП-транзисторов входы последующих схем в статическом режиме практически не нагружают выходов

предыдущих. Это дает возможность иметь очень большой коэффициент разветвления по выходу. Однако в динамическом режиме емкости присоединенных входов замедляют переходной процесс и увеличивают ток, потребляемый данной схемой.

Помехоустойчивость $U_{п макс}$ — наибольшее значение напряжения на входе микросхемы, при котором еще не происходит изменение уровней выходного напряжения. Помехоустойчивость определяет работоспособность логического элемента при наличии различных помех, действующих на входе ИМС наряду с полезным сигналом. Помехи могут как возникать в самих логических схемах, так и наводиться от посторонних устройств.

Помехи бывают статические и динамические. Под статическими понимают помехи, длительность которых значительно превосходит длительность переходных процессов в логических элементах. К импульсным (динамическим) помехам относятся коротковременные импульсы, длительность которых соизмерима с длительностью переходных процессов в логических элементах.

Статическая помехоустойчивость — это наименьшее постоянное напряжение, которое, будучи добавлено (при самом неблагоприятном сочетании обстоятельств) к полезному входному сигналу, смещает рабочую точку на передаточной характеристике в область переключения, что вызывает ложное срабатывание по всей последующей цепи логических схем. Логическая ИМС в статическом режиме может находиться в одном из двух состояний — открытом или закрытом. Поэтому различают помехоустойчивости закрытой схемы по отношению к отпирающим помехам и открытой схемы по отношению к запирающим.

Причиной появления статических помех в большинстве случаев является падение напряжения на проводниках, соединяющих микросхемы в устройстве. Наиболее опасные помехи возникают в шинах питания. Для исключения подобных ситуаций необходимо внимательно относиться к расположению проводников, подводящих напряжения питания, увеличивать по возможности их сечение.

По статической помехоустойчивости логические элементы условно можно разделить на элементы:

с низкой помехоустойчивостью, $U_{п ст} = 0,2...0,4$ В;

со средней помехоустойчивостью, $U_{п ст} = 0,4...0,8$ В;

с высокой помехоустойчивостью, $U_{п ст} > 0,8$ В.

Импульсная помехоустойчивость всегда выше статической. Это вызвано тем, что при коротком импульсе помех паразитные емкости в логическом элементе не успевают перезарядиться до пороговых уровней переключения ИМС. Поэтому при одинаковой статической помехоустойчивости схемы с меньшим временем задержки сильнее подвержены действию импульсных помех.

Мощность, потребляемая микросхемой от источника питания, определяется выражением

$$P = \sum_{j=1}^{j=n} U_{\text{ип}j} I_j, \quad (9.32)$$

где $U_{\text{ип}j}$ — напряжение j -го источника питания; I_j — ток в соответствующем выводе схемы.

Потребляемая схемой мощность в любой момент времени не является постоянной, а зависит от логического состояния и типа логического элемента и изменяется при переключении схемы. Поэтому в качестве основного параметра используют не мгновенное, а среднее значение мощности, потребляемой микросхемой за достаточно большой промежуток времени:

$$P_{\text{ср}} = \frac{1}{2} (P_0 + P_1), \quad (9.33)$$

где P_0 и P_1 — мощности, потребляемые схемой в состоянии логического нуля «включено» и в состоянии логической единицы «выключено».

Такое определение справедливо, когда мощность, потребляемая схемой во время переходных процессов, значительно меньше мощности, потребляемой в одном из статических состояний. В противном случае микросхема характеризуется еще и средним значением мощности, потребляемой при максимальной частоте переключения элемента. По потребляемой мощности ИМС делятся на:

мощные, $25 \text{ мВт} \leq P_{\text{ср}} \leq 250 \text{ мВт}$ (ЭСЛ схемы);

средней мощности, $3 \text{ мВт} \leq P_{\text{ср}} \leq 25 \text{ мВт}$ (ТТЛ схемы);

маломощные, $0,3 \text{ мВт} < P_{\text{ср}} < 3 \text{ мВт}$;

микромощные, $1 \text{ мВт} \leq P_{\text{ср}} < 300 \text{ мкВт}$ (КМДП схемы);

нановаттные, $P_{\text{ср}} < 1 \text{ мкВт}$ (И²Л).

Потребляемая мощность зависит от напряжения источника питания $U_{\text{ип}}$. При снижении $U_{\text{ип}}$ уменьшается потребляемая мощность, ухудшаются помехоустойчивость, нагрузочная способность, а иногда и быстродействие. В связи с этим $U_{\text{ип}}$ выбирается с учетом требований, предъявляемых ко всем параметрам ИМС. Оно должно соответствовать одному из значений стандартного ряда напряжений питания: 1,2; 1,6; 2,0; 2,4; 3,0; 4,0; 5,0; 6,3; 9,0; 12,6 В. Для цифровых микросхем на биполярных транзисторах типовые значения $U_{\text{ип}}$ составляют 2...5 В, для схем на МДП-транзисторах — 5...9 В.

Помимо номинального значения $U_{\text{ип}}$ определяется допустимое отклонение питания $\xi_{\text{п}} = \Delta U_{\text{ип}} / U_{\text{ип}}$. Для цифровых устройств

$\xi_{\Pi} = 0,05 \dots 0,1$, так как при более низких значениях существенно повышаются требования к источникам питания.

Цифровые ИМС, потребляющие большую мощность, характеризуются наибольшим быстродействием и применяются для создания быстродействующих вычислительных устройств. В устройствах, для которых быстродействие не является определяющим параметром, применяются мало- и микромощные схемы.

Для оценки мощности, потребляемой схемой во время переключения, используется интегральный параметр, называемый энергией переключения. Он определяется как произведение потребляемой мощности $P_{\text{ср}}$ на время задержки $\tau_{\text{зд}}$: $P_{\text{ср}}\tau_{\text{зд}}$. Работа, затрачиваемая на выполнение единичного переключения, называется энергией переключения.

Снижение потребляемой мощности ИМС при сохранении высокого быстродействия является одной из важных проблем микроэлектроники. В настоящее время наметились два пути снижения потребляемой мощности:

создание логических элементов, работающих при минимально допустимых токах и напряжениях;

создание логических элементов, потребляющих энергию только при переключениях и практически не потребляющих ее в статических состояниях.

Надежность интегральных логических элементов определяет их свойство выполнять заданные функции при сохранении эксплуатационных показателей в заданных пределах в течение требуемого промежутка времени или требуемой наработки на отказ. Надежность интегральных логических элементов характеризуется количеством отказов соединений между контактными площадками на кристалле и выводами корпуса в единицу времени. Надежность ИМС в нормальных условиях эксплуатации значительно выше надежности аналогичных схем на дискретных элементах. Надежность ИМС сильно зависит от температурных изменений электрических параметров транзисторов, диодов, резисторов, входящих в ИМС. Поэтому для ИМС всегда задается диапазон рабочих температур, в котором значения параметров не выходят за принятые значения.

9.17. Триггеры

Триггером называется устройство, имеющее два устойчивых состояния и способное под действием управляющих сигналов скачкообразно переходить из одного состояния в другое.

Триггер имеет устойчивые состояния 0 и 1 и два выхода: прямой Q и инверсный $\bar{Q}$. Когда $Q = 0$, $\bar{Q} = 1$, триггер находится в нулевом состоянии, при $Q = 1$, $\bar{Q} = 0$ — в единичном состоянии.

Информационный вход, входной сигнал которого устанавливает триггер в единичное состояние, называют *S*-входом. Перевод триггера в нулевое состояние называют сбросом или гашением (*Reset*), а соответствующие сигнал и вход обозначают *R*.

По способу записи информации триггеры подразделяются на асинхронные и синхронные (тактируемые). Состояние асинхронного триггера изменяется при поступлении сигналов на информационные входы. В синхронном триггере кроме информационных входов имеется вход тактовых (синхронизирующих) импульсов. Переключение синхронных триггеров происходит только при наличии разрешающего тактирующего импульса.

Синхронные триггеры принято классифицировать по способу приема входной информации и по принципу ее передачи на выход. По способу приема информации триггеры бывают: управляемые уровнем синхросигнала (со статическим управлением) и управляемые фронтом синхросигнала (с динамическим синхронизирующим входом).

Синхронный триггер, управляемый уровнем синхросигнала, принимает информационные сигналы, которые появляются на его входах в течение всей длительности импульса синхронизации. Синхронные триггеры, управляемые фронтом синхросигнала, принимают только те информационные сигналы, которые совпадают с приходом фронта синхросигнала.

По принципу передачи принятой информации синхронные триггеры подразделяются на триггеры с одной (одноступенчатые) и двумя (двухступенчатые) ступенями запоминания информации. В синхронных одноступенчатых триггерах прием и передача на выход принятой информации неразрывно связаны. В двухступенчатых триггерах используется основной и вспомогательный триггеры. Потенциал на выходе триггера меняется после того, как триггер перейдет в режим хранения принятой информации.

По функциональному признаку различают следующие типы триггеров: *RS*; *D*; *T*; *JK* и др.

В качестве элементной базы триггеров могут использоваться любые логические элементы на биполярных и полевых транзисторах.

Триггеры применяются для построения более сложных функциональных устройств: счетчиков импульсов, регистров и других устройств.

RS-триггер. Схема простейшего *RS* триггера получается на основе двух двухвходовых логических элементов ИЛИ-НЕ или И-НЕ. Устойчивое состояние обеспечивается за счет связи выхода каждого элемента с одним из входов другого. Свободные входы логических элементов служат для управления и называются информационными или логическими (*R* — сброс, *S* — установка).

Симметрия схемы не соответствует симметрии электрических режимов обоих логических элементов. Наличие соединения выходов устройства со входом создает условия, при которых один логический элемент будет закрыт, а другой — открыт, когда на обоих входах действует сигнал логического нуля $R = S = 0$. В связи с этим один выход называют прямым и обозначают буквой Q , а другой — инверсным и обозначают $\bar{Q}$. Состояние триггера принято определять по сигналу на прямом выходе. При $Q = 1$ и $\bar{Q} = 0$ триггер находится в единичном состоянии, а в нулевом — при $Q = 0$ и $\bar{Q} = 1$.

В зависимости от способа управления RS -триггеры бывают асинхронные и тактируемые. Асинхронный RS -триггер является простейшим триггером, в качестве самостоятельного устройства применяется редко, но является основой для построения более сложных триггеров.

На рис.9.29 показаны структурные схемы асинхронного триггера на логических двухвходовых элементах ИЛИ-НЕ

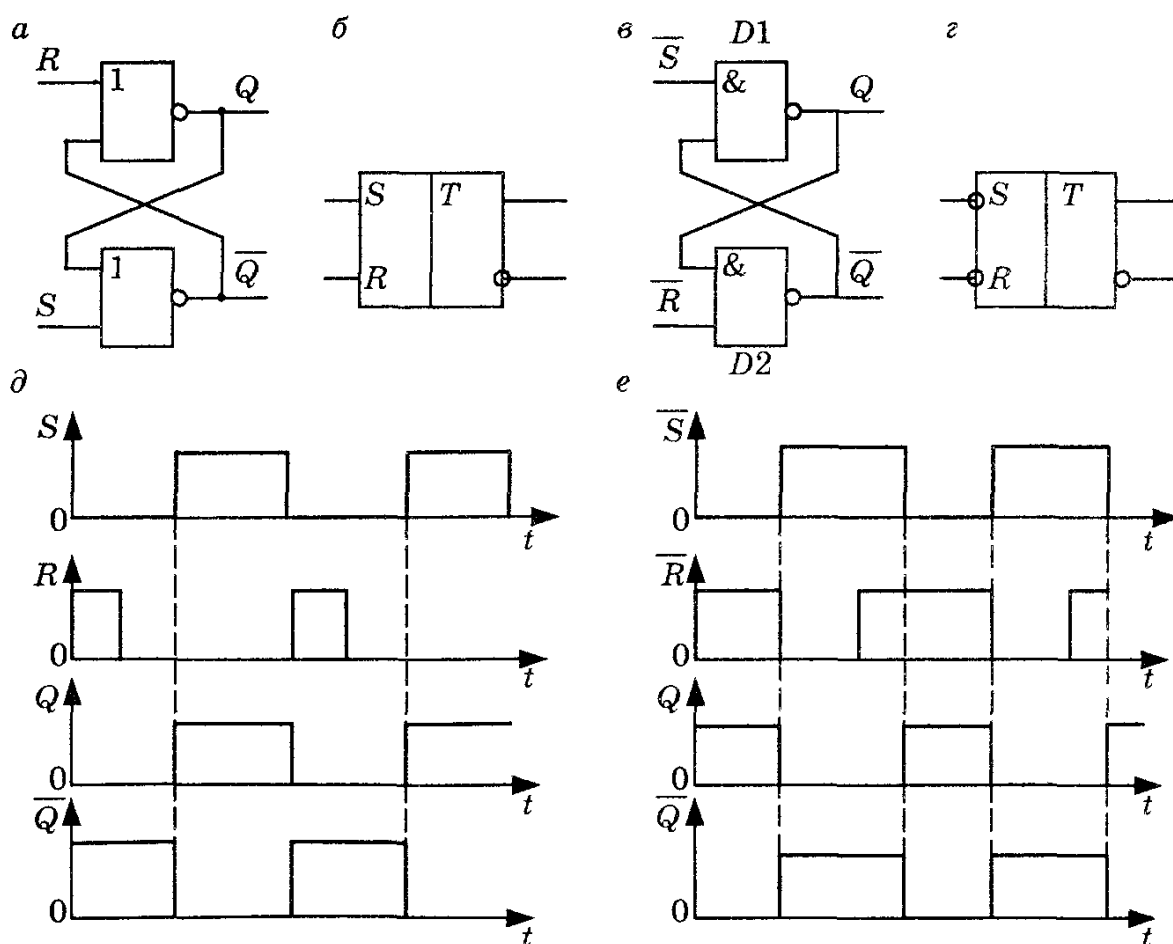


Рис.9.29. Схема включения, условное обозначение, временные диаграммы триггеров на элементах ИЛИ-НЕ (а, б, д) и И-НЕ (в, г, е)

(рис.9.29, а) и на двухвходовых элементах И-НЕ (рис.9.29, в) и их обозначение на функциональных схемах (рис.9.29, б, г) соответственно. Состояние триггеров под воздействием определенной комбинации входных сигналов приведены в табл.9.2 и 9.3 функционирования (состояний) и на временных диаграммах (рис.9.29, д, е).

Рассмотрим принцип работы RS-триггера на логических элементах ИЛИ-НЕ с помощью таблицы состояний (табл.9.2) и временных диаграмм (рис.9.29, д). При подаче на оба управляющих входа нулевого сигнала $R = S = 0$ триггер сохраняет состояние, в котором он был в предыдущем такте, т.е. работает в режиме хранения информации, эта способность лежит в основе использования его как элемента памяти. Предположим, что при такой комбинации информационных сигналов $R = S = 0$ значение сигнала на выходе $Q = 0$ (рис.9.29, д). Этот нулевой сигнал поступает по цепи обратной связи на вход элемента D2, вызывая появление на выходе $\bar{Q}$ единичного сигнала. В свою очередь, единичный сигнал выхода $\bar{Q}$, поступая на вход элемента D1, поддерживает Q в нулевом состоянии.

Таблица 9.2

Режим работы	Входы		Выходы	
	S	R	Q^{n+1}	$\bar{Q}^{n+1}$
Хранение	0	0	Q^n	$\bar{Q}^n$
Установка 1	1	0	1	0
Установка 0	0	1	0	1
Запрещенное состояние	1	1	×	

Таблица 9.3

Режим работы	Входы		Выходы	
	$\bar{S}$	$\bar{R}$	Q^{n+1}	$\bar{Q}^{n+1}$
Запрещенное состояние	0	0	×	
Установка 0	1	0	0	1
Установка 1	0	1	1	0
Хранение	1	1	Q^n	$\bar{Q}^n$

Смена состояний триггера производится внешними сигналами, и ее называют переключением, опрокидыванием или записью информации. Если на S-вход подать логическую единицу, а на R-вход — 0, то триггер переключается в единичное состояние $Q = 1$; $\bar{Q} = 0$, и этот режим называют установкой (записью) единицы. При $R = 1$ и $S = 0$ триггер переходит в нулевое состояние $Q = 0$; $\bar{Q} = 1$ (установка 0 или сброс триггера). При этом элементы триггера переключаются не одновременно, а последовательно, друг за другом.

Если одновременно подать переключающие сигналы на оба входа: $R = S = 1$, на обоих выходах появятся логические нули

$Q^{n+1} = \bar{Q}^{n+1} = 0$, устройство утрачивает свойства триггера. Если теперь одновременно снять единицы со входов R и S , то оба элемента начнут переключаться в единичное состояние. Триггер равновероятно может принять любое из двух устойчивых состояний. Для разработчика устройства состояние триггера оказывается неопределенным и неуправляемым. Комбинация входных сигналов $S = R = 1$ для схемы триггера на элементах ИЛИ-НЕ является запрещенной и в обычных условиях ее не используют. Ее допустимо применять, лишь когда обеспечено не одновременное, а строго поочередное снятие R - и S -сигналов.

RS -триггер, собранный на логических элементах И-НЕ (рис.9.29, в, г), схемотехнически не отличается от триггера на элементах ИЛИ-НЕ, но закон функционирования имеет иной. Таблица функциональных состояний и временные диаграммы, представленные в табл.9.3 и на рис.9.29, е. В режиме хранения на обоих входах должны быть не нули, а единицы. Такие триггеры называют RS -триггерами с инверсными входами ($\overline{RS}$ -триггер). Сигналы управления $\bar{R}$ и $\bar{S}$ имеют активный низкий уровень. При $\bar{S} = 0$ и $\bar{R} = 1$ триггер сохраняет предыдущее состояние, если он находился в единичном состоянии $Q = 1$, $\bar{Q} = 0$, или переключается в единичное состояние, если до этого он находился в нулевом состоянии ($Q = 0$, $\bar{Q} = 1$). Осуществляется режим установки или записи единицы. Если $\bar{S} = 0$, то независимо от значения сигнала на втором входе элемента И-НЕ (элемент $D1$) на выходе Q имеется логическая единица 1. На двух входах элемента $D2$ действуют логические единицы, и на выходе имеем низкий потенциал. Если триггер находился в нулевом состоянии ($Q = 0$, $\bar{Q} = 1$), то сигнал $\bar{S} = 0$ переключает элемент $D1$ в состояние логической единицы $Q = 1$, а элемент $D2$ соответственно в состояние логического нуля $\bar{Q} = 0$. При подаче информационных сигналов $\bar{S} = 1$, $\bar{R} = 0$ триггер устанавливается в нулевое состояние. Комбинация $\bar{S} = \bar{R} = 0$ для схемы триггера на элементах И-НЕ является запрещенной.

Из рассмотренных схем асинхронных RS -триггеров триггер на логических элементах И-НЕ нашел большее применение.

Синхронизируемый RS -триггер отличается от асинхронного наличием входной логической схемы, на которую кроме информационных сигналов поступают синхронизирующие импульсы. На рис.9.30 приведены структурная схема, условное обозначение,

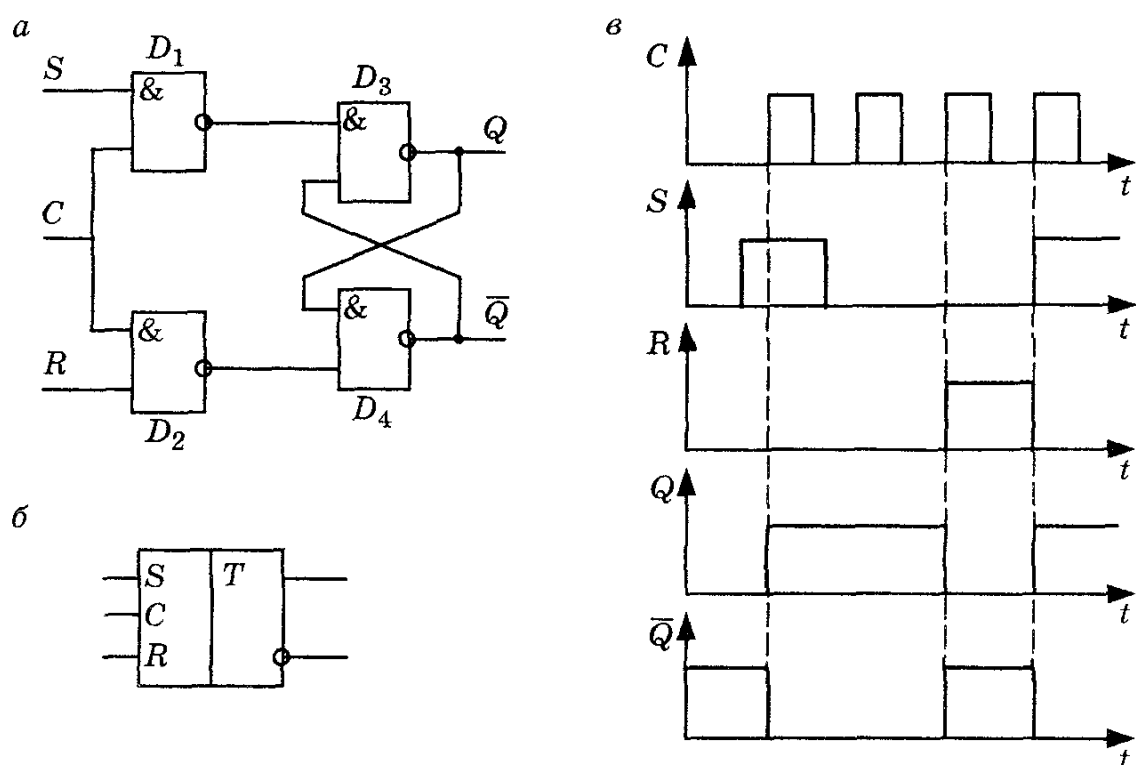


Рис.9.30. Структурная схема (а), условное обозначение (б), временные диаграммы (в) синхронизируемого RS -триггера на элементах И-НЕ

временные диаграммы, таблица состояний синхронизируемого RS -триггера на элементах И-НЕ.

У синхронных триггеров смены сигналов на входах еще недостаточно для его переключения. Необходим дополнительный синхронизирующий (тактовый) импульс, поступающий на синхровход триггера. Синхросигнал называют также синхроимпульсом, C -сигналом, C -импульсом, а синхровход — C -входом

Элементы D_1 и D_2 образуют устройство управления (схему запуска), а элементы D_3, D_4 — асинхронный RS -триггер. Триггер имеет прямые статические входы, поэтому управляющим сигналом является уровень логической единицы. При $R = S = 0$ независимо от наличия или отсутствия синхроимпульсов (рис.9.30, в) на выходах логических элементов D_1, D_2 действует уровень логической единицы, что поддерживает в исходном состоянии асинхронный RS -триггер. При поступлении информационного сигнала на любой из входов и отсутствии синхронизирующего импульса по-прежнему на выходах логических элементов D_1, D_2 действует уровень логической единицы. Таким образом, информационные сигналы при отсутствии синхроимпульса не могут изменить состояния триггера. При одновременной подаче сигнала логической единицы на S - и C -входы ($S = C = 1, R = 0$) на выходе элемента D_1

действует сигнал логического нуля, что приводит к переключению триггера на элементах D_3, D_4 в состояние логической единицы (рис.9.30, в). Очередное переключение триггера возможно при $R = C = 1; S = 0$. Комбинация сигналов $S = R = C = 1$ является запрещенной, ибо на выходах элементов D_1, D_2 одновременно присутствует логический нуль, что запрещено для асинхронного RS -триггера на элементах И-НЕ. Характерной особенностью триггера (рис.9.30, а), является то, что в течение всего отрезка времени, когда синхросигнал равен 1, как и сами потенциалы на информационных S - и R -входах, так и любые их изменения тут же передаются на выход, что отражено в таблице состояний синхронизируемого RS -триггера (табл.9.4). Такой триггер прозрачен по S - и R -входам при $C = 1$.

Таблица 9.4

Входы			Выходы	
S	R	C	Q^{n+1}	$\bar{Q}^{n+1}$
0	0	0	0	0
1	0	1	1	0
0	1	1	0	1
1	1	1	×	

Таблица 9.5

Входы			Выходы	
$\bar{S}$	$\bar{R}$	$\bar{C}$	Q^{n+1}	$\bar{Q}^{n+1}$
1	1	1	Q^n	$\bar{Q}^n$
0	1	1	1	0
1	0	1	0	1
0	0	0	×	

Структурная схема и условное обозначение синхронизируемого RS триггера на элементах ИЛИ-НЕ представлена на рис.9.31

Рассматриваемый RS -триггер управляется нулевыми логическими уровнями, т.е. имеет инверсные статические входы. Его функционирование определяется табл.9.5 состояний. Запрещенной комбинацией входных сигналов будет комбинация $\bar{S} = \bar{R} = \bar{C} = 0$.

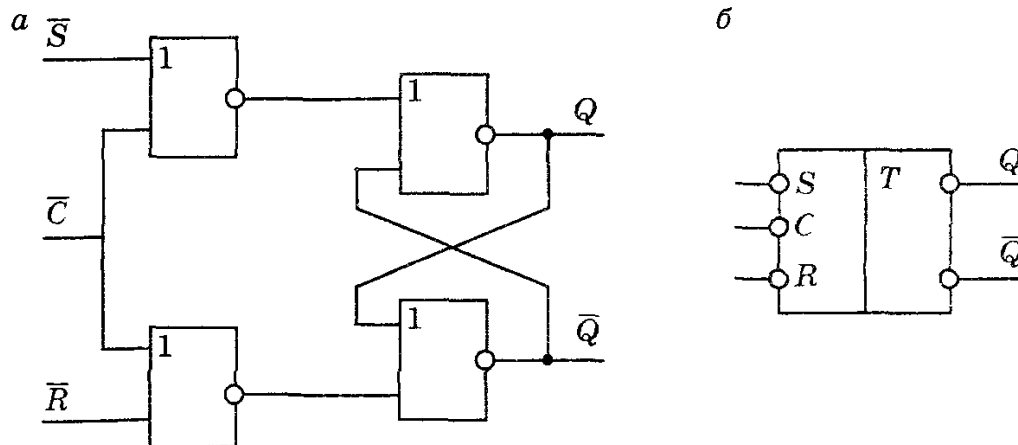


Рис.9.31. Структурная схема (а) и условное обозначение (б) синхронизируемого RS -триггера на элементах ИЛИ-НЕ.

D -триггером называется триггер с одним информационным входом, работающий так, что сигнал на выходе после переключения равен сигналу на входе D до переключения ($Q^{n+1} = D^n$). Основное назначение D -триггера — задержка сигнала, поданного на вход D .

Информационный сигнал (0 или 1), поступающий на вход D , задерживается в триггере на время, равное одному периоду следования синхроимпульсов, прежде чем появится на прямом выходе Q .

На практике наибольшее применение получили тактируемые (одно- и двухтактные) D -триггеры. Они имеют информационный вход D (вход данных) и вход синхронизации C . Вход синхронизации может быть статическим (потенциальным) и динамическим. У триггеров со статическим входом информация записывается в течение времени, при котором уровень сигнала $C = 1$. В триггерах с динамическим входом информация записывается только в течение перепада напряжения на входе C . Динамический вход изображают на схемах треугольником. Если триггер срабатывает по фронту входного сигнала, то вершина треугольника обращена в сторону микросхемы (прямой динамический вход). Если триггер срабатывает по срезу импульса, то вершина треугольника обращена от микросхемы (инверсный динамический вход).

На рис. 9.32 приведены структурная схема, условное обозначение и временные диаграммы одноступенчатого (однотактового) D -триггера на элементах И-НЕ.

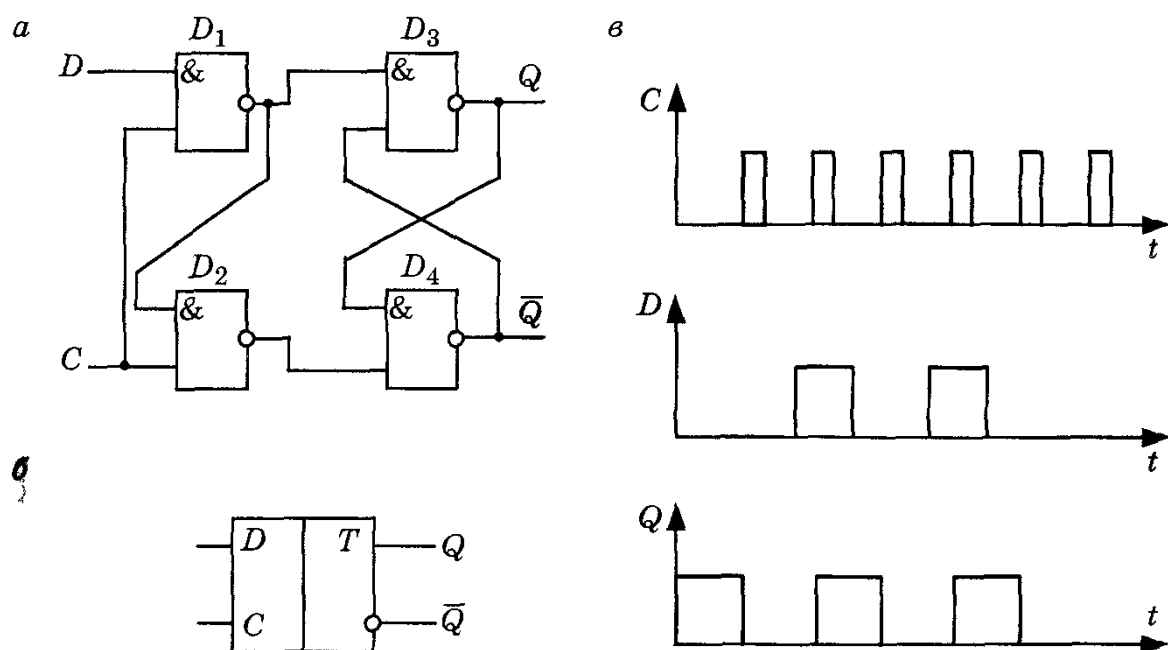


Рис.9.32. Структурная схема (а), условное обозначение (б) и временные диаграммы (в) одноступенчатого D -триггера

На элементах D_1 и D_2 выполнена схема управления, а на элементах D_3 и D_4 — асинхронный RS -триггер. Если уровень сигнала на синхровходе $C = 0$, то состояние триггера устойчиво и не зависит от уровня сигнала на информационном D -входе. Предположим, что $Q = 1$; $\overline{Q} = 0$; $D = 0$; $C = 1$. При подаче на синхровход логической единицы на обоих входах логического элемента D_2 будут действовать единичные сигналы. Элемент D_2 открывается, а элемент D_4 закрывается и $\overline{Q} = 1$. На обоих входах логического элемента D_3 действуют единичные сигналы, которые открывают его, т.е. $Q = 0$. Итак, после переключения триггера сигнал на выходе Q стал равен сигналу на входе D до переключения. При снятии единичного сигнала с C -входа состояние триггера не изменяется. При $C = 0$ и при воздействии единичного сигнала на информационный вход $D = 1$ состояние логических элементов D_1 и D_2 не изменяется, триггер сохраняет предыдущее состояние. При одновременной подаче единичных сигналов на оба входа, $D = C = 1$, элемент D_1 открывается, а элемент D_3 закрывается; $Q = 1$. Элемент D_4 открывается, $\overline{Q} = 0$, состояние элемента D_2 не изменяется и триггер переключается. Таким образом, в триггер записывается та информация, которая была на входе D до синхронизирующего импульса. Для четкой работы триггеров необходимо, чтобы к приходу следующего импульса синхронизации потенциалы выходов логических элементов приняли значения, исключающие ложные срабатывания. Минимальный интервал между импульсами синхронизации у таких триггеров должен быть равен $t_{\min} = 4t_{\text{зд ср}}$, а максимальная частота включения $f_{\max} = 1/t_{\min}$; $t_{\text{зд ср}}$ — среднее время задержки распространения сигнала одним логическим элементом. Работа триггера поясняется временными диаграммами, представленными на рис.9.32, в.

Структура триггера не изменится, если в нем логические элементы И-НЕ заменить на элементы ИЛИ-НЕ. При этом прямой выход станет инверсным, инверсный — прямым, а прямые входы становятся инверсными.

Примерами выпускаемых промышленностью D -триггеров являются микросхемы К155ТМ5, К155ТМ7, К561ТМ3 и др.

Функциональная схема и условное обозначение двухступенчатого D -триггера показаны на рис.9.33. Он состоит из двух последовательно включенных синхронных RS -триггеров, первый из которых называется ведущим (*master*), или M -триггером, а второй ведомым (*slaver*), или S -триггером. За счет наличия общего синхросигнала C вся схема работает как единое целое. В связи с

вентилей D_1 и D_2 , подключенные через линии задержки ЛЗ1 и ЛЗ2. Назначение этих линий — задержка поступления сигналов обратной связи на вход инверторов до окончания входного сигнала. В качестве линии задержки используются один или два логических элемента. Их задержки распространения сигнала бывает достаточно для четкой работы T -триггеров, выполненных на микросхемах любых типов.

Для реализации T -триггера часто используют схему D -триггера с динамической синхронизацией, у которого инверсный выход $\bar{Q}$ соединяется с D входом. Информационный сигнал по-

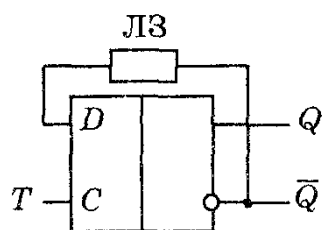


Рис.9.35. T -триггер на базе D -триггера

дают на C -вход (рис.9.35). Пусть на D -входе действует сигнал логической единицы, при переключении C -входа с уровня логического нуля до уровня логической единицы триггер переходит в единичное состояние $Q = 1$. Потенциалы на выходе $\bar{Q}$ и D -входе равны логическому нулю. Последующий перепад на напряжении с нуля до единицы на C -входе

установит триггер в нулевое состояние. Потенциал на D -входе станет равным логической единице. Состояние триггера меняется на противоположное при каждом перепаде импульса напряжения на C -входе, он как бы считает проходящие импульсы. В сериях выпускаемых микросхем T -триггеров нет. Они строятся на базе синхронизируемых RS - и D триггеров.

JK -триггер имеет два информационных входа J и K . По входу J триггер устанавливается в состояние $Q = 1$, $\bar{Q} = 0$, а по входу K — в состояние $Q = 0$, $\bar{Q} = 1$. JK -триггеры подразделяются на универсальные и комбинированные. Универсальность JK -триггера состоит в том, что при соответствующем подключении информационных входов он может выполнять функции RS -, D -, T -триггеров. Комбинированный JK -триггер отличается от универсального наличием дополнительных асинхронных входов S и R , предназначенных для предварительной установки триггера в определенное состояние (логической единицы или нуля).

Простейший JK -триггер можно получить из синхронного RS -триггера, введя дополнительные обратные связи с выходов триггера на входы (рис.9.36). Такой триггер не имеет запрещенных комбинаций входных сигналов, и при $J = K = 1$ осуществляется инверсия предыдущего состояния (табл.9.6). При $J = K = 0$ и при наличии синхросигнала на входе C состояние триггера не изменяется, так как сигнал логического нуля на одном входе элемента И-НЕ отменяет прохождение сигналов от других входов

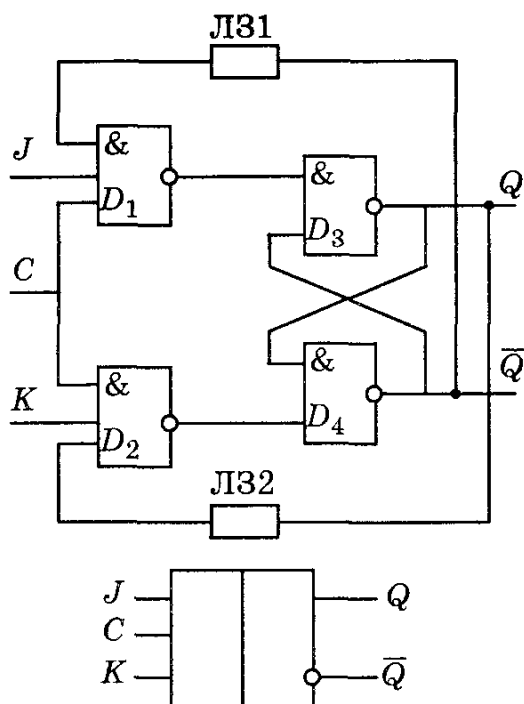


Рис.9.36. Структурная схема
и условное обозначение
JK- триггера

и на выходе имеется сигнал логической единицы. Для перевода триггера в единичное состояние необходимо одновременное присутствие сигналов на C - и J -входах. При подаче на входы J и K одновременно напряжений логической единицы и наличии синхросигнала триггер переключается в состояние, противоположное предыдущему.

Если соединить вместе J - и K -входы, то триггер станет счетным и превратится в T -триггер. Если ввести инвертор в цепь входа K , то JK -триггер превращается в D -триггер.

Таблица 9.6

Режим работы	Входы			Выходы	
	C	J	K	Q	$\bar{Q}$
Хранение		0	0	без изменения	
Установка 0		0	1	0	1
Установка 1		1	0	1	0
Переключение		1	1	противоположное состояние	

Триггеры характеризуются такими же параметрами, как и логические элементы, на которых он выполнен: коэффициентом объединения по входу m ; коэффициентом разветвления по выходу n ; значениями логических уровней $U_{\text{вых}}^0$, $U_{\text{вых}}^1$; значениями входных и выходных токов.

Специфическими параметрами триггеров являются следующие.

1. Разрешающее время $t_{\text{раз}}$ — наименьший интервал времени между входными сигналами минимальной длительности, обеспечивающий бесперебойное переключение триггера.

2. Максимальная частота переключения

$$f_{\text{макс}} = \frac{1}{t_{\text{раз}}}.$$

3. Рабочая частота переключения $f_{\text{раб}} = f_{\text{макс}} / 1,5$.

4. Минимальная длительность входного сигнала

$$t_{\text{и}} = \sum_{i=1}^k t_{\text{зд ср}}.$$

5. Время задержки переключения

$$t_{\text{зд пер}} = \sum_{i=1}^k t_{\text{зд ср}},$$

где k — количество элементов в цепочке от входа информационного или тактового сигнала до его выхода.

9.18. Мультивибраторы

9.18.1. Мультивибраторы на логических интегральных элементах

Мультивибраторами называются импульсные устройства, которые находятся в состоянии квазиравновесия или имеют не более одного состояния устойчивого равновесия. Мультивибраторы относятся к классу устройств релаксационного типа, у которых происходит заряд или разряд конденсаторов в цепях обратной связи. Мультивибраторы преобразуют энергию источника постоянного тока в энергию электрических колебаний.

Мультивибраторы могут работать в одном из трех режимов: автоколебаний; ждущем; синхронизации. На практике чаще применяются устройства, использующие первые два режима.

В режиме автоколебаний мультивибратор обладает двумя временно устойчивыми состояниями. Мультивибратор переходит из одного состояния квазиравновесия в другое без внешних воздействий, генерируя импульсы, параметры которых зависят от параметров мультивибратора.

В ждущем режиме работы мультивибратор имеет устойчивое состояние равновесия и состояние квазиравновесия, в которое он переходит под действием внешнего запускающего импульса. В состояние равновесия он переходит самопроизвольно по истечению некоторого времени, определяемого параметрами элементов схемы мультивибратора. В связи с этим такой мультивибратор называют одновибратором.

В режиме синхронизации на автоколебательный мультивибратор подается синхронизируемый сигнал. Время пребывания в состояниях квазиравновесия зависит не только от параметров мультивибратора, но так же от периода синхронизирующего напряжения. При снятии синхронизирующего напряжения мультивибратор работает в автоколебательном режиме.

Схемы мультивибраторов разнообразны и по элементной базе и по построению. Рассмотрим мультивибраторы на логических элементах.

При работе мультивибраторов в цифровых устройствах они обычно выполняют вспомогательные функции, к ним не предъявляется жестких требований по стабильности временных параметров генерируемых сигналов.

В качестве элементов мультивибратора используются те же элементы, что и для всего цифрового устройства, это позволяет унифицировать элементную базу и обеспечить хорошее их согласование с цифровой аппаратурой. Использование ключевого режима работы транзисторов в цифровых логических элементах означает, что в автоколебательных мультивибраторах возбуждение колебаний может быть жестким.

Мультивибраторы, работающие в автоколебательном режиме, строятся по схемам с постоянным и автоуправляемым смещением.

9.18.2. Автоколебательный мультивибратор с постоянным смещением

Схема автоколебательного мультивибратора с использованием логических элементов И-НЕ приведена на рис.9.37. Логические элементы D_1 и D_2 выполняют роль инверторов. Резисторы R_1 и R_2 совместно с конденсаторами C_1 и C_2 выполняют роль времязадающих цепей мультивибратора. Диоды $VD1$, $VD2$, шунтирующие резисторы, защищают входы схемы от больших выбросов напряжений, возникающих на резисторах при разряде конденсаторов, через насыщенные выходные транзисторы элементов D_1 , D_2 .

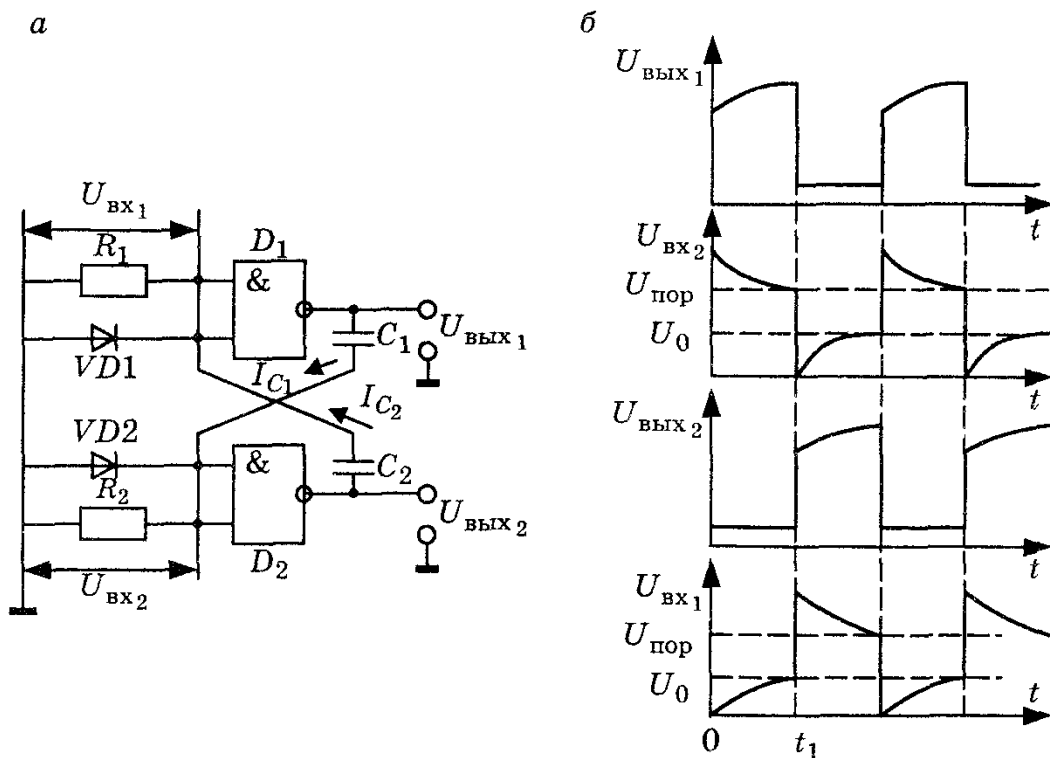


Рис.9.37. Структурная схема (а) и временные диаграммы (б) автоколебательного мультивибратора на элементах И-НЕ

Мультивибратор работает следующим образом. Предположим, что на промежутке времени $0 \leq t \leq t_1$ логический элемент D_1 закрыт, а D_2 открыт. На выходе D_1 действует высокий уровень напряжения ($U_{\text{вых}}^1$), которым заряжается конденсатор C_1 по цепи: выход D_1 , C_1 , R_2 , корпус. На резисторе R_2 создается падение напряжения, которое во времени уменьшается по экспоненциальному закону (рис.9.37, б) и, поступая на вход элемента D_2 , удерживает его в открытом состоянии. Постоянная цепи заряда конденсатора C_1 определяется выражением $\tau_3 = R_2 C_1$. За время заряда конденсатора C_1 происходит разряд конденсатора C_2 по цепи: нижняя обкладка конденсатора C_2 , насыщенный транзистор инвертора элемента D_2 , корпус, диод VD_1 , верхняя обкладка конденсатора C_2 . Время разряда конденсатора C_2 определяется выражением

$$t_{\text{раз}} = 3C_2(r_{\text{пр}} VD_1 + R_{\text{вых}} D_2).$$

Как только напряжение на входе элемента D_2 станет меньше порогового $U_{\text{пор}}$, он начинает закрываться. Увеличение напряжения $U_{\text{вых}2}$ через конденсатор C_2 передается на вход элемента D_1 , который начинает открываться. Уменьшение $U_{\text{вых}}$ через конденсатор C_1 передается на вход элемента D_2 , схема начинает переходить во второе квазиравновесное состояние. После этого конденсатор C_2 начнет заряжаться, а C_1 — разряжаться.

Длительности импульса и паузы определяются по формулам

$$t_{и1} = C_1 R_2 \ln \frac{U_{\text{вых}}^1 + U_0}{U_{\text{пор}}}, \quad (9.34)$$

$$t_{и2} = C_2 R_1 \ln \frac{U_{\text{вых}}^1 + U_0}{U_{\text{пор}}}, \quad (9.35)$$

где $U_0 \neq U_{VD0}$.

Жесткий режим возбуждения колебаний в симметричном мультивибраторе может привести к срыву автоколебаний в результате одновременного насыщения или запираания транзисторов в инверторах обоих элементов D_1 и D_2 .

Для вывода элементов D_1 и D_2 из этого состояния на входы необходимо подать положительное напряжение смещения, когда элементы закрыты, и снять напряжение, когда они открыты.

9.18.3. Автоколебательные мультивибраторы с автоуправляемым смещением

Мягкий режим возбуждения можно обеспечить при помощи дополнительных логических элементов, исключающих срыв колебаний. В зависимости от сочетания уровня выходного напря-

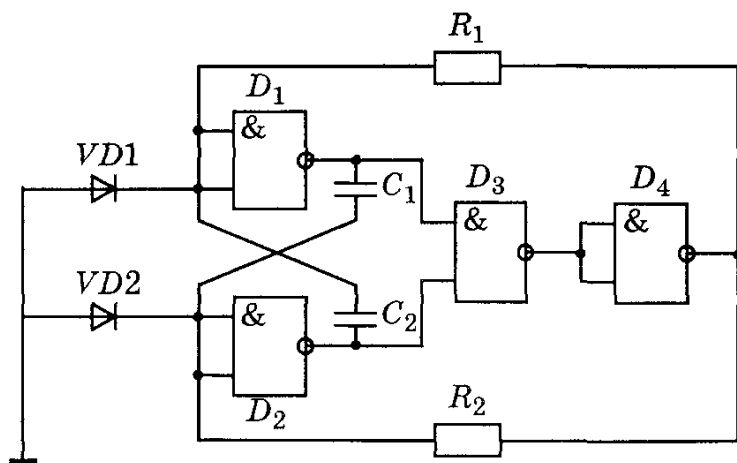


Рис.9.38. Структурная схема мультивибратора с автоуправляемым смещением

мы выработки управляющего напряжения смещения, собранной на элементах D_3 и D_4 . Логический элемент D_3 осуществляет логическую операцию И-НЕ, а элемент D_4 служит инвертором.

Жесткое самовозбуждение мультивибратора будет наблюдаться тогда, когда элементы D_1 и D_2 одновременно открыты. Для предотвращения этого режима на логические входы элементов D_1 и D_2 подают положительное напряжение. Это осуществляется таким образом: на входы элемента D_3 подается напряжение высокого уровня $U_{\text{ВЫХ}}^1$ с выходов мультивибратора. Под действием этих сигналов элемент D_3 открывается и его низкое выходное напряжение поступает на вход инвертора D_4 . Высокое выходное напряжение $U_{\text{ВЫХ}}^1$ с выхода элемента D_4 поступает через резисторы R_1 и R_2 на входы D_1 , D_2 , открывая их и обеспечивая мягкий режим самовозбуждения мультивибратора.

При одновременном открывании элементов D_1 и D_2 на их выходах формируется низкое напряжение $U_{\text{ВЫХ}}^0$, которое, поступая на вход элемента D_3 , закрывает его. На выходе элемента D_3 формируется высокое напряжение $U_{\text{ВЫХ}}^1$, которое открывает инвертор D_4 . Резисторы R_1 и R_2 через малое выходное напряжение подключаются на корпус, замыкая на него входы мультивибратора. Элементы D_1 и D_2 начинают закрываться, что приводит к возбуждению колебаний мультивибратора.

В режиме автоколебаний логические элементы D_1 и D_2 попеременно находятся в открытом и закрытом состояниях. Элемент D_4 будет всегда открыт и замыкает резисторы R_1 и R_2 на корпус.

Регулировка длительности и периода повторения импульсов осуществляется дискретно с помощью конденсаторов C_1 и C_2 .

жения на дополнительных логических элементах вырабатывается управляющее напряжение смещения, исключающее жесткий режим работы.

Схема мультивибратора с автоуправляемым смещением представлена на рис.9.38. Он состоит из симметричного мультивибратора (D_1 , D_2 , C_1 , C_2 , R_1 , R_2 , $VD1$ и $VD2$) и схе-

9.18.4. Ждущие мультивибраторы

Ждущий мультивибратор имеет практически такую же схему, как и RS -триггер. Отличие состоит в том, что вместо одной непосредственной связи используется емкостная связь и имеется дополнительная цепь запуска.

Схема ждущего мультивибратора на элементах И-НЕ и временные диаграммы представлены на рис.9.39, где R и C — время-задающая цепь. Инвертор D_1 в цепи запуска, диод VD служат для уменьшения времени восстановления конденсатора в паузах между импульсами. В момент времени $t = 0$ логические элементы D_1 и D_3 закрыты под действием на их входах низкого потенциала. Логический элемент D_2 открыт под действием высоких напряжений на его входах, поступающих с выходов элементов D_1 и D_3 . Выходное напряжение $U_{\text{вых}1}^0$ низкое, конденсатор C разряжен.

В момент времени t_1 на вход инвертора D_1 подается запускающий импульс. Низкий уровень напряжения с выхода инвертора поступает на один из входов логического элемента D_2 , закрывая его. Высокий положительный перепад напряжения $U_{\text{вых}1}^1$ через конденсатор C поступает на входы логического элемента D_3 , открывая его. При этом низкое выходное напряжение $U_{\text{вых}2}^0$ элемента D_3 поступает на вход элемента D_2 , удерживая

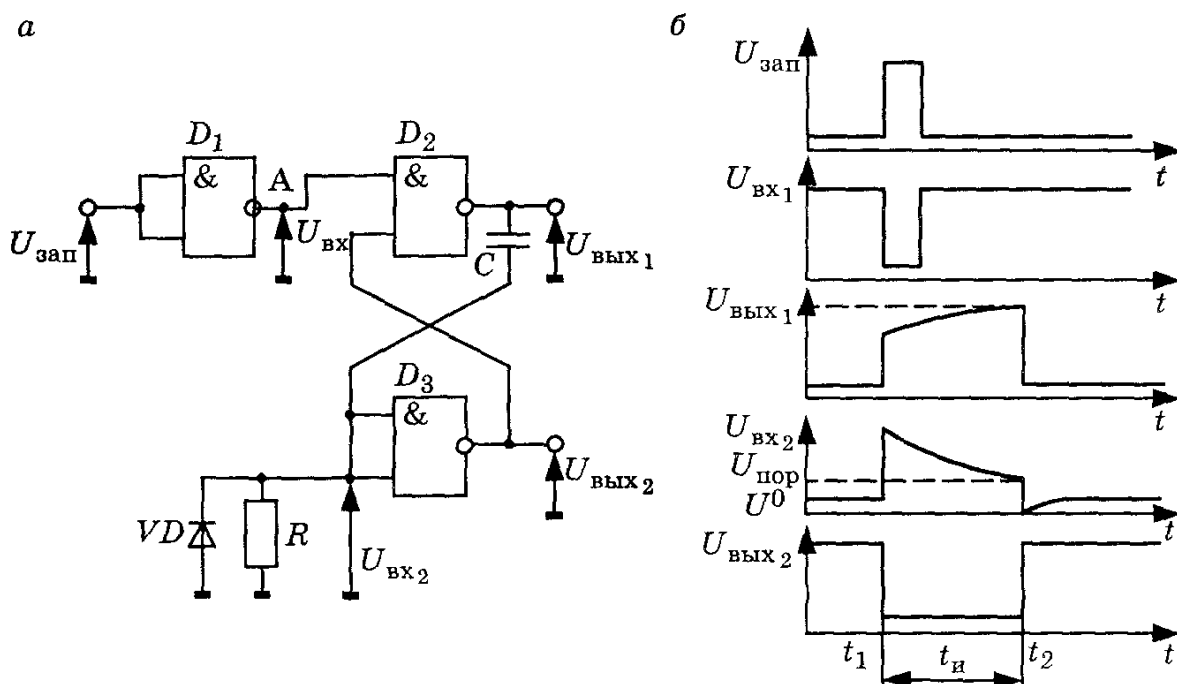


Рис.9.39. Структурная схема ждущего мультивибратора (а) и временные диаграммы его работы (б)

его в закрытом состоянии после окончания запускающего импульса. Длительность квазистойчивого состояния определяется временем заряда емкости C . Ток заряда протекает от выхода элемента D_2 через конденсатор C , резистор R на корпус. Ток заряда I_C создает на резисторе R уменьшающееся во времени напряжение, которое удерживает элемент D_3 в открытом состоянии. В момент времени t_2 это напряжение достигает порогового уровня, элемент D_3 начинает закрываться, возрастающее выходное напряжение $U_{\text{вых}_2}$ поступает на вход элемента D_2 , закрывая его.

Мультивибратор опрокидывается в исходное состояние. Время восстановления определяется временем разряда конденсатора через цепь: верхняя обкладка конденсатора, выходной каскад элемента D_2 , корпус, диод VD и нижняя обкладка конденсатора.

Длительность импульса определяется следующим выражением

$$t_{\text{и}} = t_{\text{зад}} \ln \frac{U_{\text{вых}_2}(t_1) - U_{\text{вых}_2}(\infty)}{U_{\text{вых}_2}(t_2) - U_{\text{вых}_2}(\infty)},$$

где $t_{\text{зад}} = C(R + R_{\text{вых } D_2}^1)$; $U_{\text{вых}_2}(t_2) = U_{\text{пор}}$; $U_{\text{вых}_2}(\infty) = 0$;

$R_{\text{вых } D_2}^1$ — сопротивление закрытого логического элемента D_2 .

Время восстановления определяется по формуле

$$t_{\text{вос}} \approx 3t_{\text{рас}} = 3C(R_{\text{вых } D_2} + r_{\text{д}} \parallel R \parallel R_{\text{вх } D_3}^1).$$

Глава 10. АНАЛОГОВЫЕ УСТРОЙСТВА

10.1. Классификация аналоговых электронных устройств

Аналоговыми называют непрерывно изменяющиеся во времени электрические сигналы (ток, напряжение), значения которых в каждый момент времени однозначны. Устройства, формирующие и преобразующие аналоговые сигналы, называют аналоговыми устройствами. Одной из основных их функций является усиление электрических сигналов.

Усилителем электрических сигналов называется устройство, предназначенное для усиления мощности входного сигнала. Усиление осуществляется активными элементами (биполярными, полевыми транзисторами) за счет потребления энергии от источника питания под действием входного сигнала. Входной сигнал управляет передачей энергии от источника питания в нагрузку. Принцип действия усилителя на одном транзисторе удобно объяснить с помощью структурной схемы (рис.10.1).

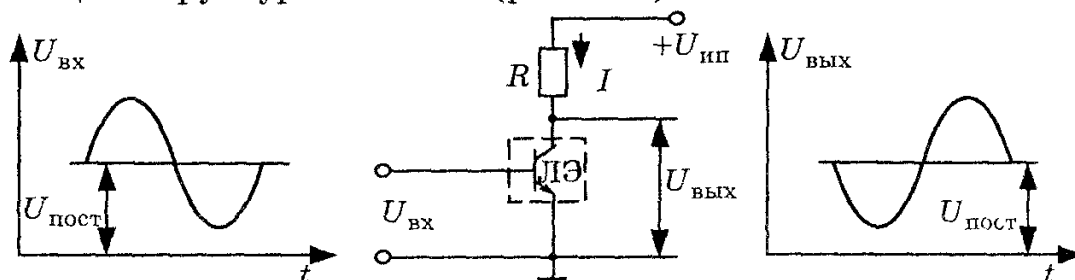


Рис.10.1. Принцип построения и временные диаграммы усилительного каскада

Активный элемент и резистор R являются основой любого усилителя, а совместно с источником питания образуют его выходную цепь. Под действием входного сигнала изменяются сопротивление активного элемента и ток в последовательной цепи, состоящей из источника питания, резистора, активного элемента. В результате этого изменяются падение напряжения на резисторе, а также выходное напряжение $U_{вых}$. Таким образом, процесс усиления основан на преобразовании активным элементом энергии источника питания $U_{ип}$ в энергию переменного напряжения в выходной цепи при изменении сопротивления активного элемента под действием входного сигнала.

К аналоговым электронным устройствам относятся усилители и устройства на их основе. Усилители классифицируются по ряду признаков.

По характеру усиливаемых сигналов усилители бывают — гармонических колебаний и импульсных сигналов.

По диапазону частот — постоянного и переменного тока. Усилители постоянного тока усиливают как постоянную, так и переменную составляющие входного сигнала, усилители перемен

ного тока усиливают переменную составляющую от нижней граничной частоты f_n до верхней граничной частоты f_v . Диапазон усиливаемых частот $\Delta f = f_v - f_n$ называют полосой пропускания. За ее пределами усиление падает. В зависимости от полосы пропускания усилители переменного тока бывают: низкой частоты (УНЧ), высокой частоты (УВЧ). Они предназначены для усиления переменных сигналов, их полоса пропускания лежит в пределах от десятков Гц до десятков кГц. Особенностью усилителей низкой частоты является большое отношение f_v/f_n — десятки, десятки тысяч раз. Усилители высокой частоты усиливают сигналы в узкой полосе частот. Они характеризуются небольшим отношением верхней частоты к нижней $f_v/f_n < 1,1$. Узкая полоса пропускания обеспечивается применением в качестве нагрузки активного элемента колебательного контура. В связи с этим УВЧ иногда называют резонансными или полосовыми.

Усилители переменного сигнала, предназначенные для усиления сигналов в устройствах связи, телевизионной технике, радиолокационной аппаратуре, имеющие очень широкую полосу пропускания, называют широкополосными. Если усиливаемый сигнал регистрируется визуально, т.е. воспроизводится на экране электронно-лучевой трубки, то такие устройства называют видеоусилителями. У широкополосных усилителей полоса пропускания лежит в полосе от нескольких кГц и ниже до нескольких МГц и выше.

По типу используемых активных элементов усилители бывают на биполярных и полевых транзисторах, на интегральных микросхемах и др.

По конструктивным признакам усилители бывают: на дискретных элементах, на интегральных микросхемах, комбинированные.

По способу соединения (связи) каскадов усилители бывают: с гальванической связью, с резистивно-емкостной связью; с трансформаторной связью.

Непосредственная или гальваническая связь используется в усилителях постоянного тока, где вход последующего каскада соединяют с выходом предыдущего каскада непосредственно или с помощью резисторов. В усилителях переменного сигнала для связи каскадов используют конденсаторы, резисторы и трансформаторы. В усилителях мощности для связи каскадов между собой и с нагрузкой иногда используют трансформаторы. Конденсаторы и трансформаторы в усилителях переменного сигнала служат для разделения переменной и постоянной составляющих напряжения.

По способу включения активного усилительного элемента различают три основных типа усилительных каскадов:

- с общим эмиттером (общим истоком);
- с общим коллектором (общим стоком);
- с общей базой (общим затвором).

Характерной особенностью каждого из них является то, что один электрод транзистора является общим для входной и выходной цепей и он определяет тип усилительного каскада.

В зависимости от схемы включения усилительного элемента усилительный каскад обладает различными свойствами. Широкое применение имеют схемы с ОЭ и общим истоком. Они обеспечивают наибольшее усиление по мощности, но изменяют фазу входного сигнала на 180° . Эти схемы являются инвертирующими. Схемы с общим коллектором и стоком (эмиттерный и истоковый повторители) не изменяют фазу входного сигнала и являются неинвертирующими. Схемы с ОК и ОС имеют высокое входное и малое выходное сопротивления, поэтому используются в качестве буферных каскадов. Данные схемы усилителей обладают широкой полосой пропускания, а коэффициент усиления по напряжению меньше единицы. Схемы с общей базой и общим затвором являются неинвертирующими и обладают низким входным сопротивлением.

По назначению усилители делятся на усилители напряжения, тока, мощности.

Усилитель напряжения обеспечивает на нагрузочном сопротивлении заданное выходное напряжение. При анализе необходимо учитывать соотношение между сопротивлением нагрузки и выходным сопротивлением усилителя. Если сопротивление нагрузки на два порядка и более превышает выходное сопротивление усилителя, $R_H \gg R_{\text{ВЫХ}}$, то усилитель является источником напряжения. При этом входное сопротивление должно быть значительно больше (более чем на два порядка) внутреннего сопротивления источника сигнала: $R_{\text{ВХ}} \gg R_{\Gamma}$. Тогда для эквивалентной схемы усилителя (рис.10.2, а)

$$U_{\text{ВХ}} = E_{\Gamma} \frac{R_{\text{ВХ}}}{R_{\text{ВХ}} + R_{\Gamma}} \approx E_{\Gamma}.$$

Входная цепь практически не потребляет тока, т.е. работает в режиме холостого хода по входу. Усилитель в данном случае управляется напряжением. Он является источником напряжения, управляемым напряжением (ИНУН), и предназначен для усиления входного напряжения с определенным коэффициентом усиления K_U . На рис.10.2, б представлена эквивалентная схема уси-

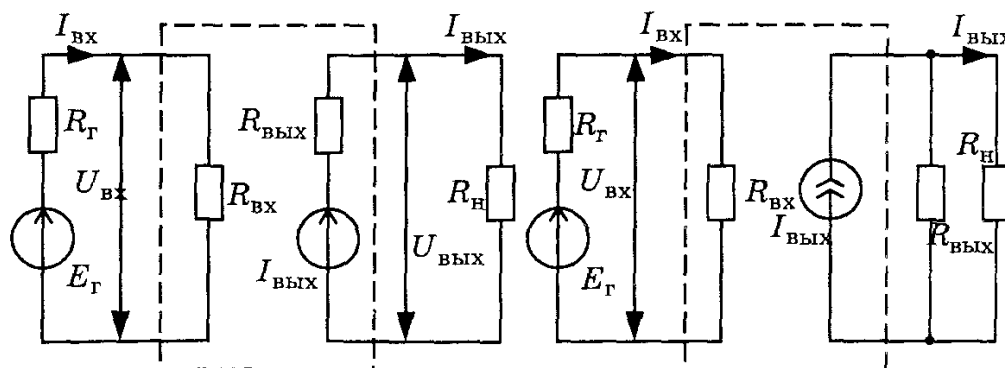


Рис.10.2. Эквивалентные схемы усилителей:

а — источник напряжения, управляемый напряжением;

б — источник тока, управляемый напряжением

лителя, у которого $R_{\text{вх}} \gg R_{\Gamma}$, а $R_{\text{вых}} \gg R_{\text{н}}$, т.е. в выходной цепи действует источник тока. Такой усилитель представляет собой источник тока, управляемый напряжением (ИТУН).

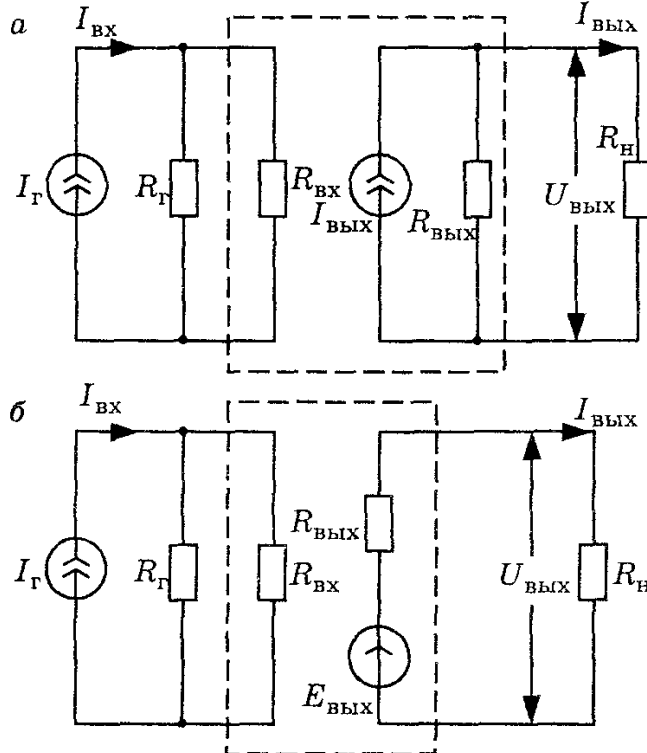


Рис.10.3. Эквивалентные схемы усилителей: а — источник тока, управляемый током, б — источник напряжения, управляемый током

Усилитель тока, эквивалентная схема которого представлена на рис.10.3, а, б, характеризуется тем, что его входное сопротивление усилителя значительно меньше внутреннего сопротивления источника сигнала $R_{\text{вх}} \ll R_{\Gamma}$ и $R_{\text{вых}} \gg R_{\text{н}}$. Считается, что усилитель управляется током и значение входного тока определяется как

$$I_{\text{вх}} = I_{\Gamma} \frac{R_{\Gamma}}{R_{\text{вх}} + R_{\Gamma}} \approx I_{\Gamma}.$$

Источник сигнала работает в режиме короткого замыкания, и усилитель (рис.10.3, а) является источником тока, управляемым током (ИТУТ). Усилитель, эквивалентная схема которого представлена на рис.10.3, б,

имеет источник тока во входной цепи, $R_{\text{вх}} \ll R_{\Gamma}$, и источник напряжения в выходной цепи $R_{\text{н}} \gg R_{\text{вых}}$, и представляет собой источник напряжения, управляемый током (ИНУТ).

Для усилителя мощности необходимо выполнение условия согласования входной цепи с источником сигнала ($R_{\text{вх}} \approx R_{\Gamma}$) и выходной цепи с сопротивлением нагрузки ($R_{\text{вых}} \approx R_{\text{н}}$) для передачи максимальной мощности.

10.2. Основные технические показатели и характеристики аналоговых устройств

Технические показатели аналоговых устройств представляют количественную оценку его работы. Это коэффициент усиления (по напряжению, току и мощности), входное и выходное сопротивления, коэффициент полезного действия, чувствительность (номинальное входное напряжение), диапазон усиливаемых частот, линейные и нелинейные искажения, динамический диапазон, частотная, фазочастотная, переходная характеристики.

Коэффициентом усиления или коэффициентом передачи называют отношение выходного сигнала ко входному. Он определяется обычно в установившемся режиме при гармоническом (синусоидальном) входном сигнале.

В зависимости от характера входной и выходной величин различают: коэффициент усиления по напряжению $K_U = U_{\text{ВЫХ}}/U_{\text{ВХ}}$; коэффициент усиления по току $K_I = I_{\text{ВЫХ}}/I_{\text{ВХ}}$; коэффициент усиления по мощности $K_P = P_{\text{ВЫХ}}/P_{\text{ВХ}}$.

Для многокаскадных усилителей общий коэффициент усиления равен произведению коэффициентов усиления отдельных каскадов и представляет собой безразмерную величину:



$$K_U = K_{U_1} K_{U_2} \dots K_{U_n} \quad (10.1)$$

Громкость слухового восприятия звукового сигнала пропорциональна логарифму его интенсивности. При сравнении мощности двух колебаний вводится логарифмическая единица — Бел или его десятая часть — децибел. Тогда коэффициент усиления, выраженный в логарифмических единицах, равен

Рис.10.4. Представление усилителя в виде активного четырехполюсника

$$\begin{aligned} K_U (\text{дБ}) &= 20 \lg(U_{\text{ВЫХ}}/U_{\text{ВХ}}), \\ K_I (\text{дБ}) &= 20 \lg(I_{\text{ВЫХ}}/I_{\text{ВХ}}), \\ K_P (\text{дБ}) &= 10 \lg(P_{\text{ВЫХ}}/P_{\text{ВХ}}). \end{aligned} \quad (10.2)$$

Коэффициент усиления многокаскадного усилителя, выраженный в децибелах, представляет собой сумму коэффициентов усиления отдельных каскадов усилителя, выраженных в тех же единицах:

$$K_U (\text{дБ}) = K_{U_1} + K_{U_2} + \dots + K_{U_n} \quad (10.3)$$

Коэффициенты усиления по напряжению и току в общем случае являются комплексными величинами, характеризруемыми модулем и фазой. Это связано с тем, что отдельные составляющие спектра сигнала усиливаются по-разному из-за наличия реактивных элементов схемы и частотных свойств активных элементов — транзисторов. Коэффициент усиления по мощности всегда есть число действительное, ибо он имеет смысл лишь при активном характере нагрузки.

Входное и выходное сопротивление. Усилитель можно представить в виде активного четырехполюсника, одна из возможных эквивалентных схем представлена на рис.10.4. К входу усилителя (сечение 1-1) подключается источник входного сигнала в виде генератора напряжения с ЭДС $E_Г$, имеющий внутреннее

сопротивление Z_r . За счет источника входного сигнала во входной цепи протекает входной ток $I_{вх}$, который создает на входе усилителя (на входном сопротивлении) входное напряжение $U_{вх}$. Входное сопротивление усилителя представляет собой сопротивление (полное $Z_{вх}$ или резистивное $R_{вх}$) между входными зажимами усилителя и определяется выражением

$$Z_{вх} = \frac{U_{вх}}{I_{вх}}. \quad (10.4)$$

Характер входного сопротивления зависит от диапазона усиливаемых частот. В области низких частот его реактивная составляющая очень мала и на практике не учитывается.

Усилитель одновременно является нагрузкой для источника сигнала и источником сигнала для внешней нагрузки Z_n . Нагрузкой усилителя может быть окончное (исполнительное) устройство или вход последующего усилительного каскада.

К выходу усилителя (сечение 2-2) подключается нагрузка R_n , через которую протекает выходной ток $I_{вых}$. Выходное сопротивление (полное $Z_{вых}$ или резистивное $R_{вых}$) определяют между выходными зажимами при отключенном сопротивлении нагрузки Z_n :

$$Z_{вых} = U_{вых} / I_{вых}.$$

Выходное сопротивление усилителя ($R_{вых}$) в области средних частот полосы пропускания практически активное. В усилителях звуковых частот (УЗЧ) выходное сопротивление во много раз меньше сопротивления нагрузки, $R_n \gg R_{вых}$, что необходимо для лучшего воспроизведения звука. Различие сопротивлений подавляет собственные колебания подвижной системы громкоговорителя и ослабляет зависимость выходного напряжения от сопротивления нагрузки. Отношение сопротивления нагрузки к выходному сопротивлению называют коэффициентом демпфирования:

$$K_d = R_n / R_{вых}. \quad (10.5)$$

Для усилителей высшего класса коэффициент демпфирования лежит в пределах от 10 до 100.

Если нагрузка связана с усилителем с помощью длинной линии (воздушной или кабельной, коаксиальной), то необходимо согласование выходного сопротивления усилителя с сопротивлением линии во избежание отражений, приводящих к искажениям формы сигнала.

Выходная мощность характеризуется номинальной мощностью, развиваемой усилителем в нагрузке. Это мощность на выходе усилителя при работе на расчетную нагрузку и заданном коэффициенте гармоник или нелинейных искажений:

$$P_{вых} = U_{m\text{ вых}}^2 / 2R_n, \quad (10.6)$$

где $U_{m\text{ вых}}$ — амплитудное значение выходного напряжения.

Увеличение выходной мощности усилителя ограничено искажениями, которые возникают за счет нелинейности характеристик транзисторов при больших амплитудах сигнала.

Коэффициент полезного действия представляет собой отношение выходной мощности, отдаваемой усилителем в нагрузку, к общей мощности, потребляемой от источника питания:

$$\eta = (P_{\text{вых}}/P_0)100\%, \quad (10.7)$$

где P_0 — мощность, потребляемая от источника питания.

Чувствительностью (номинальным входным напряжением) называют напряжение, которое нужно подвести к входу усилителя, чтобы получить на выходе заданную мощность. Чем она меньше, тем выше чувствительность усилителя. Минимально допустимое напряжение ограничивается уровнем собственных шумов усилителя, на фоне которых нельзя выделить полезный сигнал.

Максимально допустимое входное напряжение усилителя ограничено искажением формы сигнала за счет работы усилителя на нелинейных участках ВАХ транзистора.

Отношение наибольшего допустимого значения входного напряжения к наименьшему называют **динамическим диапазоном**:

$$D = U_{\text{вх макс}}/U_{\text{вх мин}}; D(\text{дБ}) = 20 \lg \frac{U_{\text{вх макс}}}{U_{\text{вх мин}}}. \quad (10.8)$$

Диапазоном усиливаемых частот (полосой пропускания) называется разность граничных частот $\Delta f = f_{\text{в}} - f_{\text{н}}$, в которой коэффициент усиления усилителя изменяется по определенному закону с заданной точностью; допустимые изменения коэффициента усиления в полосе пропускания не превышают 3 дБ.

Полоса пропускания частот усилителя должна быть больше или равна ширине спектра усиливаемых частот. Она зависит от класса и качества аппаратуры. С расширением полосы пропускания растет стоимость аппаратуры, усложняется конструкция, увеличивается воздействие на усилитель различного рода помех. На практике полосу пропускания сужают до минимальных пределов, обеспечивающих необходимое качество работы усилителя.

Искажения сигнала. Кроме получения необходимого коэффициента усиления сигнала необходимо, чтобы усилитель не изменял его формы. Отклонение формы выходного сигнала от формы входного принято называть искажениями. Они бывают нелинейные и линейные.

Источником нелинейных искажений является нелинейность вольтамперных характеристик элементов усилителя. При подаче на вход усилителя напряжения синусоидальной формы из-за нелинейности входной и выходной характеристик транзистора форма входного и выходного токов может отличаться от синусоидальной из-за появления составляющих высших гармоник. Это относится как к синусоидальному входному напряжению, так и к входному сигналу любой другой формы. Уровень нелинейных искажений характеризуется коэффициентом нелинейных искажений (клир-фактор) усилителя, выраженным в процентах:

$$K_r = \frac{\sqrt{P_2 + P_3 + \dots + P_n}}{\sqrt{P_1}} 100\% = \frac{\sqrt{U_2^2 + U_3^2 + \dots + U_n^2}}{U_1} 100\%,$$

где $P_2, P_3, \dots, P_n$ — мощности, выделяемые в нагрузке под воздействием 2, 3, ..., n -й гармонических составляющих напряжения ($U_2, U_3, \dots, U_n$); P_1 — мощность в нагрузке, обусловленная основной гармонической составляющей напряжения U_1 .

При оценке нелинейных искажений в большинстве случаев учитывают только вторую и третью гармоники, поскольку более высокие имеют малую мощность.

Для многокаскадного усилителя общий коэффициент нелинейных искажений принимается равным сумме коэффициентов отдельных каскадов

$$K_{r\Sigma} = K_{r1} + K_{r2} + \dots + K_{rn}.$$

Нелинейные искажения зависят от амплитуды входного сигнала и не связаны с его частотой. Для уменьшения искажения формы выходного сигнала входной сигнал должен иметь малую амплитуду. В связи с этим в многокаскадных усилителях нелинейные искажения в основном возникают в предоконечных и выходных каскадах, на входе которых действуют сигналы большой амплитуды.

В усилителях звуковой частоты нелинейные искажения воспринимаются, как хрип или дребезжание. При $K_r < 2...3\%$ они почти не заметны на слух. В высококачественных усилителях звуковой частоты $K_r < 0,2\%$, а в усилителях многоканальной связи — сотые и тысячные доли процента, что исключает взаимные помехи каналов.

Линейные искажения определяются зависимостью параметров транзисторов от частоты и реактивными элементами усилительных устройств. Существуют линейные искажения трех видов: частотные, фазовые и переходные.

Частотные искажения связаны с несовпадением реальных и идеальных характеристик в рабочем диапазоне частот. Эти искажения зависят лишь от частоты усиливаемого сигнала.

Зависимость коэффициента усиления от частоты входного сигнала $K = F(f)$ принято называть амплитудно-частотной (частотной) характеристикой (АЧХ). Она изображена на рис.10.5, а.

Идеальная АЧХ параллельна оси частот. Реально же гармонические составляющие входного сигнала усилива-

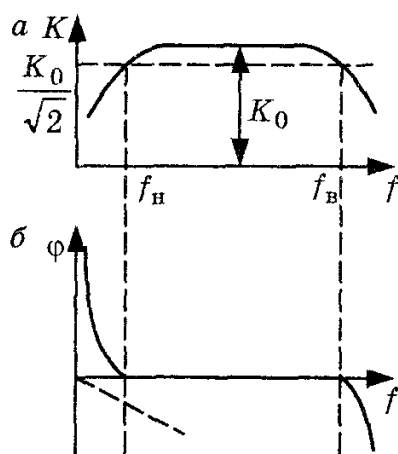


Рис.10.5. Амплитудно-частотная (а) и фазочастотная (б) характеристики усилителя

ются неодинаково, поскольку реактивные сопротивления элементов схемы по-разному зависят от частоты.

Типичным для АЧХ является наличие так называемой области средних частот, в которой K почти не зависит от частоты и обозначается K_0 . В диапазоне низких и высоких частот амплитудно-частотная характеристика изменяется, имея неравномерность усиления.

Частоты усиления, на которых коэффициент усиления изменяется в $\sqrt{2}$ раз или на 3 дБ по сравнению со средней частотой, называют граничными частотами, нижней f_n и верхней f_v ; разность частот $f_v - f_n = \Delta f$ называют полосой пропускания.

Степень искажения на отдельных частотах выражается коэффициентом частотных искажений M , равным отношению коэффициента усиления на средней частоте K_0 к коэффициенту усиления на данной частоте. Наибольшие частотные искажения возникают на границах рабочего диапазона частот f_n и f_v

$$\begin{aligned} M_n &= \frac{K_0}{K_n} = 20 \lg \left(\frac{K_0}{K_n} \right) \text{ [дБ];} \\ M_v &= \frac{K_0}{K_v} = 20 \lg \left(\frac{K_0}{K_v} \right) \text{ [дБ].} \end{aligned} \quad (10.9)$$

Если $M > 1$, то частотная характеристика в области данной частоты имеет завал, а если $M < 1$, то подъем. Коэффициент частотных искажений многокаскадного усилителя определяется, как

$$\begin{aligned} M &= M_1 \cdot M_2 \cdot \dots \cdot M_n \text{ [раз];} \\ M &= M_1 + M_2 + \dots + M_n \text{ [дБ].} \end{aligned} \quad (10.10)$$

Частотные искажения, возникающие в одном каскаде усилителя, могут быть скомпенсированы в другом таким образом, чтобы общий коэффициент частотных искажений не выходил за пределы заданного. Допустимая величина частотных искажений зависит от назначения усилителя.

Частотные искажения в усилителе всегда сопровождаются сдвигом фаз между входным и выходным сигналами, что вызывает появление **фазовых искажений**. Это сдвиги фаз, вызванные реактивными элементами усилителя; поворот фазы усилительным каскадом не учитывается.

Фазовые искажения усилителя оцениваются его фазочастотной характеристикой $\varphi = F(f)$. График фазочастотной характеристики представляет собой зависимость угла сдвига фазы между входным и выходным напряжениями усилителя от частоты (рис.10.5, б). Фазовые искажения в усилителе отсутствуют, когда фазовый сдвиг линейно зависит от частоты. Идеальной фазочастотной характеристикой является прямая линия, начинающаяся в начале координат (пунктирная линия на рис.10.5, б).

На практике амплитудно- и фазочастотную характеристики удобнее строить в логарифмическом масштабе по оси частот. Это удобно тем, что растягивается область нижних и сжимается область верхних частот.

Амплитудная характеристика отражает зависимость амплитудного значения первой гармоники выходного напряжения от амплитуды синусоидального входного напряжения: $U_{\text{вых}} = f(U_{\text{вх}})$, (рис.10.6). Амплитудная характеристика не проходит через начало координат ввиду наличия на выходе напряжения собственных помех и шумов усилителя. Участок характеристики ниже точки *A* не используется, ибо полезный сигнал трудно отличить от напряжения собственных помех и шумов. На участке *AB* коэффициент усиления — величина постоянная, и этим участком определяется динамический диапазон усилителя. Кроме того, с его помощью можно определить коэффициент усиления по напряжению. Выше точки *B* линейность зависимости выходного напряжения от входного сигнала нарушается, в выходном напряжении появляются дополнительные частотные составляющие, возникают нелинейные искажения. Причиной является ограничение максимального напряжения одной или обеих полуволн выходного сигнала. Эти ограничения обычно наступают в конечных каскадах усилителя, работающих при наибольшем входном сигнале.

Амплитудная характеристика обладает хорошей наглядностью и позволяет определить коэффициент усиления, динамический диапазон, минимальные и максимальные допустимые значения входного сигнала, уровень собственных шумов.

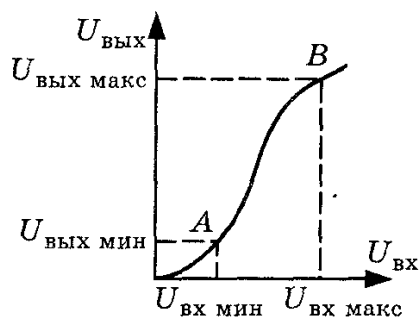


Рис.10.6. Амплитудная характеристика усилителя

действие сразу в двух режимах: переходном и стационарном. Характер переходного процесса в усилителе во многом зависит от наличия реактивных элементов L , C , которые препятствуют мгновенному изменению тока в индуктивности и напряжения на емкости. Напряжение на выходе не может измениться скачкообразно при подаче на вход импульса.

Время, в течение которого фронт

Переходная характеристика выражает зависимость от времени выходного напряжения усилителя, на вход которого подан мгновенный скачок напряжения (рис.10.7). Эта характеристика определяет процесс перехода усилителя из одного состояния в другое. Скачкообразное изменение входного напряжения позволяет выяснить реакцию усилителя на это воз-

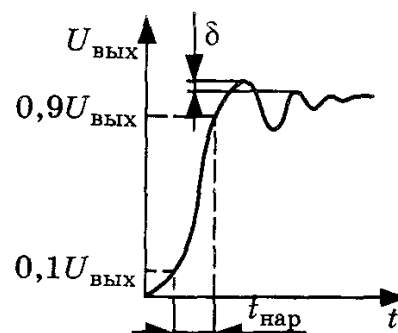


Рис.10.7. Переходная характеристика усилителя

нормированной переходной характеристики нарастает от уровня 0,1 до уровня 0,9 выходного напряжения, называется временем нарастания $t_{\text{нар}}$. Превышение мгновенного значения напряжения над установившимся называют выбросом δ и выражают в процентах. Существует так называемое критическое значение выброса, при котором δ не зависит от числа каскадов усилителя. Неравномерность вершины нормированной переходной характеристики обозначается через Δ , измеряется, как и выброс, в процентах от стационарного значения и не должна превышать 10% для усилителей высококачественного воспроизведения.

10.3. Методы обеспечения режима работы транзистора в каскадах усиления

10.3.1. Схема с фиксированным током базы

Для нормальной работы любого усилительного каскада необходимо установить определенные токи и напряжения во входной и выходной цепях транзистора при отсутствии входного сигнала. Такой режим называют статическим (режим по постоянному току, режим покоя). Значения постоянных составляющих токов и напряжений определяются источниками питания во входной и выходной цепях усилителя.

В практических схемах отдельный источник смещения во входной цепи используется редко, а вводятся дополнительные элементы смещения (обычно резисторы), на которые подается напряжение от источника смещения в выходной цепи. Рассмотрим основные способы обеспечения режима по постоянному току в схеме с ОЭ. Основным требованием при этом является обеспечение постоянства выбранного режима покоя при изменении температуры и замене транзистора.

В схеме на рис.10.8 режим по постоянному току задается с помощью резисторов R_b , R_k и источника питания. Смещение эмиттерного перехода осуществляется за счет протекания тока базы I_{b0} от источника питания $U_{\text{ип}}$ через резистор R_b .

Уравнение Кирхгофа для входной цепи имеет вид:

$$U_{\text{ип}} = I_{b0}R_b + U_{бэ0}.$$

При этом $U_{бэ0} \approx 0,3...0,6$ В (эмиттерный переход открыт). Тогда

$$I_{b0} \approx \frac{U_{\text{ип}}}{R_b}, \quad (10.11)$$

откуда следует, что начальный ток базы I_{b0} не зависит от транзистора и определяется только внешними параметрами $U_{\text{ип}}$ и R_b . По-

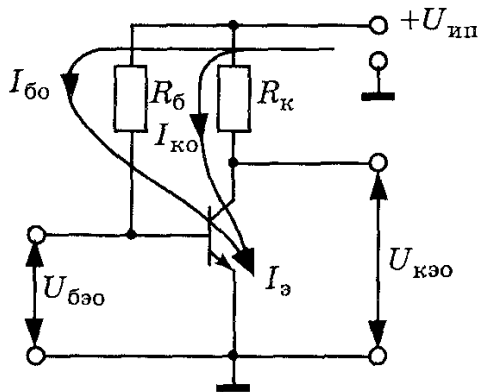


Рис.10.8. Схема обеспечения режима покоя транзистора фиксированным током базы

этому такой метод обеспечения режима работы транзистора по постоянному току называется смещением фиксированным током базы.

Недостатками данной схемы являются:

1) трудность обеспечения режима покоя в выходной цепи при установке транзисторов с допустимым промышленным разбросом параметра h_{21} , без изменения сопротивления резистора R_6 :

$$I_K = h_{21} I_{\sigma} + (1 + h_{21}) I_{K60}. \quad (10.12)$$

Ток I_{60} не зависит от параметров транзистора, а точка покоя в выходной цепи (I_{K0} , $U_{KЭ0}$) может оказаться или в области насыщения или вблизи границы режима отсечки;

2) не учитывается изменение обратного коллекторного тока транзистора I_{K60} от температуры. Схема с фиксированным током базы может быть использована для работы в диапазоне изменения температур, не превышающем 10...20 °С.

10.3.2. Схема с фиксированным напряжением база — эмиттер

В схеме на рис.10.9 режим покоя обеспечивается фиксированным напряжением на базе $U_{бэ0}$ транзистора с помощью источника питания и делителя из резисторов R_1 и R_2 .

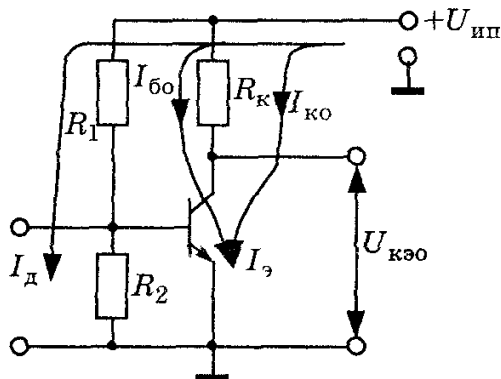


Рис.10.9. Схема обеспечения режима покоя транзистора фиксированным напряжением база — эмиттер

Сопротивления резисторов R_1 и R_2 при заданном начальном токе базы I_{60} , соответствующем напряжению $U_{бэ0}$, определяют по формулам

$$R_1 = \frac{U_{ип} - U_{бэ0}}{I_{\text{д}} + I_{60}}, \quad R_2 = \frac{U_{бэ0}}{I_{\text{д}}};$$

где $I_{\text{д}}$ — ток делителя, который выбирается из условия обеспечения необходимой стабильности режима работы; $I_{\text{д}} = (2...5)I_{60}$.

Напряжение

$$U_{бэ0} = I_{\text{д}} R_2 = \frac{U_{ип} R_2}{R_1 + R_2}$$

не зависит от параметров транзистора. В связи с этим такой способ задания режима по постоянному току называют смещением фиксированным напряжением базы.

С увеличением температуры токи $I_{бэ0}$ и I_{60} изменяются практически одинаково, что приводит к увеличению I_{K0} . Точка покоя перемещается в сторону режима насыщения. Для обеспечения температурной стабилизации усилительных каскадов используют обратные связи по постоянному току или постоянному напряжению, которые снижают действие дестабилизирующих температурных факторов.

10.3.3. Схемы с температурной стабилизацией

На рис.10.10, а представлена схема с коллекторной стабилизацией. Ее отличие от схемы (рис.10.8) состоит в том, что ре-

зистор R_6 подключен к коллекторному выводу транзистора с напряжением $U_{кэо}$, а не к источнику питания $U_{ип}$. В этом случае ток смещения $I_{бo}$ определяется так:

$$I_{бo} \approx \frac{U_{кэо}}{R_6} \approx \frac{U_{ип} - I_{ко} R_к}{R_6}.$$

Физический смысл коллекторной температурной стабилизации заключается в следующем. При повышении температуры коллекторный ток увеличивается, а напряжение $U_{кэо}$ уменьшается. Это приводит к уменьшению потенциала базы, а следовательно, к уменьшению тока базы $I_б$ и коллекторного тока $I_{ко}$, который стремится к своему первоначальному значению. Таким образом, это существенно ослабляет влияние температуры на характеристики усилительного каскада.

Наиболее эффективной является схема с эмиттерной температурной стабилизацией (рис.10.10, б). Повышение температуры увеличивает ток $I_{ко}$, что приводит к увеличению эмиттерного то-

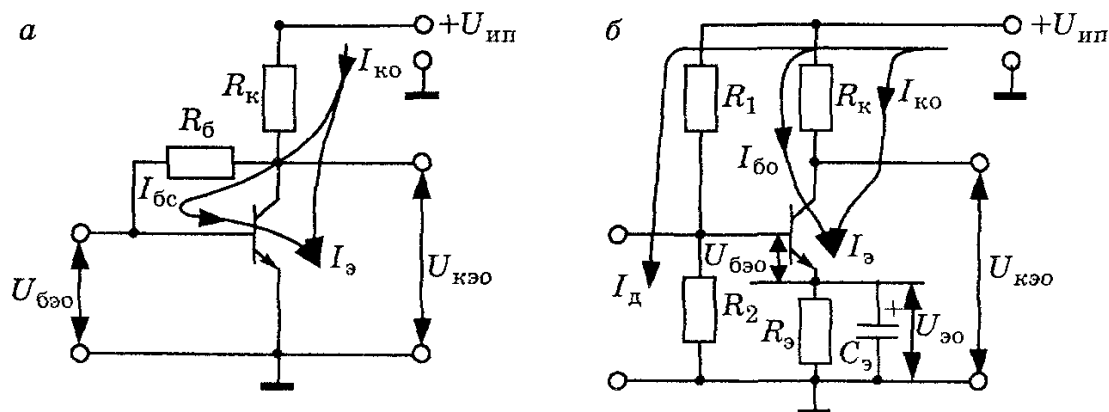


Рис.10.10. Схема транзисторного каскада с температурной стабилизацией: а — коллекторной; б — эмиттерной

ка $I_{эо} = I_{ко} / h_{21б}$. Увеличивается падение напряжения на $R_э$ с указанной на рис.10.10, б полярностью. При этом потенциал эмиттера увеличивается, а напряжение база — эмиттер $U_{бэо}$ уменьшается. Абсолютное значение напряжения $U_{бэо}$ в такой схеме определяется выражением

$$|U_{бэо}| = |U_{R_2}| - I_{эо} R_э = \frac{U_{ип} R_2}{R_1 + R_2} - I_{эо} R_э.$$

Это приводит к уменьшению напряжения на эмиттерном переходе, что вызывает уменьшение базового тока $I_{бo}$, в результате чего ток коллектора $I_{ко}$ также уменьшается, стремясь вернуться к своему первоначальному значению.

Введение резистора $R_э$ при отсутствии конденсатора $C_э$ изменяет работу усилительного каскада не только в режиме покоя, но и при наличии входного сигнала. Переменная составляющая эмиттерного тока $I_э$ создает на резисторе $R_э$ падение напряже-

ния, так называемое напряжение обратной связи, которое уменьшает усиливаемое напряжение, подводимое к транзистору: η

$$U_{бэ} = U_{вх} - R_э (I_{эо} + I_{э-}) .$$

Коэффициент усиления усилительного каскада будет уменьшаться. Для ослабления влияния отрицательной обратной связи по переменному току параллельно резистору $R_э$ включается конденсатор $C_э$. Емкость конденсатора $C_э$ выбирают таким образом, чтобы в полосе пропускания усилителя его сопротивление было значительно меньше $R_э$. При этом падение напряжения на параллельном соединении $R_э$ и $C_э$ от переменной составляющей тока эмиттера будет незначительным.

Таким образом, режим покоя можно обеспечить:

заданием требуемого тока базы с помощью резистора $R_б$ с большим сопротивлением (рис.10.8);

заданием потенциала базы с помощью делителя напряжения R_1, R_2 или получением $I_{бo}$ за счет включения $R_э$.

10.4. Стабильность рабочей точки

Разброс параметров транзисторов одной серии значительно затрудняет проектирование стабильных усилительных устройств. Кроме того, параметры биполярных транзисторов сильно зависят от внешних факторов: изменения температуры, радиационного воздействия. Все это приводит к смещению рабочей точки на ВАХ.

Качество температурной стабилизации схемы определяется выбором положения исходной рабочей точки и ее стабильностью при изменении температуры. На положение рабочей точки при увеличении температуры сильное влияние оказывают: обратный ток коллекторного перехода $I_{кбо}$, который возрастает; напряжение $U_{бэo}$, которое уменьшается; коэффициент передачи тока базы, который также возрастает.

Поэтому температурную нестабильность схемы можно оценить полным приращением тока коллектора по формулам

$$\Delta I_{к} = \frac{\partial I_{к}}{\partial I_{кбо}} \Delta I_{кбо} + \frac{\partial I_{к}}{\partial U_{бэo}} \Delta U_{бэo} + \frac{\partial I_{к}}{\partial h_{21э}} \Delta h_{21э} , \quad (10.13)$$

$$I_{к} = h_{21э} I_{б} + (1 + h_{21э}) I_{кбо} . \quad (10.14)$$

Исходя из (10.14), запишем

$$\Delta I_{к} = \Delta h_{21э} I_{б} + h_{21э} \Delta I_{б} + (1 + h_{21э}) \Delta I_{кбо} + \Delta h_{21э} I_{кбо} . \quad (10.15)$$

Подставив в (10.15) значение приращения тока базы $\Delta I_{б}$, получим уравнение

$$\Delta I_{б} = - \frac{\Delta U_{бэo}}{R_э + R_б} - \gamma_б \Delta I_{к} , \quad (10.16)$$

где $\gamma_б = \frac{R_э}{R_э + R_б}$ — коэффициент токораспределения;

$$R_6 = \frac{R_1 R_2}{R_1 + R_2},$$

решив которое относительно ΔI_K , найдем

$$\Delta I_K = \frac{\beta}{1 + \gamma_6 h_{21_3}} \left(\frac{\Delta I_{кбо}}{h_{21_6}} - \frac{\Delta U_{бзо}}{R_3 + R_6} + \frac{I_6 + I_{кбо}}{h_{21_3}} \Delta h_{21_3} \right). \quad (10.17)$$

Величину $\frac{h_{21_3}}{1 + \gamma_6 h_{21_3}} = S$ называют коэффициентом температурной неустойчивости.

Коэффициент температурной неустойчивости показывает, во сколько раз изменение тока покоя больше в данном каскаде, чем в идеальном стабилизированном устройстве. Чем меньше S , тем стабильнее усилительный каскад.

Учитывая, что $I_6 + I_{кбо} = \frac{I_3}{1 + h_{21_3}}$, полное приращение

коллекторного тока с учетом коэффициента неустойчивости будет равно

$$\Delta I_K = S \left(\frac{\Delta I_{кбо}}{h_{21_6}} - \frac{\Delta U_{бзо}}{R_3 + R_6} + \frac{I_3}{1 + h_{21_3}} \frac{\Delta h_{21_3}}{h_{21_3}} \right). \quad (10.18)$$

Формула (10.18) может быть использована для определения ΔI_K усилительного каскада для любой схемы включения биполярного транзистора.

Выполнив анализ коэффициента неустойчивости, получим предельные значения S . При $\gamma_6 = 1$, $S_{\min} = h_{21_6}$ каскад будет обладать наилучшей стабильностью, а при $\gamma_6 = 0$, $S_{\max} = h_{21_3}$ — плохой. Таким образом, в зависимости от соотношения R_3 и R_6 значение коэффициента температурной неустойчивости изменяется от h_{21_6} до h_{21_3} . Следовательно, для получения максимальной стабильности нужно стремиться к выполнению условия $\gamma_6 = 1$ или к выполнению неравенства

$$R_3 \gg R_6. \quad (10.19)$$

Условие (10.19) является желательным при создании стабильных усилительных каскадов, однако уменьшение значения сопротивления R_6 ограничивается снижением входного сопротивления каскада. На практике удовлетворительные результаты получаются при $R_3/R_6 = 0,5 \dots 1$, которым соответствуют $\gamma_6 = 0,3 \dots 0,5$ и $S = 2 \dots 5$.

Приращение коллекторного тока за счет изменения напряжения $U_{бзо}$ учитывается в (10.18) слагаемым $S \Delta U_{бзо} / (R_6 + R_3)$, причем $\Delta U_{бзо} = \xi \Delta T$, где ξ — ТКН, являющийся отрицательной величиной, что учитывается в выражении (10.18) знаком минус перед $\Delta U_{бзо}$.

Это указывает на то, что с ростом температуры изменение $\Delta U_{бэо}$ приводит к уменьшению приращения коллекторного тока.

Изменение коллекторного тока ΔI_k за счет приращения коэффициента усиления транзистора по току учитывается $\Delta h_{21э}$, обычно $\Delta h_{21э} / h_{21э} = 10^{-2} \dots 10^{-3}$.

10.5. Способы задания режима покоя в усилительных каскадах на полевых транзисторах

В схемах на полевых транзисторах режим покоя задается с помощью падения напряжения на резисторе, включенном в цепь истока, или подачей на затвор дополнительного напряжения. На рис.10.11 представлены схемы подачи напряжения смещения на полевые транзисторы. В усилителях на полевых транзисторах с управляющим $p-n$ переходом и с встроенным каналом (рис.10.11, а, б) режим покоя обеспечивается за счет резистора, включенного в цепь истока.

Так как ток затвора этих транзисторов очень мал, то мало и падение напряжения на резисторе R_3 . На практике принято считать, что напряжение $U_{зю}$ практически равно падению напряжения на резисторе $R_и$: $U_{зю} \approx I_{co} R_и$. Сопротивление резистора R_3 ,

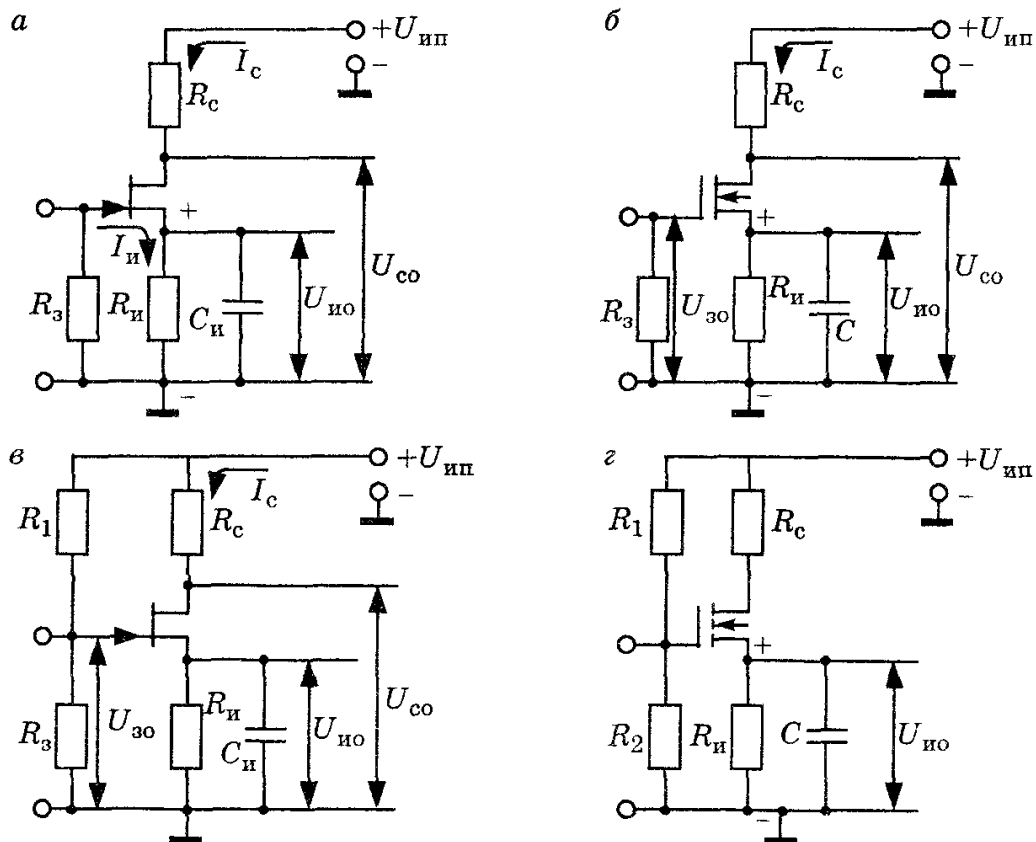


Рис.10.11. Схемы обеспечения режима покоя усилительного каскада на полевых транзисторах: а, в — с управляющим $p-n$ переходом; б — со встроенным каналом; г — с индуцированным каналом

включенного параллельно большому входному сопротивлению усилителя, должно быть соизмеримо с ним. Его выбирают из диапазона от единицы до десятков МОм.

Резистор $R_{и}$, кроме функции автоматического смещения на затвор, выполняет функцию термостабилизации режима работы по постоянному току, стабилизируя $I_{со}$. Чтобы исключить падение напряжения на резисторе $R_{и}$ за счет переменной составляющей тока стока, его шунтируют емкостью $C_{и}$. Сопротивление конденсатора во всей полосе пропускания усилителя должно быть значительно меньше $R_{и}$.

Часто для работы транзистора на участке с большой крутизной характеристики на затвор подают дополнительное отпирающее напряжение с помощью делителя R_1, R_3 (рис.10.11, в).

При использовании в усилительных устройствах полевых транзисторов с индуцированным каналом (рис.10.11, г) принципиально необходима подача напряжения смещения от внешнего источника, ибо при его отсутствии транзистор будет закрыт. Температурная стабилизация осуществляется за счет элементов $R_{и}, C_{и}$.

10.6. Обратные связи в усилителях

Для улучшения стабильности усиления, изменения входного и выходного сопротивлений, уровня линейных и нелинейных искажений, амплитудно-частотных, передаточных характеристик

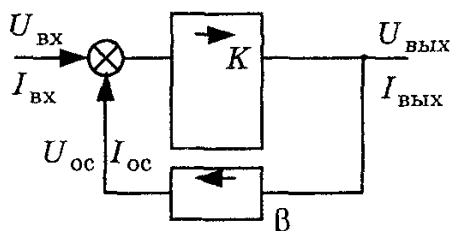


Рис.10.12. Структурная схема усилителя с обратной связью

и других параметров вводят обратную связь. Обратной связью (ОС) в усилителях называют передачу выходного сигнала в его входную цепь. Цепь, по которой осуществляется передача сигнала ОС, называется цепью обратной связи. Петлей ОС называют замкнутый контур, включающий в себя цепь ОС и часть усилителя между точками ее подключения. Местной петлей ОС (местной ОС) называют ОС, охватывающую отдельные каскады или часть усилителя. Общая ОС охватывает весь усилитель.

Упрощенная структурная схема усилителя с обратной связью показана на рис.10.12. Усилитель имеет в направлении, указанном стрелкой, коэффициент усиления $\dot{K} = \frac{\dot{U}_{\text{вых}}}{\dot{U}_{\text{вх}}}$. Другим прямо-

угольником обозначена цепь ОС, имеющая коэффициент передачи

$\beta = \frac{U_{\text{ос}}}{U_{\text{вых}}}$, где $U_{\text{ос}}$ — напряжение ОС, передаваемое с выхода

усилителя на вход. Коэффициент β показывает, какая часть выходного напряжения передается обратно на вход, поэтому его на-

зывают коэффициентом обратной связи. Обычно $|\beta| \leq 1$, поэтому вместо нижнего усилителя можно применять пассивный линейный четырехполюсник. Коэффициент усиления усилителя K и

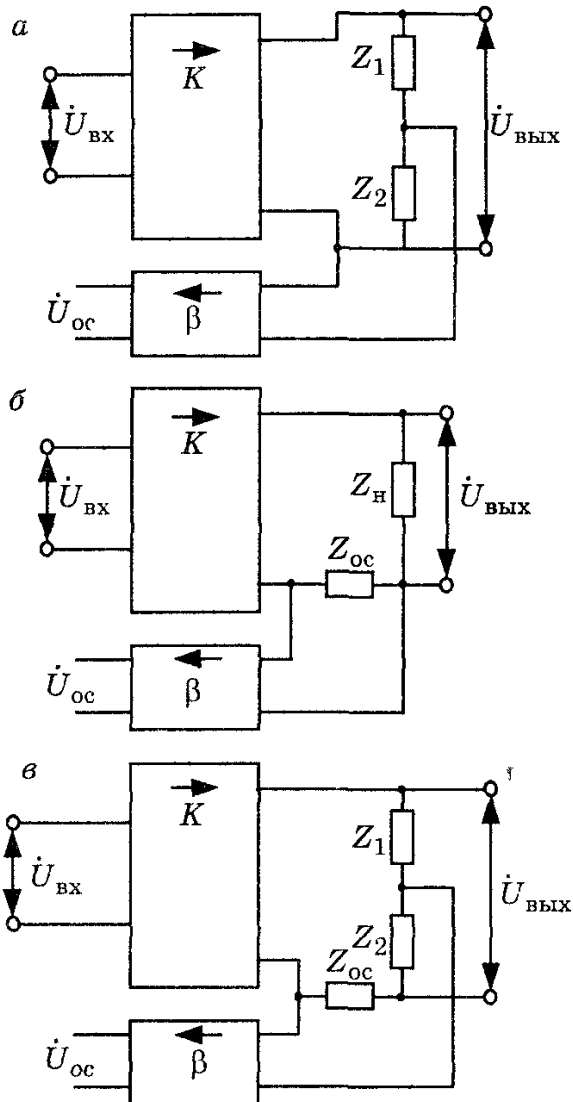


Рис.10.13. Способы получения сигнала обратной связи:

а — по напряжению, *б* — по току, *в* — комбинированный

когда сигнал обратной связи пропорционален току выходной цепи;

комбинированную обратную связь (рис.10.13, *в*), когда снимаемый сигнал ОС пропорционален как напряжению, так и току выходной цепи.

По способу введения напряжения ОС на вход усилителя обратная связь бывает:

последовательной (рис.10.14, *а*) — напряжение ОС $U_{ос}$ поступает последовательно с напряжением источника входного сигнала;

коэффициент передачи цепи ОС β в общем случае являются величинами комплексными, учитывающими возможный фазовый сдвиг на низких и высоких частотах за счет наличия в схемах реактивных элементов. При работе в диапазоне средних частот, если в цепи ОС отсутствуют реактивные элементы, то параметры K и β являются вещественными величинами.

Если напряжение $U_{ос}$ совпадает по фазе со входным напряжением $U_{вх}$, то в точке сравнения происходит сложение сигналов и ОС называют положительной (ПОС). Если $U_{ос}$ и $U_{вх}$ противофазны (поворот фазы сигнала $\varphi = \pi$), то в точке сравнения происходит их вычитание и ОС называют отрицательной (ООС).

По способу получения сигнала $U_{ос}$ различают:

обратную связь по напряжению (рис.10.13, *а*), когда сигнал обратной связи пропорционален выходному напряжению $U_{вых}$;

ОС по току (рис.10.13, *б*).

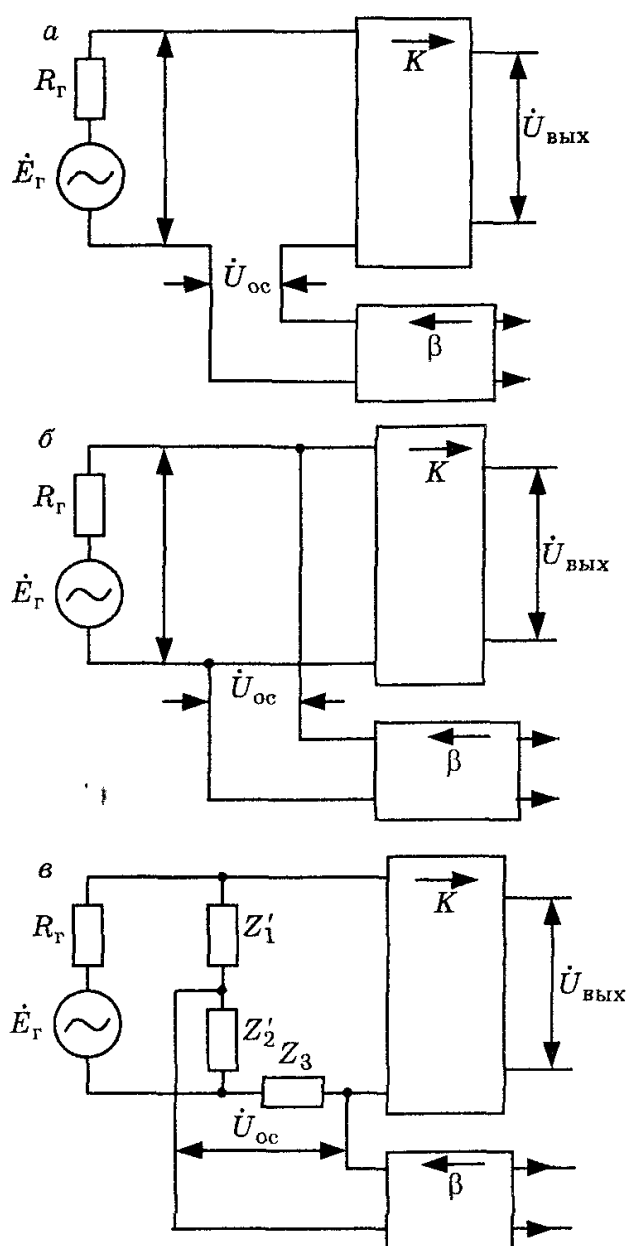


Рис.10.14. Способы введения сигнала обратной связи на вход усилителя:
 а — последовательный,
 б — параллельный, в — смешанный

ры усилителя, поэтому она нашла на практике преимущественное применение. Оценку влияния обратной связи на показатели усилителя рассмотрим на примере схемы с последовательной обратной связью по напряжению (рис.10.14, а).

10.6.1. Последовательная обратная связь по напряжению

На входе усилителя действует алгебраическая сумма напряжений входного сигнала и ОС

параллельной (рис.10.14, б) — напряжение ОС U_{oc} поступает параллельно с напряжением источника входного сигнала; смешанной (рис.10.14, в).

Для определения вида обратной связи можно воспользоваться следующим правилом: если при коротком замыкании нагрузки напряжение обратной связи сохраняется, то осуществляется обратная связь по току; если же оно стремится к нулю, то по напряжению.

Поскольку в усилителях обычно используются каскады ОЭ, ОК, ОИ, ОС, то можно просто определить вид ОС по способу подачи ее сигналов во входную цепь. Если сигнал обратной связи поступает на эмиттер (или исток) транзистора, то связь последовательная, а если на базу (или затвор), то параллельная. Для определения вида обратной связи (ОСС, ПОС) необходимо просмотреть прохождение полуволны входного сигнала во всех точках схемы усилителя.

Отрицательная обратная связь позволяет улучшить некоторые парамет-

$$\dot{U}'_{\text{вх}} = \dot{U}_{\text{вх}} + \dot{U}_{\text{ос}} = \dot{U}_{\text{вх}} + \beta \dot{U}_{\text{вых}}.$$

Напряжение на выходе усилителя, охваченного обратной связью, равно

$$\dot{U}_{\text{вых}} = \dot{K} \dot{U}'_{\text{вх}} = \dot{K} (\dot{U}_{\text{вх}} + \beta \dot{U}_{\text{вых}}). \quad (10.21)$$

Разделив обе части уравнения (10.21) на $\dot{U}_{\text{вх}}$, получим

$$\dot{K}_{\text{ос}} = \dot{K} (1 - \beta \dot{K}). \quad (10.22)$$

Это соотношение, связывающее коэффициент усиления усилителя $\dot{K}_{\text{ос}}$, охваченного обратной связью, и усилителя без обратной связи, является основным соотношением в теории усилителей с обратной связью. Величина $\beta \dot{K}$ характеризует усиление и характер петли обратной связи. Величину $(1 - \beta \dot{K})$ называют глубиной обратной связи.

Поскольку в общем случае $\dot{K} = K e^{j\varphi_K}$ и $\beta = \beta e^{j\varphi_\beta}$, где φ_K и φ_β — фазовые сдвиги напряжения сигнала, вносимые соответственно усилителем и звеном обратной связи, выражение (10.22) можно записать в виде

$$\dot{K}_{\text{ос}} = K e^{j\varphi_K} / (1 - \beta K e^{j(\varphi_K + \varphi_\beta)}). \quad (10.23)$$

При $\varphi_K + \varphi_\beta = \pi$; $\beta \dot{K} = -\beta K$, т.е. если коэффициент обратной связи есть величина вещественная и отрицательная, получим

$$K_{\text{ос}} = K / (1 + \beta K). \quad (10.24)$$

Таким образом, если сигнал обратной связи поступает на вход усилителя в противофазе с входным сигналом, то коэффициент усиления усилителя уменьшается в $1 + \beta K$ раз. Такую обратную связь называют отрицательной.

Отрицательная обратная связь ослабляет влияние всех изменений коэффициента усиления K , в том числе связанных с неравномерностью частотной характеристики; расширяет полосу пропускания как в сторону низких, так и в сторону высоких частот; уменьшает частотные искажения. ООС уменьшает возникающие в усилителе нелинейные искажения. Если при ООС $|\beta \dot{K}| \gg 1$, то говорят, что усилитель охвачен глубокой отрицательной обратной связью

$$K = K / (1 + \beta K) \approx 1 / \beta. \quad (10.25)$$

В этом случае коэффициент усиления усилителя определяется только коэффициентом передачи цепи обратной связи и не зависит от собственного коэффициента усиления K усилителя.

Если величина βK вещественная и положительная, то сигнал обратной связи совпадает по фазе с входным, усилитель охвачен положительной обратной связью. Коэффициент усиления

усилителя при этом возрастает в $1 - \beta K$ раз. При $\beta K = 1$ в усилителе возникают условия для самовозбуждения усилителя, охваченного положительной обратной связью. Такой режим работы нашел применение в генераторах напряжения.

Сущность самовозбуждения заключается в следующем: любой малый входной сигнал, вызванный наводками или колебаниями параметров активных элементов, усиливается и возвращается обратно на вход усилителя. Суммируясь с входным сигналом, он вызывает появление большого входного сигнала. В реальных усилителях наступает ограничение выходного сигнала и появляются незатухающие колебания.

Положительная обратная связь, увеличивающая коэффициент усиления, в электронных усилителях практически не применяется, так как при этом стабильность его усиления значительно ухудшается.

Для качественной оценки действия цепи обратной связи определим стабильность коэффициента усиления усилителя с обратной связью. Для этой цели продифференцируем выражение (10.25)

$$\frac{dK_{oc}}{dK} \Delta K = \frac{d\left(\frac{K}{1 + \beta K}\right)}{dK} \Delta K = \frac{\Delta K}{(1 + \beta K)^2},$$

тогда относительное изменение коэффициента усиления усилителя с отрицательной обратной связью определяется, как

$$\frac{\Delta K_{oc}}{K_{oc}} = \frac{\Delta K / K}{1 + \beta K}. \quad (10.26)$$

Отсюда следует, что относительное изменение коэффициента усиления усилителя с отрицательной обратной связью в $(1 + \beta K)$ раз меньше относительного изменения коэффициента усиления усилителя без обратной связи. При этом стабильность коэффициента усиления повышается с увеличением глубины обратной связи.

Физический смысл повышения стабильности коэффициента

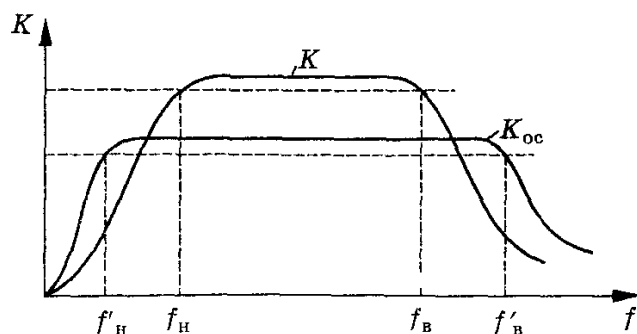


Рис.10.15. Амплитудно-частотная характеристика усилителя с обратной и без обратной связи

усиления усилителя с отрицательной обратной связью заключается в том, что при изменении коэффициента усиления K изменяется напряжение обратной связи U_{oc} , приводящее к изменению входного напряжения усилителя, препятствующего изменению выходного напряжения. Стабильность коэффициента K при введении ООС широко используется

для улучшения амплитудно-частотной характеристики усилителей переменного сигнала (рис.10.15), при этом полоса пропускания усилителя Δf расширяется.

Рассмотрим влияние последовательной обратной связи на входное и выходное сопротивления в диапазоне средних частот. Входное сопротивление усилителя с обратной связью определяется как

$$R_{\text{вх ос}} = \frac{U'_{\text{вх}}}{I_{\text{вх}}} = \frac{U'_{\text{вх}} R_{\text{вх}}}{U_{\text{вх}}}.$$

Используя соотношение $U'_{\text{вх}} = U_{\text{вх}} - U_{\text{ос}}$, получим

$$R_{\text{вх ос}} = R_{\text{вх}} (1 + \beta K),$$

т.е. входное сопротивление каскада при последовательной обратной связи по напряжению возрастает в $1 + \beta K$ раз, а положительная обратная связь уменьшает его в $1 - \beta K$ раз.

Найдем выходное сопротивление усилителя по значению выходного тока $I_{\text{вых}}$, протекающего под действием приложенного напряжения $U_{\text{вых}}$, при замкнутом генераторе на входе $E_{\text{г}} = 0$:

$$R_{\text{вых ос}} = U_{\text{вых}} / I_{\text{вых}}.$$

Выходной ток определяется выражением

$$I_{\text{вых}} = (U_{\text{вых}} - KU_{\text{вх}}) / R_{\text{вх}}, \quad (10.27)$$

при этом

$$U_{\text{вх}} = I_{\text{вх}} R_{\text{вх}} = \frac{\beta U_{\text{вых}} R_{\text{вх}}}{R_{\text{г}} + R_{\text{вх}}}. \quad (10.28)$$

Подставив выражение (10.28) в (10.27), получим

$$I_{\text{вых}} = \frac{U_{\text{вых}} [1 - \beta K R_{\text{вх}} / (R_{\text{г}} + R_{\text{вх}})]}{R_{\text{вх}}}, \quad (10.29)$$

$$R_{\text{вых ос}} = \frac{U_{\text{вых}}}{I_{\text{вых}}} = \frac{R_{\text{вх}}}{1 - \beta K R_{\text{вх}} / (R_{\text{г}} + R_{\text{вх}})}. \quad (10.30)$$

Из выражения (10.30) видно, что выходное сопротивление усилителя, охваченного ООС, уменьшается. Увеличение входного и уменьшение выходного сопротивлений усилителя с ООС — очень ценные свойства для его конечных каскадов: обеспечивается меньшая зависимость выходного напряжения усилителя при изменении сопротивления нагрузки, усилитель приближается по своим параметрам к идеальному источнику напряжения.

10.6.2. Последовательная обратная связь по току

Структурная схема усилителя с последовательной обратной связью по току приведена на рис.10.16. Напряжение обратной связи $U_{\text{ос}}$ снимается с резистора $R_{\text{ос}}$, включенного последовательно с нагрузкой $R_{\text{н}}$, при протекании через резисторы выходного тока $I_{\text{вых}}$.

Коэффициент передачи для последовательной обратной связи по току представляет собой проводимость или крутизну пере-

дачи. Однако удобнее анализировать схему с помощью коэффициента передачи напряжения:

$$\beta = \frac{U_{oc}}{U_{вых}} = \frac{R_{oc}}{R_H} \frac{I_{вых}}{I_{вых}} = \frac{R_{oc}}{R_H}. \quad (10.31)$$

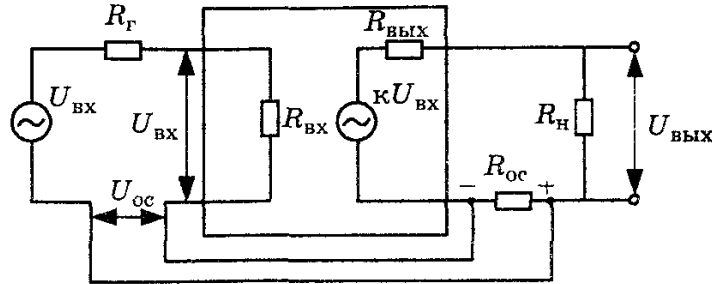


Рис.10.16. Последовательная обратная связь по току

Для входной цепи справедливо выражение $U'_{ВХ} = U_{ВХ} + U_{oc}$, а коэффициент усиления определяется выражением

$$K_{oc} = U_{вых} / U_{ВХ} = K / (1 - \beta K). \quad (10.32)$$

Выражение (10.31) показывает, что последовательная обратная связь по току оказывает такое же влияние на коэффициент усиления и его неустойчивость, как и последовательная обратная связь по напряжению.

Входное сопротивление усилителя, охваченного обратной связью, равно

$$R_{ВХ oc} = \frac{U_{ВХ}}{I_{ВХ}} = \frac{U'_{ВХ}}{I_{ВХ}} - \frac{U_{oc}}{I_{ВХ}} = \frac{U'_{ВХ}}{I_{ВХ}} \left(1 - \frac{U_{oc}}{U'_{ВХ}} \right),$$

$$R_{ВХ oc} = R_{ВХ} \left(1 - \frac{R_{oc} I_{вых}}{U'_{ВХ}} \right) = R_{ВХ} (1 - Y_{21} R_{oc}), \quad (10.33)$$

где $R_{ВХ} = U'_{ВХ} / I_{ВХ}$; Y_{21} — проводимость прямой передачи усилителя с обратной связью, которая меньше нуля для отрицательной обратной связи по току.

Поэтому входное сопротивление усилителя, охваченного отрицательной обратной связью по току, увеличивается в $1 + Y_{21} R_{oc}$ раз, а положительная ОС уменьшает его в $1 - Y_{21} R_{oc}$ раз.

Выходное сопротивление усилителя, охваченного последовательной обратной связью по току, определяется при подаче переменного напряжения на выход усилителя $U_{вых}$ при коротком замыкании генератора ($E_G = 0$):

$$R_{ВЫХ oc} = U_{вых} / I_{вых}, \quad (10.34)$$

$$\text{где } I_{вых} = \frac{U_{ВЫХ} - K U'_{ВХ}}{R_{ВЫХ} + R_{oc}}; \quad U'_{ВХ} = -I_{вых} R_{oc} \frac{R_{ВХ}}{R_G + R_{ВХ}}.$$

Подставив значения $I_{ВЫХ}$ и $U'_{ВХ}$ в выражение (10.34), получим

$$R_{ВЫХ oc} = R_{ВЫХ} + R_{oc} \left(1 - \frac{K U_{ВХ}}{R_{ВХ} + R_G} \right). \quad (10.35)$$

Отрицательная обратная связь по току увеличивает выходное сопротивление усилителя, а положительная увеличивает или уменьшает его в зависимости от величины $KU_{\text{вх}} / (R_{\text{вх}} + R_{\text{г}})$.

Данный тип обратной связи применяется тогда, когда необходимо иметь очень большое выходное сопротивление усилителя. В этом случае усилитель эквивалентен генератору тока, и выходной ток $I_{\text{вых}}$ не зависит от сопротивления нагрузки.

Независимо от вида отрицательная обратная связь уменьшает сигнал на входе, что вызывает:

- 1) уменьшение коэффициента усиления;
- 2) повышение стабильности коэффициента усиления усилителя при изменении параметров транзисторов;
- 3) уменьшение уровня нелинейных искажений;
- 4) расширение полосы пропускания.

Последовательная отрицательная обратная связь уменьшает напряжение на входе усилителя и уменьшает входное сопротивление. Последовательная обратная связь по напряжению уменьшает выходное сопротивление, усилитель стремится к идеальному источнику напряжения. Последовательная обратная связь по току увеличивает выходное сопротивление, стабилизируя выходной ток усилителя.

Параллельная отрицательная обратная связь увеличивает входной ток, уменьшая входное и выходное сопротивления усилителя.

Отрицательная обратная связь нашла широкое применение в реальных устройствах. Положительная обратная связь в усилителях нежелательна, однако в них могут самопроизвольно возникать паразитные положительные обратные связи, существенно ухудшающие их работу. Существует несколько видов паразитных обратных связей:

- между каскадами через цепи питания;
- емкостная (электростатическая), обусловленная паразитными емкостями между выходом и входом усилителя;
- магнитная, появляющаяся при близком расположении входных и выходных трансформаторов усилителя.

При наличии в усилителе даже слабой положительной связи ухудшается его работа: увеличиваются частотные и нелинейные искажения. При сильной паразитной связи ($\beta K \approx 1$) усилитель самовозбуждается, т.е. в нем возникает генерация на определенной частоте. В многокаскадных усилителях, имеющих один источник питания, возникают паразитные обратные связи между каскадами через цепи питания. Мощные оконечные каскады создают на внутреннем сопротивлении источника питания падение напряжения от переменной составляющей тока. Это переменное напряжение попадает в цепи питания первых каскадов усилителя, вызывая нежелательные паразитные обратные связи. Для устранения таких связей применяют развязывающие RC-фильтры. В некоторых случаях первые каскады усилителя даже

имеют отдельные источники питания. Емкостные и индуктивные (магнитные) обратные связи возникают из-за плохого монтажа, когда входные цепи располагаются вблизи выходных. Между элементами входной и выходной цепей возникают емкость и взаимная индуктивность. Такие паразитные связи устраняются экранированием первых каскадов, рациональным монтажом и требуют большого практического опыта.

10.7. Режимы работы усилительных каскадов

В зависимости от значений постоянного тока и падения напряжения на транзисторе усилительного каскада и амплитуды входного усиливаемого сигнала различают основные режимы работы усилительного каскада: *A, B, C, D, AB*.

В режиме класса *A* положение рабочей точки выбирается таким образом, чтобы при движении по линии нагрузки она не заходила в нелинейную начальную область коллекторных характеристик и в область отсечки коллекторного тока. На входной характеристике (рис.10.17, *a*) рабочая точка выбирается так, чтобы входной сигнал полностью помещался на линейном участке, а значение тока покоя $I_{б0}$ располагалось на середине этого линейного участка. Амплитуды переменных составляющих входного $I_{бm}$ и выходного $I_{км}$ токов, появившихся вследствие входного сигнала (рис.10.17, *б*), в режиме *A* не могут превышать токи покоя $I_{б0}$ и $I_{к0}$ соответственно. Режим класса *A* характеризуется работой транзистора на почти линейных участках своих вольтамперных характеристик. Это обуславливает минимальные нелинейные искажения сигнала ($K_r \leq 1\%$). Режим класса *A* является наименее экономичным в виду того, что полезной является мощность, выделяемая в выходной цепи за счет переменной составляющей выходного тока. Потребляемая мощность определяется значительно большими величинами постоянных составляющих $I_{к0}$, $U_{кэ0}$. В связи с этим КПД усилительного каскада в режиме *A* невелик, всегда меньше 40%. Этот режим применяется в тех случаях, когда необходимы минимальные нелинейные искажения, а полез-

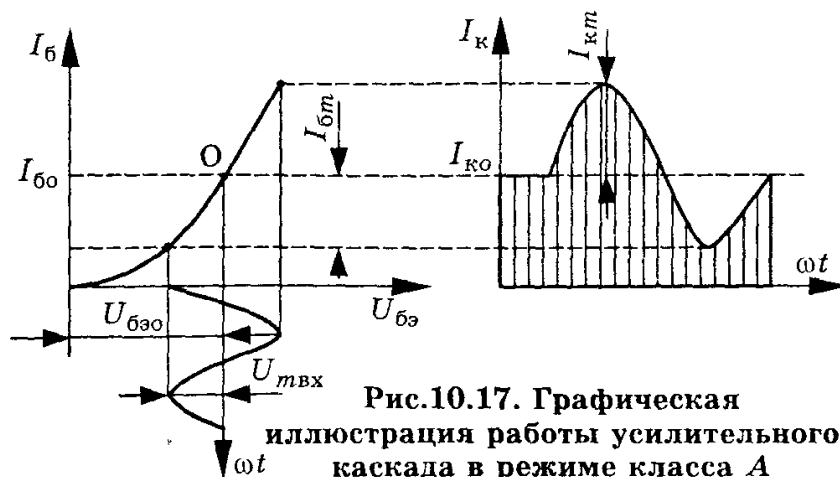


Рис.10.17. Графическая иллюстрация работы усилительного каскада в режиме класса *A*

ная мощность и КПД не являются решающими: это каскады предварительного усиления и маломощные выходные каскады.

Режим класса *B* — это режим работы транзистора, при котором ток через него протекает в течение половины периода входного сигнала. Положение рабочей точки на ВАХ транзистора выбирается так, чтобы ток покоя был равен нулю (рис.10.18). В режиме класса *B* транзистор открыт лишь в течение половины периода входного сигнала. В этом случае выходной ток имеет форму импульса с углом отсечки $\theta = 90^\circ$. Углом отсечки называют половину времени периода входного сигнала, в течение которой транзистор открыт и через него протекает ток. Небольшая мощность, потребляемая каскадом, позволяет получить высокое КПД усилителя, в пределах 60...70%. Режим класса *B* применяется в двухтактных каскадах, где прекращение протекания тока в одном транзисторе (первом плече) компенсируется появлением тока в другом транзисторе (другом плече каскада). Из-за нелинейности начальных участков характеристик транзисторов форма выходного тока (при малых его значениях) существенно отличается от формы тока, если бы имел место линейный характер ха-



Рис.10.18. Графическая иллюстрация работы усилительного каскада в режиме класса *B*

рактеристик. В связи с этим режим класса *B* характеризуется большими нелинейными искажениями сигнала ($K_r \leq 10\%$), и этот режим используется преимущественно в мощных двухтактных каскадах усиления, однако в

чистом виде его применяют сравнительно редко. Чаще в качестве рабочего режима используют промежуточный режим *AB*.

Режим класса *AB* используется для уменьшения нелинейных искажений усиливаемого сигнала, которые возникают из-за нелинейных начальных участков ВАХ транзисторов (рис.10.19). При отсутствии входного усиливаемого сигнала в режиме покоя транзистор немного приоткрыт и через него протекает ток, равный 5...15% максимального тока при заданном входном сигнале. Угол отсечки в режиме класса *AB* несколько больше $\pi/2$ и достигает 120...130°.

При работе двухтактных каскадов в режиме *AB* происходит перекрытие положительной и отрицательной полуволн тока плеч двухтактного каскада, что приводит к компенсации искажений ($K_r \leq 3\%$), полученных за счет нелинейности начальных участков ВАХ транзистора. КПД каскадов, работающих в режиме *AB*, выше, чем каскадов в классе *A*, но меньше, чем в классе *B*, за счет наличия малого входного тока покоя $I_{б0}$.

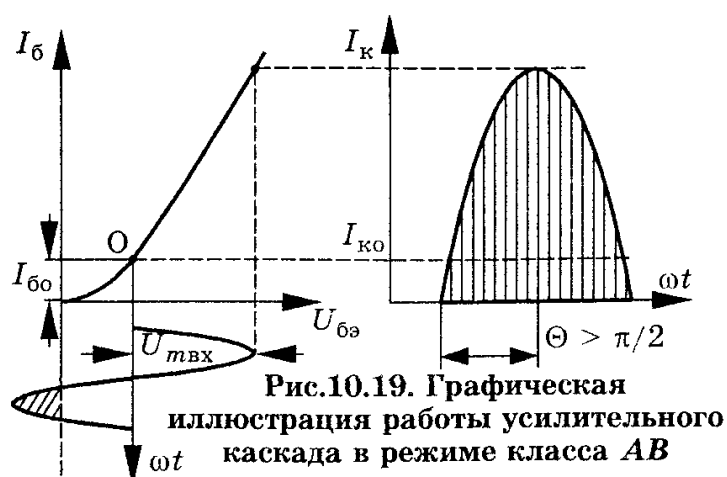


Рис.10.19. Графическая иллюстрация работы усилительного каскада в режиме класса АВ

мени транзистор закрыт, мощность, потребляемая от источника питания, снижается, так что КПД каскадов повышается, приближаясь к 100%.

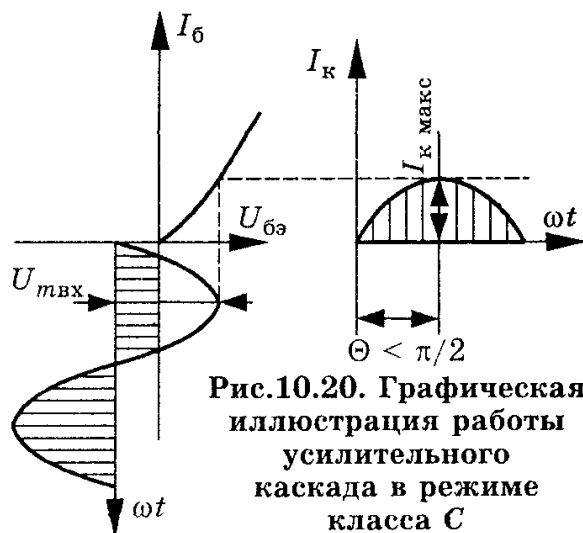


Рис.10.20. Графическая иллюстрация работы усилительного каскада в режиме класса С

С уменьшением угла отсечки в импульсе тока возрастают уровни высших гармоник по отношению к уровню первой. В связи с большими нелинейными искажениями режим класса С не используется в усилителях звукового диапазона частот, а используется в мощных двухтактных каскадах усилителей мощности радиочастот, нагруженных на резонансный контур и обеспечивающих в нагрузке ток первой гармоники.

Режим класса D — это режим, при котором транзистор находится только в двух состояниях: закрыт или открыт. В закрытом состоянии через транзистор протекает небольшой обратный ток, его электрическое сопротивление велико, падение напряжения на нем примерно равно напряжению источника питания. В открытом состоянии через транзистор протекает большой ток, его электрическое сопротивление очень мало, мало и падение напряжения на нем. В связи с этим потери в транзисторе в режиме класса D ничтожно малы и КПД каскада приближается к 100%.

Таким образом, режим работы усилителя определяется заданием рабочей точки активного элемента в режиме покоя. В режиме класса А транзистор работает без отсечки тока с минимальными нелинейными искажениями. В режимах АВ, В, С, D транзистор работает с отсечкой тока.

10.8. Работа активных элементов с нагрузкой

При работе активного элемента в аппаратуре связи или радиотехнических устройствах на управляющий электрод подается входной сигнал. Изменение этого сигнала приводит к изменению тока в выходной цепи активного элемента. Чтобы использовать изменение выходного тока, в выходную цепь активного элемента всегда включается нагрузка. В качестве нагрузки могут быть активное сопротивление (резистор), колебательный контур, трансформатор. Выходной ток, протекая по нагрузке, создает на ней падение напряжения, которое вычитается из напряжения источника питания. В связи с этим величина выходного тока зависит от одновременного изменения напряжения на управляющем и выходном электродах активного элемента.

Для анализа работы активного элемента с нагрузкой, кроме статических характеристик, используется нагрузочная. Она представляет собой геометрическое место точек приложения составляющих токов и напряжений входной или выходной цепей соответственно, которым соответствуют возможные значения режима работы усилительного каскада.

Методика построения нагрузочной характеристики не зависит от типа активного элемента. Рассмотрим ее построение на примере усилительного каскада с общим эмиттером. При включении нагрузки в коллекторную цепь транзистора изменение тока коллектора определяется совместным воздействием изменений входного тока базы и напряжения в выходной коллекторной цепи.

Для коллекторной цепи усилительного каскада в соответствии со вторым законом Кирхгофа можно записать следующее уравнение электрического состояния:

$$U_{\text{ип}} = U_{\text{кэо}} + I_{\text{ко}} R_{\text{к}}, \quad (10.36)$$

т.е. сумма падения напряжения на нагрузке и напряжения коллектор — эмиттер $U_{\text{кэо}}$ транзистора всегда равна постоянной величине — ЭДС источника питания. Напряжение в коллекторной цепи определяется как $U_{\text{кэо}} = U_{\text{ип}} - I_{\text{ко}} R_{\text{к}}$.

Выражение (10.36) является математическим описанием прямой линии, его называют уравнением нагрузочной прямой, которая строится на семействе статических выходных характеристик (рис.10.21, а).

Построение линии нагрузки по постоянному току удобно провести по двум точкам, характеризующим режим холостого хода (точка А: $I_{\text{ко}} = 0$, $U_{\text{кэо}} = U_{\text{ип}}$) и короткого замыкания (точка В: $U_{\text{кэо}} = 0$, $I_{\text{ко}} = U_{\text{ип}}/R_{\text{к}}$). Наклон линии нагрузки определяется сопротивлением резистора $R_{\text{к}}$, поэтому характеристику можно

провести под углом $\alpha = -\arctg \frac{1}{R_{\text{к}}}$.

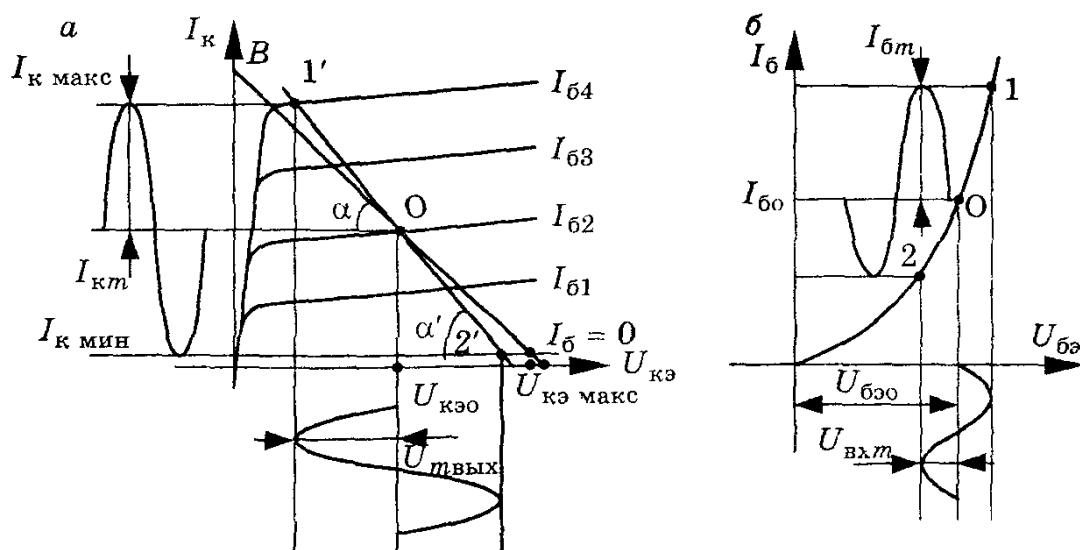


Рис.10.21. Графический анализ работы усилительного каскада с нагрузкой в режиме класса А

Точки пересечения нагрузочной прямой с коллекторными характеристиками дают графическое решение уравнения (10.36) для данных сопротивления нагрузки R_k , напряжения питания $U_{ип}$ и различных значений входного тока. Выбрав на входной характеристике $I_b = f(U_{бэ})$ значение тока покоя базы $I_{б0}$ и определив точку пересечения соответствующей выходной характеристики, снятой при $I_b = I_{б0}$ с нагрузочной прямой, определяем режим по постоянному току выходной цепи — точка O ($I_{к0}$, $U_{кэ0}$). Для получения наибольшей амплитуды выходного напряжения необходимо, чтобы точка покоя размещалась посередине его линии нагрузки. При этом режим ограничения будет устанавливаться одновременно для обеих полуволн выходного напряжения, каскад будет работать с минимальными нелинейными искажениями (режим класса А).

У биполярных транзисторов, кроме нагрузочной характеристики, используется входная, получаемая методом перенесения точек пересечения выходной нагрузочной характеристики на семейство входных характеристик.

Однако для многих транзисторов характерно слабое влияние коллекторного напряжения на входной ток. Это проявляется в очень незначительных смещениях входных статических характеристик при изменениях коллекторного напряжения, в связи с чем семейство входных статических характеристик представлено лишь двумя из них, снятыми при напряжении $U_{кэ} = 0$ ($U_{кб} = 0$) и при номинальном напряжении на коллекторе. Поэтому нагрузочная входная характеристика в этом случае сливается со статической, снятой при $U_{кэ} \neq 0$ ($U_{кб} \neq 0$) (рис.10.21, а).

Для определения переменных составляющих тока и напряжения в коллекторной цепи используют нагрузочную характеристику каскада по переменному току. Для переменного тока $I_{км}$

источник питания, сопротивление разделительного конденсатора C_{p2} практически не оказывают никакого сопротивления. Поэтому для I_{km} сопротивления резисторов R_K и R_H соединены параллельно и образуют сопротивление нагрузки транзистора по переменному току

$$R_{H-} = R_K \parallel R_H = (R_K R_H) / (R_K + R_H). \quad (10.37)$$

Анализ выражения (10.37) показывает, что сопротивление нагрузки усилительного каскада по постоянному току R_{H-} больше, чем по переменному току R_{H-} .

При наличии входного сигнала напряжение и ток во входной и выходной цепях представляют собой суммы постоянных и переменных составляющих. При увеличении I_{km} мгновенное напряжение на коллекторе уменьшится и его приращение будет равно

$$\Delta U_{кэ} = -\Delta I_{km} R_{H-}. \quad (10.38)$$

Линия нагрузки по переменному току, угол наклона которой равен $\alpha' = \arctg 1/R_{H-}$, проходит через точку покоя (точка О). Если во входную (базовую) цепь каскада подается входное напряжение амплитудой $U_{вх}$, то рабочая точка на входной нагрузочной характеристике будет перемещаться вверх, в точку 1 при положительной полуволне входного сигнала, и вниз, в точку 2 при отрицательной полуволне входного сигнала. В базовой цепи транзистора создается переменная составляющая тока базы $I_{бm}$, которая вызывает появление переменной составляющей тока коллектора $I_{км}$. Это вызывает перемещение рабочей точки по выходной нагрузочной характеристике вверх при положительной полуволне входного сигнала ($U_{вых}$ уменьшается) и вниз при отрицательной полуволне ($U_{вых}$ возрастает). Таким образом, схема с ОЭ изменяет фазу входного сигнала на 180° (схема инвертирует входной сигнал).

Для получения минимальных искажений необходимо, чтобы рабочая точка не заходила при перемещении вверх в область нелинейных участков ВАХ (транзистор из активного режима может переходить в режим насыщения), а при перемещении вниз — в область начальных токов (область отсечки) $I_{кэ0}$.

Графический расчет, кроме того, позволяет определить следующие параметры:

входное сопротивление

$$R_{вх} = U_{твх} / I_{твх} = U_{бэ-} / I_{б-};$$

коэффициент усиления по напряжению

$$K_U = U_{твых} / U_{твх};$$

коэффициент усиления по току

$$K_I = I_{км} / I_{бm};$$

коэффициент усиления по мощности

$$K_P = K_U K_I.$$

10.9. Усилительный каскад с общим эмиттером

Усилительные каскады на биполярных транзисторах с резисторными нагрузками в цепи коллектора нашли широкое применение в предварительных каскадах усиления. Они обеспечивают

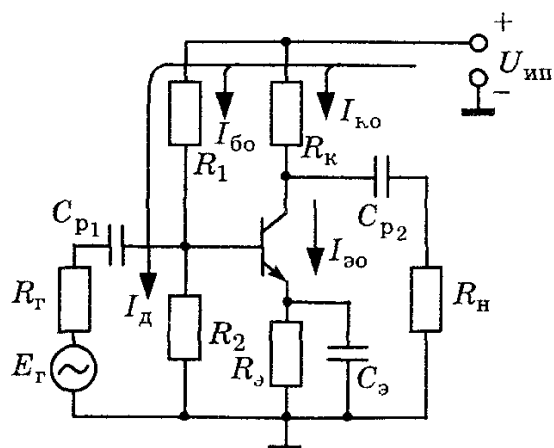


Рис.10.22. Принципиальная схема усилительного резисторного каскада в схеме с ОЭ

усиление по напряжению, току, мощности.

Принципиальная схема усилительного резисторного каскада с ОЭ представлена на рис.10.22. Входной сигнал поступает на базу транзистора от генератора напряжения с внутренним сопротивлением R_T . Разделительный конденсатор C_{P1} служит для предотвращения протекания постоянной составляющей тока базы через источник входного сигнала. При отсутствии C_{P1} в цепи источника

входного сигнала создавался бы постоянный ток от источника питания $U_{ин}$, который мог бы вызвать падение напряжения на внутреннем сопротивлении R_T источника сигнала, изменяющее режим работы транзистора и приводящее к нагреву источника сигнала. Конденсатор C_{P2} на выходе усилительного каскада обеспечивает выделение переменной составляющей коллекторного напряжения, которая поступает на нагрузочное устройство с сопротивлением R_H . Элементы R_1 , R_2 , R_3 , C_3 обеспечивают режим каскада по постоянному току и температурную стабилизацию.

Параметры усилителя (коэффициенты усиления по току K_I , напряжению K_U и мощности K_P ; входное $R_{вх}$ и выходное $R_{вых}$ сопротивления) определяются с использованием аналитического метода, при котором на основе малосигнальной эквивалентной схемы транзистора строится эквивалентное представление каскада по переменному току и проводится его расчет (рис.10.23).

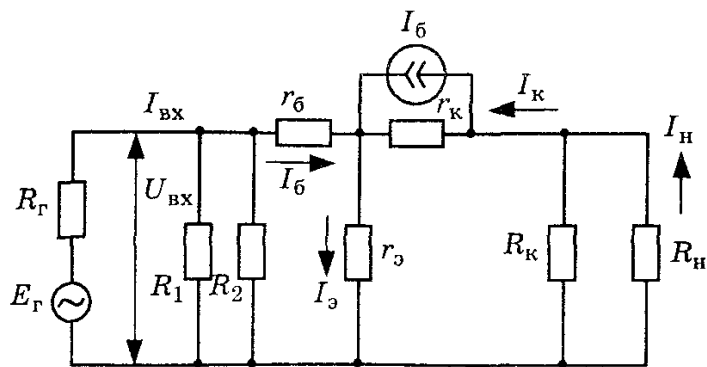


Рис.10.23. Эквивалентная схема усилительного каскада в схеме с ОЭ в диапазоне средних частот

Расчет параметров каскада производится для области средних частот усиления, где зависимость параметров от частоты минимальна и не учитывается в расчетах. Сопротивления конденсаторов C_{P1} , C_{P2} , C_3 очень малы и ими можно пренебречь.

Резистор R_3 зашунтирован конденсатором C_3 и на эквивалентной схеме не учитывается. При переменном токе сопротивление источника питания близко к нулю, поэтому верхний вывод резисторов R_1 , R_2 на схеме замещения соединяется с выводом эмиттера.

Цепь базы транзистора представлена на эквивалентной схеме объемным сопротивлением активной области базы r_6 , составляющим единицы-сотни Ом. Эмиттерный переход представлен дифференциальным сопротивлением $r_э$, лежащим в пределах единиц-десятков Ом. Закрытый коллекторный переход представлен дифференциальным сопротивлением $r_к$, составляющим сотни кОм.

Входное сопротивление каскада представляет собой сопротивление параллельного соединения резисторов R_1 , R_2 и сопротивления входной цепи транзистора $r_{вх}$:

$$R = R_1 \parallel R_2 \parallel r_{вх}. \quad (10.39)$$

Сопротивление входной цепи транзистора определяется как $r_{вх} = \frac{U_{бэ}}{I_6}$. Учитывая, что через сопротивление r_6 протекает ток I_6 , а через сопротивление $r_э$ — ток $(1 + h_{21э})I_6 = I_э$, получим:

$$r_{вх} = \frac{I_6 [r_6 + (1 + h_{21э})r_э]}{I_6} = r_6 + (1 + h_{21э})r_э.$$

Тогда входное сопротивление усилительного каскада определяется выражением

$$R_{вх} = R_1 \parallel R_2 \parallel [r_6 + (1 + h_{21э})r_э]. \quad (10.40)$$

Значение $R_{вх}$ для каскада с ОЭ составляет сотни Ом или единицы кОм.

Если резистор R_3 в схеме (рис.10.22) не зашунтирован по переменному току конденсатором C_3 , то последовательно с $r_э$ в эквивалентной схеме усилителя необходимо включать сопротивление R_3 . Входное сопротивление в этом случае определяется выражением

$$R_{вх} = R_1 \parallel R_2 \parallel [r_6 + (r_э + R_3)(1 + h_{21э})]. \quad (10.41)$$

Сравнение выражений (10.40) и (10.41) показывает, что введение отрицательной обратной связи по переменному току значительно увеличивает входное сопротивление усилительного каскада, а включение низкоомного делителя R_1 , R_2 , улучшающего температурную стабильность усилителя, значительно снижает его входное сопротивление.

Выходное сопротивление усилительного каскада определяется со стороны выходных зажимов при отключенной нагрузке и нулевом входном сигнале $E_r = 0$. Из эквивалентной схемы (рис.10.23) видно, что выходное сопротивление каскада определяется параллельным включением сопротивления $R_к$ и выходным сопротивлением самого транзистора, близким по величине к $r_к$.

Обычно $r_k \gg R_k$, и считается, что выходное сопротивление определяется сопротивлением резистора R_k ($R_{\text{вых}} \approx R_k$) и составляет единицы кОм.

Коэффициент усиления по напряжению каскада определяется как отношение выходного напряжения $U_{\text{вых}}$ на нагрузке к ЭДС источника сигнала E_r . Значение $U_{\text{вых}}$ определяется выражением $U_{\text{вых}} = -h_{21_3} I_6 (R_k \parallel R_n)$, где знак минус указывает на то, что выходное напряжение находится в противофазе с входным. Ток базы определяется выражением

$$I_6 = E_r / (R_{\text{вх}} + R_r),$$

тогда

$$K_U = U_{\text{вых}} / E_r = -h_{21_3} R_k \parallel R_n / (R_{\text{вх}} + R_r). \quad (10.42)$$

Анализ выражения (10.42) показывает, что коэффициент усиления каскада по напряжению тем больше, чем больше выходное сопротивление каскада по сравнению с $R_{\text{вх}}$ и чем больше статический коэффициент h_{21_3} .

В идеальном усилителе напряжения ($R_r = 0$), который работает в режиме холостого хода ($R_n = \infty$), коэффициент усиления будет максимальным и равным:

$$K_U \approx -h_{21_3} R_k / R_{\text{вх}}. \quad (10.43)$$

Коэффициент усиления по току определяется отношением тока в нагрузке I_n ко входному току $I_{\text{вх}}$: $K_I = I_n / I_{\text{вх}}$. Ток в базе и ток в нагрузке определяются следующими выражениями:

$$I_6 = I_{\text{вх}} R_r / (R_r + R_{\text{вх}}); \quad I_n = -h_{21_3} I_6 R_k / (R_k + R_n). \quad (10.44)$$

Подставив полученные соотношения в выражение для коэффициента усиления по току, получим:

$$K_I = -h_{21_3} R_r / (R_r + R_{\text{вх}}) \cdot R_k / (R_k + R_n). \quad (10.45)$$

В идеальном усилителе тока ($R_r = \infty$), который работает в режиме короткого замыкания ($R_n = 0$), имеем $K_I = -h_{21_3}$.

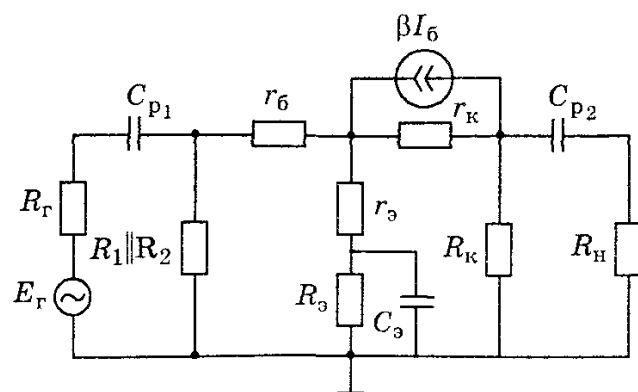


Рис.10.24. Эквивалентная схема усилительного каскада в схеме с ОЭ в диапазоне низких частот

При работе каскада в схеме с ОЭ в диапазоне низких частот необходимо учитывать емкости разделительных конденсаторов C_{p1} , C_{p2} и C_3 . Поскольку сопротивления конденсаторов на низких частотах возрастают, то эквивалентная схема каскада имеет следующий вид (рис.10.24).

Сначала рассмотрим влияние разделительного кон-

денсатора C_{p1} на изменение коэффициента усиления по напряжению:

$$K_{U_{нч}} = -h_{21э} \frac{R_K \parallel R_H}{R_{вх} + R_{\Gamma} + 1/(\omega_{нч} C_{p1})}, \quad (10.46)$$

где $1/(\omega_{нч} C_{p1})$ — сопротивление емкости, $\omega_{нч} = 2\pi f_{нч}$.

Отношение коэффициента усиления на низких частотах к коэффициенту усиления на средних частотах равно

$$K_{U_{нч}} / K_{U_{ср}} = 1 + 1/(j\omega_{нч} \tau_{нч} C_{p1}), \quad (10.47)$$

где $\tau_{нч} C_{p1} = C_{p1} (R_{\Gamma} + R_{вх})$ — постоянная времени входной цепи усилительного каскада.

Коэффициент частотных искажений определяется выражением

$$M_{нч C_{p1}} = \sqrt{1 + \left(1/(\omega_{нч} \tau_{нч} C_{p1})\right)^2}. \quad (10.48)$$

Для уменьшения частотных искажений при прочих равных условиях необходимо увеличивать C_{p1} .

Коэффициент частотных искажений, вносимый разделительным конденсатором C_{p2} , определяется следующим выражением:

$$M_{нч C_{p2}} = \sqrt{1 + \left(1/(\omega_{нч} \tau_{нч} C_{p2})\right)^2}, \quad (10.49)$$

где $\tau_{нч} C_{p2} = C_{p2} (R_{вых} + R_H) \approx C_{p2} (R_K + R_H)$.

Рассмотрим влияние емкости $C_э$ на частотные искажения. Предположим, что $C_{p1} = C_{p2} = \infty$ и в первый момент времени после поступления входного сигнала влияние $C_э$ несущественно. По мере зарядки $C_э$ уменьшается эмиттерный ток, а следовательно, и ток базы. Когда емкость $C_э$ зарядится полностью, то через нее не будет протекать ток. Сопротивление в эмиттерной цепи будет равно $R_э + r_э$ вместо начального значения $r_э$. Это приведет к уменьшению тока базы и изменению коэффициента усиления по напряжению. В этом состоит принципиальная особенность влияния емкости $C_э$ на частотные искажения. Постоянная времени равна произведению $C_э$ на параллельное сопротивление $R_э$ и выходного сопротивления каскада со стороны эмиттера транзистора, т.е. выходного сопротивления каскада с ОК, величина которого не превышает десятков Ом:

$$\tau_{нч C_э} = C_э (R_э \parallel R_{вых ОК}).$$

Коэффициент частотных искажений, вносимый $C_э$, максимальный и определяется выражением

$$M_{нч C_э} = \sqrt{1 + \left(1/(\omega_{нч} \tau_{нч} C_э)\right)^2}. \quad (10.50)$$

Коэффициент частотных искажений в диапазоне низких частот, вносимый емкостями усилительного каскада, равен

$$M_{\text{нч}} = M_{\text{нч}C_{p1}} + M_{\text{нч}C_{p2}} + M_{\text{нч}C_{\theta}}, \text{ дБ.}$$

Для уменьшения $M_{\text{нч}}$ в усилительном каскаде в схеме с ОЭ требуется увеличивать C_{p1} , C_{p2} и C_{θ} в большей степени.

При работе каскада с ОЭ в диапазоне высоких частот на частотные искажения сильное влияние оказывают емкость коллекторного перехода C_K и емкость нагрузки. Эквивалентная схема каскада в диапазоне высоких частот представлена на рис.10.25.

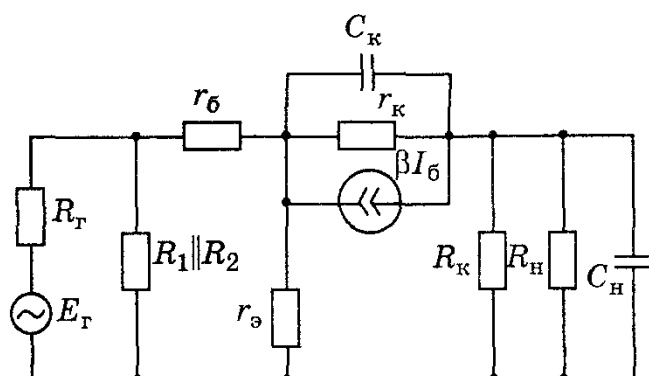


Рис.10.25. Эквивалентная схема усилительного каскада в схеме с ОЭ в диапазоне высоких частот

Постоянная времени каскада с ОЭ в области высоких частот определяется выражением $\tau_{\text{вч}} = C_K R_{\text{вых}} + C_H R_{\text{вых}} + \tau_{h_{21\theta}}$, тогда коэффициент частотных искажений в области высоких частот

$$M_{\text{вч}} = \sqrt{1 + (\omega_{\text{вч}} \tau_{\text{вч}})^2}.$$

10.10. Усилительный каскад по схеме с общей базой

Усилительный каскад на биполярном транзисторе, включенном по схеме с общей базой, может использовать один или два источника питания. Рассмотрим каскад с ОБ с одним источником питания, принципиальная схема которого приведена на рис.10.26, а. В этом каскаде для создания оптимального тока базы в режиме покоя $I_{\text{б0}}$, обеспечивающего работу усилительного каскада на линейном участке входной характеристики, служат резисторы R_1 и R_2 . Конденсатор C_6 имеет в полосе пропускания усилителя сопротивление значительно меньше R_2 , и падение напряжения на нем от переменной составляющей тока мало, поэтому можно считать, что по переменной составляющей тока база соединена с общей точкой усилительного каскада. Входное напряжение подается между эмиттером и базой через разделительный конденсатор C_{p1} . Выходное напряжение снимается между коллектором и базой через разделительный конденсатор C_{p2} . Резистор R_3 служит для прохождения постоянной составляющей тока эмиттера и для того, чтобы R_3 не шунтировало входное сопротивление каскада, оно на два-три порядка выше этого сопротивления.

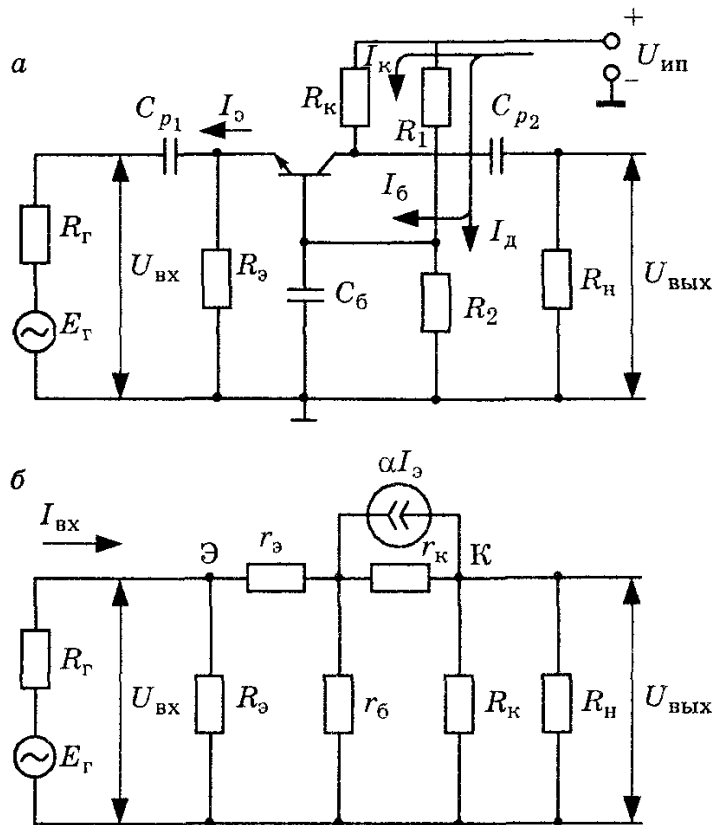


Рис.10.26. Принципиальная (а) и эквивалентная (б) схемы усилительного каскада в схеме с ОБ

При подаче на вход рассматриваемого каскада положительной полуволны входного сигнала ток и эмиттера, и коллектора будет уменьшаться. Это приводит к уменьшению падения напряжения на R_K и увеличению напряжения $U_{КБ}$, что вызывает формирование положительной полуволны выходного напряжения $U_{ВЫХ}$. Полярности входного и выходного напряжений совпадают, схема не инвертирует входной сигнал.

Анализ работы усилительного каскада с общей базой по входным и выходным характеристикам проводится аналогично анализу работы каскада с ОЭ. Вы-

ходные характеристики транзистора в схеме с ОБ более линейны, чем в схеме с ОЭ, поэтому нелинейные искажения в этом случае меньше.

Расчет параметров усилительного каскада с ОБ по переменному сигналу в области средних частот проводится по эквивалентной схеме, представленной на рис.10.26, б. На ней не показаны разделительные конденсаторы C_{p1} , C_{p2} и конденсатор C_6 , с помощью которого заземляется база транзистора по переменному току, так как их номиналы выбраны такими, что емкостные сопротивления даже в области низких частот невелики и при анализе их можно не учитывать.

Входное сопротивление каскада определяется как параллельное соединение R_3 и входного сопротивления транзистора:

$$R_{ВХ} = R_3 \parallel [r_3 + (1 - h_{216})r_6] \quad (10.51)$$

Согласно выражению (10.51), входное сопротивление каскада определяется преимущественно сопротивлением эмиттерной области транзистора r_3 и составляет 10...50 Ом. Малое входное сопротивление каскада является существенным недостатком. Каскад с ОБ создает большую нагрузку для источника входного сигнала.

Выходное сопротивление каскада с ОБ определяется, как и у каскада с ОЭ, сопротивлением резистора R_K . При небольшом его значении ($R_K \ll r_K \dots$)

$$R_{\text{вых}} = R_K \quad (10.52)$$

и составляет единицы-десятки кОм. Если R_K соизмеримо с r_K , то $R_{\text{вых}} = R_K \parallel r_K$.

Коэффициент усиления по току рассчитывается, как в каскаде с ОЭ. По переменной составляющей ток коллектора связан с током эмиттера следующей зависимостью: $I_K = h_{216} I_E$. Входной сигнал поступает в цепь эмиттера транзистора, поэтому усиление по току меньше единицы и определяется выражением

$$K_I \approx h_{216} R_K / (R_K + R_H) < 1. \quad (10.53)$$

Это является другим существенным недостатком каскада с ОБ.

Коэффициент усиления по напряжению определяется с помощью эквивалентной схемы каскада по переменному сигналу как отношение амплитуды выходного сигнала к амплитуде входного сигнала и имеет вид

$$K_U \approx h_{216} (R_K \parallel R_H) / (R_r + R_{\text{вх}}). \quad (10.54)$$

Коэффициент усиления по напряжению каскада с ОБ существенно зависит от сопротивления нагрузки и внутреннего сопротивления источника сигнала. При $R_r \rightarrow 0$ и достаточно большом R_H коэффициент усиления по напряжению каскада ОБ приближается к величине K_U каскада ОЭ. Если же использовать последовательное соединение нескольких каскадов с ОБ, то нагрузкой предыдущего каскада является очень малое входное сопротивление последующего, в связи с этим получить большой коэффициент усиления по напряжению не удастся.

Коэффициент частотных искажений для области НЧ в каскаде ОБ определяется влиянием разделительных конденсаторов C_{p1} , C_{p2} и рассчитывается по тем же формулам, что и для схемы с ОЭ. Общий коэффициент равен $M_{\text{нч}} = M_{\text{нч}C_{p1}} + M_{\text{нч}C_{p2}}$, дБ. Наибольшие частотные искажения вносятся входной цепью, ибо $R_{\text{вх}ОБ} \ll R_{\text{вых}}$, где $R_{\text{вых}}$ — выходное сопротивление предыдущего каскада.

Коэффициент частотных искажений в области ВЧ определяется, как и в схеме ОЭ, он значительно меньше, чем в каскаде с ОЭ. Каскад с ОБ характеризуется: малым входным сопротивлением (десятки Ом); относительно высоким выходным сопротивлением (единицы-десятки кОм); коэффициентом усиления по току, меньшим единицы; коэффициентом усиления по напряжению, зависящим от сопротивления нагрузки; малыми нелинейными искажениями.

10.11. Усилительный каскад с общим коллектором (эмиттерный повторитель)

Схема усилительного каскада с ОК приведена на рис.10.27, а. Резистор, с которого снимается выходное напряжение, включен в эмиттерную цепь. Коллектор через очень малое внутреннее сопротивление источника питания по переменному сигналу (емкость источника питания велика) соединен с землей, значит, вывод коллектора является общим для входной и выходной цепей усилителя.

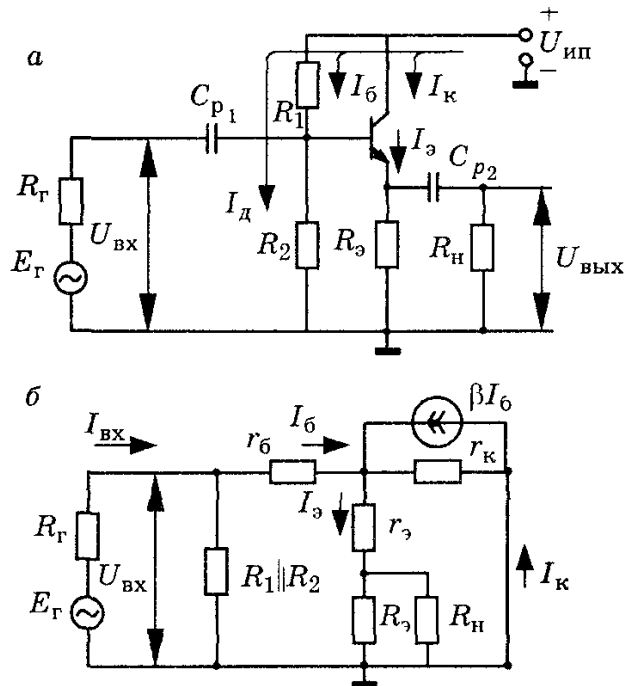


Рис.10.27. Принципиальная (а) и эквивалентная (б) схемы усилительного каскада в схеме с ОК (эмиттерный повторитель)

задают начальный ток смещения. Его значения выбирают таким, чтобы рабочая точка в режиме покоя находилась примерно посередине линейного участка входной характеристики. Разделительные конденсаторы C_{p1} и C_{p2} выполняют те же функции, что и в каскаде с ОЭ.

В каскаде с ОК напряжение входного переменного сигнала подается между базой и коллектором (общей точкой) через разделительный конденсатор C_{p1} . Выходное напряжение, равное падению напряжения на резисторе R_3 от переменной составляющей эмиттерного тока, снимается между эмиттером и коллектором через конденсатор связи C_{p2} . Расчет каскада по постоянному току проводят по аналогии с каскадом с ОЭ. Анализ каскада по переменному сигналу проводят с помощью эквивалентной схемы, представленной на рис.10.27, б.

Входное сопротивление каскада ОК определяется параллельным соединением резисторов R_1 , R_2 и сопротивлением входной цепи транзистора $r_{вх}$:

$$R_{вх} = R_1 \parallel R_2 \parallel r_{вх}. \quad (10.56)$$

Для каскада с ОК справедливо равенство

$$U_{вх} = U_{бэ} + U_{вых}. \quad (10.55)$$

Если выходное напряжение $U_{вых}$ значительно больше напряжения $U_{бэ}$, то оно приблизительно равно входному. В связи с этим каскад с ОК называют эмиттерным повторителем. Этот каскад относится к усилителям с глубокой отрицательной ОС по напряжению.

В режиме покоя, т.е. при $U_{вх} = 0$, резисторы R_1 , R_2 и R_3

Входное сопротивление цепи транзистора равно

$$R_{\text{вх}} = U_{\text{вх}} / I_{\text{б}} = r_{\text{б}} + (1 + h_{21\text{э}})(r_{\text{э}} + R_{\text{э}} \parallel R_{\text{н}}). \quad (10.57)$$

Анализ выражений (10.56) и (10.57) показывает, что сопротивление входной цепи транзистора $r_{\text{вх}}$ и входное сопротивление каскада с ОК больше, чем в схеме с ОЭ. В практических схемах $R_{\text{вх}}$ достигает 200...300 кОм. Причем входное сопротивление не остается постоянным, а зависит от сопротивления нагрузки. Для его увеличения часто не включают в схему резистор R_2 . Высокое входное сопротивление является одним из главных преимуществ каскада с ОК. Это требуется в случае применения каскада в качестве согласующего устройства при работе от источника входного сигнала с большим внутренним сопротивлением.

Выходное сопротивление каскада с ОК представляет собой сопротивление схемы со стороны эмиттера и определяется как

$$\begin{aligned} R_{\text{вых}} &= R_{\text{э}} \parallel \left[r_{\text{э}} + \frac{r_{\text{б}} + R_{\text{г}} \parallel R_1 \parallel R_2}{1 + h_{21\text{э}}} \right] \approx \\ &\approx R_{\text{э}} \parallel \left[r_{\text{э}} + \frac{r_{\text{б}} + R_{\text{г}}}{1 + h_{21\text{э}}} \right] \approx r_{\text{э}} + \frac{r_{\text{б}} + R_{\text{г}}}{1 + h_{21\text{э}}}. \end{aligned} \quad (10.58)$$

Выходное сопротивление каскада с ОК мало, порядка 10...50 Ом, и сильно зависит от внутреннего сопротивления источника сигнала. Малое выходное сопротивление очень важно при использовании каскада в качестве согласующего устройства для работы на низкоомную нагрузку.

Коэффициент усиления по току в каскаде с ОК определяется следующим образом:

$$K_I = I_{\text{н}} / I_{\text{вых}}, \quad (10.59)$$

где $I_{\text{н}} = (1 + h_{21\text{э}})I_{\text{б}}(R_{\text{э}} \parallel R_{\text{н}}) / R_{\text{н}}$;

$$I_{\text{б}} = I_{\text{вх}} R_{\text{вх}} / r_{\text{вх}}.$$

Следовательно, K_I равен:

$$K_I = (1 + h_{21\text{э}}) \frac{R_{\text{вх}}}{r_{\text{вх}}} \cdot \frac{R_{\text{э}} \parallel R_{\text{н}}}{R_{\text{н}}} \approx (1 + h_{21\text{э}}) \frac{R_{\text{э}}}{R_{\text{э}} + R_{\text{н}}}. \quad (10.60)$$

Анализ выражения показывает, что каскад с ОК имеет коэффициент усиления по току больше, чем каскады с ОЭ и ОБ.

Коэффициент усиления по напряжению каскада с ОК относительно входного генератора равен $K_U = U_{\text{вых}} / U_{\text{вх}}$:

$$K_U = \frac{I_{\text{э}} R_{\text{э}} \parallel R_{\text{н}}}{I_{\text{б}}(R_{\text{вх}} + R_{\text{г}})} \approx (1 + h_{21\text{э}}) \frac{R_{\text{э}} \parallel R_{\text{н}}}{R_{\text{вх}} + R_{\text{г}}}. \quad (10.61)$$

Коэффициент усиления по напряжению каскада с ОК меньше единицы, поэтому его часто называют коэффициентом передачи напряжения.

Эмиттерный повторитель обычно применяют для согласования высокоомного источника усиливаемого сигнала с низкоом-

ным нагрузочным устройством. Температурная стабилизация в каскаде ОК обеспечивается резистором R_3 .

Каскад с ОК характеризуется: высоким входным сопротивлением (сотни кОм), зависящим от сопротивления нагрузки; низким выходным сопротивлением (несколько Ом), зависящим от внутреннего сопротивления источника сигнала; высоким коэффициентом усиления по току; коэффициентом усиления по напряжению, меньшим единицы; совпадением по фазе входного и выходного напряжений.

10.12. Усилительные каскады на полевых транзисторах

10.12.1. Усилительный каскад с ОИ

Усилительные каскады на полевых транзисторах управляются напряжением, которое прикладывается к запертому p - n переходу (транзисторы с управляющим p - n переходом) или к затвору (МДП-транзисторы). За счет того, что ток затвора полевых транзисторов очень мал (10^{-8} А для транзисторов с управляющим p - n переходом, а для МДП-транзисторов еще на несколько порядков меньше), их входное сопротивление на низких частотах лежит в диапазоне $10^9 \dots 10^{13}$ Ом.

Полевые транзисторы имеют три схемы включения: с общим истоком (ОИ); общим стоком (ОС); общим затвором (ОЗ). Каскад с ОЗ обладает низким входным сопротивлением, в связи с чем используется очень редко.

На рис.10.28, а приведена принципиальная схема каскада с общим истоком. В качестве активного элемента используется полевой транзистор с управляющим p - n переходом или МДП-транзистор со встроенным каналом. Основными элементами усилительного каскада являются: источник питания $U_{ин}$, транзистор и резистор R_c . Полярность напряжения источника питания $U_{ин}$ определяется типом канала транзистора (для канала n -типа $U_{ин}$ положительно; для канала p -типа $U_{ин}$ отрицательно).

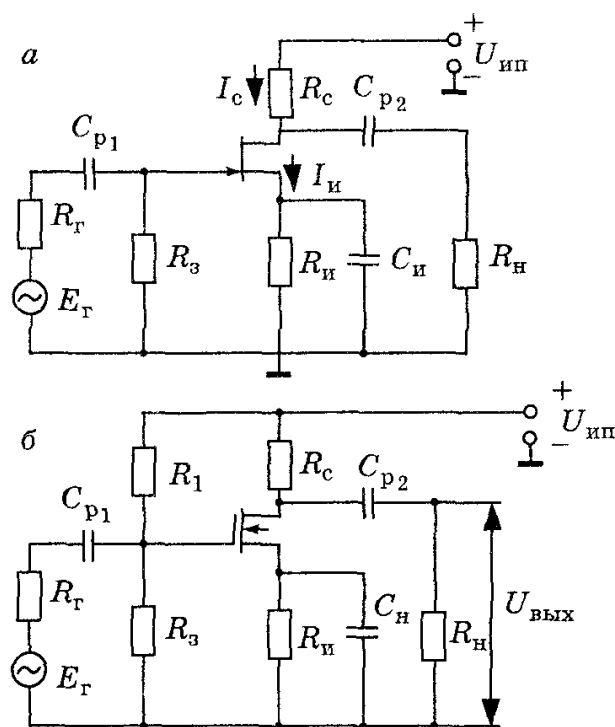


Рис.10.28. Принципиальные схемы усилительных каскадов на полевых транзисторах в схеме с ОИ:

а — с управляющим p - n переходом;
б — со встроенным каналом

Резистор R_3 (рис.10.28,а) осуществляет гальваническую связь затвора с общей шиной, т.е. обеспечивает в режиме покоя равенство потенциалов затвора и общей шины усилительного каскада. Поэтому потенциал затвора ниже потенциала истока на величину падения напряжения на резисторе $R_{и}$ от протекания постоянной составляющей тока $I_{и0}$. В связи с этим напряжение $U_{зи0}$ отрицательное. Источник входного сигнала E_r через разделительный конденсатор C_{p1} подключается ко входу усилительного каскада, а нагрузка через разделительный конденсатор C_{p2} подключается к стoku транзистора. Цепочка $R_{и} - C_{и}$ называется звеном автоматического смещения и обеспечивает стабильное отрицательное напряжение $U_{зи0}$ для режима покоя. Кроме того, конденсатор $C_{и}$ устраняет отрицательную обратную связь по переменному току и его сопротивление на самой низкой частоте усиливаемого напряжения должно быть во много раз меньше сопротивления резистора $R_{и}$. Емкость конденсатора $C_{и}$ рассчитывается по формуле

$$C_{и} = (10...20) / (2\pi f_{нч} R_{и}), \quad (10.62)$$

где $f_{нч}$ — самая низкая частота усиливаемого сигнала.

Требуемую величину $R_{и}$ для заданного тока покоя $I_{со}$ определяют с помощью сток-затворной вольтамперной характеристики транзистора. Рабочая точка в режиме покоя обычно выбирается на середине линейного участка сток-затворной характеристики, что обеспечивает минимальные нелинейные искажения. Выбрав положение рабочей точки, находят сопротивление резистора $R_{и}$:

$$R_{и} = |U_{зи0}| / I_{со}. \quad (10.63)$$

С помощью $R_{и}$ осуществляется стабилизация режима покоя. Предположим, что при изменении температуры уменьшился ток $I_{со}$. Это приводит к уменьшению падения напряжения на $R_{и}$ и уменьшению модуля отрицательного напряжения на затворе, а это вызывает возрастание $I_{со}$. Таким образом, стабилизация режима покоя осуществляется за счет того, что $R_{и}$ создает последовательную отрицательную обратную связь по постоянному току. Кроме того, при воздействии входного сигнала одновременно возникает и отрицательная обратная связь по переменному току, для устранения которой вводят конденсатор $C_{и}$. Часто при расчете $R_{и}$ принимает относительно большое значение, что приводит к большому значению модуля отрицательного напряжения на затворе. Для обеспечения необходимого режима покоя в этом случае используют делитель напряжения в цепи затвора (рис.10.28, б). Напряжение в точке покоя $U_{зи0}$ определяется по формуле

$$U_{зи0} = \frac{U_{ип}}{R_1 + R_3} R_3 - I_{со} R_{и}. \quad (10.64)$$

При подаче на вход положительной полуволны входного напряжения $U_{вх}$ будут возрастать ток стока I_c и падение напряжения на R_c . Напряжение $U_{си}$ уменьшается, что приводит к формированию отрицательной полуволны выходного напряжения. Полярность входного и выходного напряжений противоположна, схема с ОИ инвертирует входной сигнал.

Для расчета параметров каскада с ОИ по переменному сигналу представим схему усилительного каскада (рис.10.28, а) эквивалентной схемой (рис.10.29).

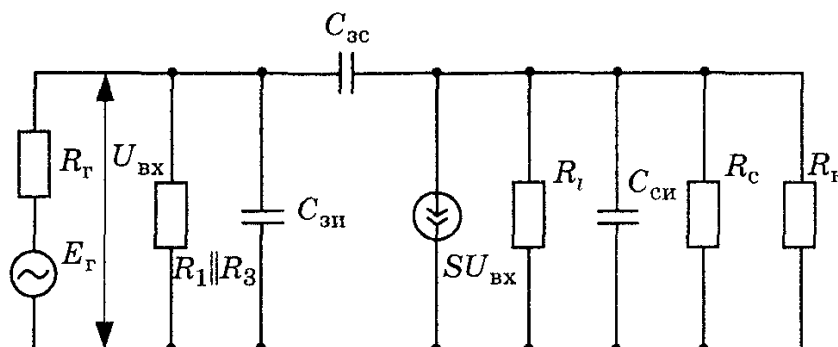


Рис.10.29. Эквивалентная схема усилительного каскада в схеме с ОИ

На средних частотах входное сопротивление каскада с ОИ однозначно определяется величиной R_3 и обычно лежит в пределах нескольких МОм.

Выходное сопротивление каскада с ОИ определяется сопротивлением параллельно соединенных R_l и R_c :

$$R_{вых} = R_l \parallel R_c \approx R_c. \quad (10.65)$$

При переходе в область высоких частот необходимо учитывать входную и выходную емкости каскада. При этом $R_{вых} \ll R_{вх}$, что является важным преимуществом усилительных каскадов на полевых транзисторах. Зная, что ток стока является функцией двух переменных — $I_c = f(U_{зи}, U_{си})$, найдем изменение тока стока

$$\Delta I_c = \frac{\partial I_c}{\partial U_{зи}} \Delta U_{зи} + \frac{\partial I_c}{\partial U_{си}} \Delta U_{си}. \quad (10.66)$$

Используя выражения для основных параметров полевого транзистора $S = \frac{\partial I_c}{\partial U_{зи}}$ и $R_l = \frac{\partial U_{си}}{\partial I_c}$, перепишем (10.66) в виде

$$\Delta I_c = S \Delta U_{зи} + \Delta U_{си} / R_l. \quad (10.67)$$

Подставив в (10.67) вместо конечных приращений ΔI_c , $\Delta U_{зи}$ и $\Delta U_{си}$ переменные составляющие тока и напряжений I_c , $U_{вх}$ и $U_{си} = -I_c R_c$ (знак минус указывает на инвертирование входного сигнала), получим уравнение

$$I_c = SU_{вх} - R_c I_c / R_l, \quad (10.68)$$

решив которое относительно I_c найдем

$$I_c = SU_{вх} R_l / (R_l + R_c). \quad (10.69)$$

Коэффициент усиления по напряжению для средних частот будет равен

$$K_U = \frac{U_{вых}}{U_{вх}} = \frac{I_c R_c}{U_{вх}} = \frac{SU_{вх}}{U_{вх}} \frac{R_l R_c}{R_l + R_c} = SR_l \parallel R_c. \quad (10.70)$$

Для получения максимального коэффициента усиления в диапазоне средних частот необходимо обеспечить работу каскада на высокоомную нагрузку и включить в цепи стока резистор R_c с большим сопротивлением.

10.12.2. Усилительный каскад с общим стоком (истоковый повторитель)

Схема усилительного каскада с общим стоком представлена на рис.10.30. В этом каскаде нагрузочный резистор $R_{н}$ включен в цепь истока, а сток по переменным составляющим тока и напряжения соединен с общей точкой каскада, т.е. вывод стока является общим для входной и выходной цепей усилительного каскада. Основными элементами каскада являются резистор $R_{н}$ и транзистор. Выбор и обеспечение режима покоя производится так же, как и в каскаде с ОИ.

Выходное напряжение, равное переменной составляющей падения напряжения на резисторе $R_{н}$, подается через разделительный конденсатор $C_{р2}$ в нагрузку.

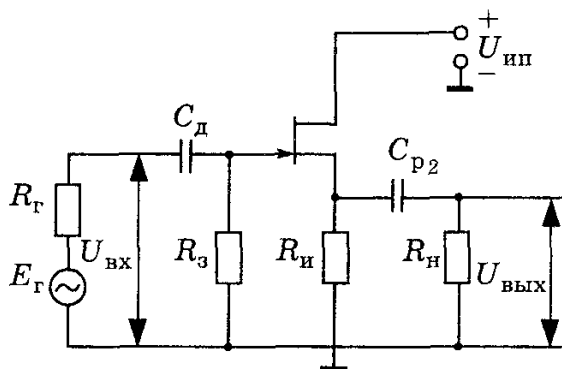


Рис.10.30. Принципиальная схема усилительного каскада в схеме с ОС (истоковый повторитель)

Для истокового повторителя напряжение на нагрузке совпадает по фазе со входным напряжением и связано с ним равенствами

$$U_{вых} = U_{вх} - U_{зи}; \quad U_{вых} = I_c R_{н}. \quad (10.71)$$

Подставив эти выражения в (10.70) и преобразовав с учетом неравенства $\mu = SR_l \gg 1$, получим:

$$K_U = SR_{н} / (1 + SR_{н}). \quad (10.72)$$

Коэффициент усиления по напряжению определяется крутизной транзистора и сопротивлением резистора в цепи истока и при увеличении произведения $SR_{н}$ стремится к единице. Поэтому в истоковых повторителях желательно использовать транзисторы с высоким значением крутизны.

Входное сопротивление истокового повторителя для низких и средних частот, как и в усилительном каскаде с ОИ, определяется

величиной R_3 и составляет несколько МОм. Выходное сопротивление для каскада с ОС в области средних частот определяется как

$$R_{\text{вых}} = R_{\text{и}} \parallel \frac{R_{\text{л}}}{1 + \mu} \approx \frac{1}{S}. \quad (10.73)$$

Из выражения (10.73) следует, что выходное сопротивление каскада с ОС значительно меньше, чем в каскаде с ОИ, и составляет сотни Ом.

10.13. Усилители постоянного тока

Усилители постоянного тока (УПТ) предназначены для усиления медленно изменяющихся во времени сигналов. Амплитудно-частотная характеристика УПТ изображена на рис.10.31. Связь источника сигнала со входом усилителя и междукаскадные связи не могут быть осуществлены в УПТ с помощью реактивных

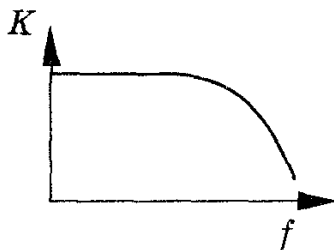


Рис.10.31.
Амплитудно-
частотная
характеристика
усилителя
постоянного тока

элементов — конденсаторов и трансформаторов, а имеют гальваническую связь. Гальванической называют связь, осуществляемую с помощью элементов, обладающих проводимостью как на переменном, так и на постоянном токе. Элементами гальванической связи могут быть резисторы, диоды, проводники. Если используются проводники, то гальваническую связь называют непосредственной.

Способность УПТ усиливать медленно изменяющиеся сигналы приводит к тому, что изменения температуры, питающих напряжений и другие медленно изменяющиеся факторы вызывают изменения выходного напряжения. Самопроизвольное изменение выходного напряжения УПТ при неизменном напряжении входного сигнала называется дрейфом нуля усилителя. Напряжение дрейфа, суммируясь с полезным сигналом на выходе усилителя, приводит к ошибкам в работе исполнительных устройств. Напряжение дрейфа нуля, измеренное на выходах различных усилителей, различно. Оно определяется величиной напряжения дрейфа нуля каждого каскада и коэффициентами усиления каскадов. Различают также абсолютный дрейф нуля на выходе усилителя и дрейф, приведенный ко входу усилителя. Абсолютный дрейф нуля представляет собой максимальное изменение выходного напряжения $U_{\text{вых др}}$ при короткозамкнутом входе за определенный промежуток времени.

Для удобства сравнения различных усилителей по дрейфу нуля используют его уровень, приведенный ко входу усилителя (приведенный дрейф): $U_{\text{вх др}} = U_{\text{вых др}} / K_U$. Величина $U_{\text{вх др}}$ определяет диапазон возможного изменения входного напряжения E_r усилителя, при котором напряжение дрейфа $U_{\text{вых др}}$ составляет незначитель-

ную часть полезного выходного сигнала. Величина $U_{\text{вх др}}$ определяет чувствительность усилителя. На практике минимальное значение входного сигнала принимают в десятки и сотни раз больше $U_{\text{вх др}}$.

Особенностью УПТ является трудность обеспечения параметров режима покоя каскадов. Они рассчитываются с учетом элементов, относящихся к выходной цепи предыдущего каскада и входной цепи последующего каскада. При выборе схемы каскада особое внимание уделяется обеспечению стабильности параметров режима покоя в отношении влияния всех дестабилизирующих факторов: изменение температуры; изменение напряжения источников питания; изменение параметров окружающей среды (давление, влажность); старение элементов и др.

Основными способами уменьшения дрейфа нуля являются: применение глубоких отрицательных обратных связей; использование термокомпенсирующих элементов (резисторов, диодов, транзисторов); преобразование постоянного тока в переменный с последующим его преобразованием в постоянный; применение балансных (мостовых) схем и др.

Принципиальная схема УПТ приведена на рис.10.32. Усилители постоянного тока обычно бывают многокаскадными, так как в одном каскаде трудно получить необходимое усиление из-за глубокой отрицательной обратной связи. В многокаскадных усилителях удастся уменьшить величину приведенного дрейфа. Особенностью усилителя постоянного тока является то, что выводы коллектора и базы транзисторов соседних каскадов соединены непосредственно. Резисторы, включенные в цепь эмиттера каждого каскада, обеспечивают внутрикаскадные отрицательные обратные связи по току, кроме того, предназначены для создания необходимого напряжения $U_{\text{бэо}}$ в режиме покоя. Этим достигается повышение положительного потенциала на эмиттере каждого транзистора за счет протекания тока эмиттера через $R_{\text{э}}$. Таким образом, напряжение $U_{\text{бэо}}$ в режиме покоя второго и последующих каскадов будет определяться выражением

$$U_{\text{бэо}2} = U_{\text{кo}1} - U_{\text{эo}2} = U_{\text{кo}1} - I_{\text{эo}2} R_{\text{э}2}. \quad (10.74)$$

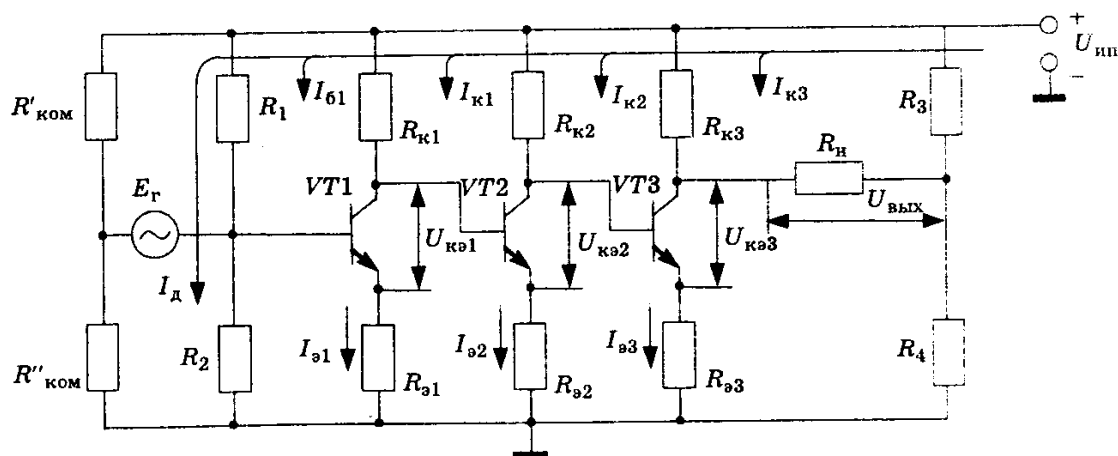


Рис.10.32. Принципиальная схема усилителя постоянного тока

Задание режима по постоянному току первого каскада УПТ осуществляется, как и для усилителей переменного сигнала.

Часто нагрузка усилителя R_H включается в диагональ моста, образованного элементами выходной цепи оконечного каскада и резисторами R_3, R_4 . Таким образом, обеспечивается $U_{\text{вых}} = 0$ при отсутствии входного сигнала. Резисторы R_3, R_4 создают компенсирующее напряжение выходной цепи каскада:

$$U_{\text{комп вых}} = R_4 U_{\text{ип}} / (R_3 + R_4). \quad (10.75)$$

Рассмотрим основные показатели усилителя для приращений входного сигнала, используя выражения, полученные для каскада с ОЭ. Если резисторы делителя напряжения R_1 и R_2 высокоомны, то входное сопротивление усилителя определяется в основном входным сопротивлением транзистора:

$$R_{\text{вх}} = r_{\bar{6}} + (r_{\bar{э}} + R_{\bar{э}})(1 + h_{21\bar{э}}) \approx h_{21\bar{э}} R_{\bar{э}}, \quad (10.76)$$

а коэффициенты усиления по напряжению каскадов определяются следующими выражениями:

$$K_{U_1} = h_{21\bar{э}_1} \frac{R_{\text{к}_1} \parallel R_{\text{вх}_2}}{R_{\text{вх}_1}} \approx h_{21\bar{э}_1} \frac{R_{\text{к}_1}}{h_{21\bar{э}_1} R_{\bar{э}_1}} \approx \frac{R_{\text{к}_1}}{R_{\bar{э}_1}}; \quad (10.77)$$

$$K_{U_2} = h_{21\bar{э}_2} \frac{R_{\text{к}_2} \parallel R_{\text{вх}_3}}{R_{\text{вх}_2}} \approx h_{21\bar{э}_2} \frac{R_{\text{к}_2}}{h_{21\bar{э}_2} R_{\bar{э}_2}} \approx \frac{R_{\text{к}_2}}{R_{\bar{э}_2}}; \quad (10.78)$$

$$K_{U_3} = h_{21\bar{э}_3} \frac{R_{\text{к}_3} \parallel (R_H + R_3 R_4)}{R_{\text{вх}_3}} \approx \frac{R_{\text{к}_3} \parallel (R_H + R_3 \parallel R_4)}{R_{\bar{э}_3}}. \quad (10.79)$$

Из выражений видно, что коэффициенты усиления по напряжению отдельных каскадов обратно пропорциональны сопротивлениям в цепи эмиттера. Для поддержания неизменного режима покоя всех каскадов ($U_{\text{кэо}_1} = U_{\text{кэо}_2} = U_{\text{кэо}_3}$; $I_{\text{эо}_1} = I_{\text{эо}_2} = I_{\text{эо}_3}$) при увеличении сопротивлений $R_{\bar{э}_2}, R_{\bar{э}_3}$ необходимо уменьшать сопротивления резисторов $R_{\text{к}_2}, R_{\text{к}_3}$, что следует из выражений

$$R_{\text{к}_2} = \frac{U_{\text{ип}} - U_{\text{кэо}_2} - I_{\text{эо}_2} R_{\bar{э}_2}}{I_{\text{кэ}_2}}, \quad (10.80)$$

$$R_{\text{к}_3} = \frac{U_{\text{ип}} - U_{\text{кэо}_3} - I_{\text{эо}_3} R_{\bar{э}_3}}{I_{\text{кэ}_3}}. \quad (10.81)$$

Это приводит к уменьшению коэффициентов усиления второго и третьего каскадов за счет возрастания глубины отрицательной обратной связи по току.

При неизменном сопротивлении резисторов $R_{\bar{э}}$ ($R_{\bar{э}_1} = R_{\bar{э}_2} = R_{\bar{э}_3}$) и большом токе эмиттеров $I_{\text{эо}_2}, I_{\text{эо}_3}$ коэффициент

усиления каскадов будет уменьшаться, но только за счет того, что необходимо уменьшить сопротивление резисторов $R_{к2}$, $R_{к3}$.

Однако в этом случае сопротивления резисторов $R_{к2}$, $R_{к3}$ будут меньше, чем при неизменном режиме покоя, в связи с чем коэффициент усиления каждого последующего каскада будет меньше предыдущего.

Для повышения коэффициента усиления второго и последующих каскадов часто применяют схемотехнические решения, показанные на рис.10.33. На рис.10.33, а потенциал эмиттера повышается за счет дополнительного сопротивления R_0 и пропускания через R_3 дополнительной составляющей тока I_d . На рис.10.33, б эта задача решается включением в цепь эмиттера стабилитрона или нескольких прямосмещенных $p-n$ переходов.

Для согласования входного потенциала первого каскада с источником сигнала часто источник включается между базой транзистора и средней точкой специального делителя напряжения, образованного резисторами $R'_{ком}$ и $R''_{ком}$. Потенциал средней точки делителя должен быть равен потенциалу базы транзистора в режиме покоя.

Многокаскадные УПТ прямого усиления позволяют получить невысокий коэффициент усиления, порядка нескольких десятков раз. Получение больших коэффициентов усиления (сотен и тысяч) с помощью таких УПТ невозможно из-за сильного проявления дрейфа усилителя, вызванного нестабильностью напряжения питания и температурной нестабильностью параметров транзисторов.

Кроме этого, УПТ с одним источником питания обладают еще и следующими недостатками: нагрузка включается между коллектором транзистора и средней точкой делителя и не может быть соединена с общей точкой усилителя, имеющей нулевой потенциал; источник входного сигнала также не соединен с общей точкой усилителя.

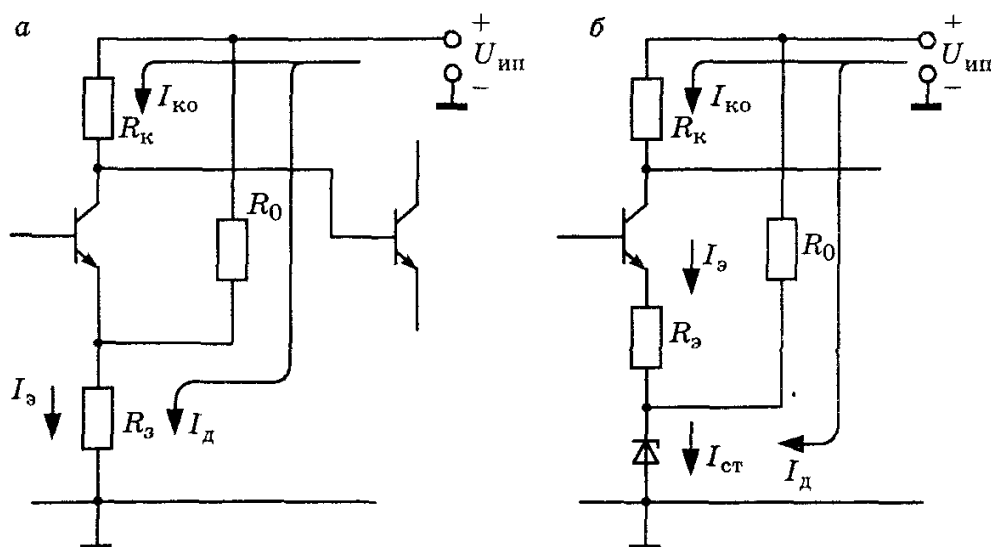


Рис.10.33. Способы повышения коэффициента усиления каскадов УПТ

Глава 11. ДИФФЕРЕНЦИАЛЬНЫЕ И ОПЕРАЦИОННЫЕ УСИЛИТЕЛИ

11.1. Дифференциальные усилители

Наиболее перспективным способом уменьшения дрейфа нуля УПТ является применение дифференциальных усилительных каскадов (ДУ; ДК). Дифференциальным, т.е. разностным, называется усилительный каскад, усиливающий разность двух напряжений. Он представляет собой симметричный усилитель параллельного баланса, принципиальная схема которого представлена на рис.11.1.

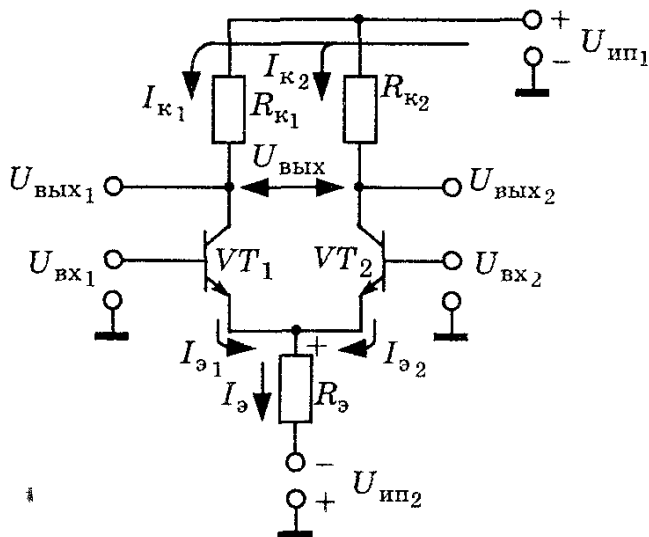


Рис.11.1. Принципиальная электрическая схема дифференциального каскада

Такие усилители легко реализуются в виде монолитных ИМС. Дифференциальный каскад выполняется по принципу сбалансированного моста, два плеча которого образованы резисторами $R_{к1}$ и $R_{к2}$, а два других транзисторами VT_1 и VT_2 . Выходное напряжение снимается между коллекторами транзисторов (с диагонали моста) или с коллекторов.

Для питания ДУ обычно используются два источника, напряжения которых равны по модулю. Часто такие источники питания называют источниками с расщепленным питанием. Использование источника питания $U_{ип2}$ снижает потенциал эмиттеров транзисторов VT_1 и VT_2 до потенциала земли. Это позволяет подавать сигналы на входы усилителя относительно земли без введения дополнительных компенсирующих напряжений.

Если схема полностью симметрична, то изменение напряжения питания воздействует одинаково для обоих транзисторов, не нарушая баланса моста, и выходное напряжение остается без изменения. Изменение температуры воздействует на токи транзисторов также одинаково. В идеальной симметричной схеме ДУ дрейф нуля должен отсутствовать. В реальной схеме дрейф нуля в 10...100 раз меньше, чем в схеме с общим эмиттером.

Если на обоих входах ДУ действуют равные по амплитуде, форме и фазе сигналы, то их называют синфазными. Если на входы ДУ подаются сигналы, имеющие равные амплитуды и

Если на обоих входах ДУ действуют равные по амплитуде, форме и фазе сигналы, то их называют синфазными. Если на входы ДУ подаются сигналы, имеющие равные амплитуды и

Если на обоих входах ДУ действуют равные по амплитуде, форме и фазе сигналы, то их называют синфазными. Если на входы ДУ подаются сигналы, имеющие равные амплитуды и

форму, но противоположные по фазе, то их называют дифференциальными.

Положительный потенциал источника питания $U_{ип2}$, поступающий через корпус и цепи входных сигналов на базы обоих транзисторов, открывает их. Под действием источника питания $U_{ип1}$ и при отсутствии входных сигналов в коллекторных цепях транзисторов VT_1 и VT_2 протекают коллекторные токи $I_{к1} = I_{к2}$. Эти токи создают одинаковые падения напряжения на резисторах $R_{к1}$ и $R_{к2}$, т.е. $U_{вых1} = U_{вых2}$. Если нагрузочное сопротивление включено между коллекторами транзисторов VT_1 и VT_2 , то выходное напряжение на резисторе нагрузки равно нулю $U_{вых} = U_{вых1} - U_{вых2} = 0$.

Равенство выходного напряжения нулю при отсутствии входного сигнала называют режимом покоя. В режиме покоя через сопротивление $R_э$ протекают эмиттерные токи $I_{э1}$ и $I_{э2}$, создающие на резисторе $R_э$ падение напряжения, направленное на встречу напряжению источника питания $U_{ип2}$. Постоянные напряжения на входах, задающие режим покоя транзисторов ДУ, равны

$$U_{бэ} = U_{ип2} - (I_{э1} + I_{э2})R_э. \quad (11.1)$$

Резистор $R_э$, включенный в цепь эмиттеров, создает последовательную обратную связь по току, стабилизируя рабочую точку транзисторов. Изменения эмиттерных токов $I_{э1}$ и $I_{э2}$, вызванные изменением напряжения источника питания и температуры, вызывают изменение падения напряжения на $R_э$, что приводит к изменению напряжения $U_{бэ}$, которое, в свою очередь, стремится вернуть коллекторные токи к исходному состоянию, т.е. стабилизирует схему. Эта стабилизация тем выше, чем выше сопротивление $R_э$ и идентичность характеристик и параметров транзисторов. Анализ выражения (11.1) показывает, что для сохранения постоянным $U_{бэ}$, задающее исходную рабочую точку, с увеличением $R_э$ необходимо увеличивать напряжение источника питания $U_{ип2}$. А так как в практических схемах используют двухполярное питание $|U_{ип1}| = |U_{ип2}|$, то значение напряжения питания $U_{ип2}$ уже определяет $R_э$, которое нельзя произвольно увеличивать. Таким образом, величина сопротивления резистора $R_э$ должна быть небольшой для обеспечения статического режима работы и значительно высокой в рабочем режиме

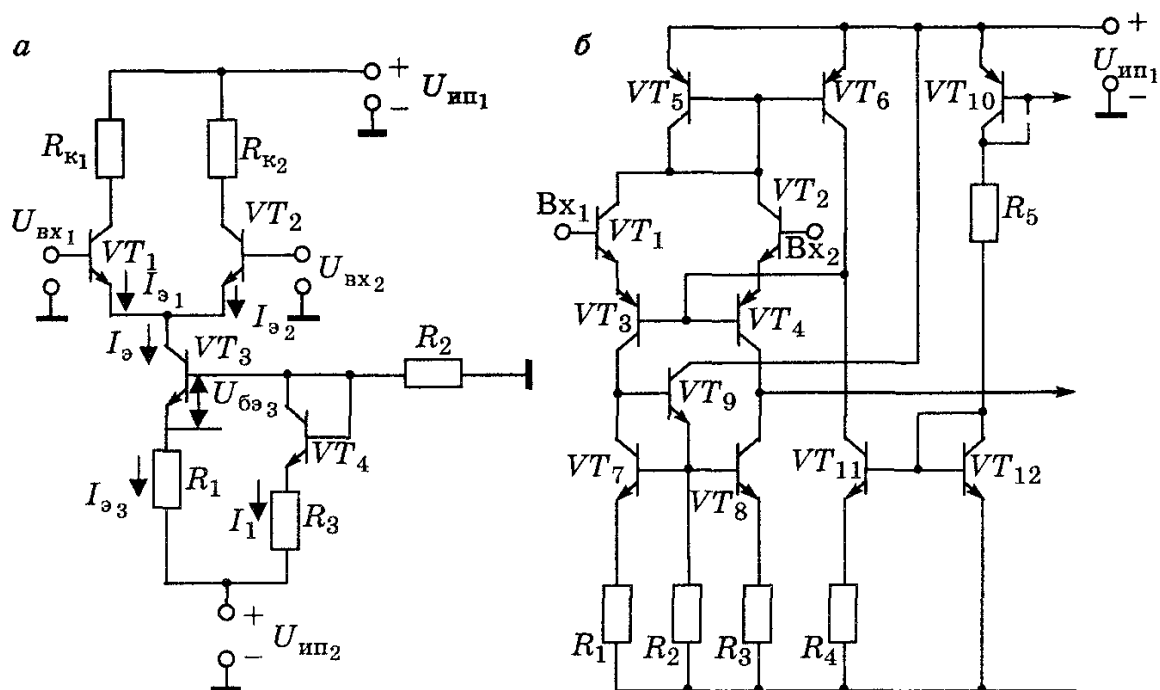


Рис.11.2. Принципиальная схема дифференциального каскада:
 а — с генератором стабильного тока, б — с нелинейной нагрузкой

Эта задача решается с помощью генератора стабильного тока, включаемого в цепь эмиттеров транзисторов VT_1 и VT_2 (рис.11.2, а).

Под генератором стабильного тока (ГСТ) понимается двух-полюсник, сила тока через который почти не зависит от величины приложенного к нему напряжения. При приложении к ГСТ переменного напряжения его сопротивление для переменной составляющей тока будет очень высоким. Генератор стабильного тока, определяющий сумму эмиттерных токов $I_{э1}$ и $I_{э2}$ транзисторов VT_1 и VT_2 , собран на транзисторе VT_3 (рис.11.2, а)

ГСТ создает динамическую нагрузку потому, что потенциал $U_{бэ3}$ остается неизменным, так как снимается с делителя напряжения, собранного на резисторах R_2 и R_3 . Термостабилизацию рабочей точки транзистора VT_3 осуществляет транзистор VT_4 в диодном включении. Напряжение делителя, подводимое к базе транзистора VT_3 , при пренебрежении током базы $I_{б3}$ определяется падением напряжения на резисторе R_3 и падением напряжения $U_{бэ4}$:

$$I_1 R_3 + U_{бэ4} = U_{бэ3} + I_{э3} R_1, \quad (11.2)$$

где ток делителя

$$I_1 = \frac{U_{\text{ип}2} - U_{\text{бэ}4}}{R_2 + R_3} \approx \frac{U_{\text{ип}2}}{R_2 + R_3}.$$

Ток эмиттера транзистора VT_3 определяется из выражения (11.2):

$$I_{\text{э}3} = \frac{I_1 R_3 (U_{\text{бэ}4} + U_{\text{бэ}3})}{R_1}. \quad (11.3)$$

Анализ выражения (11.3) показывает, что ток $I_{\text{э}}$ определяется преимущественно сопротивлениями R_1 , R_3 и током делителя I_1 , поэтому зависимость тока $I_{\text{э}3}$ от температуры незначительна. Таким образом, при отсутствии входных сигналов $U_{\text{вх}1} = U_{\text{вх}2} = 0$, равенстве параметров транзисторов VT_1 и VT_2 , равенстве $R_{\text{к}1} = R_{\text{к}2}$ достигается баланс моста, при этом обеспечивается высокая стабильность даже при изменении напряжения питания и температуры. Это достигается за счет одинакового изменения падения напряжения на коллекторах транзисторов VT_1 и VT_2 . Даже при одинаковом дрейфе по обоим усилителям, дрейф на выходе каскада отсутствует. При интегральном исполнении ДК имеется некоторый разброс параметров транзисторов, что приводит к появлению дрейфа на выходе. При подаче на оба входа синфазных сигналов, изменение $I_{\text{к}1}$ и $I_{\text{к}2}$ происходит на одинаковую величину и $U_{\text{вых}} = 0$, т.е. ДК не дает усиления синфазного сигнала (не чувствителен к нему). Это является ценным его свойством и позволяет избавиться от помех, действующих на входах и даже наводимых на входных проводах. Однако из-за наличия на обоих входах постоянных составляющих напряжения возможно появление на выходе выходной синфазной ошибки:

$$U_{\text{вых}} = K_U (U_{\text{вх}1} - U_{\text{вх}2}). \quad (11.4)$$

Рассмотрим работу дифференциального каскада, если сигналы на входы поданы в противофазе. Предположим, что на входе $U_{\text{вх}1} = +U_{\text{вх}}$, а $U_{\text{вх}2} = -U_{\text{вх}}$. Это приводит к тому, что транзистор VT_1 открывается и ток коллектора $I_{\text{к}1}$ возрастает на величину $\Delta I_{\text{к}}$, а транзистор VT_2 под действием отрицательного входного сигнала $-U_{\text{вх}}$ начинает закрываться и ток коллектора $I_{\text{к}2}$ уменьшается на $\Delta I_{\text{к}}$.

Противофазные напряжения на входах ДК вызывают противофазные изменения эмиттерных токов. В симметричной схеме их изменения взаимно компенсируются и через резистор $R_{\text{э}}$

протекает постоянный ток $I_3 = I_{\varepsilon_1} + I_{\varepsilon_2}$. Переменное напряжение на R_3 отсутствует, и потенциал эмиттеров равен потенциалу общего провода. Каскад реагирует на разность входных сигналов, почему и называется дифференциальным.

Вход усилителя, сигнал с которого передается на выход без изменения фазы, называется неинвертирующим или прямым. Другой вход является инвертирующим.

При таком способе подачи входного сигнала выход каскада со стороны коллектора транзистора VT_1 является инвертирующим, как и вход $U_{\text{вх}_1}$, а со стороны коллектора транзистора VT_2 — неинвертирующим, а вход $U_{\text{вх}_2}$ — неинвертирующим (прямым) входом. Выходной сигнал, снимаемый в диагонали моста с коллекторов транзисторов VT_1 и VT_2 , называется дифференциальным:

$$U_{\text{вых}} = U_{\text{вых}_1} - U_{\text{вых}_2} = 2\Delta U_K. \quad (11.5)$$

Размах выходного напряжения $U_{\text{вых}}$ может изменяться от положительного до отрицательного значения и ограничивается напряжениями источника питания. Так как для дифференциального входного сигнала в любой момент напряжения на коллекторах транзисторов VT_1 и VT_2 будут находиться в противофазе, то на нагрузке происходит выделение удвоенного выходного сигнала. Таким образом, резистор R_3 образует отрицательную обратную связь только для синфазного сигнала.

Поскольку даже при интегральном исполнении в реальных ДУ не удастся обеспечить идеальную симметрию плеч, то и для дифференциального сигнала R_3 создает ООС небольшой глубины, которая зависит от качества симметрии плеч. Вследствие симметрии каскада при отсутствии дифференциального сигнала $U_{\text{вх}} = 0$, коллекторные токи транзисторов VT_1 и VT_2 одинаковы и $U_{\text{вых}} = 0$. Нулевые значения $U_{\text{вых}}$ сохраняются при одновременном и одинаковом изменении токов в обоих плечах, какими бы причинами такое изменение не вызывалось. В связи с этим в идеальном ДУ дрейф выходного напряжения отсутствует, хотя в каждом из плеч он может быть относительно большим. Симметрия не нарушится при синфазном изменении $U_{\text{ип}_1}$ и $U_{\text{ип}_2}$, значит, ДУ не чувствителен к синфазному сигналу.

Качество работы ДУ характеризуется коэффициентом ослабления синфазного сигнала $K_{U_{\text{дифф}}} / K_{U_{\text{син}}}$, который показывает способность каскада различать малый дифференциальный сигнал на фоне большого синфазного напряжения. Коэффициент ослабления синфазного сигнала (КОСС) ДУ характеризуется выраже-

нием $20\lg(K_{U_{\text{дифф}}} / K_{U_{\text{син}}})$. В ДУ всегда стремятся сделать КОСС как можно больше, что достигается увеличением сопротивления R_3 . Однако при интегральном исполнении ДУ трудно получить резисторы с большим номиналом. На практике вместо R_3 используют электронный эквивалент резистора большого номинала — генератор стабильного тока. В дифференциальных усилительных каскадах КОСС лежит в пределах от -60 до 120 дБ. Он зависит от температуры, частоты синфазного напряжения. На более высоких частотах КОСС становится меньше.

Синфазный сигнал определяет диапазон входных напряжений, при подаче которых усилитель сохраняет способность усиливать малые дифференциальные сигналы. Большое синфазное напряжение приводит к нарушению линейности усилителя. Для получения большого коэффициента усиления дифференциального каскада необходимо увеличивать ток, протекаемый через транзисторы, и сопротивление резистора, включенного в цепь коллекторов. Увеличение токов, протекаемых через транзисторы VT_1 и VT_2 , может привести к понижению входных сопротивлений транзисторов, что, в свою очередь, приводит к увеличению входных токов. А увеличение сопротивлений резисторов R_{K1} и R_{K2} приводит к уменьшению потенциалов коллекторов транзисторов VT_1 и VT_2 при отсутствии входного сигнала. При наличии входного сигнала создаются предпосылки для перехода транзисторов в режим насыщения. В практических схемах дифференциальных каскадов стремятся увеличить R_K , не изменяя при этом потенциалов коллекторов транзисторов. Это достигается за счет использования нелинейной нагрузки.

На рис.11.2, б представлена принципиальная схема дифференциального каскада с симметричным входом, в котором используется нелинейная нагрузка. Данный каскад является базовой схемой входного каскада для построения различных операционных усилителей.

Дифференциальную пару образуют транзисторы $VT_1...VT_4$, включенные в каждом плече по каскадной схеме ОК-ОБ. Входные транзисторы VT_1 , VT_2 включены по схеме с ОК, а $p-n-p$ транзисторы VT_3 и VT_4 — с ОБ. Включение $p-n-p$ транзисторов с ОБ дает возможность использовать преимущества этой схемы: лучшие частотные свойства и более высокое входное сопротивление. Такая транзисторная структура ОК-ОБ наиболее высокочастотна и обладает большим входным сопротивлением, отсутствует эффект модуляции ширины базовой области (эффект Эрли) транзисторов дифференциальной пары, проявляющийся в базовой схеме ДУ из-за разных величин коллекторных напряжений при балансе.

Входные транзисторы VT_1 и VT_2 все время работают при одном и том же напряжении на коллекторах и через них протекает одинаковый ток, что исключает эффект Эрли. В качестве динамической нагрузки транзисторов VT_3 и VT_4 используются транзисторы VT_7 и VT_8 , представляющие совместно с VT_9 и резисторами R_1 и R_3 диодно-транзисторную структуру. Транзистор VT_9 обеспечивает смещение транзисторов VT_7 и VT_8 и включен в схеме с ОК. За счет этого напряжение с коллекторной цепи транзистора VT_7 через эмиттерный повторитель (транзистор VT_9) подается на базу транзистора VT_8 . Поступив на базу, этот сигнал инвертируется усилительным каскадом транзистора VT_8 , в коллекторной цепи транзистора VT_8 суммируются сигналы, действующие между коллекторами транзисторов VT_3 и VT_4 . За счет такого схемотехнического построения дифференциальный выход преобразуется в несимметричный.

При одновременном изготовлении на одной подложке транзисторов обеих структур все же не удастся получить точно заданные абсолютные значения параметров $p-n-p$ структуры. Для стабилизации рабочей точки транзисторов VT_3 и VT_4 предусмотрена цепь ООС, которая образована диодно-транзисторной структурой на транзисторах VT_5 и VT_6 .

Транзистор VT_5 в диодном включении стабилизирует ток входных транзисторов VT_1 и VT_2 , а также транзистора VT_6 , который регулирует также токи баз транзисторов VT_3 и VT_4 путем сложения или вычитания тока коллектора и тока источника ста-

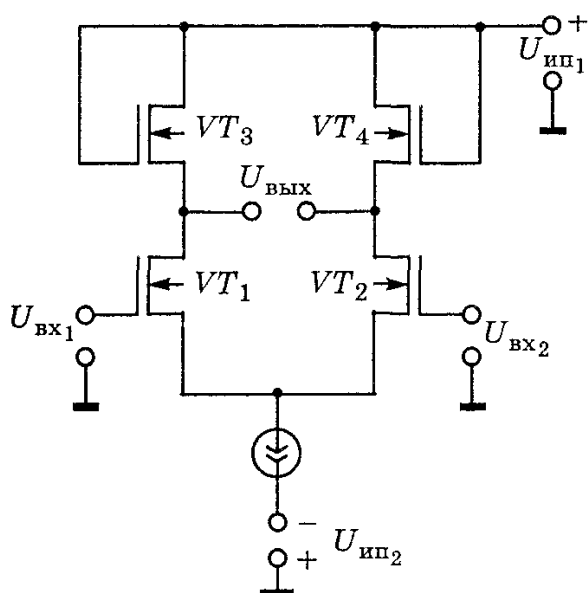


Рис.11.3. Принципиальная электрическая схема дифференциального усилителя на МДП-транзисторах

бильного тока, собранного на транзисторах $VT_{10}...VT_{12}$. За счет транзисторов VT_5 и VT_6 увеличивается коэффициент ослабления синфазного входного сигнала, а следовательно, и всего ОУ за счет стабилизирующей ОС, действующей для синфазных сигналов и не оказывающей заметного влияния на коэффициент передачи дифференциального сигнала.

Для повышения входного сопротивления часто используют ДУ на полевых транзисторах. На рис.11.3 приведена принципиальная схема ДУ на МДП-транзисторах. В данной схеме использованы МДП-

транзисторы с каналом n -типа, это могут быть транзисторы как со встроенным, так и с индуцированным каналами.

Подложка может соединяться или с общей шиной, или с истоком. ДУ выполнен по принципу сбалансированного моста, два плеча которого образованы транзисторами VT_1 , VT_2 , а два других — транзисторами VT_3 , VT_4 . Сопротивление нагрузки включается в диагональ моста т.е. между стоками транзисторов VT_1 , VT_2 .

Транзисторы VT_3 , VT_4 выполняют функции пассивных элементов — резисторов. Поэтому такой ДУ иногда называют усилителем с динамической нагрузкой.

Для дифференциального сигнала коэффициент усиления по напряжению определяется отношением ширины каналов МДП-транзисторов VT_1 и VT_3 (или VT_2 и VT_4). Большие значения отношения ширины каналов технологически выполнить очень затруднительно, поэтому в реальных устройствах $K_{U_{\text{дифф}}}$ не превышает 10. КОСС в таких каскадах значительно меньше, чем у каскадов на биполярных транзисторах. Входное сопротивление определяется токами транзисторных структур. В связи с этим входные сопротивления такого ДУ довольно велики как для дифференциального, так и для синфазного сигналов и составляют более 10^{10} Ом. Недостатками ДУ с полевыми транзисторами на входе являются большие напряжения смещения нуля и значительный температурный дрейф.

Для получения малых значений входного тока, увеличения коэффициента усиления часто используют «супер-бета» транзисторы. За счет чрезвычайно тонкой базы значение коэффициента передачи тока базы β может достигать нескольких тысяч раз. Увеличение параметра β приводит к снижению напряжения пробоя коллекторного перехода до 4 В, а β в свою очередь сильно зависит от напряжения коллекторного перехода. Использование «супер-бета» транзисторов на входе дифференциального каскада приводит к увеличению входного сопротивления ДУ.

Способность дифференциального каскада не реагировать на синфазный сигнал является очень важным и полезным свойством. Оно позволяет использовать их для выделения малых сигналов на фоне больших синфазных помех, производить с их помощью сравнение сигналов между собой и с заданными уровнями и совершать еще целый ряд операций с сигналами, что делает дифференциальные каскады практически незаменимыми компонентами современных схем. Дифференциальные каскады обладают малыми нелинейными искажениями при усилении сигналов переменного тока. Их используют в тех случаях, когда слабые сигналы можно потерять на фоне шумов. Это передача по длинным

линиям (кабелям) цифровых, звуковых, радиочастотных сигналов, напряжений электрокардиограмм. сигналов считывания информации с магнитной памяти и т.д.

11.2. Операционные усилители

Операционными усилителями (ОУ) называют многокаскадные усилители постоянного тока с дифференциальным входным каскадом, большим усилением и несимметричным выходом, предназначенные для выполнения различных операций над аналоговыми величинами при работе с глубокой отрицательной ОС. Первоначально эти усилители предназначались для выполнения математических операций (сложение, вычитание, умножение, деление, дифференцирование и т.д.) над непрерывными электрическими сигналами в аналоговых вычислительных машинах. Первые ОУ строились на электронных лампах, работали с высокими напряжениями (до ± 300 В), имели большие размеры и стоимость. В начале 60-х годов ОУ стали серийно выпускаться в виде интегральных микросхем. Они имеют малые размеры, низкую стоимость, высокую надежность, и область применения их необычайно широко раздвинулась за те границы, которые предвидели их первые разработчики. ОУ применяются в системах телекоммуникации, вычислительной технике, в управлении процессами производства и др. При этом ОУ остается очень хорошим усилителем постоянного тока с большим коэффициентом усиления.

11.3. Параметры операционных усилителей

Так как ОУ является универсальным устройством, то для описания его свойств используется большое число параметров.

1. Коэффициент усиления K равен отношению выходного напряжения к вызвавшему это приращение дифференциальному входному сигналу при отсутствии обратной связи (составляет $10^3 \dots 10^7$) и определяется при холостом ходе на выходе: $K = U_{\text{вых}} / U_{\text{вх.д.}}$.

2. Напряжение смещения нуля $U_{\text{см}}$ показывает, какое напряжение необходимо подать на вход ОУ для того, чтобы на выходе получить $U_{\text{вых}} = 0$ (составляет $0,5 \dots 0,15$ мВ). Это является следствием неточного согласования напряжений эмиттер — база входных транзисторов.

3. Входной ток $I_{\text{вх}}$ определяется нормальным режимом работы входного дифференциального каскада на биполярных транзисторах. Это ток базы входного транзистора ДУ. Если в дифференциальном каскаде используются полевые МДП-транзисторы, то это токи утечек.

При подключении ко входам ОУ источников сигнала с разными внутренними сопротивлениями создаются различные паде-

ния напряжений на этих сопротивлениях токами смещения. Появившийся дифференциальный сигнал изменяет входное напряжение. Для его уменьшения сопротивления источников сигнала должны быть одинаковы.

4. Разность входных токов $\Delta I_{\text{вх}}$ равна разности значений токов, протекающих через входы ОУ при заданном значении выходного напряжения и составляет 0,1...200 нА.

5. Входное сопротивление $R_{\text{вх}}$ (сопротивление между входными выводами) равно отношению приращения входного напряжения к приращению входного тока на заданной частоте сигнала. Оно определяется для области низких частот. В зависимости от характера подаваемого сигнала входное сопротивление бывает дифференциальное (для дифференциального сигнала) и синфазное (для синфазного). Дифференциальное входное сопротивление — это полное входное сопротивление со стороны любого входа, когда другой вход соединен с общим выводом, составляет десятки кОм — сотни МОм. Такое большое $R_{\text{вх}}$ получается за счет входного ДУ и стабильного источника постоянного напряжения. Синфазное входное сопротивление — это сопротивление между замкнутыми выводами входов и землей. Оно характеризуется изменением среднего входного тока при приложении ко входам синфазного сигнала и на несколько порядков выше $R_{\text{вх}} \text{ диф}$.

6. Коэффициент ослабления синфазного сигнала $K_{\text{осл сф}}$ определяется как отношение напряжения синфазного сигнала, подаваемого на оба входа, к дифференциальному входному напряжению, вызывающему такое же значение выходного напряжения. Коэффициент ослабления показывает, во сколько раз коэффициент усиления дифференциального сигнала больше коэффициента усиления синфазного входного сигнала, и составляет 60...120 дБ:

$$K_{\text{осл}} = \frac{K_{\text{диф}}}{K_{\text{сф}}}.$$

С ростом коэффициента ослабления синфазного сигнала точнее можно выделить дифференциальный входной сигнал на фоне синфазной помехи, тем выше качество ОУ. Измерения проводят в диапазоне низких частот.

7. Выходное сопротивление $R_{\text{вых}}$ определяется отношением приращения выходного напряжения к приращению активной составляющей выходного тока при заданном значении частоты сигнала и составляет единицы-сотни Ом.

8. Температурный дрейф напряжения смещения равен отношению максимального изменения напряжения смещения к вызвавшему его изменению температуры и оценивается в мкВ/град:

$$\alpha_{\text{см}} = \frac{\Delta U_{\text{см}}}{\Delta T}.$$

Температурные дрейфы напряжения смещения и входных токов являются причиной температурных погрешностей устройств с ОУ.

9. Коэффициент влияния нестабильности источника питания на выходное напряжение показывает изменение выходного напряжения при изменении напряжений питаний на 1 В и оценивается в мкВ/В.

10. Максимальное выходное напряжение $U_{\text{вых макс}}$ определяется предельным значением выходного напряжения ОУ при заданном сопротивлении нагрузки и напряжении входного сигнала, обеспечивающем стабильную работу ОУ и искажения, не превышающие заданного значения. $U_{\text{вых макс}}$ на 1...5 В ниже напряжения питания.

11. Максимальный выходной ток $I_{\text{вых макс}}$ ограничивается допустимым коллекторным током выходного каскада ОУ.

12. Потребляемая мощность — мощность, рассеиваемая ОУ при отключенной нагрузке.

13. Частота единичного усиления f_1 — это частота входного сигнала, при которой коэффициент усиления ОУ равен 1: $|K(f_1)| = 1$. У интегральных ОУ частота единичного усиления имеет предельное значение 1000 МГц. Выходное напряжение на этой частоте ниже, чем для постоянного тока, примерно в 30 раз.

14. Частота среза f_c ОУ — частота, на которой коэффициент усиления снижается в $\sqrt{2}$ раз. Она оценивает полосу пропускания ОУ и составляет десятки МГц.

15. Максимальная скорость нарастания выходного напряжения $V_{\text{макс}}$ определяется наибольшей скоростью изменения выходного напряжения ОУ при действии на входе импульса прямоугольной формы с амплитудой, равной максимальному значению входного напряжения, и лежит в пределах 0,1...100 В/мкс. При воздействии максимального входного напряжения выходной каскад ОУ попадает в область насыщения по обеим полярностям. Этот параметр указывается для широкополосных и импульсных устройств на основе ОУ и приводит к наличию фронтов выходного сигнала с конечными значениями длительности. Он характеризует быстродействие ОУ в режиме большого сигнала.

16. Время установления выходного напряжения $t_{\text{уст}}$ (время затухания переходного процесса) — это время, необходимое для возвращения усилителя из состояния насыщения по выходу в линейный режим.

Это время, в течение которого после скачка входного напряжения выходное напряжение отличается от установившегося

значения на величину допустимой относительной погрешности $\delta U_{\text{вых}}$. За время $t_{\text{уст}}$ выходное напряжение ОУ при воздействии входного напряжения прямоугольной формы изменяется от уровня 0,1 до уровня 0,9 установившегося значения.

17. Напряжение шумов, приведенное ко входу, определяется действующим значением напряжения на выходе усилителя при нулевом входном сигнале и нулевом сопротивлении источника сигнала, деленным на коэффициент усиления ОУ. Спектральная плотность шумов оценивается как корень квадратный из квадрата приведенного напряжения шума, деленного на частоту, в которой выполнено измерение напряжения шума. Размерность данного параметра $\text{мВ}/\sqrt{\text{Гц}}$. В технических условиях на ОУ иногда задают коэффициент шума, дБ, определяемый как отношение приведенной мощности шума усилителя, работающего от источника с внутренним сопротивлением R_{Γ} , к мощности шума активного сопротивления:

$$K_{\text{ш}} = 10 \lg \frac{U_{m \text{ вх}}^2}{4kTR_{\Gamma}}; \quad (11.6)$$

$$U_{m \text{ вх}} = \sqrt{\frac{U_{\text{ш}}^2 + I_{\text{ш}}^2 R_{\Gamma}}{\Delta f} + 4kTR_{\Gamma}},$$

где $U_{\text{ш}}$ — приведенное напряжение шумов при $R_{\Gamma} = 0$; $4kTR_{\Gamma}$ — спектральная плотность теплового шума резистора.

Требования, предъявляемые к параметрам ОУ, зависят от выполняемых им функций. Желательно во всех практических случаях уменьшить погрешность выполняемых операций, повысить надежность, быстродействие. Одновременное улучшение всех параметров выдвигает противоречивые требования к схеме и ее изготовлению. Все это объясняется большим разнообразием ОУ, у которых оптимизированы лишь конкретные параметры за счет ухудшения других. Так, в измерительной аппаратуре используются прецизионные ОУ, обладающие большим коэффициентом усиления, большим входным сопротивлением, малым напряжением смещения нуля и малыми шумами. А быстродействующие ОУ должны обладать большой скоростью нарастания выходного напряжения, большой полосой пропускания и малым временем установления выходного напряжения. Такие ОУ нашли применение в импульсных и широкополосных усилительных устройствах и в устройствах аналого-цифровых преобразователей.

Для создания компараторов, которые служат для сравнения мгновенных значений двух напряжений, используются скоростные ОУ, работающие в режиме переключения.

11.4. Амплитудно- и фазочастотные характеристики ОУ

Частотные свойства ОУ описываются его амплитудно-частотной характеристикой. Хотя коэффициент усиления каждого усилителя в некоторой полосе частот почти постоянен, однако ни один усилитель не имеет постоянного усиления во всем частотном диапазоне. В связи с этим амплитудно-частотная характеристика операционного усилителя определяет устойчивость работы всего устройства. Так как все каскады операционного усилителя имеют гальваническую связь, то АЧХ ОУ не имеет спада коэффициента усиления в диапазоне низких частот, а только в диапазоне высоких частот. Этот спад обусловлен наличием распределенной емкости монтажа усилителя и емкости переходов транзисторов. С ростом частоты емкостное сопротивление ОУ падает, возникает емкостная составляющая сопротивления сигнала, что приводит к уменьшению переменного сигнала в нагрузке и коэффициента усиления. Коэффициент усиления операционного усилителя на низких и средних частотах определяется следующим выражением:

$$K_U = \frac{K_{U\text{ ОУ}}}{\sqrt{1 + \left(\frac{f}{f_c}\right)^2}}, \quad (11.7)$$

где $K_{U\text{ ОУ}}$ — коэффициент усиления ОУ без обратной связи на низких частотах; f — рабочая частота; f_c — частота среза (сопряжения, граничная), на которой коэффициент усиления уменьшается в $\sqrt{2}$ раз или на 3 дБ. Если $R_H \gg R_{\text{вых}}$, то $f_c = \frac{1}{2\pi R_{\text{вых}} C}$,

где C — сумма паразитной емкости монтажа и емкости переходов транзисторов.

Для удобства, наглядности и компактности при построении АЧХ коэффициент усиления измеряют в децибелах, а частоту откладывают в логарифмическом масштабе. Такую амплитудно-частотную характеристику операционного усилителя принято называть логарифмической (ЛАЧХ), а выражение (11.7) для ЛАЧХ представляется в виде

$$K_U = 20 \lg K_{U\text{ ОУ}} - 20 \lg \sqrt{1 + \left(\frac{f}{f_c}\right)^2}. \quad (11.8)$$

В диапазоне низких и средних частот ЛАЧХ представляет собой прямую линию, параллельную оси частот. С ростом частоты входного сигнала коэффициент усиления падает, начинает проявляться влияние паразитной емкости. Уменьшение коэффициента

усиления с ростом частоты называют спадом. Спад принято выражать в децибелах на октаву или в децибелах на декаду. Октавой называется изменение (увеличение или уменьшение) частоты в 2 раза. Декадой называется десятикратное увеличение или уменьшение частоты.

Рассмотрим спад ЛАЧХ при изменении частоты в высокочастотном диапазоне, причем $f_2 > f_1 > f_c$. Изменение коэффициента усиления будет равно:

$$\begin{aligned} \Delta K_U &= K_U(f_2) - K_U(f_1) = 20 \lg K_{U \text{ оу}} - 20 \lg \frac{f_2}{f_c} - \\ &- \left(20 \lg K_{U \text{ оу}} - 20 \lg \frac{f_1}{f_c} \right) = 20 \lg \frac{f_1}{f_c} - 20 \lg \frac{f_2}{f_c} = 20 \lg \frac{f_1}{f_2}. \end{aligned} \quad (11.9)$$

Если $f_2 = 10f_1$, то $\Delta K_U = 20 \lg(0,1) = -20$ дБ. Следовательно, коэффициент усиления уменьшается на 20 дБ, т.е. в 10 раз. При $f_2 = 2f_1$ имеем $\Delta K_U = 20 \lg(1/2) = -6$ дБ.

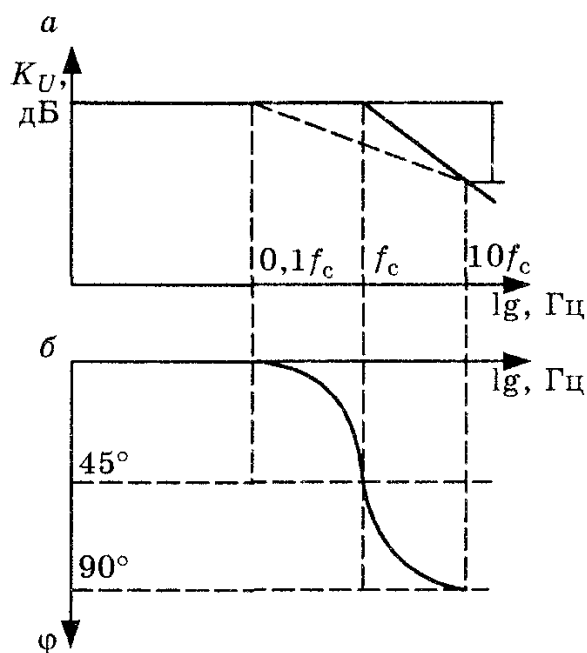


Рис.11.4. Логарифмические амплитудно-частотная (а) и фазочастотная (б) характеристики

Таким образом, спад 20 дБ/дек соответствует спаду коэффициента усиления 6 дБ/октаву. На рис.11.4 представлена ЛАЧХ, соответствующая функции (11.9). Реальная ЛАЧХ операционного усилителя (штриховая линия) несколько отличается от теоретической характеристики. Разница между ними на частоте среза составляет около 3 дБ. Однако для удобства анализа частотных свойств операционного усилителя аппроксимируют амплитудно-частотную характеристику прямолинейными отрезками. Кусочно-линейную аппроксимацию амплитудно- и фазочастотных характеристик называют диаграммами Боде.

Фазочастотная характеристика, соответствующая функции (11.7), описывается выражением

$$\varphi = -\arctg \frac{f}{f_c} \quad (11.10)$$

и представлена на рис.11.4, б. Она представляет зависимость от частоты фазового сдвига выходного сигнала относительно входного. Для построения ФЧХ используется логарифмический масштаб

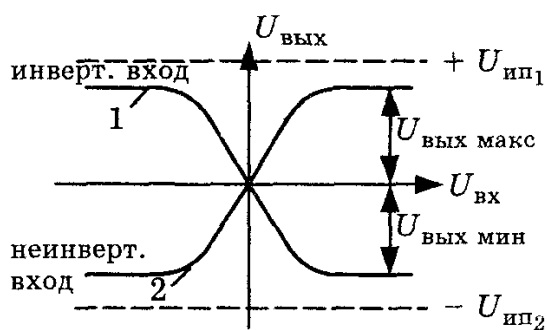


Рис.11.5. Передаточная характеристика операционного усилителя

тирующему входу (рис.11.5). Режимам открытого или закрытого выходного каскада ОУ соответствуют горизонтальные участки характеристики $U_{\text{ВЫХ мин}}$ и $U_{\text{ВЫХ макс}}$, близкие к напряжению источников питания. Наклонный участок кривых соответствует зависимости $U_{\text{ВЫХ}} = f(U_{\text{ВХ}})$, угол наклона соответствует коэффициенту усиления по напряжению.

11.5. Устройство операционных усилителей

Современные ОУ выполняются трех- или двухкаскадными, ибо однокаскадный усилитель не позволяет получить большой коэффициент усиления. Входным каскадом ОУ служит дифференциальный каскад с большим коэффициентом усиления паразитного сигнала, сравнительно большим входным сопротивлением и сильным ослаблением синфазного сигнала, а также он должен быть малочувствительным к изменению напряжения источника питания, температуры и других дестабилизирующих факторов.

Промежуточный каскад осуществляет усиление напряжения и тока ОУ, является согласующим устройством между входным и оконечным каскадами и уменьшает напряжение покоя на выходе ОУ до нуля. А так как ОУ является усилителем с непосредственной связью, то постоянная составляющая передается с увеличением от входа к выходу и промежуточный каскад уменьшает ее до нуля. В промежуточных каскадах для увеличения коэффициента усиления по напряжению часто используются динамические нагрузки, причем каскады могут строиться как по симметричной, так и по несимметричной схеме. Оконечный каскад ОУ должен обладать сравнительно большим входным сопротивлением, чтобы не нагружать промежуточный каскад, и малым выходным сопротивлением. Ток и напряжение оконечного каскада должны быть такой величины, чтобы питать предполагаемую нагрузку. Выполнить требования, предъявляемые к оконечным каскадам ОУ, можно только с помощью эмиттерных или истоко-

по оси частот. Реальная ЛФЧХ отличается от аппроксимированной незначительно и максимальная погрешность составляет не более 6° . На частоте среза фазовый сдвиг составляет 45° , а на частоте $10f_c$ (единичного усиления) сдвиг не превышает 90° .

Амплитудные (передаточные) характеристики ОУ представляют собой две кривые, соответствующие инвертирующему и неинвер-

вых повторителей. Однотактные эмиттерные и истоковые повторители имеют низкий КПД, что приводит к значительному выделению теплоты в транзисторе. В связи с этим в оконечных каскадах преимущественно применяются двухтактные эмиттерные или истоковые повторители, выполненные на комплементарной паре транзисторов, работающих в режимах AB или B . Тем самым удастся уменьшить потери в транзисторе и повысить КПД оконечного каскада.

По схемотехническому исполнению ОУ подразделяются на устройства прямого усиления и устройства с преобразованием спектра частот усиливаемого сигнала, основанного на преобразовании медленно изменяющегося напряжения в переменное напряжение основной частоты. Поскольку в устройствах современной электроники в основном применяются ОУ без преобразования сигнала, то они и будут в дальнейшем рассматриваться.

По применению ОУ классифицируются на:

ОУ общего применения, предназначенные для использования в аппаратуре, имеющей суммарную погрешность на уровне 1%. Характеристики ОУ удовлетворяют требованиям к такому классу устройств. У них полностью отсутствуют или имеется малое число дополнительных внешних компонентов, частота единичного усиления невысока (порядка 1 МГц);

прецизионные ОУ, обладающие малым напряжением смещения нуля, малыми шумами, большим коэффициентом подавления синфазного сигнала и большим коэффициентом усиления при отсутствии цепи ОС;

микромощные ОУ, характеризующиеся малым потреблением мощности от источников питания;

быстродействующие ОУ с высокими значениями частоты единичного усиления (порядка 10 МГц) и скорости нарастания выходного напряжения.

По принципу действия ОУ сходен с обычным усилителем. Он предназначен для усиления напряжения или мощности входного сигнала.

Однако ОУ специально создан для использования в схемах с глубокой ОС так, чтобы параметры устройства преимущественно определялись параметрами цепи ОС, а сам ОУ должен быть функционально незаменим. Такой ОУ по своим свойствам приближается к идеальному.

Идеальный ОУ описывается следующими параметрами: бесконечными коэффициентом усиления, входным сопротивлением, полосой пропускания, скоростью нарастания выходного напряжения, коэффициентом ослабления синфазного сигнала, быстродействием и нулевыми выходным сопротивлением, напряжением смещения, разностью входных токов, нестабильностью уровня выходного напряжения, температурным дрейфом входного тока.

На практике ни один из параметров идеального ОУ не может быть реализован, однако к этому можно приблизиться с достаточной точностью. В частности, интегральный ОУ — это усилитель напряжения. Согласно терминологии, принятой в теории цепей, его обозначение — источник напряжения, управляемый напряжением (ИНУН).

На практике в большинстве случаев операционный усилитель используется с обратной связью. Применение отрицательной обратной связи позволяет увеличить входное сопротивление $R_{вх}$, уменьшить $R_{вых}$, уменьшить искажения и увеличить стабильность и точность, с которой задается коэффициент усиления.

Если ОУ охвачен положительной обратной связью, то может возникнуть самовозбуждение автоколебаний. Усилитель превращается в генератор, и все параметры ОУ ухудшаются по сравнению с ОУ с ООС.

В электрических схемах ОУ обозначается прямоугольником, в верхней части которого изображается равносторонний треугольник, указывающий направление передачи сигнала. Оба входа ОУ располагаются с левой, а выход с правой стороны прямоугольника.

Инвертирующий вход обозначается кружочком или знаком минус, неинвертирующий — знаком плюс.

Практическое использование ОУ часто не требует знания внутренней структуры усилителя. Изучение принципа действия основных функциональных и схемотехнических особенностей узлов позволяет определить предельные технические возможности ОУ и корректировать его характеристики и параметры с помощью внешних устройств.

Внутреннюю структуру ОУ рассмотрим на примере ОУ общего применения.

11.6. ОУ общего применения

Для большинства современных интегральных ОУ в качестве базовой модели можно рассматривать операционный усилитель К140УД7, принципиальная схема которого представлена на рис.11.6. По формам АЧХ и ФЧХ он близок к двухкаскадному усилителю.

Входной дифференциальный каскад с симметричным входом и несимметричным выходом собран на транзисторах $VT_1...VT_8$. Работа его описана при рассмотрении дифференциальных каскадов с активной нагрузкой.

Промежуточный каскад выполнен на транзисторах $VT_{13}...VT_{15}$. С несимметричного выхода ДУ (коллектор транзистора VT_8) сигнал поступает на базу транзистора VT_{13} , включенного по схеме с ОК, высокое входное сопротивление схемы не нагружает выход ДУ. Сигнал с выхода эмиттерного повторителя посту-

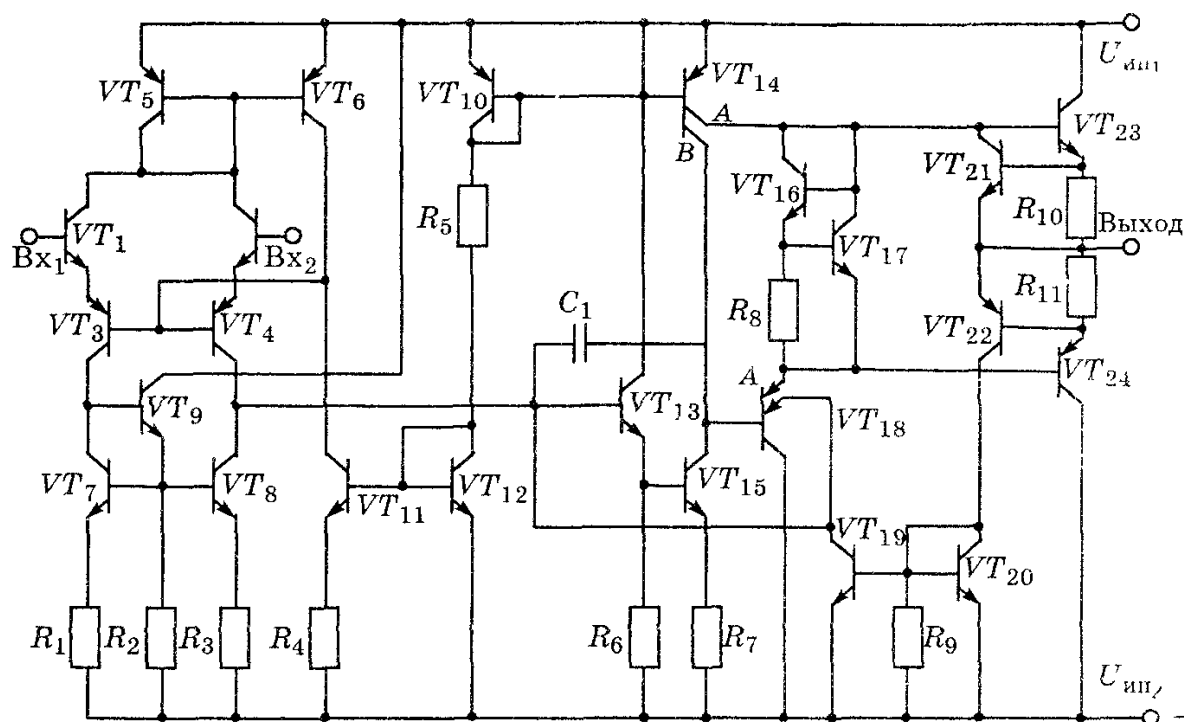


Рис.11.6. Принципиальная электрическая схема операционного усилителя серии К140УД7

пает на вход усилительного каскада транзистора VT_{15} , включенного по схеме с ОЭ, с динамической нагрузкой двухколлекторного $p-n-p$ транзистора VT_{14} , для этого используется один из его коллекторов В. Рабочий режим транзистора VT_{14} задается транзистором VT_{10} в диодном включении. За счет динамической нагрузки промежуточный каскад обеспечивает высокое усиление по напряжению.

Для устойчивой работы в диапазоне рабочих частот используется внутренняя коррекция, роль которой выполняет корректирующий конденсатор C_1 , включенный в цепь местной обратной связи промежуточного каскада. Возникающая при этом местная ОС изменяет работу ОУ на высоких частотах: происходит заметное увеличение входной емкости промежуточного каскада. При расчете частоты среза входного сигнала можно считать, что емкость обратной связи C_1 ведет себя как конденсатор емкостью $C_1(1 + K_U)$, подключенный между входом и землей. Эффективное увеличение емкости C_1 называют эффектом Миллера. ОС одновременно уменьшает выходное сопротивление промежуточного каскада.

Эмиттерный повторитель, собранный на транзисторе VT_{18} (эмиттер А) с динамической нагрузкой (транзистор VT_{14} , коллектор А), не снижает усиление промежуточного каскада. Режим работы VT_{14} задается транзистором VT_{10} по принципу токового зер-

ная схема которого представлена на рис.11.7. Дифференциальный каскад построен на полевых транзисторах VT_1 и VT_2 с каналом n -типа. Активной нагрузкой этих транзисторов служат коллекторные цепи транзисторов VT_3 и VT_4 . Данная нагрузка задает одинаковые токи стоков, что приводит к уменьшению синфазной составляющей и температурного дрейфа каскада. Для стабилизации тока в истоковой цепи дифференциального каскада и уменьшения разброса параметров, характерного для полевых транзисторов, включен источник стабильного тока на биполярных транзисторах VT_6 , VT_7 , который обеспечивает автоматическую регулировку тока стока транзисторов VT_1 и VT_2 .

Транзистор VT_5 задает уровень смещения на транзисторы VT_3 и VT_4 , а также служит повторителем коллекторного напряжения транзистора VT_3 на базе транзистора VT_4 . Каскад на транзисторе VT_4 инвертирует этот сигнал, и на коллекторе его получается сумма сигналов, существующих между коллекторными цепями транзисторов VT_3 и VT_4 , в связи с чем дифференциальный выход преобразуется в несимметричный. Каскад на транзисторах VT_3 и VT_4 является источником тока, а совместно с повторителем на транзисторе VT_5 его называют токовым инвертором. Сигнал с несимметричного выхода дифференциального каскада поступает на вход каскада промежуточного усиления, собранного на транзисторе VT_{10} по схеме с ОЭ. Нагрузкой данного каскада является большое динамическое сопротивление источника стабильного тока, собранного на транзисторе VT_8 , за счет чего достигается большой коэффициент усиления. Выходной каскад собран на комплементарных транзисторах VT_{14} и VT_{18} , работающих в режиме класса AB . Смещение на базах выходных транзисторов осуществляется источником опорного напряжения на транзисторах VT_{11} и VT_{12} .

Защита выходного каскада от перегрузки и короткого замыкания осуществляется транзисторами VT_{16} и VT_{17} . Работает схема аналогично ОУ К140УД7.

11.7. Инвертирующий усилитель

Возможности ОУ как основы аналоговой схемотехники определяются многообразием вариантов его использования в аналоговых устройствах с цепями ООС. Высокий коэффициент усиления по напряжению K_U , которым обладает ОУ без обратной связи, делает затруднительным использование ОУ в линейных (без искажений) схемах.

Постоянное дифференциальное входное напряжение, возникающее из-за асимметрии входного каскада или нестабильности элементов входной цепи, может вызвать у ОУ, имеющего боль

шой коэффициент усиления, смещение или сдвиг постоянного выходного напряжения с нуля до предельного значения $U_{\text{вых}}$. Операционный усилитель при этом может перейти в режим насыщения, устройство теряет усилительные свойства. Выпускаемые промышленностью ОУ имеют разброс коэффициента усиления, который зависит как от температуры, так и от напряжения источников питания. В связи с этим ОУ всегда используются с глубокой внешней обратной связью, чаще других применяется параллельная ОС по напряжению, что обеспечивает получение требуемой стабильности нуля выходного напряжения и коэффициента усиления.

Операционные усилители используются в качестве инвертирующих и неинвертирующих усилителей, повторителей напряжения, интегрирующих и дифференцирующих, коммутирующих устройств, а также для создания аналого-цифровых, цифроаналоговых преобразователей, активных фильтров и других устройств.

Принципиальная схема инвертирующего усилителя без цепей электропитания и частотной коррекции показана на рис.11.8, а. Входной сигнал подан на инвертирующий вход, поэтому выходное напряжение находится в противофазе с входным. Резистор R_1 включает также внутреннее сопротивление R_r источника сигнала E_r . Неинвертирующий вход соединен с общей шиной (землей) через резистор R_2 . Так как усиление ОУ очень велико, то с небольшой ошибкой можно считать такую модель идеальной и в ней выполняются следующие условия $K_U \rightarrow \infty$, $K_I \rightarrow \infty$, где K_U и K_I — коэффициенты усиления по напряжению и току без обратной связи. По цепи резистора R_{oc} выходной сигнал поступает на вход усилителя в противофазе со входным, и ОУ охвачен параллельной отрицательной обратной связью по напряжению. Поэтому коэффициент усиления по напряжению ОУ определяется соотношением

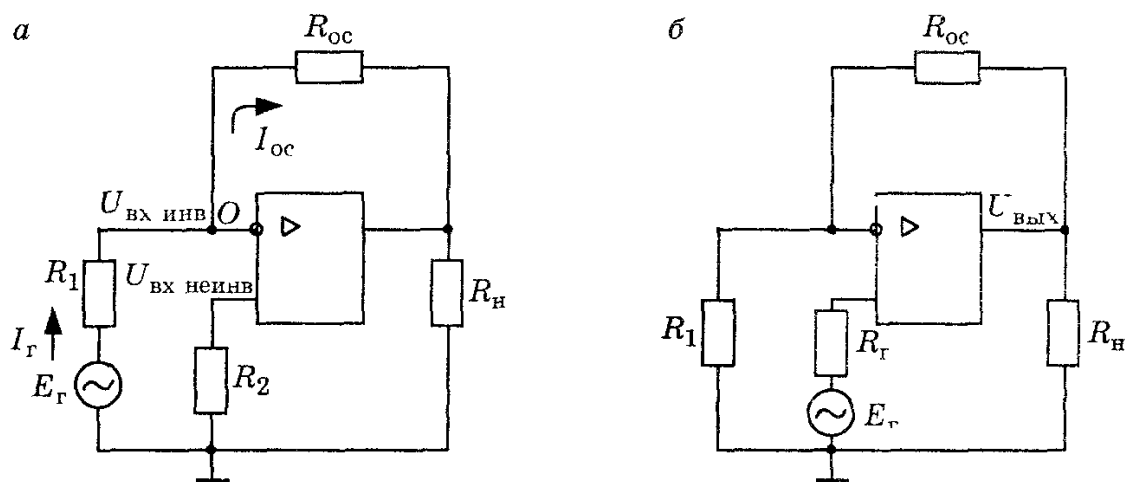


Рис.11.8. Практическая схема инвертирующего (а) и неинвертирующего (б) операционных усилителей

$$U_{\text{вых}} = K_U (U_{\text{вх инв}} - U_{\text{вх неинв}}). \quad (11.11)$$

Поскольку выходное напряжение $U_{\text{вых}}$ ограничено источником питания, а коэффициент усиления K_U имеет очень большое значение, то разность напряжений на инвертирующем и неинвертирующем входах должна быть очень малой. В противном случае ОУ будет заходить в область насыщения, что приведет к ограничению положительного и отрицательного значений его выходного напряжения. В связи с этим потенциал на инвертирующем входе (точка O) близок к нулю. Точку O принято называть «кажущейся землей» или «точкой виртуального заземления». Виртуальное заземление означает, что напряжения на входах ОУ практически одинаковы, т.е. $U_{\text{вх инв}} \approx U_{\text{вх неинв}}$. А так как входное сопротивление ОУ имеет очень высокое значение, то входной ток ОУ практически отсутствует. Поэтому ток I_{Γ} , протекающий через резистор R_1 , также должен протекать и через $R_{\text{ос}}$: $I_{\Gamma} = I_{\text{ос}}$. Коэффициент усиления по напряжению для данной схемы легко рассчитать с помощью понятия виртуального заземления:

$$K_{U \text{ инв}} = \frac{U_{\text{вых}}}{E_{\Gamma}} = - \frac{I_{\text{ос}} R_{\text{ос}}}{I_{\Gamma} R_1} = - \frac{R_{\text{ос}}}{R_1}. \quad (11.12)$$

Уравнение (11.12) показывает, что коэффициент усиления инвертирующего усилителя определяется только сопротивлением резисторов и не зависит от характеристик и параметров самого ОУ. Знак «минус» в (11.12) указывает на инвертирование сигнала.

Для реального ОУ необходимо учитывать входной ток самого ОУ $I_{\text{вх}}$, т.е. $I_{\Gamma} = I_{\text{ос}} + I_{\text{вх}}$. Однако, чем больше $K_{U \text{ ОУ}}$ и $R_{\text{вх ОУ}}$ операционного усилителя, тем меньше влияние $I_{\text{вх}}$ и на практике можно пользоваться выражением (11.12) с допустимой погрешностью.

Входное сопротивление инвертирующего усилителя на операционном усилителе $R_{\text{вх инв}}$ имеет относительно небольшое значение ввиду сильного влияния параллельной ООС по напряжению:

$$R_{\text{вх инв}} = R_1 + \left(\frac{R_{\text{ос}}}{K_{U \text{ ОУ}}} + 1 \right) \parallel R_{\text{вх ОУ}} \approx R_1. \quad (11.13)$$

Анализ выражения (11.13) показывает, что при большом коэффициенте усиления $K_{U \text{ ОУ}}$ входное сопротивление инвертирующего усилителя определяется внешним резистором R_1 , сопротивление которого на практике равно или меньше 10 кОм. Выбрать большим R_1 нельзя, ибо в соответствии с выражением (11.12) необходимо увеличивать $R_{\text{ос}}$. При высокоомных R_1 , $R_{\text{ос}}$, $R_{\text{вх ОУ}}$ инвертирующий усилитель становится неустойчивым

из-за влияния входной емкости ОУ. Выходное сопротивление инвертирующего усилителя невелико и определяется как небольшим $R_{\text{вых ОУ}}$, так и глубокой ООС по напряжению:

$$R_{\text{вых}} = \frac{R_{\text{вых ОУ}} (1 + R_{\text{ос}} / R_1)}{R_{\text{У ОУ}}}. \quad (11.14)$$

Анализ выражения (11.12) показывает, что изменять величину коэффициента усиления можно с помощью резисторов $R_{\text{ос}}$ и R_1 . Однако сопротивление резистора R_1 определяет входное сопротивление инвертирующего усилителя, поэтому изменять коэффициент усиления можно только с помощью резистора $R_{\text{ос}}$. Если выбрать $R_1 = R_{\text{ос}}$, то коэффициент усиления будет равен 1. Такой усилитель на ОУ принято называть инвертирующим повторителем напряжения (инвертором сигнала).

11.8. Неинвертирующий усилитель

В этом усилителе входной сигнал подается на неинвертирующий вход операционного усилителя, а на инвертирующий вход подается сигнал обратной связи через делитель R_1 , $R_{\text{ос}}$. Усилитель охвачен последовательной ООС по напряжению. Принципиальная схема неинвертирующего усилителя приведена на рис. 11.8, б.

Напряжение обратной связи, снимаемое с делителя R_1 , $R_{\text{ос}}$, пропорционально выходному напряжению усилителя:

$$U_{\text{ос}} = U_{\text{вых}} \frac{R_1}{R_1 + R_{\text{ос}}}. \quad (11.15)$$

Сопротивление $R_1 + R_{\text{ос}}$ необходимо выбирать таким, чтобы общий ток нагрузки с учетом этого сопротивления не превышал максимального выходного тока усилителя. Поскольку $U_{\text{вх}}$ и $U_{\text{ос}}$ подаются на разные входы операционного усилителя, то для идеального ОУ $U_{\text{вх}} = U_{\text{ос}}$ и коэффициент усиления неинвертирующего усилителя по напряжению равен

$$K_{U \text{ неинв}} = \frac{U_{\text{вых}}}{U_{\text{вх}}} = \frac{R_1 + R_{\text{ос}}}{R_1} = 1 + \frac{R_{\text{ос}}}{R_1}. \quad (11.16)$$

Коэффициент усиления инвертирующего усилителя меньше, чем неинвертирующего, при одинаковых значениях R_1 , $R_{\text{ос}}$ и глубине обратной связи. Это различие обусловлено тем, что в инвертирующем усилителе входное напряжение дополнительно ослабляется делителем R_1 , $R_{\text{ос}}$.

За счет глубокой последовательной ООС, охватывающей усилитель, и большого входного сопротивления операционного

усилителя $R_{вх\text{ }ou}$ входное сопротивление неинвертирующего усилителя велико и определяется следующим выражением:

$$R_{вх\text{ неинв}} = \frac{R_{вх\text{ }ou} K_{U\text{ }ou}}{K_{U\text{ неинв}}} . \quad (11.17)$$

Его анализ показывает, что с уменьшением коэффициента усиления $K_{U\text{ неинв}}$ входное сопротивление неинвертирующего усилителя возрастает и может составлять единицы-десятки ГОм.

Благодаря глубокой отрицательной обратной связи по напряжению и при одинаковой ее глубине выходное сопротивление в неинвертирующем и инвертирующем усилителях мало и не превышает десятков Ом.

При увеличении глубины ООС в неинвертирующем усилителе коэффициент усиления $K_{U\text{ неинв}}$ уменьшается и при 100 %

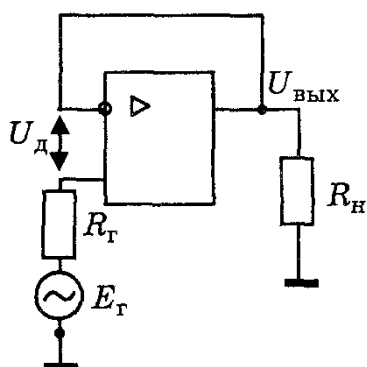


Рис.11.9. Повторитель напряжения на базе неинвертирующего усилителя

ООС стремится к единице. Неинвертирующий усилитель становится повторителем напряжения. Он выполняет те же функции согласующего каскада, что эмиттерный и истоковый повторители.

Так как в повторителе напряжения все выходное напряжение должно поступать на вход, то необходимость в резисторах R_{oc} и R_1 отпадает (рис.11.9). На основании закона Кирхгофа для входной цепи можно записать

$$U_{вх} + U_d = U_{вых} , \quad (11.18)$$

а так как выходное напряжение в свою очередь связано с U_d зависимостью $U_{вых} = K_{U\text{ }ou} U_d$, то выражение (11.18) преобразуется к виду

$$U_{вх} + \frac{U_{вых}}{K_{U\text{ }ou}} = U_{вых} .$$

Ввиду того что $K_{U\text{ }ou}$ очень велико, U_d стремится к нулю, в результате чего $U_{вх} = U_{вых}$. Учитывая, что $U_{вх}$ подается на неинвертирующий вход, сигнал на выходе совпадает по фазе и амплитуде с входным.

Входное сопротивление повторителя рассчитывается по формуле (11.17) при $K_{U\text{ неинв}} = 1$ и достигает значения сотен тысяч МОм. Выходное же сопротивление очень мало (доли Ома). В связи с этим повторитель напряжения является почти идеальным согласующим или буферным каскадом.

Инвертирующий и неинвертирующий усилители широко применяются в качестве высокостабильных усилителей различного назначения.

11.9. Суммирующие схемы

11.9.1. Инвертирующий сумматор

К суммирующим схемам относятся сумматоры и схемы вычитания. Эти схемы используются для решения алгебраических уравнений и в устройствах аналоговой обработки сигналов. Сумматором

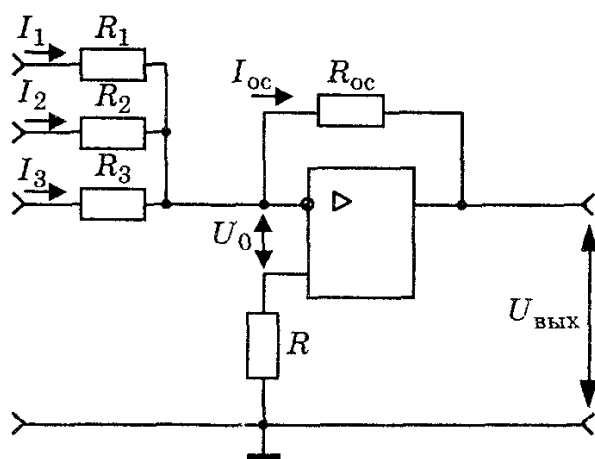


Рис.11.10. Практическая схема инвертирующего сумматора

называется устройство, на выходе которого сигналы, подаваемые на его входы, суммируются. Сумматоры строятся с использованием инвертирующих и неинвертирующих усилителей.

Схема инвертирующего сумматора с тремя входными сигналами приведена на рис.11.10. Для простоты рассуждений принимаем, что $R_1 = R_2 = R_3 = R_{oc}$. Поскольку у идеального ОУ $K_U \rightarrow \infty$,

$R_{вх} \rightarrow \infty$, а ток смещения очень мал по сравнению с током обратной связи, то, согласно закону Кирхгофа,

$$I_1 + I_2 + I_3 = I_{oc}. \quad (11.19)$$

Вследствие того что инвертирующий вход имеет практически нулевой потенциал, в нем отсутствует взаимное влияние входных сигналов. Выражение (11.19) может быть представлено в виде

$$I_1 = \frac{U_1}{R_1}; \quad I_2 = \frac{U_2}{R_2}; \quad I_3 = \frac{U_3}{R_3}; \quad I_{oc} = -\frac{U_{вых}}{R_{oc}};$$

$$U_{вых} = -\left(U_1 \frac{R_{oc}}{R_1} + U_2 \frac{R_{oc}}{R_2} + U_3 \frac{R_{oc}}{R_3} \right) \quad (11.20)$$

и при $R_{oc} = R_1 = R_2 = R_3$ $U_{вых} = -(U_1 + U_2 + U_3)$.

Следовательно, на выходе получается инвертированная сумма входных напряжений. Если $R_1 \neq R_2 \neq R_3$, то на выходе получается сумма (11.20) с различными масштабными коэффициентами. Инвертирующий сумматор объединяет в себе функции сумматора и усилителя при сохранении простоты схемы. Резистор R служит для компенсации сдвига нуля на выходе ОУ, вызванного временными и температурными колебаниями входного тока. Сопротивление R выбирают такой величины, чтобы эквивалентные сопротивления, подключенные к входам ОУ, были одинаковы: $R = R_{oc} \| R_1 \| R_2 \| R_3$.

11.9.2. Неинвертирующий сумматор

Схема неинвертирующего сумматора, который строится на базе неинвертирующего усилителя, приведена на рис.11.11. Так как при $U_0 = 0$ напряжения на инвертирующем и неинвертирующем входах равны, то

$$U_{\text{н}} = \frac{R}{R + R_{\text{ос}}} U_{\text{вых}}. \quad (11.21)$$

Учитывая, что $R_{\text{вх ОУ}}$ по неинвертирующему входу очень велико, входной ток равен 0. Согласно закону Кирхгофа, можно записать:

$$\frac{U_1 - U_{\text{н}}}{R} + \frac{U_2 - U_{\text{н}}}{R} + \frac{U_3 - U_{\text{н}}}{R} = 0. \quad (11.22)$$

Отсюда
$$U_1 + U_2 + U_3 = n \frac{R}{R + R_{\text{ос}}} U_{\text{вых}},$$

где n — число входов, и

$$U_{\text{вых}} = \frac{R + R_{\text{ос}}}{n} (U_1 + U_2 + U_3). \quad (11.23)$$

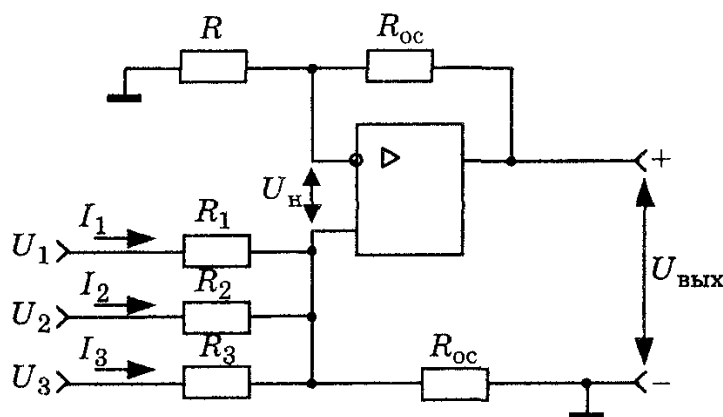


Рис.11.11. Практическая схема неинвертирующего сумматора

Если же в схеме (рис.11.11) еще подаются сигналы и на инвертирующие входы, то она выполняет операцию сложения — вычитания.

Для правильной работы сумматора необходимо сбалансировать инвертирующий и неинвертирующий коэффициенты усиления, т.е.

обеспечить равенство сумм коэффициентов усиления инвертирующей и неинвертирующей частей схемы.

11.9.3. Интегрирующий усилитель

Интегрирующий усилитель (интегратор) строится на базе инвертирующего усилителя путем замены резистора обратной связи конденсатором и его часто называют интегратором Миллера.

Схема интегратора приведена на рис.11.12. Интегрирование используется при решении дифференциальных уравнений, обработке и генерировании электрических сигналов. Используя те же свойства идеального ОУ ($K_U \rightarrow \infty$, $R_{\text{вход}} \rightarrow \infty$), что и для

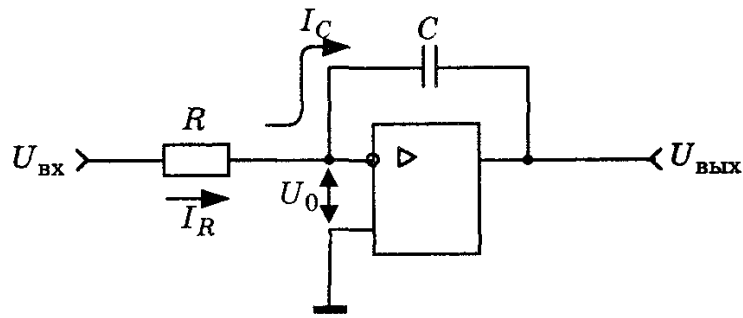


Рис.11.12. Практическая схема интегрирующего усилителя

инвертирующего усилителя, получаем, что входной ток протекает через конденсатор в цепи обратной связи

$$I_R + I_C = 0, \text{ где } I_R = \frac{U_{\text{ВХ}}}{R}; \quad I_C = C \frac{dU_{\text{ВЫХ}}}{dt} = C \frac{dU_C}{dt}. \quad (11.24)$$

Напряжение на конденсаторе U_C и выходное напряжение усилителя изменяются по закону

$$U_{\text{ВЫХ}}(t) = U_C(t) = \frac{1}{C} \int_0^t i_C dt = -\frac{1}{RC} \int_0^t U_{\text{ВХ}}(t) dt. \quad (11.25)$$

Произведение RC называют постоянной времени интегратора, она имеет размерность времени, что соизмеримо с размерностью сигнала, действующего на входе интегратора. При подаче на вход интегратора скачка напряжения постоянной величины ($U_{\text{ВХ}} = \text{const}$) напряжение на выходе $U_{\text{ВЫХ}} = U_{\text{ВХ}} t / (RC)$ не зависит от коэффициента усиления ОУ. Конденсаторы, используемые в интеграторах, должны иметь малые токи утечки, чтобы обеспечивать достаточную точность интегрирования. На нее оказывают влияние входной ток ОУ, который, протекая через конденсатор обратной связи C , заряжает его, а также напряжение смещения, которое влияет на входное напряжение, изменяя его и также подзаряжая конденсатор. Для повышения точности интегрирования необходимо:

- 1) использовать ОУ с низким напряжением смещения;
- 2) выбирать ОУ с входными каскадами на полевых транзисторах;
- 3) включать между неинвертирующим входом и землей резистор, шунтируя его иногда конденсатором.

Интеграторы широко применяются при создании генераторов линейно изменяющегося и синусоидального напряжений, точных фазосдвигающих устройств, обеспечивающих получение фазового сдвига напряжения величиной 90° с погрешностями минуты-десятки условных минут, а также в качестве фильтров низких частот.

11.9.4. Дифференцирующий усилитель

Дифференцирующий усилитель (дифференциатор) предназначен для получения выходного сигнала, пропорционального скорости изменения входного. При дифференцировании сигнала ОУ должен пропускать только переменную составляющую входного напряжения, а коэффициент усиления дифференцирующего звена должен возрастать при увеличении скорости изменения входного напряжения. Схема дифференциатора, на входе которого включен конденсатор C , а в цепи ОС — резистор, представлена на рис.11.13. Полагая, что ОУ идеальный, ток через резистор обратной связи можно считать равным току через конденсатор ($I_C + I_R = 0$), где

$$I_C = C \frac{dU_C}{dt} = C \frac{dU_{ВХ}}{dt},$$

тогда

$$U_{ВЫХ} = I_R R_{ОС} = -I_C R_{ОС} \text{ и } U_{ВЫХ} = -R_{ОС} C \frac{dU_{ВХ}}{dt}. \quad (11.26)$$

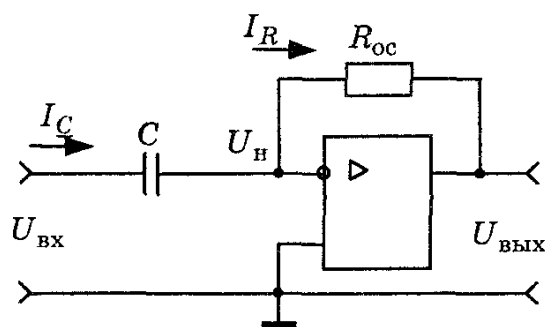


Рис.11.13. Практическая схема дифференцирующего усилителя

С увеличением частоты уменьшается реактивное сопротивление конденсатора, что приводит к увеличению коэффициента усиления дифференциального звена для высокочастотных составляющих сигнала. А это, в свою очередь, усиливает собственные высокочастотные шумы элементов ОУ, которые находятся за полосой полезного сигнала. Кроме того, данная схема может быть неустойчивой в области частот, где частотная характеристика дифференциатора (кривая 1 на рис.11.14), имеющая подъем 20 дБ/дек, пересекается с АЧХ скорректированного ОУ, имеющего спад -20 дБ/дек (кривая 2 на рис.11.14).

Рассмотренный дифференциатор используется редко из-за следующих недостатков:

1) низкого входного сопротивления на высоких частотах, определяемого емкостью C ;

2) относительно высокого уровня шумов на выходе, обусловленного большим усилением на высоких частотах;

3) склонности к самовозбуждению.

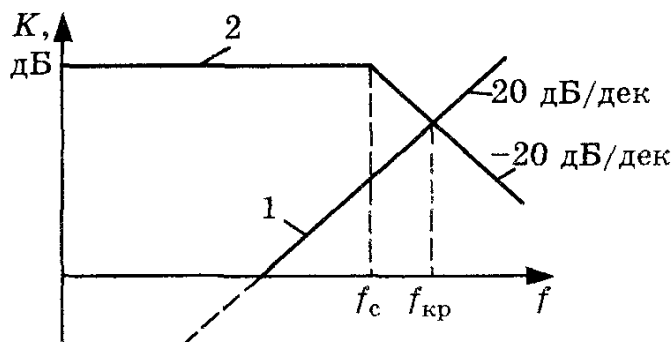


Рис.11.14. Амплитудно-частотные характеристики дифференцирующего и скорректированного операционного усилителей

Амплитудно-частотная характеристика разомкнутой системы в некоторой части частотного диапазона имеет спад -40 дБ/дек, который определяется разностью наклона кривых 1 и 2, а фазовый сдвиг $\varphi = -180^\circ$, что и указывает на возможность самовозбуждения. Чтобы избежать проявления этих недостатков дифференциатора, принимаются следующие схемотехнические решения

1. Резистор обратной связи шунтируется конденсатором, емкость которого выбирается такой, чтобы участок АЧХ ОУ со спадом -20 дБ/дек начинался на частоте более высокой, чем максимальная частота полезного дифференциального сигнала. Это приводит к уменьшению высокочастотных составляющих шума в выходном сигнале. Такой участок начинается на частоте $f = 1/(2\pi R_{oc}C_{oc})$.

2. Последовательно со входным конденсатором C включается резистор, который ограничивает коэффициент усиления на высоких частотах дифференциатора. Это обеспечивает динамическую устойчивость и снижает входной емкостный ток от источника сигнала.

3. Использование ОУ с низким напряжением смещения и малыми входными токами, а также конденсаторов с малыми токами утечек и малошумящих резисторов.

Практическая схема дифференциатора и его АЧХ приведены на рис.11.15. Введение резистора R приводит к появлению на частотной характеристике (кривая 1 на рис.11.15, б) горизонтального участка, где не происходит дифференцирования на частотах, превышающих частоту

$$f_1 = \frac{1}{2\pi RC}.$$

Анализируя АЧХ видно, что в полосе частот от f до f_1 схема устойчиво работает как дифференциатор, а на частотах выше f_2 схема выполняет функции интегратора. В полосе частот $f_1 \dots f_2$ схема выполняет роль полосового фильтра и коэффициент усиления

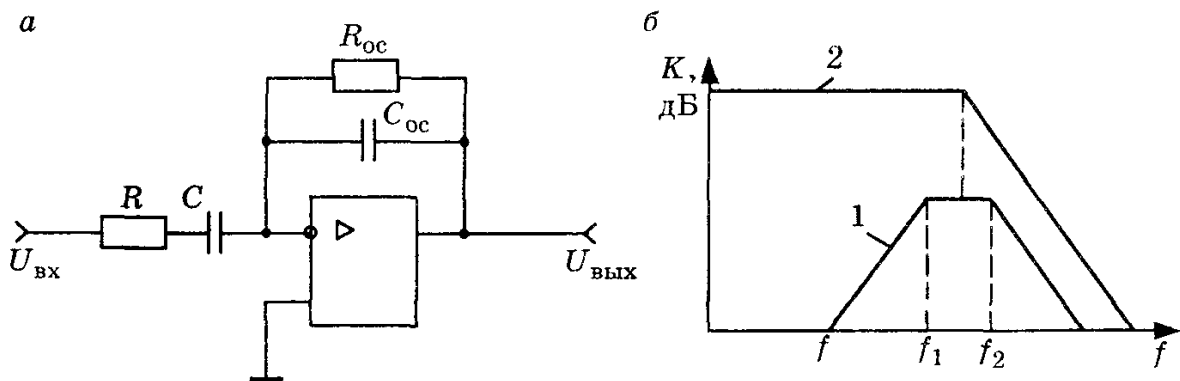


Рис.11.15. Практическая схема дифференциатора (а) и его амплитудно-частотная характеристика (б)

ния равен R_{oc}/R . Если внешние элементы выбраны так, что $RC = R_{oc}C_{oc}$, то $f_1 = f_2$. Кривая 2 на рис.11.15, б представляет АЧХ ОУ без цепей ОС.

На практике применяется большое число различных схем дифференциатора: суммирующий дифференциатор; разностный дифференциатор; дифференциатор-усилитель.

11.9.5. Логарифмические схемы

Логарифмические и антилогарифмические усилители используются в быстродействующих устройствах возведения в степень, перемножения и деления сигналов, сжатия сигналов. Сжатие (уменьшение) динамического диапазона сигнала применяется для регистрации сигналов, уровень которых изменяется в широких пределах, а также для повышения КПД усилителей, помехоустойчивости устройств связи. Для логарифмирования и антилогарифмирования сигналов используют ОУ, охваченные

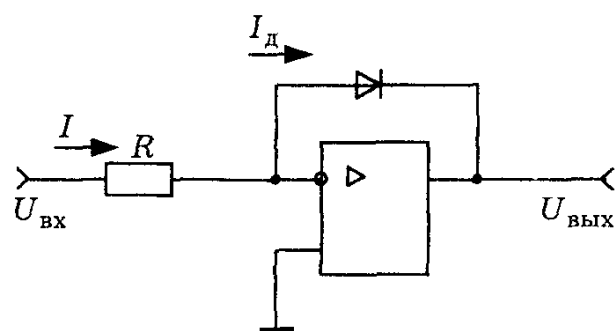


Рис.11.16. Практическая схема логарифмического усилителя

нелинейной обратной связью. В качестве элемента обратной связи используется полупроводниковый диод.

Логарифмический усилитель обеспечивает получение на выходе сигнала с переменной составляющей, пропорциональной во времени логарифму переменной составляющей сигнала на его входе, и его схема представлена на рис.11.16

Ток, протекающий через диод в цепи обратной связи, описывается выражением

$$I_d \approx I_0 (e^{qU_d / kT}). \quad (11.27)$$

Падение напряжения на диоде равно и противоположно по фазе выходному напряжению и определяется из (11.27):

$$U_d = \frac{kT}{q} \ln \frac{I_d}{I_0}. \quad (11.28)$$

Учитывая, что для построения усилителя используется идеальный ОУ, получим

$$I = I_d = U_{вх} / R; \quad (11.29)$$

$$U_{вых} = -U_d = -\frac{kT}{q} \ln \frac{U_{вх}}{RI_0} \quad (11.30)$$

Используя уравнение (11.30), строится теоретическая передаточная характеристика, представленная на рис.11.17 штриховой линией, а сплошной изображена передаточная характеристика,

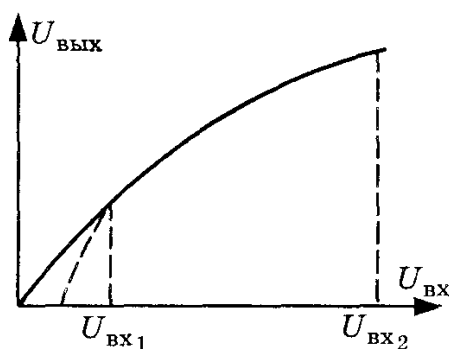


Рис.11.17. Передаточная характеристика логарифмического усилителя

полученная экспериментально. Экспериментальная передаточная характеристика совпадает с теоретической только в диапазоне значений входного напряжения от $U_{ВХ1}$ до $U_{ВХ2}$.

Участок передаточной характеристики, где теоретическая и экспериментальная характеристики совпадают, называют динамическим диапазоном логарифмирования: $D = U_{ВХ2} / U_{ВХ1}$.

Выходное напряжение логарифмического усилителя имеет только одну полярность, которая определяется включением диода. Логарифмический усилитель, схема которого изображена на рис.11.16, имеет на выходе напряжение отрицательной полярности при подаче на вход положительного сигнала.

Для получения выходного напряжения как положительной, так и отрицательной полярности при подаче на вход знакопеременного входного сигнала логарифмический усилитель строят по схеме, представленной на рис.11.18, а.

Передаточная характеристика такого усилителя, представленная на рис.11.18, б, симметрична относительно начала координат. Наклон этой характеристики определяется отношением R_2/R_1 . При малых входных сигналах сопротивления диодов велики и заметное влияние на передаточную характеристику оказывает резистор R_2 . Кроме того, он уменьшает сдвиг нуля выходного напряжения ОУ, повышает стабильность усиления за счет увеличения глубины отрицательной обратной связи.

Недостатком логарифмических усилителей, схема которых представлена на рис.11.18, а, является небольшое выходное напряжение, которое достигает максимума вблизи 0,6 В. Для получения больших значений выходного напряжения логарифмированный сигнал еще дополнительно усиливают.

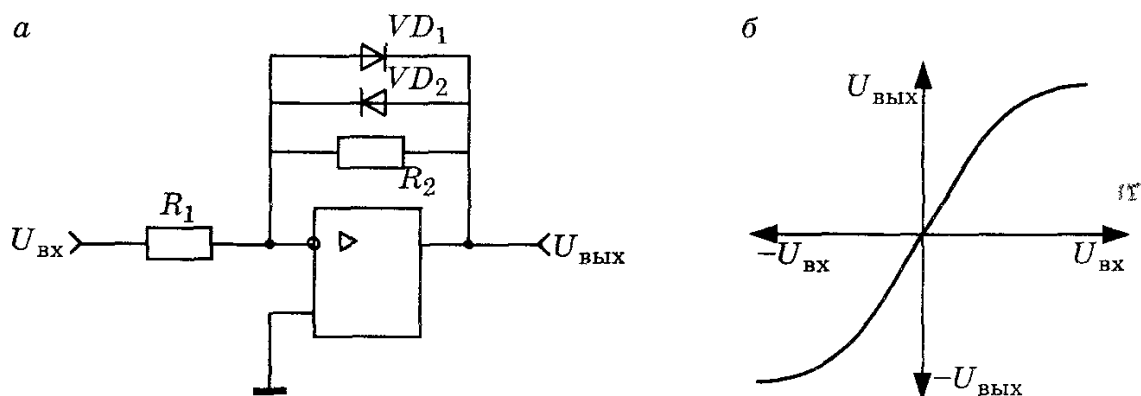


Рис.11.18. Практическая схема (а) и передаточная характеристика (б) логарифмического усилителя для знакопеременных входных сигналов

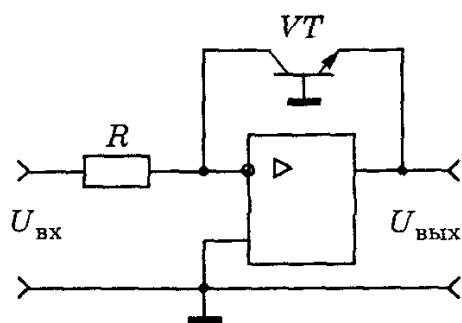


Рис.11.19. Практическая схема логарифмического усилителя с транзистором в цепи ОС

Логарифмирование с большей точностью можно осуществить, если вместо диода в цепи ОС использовать транзистор, включенный по схеме с общей базой. Схема такого усилителя представлена на рис.11.19. Выходное напряжение определяется падением напряжения на открытом эмиттерном переходе транзистора. Коллекторная нагрузка транзистора равна $R_1 \parallel R_{\text{ВХ}}$ ОУ и является высокоомной. Выходное напряжение будет отрицательным при положительном входном напряжении. Для получения положительного выходного напряжения при отрицательном входном необходимо в цепи обратной связи использовать транзистор *p-n-p* типа. Для построения двухстороннего логарифмирующего устройства в цепи ОС необходимо включать параллельно два транзистора различных типов проводимости.

11.9.6. Антилогарифмирующий усилитель

Это устройство, у которого выходное напряжение пропорционально во времени антилогарифму входного напряжения. Для нахождения по значению логарифмов исходных величин необходимо найти значение экспоненциальной функции от логарифма $e^{\ln x} = x$. Для выполнения этой операции на входе ОУ включается транзистор, а в цепи ОС резистор, как показано на рис.11.20.

Так как ток в цепи коллектора связан с током эмиттера следующей зависимостью

$$I_K = I_{\text{Э0}} e^{\frac{qU_{\text{эб}}}{kT}},$$

а напряжение на выходе $U_{\text{ВЫХ}} = RI_{\text{ОС}} = -RI_K$, то величина выходного напряжения равна

$$U_{\text{ВЫХ}} = RI_{\text{Э0}} e^{\frac{qU_{\text{эб}}}{kT}} = -RI_{\text{Э0}} e^{\frac{qU_{\text{ВХ}}}{kT}} = -RI_{\text{Э0}} \text{antilg} \frac{qU_{\text{ВХ}}}{kT}. \quad (11.31)$$

Для получения положительного выходного напряжения при отрицательном входном на входе схемы необходимо включать транзистор *n-p-n* типа. Входное сопротивление антилогарифмического усилителя мало и определяется сопротивлением открытого транзистора (эмиттерного перехода).

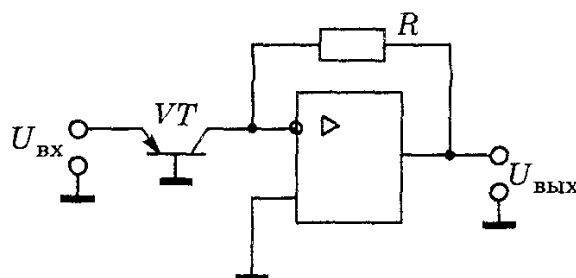


Рис.11.20. Практическая схема антилогарифмирующего усилителя

Глава 12. КОМПАРАТОРЫ НАПРЯЖЕНИЯ

Компараторы предназначены для сравнения двух входных сигналов и скачкообразного изменения выходного напряжения в случае, когда одно из сравниваемых напряжений больше другого. Один из входных сигналов называют опорным. Компараторы являются специализированными ОУ с дифференциальными входами и одиночным или парафазным цифровым выходом. На один вход компаратора подается исследуемый сигнал, на другой — опорный. Компараторы используются в самых различных областях: для сравнения уровня сигнала с пороговым значением, для получения прямоугольных сигналов из треугольных, в усилителях класса *D*, при импульсно-кодовой модуляции, для переключения источников питания, включения освещения и отопления и т.д. Основная идея построения компаратора заключается в том, что транзистор выходного каскада должен включаться или выключаться в зависимости от уровня входных сигналов. Работа схемы основывается на том, что один из двух выходных транзисторов в любой момент находится в режиме отсечки. На выходе компаратора формируются сигналы высокого логического уровня, если разность входных сигналов меньше напряжения срабатывания компаратора или низкого логического уровня, если разность входных сигналов превышает напряжение срабатывания компаратора. В связи с этим приемником выходных сигналов компараторов являются схемы ТТЛ, ЭСЛ или КМОП логики. Любой ОУ может быть использован как компаратор, однако промышленностью выпускается большое число специально спроектированных устройств:

- общего применения (К521СА2, К521СА5, К554СА2);
- прецизионные (К521СА3, К597СА3);
- быстродействующие (К597СА1, К597СА2);
- специализированные (К521СА1, К521СА4, К1121СА1, К1401СА1).

Точность измерения компаратора характеризуется напряжением, на которое необходимо превысить уровень опорного напряжения, чтобы выходное достигло порога срабатывания логической схемы. Точностные параметры компараторов определяются параметрами ОУ. Компараторы должны обладать низким напряжением сдвига, низким значением тока смещения, устойчиво работать без самовозбуждения. Входным каскадом компаратора является дифференциальный каскад, обеспечивающий очень слабую чувствительность к синфазным входным сигналам. А так как компараторы нагружаются логическими схемами (КМОП и ТТЛ логики), обладающими временем переключения десятки наносекунд, то необходимо, чтобы и компараторы обладали таким же быстродействием.

Основными параметрами компараторов являются: чувствительность (точность, с которой компаратор может различить входной и опорный сигнал), быстродействие $t_{здр}$ (определяемое временем от начала сравнения до момента, когда выходное напряжение достигает порога срабатывания логической схемы), нагрузочная способность (способность компаратора управлять определенным числом входов цифровых устройств).

Для повышения быстродействия компараторов необходимо, чтобы транзисторы схемы работали в активном режиме или быстро выходили из состояния насыщения. Это обеспечивается применением транзисторов с барьером Шотки. В быстродействующих интегральных компараторах почти все используемые транзисторы являются транзисторами с барьером Шотки.

Скоростные компараторы обычно делают с двумя противофазными цифровыми выходами, что позволяет в последующих цифровых устройствах исключить несколько ключей и тем самым повысить быстродействие всей схемы. Часто для повышения быстродействия компараторов полупроводник легируют золотом, что уменьшает время жизни неосновных носителей и способствует быстрому выходу транзистора из режима насыщения. Рассмотрим работу компаратора с использованием обычного ОУ в диапазоне низких частот, представленного на рис.12.1, а.

На инвертирующий вход подается постоянное положительное опорное напряжение $U_{оп}$, а на неинвертирующий вход — синусоидальное напряжение. На выходе компаратора за счет большого коэффициента усиления ОУ получается последовательность почти прямоугольных импульсов (рис.12.1, б). Переключение схемы происходит тогда, когда $U_{вх} = U_{оп}$, однако реальный ОУ имеет небольшой входной ток и ненулевое напряжение смещения нуля, что вносит ошибки в работу компараторов, сдвигая моменты переключения в одну или другую сторону. При наличии большого дифференциального входного напряжения для защиты микросхемы на входе включаются встречно-параллельно два диода (рис.12.1, а), которые совместно с резисторами R_1 и R_2

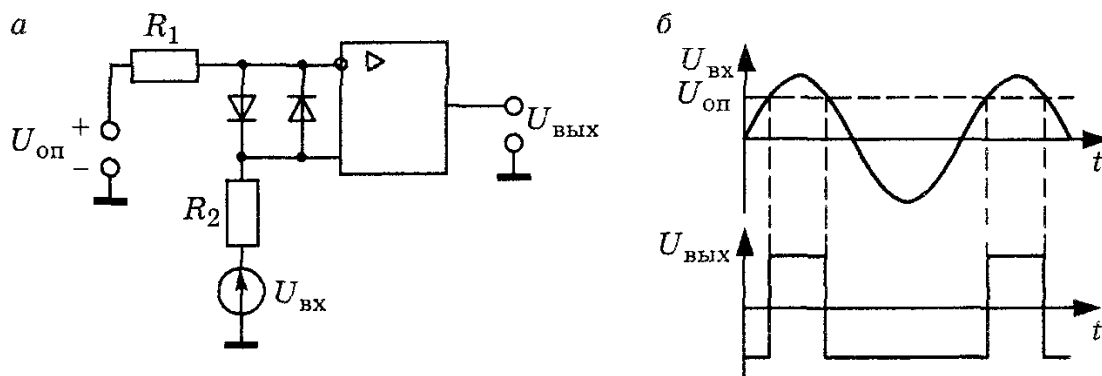


Рис.12.1. Практическая схема (а) и временные диаграммы (б) компаратора напряжения

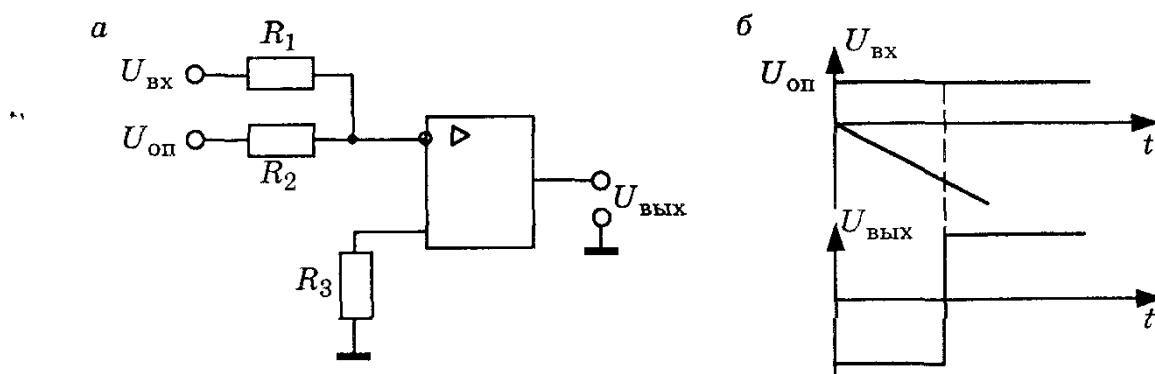


Рис.12.2. Практическая схема (а) и временные диаграммы (б) компаратора для разнополярных напряжений

образуют ограничители. Роль резисторов могут выполнять внутренние сопротивления источников напряжений $U_{ОП}$ и $U_{ВХ}$.

Если напряжение опорного сигнала равно нулю, то компаратор называют нуль-индикатором или детектором нулевого уровня. При необходимости сравнения двух разнополярных напряжений входной и опорный сигналы подаются на один вход (обычно инвертирующий) (рис.12.2, а). Для компенсации ошибки, вызванной входным током, второй вход заземляется через резистор R_3 . Обычно R_3 выбирают из условия $R_3 = R_1 \parallel R_2$. Достоинство одноходовой схемы в том, что отсутствует синфазная составляющая входных напряжений, что в свою очередь уменьшает ошибку, обусловленную недостаточным ослаблением синфазных помех. Срабатывание схемы при равенстве $R_1 = R_2$ происходит когда $U_{ВХ} = -U_{ОП}$ (рис.12.2, б).

При очень медленных изменениях или малых амплитудах входного сигнала время переключения схемы сравнения зависит от скорости изменения входного напряжения, частоты единичного усиления и коэффициента усиления ОУ.

Для лавинообразного переключения компаратора его охватывают петлей положительной обратной связи, подавая ее на неинвертирующий вход (рис.12.3, а) с помощью резисторов R_1 и R_2 .

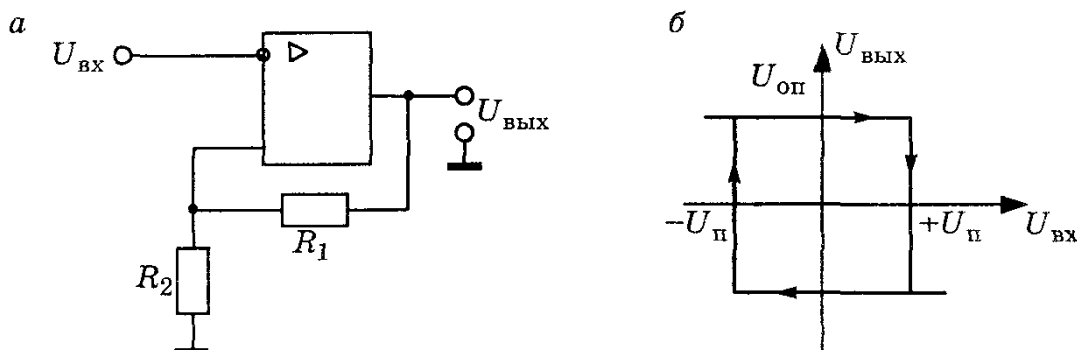


Рис.12.3. Практическая схема (а) и петля гистерезиса (б) регенераторного компаратора

Такие компараторы называют регенераторными. Компаратор в данной схеме срабатывает в моменты времени, когда входной сигнал равен или превышает предельное (максимальное) значение напряжения обратной связи:

$$U_{\Pi} = \frac{U_{\text{вых}} R_1}{R_1 + R_2}.$$

Задержку переключения на величину U_{Π} называют гистерезисом. Передаточная характеристика имеет вид замкнутого контура (рис.12.3, б), который называют петлей гистерезиса. Наличие напряжения порога срабатывания уменьшает воздействие шумов на входе компаратора, но уменьшает и точность срабатывания. При работе компаратора в диапазоне высоких частот часто резистор R_2 шунтируют небольшой емкостью. Наличие двух устойчивых состояний компаратора, охваченного положительной обратной связью, превращает его в триггер. Если подается только входной сигнал, а опорный отсутствует, то триггер срабатывает по уровню напряжения U_{Π} , которое регулируется резисторами R_1 и R_2 . Такое устройство называется триггером Шмитта. Он используется для преобразования переменного сигнала любой формы в последовательность прямоугольных импульсов. Для согласования компараторов с цифровыми логическими схемами верхний предел выходного напряжения должен составлять величину порядка +3,5 В, что соответствует логической единице, а нижний, соответствующий логическому нулю, лежать в диапазоне -0,5...+1,4 В. В компараторе обычно имеется три каскада, как и в ОУ: входной дифференциальный усилитель, промежуточный усилитель и выходной каскад (выходной формирователь). Рассмотрим принципиальную электрическую схему и условное графическое обозначение компаратора К554СА2 (рис.12.4).

Компаратор К554СА2 имеет два дифференциальных усилительных каскада, выходной эмиттерный повторитель, стабилизаторные схемы сдвига уровня и цепь ограничения амплитуды выходного сигнала. Дифференциальный входной каскад, собранный на транзисторах VT_1 и VT_4 , имеет малое напряжение смещения нуля. В эмиттерных цепях входного каскада включен генератор стабильного тока на транзисторах VT_5 и VT_{10} , за счет чего коллекторные токи транзисторов VT_1 и VT_4 почти не зависят от входного синфазного сигнала. Второй дифференциальный каскад собран на транзисторах VT_3 и VT_6 и имеет балансную схему подачи смещения. В сбалансированном состоянии выходное напряжение этого каскада при колебании положительного напряжения питания не изменяется. За счет этого фиксируется потенциал базы транзистора VT_2 . При увеличении положительного напряжения питания коллекторные токи транзисторов VT_3 и VT_6 также

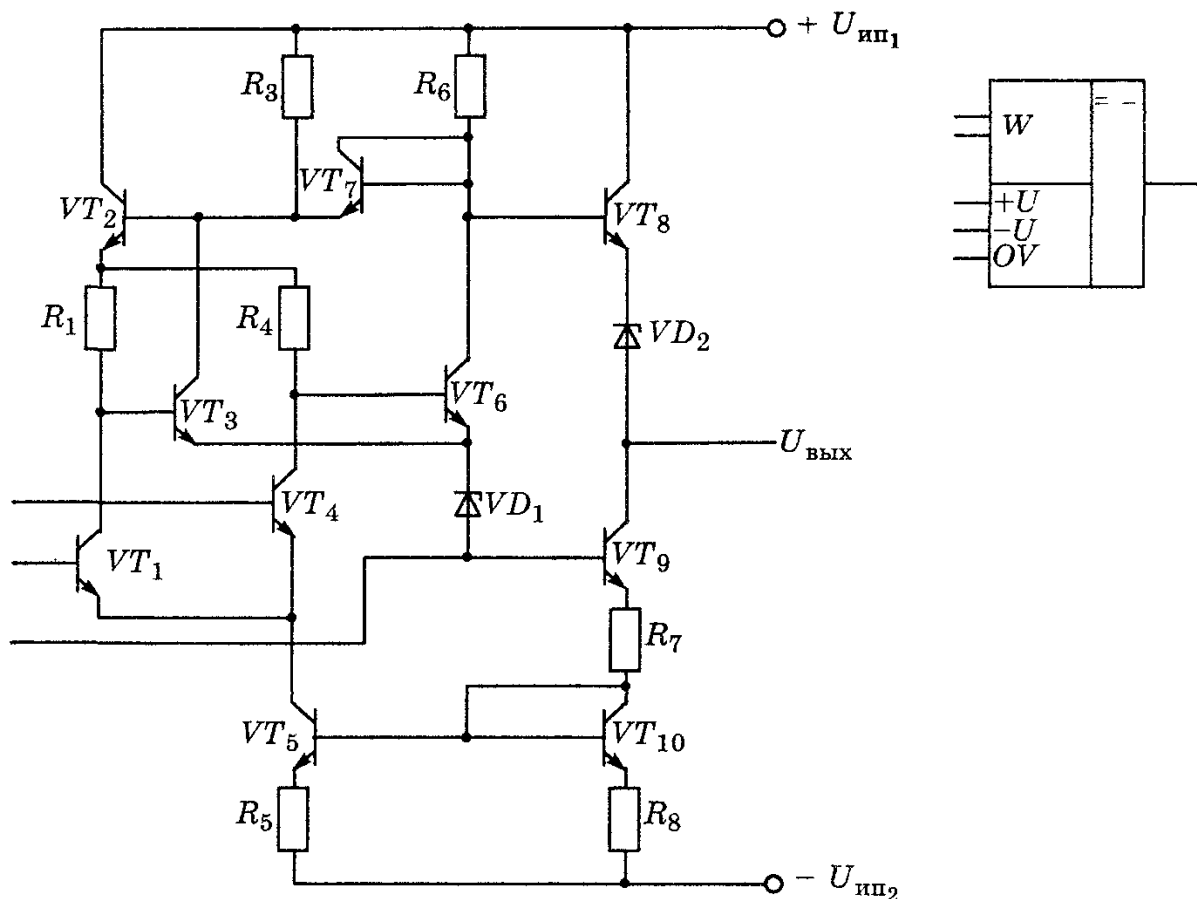


Рис.12.4. Принципиальная схема и условное обозначение компаратора серии K555CA5

увеличиваются, оставляя напряжение на коллекторе транзистора VT_3 постоянным. Нагрузкой второго дифференциального каскада является эмиттерный повторитель, собранный на транзисторе VT_8 . Стабилитрон VD_1 , включенный в эмиттерные цепи транзисторов VT_3 и VT_6 второго каскада, рассчитан на опорное напряжение $+6,2$ В. Благодаря этому потенциалы баз транзисторов VT_3 и VT_6 фиксируются примерно на уровне $+6,9$ В. А это значит, что допустимое входное напряжение сигнала на входах компаратора приближается к 7 В. Стабилитрон VD_2 , включенный в эмиттер транзистора VT_8 , сдвигает уровень выходного сигнала «вниз» на $6,2$ В, что обеспечивает согласование выхода компаратора со входом цифровых микросхем ТТЛ серий. Транзистор VT_9 изолирует выход схемы от генератора стабильного тока входного каскада, собранного на транзисторе VT_5 и транзисторе VT_{10} , в диодном включении. Транзистор VT_7 за счет диодного включения ограничивает размах выходного положительного сигнала. При уровне сигнала на выходе более $+4$ В транзистор VT_7 открывается и шунтирует выход второго каскада. Ограничение амплитуды выходного сигнала значительно увеличивает быстродействие компаратора.

Глава 13. ЦИФРОАНАЛОГОВЫЕ ПРЕОБРАЗОВАТЕЛИ

Цифроаналоговые преобразователи (ЦАП) предназначены для преобразования цифровых сигналов в аналоговые и необходимы для согласования цифровых устройств формирования и обработки сигналов с аналоговыми потребителями информации. ЦАП можно представить в виде управляемого цифровыми сигналами потенциометра, который формирует аналоговый сигнал в виде части тока или напряжения от их целых величин.

13.1. Параметры ЦАП

Цифроаналоговые преобразователи описываются статическими и динамическими параметрами. Для ЦАП, как и для других интегральных микросхем, используются общепринятые параметры: напряжения источников питания, токи потребления, входные и выходные напряжения и токи, тип и допустимые значения нагрузки, а также номинальные и минимальные значения параметров, абсолютные и относительные отклонения, температурные коэффициенты, нестабильность параметров.

Учитывая, что значения входного кода изменяются от минимального до максимального числа разряда, то каждому значению входного кода соответствует дискретное значение выходной аналоговой величины.

Дискретность изменения выходной аналоговой величины зависит от числа разрядов ЦАП. Работа ЦАП может быть описана математически, представлена в виде таблицы истинности или графика (характеристики преобразования).

Характеристика преобразования представляет собой зависимость значений выходной аналоговой величины от значений входного кода и представлена на рис.13.1.

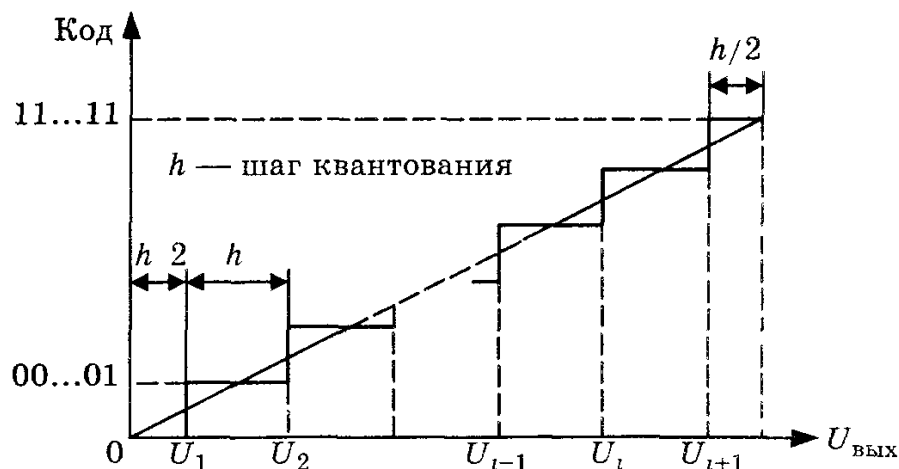


Рис.13.1. Характеристика преобразования идеального АЦП

В системе координат «код — выходная аналоговая величина» характеристика преобразования может быть представлена линией, наклоненной к оси абсцисс под некоторым углом, или ступенчатой линией, что указывает на дискретность изменений как кода, так и выходной аналоговой величины. Она определяется начальными и конечными точками, которые задаются начальными и конечными значениями входного кода. Интервал значений аналоговой выходной величины от начальной до конечной точек называют диапазоном выходной величины. Амплитуда выходной величины определяется разностью между максимальным и минимальным значениями аналоговой величины. Шаг квантования — это значение дискретного изменения выходной аналоговой величины при изменении значения входного кода на единицу (рис.13.1).

Разрешающая способность преобразования (номинальное значение шага квантования) представляет собой наименьшее изменение выходной аналоговой величины, возникающее при изменении значения входного кода на единицу. Разрешающая способность, как и шаг квантования, выражается в единицах выходной аналоговой величины или в процентах от номинальной амплитуды ее изменения.

Точность преобразования характеризует суммарное отклонение выходного аналогового сигнала от своего идеального значения для данной кодовой комбинации. Точность определяется многими составляющими: нелинейностью, дифференциальной нелинейностью, смещением нуля (начальной точки характеристики преобразования).

Нелинейность (интегральная нелинейность) характеризуется максимальным отклонением реальной характеристики преобразования от идеальной.

Дифференциальная нелинейность — это отклонение действительного шага квантования от его среднего значения. Она характеризуется монотонностью характеристики преобразования. *Монотонность* — это неизменность знака приращения выходного аналогового сигнала при последовательном изменении значения входного кода. Если реальная характеристика преобразования сдвинута параллельно номинальной, то этот параллельный сдвиг характеристики оценивается напряжением смещения нуля выходной аналоговой величины. Напряжение смещения нуля — это смещение выходного сигнала ЦАП относительно нуля в начальной точке преобразования.

Погрешность коэффициента передачи определяется смещением выходного аналогового сигнала ЦАП относительно опорного напряжения в конечной точке преобразования. Напряжение смещения нуля и погрешность коэффициента передачи в интеграль-

ных микросхемах ЦАП устраняются с помощью внешних регулирующих устройств.

Таким образом, разрешающая способность характеризует потенциальные возможности ЦАП, а совокупность точностных параметров определяет реализуемость такой потенциальной возможности. В реальных ЦАП изменения температуры окружающей среды и напряжения источников питания сильно влияют на точность преобразования входного кода. Поэтому только в идеальных ЦАП разрешающая способность совпадает с точностью преобразования.

В реальных радиотехнических устройствах ЦАП работают при непрерывно изменяющихся значениях кодов на входах, а считывание информации с выхода ЦАП обычно производится после окончания всех переходных процессов в нем. В связи с этим ЦАП характеризуется динамическими параметрами, которые определяют производительность обработки информации. Наиболее важными из параметров ЦАП, характеризующих его быстродействие, являются: время установления выходного сигнала, время задержки распространения, время нарастания, скорость нарастания и время переключения. В большинстве случаев эти параметры определяются при скачкообразном изменении входного кода от минимального до максимального значений или наоборот (рис.13.2).

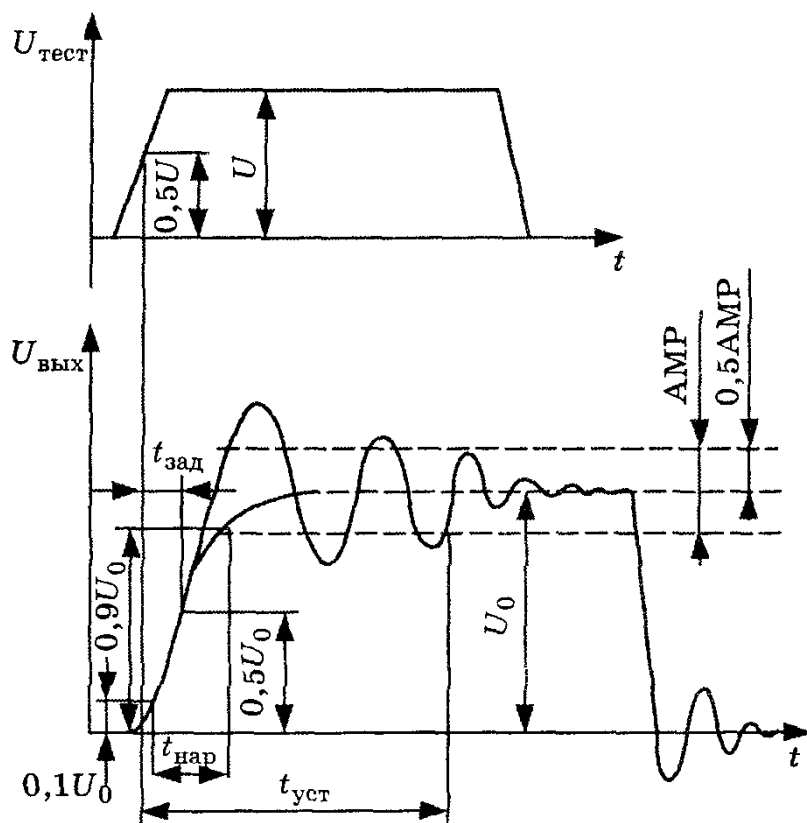


Рис.13.2. Тестовый и выходной сигналы ЦАП

Время установления выходного сигнала — это время с момента изменения кода на входах ЦАП до момента, когда значение выходной аналоговой величины отличается от установившегося с точностью не более половины амплитуды напряжения младшего разряда (0,5 АМР). Отсчет данного параметра ведется от момента достижения входным уровнем 0,5 амплитуды логического уровня до момента,

когда кривая выходного сигнала в последний раз пересекает одну из границ зон, ограниченную $\pm 0,5$ АМР (рис.13.2). Для одного и того же ЦАП время установления будет различным в зависимости от того, что измеряется — установление тока или напряжения и при какой нагрузке.

Время задержки распространения $t_{\text{зад}}$ — время от достижения входным уровнем 0,5 амплитуды входного сигнала до момента достижения выходной аналоговой величиной половины установившегося значения (рис.13.2). Часто используется также параметр «время задержки», т.е. время с момента достижения 0,5 амплитуды входного сигнала до момента, когда выходная аналоговая величина достигает 0,1 установившегося значения.

Время нарастания $t_{\text{нар}}$ — время, за которое выходная аналоговая величина изменяется от 0,1 до 0,9 установившегося значения (рис.13.2).

Скорость нарастания выходной аналоговой величины — максимальная скорость изменения выходного сигнала $(0,9U_{\text{вых}} - 0,1U_{\text{вых}})/t_{\text{нар}}$.

Время переключения — время от момента перехода входного цифрового слова к соседней кодовой комбинации до момента достижения выходной аналоговой величиной 0,9 установившегося значения.

Часто при несовпадении во времени моментов переключения отдельных разрядов входного кода на выходе ЦАП появляются импульсные помехи (выбросы). Амплитуда выбросов может быть любой полярности в зависимости от опережения или запаздывания включения старшего разряда относительно выключения младших разрядов.

При эксплуатации ЦАП необходимо выполнение требований, обусловленных особенностями конкретной микросхемы. К этим требованиям относятся: использование допустимых входных сигналов и напряжения источников питания, емкости и сопротивления нагрузки. Кроме того, необходимо выполнение очередности включения различных источников питания, разделение цепей их подключения и общей шины в микросхеме, применение фильтров.

13.2. Устройство ЦАП

Цифроаналоговые преобразователи подразделяются на электрические и механические. В электрических ЦАП выходными сигналами являются ток, напряжение, временной интервал, а в механических — линейное и угловое перемещения, скорость и т.д.

ЦАП нашли широкое применение в следующих устройствах: системах цифровой связи, системах телеизмерений (модемы, кодеки, активные и цифровые фильтры), системах распределения аналоговых сигналов;

системах управления технологическими процессами (станки с ЧПУ, прецизионная электротермообработка, электронно-лучевая фотолитография и др.);

испытательной и измерительной технике (программируемые источники питания, цифровые измерительные приборы и др.).

Цифровая информация представляется соответствующим кодом. Наиболее распространен двоичный цифровой код. Значения разрядов в таком коде определяются присутствием или отсутствием электрического напряжения или напряжениями высокого U^1 или низкого U^0 уровней. Цифровой код может быть последовательным, когда уровни напряжения, соответствующие отдельным разрядам кода, поступают в различные моменты времени и могут быть переданы по одной линии. При параллельном кодировании все уровни напряжения, соответствующие разрядам кода, поступают одновременно и передаются по отдельным линиям. Цифровой код представляется в виде последовательности единиц и нулей, например 1101. В данном коде записано 4 цифры, которые называют разрядами. Крайний левый разряд называют старшим разрядом (СР), крайний правый — младшим разрядом (МР). Числовой эквивалент может быть определен, если известна система кодирования или тип кода. В цифроаналоговых преобразователях наибольшее распространение получили двоичные и двоично-десятичные коды с весами разрядов 8-4-2-1 или 2-4-2-1. Коды бывают прямыми и обратными. Обратные коды получаются инвертированием всех разрядов прямого кода.

Максимальное число разрядов, которые могут быть поданы на вход ЦАП и преобразованы в выходную величину, определяется конкретной интегральной схемой. Число разрядов — это двоичный логарифм максимального числа кодовых комбинаций на входе ЦАП. Число разрядов является наиболее общей характеристикой, определяющей номинальные функциональные возможности интегральных микросхем.

По способу формирования выходного напряжения в зависимости от цифрового входного кода все ЦАП можно разделить на три группы: с суммированием токов, с суммированием напряжений, с делением напряжений. При реализации ЦАП в виде БИС наибольшее распространение получила схема с суммированием токов. ЦАП с суммированием и делением напряжений менее технологичны, но до сих пор реализуются в аппаратуре на цифровых и аналоговых микросхемах.

Цифроаналоговые преобразователи, использующие для формирования выходного напряжения суммирование токов, делятся на два типа: с использованием взвешенных резисторов и многозвенной цепочки резисторов $R - 2R$.

Принцип действия ЦАП основывается на том, что любое двоичное число $X_{n-1}, X_{n-2}, \dots, X_2, X_1, X_0$ можно представить в виде суммы степеней числа 2:

$$X = \sum_{i=0}^{n-1} X_i 2^i. \quad (13.1)$$

Поэтому для преобразования двоичных чисел в аналоговую величину (напряжение, ток и т.д.) необходимо каждой единице числа поставить в соответствие аналоговую величину со своим весом, соответствующим разряду данной цифры, а затем произвести суммирование этих величин. Схема четырехразрядного цифроаналогового преобразователя на основе двоично-взвешенных резисторов представлена на рис.13.3.

Она состоит из матрицы двоично-взвешенных резисторов, переключателей на каждый разряд, которые управляются цифровыми сигналами, входного (опорного) напряжения и суммирующего усилителя, собранного на базе ОУ в инверсном включении. Сопротивления резисторов, соответствующих разрядам входного слова, отличаются в 2 раза при переходе к соседнему биту. На цифровые входы ЦАП подается двоичный N -разрядный сигнал. Каждый i -й цифровой сигнал управляет i -м переключателем, обеспечивая подключение любого резистора с сопротивлением $R2^i$ либо к общей шине, либо к источнику входного напряжения. Для простоты рассмотрения принимается, что сопротивление переключателей и внутреннее сопротивление источника входного сигнала равны нулю.

Если все переключатели замкнуты на общий провод, то входное напряжение в точке суммирования (точка O) равно нулю, и выходное напряжение также равно нулю, что соответствует строке 1 в табл.13.1.

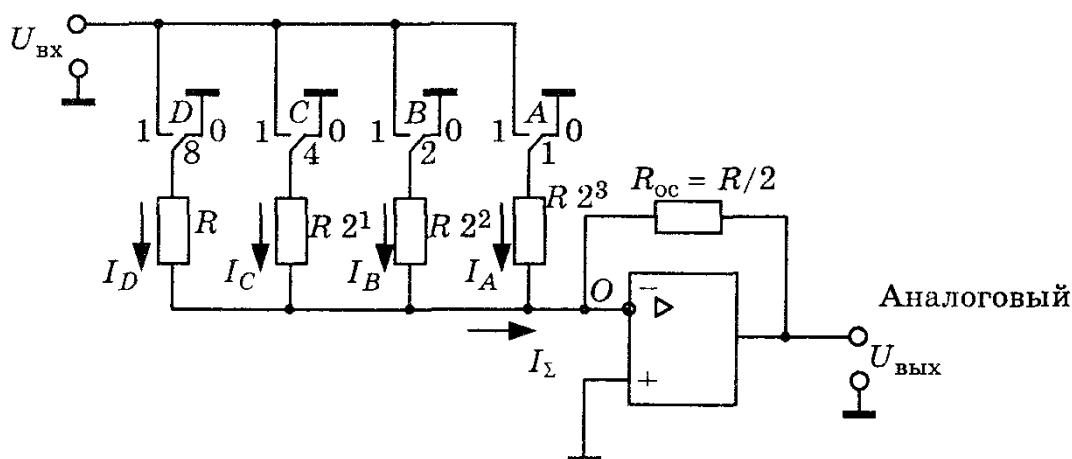


Рис.13.3. Схема четырехразрядного ЦАП на основе двоично-взвешенных резисторов

Таблица 13.1

Таблица истинности

Аналоговый вход, В	Двоичный код			
	Входы			
	<i>D</i>	<i>C</i>	<i>B</i>	<i>A</i>
0	0	0	0	0
0,2	0	0	0	1
0,4	0	0	1	0
0,6	0	0	1	1
0,8	0	1	0	0
1,0	0	1	0	1
1,2	0	1	1	0
1,4	0	1	1	1
1,6	1	0	0	0
1,8	1	0	0	1
2,0	1	0	1	0
2,2	1	0	1	1
2,4	1	1	0	0
2,6	1	1	0	1
2,8	1	1	1	0
3,0	1	1	1	1

Предположим, что все переключатели *B*, *C*, *D* закорочены на общую шину и в их цепях ток равен нулю, а входной код подается через переключатель *A* младшего разряда и в этой цепи протекает ток $I_a = U_{вх}/2^3 R$. Таким образом, резистивная схема формирует двоично-взвешенные токи, которые алгебраически суммируются с выходным током, поступающим на вход ОУ через цепь ОС. Напряжение на выходе суммирующего усилителя $U_{вых} = -I_{\Sigma} R_{ос}$ будет пропорционально весовому значению поступающего на ЦАП двоичного кода цифрового сигнала. Если через все переключатели *A*, *B*, *C*, *D* подается входной сигнал (переключатели находятся в положении 1), то входной ток резисторной матрицы будет максимальным, а также максимальным по абсолютной величине будет и напряжение $U_{вых}$.

В качестве опорного напряжения можно использовать любое, не превышающее напряжения питания операционных усилителей. Увеличение числа двоичных разрядов требует добавления переключателя с резистором $R/2$, что в свою очередь требует изменения резистора в цепи ОС ОУ $R_{ос} \approx R/4$.

В реальных ЦАП переключатели имеют конечное сопротивление, которое включается последовательно с двоично-взвешенными резисторами и влияет на точность преобразования сигнала, особенно в старших разрядах ЦАП, имеющих меньшие сопротивления резисторов. В качестве переключателей могут

использоваться ключи на биполярных и полевых транзисторах. Рассмотренная схема ЦАП имеет следующие недостатки:

используются резисторы с широким диапазоном сопротивлений, что затрудняет согласование температурных коэффициентов сопротивлений весовых резисторов независимо от способа их изготовления;

невысокая точность преобразования сигнала.

Эти недостатки можно преодолеть в преобразователях «лестничного» типа (рис.13.4), где используется резисторная матрица типа $R - 2R$. Преимущество такой матрицы в том, что используются резисторы только двух номиналов. Это позволяет исключить требование к абсолютной точности их сопротивлений. Наибольшее влияние в этих преобразователях оказывает относительный разброс сопротивлений. Резисторная матрица является линейной цепью, все вклады от цепи каждого разряда суммируются для определения результирующего выходного напряжения.

Работа схемы основана на том, что любая часть цепочной или ступенчатой $R - 2R$ схемы всегда имеет выходное сопротивление, равное R . Так, к узлу 1 подключены параллельно два резистора, каждый с сопротивлением $2R$, а значит, выходное сопротивление равно R . К узлу 2 параллельно подключены резистор $2R$ и цепь, состоящая из последовательного соединения резистора R и выходного сопротивления узла 1 (также R). В результате полное сопротивление в узле 2 равно $(R + R) \parallel 2R = R$. Это правило справедливо для всей резистивной схемы. Опорное напряжение, подключенное ключом D (старшего разряда), создает ток равный $U_{оп}/2R$.

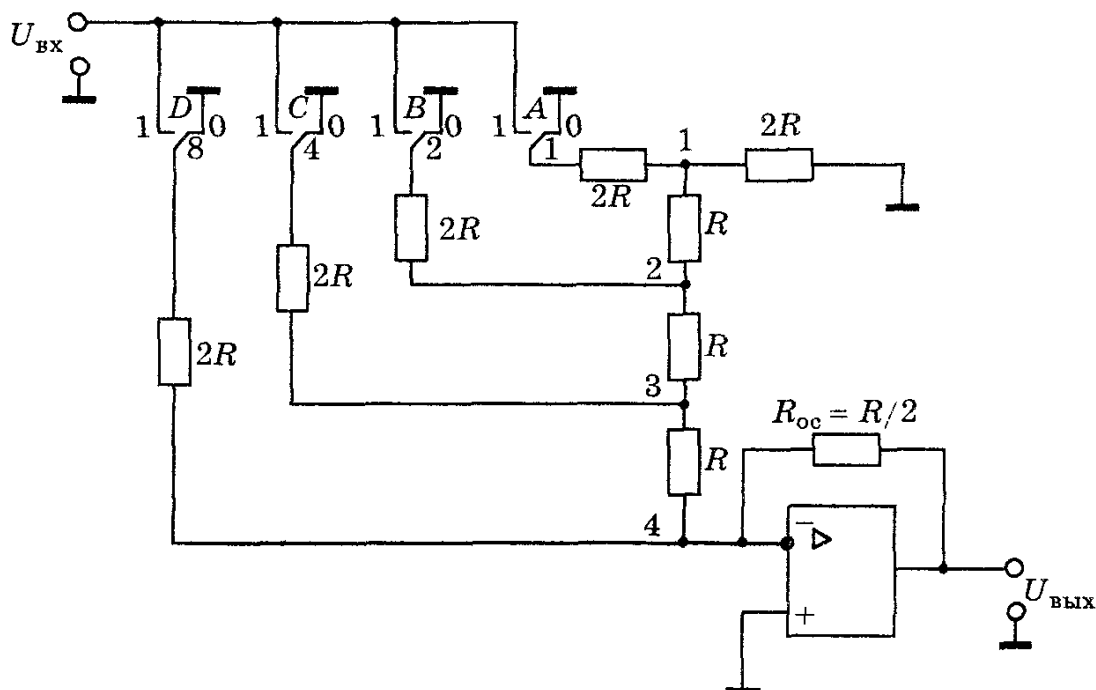


Рис.13.4. Схема ЦАП лестничного типа

При подключении опорного напряжения в следующем разряде, когда в остальных разрядах нуль, напряжение в $N - 1$ узле будет равно $U_{\text{оп}}/4$, а ток на входе ОУ будет равен $U_{\text{вх}}/4R$. В общем случае полный ток на входе ОУ будет равен:

$$I_{\text{вх}} = AU_{\text{оп}} / 2^N R, \quad (13.2)$$

где A — преобразуемое двоичное число с максимальным значением, равным $A_{\text{макс}} = 2^N - 1$, тогда

$$U_{\text{вых макс}} = U_{\text{вх}} (2^N - 1) / 2^N. \quad (13.3)$$

Источниками погрешностей в преобразователе лестничного типа являются не только резистивная матрица, но и сопротивления переключателей в замкнутом состоянии. Для уменьшения этого сопротивления используют матрицу с большими сопротивлениями резисторов $R - 2R$. Однако из-за увеличения паразитной емкости резисторов $2R$ возрастает время преобразования ЦАП и увеличивается влияние токов утечки через переключатели в разомкнутом состоянии. Чтобы преодолеть указанные недостатки, в современных БИС ЦАП применяют инверсное включение резисторной матрицы. Это обеспечивает постоянное протекание токов через сопротивления матрицы, переключатели лишь коммутируют эти токи между общей шиной и входом ОУ. В этом случае быстродействие ЦАП преимущественно определяется ОУ, а не паразитными емкостями матрицы сопротивлений. При использовании идеального ОУ время преобразования ЦАП будет определяться только временем изменения состояния переключателей.

В настоящее время промышленностью выпускается большая номенклатура микросхем ЦАП серий К572ПА, К594ПА, К1108ПА, К1118ПА и каждая из микросхем имеет частотные особенности применения. Быстродействие схем серии К1108ПА1 составляет порядка 200 нс, хотя самым высоким быстродействием, порядка 10 нс, обладают ЦАП серии К1118. Они предназначены для работы со схемами ЭСЛ логики.

Неиспользованные разрядные входы ЦАП могут оставаться незадействованными, что соответствует подаче на эти входы напряжения логической единицы. При необходимости подачи на незадействованные входы напряжения логического нуля их подключают к источнику питания через резисторы сопротивлением порядка 45 кОм.

Глава 14. АНАЛОГО-ЦИФРОВЫЕ ПРЕОБРАЗОВАТЕЛИ

Аналого-цифровые преобразователи (АЦП) преобразуют аналоговый входной сигнал в цифровой код и предназначены для согласования аналоговых измерительных систем с цифровыми системами обработки информации. АЦП широко используется в промышленных системах управления, цифровых системах связи, радиолокации, радионавигации, станках с числовым программным управлением.

14.1. Параметры АЦП

Параметры аналого-цифровых преобразователей подразделяются на статические, динамические и эксплуатационные.

Разрядность (число разрядов) АЦП — это округленный до целого числа двоичный логарифм номинального числа значений выходного кода $L = \log_2 N$, где N — число значений выходного кода. При подаче на вход АЦП линейно изменяющегося напряжения на выходе АЦП наблюдается последовательное изменение кодов.

Характеристикой преобразования АЦП называют зависимость между значениями входного аналогового напряжения и выходного кода. Так же, как и для ЦАП, характеристика преобразования АЦП может быть задана математически, в виде таблицы или графика.

Характеристика преобразования определяется *шагом квантования*, т.е. разностью значений напряжений заданного и следующего за ним межкодового перехода. А погрешность квантования — это погрешность, вызванная значением шага квантования, определяемая как половина амплитуды младшего разряда (0,5 АМР).

Точностные параметры АЦП характеризуются несоответствием идеальной и действительной характеристик преобразования для конкретной реализации АЦП. К ним относятся: напряжение смещения нуля, отклонение коэффициента преобразования от номинального, монотонность характеристики, дифференциальная нелинейность, апертурная погрешность.

Напряжение смещения нуля — это напряжение, которое определяет параллельный сдвиг характеристики преобразования вдоль оси абсцисс. Это обусловлено наличием напряжения смещения нуля в компараторе и отклонением сопротивления первого резистора делителя опорных напряжений.

Отклонение коэффициента преобразования от номинального значения характеризуется погрешностью преобразования в конечной точке характеристики. Это обусловлено напряжением смещения нуля и отклонением сопротивления резисторов в другом конце делителя.

Дифференциальная нелинейность АЦП определяется отклонением действительных значений шагов квантования характеристики от их среднего значения.

Монотонность характеристики преобразования АЦП характеризуется наличием всех кодовых комбинаций на его выходе при подаче на вход изменяющего аналогового сигнала.

Апертурная погрешность определяется неопределенностью между значением входного сигнала в момент выборки и значением фактически преобразуемой величины входного аналогового сигнала.

Основными динамическими параметрами являются: время преобразования, время задержки запуска, частота дискретизации, апертурное время, апертурная неопределенность, монотонность характеристики преобразования при максимальной скорости изменения входного сигнала, время цикла кодирования.

Время преобразования — это отрезок времени с момента начала появления сигнала на входе АЦП (аналогового или цифрового) до появления на выходе устойчивого цифрового кода. Для АЦП, имеющих команду внешнего запуска, определяющего начало преобразования, время преобразования равно минимальному времени между импульсом запуска и моментом появления на выходе АЦП заданного значения кода.

Время задержки запуска определяется минимальным временем с момента подачи скачкообразного сигнала на аналоговый вход АЦП до момента подачи сигнала запуска АЦП, при котором выходной код отличается от номинального не более чем на значение статистической погрешности. Это время определяется переходными процессами во входных цепях АЦП.

Время цикла кодирования определяется временем, в течение которого осуществляется непосредственное преобразование установившегося значения входного сигнала. Оно определяется задержкой передачи сигнала в составных блоках АЦП.

Частота дискретизации — это максимальная частота преобразования входного сигнала, при которой выбранный параметр АЦП не выходит за заданные пределы. Этим параметром может быть нелинейность или монотонность характеристики преобразования как критерий нормальной работы АЦП.

Апертурное время — это время, в течение которого сохраняется неопределенность между моментом выборки входного сигнала и моментом времени, к которому оно относится. Физически это определяется инерционностью токовых переключателей и компараторов. Апертурное время определяется во всех точках характеристики преобразования и может иметь различное значение в различных точках характеристики. Это объясняется разбросом параметров отдельных узлов, значений резисторов, а также длины токопроводящих шин входного и тактового сигналов.

Апертурная неопределенность — случайное изменение апертурного времени, наиболее часто определяемое в конкретной точке характеристики преобразования. Она возникает из-за случайных изменений времени задержки во входных цепях компаратора и в цепях синхронизации АЦП. Апертурная неопределенность приводит к появлению различных кодовых комбинаций при кодировании быстроизменяющегося сигнала одной величины.

Из-за различных значений апертурного времени в разных точках характеристики преобразования появляется дополнительная динамическая погрешность.

Монотонность характеристики преобразования при максимально допустимой скорости изменения входного сигнала определяется той скоростью его изменения, при которой характеристика АЦП еще монотонна. Часто вместо монотонности характеристики преобразования пользуются дифференциальной нелинейностью. Кроме того, максимальная скорость изменения сигнала на входе АЦП ограничивается апертурной определенностью, апертурным временем, полосой пропускания компараторов в режиме сравнения.

При эксплуатации АЦП необходимо учитывать минимальный временной интервал между преобразованиями, который характеризует время возвращения АЦП в исходное состояние и может влиять на частоту дискретизации.

Для нормальной и устойчивой работы АЦП необходимо выполнять ограничения на следующие эксплуатационные параметры устройства:

правильность выбора напряжений источников питания и соблюдение последовательности их включения;

диапазон изменения входных и выходных сигналов;

длительность управляющих импульсов;

длительность фронта и среза импульсов;

используемый цифровой код.

На работу АЦП сильное влияние оказывают помехи, возникающие по цепи питания, электромагнитное излучение и др. Обеспечение помехозащищенности является одной из трудоемких задач: отсутствуют единые конкретные рекомендации по их устранению, поскольку помехи обычно имеют случайный характер и обусловлены разными источниками. В связи с этим используют полное или частичное экранирование, разделение общих шин входной и выходной цепей, аналоговой и цифровой частей прибора.

14.2. Классификация АЦП

Классифицировать АЦП можно по различным признакам. В основу классификации можно положить признак временного процесса преобразования аналоговой величины в цифровую. По этому признаку выборочные значения аналогового сигнала преобразуются в цифровые эквиваленты операциями квантования и кодирования с помощью либо последовательной, либо параллельной, либо последовательно-параллельной процедуры приближения цифрового эквивалента к аналоговой преобразуемой величине. Соответственно АЦП делятся на последовательные, параллельные и параллельно-последовательные. По структуре построения АЦП делятся на два типа: с применением цифроаналоговых преобразователей (ЦАП) и без них. К последовательным АЦП относятся преобразователи напряжения — частота, преобразователи интегрирующего типа и последовательных приближений. АЦП последовательного типа позволяют получить высокую разрядность, но обладают низким быстродействием.

Параллельные АЦП строятся по принципу одновременного преобразования сигнала методом его квантования с помощью компараторов. Параллельные АЦП обладают самым высоким быстродействием, что достигается усложнением схемы при увеличении разрядности. А это приводит, в свою очередь, к увеличению потребляемой мощности и размеров кристалла.

В последовательно-параллельных АЦП используется сочетание методов последовательного и параллельного преобразования. Этот тип преобразователей позволяет в значительной степени уменьшить объем параллельных преобразований и увеличить быстродействие последовательных. Основными недостатками последовательно-параллельных АЦП являются: наличие большого числа линейных узлов, требования к точностным и динамическим характеристикам которых очень высоки, трудность прецизионной стыковки линейных узлов друг с другом. В связи с этим

требуется настройка каждого преобразователя отдельно. Поэтому такие АЦП в интегральном исполнении практически не выпускаются.

Аналого-цифровые преобразователи в зависимости от области применения можно разбить на четыре группы:

- 1) преобразователи электрических величин (напряжений, токов, сопротивлений);
- 2) преобразователи интервалов времени;
- 3) преобразователи перемещений (линейных или угловых);
- 4) преобразователи следящего типа.

Наиболее экономичная и простая структурная схема АЦП с применением ЦАП представлена на (рис.14.1). Работа АЦП заключается в сравнении измеряемого аналогового напряжения (в нашем случае с амплитудой 3 В) с аналоговым эквивалентом цифрового кода, поступающего с выхода ЦАП на второй вход компаратора. Таблица истинности (см. табл.13.1) показывает, как должен работать АЦП. На его выходе находится счетчик. На первый вход компаратора подается аналоговое входное напряжение, которое преобразуется в течение N тактов, а на второй вход компаратора подается сигнал с выхода ЦАП, имеющий ступенчатую форму. Если аналоговое входное напряжение на входе 1 больше напряжения на входе 2, то тактовые импульсы через логическую схему И поступают на вход счетчика. Счетчик подсчитывает эти импульсы, увеличивая цифровой сигнал на выходе АЦП. Счет продолжается до тех пор, пока напряжение на выходе ЦАП (напряжение обратной связи) не превысит аналоговое входное напряжение.

Основным недостатком простейшей структуры АЦП является относительно невысокая точность и большое время преобразования.

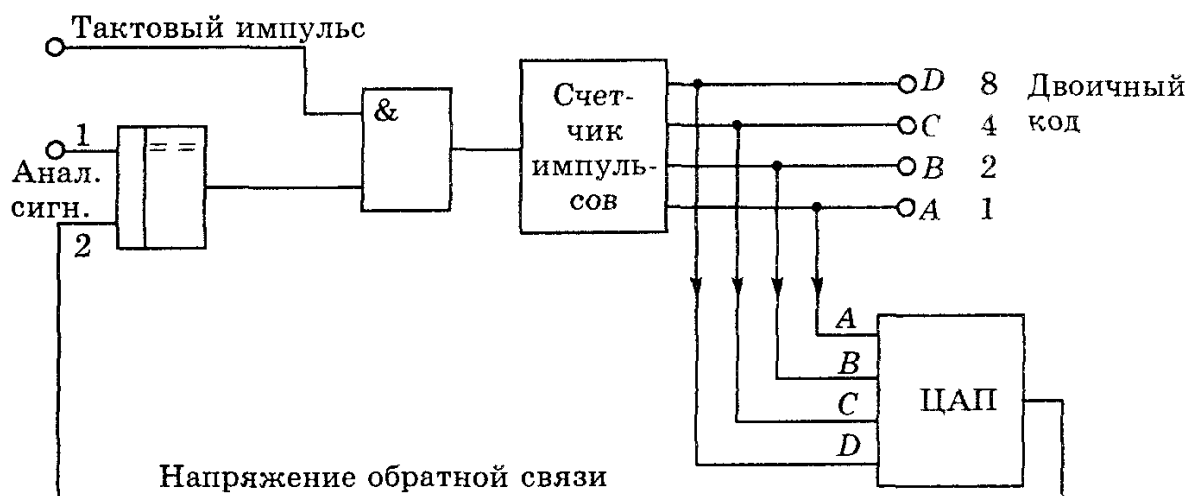


Рис.14.1. Структурная схема аналого-цифрового преобразователя

14.3. АЦП последовательного приближения

Одним из наиболее распространенных методов построения АЦП является метод последовательного приближения, который иногда называют методом поразрядного уравнивания. В АЦП, использующих данный метод, код в регистрах результата меняется так, чтобы обеспечить по возможности быстрое уравнивание входного напряжения или тока напряжением или током, получаемым с выхода ЦАП, который в свою очередь подключается к регистру. Упрощенная структурная схема АЦП последовательного приближения представлена на рис.14.2. Получив

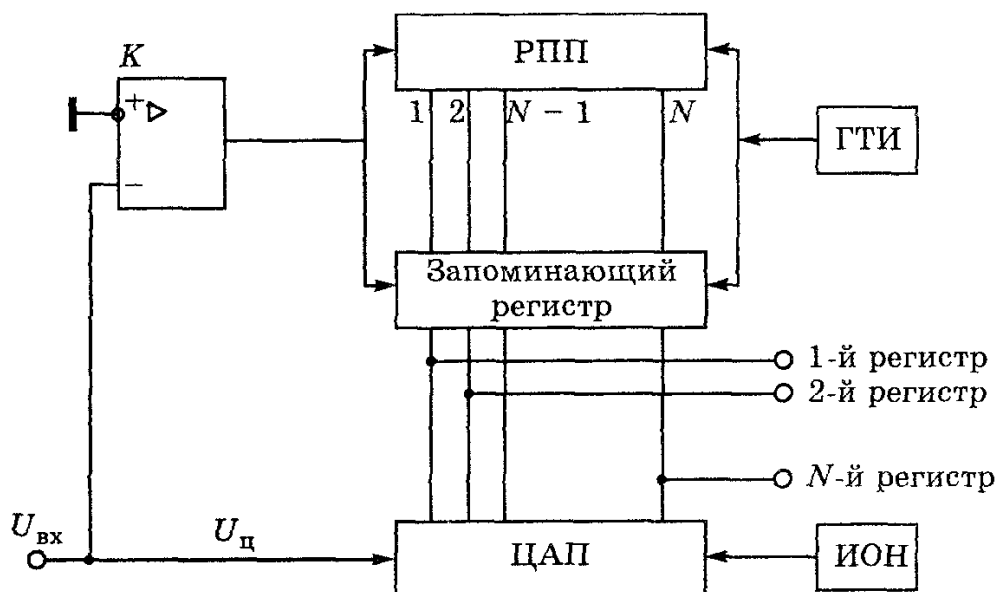


Рис.14.2. Упрощенная структурная схема АЦП последовательного приближения

команду на выполнение преобразования от генератора тактовых импульсов (ГТИ), регистр последовательных приближений (РПП) устанавливает значение логической единицы «1» в первом разряде запоминающего регистра и ЦАП. Если при этом $U_{вх} > U_{ц}$, то компаратор напряжения (К) выдает в РПП команду оставить логическую единицу в первом разряде запоминающего регистра и подать ее значение во второй разряд ЦАП. Если после этого $U_{вх} > U_{ц}$, то компаратор дает команду РПП оставить логическую единицу во втором разряде запоминающего регистра и ЦАП и подать напряжение логической единицы на третий разряд.

ЛИТЕРАТУРА

1. Гусев В.Г., Гусев Ю.М. Электроника. — М.: Высшая школа, 1991. — 622 с.
2. Рычина Т.А., Зеленский А.В. Устройства функциональной электроники и электрорадиоэлементы. — М.: Радио и связь, 1989. — 350 с.
3. Резисторы (справочник). /Под ред. И.В. Четверткова, В.М. Терехова — М.: Радио и связь, 1991. — 527 с.
4. Свитенко В.Я. Электрорадиоэлементы. — М.: Высшая школа, 1989. — 207 с.
5. Электронные приборы /Под ред. Г.Г. Шишкина. — М.: Энергоатомиздат, 1989. — 495 с.
6. Батушев В.А. Электронные приборы. — М.: Высшая школа, 1980. — 382 с.
7. Пасынков В.В., Чиркин Д.К. Полупроводниковые приборы. — М.: Высшая школа, 1987. — 477 с.
8. Тугов Н.М., Глебов Б.А., Чарыков Н.А. Полупроводниковые приборы. — М.: Энергоатомиздат, 1990. — 575 с.
9. Булычев А.Л., Прохоренко В.А. Электронные приборы. Мн.: Выш. шк., 1987. — 316 с.
10. Жеребцов И.П. Основы электроники. — Л.: Энергоатомиздат, 1990. — 352 с.
11. Степаненко И.П. Основы микроэлектроники. — М.: Советское радио, 1980. — 424 с.
12. Аваев Н.А., Наумов В.В., Фролкин В.Т. Основы микроэлектроники. — М.: Радио и связь, 1991. — 288 с.
13. Скаржепа В.А., Луценко А.Н. Электроника и микросхемотехника. — Киев: Віща шк., 1989. — Ч. 1. — 431 с. — Ч. 2. — 302 с.
14. Игумнов Д.В., Костюнина Г.П. Полупроводниковые устройства непрерывного действия. — М.: Радио и связь, 1990. — 255 с.
15. Иванов В.И., Аксенов А.И., Юшин А.М. Полупроводниковые оптоэлектронные приборы. — М.: Энергоатомиздат, 1984. — 184 с.
16. Расадо Л. Физическая электроника и микроэлектроника. — М.: Высшая школа, 1991. — 351 с.
17. Ефимов И.Е., Козырь И.Я., Горбунов Ю.И. Микроэлектроника. — М.: Высшая школа, 1987. — 416 с.
18. Коломбет Е.А. Микроэлектронные средства обработки аналоговых сигналов. — М.: Радио и связь, 1991. — 126 с.
19. Мулявка Я. Схемы на операционных усилителях с переключаемыми конденсаторами. — М.: Мир, 1992. — 416 с.
20. Потемкин И.С. Функциональные узлы цифровой автоматики. — М.: Энергоатомиздат, 1988. — 320 с.
21. Алексенко А.Г., Шагурин И.И. Микросхемотехника. — М.: Радио и связь, 1990. — 496 с.
22. Фролкин В.Т., Попов Д.И. Импульсные цифровые устройства. — М.: Радио и связь, 1992. — 336 с.
23. Преснухин Д.В., Воробьев Н.В., Шишкевич А.А. Расчет элементов цифровых устройств. — М.: Высшая школа, 1991. — 526 с.

24. Агаханян Т.М. Интегральные микросхемы. — М.: Энергоатом издат, 1983. — 464 с.
25. Токхейм Р. Основы цифровой электроники. — М.: Мир, 1988. — 392 с.
26. Шилов В.Л. Популярные цифровые микросхемы. Справочник — М.: Радио и связь, 1989. — 352 с.
27. Хоровиц П., Хилл У. Искусство схемотехники. — М.: Мир, 1986. — Т. 1. — 597 с. — Т. 2. — 590 с.
28. Ефимов И.Е., Козырь И.Я., Горбунов Ю.И. Микроэлектроника. — М.: Высшая школа, 1987. — 416 с.
29. Хвоц С.Т., Варлинский Н.И., Попов Е.А. Микропроцессоры и микроЭВМ в системах автоматического управления. — Л.: Машиностроение, 1987. — 640 с.
30. Соломатин Н.М. Логические элементы ЭВМ. — М.: Высшая школа, 1990. — 160 с.
31. Зельдин В.А. Цифровые интегральные микросхемы в информационно-измерительной аппаратуре. — Л.: Энергоатомиздат, 1986. — 280 с.
32. Гальперин М.В. Практическая схемотехника в промышленной автоматике. — М.: Энергоатомиздат, 1987. — 320 с.
33. Функциональные устройства на микросхемах /Под ред. В.З. Найдерова. — М.: Радио и связь, 1985, 199 с.
34. Мурадян А.Г., Разумихин В.И., Тверецкий М.С. Усилительные устройства. — М.: Связь, 1976. — 280 с.
35. Остапенко Г.С. Усилительные устройства. — М.: Радио и связь, 1989. — 400 с.
36. Матавкин В.В. Быстродействующие операционные усилители. — М.: Радио и связь, 1989. — 128 с.
37. Кофлин Р., Дрискол Ф. Операционные усилители и линейные интегральные схемы. — М.: Мир, 1979. — 360 с.
38. Гольденберг Л.М., Малев В.А., Малько Г.Б. Цифровые устройства и микропроцессорные системы. — М.: Радио и связь, 1992. — 256 с.
39. Проектирование импульсных и цифровых радиотехнических систем /Под ред. Ю.М. Казаринова. — М.: Высшая школа, 1985. — 320 с.
40. Применение интегральных микросхем в электронной вычислительной технике. Справочник /Под ред. Б.Н. Файзулаева, Б.В. Тарабрина. — М.: Радио и связь, 1986. — 369 с.
41. Быстродействующие ИМС ЦАП и АЦП и измерение их параметров /Под общ. ред. А.-И.К. Марцинкявичуса, Э.-А.К. Багданскиса. — М.: Радио и связь, 1988. — 224 с.
42. Вычислительная и микропроцессорная техника /Под ред. Э.В. Евреинова. — М.: Радио и связь, 1991. — 464 с.
43. Богданович М.И., Грель И.Н., Прохоренко В.А., Шалимо В.В. Цифровые интегральные схемы. Справочник. — Мн.: Беларусь, 1991. — 493 с.
44. Якубовский С.В., Ниссельсон Д.И., Кулешова В.И. и др. Цифровые и аналоговые интегральные микросхемы. — М.: Радио и связь, 1990. — 496 с.
45. Пухальский Г.И., Новосельцева Т.Я. Проектирование дискретных устройств на интегральных микросхемах. Справочник. — М.: Радио и связь, 1990. — 304 с.

46. Ногин В.Н. Аналоговые электронные устройства. — М.: Радио и связь, 1992. — 301 с.
47. Гринфилд Дж. Транзисторы и линейные ИС. — М.: Мир, 1992. — 556 с.
48. Проектирование усилительных устройств на интегральных микросхемах / Под ред. Б.М. Богдановича. — Мн.: Выш. шк., 1980. — 208 с.
49. Алексеев А.Г., Войшвилло Г.В., Трискадо И.А. Усилительные устройства. Сборник задач и упражнений. — М.: Радио и связь, 1986. — 160 с.
50. Изъюрова Г.И., Королев Г.В., Терехов В.А. и др. Расчет электронных схем. — М.: Высшая школа, 1987. — 395 с.
51. Гутников В.С. Интегральная электроника в измерительных устройствах. — Л.: Энергоатомиздат, 1988. — 304 с.
52. Опадчий Ю.Ф., Глудкин О.П., Гуров А.И. Аналоговая и цифровая электроника. — М.: Радио и связь, 1996. — 708 с.
53. Аваев Н.А., Шишкин Г.Г. Электронные приборы. — М.: МАИ, 1996. — 544 с.
54. Игумнов Д.В., Костюнина Г.П. Полупроводниковые усилительные устройства. — М.: Радио и связь, 1997. — 268 с.

СОДЕРЖАНИЕ

ПРЕДИСЛОВИЕ.....	3
ВВЕДЕНИЕ	4
Глава 1. ПАССИВНЫЕ КОМПОНЕНТЫ ЭЛЕКТРОННЫХ УСТРОЙСТВ.....	6
1.1. Резисторы	6
1.2. Конденсаторы	17
1.3. Катушки индуктивности.....	21
Глава 2. ПОЛУПРОВОДНИКОВЫЕ ДИОДЫ	24
2.1. Физические основы полупроводниковых приборов	24
2.2. Примесные полупроводники	27
2.3. Электронно-дырочный переход.....	29
2.4. Физические процессы в $p-n$ переходе.....	30
2.5. Контактная разность потенциалов	32
2.6. Прямое включение $p-n$ перехода.....	33
2.7. Обратное включение $p-n$ перехода.....	34
2.8. Вольтамперная характеристика $p-n$ перехода.....	36
2.9. Пробой $p-n$ перехода	37
2.10. Емкостные свойства $p-n$ перехода.....	39
2.11. Полупроводниковые диоды	40
2.12. Выпрямительные диоды	41
2.13. Стабилитроны.....	43
2.14. Варикапы.....	46
2.15. Импульсные диоды	48
2.15.1. Диоды с накоплением заряда и диоды Шотки	50
2.16. Туннельные диоды	51
2.17. Обращенные диоды	55
Глава 3. БИПОЛЯРНЫЕ ТРАНЗИСТОРЫ	56
3.1. Режимы работы биполярного транзистора	58
3.2. Принцип действия транзистора	58
3.3. Токи в транзисторе	61
3.4. Статические характеристики	62
3.4.1. Статические характеристики в схеме с ОБ.....	62
3.5. Статические характеристики транзистора в схеме с ОЭ	65
3.6. Малосигнальные параметры.....	68
3.7. Малосигнальная модель транзистора.....	73
3.8. Моделирование транзистора	75
3.9. Частотные свойства транзисторов	77
3.10. Параметры биполярных транзисторов	80

Глава 4. ПОЛЕВЫЕ ТРАНЗИСТОРЫ	82
4.1. Полевой транзистор с управляющим <i>p-n</i> переходом.....	82
4.2. Полевые транзисторы с изолированным затвором.....	86
4.2.1. МДП-транзисторы с индуцированным каналом.....	87
4.2.2. Статические характеристики МДП-транзистора с индуцированным каналом	88
4.3. Полевые транзисторы со встроенным каналом	90
4.4. Статические характеристики транзистора со встроенным каналом	91
4.5. Способы включения полевых транзисторов.....	92
4.6. Полевой транзистор как линейный четырёхполюсник	94
4.7. Эквивалентная схема и частотные свойства полевых транзисторов	97
4.8. Основные параметры полевых транзисторов	98
Глава 5. ПОЛУПРОВОДНИКОВЫЕ ПЕРЕКЛЮЧАЮЩИЕ ПРИБОРЫ	100
5.1. Диодный тиристор.....	100
5.2. Триодный тиристор.....	103
5.3. Симметричные тиристоры (симисторы)	104
5.4. Параметры тириستоров	105
Глава 6. ЭЛЕКТРОННО-ЛУЧЕВЫЕ ПРИБОРЫ	107
6.1. Электростатическая система фокусировки луча.....	108
6.2. Электростатическая отклоняющая система.....	110
6.3. Трубки с магнитным управлением электронным лучом	112
6.4. Экраны электронно-лучевых трубок.....	115
6.5. Системы обозначения электронно-лучевых трубок различного назначения.....	116
6.6. Осциллографические трубки	117
6.7. Индикаторные трубки	118
6.8. Кинескопы.....	119
6.9. Цветные кинескопы	120
Глава 7. ЭЛЕМЕНТЫ И УСТРОЙСТВА ОПТОЭЛЕКТРОНИКИ	125
7.1. Источники оптического излучения	125
7.2. Характеристики светодиодов.....	129
7.3. Основные параметры светодиодов	131
7.4. Полупроводниковые приемники излучения	132
7.5. Фоторезисторы	133
7.6. Характеристики фоторезистора	134
7.7. Параметры фоторезистора.....	135
7.8. Фотодиоды.....	136

	349
7.9. Характеристики и параметры фотодиода.....	138
7.10. Фотоэлементы.....	141
7.11. Фототранзисторы	142
7.12. Основные характеристики и параметры фототранзисторов.....	144
7.13. Фототиристоры	145
7.14. Оптопары	147
7.15. Входные и выходные параметры оптопар.....	148
7.16. Жидкокристаллические индикаторы.....	150
Глава 8. ЭЛЕМЕНТЫ ИНТЕГРАЛЬНЫХ МИКРОСХЕМ	153
8.1. Пассивные элементы интегральных микросхем.....	153
8.1.1. Резисторы	154
8.1.2. Конденсаторы	157
8.1.3. Пленочные конденсаторы.....	160
8.2. Биполярные транзисторы	160
8.3. Диоды полупроводниковых ИМС	165
8.4. Биполярные транзисторы с инжекционным питанием	166
8.5. Полупроводниковые приборы с зарядовой связью	168
Глава 9. ОСНОВЫ ЦИФРОВОЙ ТЕХНИКИ.....	174
9.1. Электронные ключевые схемы	174
9.2. Ключи на биполярном транзисторе	175
9.3. Ключ с барьером Шотки.....	181
9.4. Ключи на МДП-транзисторах.....	183
9.5. Ключ на комплементарных транзисторах	186
9.6. Алгебра логики и основные ее законы	188
9.7. Логические элементы и их классификация.....	193
9.8. Базовые логические элементы цифровых интегральных микросхем.....	199
9.9. Диодно-транзисторная логика	200
9.10. Транзисторно-транзисторная логика (ТТЛ).....	202
9.11. Микросхемы ТТЛ серий с открытым коллектором.....	206
9.12. Правила схемного включения элементов	208
9.13. Эмиттерно-связанная логика	211
9.14. Интегральная инжекционная логика (И ² Л).....	215
9.15. Логические элементы на МДП-транзисторах	218
9.16. Параметры цифровых ИС	222
9.17. Триггеры.....	227
9.18. Мультивибраторы	239
9.18.1. Мультивибраторы на логических интегральных элементах	239
9.18.2. Автоколебательный мультивибратор с постоянным смещением.....	240

9.18.3. Автоколебательные мультивибраторы с автоуправляемым смещением	241
9.18.4. Ждущие мультивибраторы	243
Глава 10. АНАЛОГОВЫЕ УСТРОЙСТВА	245
10.1. Классификация аналоговых электронных устройств ...	245
10.2. Основные технические показатели и характеристики аналоговых устройств.....	248
10.3. Методы обеспечения режима работы транзистора в каскадах усиления	255
10.3.1. Схема с фиксированным током базы.....	255
10.3.2. Схема с фиксированным напряжением база-эмиттер.....	256
10.3.3. Схемы с температурной стабилизацией.....	267
10.4. Стабильность рабочей точки.....	258
10.5. Способы задания режима покоя в усилительных каскадах на полевых транзисторах	260
10.6. Обратные связи в усилителях	261
10.6.1. Последовательная обратная связь по напряжению	263
10.6.2. Последовательная обратная связь по току	266
10.7. Режимы работы усилительных каскадов.....	269
10.8. Работа активных элементов с нагрузкой.....	272
10.9. Усилительный каскад с общим эмиттером	275
10.10. Усилительный каскад по схеме с общей базой	279
10.11. Усилительный каскад с общим коллектором (эмиттерный повторитель).....	282
10.12. Усилительный каскад на полевых транзисторах	284
10.12.1. Усилительный каскад с ОИ.....	284
10.12.2. Усилительный каскад с общим стоком (истоковый повторитель)	287
10.13. Усилители постоянного тока.....	288
Глава 11. ДИФФЕРЕНЦИАЛЬНЫЕ И ОПЕРАЦИОННЫЕ УСИЛИТЕЛИ	292
11.1. Дифференциальные усилители	292
11.2. Операционные усилители.....	300
11.3. Параметры операционных усилителей.....	300
11.4. Амплитудно- и фазочастотные характеристики ОУ	304
11.5. Устройство операционных усилителей.....	306
11.6. ОУ общего применения.....	308
11.7. Инвертирующий усилитель	311
11.8. Неинвертирующий усилитель.....	314
11.9. Суммирующие схемы	316
11.9.1. Инвертирующий сумматор	316
11.9.2. Неинвертирующий сумматор	317

	351
11.9.3. Интегрирующий усилитель	317
11.9.4. Дифференцирующий усилитель	319
11.9.5. Логарифмические схемы	321
11.9.6. Антилогарифмирующий усилитель	323
Глава 12. КОМПАРАТОРЫ НАПРЯЖЕНИЯ	324
Глава 13. ЦИФРО-АНАЛОГОВЫЕ ПРЕОБРАЗОВАТЕЛИ	329
13.1. Параметры ЦАП	329
13.2. Устройство ЦАП	332
Глава 14. АНАЛОГО-ЦИФРОВЫЕ ПРЕОБРАЗОВАТЕЛИ	338
14.1. Параметры АЦП	338
14.2. Классификация АЦП	341
14.3. АЦП последовательного приближения	343
ЛИТЕРАТУРА	344